

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# MESC TECHNICAL NEWS

No. M740-90-0012

## 740 ファミリ 割り込みに関する注意事項

分 類	ドキュメント正誤表 注意事項 ノウハウ その他	対 象	740 ファミリ全般
--------	----------------------------------	--------	------------

以下の設定を行う場合、本ニュースの手順に従ってください。

### シリアル I/O 送信割り込みを許可にする場合

クロック同期 / 非同期の切り替えが可能なシリアル I/O では、送信許可ビットを “1” に設定したときに送信割り込み要求ビットがセットされます。送信許可に同期した割り込み発生を望まれない場合は、以下の手順で設定してください。

- ① シリアル I/O 送信割り込み許可ビットを “0” (禁止) にする。
- ② 送信許可ビットを “1” にする。
- ③ 一命令以上おいてからシリアル I/O 送信割り込み要求ビットを “0” にする。
- ④ シリアル I/O 送信割り込み許可ビットを “1” (許可) にする。

### 外部割り込みのアクティブエッジを設定する場合

同一割り込みベクトルに複数の割り込み要因が割り当てられている場合にそのベクトルの割り込み要因を切り替える場合

上記の設定を行った場合、割り込み要求ビットが “1” にセットされることがあります。これらの設定に同期した割り込み発生を望まれない場合は、以下の手順で設定してください。

- ① 該当する割り込み許可ビットを “0” (禁止) にする。
- ② 割り込みエッジ選択ビット (極性切り替えビット) や割り込み (要因) 選択ビットを設定する。
- ③ 一命令以上おいてから該当する割り込み要求ビットを “0” にする。
- ④ 該当する割り込み許可ビットを “1” (許可) にする。

本ニュース内容は、一部の機種のマニュアル、データシートには既に記載されている内容ですが、740 ファミリの共通注意事項として通知いたします。