

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

## MAEC TECHNICAL NEWS

No. M32R-50-0301

## M32R/ECUシリーズ 0除算実行時の注意事項

分 類	ドキュメント正誤表 注意事項 ノウハウ その他	対 象	M32R/ECUシリーズ
--------	----------------------------------	--------	--------------

## 発生条件と現象

以下の条件で命令を実行した場合、(2)の演算結果が不定となります。

(1) DIV, DIVU, REM, REMU命令において除数 = 0である演算(0除算)を実行

(2) 上記(1)実行後、連続して下記命令を実行

- ・ ADDV, ADDX, ADD, ADDI, ADDV3, ADD3,  
CMP, CMPU, CMPI, CMPUI,  
SUBV, SUBX, SUB,  
DIV, DIVU,  
REM, REMU  
命令のいずれか

## 対策

0除算の発生自体がシステムにとって予期しない動作と考えられますので、除算、あるいは剰余命令実行前に除数の0チェックを行い、0除算が発生しないようにしてください。