

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町2-6-2 日本ビル  
 株式会社 ルネサス テクノロジ  
 問合せ窓口 <http://japan.renesas.com/inquiry>  
 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A672A/J	Rev.	第1版
題名	SH7706 ハードウェアマニュアル シリアルコミュニケーションインターフェイス(SCI) parityモードビットの誤記訂正について		情報分類	技術情報	
適用製品	SH7706 グループ	対象ロット等 全ロット	関連資料	SH7706 ハードウェアマニュアル Rev5.00 (RJJ09B0163-0500)	

SH7706 のシリアルコミュニケーションインターフェイス(SCI)について、下記の誤記訂正がございます。

ご理解、ご了承頂きたくお願い致します。

## 1. P14-8 14.3.5 シリアルモードレジスタ(SCSMR)の説明

(誤)

ビット	ビット名	初期値	R/W	説明
4	0/E	0	R/W	<p>parityモード parityの付加やチェックを偶数parity、または奇数parityのいずれで行うかを選択します。0/Eビットの設定は、調歩同期式モードでPEビットに1を設定しparityビットの付加やチェックを許可したときのみ有効になります。クロック同期式モードや、調歩同期式モードでparityの付加やチェックを禁止している場合には、0/Eビットの指定は無効です。</p> <p>1 : 偶数parity *1 0 : 奇数parity *2</p> <p>【注】*1 偶数parityに設定すると送信時には、parityビットと送信キャラクタをあわせて、その中の1の数の合計が偶数になるようにparityビットを付加して送信します。送信時には、parityビットと受信キャラクタをあわせて、その中の1の数の合計が偶数であるかどうかをチェックします。</p> <p>*2 奇数parityに設定すると送信時には、parityビットと送信キャラクタをあわせて、その中の1の数の合計が奇数になるようにparityビットを付加して送信します。受信時には、parityビットと受信キャラクタをあわせて、その中の1の数の合計が奇数であるかどうかをチェックします。</p>

(正)

ビット	ビット名	初期値	R/W	説明
4	0/E	0	R/W	<p>parityモード parityの付加やチェックを偶数parity、または奇数parityのいずれで行うかを選択します。0/Eビットの設定は、調歩同期式モードでPEビットに1を設定しparityビットの付加やチェックを許可したときのみ有効になります。クロック同期式モードや、調歩同期式モードでparityの付加やチェックを禁止している場合には、0/Eビットの指定は無効です。</p> <p>0 : 偶数parity *1 1 : 奇数parity *2</p> <p>【注】*1 偶数parityに設定すると送信時には、parityビットと送信キャラクタをあわせて、その中の1の数の合計が偶数になるようにparityビットを付加して送信します。送信時には、parityビットと受信キャラクタをあわせて、その中の1の数の合計が偶数であるかどうかをチェックします。</p> <p>*2 奇数parityに設定すると送信時には、parityビットと送信キャラクタをあわせて、その中の1の数の合計が奇数になるようにparityビットを付加して送信します。受信時には、parityビットと受信キャラクタをあわせて、その中の1の数の合計が奇数であるかどうかをチェックします。</p>

以上