

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京 都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPUMCU	発行番号	TN-SH7-A764A/J	Rev.	1版
題名	SH7731 における IRQ レベル割り込みの仕様追加		情報分類	技術情報	
適用製品	SH7731	対象ロット等	関連資料	SH7731 ハードウェアマニュアル Rev.2.00 RJJ09B0518-0200	
		全ロット			

割り込みコントローラ (INTC) の割り込みコントロールレジスタ 0 (ICR0) のビット 5 はリザーブビットとなっておりましたが、以下のように仕様を公開いたします。

割り込みコントロールレジスタ (ICR0)

ビット	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
	NMIL	MAI	-	-	-	-	NMIB	NMIE	-	-	LVL MODE	-	-	-	-	-
初期値	-	0	0	0	0	0	0	0	1	1	0	0	0	0	0	0
R/W	R	R/W	R	R	R	R	R/W	R/W	R/W	R/W	R/W	R	R	R	R	R

ビット	ビット名	初期値	R/W	説明
5	LVLMODE	0	R/W	<p>IRQ レベル検出時の要因保持モード</p> <p>レベル検出 IRQ の割り込み要求を INTREQ00 レジスタで保持するかどうかを選択します。</p> <p>0：保持します 1：保持しません</p> <p>IRQ をレベル検出で使用する場合は、本ビットを 1 に設定することを推奨します。0 に設定した場合、IRQ 端子からの割り込み要求を取り下げた後に INTREQ00 レジスタをクリアする必要があります。</p> <p>1 に設定した場合、CPU が割り込みを受け付けて割り込み処理を開始するまで IRQ 端子の状態を保持してください。</p>

- 以上 -