

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 <http://japan.renesas.com/inquiry>
E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-A367A/J	Rev.	第1版
題名	ハードウェアマニュアル LPC インタフェース誤記訂正 その2		情報分類	技術情報	
適用製品	H8S/2114R グループ H8S/2116 グループ H8S/2117 グループ	対象ロット等 全ロット	関連資料	H8S/2114Rグループハードウェアマニュアル (RJJ09B0056-0300 Rev.3.00) H8S/2116グループハードウェアマニュアル (RJJ09B0270-0100 Rev.1.00) H8S/2117グループハードウェアマニュアル (RJJ09B0360-0100 Rev.1.00)	

H8S/2114R グループ、H8S/2116 グループ、H8S/2117 グループハードウェアマニュアルにおいて誤記がございましたので訂正いたします。

H8S/2114R グループ： 18 . LPC インタフェース(LPC)
H8S/2116 グループ： 16 . LPC インタフェース(LPC)
H8S/2117 グループ： 19 . LPC インタフェース(LPC)

表1 ハードウェアマニュアル正誤表

修正箇所	ページ	訂正箇所
nn.3.2 ホストインタフェース コントロールレジスタ2、3 (HICR2、HICR3) ・HICR2 ビット3 IBFIE3	18-12 16-10 19-12	(誤)スレーブ(本LSI)に対してIBF11 割り込みを許可または禁止します。 (正)スレーブ(本LSI)に対してIBF13 割り込みを許可または禁止します。
nn.3.2 ホストインタフェース コントロールレジスタ2、3 (HICR2、HICR3) ・HICR2 ビット1 IBFIE1	18-12 16-10 19-12	(誤)スレーブ(本LSI)に対してIBF13 割り込みを許可または禁止します。 (正)スレーブ(本LSI)に対してIBF11 割り込みを許可または禁止します。
表18.14ホストアドレス 表16.10ホストアドレス 表19.12ホストアドレス	18-78 16-46 19-52	(誤)LADR3=H'FD0の場合のホストアドレス (正)LADR3=H'3FD0の場合のホストアドレス

(注)表中で"nn"と表記した部分は章番号を表しています。

ページ番号は上段から順に下記製品グループを示しています。

H8S/2114R グループ
H8S/2116 グループ
H8S/2117 グループ

- 以上 -