

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-SH7-A773A/J	Rev.	第1版
題名	SH7059のRAMエミュレーション対象アドレスに関する注意事項の追記		情報分類	技術情報	
適用製品	SH7059グループ	対象ロット等	関連資料	SH7058S、SH7059グループ (RJJ09B0181-0400) ハードウェアマニュアル	
		全ロット			

SH7059/SH7058S ハードウェアマニュアルの「9.2.4」及び「25.4.4」に記載されている、RAMエミュレーションレジスタ（以下略RAMER）の内容に対し、RAMがオーバーラップする対象のROMユーザーマットアドレス領域が、マニュアル表記と異なることが判明致しました。内容を下記に示します。

マニュアル表記

RAMエリア	RAMER	
	RAMS	RAM0
H'FFFE 8000～H'FFFE BFFF	0	*
H'0000 0000～H'0000 3FFF	1	0
H'0000 4000～H'0000 7FFF		1

実動作

RAMエリア	RAMER	
	RAMS	RAM0
H'FFFE 8000～H'FFFE BFFF	0	*
H'0000 0000～H'0000 3FFF、 <b>H'0010 0000～H'0010 3FFF</b>	1	0
H'0000 4000～H'0000 7FFF、 <b>H'0010 4000～H'0010 7FFF</b>		1

以上より、ハードウェアマニュアルの「表 9.7」及び「表 25.7」に対して注意事項を追加致しますので、ご案内申し上げます。

ハードウェアマニュアル変更内容

9.バスステートコントローラ (BSC)

25.ROM (SH7059)

RAM エミュレーションレジスタの「表 9.7」と「表 25.7」について、下記の通り変更致します。

【変更前】

RAMエリア	RAMER	
	RAMS	RAM0
H'FFFE 8000~H'FFFE BFFF	0	*
H'0000 0000~H'0000 3FFF	1	0
H'0000 4000~H'0000 7FFF		1

【変更後】

RAMエリア	RAMER	
	RAMS	RAM0
H'FFFE 8000~H'FFFE BFFF	0	*
H'0000 0000~H'0000 3FFF <b>*1*3</b>	1	0
H'0000 4000~H'0000 7FFF <b>*2*3</b>		1

【注】 \*1 同時に H'00100000~H'00103FFF に対しても同じ RAM エリアで重ね合わせが発生します。

\*2 同時に H'00104000~H'00107FFF に対しても同じ RAM エリアで重ね合わせが発生します。

\*3 RAM エリアの重複使用を回避したい場合は、一方のアドレス領域を未使用とするか、重ね合わせが発生させたくない側のアドレス領域をアクセスする前に、一時的に RAMS=0 へ切り替えて RAM エミュレーション機能を無効にしてください。