

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A878A/J	Rev.	第1版
題名	SH7457 グループ、SH7459 グループ ユーザーズマニュアル ハードウェア編 正誤表 Rev. A		情報分類	ドキュメント訂正追加など	
適用製品	SH7457 グループ、SH7459 グループ	対象ロット等	関連資料	SH7457 グループ、SH7459 グループ ユーザーズマニュアルハードウェア編 Rev. 1. 20 (R01UH0420JJ0120)	

2013年5月17日に発行致しました「SH7457 グループ、SH7459 グループ ユーザーズマニュアル ハードウェア編 Rev.1.20」に、内容の訂正がありましたので、お知らせします。

SH7457 グループ、SH7459 グループ ユーザーズマニュアル ハードウェア編 Rev.1.20 をご利用の際は、添付の正誤表をご利用ください。

添付資料：「SH7457 グループ、SH7459 グループ ユーザーズマニュアル ハードウェア編 Rev.1.20」正誤表 Rev.A...2枚

※下記において、赤字、下線の部分が追加/変更のある部分です。

Rev.	ページ	項目	内容																																																
Rev.A 追加	26-5	表 26.3 レジスタ構成	<p>CANi クロック選択レジスタ (CiCLKR) (i=0~3) のリセット後の値を訂正</p> <table border="1"> <thead> <tr> <th>レジスタ名</th> <th>シンボル</th> <th>リセット後の値</th> <th>P4 領域アドレス</th> <th>アクセスサイズ</th> <th>掲載ページ</th> </tr> </thead> <tbody> <tr> <td>CAN0 クロック選択レジスタ</td> <td>COCLKR</td> <td>H'00</td> <td>H'FFFF 6847</td> <td>8, 16, 32</td> <td>26-16</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN1 クロック選択レジスタ</td> <td>C1CLKR</td> <td>H'00</td> <td>H'FFFF 7847</td> <td>8, 16, 32</td> <td>26-16</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN2 クロック選択レジスタ</td> <td>C2CLKR</td> <td>H'00</td> <td>H'FFFF 8847</td> <td>8, 16, 32</td> <td>26-16</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN3 クロック選択レジスタ</td> <td>C3CLKR</td> <td>H'00</td> <td>H'FFFF 9847</td> <td>8, 16, 32</td> <td>26-16</td> </tr> </tbody> </table>	レジスタ名	シンボル	リセット後の値	P4 領域アドレス	アクセスサイズ	掲載ページ	CAN0 クロック選択レジスタ	COCLKR	H'00	H'FFFF 6847	8, 16, 32	26-16	：	：	：	：	：	：	CAN1 クロック選択レジスタ	C1CLKR	H'00	H'FFFF 7847	8, 16, 32	26-16	：	：	：	：	：	：	CAN2 クロック選択レジスタ	C2CLKR	H'00	H'FFFF 8847	8, 16, 32	26-16	：	：	：	：	：	：	CAN3 クロック選択レジスタ	C3CLKR	H'00	H'FFFF 9847	8, 16, 32	26-16
			レジスタ名	シンボル	リセット後の値	P4 領域アドレス	アクセスサイズ	掲載ページ																																											
CAN0 クロック選択レジスタ	COCLKR	H'00	H'FFFF 6847	8, 16, 32	26-16																																														
：	：	：	：	：	：																																														
CAN1 クロック選択レジスタ	C1CLKR	H'00	H'FFFF 7847	8, 16, 32	26-16																																														
：	：	：	：	：	：																																														
CAN2 クロック選択レジスタ	C2CLKR	H'00	H'FFFF 8847	8, 16, 32	26-16																																														
：	：	：	：	：	：																																														
CAN3 クロック選択レジスタ	C3CLKR	H'00	H'FFFF 9847	8, 16, 32	26-16																																														
誤	正	<table border="1"> <thead> <tr> <th>レジスタ名</th> <th>シンボル</th> <th>リセット後の値</th> <th>P4 領域アドレス</th> <th>アクセスサイズ</th> <th>掲載ページ</th> </tr> </thead> <tbody> <tr> <td>CAN0 クロック選択レジスタ</td> <td>COCLKR</td> <td>不定</td> <td>H'FFFF 6847</td> <td>8, 16, 32</td> <td>26-16</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN1 クロック選択レジスタ</td> <td>C1CLKR</td> <td>不定</td> <td>H'FFFF 7847</td> <td>8, 16, 32</td> <td>26-16</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN2 クロック選択レジスタ</td> <td>C2CLKR</td> <td>不定</td> <td>H'FFFF 8847</td> <td>8, 16, 32</td> <td>26-16</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN3 クロック選択レジスタ</td> <td>C3CLKR</td> <td>不定</td> <td>H'FFFF 9847</td> <td>8, 16, 32</td> <td>26-16</td> </tr> </tbody> </table>	レジスタ名	シンボル	リセット後の値	P4 領域アドレス	アクセスサイズ	掲載ページ	CAN0 クロック選択レジスタ	COCLKR	不定	H'FFFF 6847	8, 16, 32	26-16	：	：	：	：	：	：	CAN1 クロック選択レジスタ	C1CLKR	不定	H'FFFF 7847	8, 16, 32	26-16	：	：	：	：	：	：	CAN2 クロック選択レジスタ	C2CLKR	不定	H'FFFF 8847	8, 16, 32	26-16	：	：	：	：	：	：	CAN3 クロック選択レジスタ	C3CLKR	不定	H'FFFF 9847	8, 16, 32	26-16	
レジスタ名	シンボル	リセット後の値	P4 領域アドレス	アクセスサイズ	掲載ページ																																														
CAN0 クロック選択レジスタ	COCLKR	不定	H'FFFF 6847	8, 16, 32	26-16																																														
：	：	：	：	：	：																																														
CAN1 クロック選択レジスタ	C1CLKR	不定	H'FFFF 7847	8, 16, 32	26-16																																														
：	：	：	：	：	：																																														
CAN2 クロック選択レジスタ	C2CLKR	不定	H'FFFF 8847	8, 16, 32	26-16																																														
：	：	：	：	：	：																																														
CAN3 クロック選択レジスタ	C3CLKR	不定	H'FFFF 9847	8, 16, 32	26-16																																														
Rev.A 追加	26-16	26.3.2 CANi クロック選択 レジスタ (CiCLKR) (i=0~3)	<p>26.3.2 CANi クロック選択レジスタ (CiCLKR) (i=0~3) のリセット後の値を訂正</p> <p>ビット： 7 6 5 4 3 2 1 0</p> <table border="1"> <tr> <td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>CCLKS</td> </tr> </table> <p>リセット後の値： 0 0 0 <u>0</u> 0 0 0 0</p> <p><リセット後の値：H'00></p> <table border="1"> <thead> <tr> <th>ビット</th> <th>シンボル</th> <th>リセット後の値</th> <th>R</th> <th>W</th> <th>説明</th> </tr> </thead> <tbody> <tr> <td>4</td> <td>—</td> <td><u>0</u></td> <td>?</td> <td>0</td> <td>予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。</td> </tr> </tbody> </table>	—	—	—	—	—	—	—	CCLKS	ビット	シンボル	リセット後の値	R	W	説明	4	—	<u>0</u>	?	0	予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。																												
			—	—	—	—	—	—	—	CCLKS																																									
ビット	シンボル	リセット後の値	R	W	説明																																														
4	—	<u>0</u>	?	0	予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。																																														
誤	正	<p>ビット： 7 6 5 4 3 2 1 0</p> <table border="1"> <tr> <td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>CCLKS</td> </tr> </table> <p>リセット後の値： 0 0 0 <u>不定</u> 0 0 0 0</p> <p><リセット後の値：不定></p> <table border="1"> <thead> <tr> <th>ビット</th> <th>シンボル</th> <th>リセット後の値</th> <th>R</th> <th>W</th> <th>説明</th> </tr> </thead> <tbody> <tr> <td>4</td> <td>—</td> <td><u>不定</u></td> <td>?</td> <td>0</td> <td>予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。</td> </tr> </tbody> </table>	—	—	—	—	—	—	—	CCLKS	ビット	シンボル	リセット後の値	R	W	説明	4	—	<u>不定</u>	?	0	予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。																													
—	—	—	—	—	—	—	CCLKS																																												
ビット	シンボル	リセット後の値	R	W	説明																																														
4	—	<u>不定</u>	?	0	予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。																																														

Rev.	ページ	項目	内容						
Rev.A 追加	26-43	26.3.11 CANi 受信 FIFO ポイ ンタ制御レジスタ (CiRFPCR) (i=0~3)	誤	26.3.11 CANi 受信 FIFO ポインタ制御レジスタ (CiRFPCR) (i=0~3) の CiRFPCR ビットの R のステータスを訂正					
				ビット	シンボル	リセット 後の値	R	W	説 明
				7~0	CiRFPCR	不定	R	W	CiRFPCR レジスタに"H'FF"を書き込 むと、受信 FIFO の CPU 側ポインタが 移動
			正	26.3.11 CANi 受信 FIFO ポインタ制御レジスタ (CiRFPCR) (i=0~3) の CiRFPCR ビットの R のステータスを訂正					
				ビット	シンボル	リセット 後の値	R	W	説 明
				7~0	CiRFPCR	不定	?	W	CiRFPCR レジスタに"H'FF"を書き込 むと、受信 FIFO の CPU 側ポインタが 移動
Rev.A 追加	26-47	26.3.13 CANi 送信 FIFO ポイ ンタ制御レジスタ (CiTFPCR) (i=0~3)	誤	26.3.13 CANi 送信 FIFO ポインタ制御レジスタ (CiTFPCR) (i=0~3) の CiTFPCR ビットの R のステータスを訂正					
				ビット	シンボル	リセット 後の値	R	W	説 明
				7~0	CiTFPCR	不定	R	W	CiTFPCR レジスタに"H'FF"を書き込 むと、CPU 側の送信 FIFO ポインタが 移動します。
			正	26.3.13 CANi 送信 FIFO ポインタ制御レジスタ (CiTFPCR) (i=0~3) の CiTFPCR ビットの R のステータスを訂正					
				ビット	シンボル	リセット 後の値	R	W	説 明
				7~0	CiTFPCR	不定	?	W	CiTFPCR レジスタに"H'FF"を書き込 むと、CPU 側の送信 FIFO ポインタが 移動します。

以上