

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル  
 株式会社 ルネサス テクノロジ  
 問合せ窓口 <http://japan.renesas.com/inquiry>  
 E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU&MCU	発行番号	TN-SH7-A667A/J	Rev.	第1版
題名	SH7750R 292 ピン BGA 外形 C17 端子機能の誤記訂正		情報分類	技術情報	
適用製品	HD6417750RBG	対象ロット等	関連資料	SH7750、SH7750S、SH7750R グループハードウェアマニュアル Rev.7.00 2008年3月10日発行 (RJJ09B0282-0700)	
		全ロット			

SH7750R292 ピン BGA 外形の C17 端子機能の記述に誤りがありましたので訂正します。

SH7750、SH7750S、SH7750R グループハードウェアマニュアル Rev.7.00 p1-36

1.4.4 端子機能 (292 ピン BGA) 表 1.5 端子機能 No.192 C17 端子

No	端子番号	誤(修正前)			正(修正後)		
		端子名	I/O	機能	端子名	I/O	機能
192	C17	VSS	Power	GND (0V)	VDDQ	Power	IO VDD (3.3V)

なお、1.3 ピン配置図の図 1.5 ピン配置図 (292 ピン BGA) の C17 端子の表記に誤りはありません。

また、ハードウェアマニュアル Rev.7.00 版については上記修正を反映したものに改訂される予定です。

以上