NewsRelease

2016 年 12 月 27 日

■「RH850/V1R-M」の主な仕様

項目	RH850/V1R-M
CPU	320MHz G3MH (1046 DMIPS) × 2
DSP	320 MHz x 1
Code Flash	2 MB
Data Flash	64 kB
RAM	2 MB
DMA	16 (DMAC) / 128 (DTS)
タイマ機能	OS タイマ(OSTM): 16 unit ウォッチドッグタイマ(WDTA): 3 unit タイマアレイユニット D (TAUD): 2 unit (16 ch/unit) タイマアレイユニット J (TAUJ): 2 unit (4 ch/unit)
通信機能	CAN-FD コントローラ(RS-CANFD) : 6 units FlexRay コントローラ (FLX) : 1 unit Ethernet コントローラ(ETNA) : 1 unit クロック同期式シリアル I/F (CSIH) : 4 units 高速シリアルペリフェラル I/F (HS-SPI) : 4 units LIN/UART インタフェース (RLIN3) : 1 unit MIPI-CSI2 (MCSIA) : 3 units (4 lanes/unit)
12-bit ADC	A/D コンバータ(ADCF) : 2 units (10ch/unit)
動作電圧	3.3 V/ 1.25 V

項目	RH850/V1R-M
他周辺機能	パワーオンクリア、エラーコントロールモジュール、データ CRC、コア電圧モニタ、温度センサ、セキュリティモジュール(ICU-SE)
デバッグ機能	デバッグコントロール：JTAG, LPD トレース I/F：Aurora 2 lanes
パッケージ	292-pin BGA (17 mm × 17 mm)

＊本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。