

2010年11月17日

「RL78/G12グループ」、「RL78/G13グループ」の主な仕様

グル	ープ名	RL78/G12					
ピ	ン数	20 t	ピン	24ピン		30ピン	
1	品名	R5F1026	R5F1036	R5F1027	R5F1037	R5F102A	R5F103A
フラッシュメモリ (バイト)		2K~16K			4K~	-16K	
	フラッシュ ヾイト)	2K	ı	2K	-	2K	-
RAM	[(バイト)	256~1.5K		512∼1.5K		512∼2K	
クロック		外部クロック 1MHz~20MHz 内蔵高速クロック 24/16/12/8/4/1 MHz 内蔵低速クロック 15KHz					
I/O		16 22		26			
タイマ(注 1)		16bit 2ch 8/16bit 2ch 12bit 1ch			16bit 6ch 8/16bit 2ch 12bit 1ch		
10bit A/D		11ch			8ch		
シリ アル (注 2)	CSI UART 簡易 I ² C	2 1 2	1 1 0	2 1 2	1 1 0	3 3 3	1 1 0
I ² C		1ch					
外部割込み		5ch			6ch		
DMA		2ch	_	2ch	_	2ch	_
他周辺機能		乗除算・積和演算回路、電圧検出回路(LVD)、パワーオンリセット(POR)、キーリターン(注3)、安全機能(注4)					
動作電圧		1.8V~5.5V					
動作温度		-40°C∼85°C					

グリ	レープ名	RL78/G13						
ŀ	ピン数	20ピン	24ピン	25ピン	30ピン	32 ピン	36ピン	
	品名	R5F1006	R5F1007	R5F1008	R5F100A	R5F100B	R5F100C	
	はデータフ シュなし	R5F1016	R5F1017	R5F1018	R5F101A	R5F101B	R5F101C	
フラッシュメモリ (バイト)		16K∼64K			16K∼128K			
データフラッシュ (バイト)		4K						
RA	M(バイト)	2K~4K 2K~12K						
2	フロック		外部クロック 1MHz〜20MHz 内蔵高速クロック 24/16/12/8/4/1 MHz 内蔵低速クロック 15KHz					
I/O		16	20	20	26	28	28	
タイマ		16bit 6ch 8/16bit 2ch 12bit 1ch						
10bit A/D		6ch			8ch			
シリアル	CSI UART 簡易 I ² C	2 2 2			3 3 3			
I ² C		-	1ch					
外部割込み		3ch	4ch	5ch	6ch			
DMA		2ch						
他周辺機能		乗除算・積和演算回路、電圧検出回路(LVD)、パワーオンリセット(POR)、 キーリターン、安全機能						
動作電圧		1.6V~5.5V						
動作温度		-40°C∼85°C						

グ)	レープ名	RL78/G13					
	ピン数	40ピン	44ピン	48ピン	52ピン		
	品名	R5F100E	R5F100F	R5F100G	R5F100J		
*下段はデータフ ラッシュなし		R5F101E	R5F101F R5F101G		R5F101J		
フラッシュメモリ (バイト)		16K∼192K	16K∼512K		21K~512K		
	タフラッシュ バイト)		4K				
RA	M(バイト)	2K~16K	2K~	2K∼32K			
2	ウロック	外部クロック 1MHz〜20MHz 外部低速クロック 32.768KHz 内蔵高速クロック 24/16/12/8/4/1 MHz 内蔵低速クロック 15KHz					
	I/O	36	40	44	48		
タイマ		16bit 6ch 8/16bit 2ch 12bit 1ch					
10bit A/D		9ch	10ch		12ch		
シリアル	CSI UART 簡易 I ² C	4 3 4			5 3 5		
I ² C		1ch					
外部割込み		6ch		9ch	11ch		
DMA		2ch					
他周辺機能		乗除算・積和演算回路、電圧検出回路(LVD)、パワーオンリセット(POR)、 キーリターン、安全機能					
動作電圧		1.6V~5.5V					
動作温度		-40°C∼85°C					

グ)	ループ名	RL78/G13					
ピン数		64ピン	80ピン	100ピン	128ピン		
	品名 R5F100L		R5F100M	R5F100P	R5F100S		
*下段はデータフ ラッシュなし		R5F101L	R5F101M	R5F101P	R5F101S		
フラッシュメモリ (バイト)		32K∼512K	96K∼512K		192K~512K		
データフラッシュ (バイト)		4K					
RAM(バイト)		2K∼32K	8K∼32K		16K∼32K		
クロック		外部クロック 1MHz〜20MHz 外部低速クロック 32.768KHz 内蔵高速クロック 24/16/12/8/4/1 MHz 内蔵低速クロック 15KHz					
	I/O	58	74	94	120		
タイマ		16bit 6ch 8/16bit 2ch 12bit 1ch	16bit 8ch 8/16bit 4ch 12bit 1ch		16bit 12ch 8/16bit 4ch 12bit 1ch		
10bit A/D		12ch	17ch	20ch	26ch		
シリアル	CSI 6 G		8 4 8				
I ² C		1ch	2ch				
外部割込み		12ch					
DMA		2ch 4ch					
他周辺機能		乗除算・積和演算回路、電圧検出回路(LVD)、パワーオンリセット(POR)、 キーリターン、安全機能					
動作電圧		1.6V~5.5V					
動	作温度	-40°C∼85°C					

⁽注 1)8/16 ビットタイマは、それぞれ 8 ビットタイマ 2ch または 16 ビットタイマ 1ch として使用可能です。 12 ビットタイマは、インターバルタイマ専用です。

以上

⁽注 2) 単独使用時の最大値です。 例えば R5F1026 で CSI を 2ch 使用する場合、 UART 及び簡易 I2C は使用できません。

⁽注3)R5F102A、R5F103A は非搭載です。

⁽注 4) R5F1036、R5F1037、R5F103A は一部機能のみ搭載です。

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。