

RX72N グループ

Renesas Starter Kit+ for RX72N
スマート・コンフィグレータ チュートリアルマニュアル
(e² studio)

ルネサス 32 ビット マイクロコントローラ
RX ファミリ／RX700 シリーズ

本資料に記載の全ての情報は本資料発行時点のものであり、ルネサス エレクトロニクスは、予告なしに、本資料に記載した製品または仕様を変更することがあります。
ルネサス エレクトロニクスのホームページなどにより公開される最新情報をご確認ください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。

6. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
10. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
12. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.4.0-1 2017.11)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違っていると、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

このマニュアルの使い方

1. 目的と対象者

このマニュアルは、統合開発環境 e² studio およびスマート・コンフィグレータを使用して RSK+プラットフォーム用プロジェクトを作成するための方法を理解していただくためのマニュアルです。様々な周辺装置を使用して、RSK+プラットフォーム上のサンプルコードを設計するユーザを対象にしています。

このマニュアルには、コードを生成して e² studio にインポートするための手順が段階的に明示していますが、RSK+プラットフォーム上のソフトウェア開発のガイドではありません。
RX72N マイクロコントローラの操作に関する詳細は、「RX72N グループ ユーザーズマニュアル ハードウェア編」およびサンプルコード内に記載されています。また、RSK+ Web インストーラのセットアップ手順については「クイックスタートガイド」に記載されています。

このマニュアルを使用する場合、注意事項を十分確認の上、使用してください。注意事項は各章の本文中、各章の最後、注意事項の章に記載しています。

本マニュアル中のスクリーンショットと実際に表示される画面が一部異なる場合があります。読み進めるにあたって問題はありません。

改訂記録は旧版の記載内容に対して訂正または追加した主な箇所をまとめたものです。改訂内容すべてを記録したものではありません。詳細は、このマニュアルの本文でご確認ください。

RSK+RX72N では次のドキュメントを用意しています。ドキュメントは最新版を使用してください。最新版はルネサスエレクトロニクスのホームページに掲載されています。

ドキュメントの種類	記載内容	資料名	資料番号
ユーザーズマニュアル	RSK+ハードウェア仕様の説明	Renesas Starter Kit+ for RX72N ユーザーズマニュアル	R20UT4443JG
チュートリアルマニュアル	RSK+および開発環境のセットアップ 方法とデバッグ方法の説明	Renesas Starter Kit+ for RX72N チュートリアルマニュアル	R20UT4440JG
クイックスタートガイド	A4 紙一枚の簡単なセットアップガイド	Renesas Starter Kit+ for RX72N クイックスタートガイド	R20UT4441JG
スマート・コンフィグレータ チュートリアルマニュアル	スマート・コンフィグレータの使用 方法の説明	Renesas Starter Kit+ for RX72N スマート・コンフィグレータ チュートリアルマニュアル	R20UT4442JG (本マニュアル)
回路図	CPU ボードの回路図	Renesas Starter Kit+ for RX72N CPU ボード回路図	R20UT4435EG
ユーザーズマニュアル ハードウェア編	ハードウェアの仕様（ピン配置、メモリマップ、周辺機能の仕様、電気的特性、タイミング）と動作説明	RX72N グループ ユーザーズ マニュアル ハードウェア編	R01UH0824JJ

2. 略語および略称の説明

略語／略称	英語名	備考
ADC	Analog-to-Digital Converter	A/D コンバータ
API	Application Programming Interface	アプリケーションプログラムインタフェース
bps	bits per second	転送速度を表す単位、ビット/秒
CMT	Compare Match Timer	コンペアマッチタイマ
COM	COMmunications port referring to PC serial port	シリアル通信方式のインタフェース
CPU	Central Processing Unit	中央処理装置
E1 / E2 Lite	Renesas On-chip Debugging Emulator	ルネサスオンチップデバッグエミュレータ
GUI	Graphical User Interface	グラフィカルユーザインタフェース
IDE	Integrated Development Environment	統合開発環境
IRQ	Interrupt Request	割り込み要求
LCD	Liquid Crystal Display	液晶ディスプレイ
LED	Light Emitting Diode	発光ダイオード
LSB	Least Significant Bit	最下位ビット
LVD	Low Voltage Detect	電圧検出回路
MCU	Micro-controller Unit	マイクロコントローラユニット
MSB	Most Significant Bit	最上位ビット
PC	Personal Computer	パーソナルコンピュータ
PLL	Phase-locked Loop	位相同期回路
Pmod™	-	Pmod™は Digilent Inc.の商標です。Pmod™インタフェース明細は Digilent Inc.の所有物です。Pmod™明細については Digilent Inc.の Pmod™ License Agreement ページを参照してください。
RAM	Random Access Memory	ランダムアクセスメモリ
ROM	Read Only Memory	リードオンリーメモリ
RSK+	Renesas Starter Kit+	ルネサススタータキット
RTC	Real Time Clock	リアルタイムクロック
SCI	Serial Communications Interface	シリアルコミュニケーションインタフェース
SPI	Serial Peripheral Interface	シリアルペリフェラルインタフェース
TFT	Thin Film Transistor	薄膜トランジスタ
UART	Universal Asynchronous Receiver/Transmitter	調歩同期式シリアルインタフェース
USB	Universal Serial Bus	シリアルバス規格の一種
WDT	Watchdog Timer	ウォッチドッグタイマ

すべての商標および登録商標は、それぞれの所有者に帰属します。

目次

1. 概要	7
1.1 目的	7
1.2 特徴	7
2. はじめに	8
3. e ² studio プロジェクトの作成	9
3.1 はじめに	9
3.2 プロジェクトの作成	9
4. スマート・コンフィグレータによるコード生成	12
4.1 はじめに	12
4.2 スマート・コンフィグレータを使用したプロジェクト設定	13
4.3 ボードページ	14
4.3.1 ボード設定	14
4.4 クロックページ	15
4.4.1 クロック設定	15
4.5 コンポーネントページ	16
4.5.1 ソフトウェアコンポーネントの追加	16
4.5.2 コンペアマッチタイマ	17
4.5.3 割り込みコントローラ	21
4.5.4 ポート	23
4.5.5 SCI(SCIF)調歩同期式モード	27
4.5.6 SPI クロック同期式モード	30
4.5.7 シングルスキャンモード S12AD	33
4.6 端子ページ	36
4.6.1 ソフトウェアコンポーネントのピン設定変更	36
4.7 プロジェクトのビルド	39
5. ユーザコードの統合	40
5.1 プロジェクト設定	40
5.2 LCD パネルコードの統合	41
5.2.1 SPI コード	42
5.2.2 CMT コード	43
5.3 インクルードパスの追加	44
5.4 スイッチコードの統合	45
5.4.1 割り込みコード	45
5.4.2 デバウンス用タイマコード	48
5.4.3 A/D コンバータコードとメインスイッチ	49
5.5 デバッグコードの統合	54
5.6 UART コードの統合	54
5.6.1 SCI コード	54
5.6.2 メイン UART コード	55
5.7 LED コードの統合	58
6. プロジェクトのデバッグ設定	60
7. 追加情報	62

Renesas Starter Kit+ for RX72N

1. 概要

1.1 目的

この RSK+はルネサスマイクロコントローラ用の評価ツールです。本マニュアルは、統合開発環境 e² studio およびスマート・コンフィグレータを使用してプロジェクトを作成する方法について説明します。

1.2 特徴

本 RSK+は以下の特徴を含みます：

- e² studio によるプロジェクトの作成。
- スマート・コンフィグレータを使用したコード生成。
- スイッチ、LED、ポテンショメータ等のユーザ回路。

CPU ボードはマイクロコントローラの動作に必要な回路を全て備えています。

2. はじめに

本マニュアルは統合開発環境 e² studio およびスマート・コンフィグレータを使用して、プロジェクトを作成する方法についてチュートリアル形式で説明しています。チュートリアルでは以下の項目について説明しています。

- プロジェクトの作成
- スマート・コンフィグレータを使用したコード生成について
- カスタムコードとの統合
- e² studio プロジェクトの構築

プロジェクトジェネレータは、選択可能な 2 種類のビルドコンフィグレーションを持つチュートリアルプロジェクトを作成します。:

- 'HardwareDebug'は、デバッガのサポートを含むプロジェクトを構築します。最適化レベルは 0 に設定されています。
- 'Release'は最適化された製品リリースに適したコードを構築します。最適化レベルは 2 に、デバッグ情報出力を出力しないように設定されています。

本チュートリアルの使用例はクイックスタートガイドに記載のインストールが完了していることを前提としています。

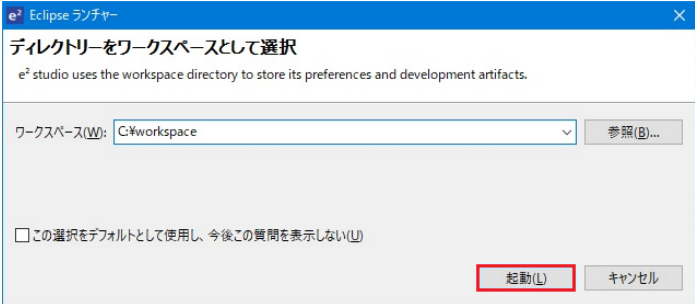
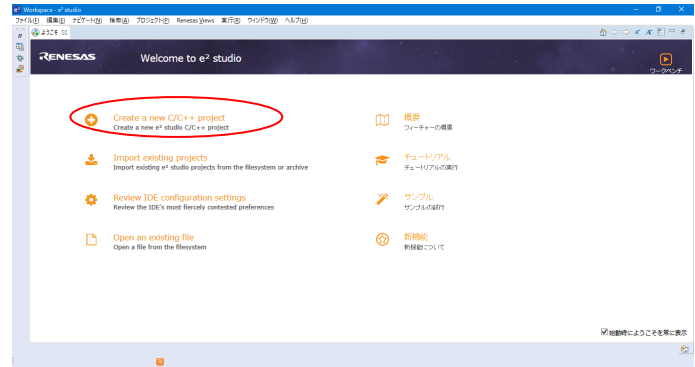
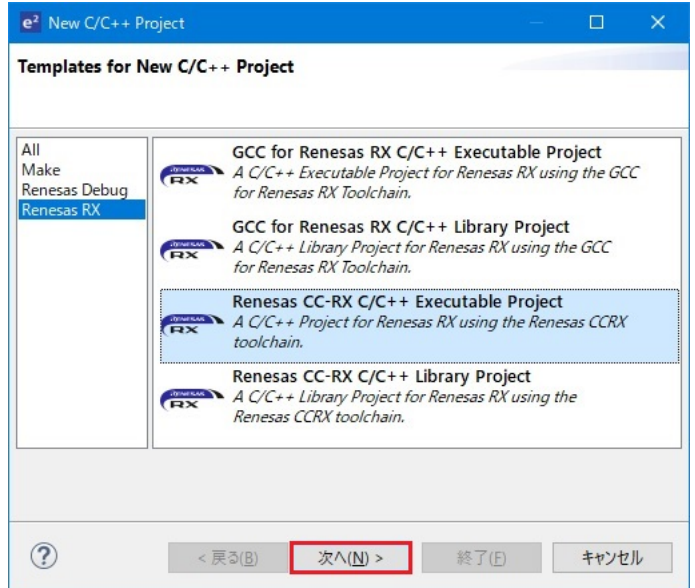
これらのチュートリアルは、RSK+の使用法の説明を目的とするものであり、e² studio、コンパイラまたは E2 エミュレータ Lite の入門書ではありません。これらに関する詳細情報は各関連マニュアルを参照してください。

3. e² studio プロジェクトの作成

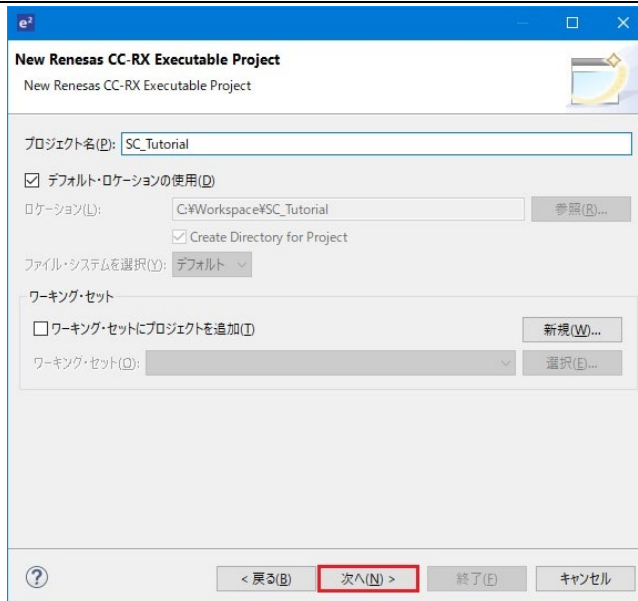
3.1 はじめに

この章では、RX72N マイクロコントローラのための新しいCソースプロジェクトを作成する手順を説明し、スマート・コンフィグレータを使用して周辺機器ドライバコードを生成する準備を行います。このプロジェクト生成手順は、マイクロコントローラ特有のソース、プロジェクトおよび、デバッグファイルを作成するために必要です。

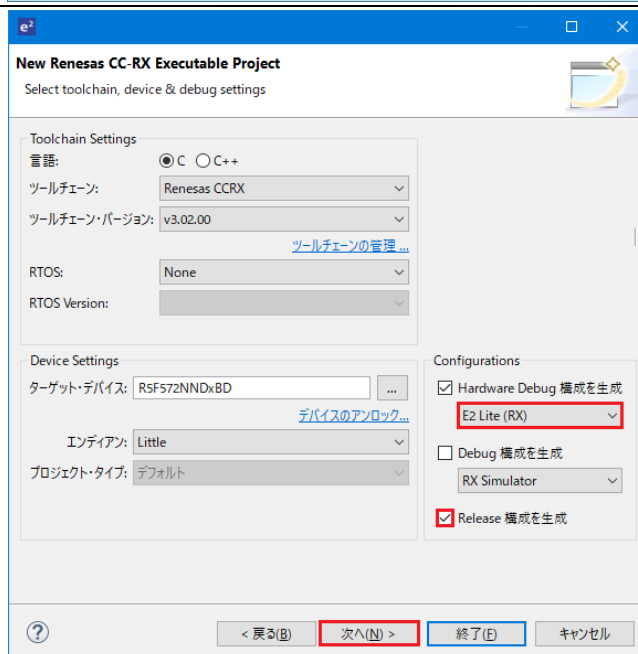
3.2 プロジェクトの作成

e² studio を起動し、プロジェクトワークスペースに適したディレクトリを選択します。	
Welcome to e² studio ページで、'Create a new C/C++ project'をクリックします。 (Welcome to e² studio ページは、'ヘルプ' -> 'ようこそ'からも開けます。)	
'Templates for New C/C++ Project'ダイアログで、'Renesas RX' -> 'Renesas CC-RX C/C++ Executable Project'を選択します。 '次へ(N)'をクリックします。	

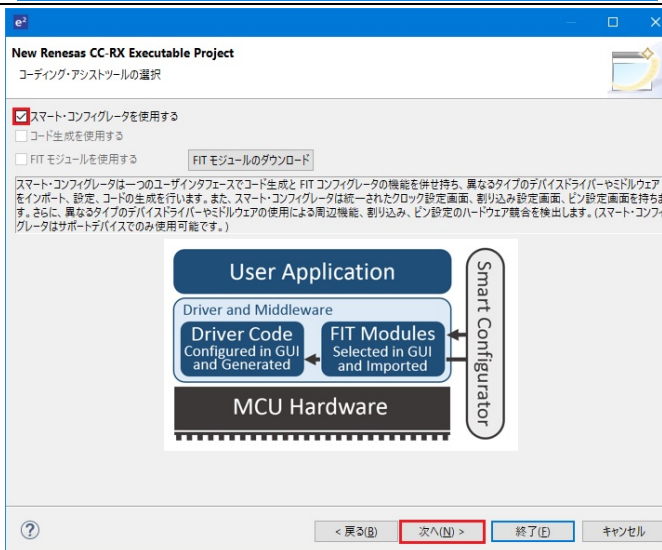
- プロジェクト名 'SC_Tutorial' を入力します。
'次へ(N)' をクリックします。

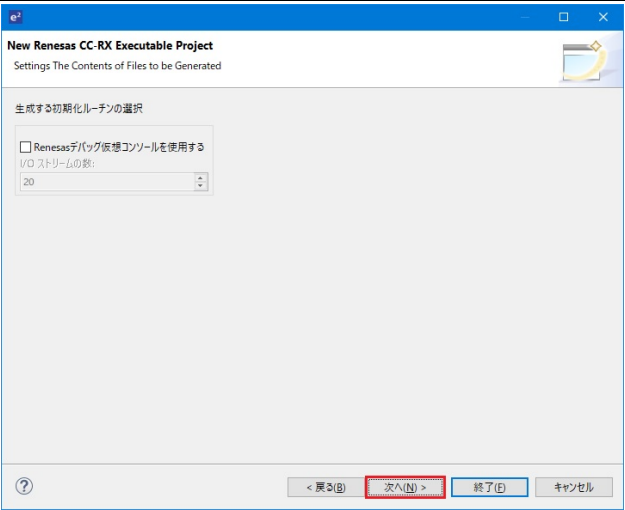
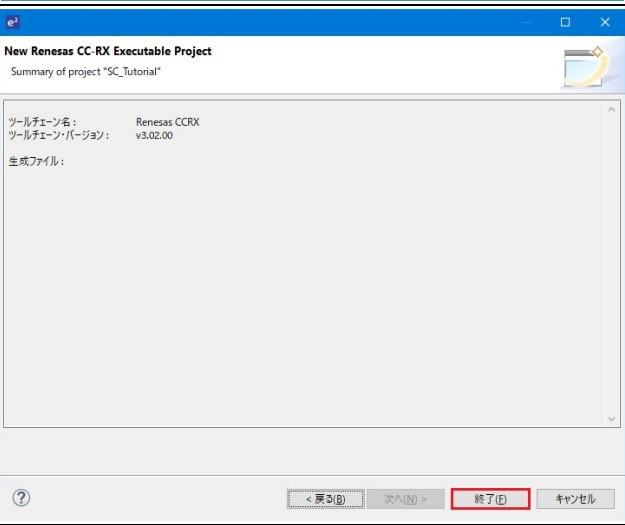
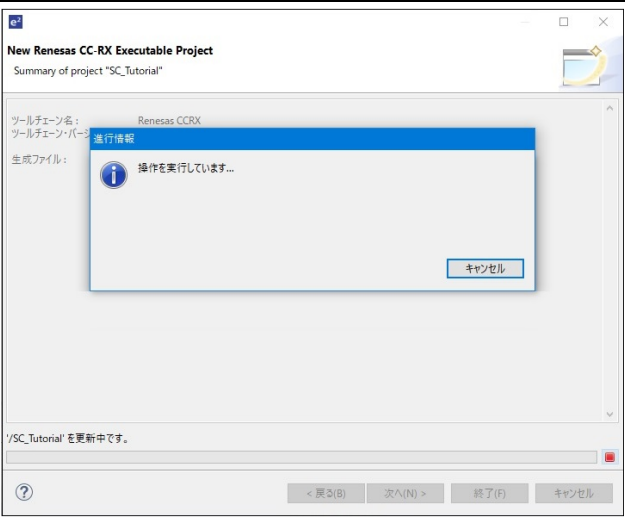
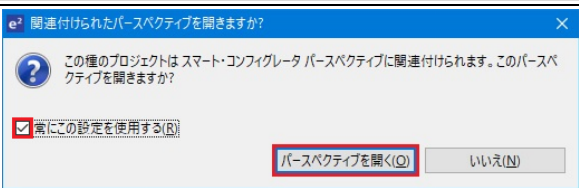


- 'Select toolchain, device & debug settings' ダイアログにて右図にあるオプションを選択します。
- 'ツールチェーン:'にて'Renesas CCRX'を選択します。
- ターゲット・デバイスは RX700 -> RX72N -> RX72N - 224 pin の下から R5F572NNDxBD を検索します。
- 使用するエミュレータはプルダウンから 'E2 Lite(RX)' を選択、'Release 構成を生成'のチェックボックスをオンにします。
- '次へ(N)' をクリックします。



- 'コーディング・アシストツールの選択' ダイアログにて、'スマート・コンフィギュレータを使用する'を選択します。
- '次へ(N)' をクリックします。



• ‘次へ(N)’をクリックします。	
• ‘Summary of project’ダイアログが表示されたら、‘終了(E)’をクリックしてプロジェクトの生成を完了します。	
• ファイル生成の開始を待ちます。	
• 右図のポップアップメッセージを今後スキップするには、‘常にこの設定を使用する’をオンにして、‘パースペクティブを開く(O)’をクリックします。 • これにより、スマート・コンフィグレータを起動するとパースペクティブが自動で切り替わります。	

4. スマート・コンフィグレータによるコード生成

4.1 はじめに

スマート・コンフィグレータは C ソースコード生成とマイクロコントローラの生成ため GUI ツールです。スマート・コンフィグレータはターゲット・デバイス、クロック、ソフトウェアコンポーネント、ハードウェアリソース、およびプロジェクトの割り込みを視覚的に設定できます。

スマート・コンフィグレータによって生成されるコードは、特定の周辺機能ごとに 3 つのコードを生成します（「Config_xxx.h」、「Config_xxx.c」、「Config_xxx_user.c」）。例えば A/D コンバータの場合、周辺を表す xxx は「S12AD」と名付けられます。これらのコードはユーザの要求を満たすために、カスタムコードを自由に加えることができます。ただしこれらのファイルでは、カスタムコードを加える場合、以下に示すコメント文の間にコードを追加する必要があります。

```
/* Start user code for adding. Do not edit comment generated here */  
/* End user code. Do not edit comment generated here */
```

スマート・コンフィグレータの GUI 上で設定した内容を変更したい場合等、再度コード生成を行う場合にスマート・コンフィグレータはこれらのコメント文を見つけて、コメント文の間に加えられたカスタムコードを保護します。

注) 上記のカスタムコード領域外にコードを追加した場合、スマート・コンフィグレータでコード生成を再実行すると、コードが消失しますのでご注意ください。

本書の手順を踏むことで、ユーザは SC_Tutorial という e² studio プロジェクトを作成できます。完成済みのプロジェクトは、RSK+ Web インストーラ (<https://www.renesas.com/rskrx72n/install/e2>) に含まれており、クイックスタートガイドの手順に従えば、e² studio にインポートできます。本書はスマート・コンフィグレータを使用して、オリジナルの e² studio プロジェクトを作成したいユーザのためのチュートリアルマニュアルです。

SC_Tutorial プロジェクトは、スイッチによる割り込み、A/D コンバータ、コンペアマッチタイマ（CMT）、シリアルコミュニケーションインタフェース（SCI）などのモジュールを使用し、仮想 COM ポートを介してターミナルソフトと RSK+ の Pmod LCD に A/D 変換結果を表示します。

このセクションでは、タブページ（ボード、クロック、コンポーネント、端子）のスマート・コンフィグレータの主要なユーザーインターフェイス機能のツアーおよび、プロジェクトのビルド」のデモにつづいて各周辺機能構成ページをガイドします。その後、スマート・コンフィグレータが提供するユーザコード領域に独自のコードを追加する過程など、テンプレートコードの構造について説明します。

4.2 スマート・コンフィグレータを使用したプロジェクト設定

このセクションでは、スマート・コンフィグレータの簡単な操作方法を示しています。各操作の詳細につきましては、RX スマート・コンフィグレータ ユーザーガイド: e² studio 編を参照ください。最新版は、<https://www.renesas.com/smart-configurator> からダウンロードしてください。

スマート・コンフィグレータの初期画面が図 4-1 のように表示されます。

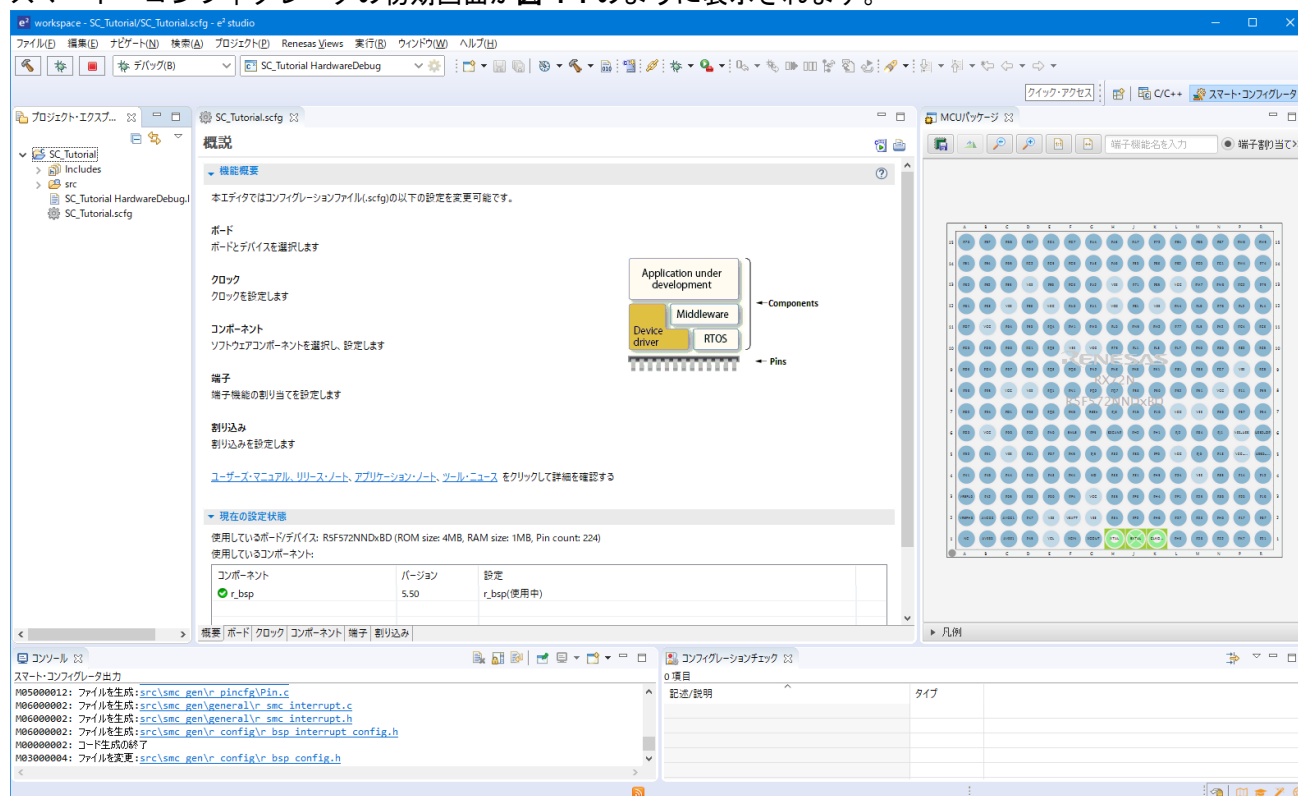


図 4-1 概要ページ

スマート・コンフィグレータは MCU 設定を GUI で操作できます。ユーザが必要な設定を完了し、 'コードの生成' ボタンをクリックすると、GUI で設定した内容のソースコードが生成されます。

4.3 ボードページ

ボードページでは、ボードおよびデバイスの種類を設定します。
‘ボード’ タブをクリックすると、図 4-2 のように表示されます。



図 4-2 ボードページ

4.3.1 ボード設定

‘ボード：’ は ‘カスタムユーザボード’ を選択していることを確認します。

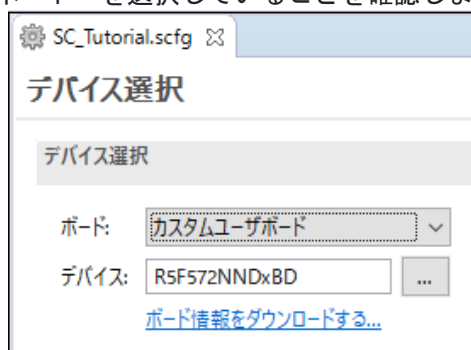


図 4-3 ボードの選択

4.4 クロックページ

クロックページでは、選択したデバイスのクロックを設定します。クロック、周波数、PLL 設定、およびクロック分周器の設定をクロックに設定できます。クロック設定は、プロジェクト・ツリーの“src\smc gen\lr config”の“r bsp config.h”ファイルに反映されます。

4.4.1 クロック設定

スマート・コンフィグレータのクロック設定を図 4-4 に示します。‘クロック’タブをクリックしてください。図のようにシステムクロックを設定します。チュートリアルでは、メインクロック発振源に本 CPU ボード搭載の 24MHz 水晶発振子を使用します。メイン・システム・クロック(fMAIN)に PLL 回路を選択します。

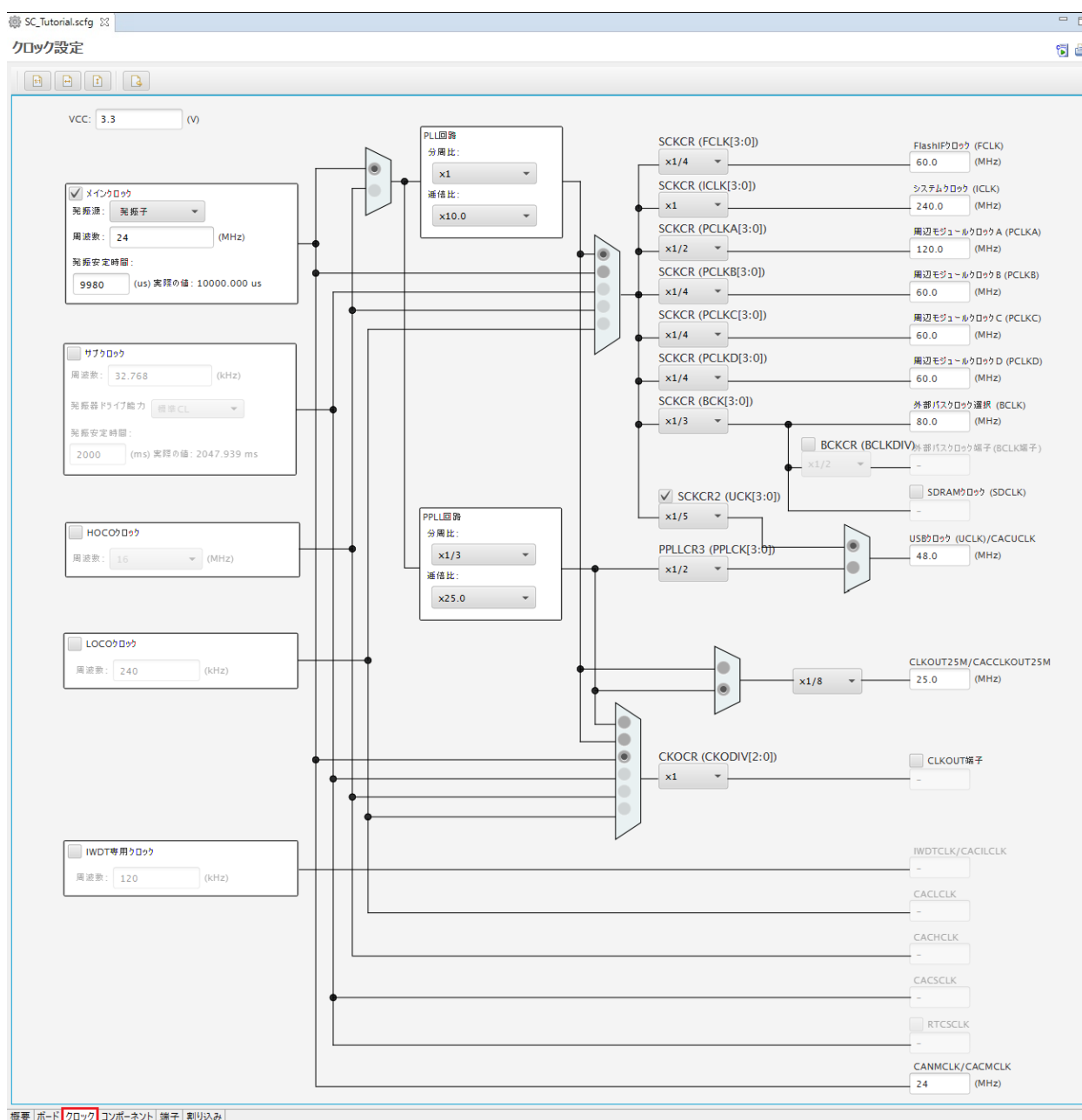


図 4-4 クロックページ

4.5 コンポーネントページ

ドライバとミドルウェアは Smart Configurator のソフトウェアコンポーネントとして処理されます。コンポーネントページでは、ソフトウェアコンポーネントを選択して周辺機能を構成します。

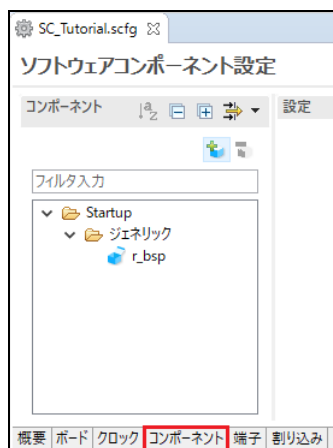


図 4-5 コンポーネントページ

4.5.1 ソフトウェアコンポーネントの追加

スマート・コンフィグレータは、Startup、Drivers、Middleware、Application、そして RTOS の 5 種類のソフトウェアコンポーネントをサポートしています。以下のサブセクションでは、Drivers のコンポーネントによるスイッチ入力の割り込み、タイマ、ADC、および SCI を含む簡単なプロジェクト用に MCU を設定する手順を説明します。

‘コンポーネントの追加’  アイコンをクリックします。

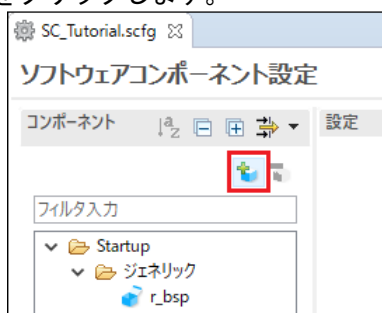


図 4-6 ソフトウェアコンポーネントの追加 (1)

‘ソフトウェアコンポーネントの選択’ダイアログ -> タイプは‘Drivers’を選択します。

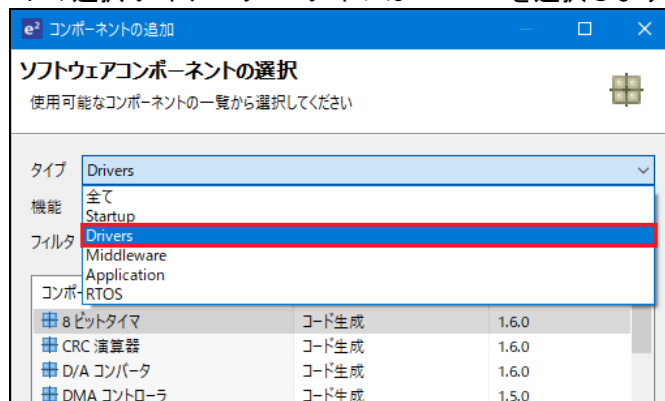


図 4-7 ソフトウェアコンポーネントの追加 (2)

4.5.2 コンペアマッチタイマ

CMT0 をディレイ用インターバルタイマとして、CMT1 と CMT2 をスイッチのデバウンス用割り込みに使用します。図 4-8 のように 'コンペアマッチタイマ' を選択し、'次へ(N)' をクリックします。

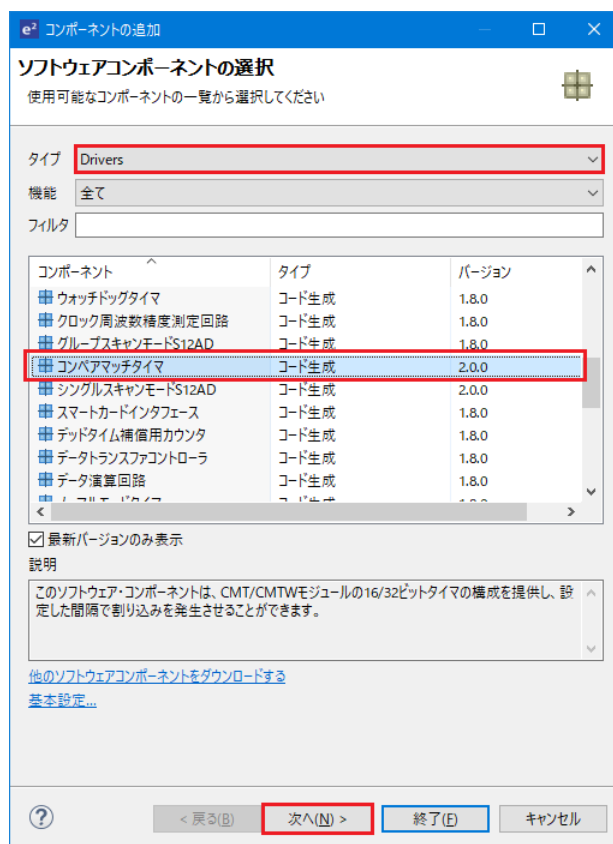


図 4-8 コンペアマッチタイマ選択

‘選択したコンポーネントの新しい構成を追加します。図 4-9 のように“リソース”は、“CMT0”を選択します。

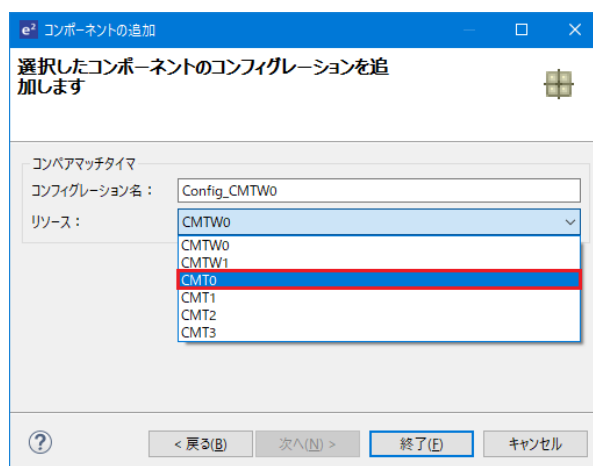


図 4-9 リソース選択 - CMT0

図 4-10 のように、コンフィグレーション名が“Config_CMT0”であることを確認し、’ 終了(F)’ をクリックします。

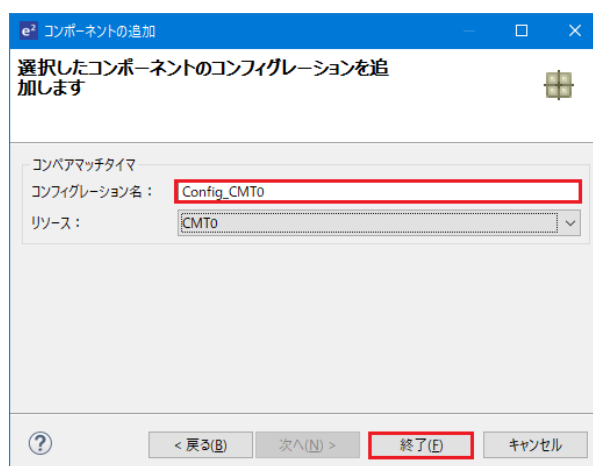


図 4-10 コンフィグレーション名確認 - CMT0

図 4-11 のように CMT0 を設定してください。CMT0 は 1ms 周期に割り込みを発生するように設定しています。チュートリアルでは、この割り込みをアプリケーションのディレイタイマとして使用します。

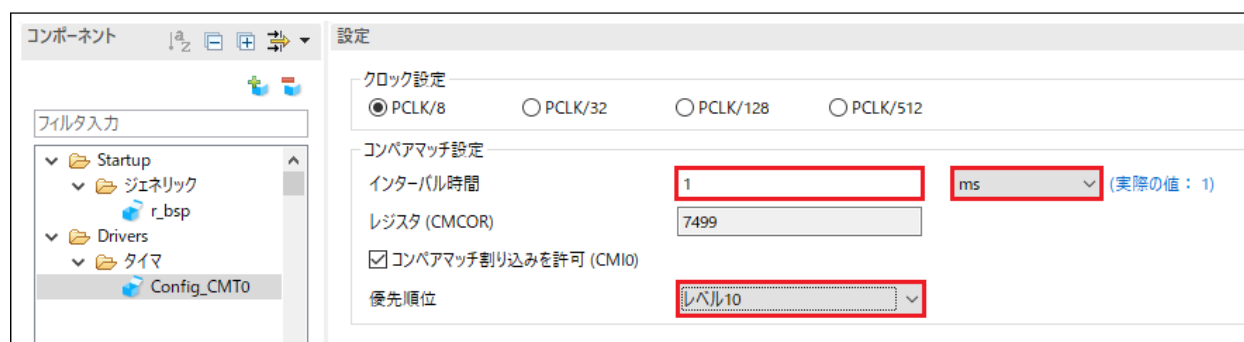


図 4-11 Config_CMT0 設定

‘コンポーネントの追加’ アイコンをクリックします。‘ソフトウェアコンポーネントの選択’ダイアログ -> タイプは‘Drivers’を選択します。‘コンペアマッチタイマ’を選択し、‘次へ(N)’をクリックします。‘選択したコンポーネントのコンフィグレーションを追加します。’図 4-12 のように“リソース”は、“CMT1”を選択します。

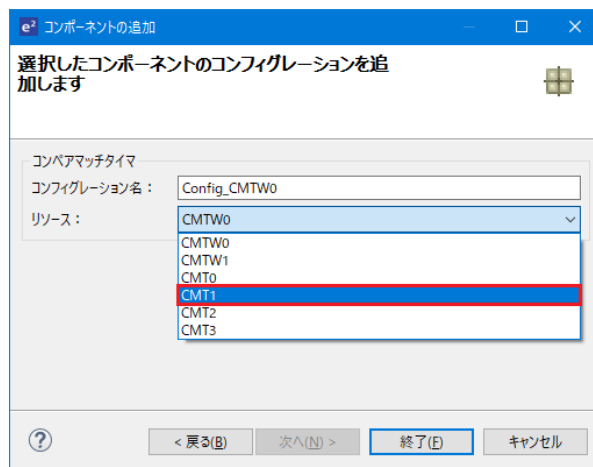


図 4-12 リソース選択 – CMT1

図 4-13 のように、コンフィグレーション名が“Config_CMT1”であることを確認し、’ 終了(F)’ をクリックします。

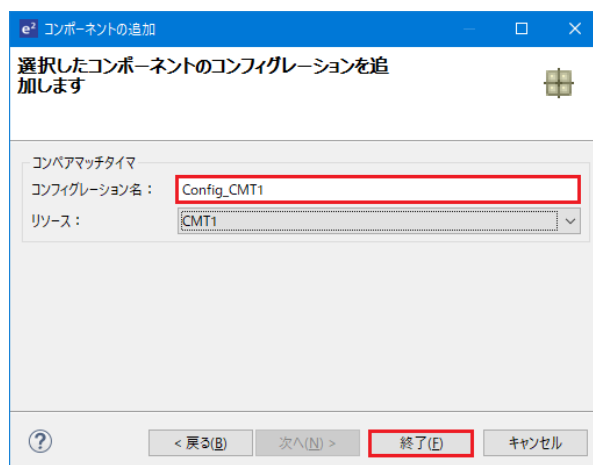


図 4-13 コンフィグレーション名確認 - CMT1

図 4-14 のように CMT1 を設定してください。CMT1 は、20ms 周期に割り込みを生成するように設定しています。チュートリアルでは、この割り込みをスイッチのデバウンス用として使用します。



図 4-14 Config_CMT1 設定

‘コンポーネントの追加’ アイコンをクリックします。‘ソフトウェアコンポーネントの選択’ダイアログ -> タイプは‘Drivers’を選択します。‘コンペアマッチタイマ’を選択し、‘次へ(N)’をクリックします。‘選択したコンポーネントのコンフィグレーションを追加します。’図 4-15 のように“リソース”は、“CMT2”を選択します。

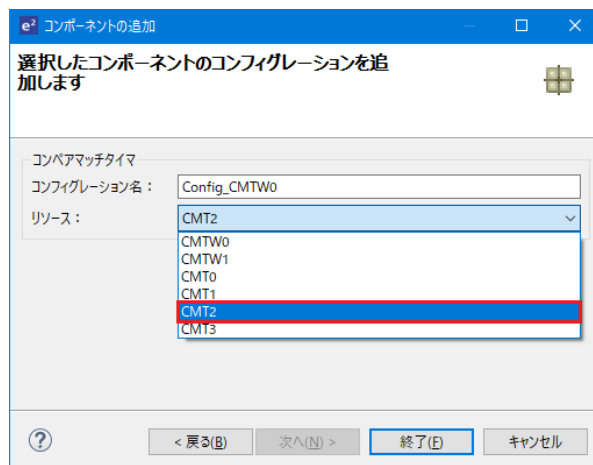


図 4-15 リソース選択 – CMT2

図 4-16 のように、コンフィグレーション名が“Config_CMT2”であることを確認し、’ 終了(F)’ をクリックします。

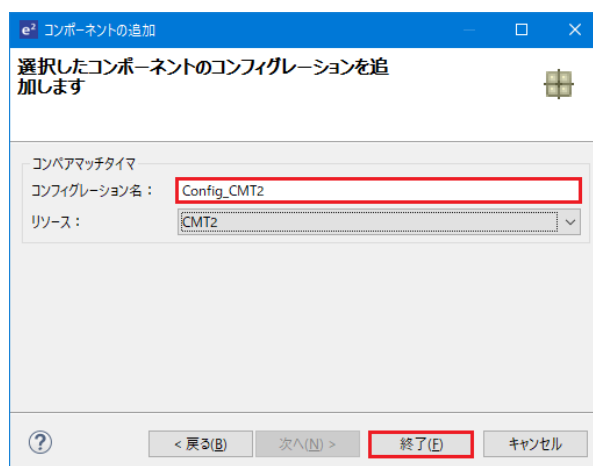


図 4-16 コンフィグレーション名確認 - CMT2

図 4-17 のように CMT2 を設定してください。CMT2 は、200ms 周期に割り込みを生成するように設定しています。チュートリアルでは、この割り込みをスイッチのデバウンス用として使用します。



図 4-17 Config_CMT2 設定

4.5.3 割り込みコントローラ

RSK+RX72N の CPU ボードは、SW1 に IRQ13 (P45)、SW2 に IRQ12 (P44)、SW3 に ADTRG0n (P07) が接続されています。ADTRG0n はセクション 4.5.7 で設定します。

‘コンポーネントの追加’ アイコンをクリックします。‘ソフトウェアコンポーネントの選択’ダイアログ -> タイプは‘Drivers’を選択します。図 4-18 のように‘割り込みコントローラ’を選択し、‘次へ(N)’をクリックします。

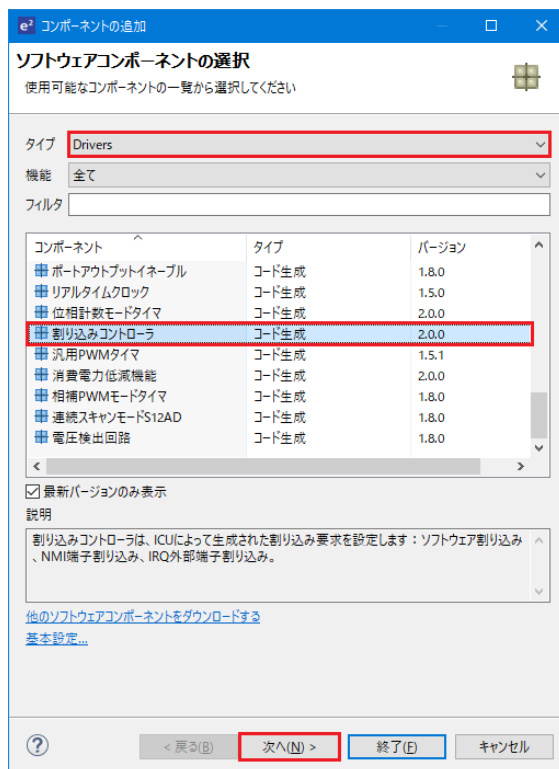


図 4-18 割り込みコントローラ選択

‘選択したコンポーネントのコンフィグレーションを追加します。’図 4-19 のように“リソース”は、“ICU”を選択し、‘終了(E)’をクリックします。

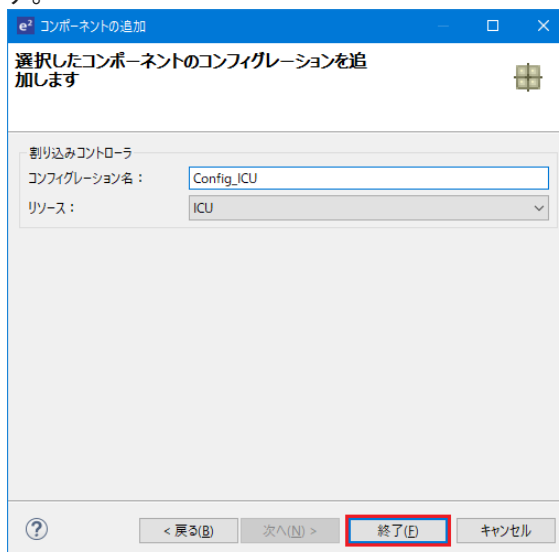


図 4-19 リソース選択 – ICU

'Config_ICU'で IRQ13、IRQ12 を図 4-20 のように設定してください。

コンポーネント

フィルタ入力

- Startup
 - ジェネリック
 - r_bsp
- Drivers
 - 割り込み
 - Config_ICU
 - タイマ
 - Config_CMT0
 - Config_CMT1
 - Config_CMT2

設定

ソフトウェア割り込み設定

☐ ソフトウェア割り込み

☐ ソフトウェア割り込み2

優先順位 レベル15 (最高)

NMI端子割り込み設定

☐ NMI端子割り込み

検出タイプ 立ち下がリエッジ デジタルフィルタ 無効 0 (MHz)

IRQ0設定

☐ IRQ0

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ1設定

☐ IRQ1

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ2設定

☐ IRQ2

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ3設定

☐ IRQ3

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ4設定

☐ IRQ4

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ5設定

☐ IRQ5

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ6設定

☐ IRQ6

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ7設定

☐ IRQ7

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ8設定

☐ IRQ8

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ9設定

☐ IRQ9

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ10設定

☐ IRQ10

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ11設定

☐ IRQ11

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ12設定

☒ IRQ12

検出タイプ 立ち下がリエッジ デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ13設定

☒ IRQ13

検出タイプ 立ち下がリエッジ デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ14設定

☐ IRQ14

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

IRQ15設定

☐ IRQ15

検出タイプ Lowレベル デジタルフィルタ 無効 0 (MHz)

優先順位 レベル15 (最高)

図 4-20 Config_ICU 設定

4.5.4 ポート

CPU ボードは、LED0 に P71、LED1 に PH6、LED2 に PL7、LED3 に PL6 が接続されます。また、Pmod LCD に PH3、P02、PK7、PL0 が接続されています。

‘コンポーネントの追加’ アイコンをクリックします。‘ソフトウェアコンポーネントの選択’ダイアログ -> タイプは‘Drivers’を選択します。図 4-21 のように‘ポート’を選択し、‘次へ(N)’をクリックします。

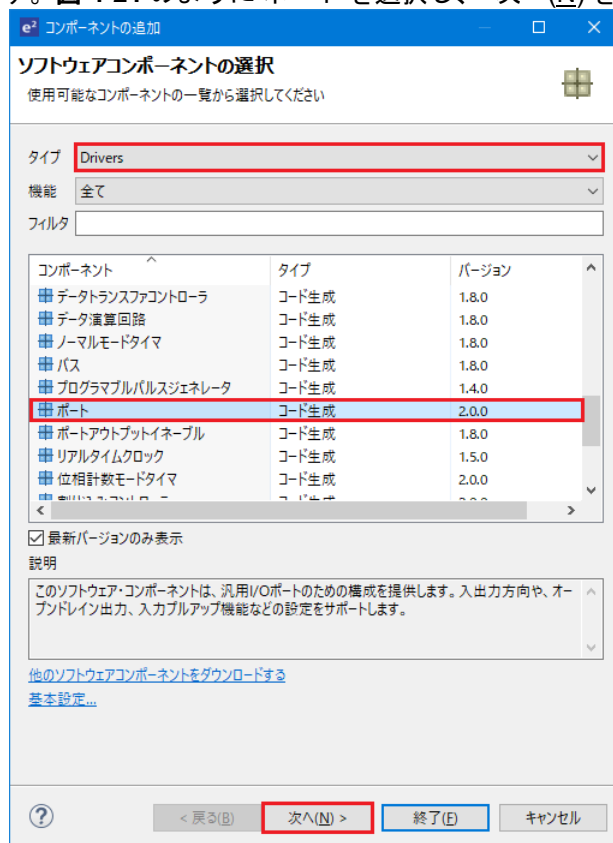


図 4-21 ポート選択

“選択したコンポーネントのコンフィグレーションを追加します。図 4-22 のように“リソース”は、“PORT”を選択し、“終了(E)”をクリックします。

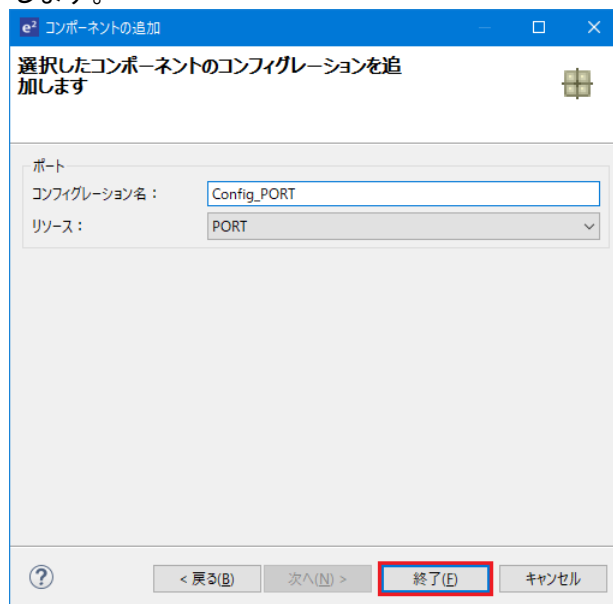


図 4-22 リソース選択 – PORT

図 4-23 のように PORT0、PORT7、PORTH、PORTK、そして PORTL のチェックボックスをオンにしてください。

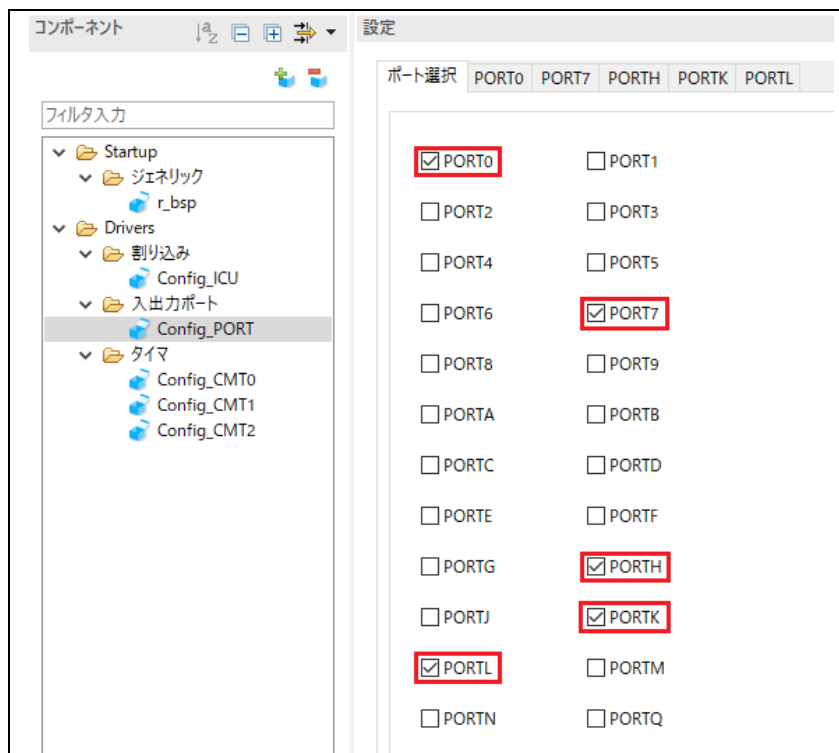


図 4-23 ポート選択

‘PORTx’タブをナビゲートし、図 4-24、図 4-25、図 4-26、図 4-27、図 4-28 に示すように I/O ポートと LCD 制御ポートを構成します。‘出力’のチェックボックスおよび、PORTL タブの下に PL0 以外は ‘1 を出力’ チェックボックスをオンにしてください。まずは ‘PORT0’ タブより開始します。



図 4-24 PORT0 タブ選択

PORT7 タブを選択してください。

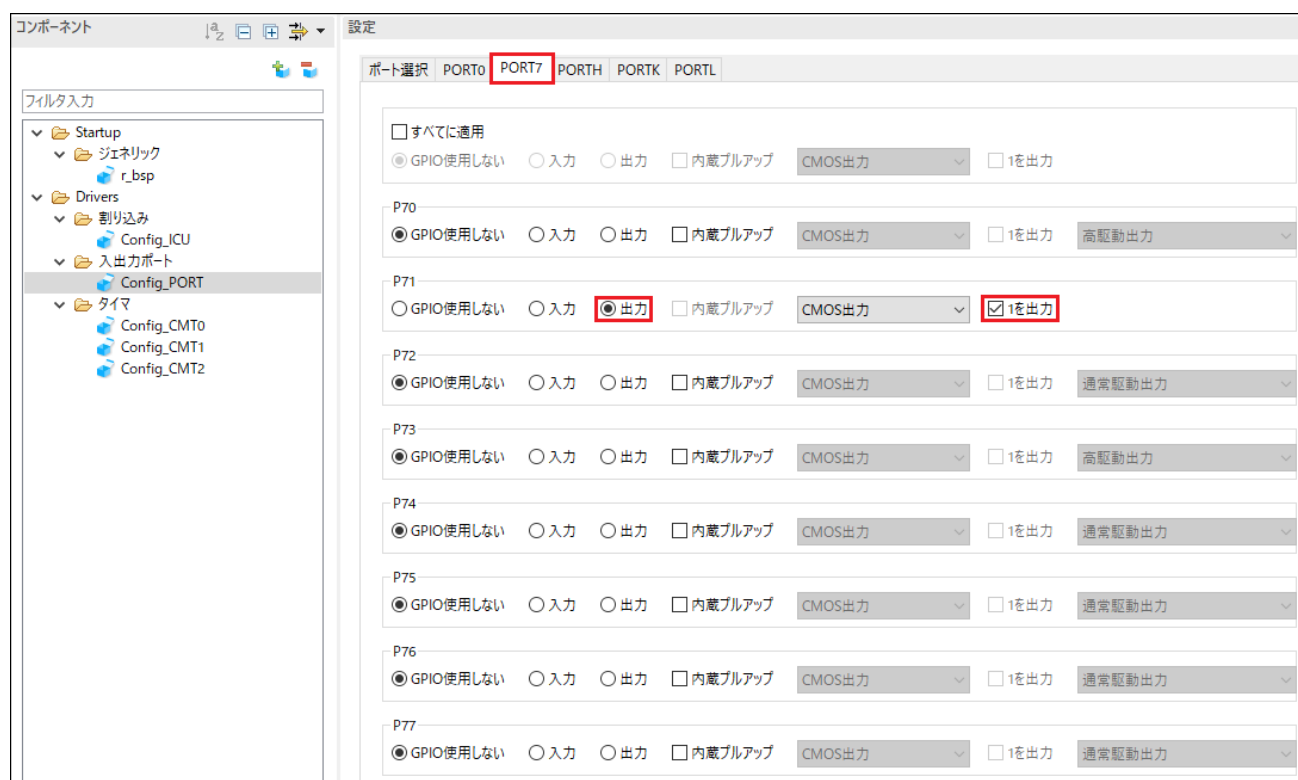


図 4-25 PORT7 タブ選択

PORTH タブを選択してください。

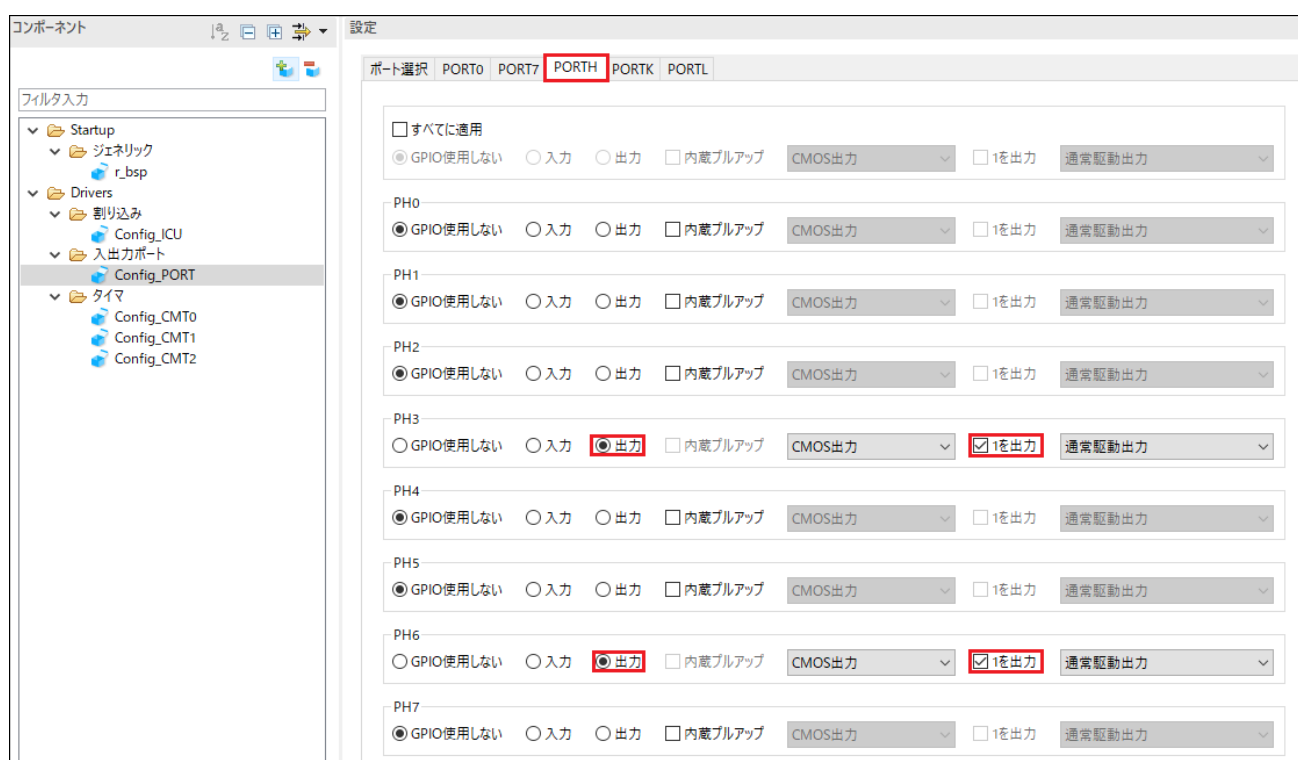


図 4-26 PORTH タブ選択

PORTK タブを選択してください。

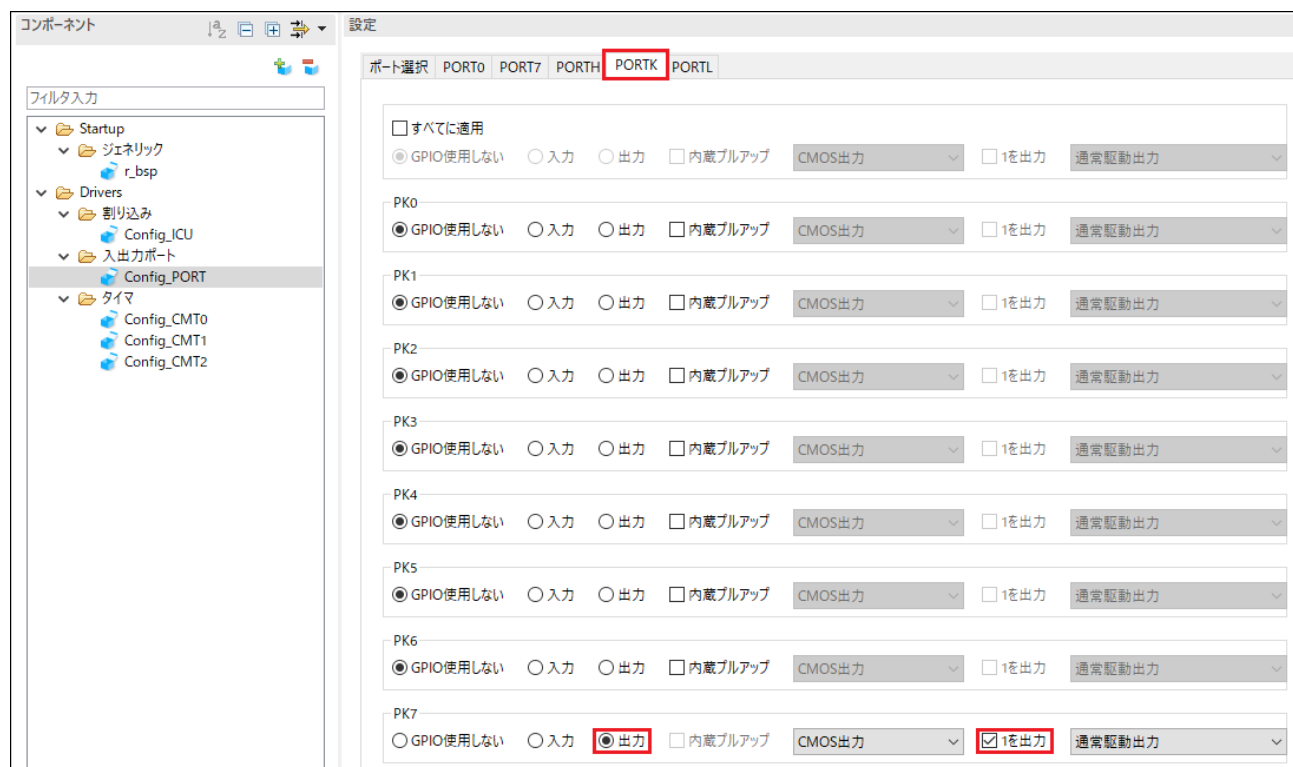


図 4-27 PORTK タブ選択

PORTL タブを選択してください。

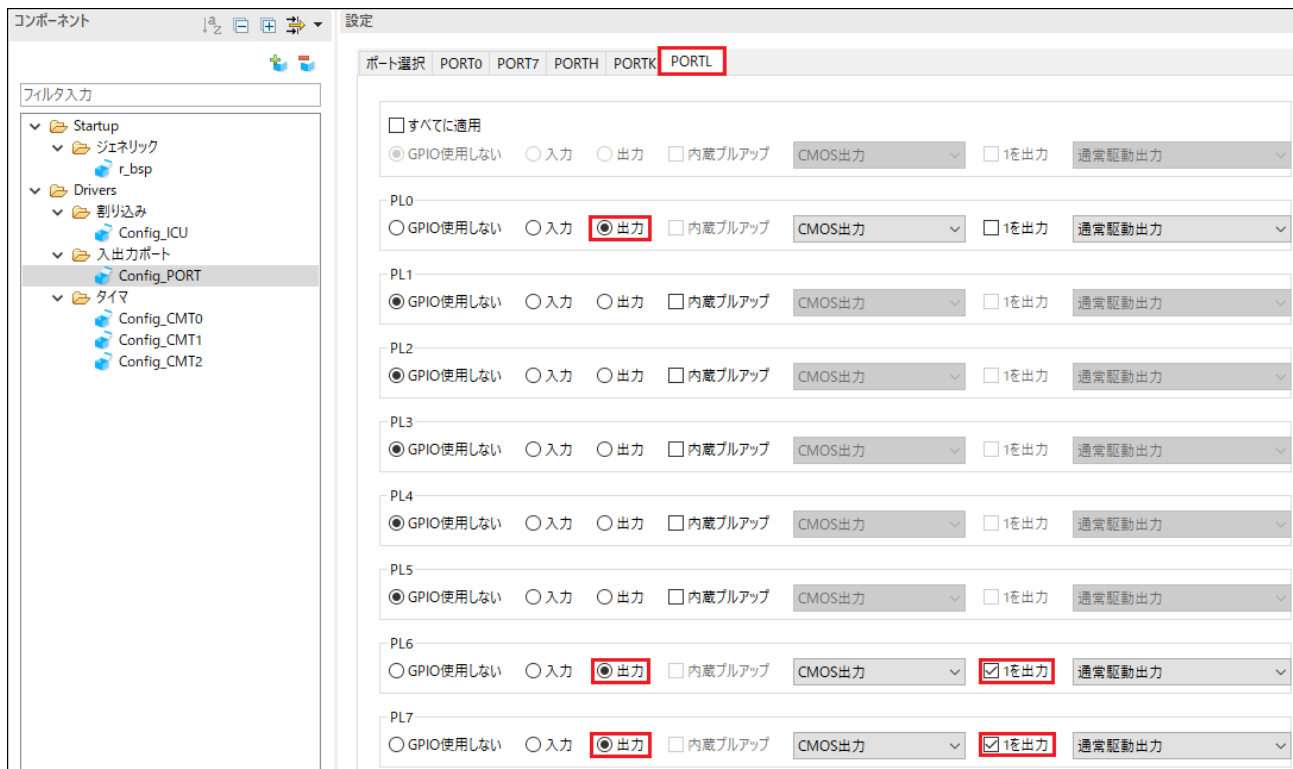


図 4-28 PORTL タブ選択

4.5.5 SCI(SCIF)調歩同期式モード

RSK+RX72N の CPU ボードは SCI9 が RL78/G1C マイクロコントローラのシリアルポートに接続されており、仮想 COM ポートとして使用します。

‘コンポーネントの追加’ アイコンをクリックします。‘ソフトウェアコンポーネントの選択’ダイアログ -> タイプは‘Drivers’を選択します。図 4-29 のように‘SCI(SCIF)調歩同期式モード’を選択し、‘次へ(N)’をクリックします。

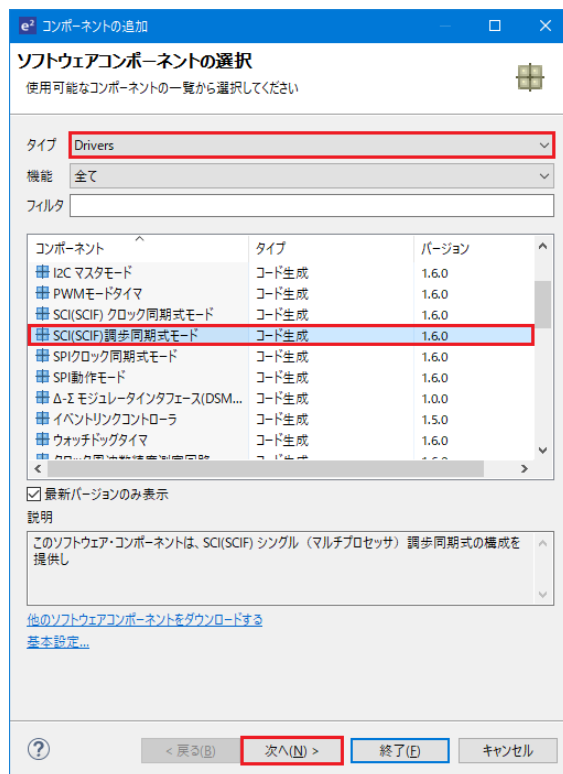


図 4-29 SCI(SCIF)調歩同期式モード選択

‘選択したコンポーネントのコンフィグレーションを追加します’ダイアログ -> ‘作業モード’で、図 4-30 のように‘送信/受信’を選択します。

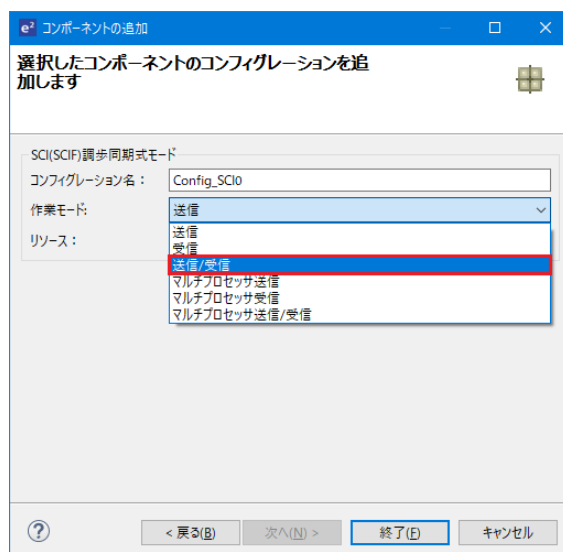


図 4-30 作業モード選択 – 送信/受信

図 4-31 のように“リソース”は、“SCI9”を選択してください。

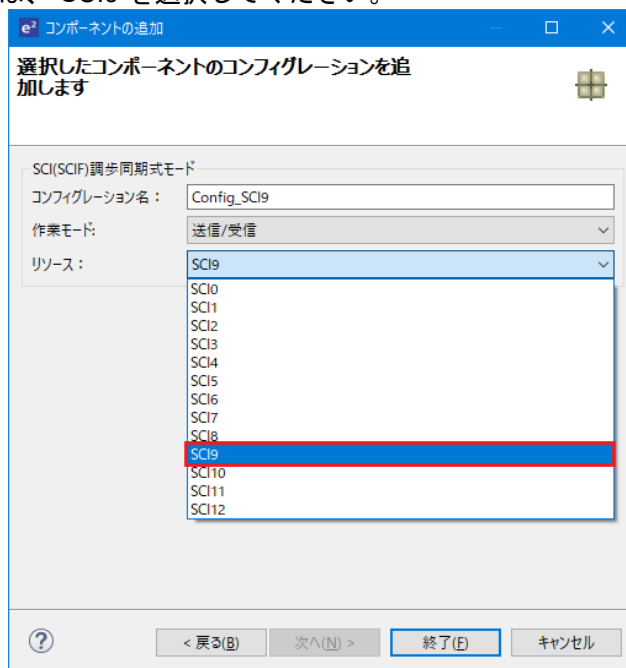


図 4-31 リソース選択 – SCI9

図 4-32 のようにコンフィグレーション名が“Config_SCI9”であることを確認し、'終了(E)'をクリックします。

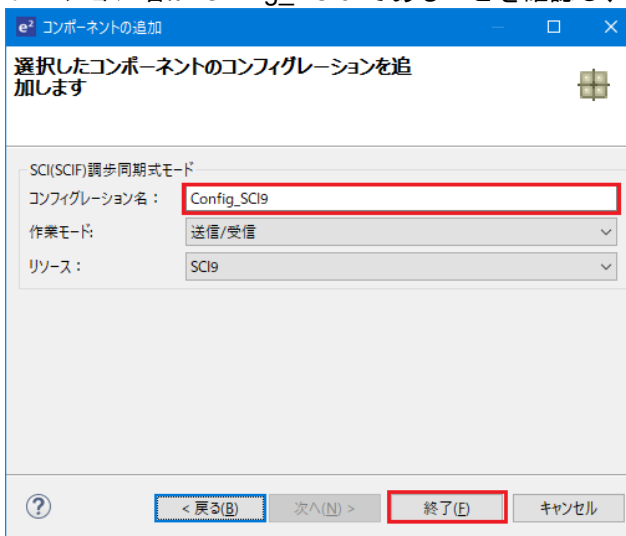


図 4-32 コンフィグレーション名確認 - Config_SCI9

図 4-33 のようにスタートビット検出設定を'RXD9 端子の立下りエッジ'、ビットレートを 19200 (bps)に設定してください。その他の設定は初期設定のままです。

The screenshot shows the 'Config_SC19' configuration window. On the left is a tree view of components, with 'Config_SC19' selected under '通信' (Communication). The main area displays various configuration options for the serial port:

- FIFO モード選択**: ☒ 非FIFOモード, ☐ FIFOモード
- スタートビット検出設定**: ☐ RXD9端子のLowレベル, ☒ RXD9端子の立下りエッジ
- データ・ビット長設定**: ☐ 9ビット, ☒ 8ビット, ☐ 7ビット
- パリティ設定**: ☒ 禁止, ☐ 偶数パリティ, ☐ 奇数パリティ
- ストップビット設定**: ☒ 1ビット, ☐ 2ビット
- データ転送方向設定**: ☒ LSBファースト, ☐ MSBファースト
- 転送速度設定**:
 - 転送クロック: 内部クロック
 - 基本クロック: 1ビット期間の16サイクル
 - ビットレート: 19200 (bps) (実際の値: 19230.769, エラー: 0.16%)
 - ☐ ビットレートモジュレーション機能有効
 - SCK9端子機能: SCK9を使用しない
- ノイズフィルタ設定**:
 - ☐ ノイズ除去機能を使用する
 - ノイズフィルタクロック: 1分周のクロック, 120000000 (Hz)
- ハードウェアフロー制御設定**:
 - ☒ 禁止, ☐ CTS9#, ☐ RTS9#
 - RTS9 出力アクティブトリガ数: 15
- FIFOデータ設定**:
 - トランスミットFIFOデータ数トリガ: 0
 - レシーブFIFOデータ数トリガ: 8
- データ一致検出機能**:
 - ☐ データ一致検出機能有効
 - 比較データ: 0x00
- データ処理設定**:
 - 送信データ処理: 割り込みサービスルーチンで処理する
 - 受信データ処理: 割り込みサービスルーチンで処理する
- 割り込み設定**:
 - TXI9 優先順位: レベル15 (最高)
 - RXI9 優先順位: レベル15 (最高)
 - ☒ 受信エラー割り込み許可 (ERI9)
 - TEI9, ERI9 優先順位 (グループ AL0): レベル15 (最高)
 - 受信データレディ割り込み: 受信データフル割り込み (RXI)
- コールバック機能設定**:
 - ☒ 送信完了, ☒ 受信完了, ☒ 受信エラー

図 4-33 Config_SC19 設定

4.5.6 SPI クロック同期式モード

RSK+RX72N の CPU ボードは、SCI7 を Pmod LCD の SPI マスタとして使用します。

‘コンポーネントの追加’ アイコンをクリックします。‘ソフトウェアコンポーネントの選択’ダイアログ -> タイプは‘Drivers’を選択します。図 4-34 のように‘SPI クロック同期式モード’を選択し、‘次へ(N)’をクリックします。

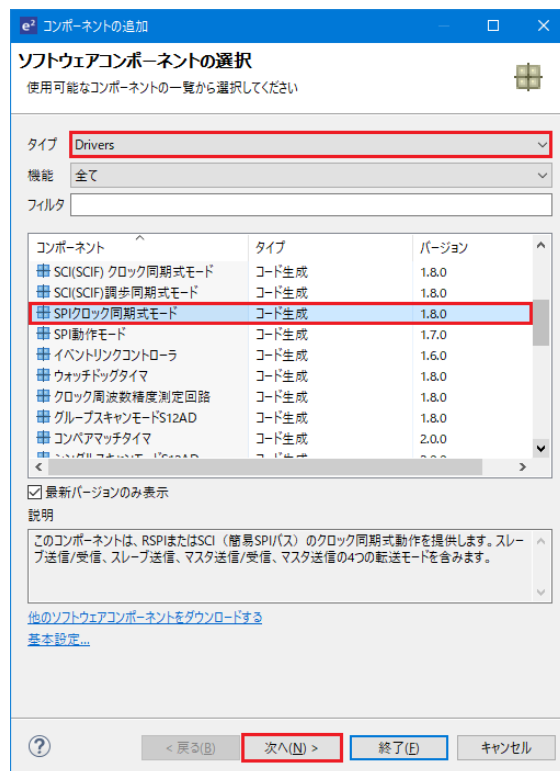


図 4-34 SPI クロック同期式モード選択

‘選択したコンポーネントのコンフィグレーションを追加します’ダイアログ -> ‘動作’で、図 4-35 のように‘マスタ送信機能’を選択します。

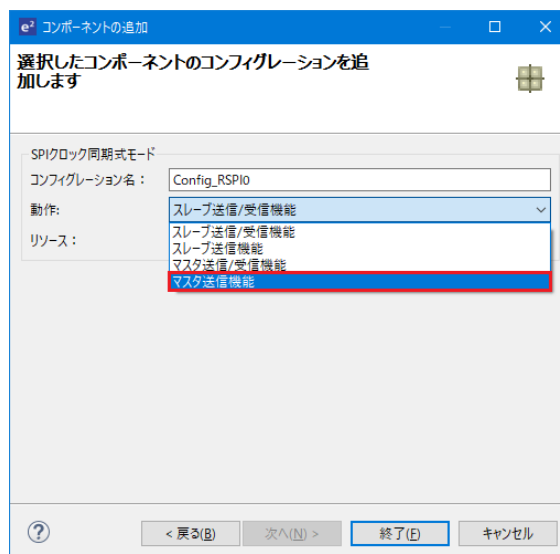


図 4-35 動作選択 – マスタ送信機能

図 4-36 のように“リソース”は、“SCI7”を選択してください。

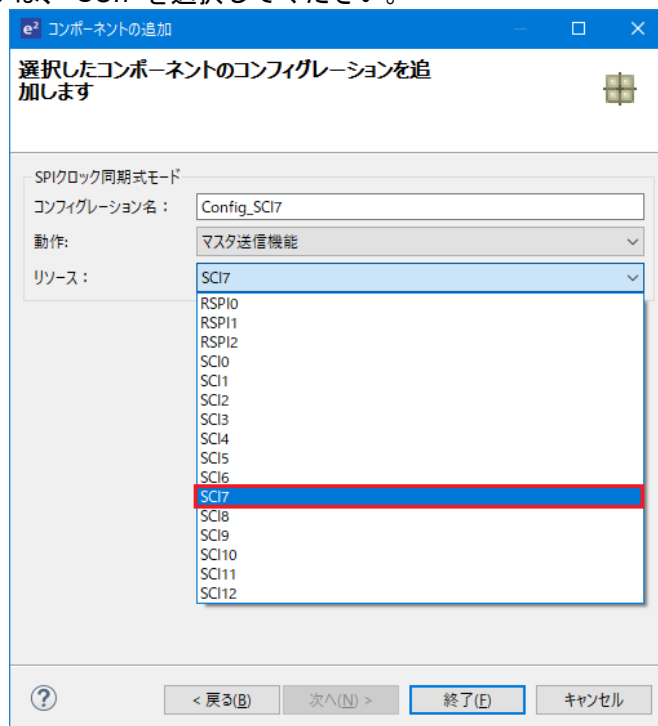


図 4-36 リソース選択 - SCI7

図 4-37 のようにコンフィグレーション名が“Config_SCI7”であることを確認し、'終了(E)'をクリックします。

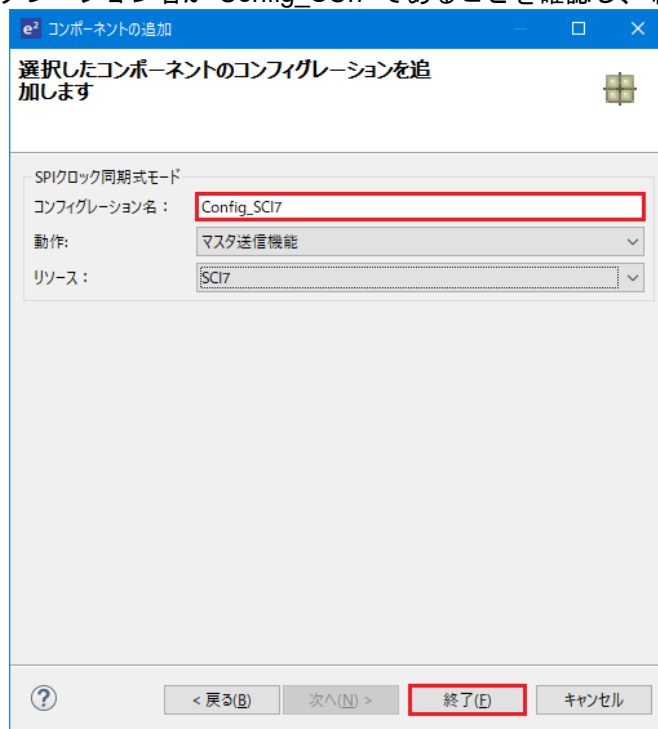


図 4-37 コンフィグレーション名確認 - Config_SCI7

図 4-38 のように SCI7 を設定します。データ転送方向設定を'MSB ファースト'に、ビットレートを 15000 (bps)に設定してください。その他の設定は初期設定のままです。

コンポーネント

設定

データ転送方向設定

☐ LSBファースト ☒ MSBファースト

受信データ・レベル設定

☒ 標準 ☐ 反転

転送速度設定

転送クロック 内部クロック(SCI7端子はクロック出力端子となります) ▼

ビットレート 15000 (kbps) (実際の値: 15000、エラー: 0%)

☐ ビットレートモジュレーション機能有効

クロック設定

☐ クロック遅れあり ☐ クロック極性反転あり

データ処理設定

送信データ処理 割り込みサービスルーチンで処理する ▼

割り込み設定

TXI7 優先順位 レベル15 (最高) ▼

TEI7 優先順位 (グループAL0) レベル15 (最高) ▼

コールバック機能設定

☒ 送信完了

図 4-38 Config_SCI7 設定

4.5.7 シングルスキャンモード S12AD

RSK+RX72N の CPU ボード上のポテンショメータ RV1 に接続される AN000 端子の入力電圧をシングルスキャンモード S12AD で A/D 変換を行います。SW3 を A/D 変換開始トリガとして使用します。

‘コンポーネントの追加’ アイコンをクリックします。‘ソフトウェアコンポーネントの選択’ダイアログ -> タイプは‘Drivers’を選択します。図 4-39 のように‘シングルスキャンモード S12AD’を選択し、‘次へ(N)’をクリックします。

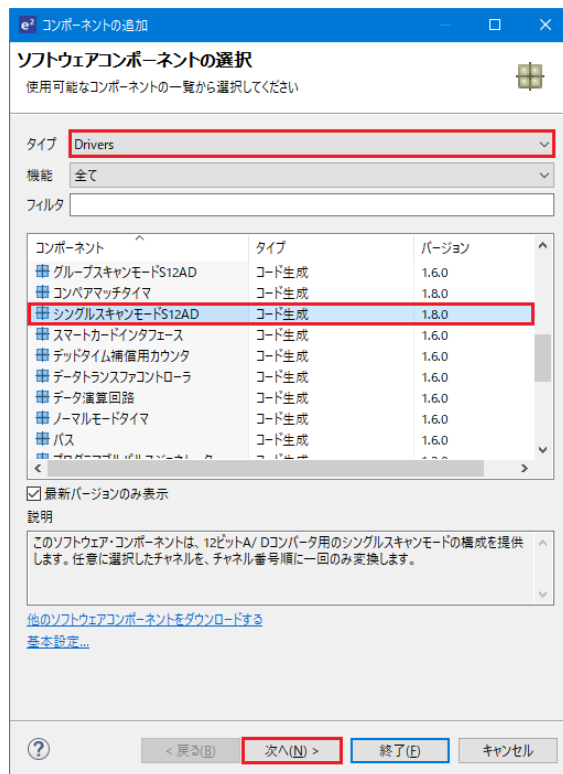


図 4-39 シングルスキャンモード S12AD 選択

図 4-40 のようにコンフィグレーション名が“Config_S12AD0”であることを確認し、‘終了(E)’をクリックします。

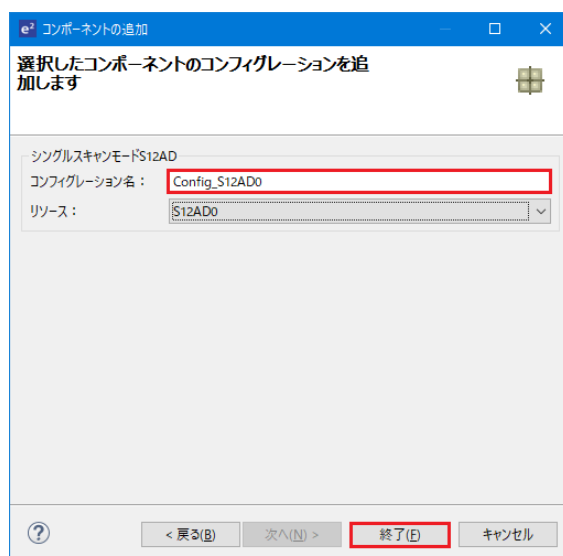


図 4-40 コンフィグレーション名確認 – S12AD0

図 4-41、図 4-42 のように S12AD0 を設定します。AN000 の アナログ入力チャンネル設定の AN000 チェックボックスをオン、変換開始トリガ設定の開始トリガソースを'トリガ入力端子'に設定してください。その他の設定は初期設定のままです。

コンポーネント | 設定

フィルタ入力

- Startup
 - ジェネリック
 - r_bsp
- Drivers
 - 割り込み
 - Config_ICU
 - A/Dコンバータ
 - Config_S12AD0
 - 入出力ポート
 - Config_PORT
 - 通信
 - Config_SCI7
 - Config_SCI9
 - タイマ
 - Config_CMT0
 - Config_CMT1
 - Config_CMT2

基本設定

アナログ入力モード設定

☐ ダブルトリガモード

アナログ入力チャンネル設定

☒ AN000 ☐ AN001 ☐ AN002 ☐ AN003 ☐ AN004

☐ AN005 ☐ AN006 ☐ AN007

変換開始トリガ設定

開始トリガソース: トリガ入力端子

割り込み設定

☒ AD変換終了割り込みを許可 (S12AD0) 優先順位: レベル15 (最高)

詳細設定

A/D変換値を加算/平均

☐ AN000 ☐ AN001 ☐ AN002 ☐ AN003 ☐ AN004

☐ AN005 ☐ AN006 ☐ AN007

自己診断設定

モード: 未使用

使用電圧: 0V

断線検出アシスト設定

チャージ設定: 未使用

チャージ期間: 2 ADCLK

専用サンプルホールドチャンネル設定

☐ AN000 ☐ AN001 ☐ AN002

データレジスタ設定

データレジスタフォーマット: 右詰めにする

自動クリアイネーブル: 自動クリアを禁止

変換分解能: 12ビット

加算/平均モード選択: 加算モード

加算回数: 1回変換

ウィンドウ機能設定

☒ 禁止 ☐ 許可

ウィンドウA/ B動作設定

☐ 比較ウィンドウA有効 ☐ 比較ウィンドウB有効

ウィンドウA/Bの検出条件設定ビット: ウィンドウA比較条件一致ORウィンドウB比較条件一致

図 4-41 Config_S12AD0 設定(1)

A/D 比較設定 A		
コンパ基準データ0	0	
コンパ基準データ1	0	
☐ AN000をコンパ対象	ADCMPCR0レジスタ値 > A/D変換値	
☐ AN001をコンパ対象	ADCMPCR0レジスタ値 > A/D変換値	
☐ AN002をコンパ対象	ADCMPCR0レジスタ値 > A/D変換値	
☐ AN003をコンパ対象	ADCMPCR0レジスタ値 > A/D変換値	
☐ AN004をコンパ対象	ADCMPCR0レジスタ値 > A/D変換値	
☐ AN005をコンパ対象	ADCMPCR0レジスタ値 > A/D変換値	
☐ AN006をコンパ対象	ADCMPCR0レジスタ値 > A/D変換値	
☐ AN007をコンパ対象	ADCMPCR0レジスタ値 > A/D変換値	

A/D 比較設定 B		
コンパ基準データ0	0	
コンパ基準データ1	0	
比較Bチャンネル	未使用	
	ADCMPCR0レジスタ値 > A/D変換値	

入カサンプリング時間設定		
チャンネル専用サンプル & ホールド	0.4	(μs) (実際の値 : 0.400)
AN000/自己診断	0.183	(μs) (実際の値 : 0.183)
AN001	0.183	(μs) (実際の値 : 0.183)
AN002	0.183	(μs) (実際の値 : 0.183)
AN003	0.183	(μs) (実際の値 : 0.183)
AN004	0.183	(μs) (実際の値 : 0.183)
AN005	0.183	(μs) (実際の値 : 0.183)
AN006	0.183	(μs) (実際の値 : 0.183)
AN007	0.183	(μs) (実際の値 : 0.183)
(合計変換時間 : 0.566μs)		

割り込み設定		
☒ コンパA割り込み許可 (S12CMPA0)	☒ コンパB割り込み許可 (S12CMPB0)	
優先順位 (グループBL1)	レベル15 (最高)	

図 4-42 Config_S12AD0 設定(2)

4.6 端子ページ

スマート・コンフィグレータは、プロジェクトに追加されたソフトウェアコンポーネントにピンを割り当てます。ピンの割り当ては、端子ページで変更できます。

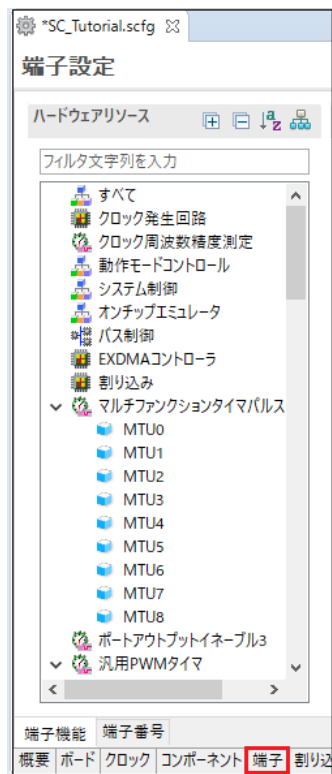


図 4-43 端子ページ

4.6.1 ソフトウェアコンポーネントのピン設定変更

ピン機能一覧でソフトウェアコンポーネントのピン割り当てを変更します。 をクリックして、ソフトウェアコンポーネントで表示するビューから変更します。

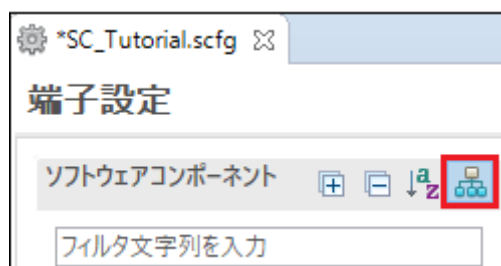


図 4-44 ハードウェアリソース表示への切り替え

ソフトウェアコンポーネントの Config_ICU を選択します。‘端子機能’ -> ‘端子割り当て’で IRQ13 に P45、IRQ12 に P44 に設定されていることを確認してください。図 4-45 のように、IRQ13 と IRQ12 の ‘使用する’ チェックボックスがオンであることを確認してください。

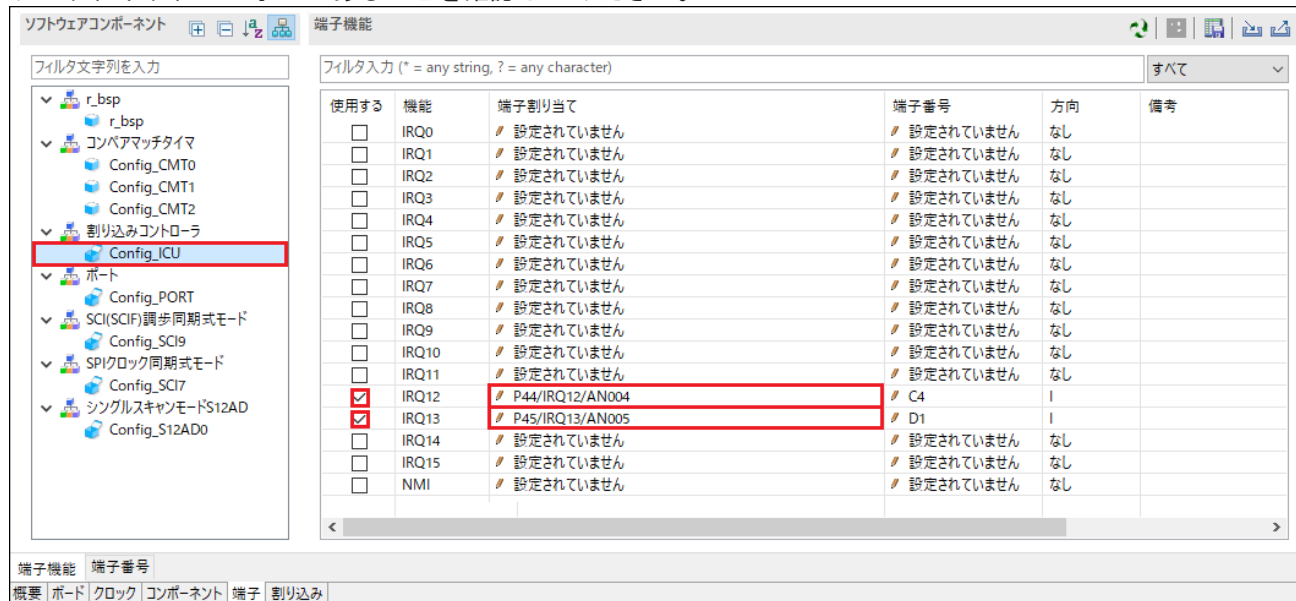


図 4-45 端子設定 - Config_ICU

ソフトウェアコンポーネントの Config_SCI9 を選択します。‘端子機能’ -> ‘端子割り当て’で、RXD9 に PL1、TXD9 に PL2 に設定されていることを確認してください。図 4-46 のように、RXD9 と TXD9 の ‘使用する’ チェックボックスがオンであることを確認してください。

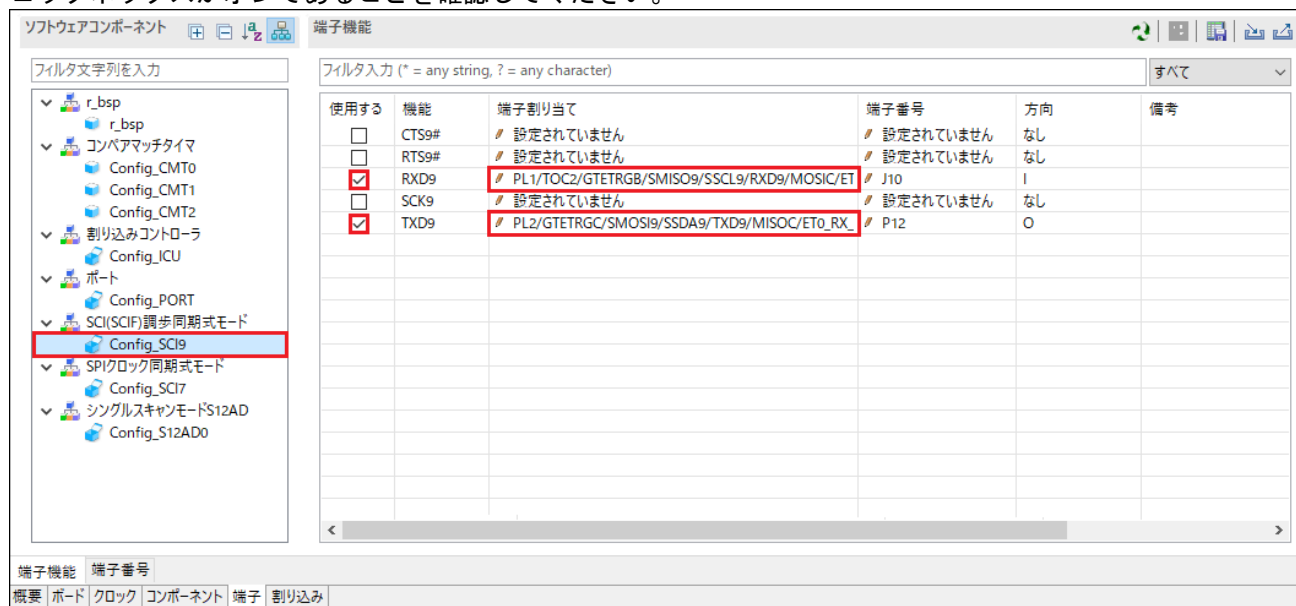


図 4-46 端子設定 - Config_SCI9

ソフトウェアコンポーネントの Config_SCI7 を選択します。‘端子機能’ -> ‘端子割り当て’で、SCK7 に PH0、SMOSI7 に PH2 に設定されていることを確認してください。図 4-47 のように、SCK7 と SMOSI7 の‘使用する’チェックボックスがオンであることを確認してください。

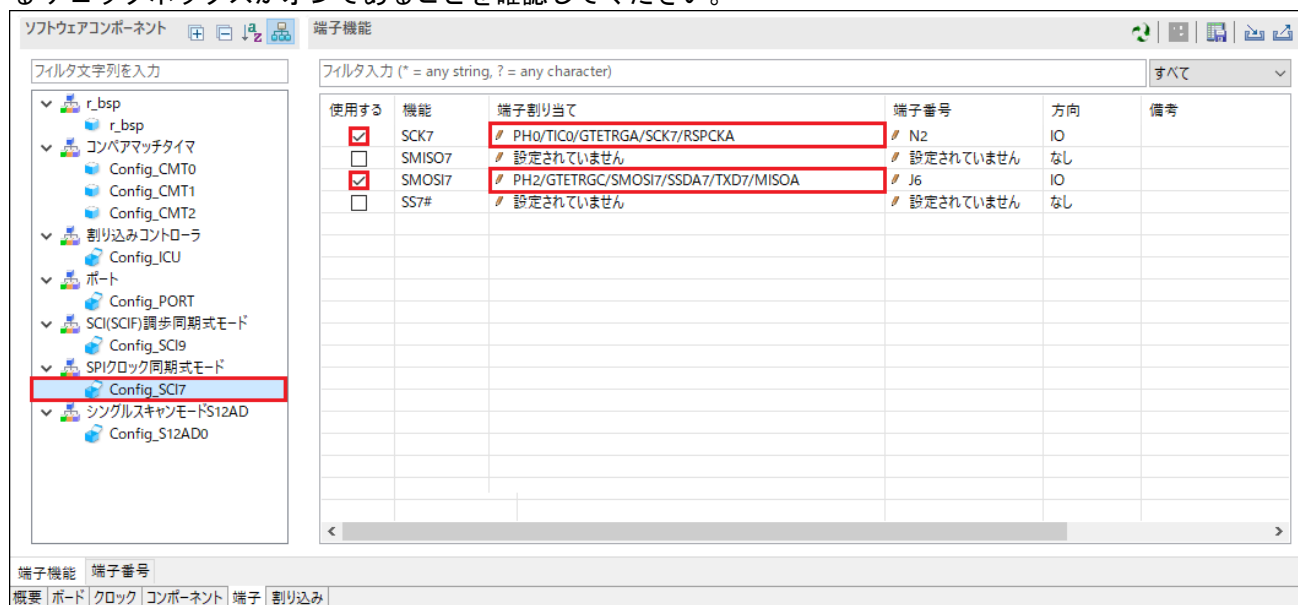


図 4-47 端子設定 - Config_SCI7

ソフトウェアコンポーネントの Config_S12AD0 を選択します。‘端子機能’ -> ‘端子割り当て’で、AN000 に P40、ADTRG0# に P07 に設定されていることを確認してください。図 4-48 のように、ADTRG0#、AN000、AVCC0、AVSS0、VREFH0、そして VREFL0 の‘使用する’チェックボックスがオンであることを確認してください。

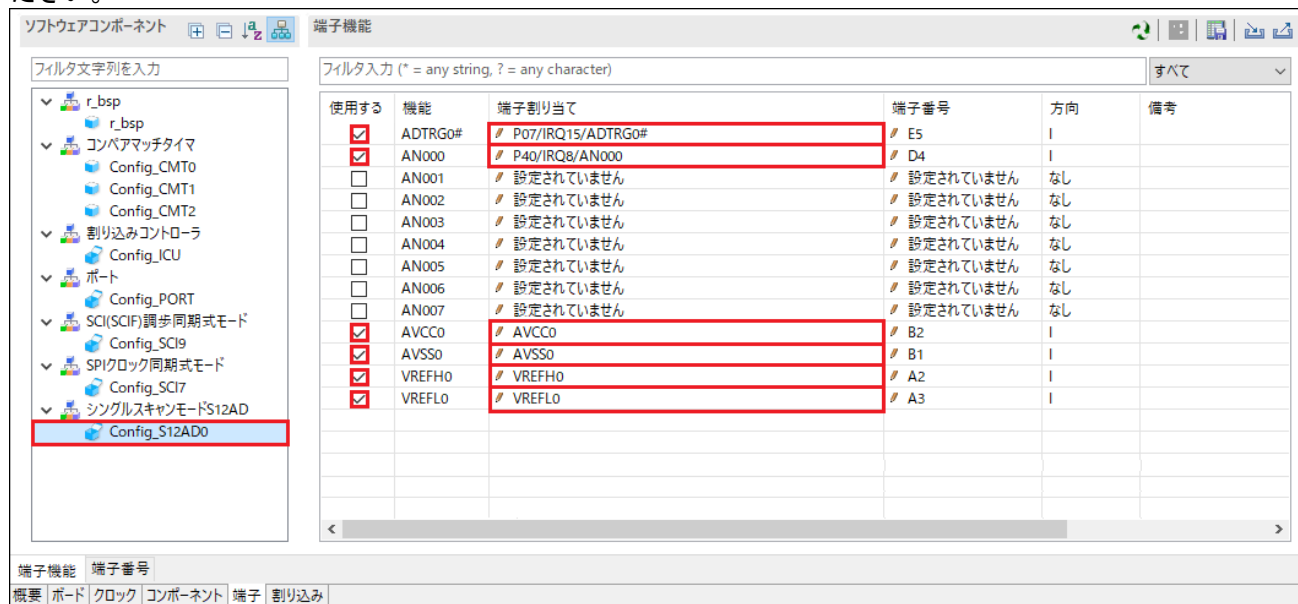


図 4-48 端子設定 - Config_S12AD0

これで周辺機能の設定は全て完了しました。ファイル(F) -> 保管(S)でプロジェクトを保存してください。次に図 4-49 の位置にある'  コードの生成' ボタンをクリックして、コードを生成してください。



図 4-49 コード生成ボタン

図 4-50 のように、コンソールに'コード生成の終了'と表示されます。

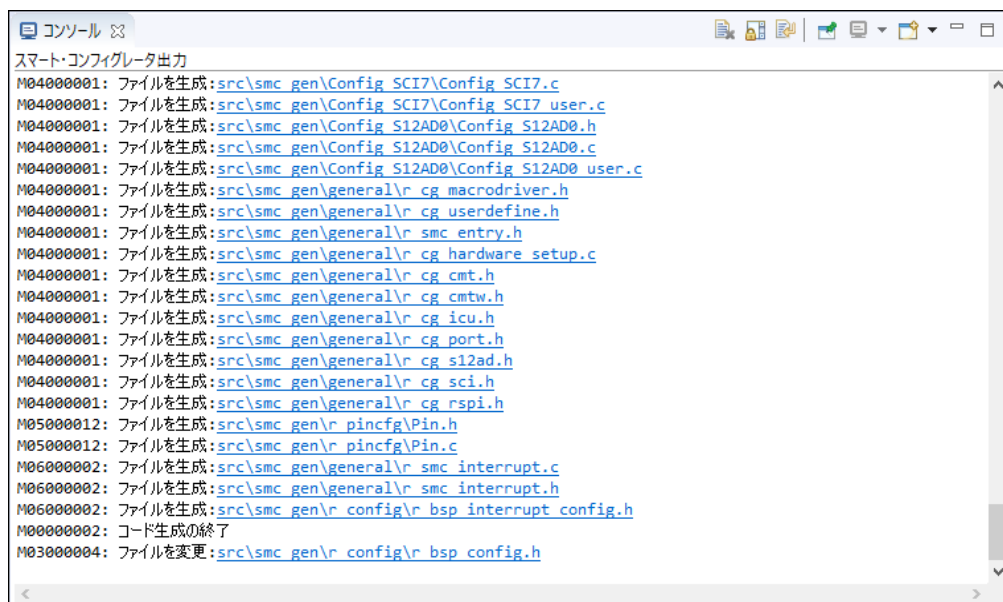


図 4-50 コード生成

4.7 プロジェクトのビルド

スマート・コンフィグレータで作成したプロジェクトテンプレートを作成できるようになりました。プロジェクト・エクスプローラーで、'src'フォルダ、smc_gen フォルダを展開します。

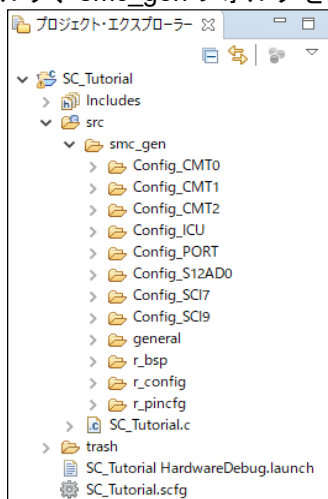


図 4-51 スマート・コンフィグレータフォルダ構成

ワークスペースの右上にある  ボタンをクリックして、'C / C ++'パースペクティブに戻ります。プロジェクト・エクスプローラーで SC_Tutorial プロジェクトを選択し、'プロジェクト'メニューの「ビルドプロジェクト」またはチュートリアルを作成する  ボタンをクリックします。e² studio はエラーのないプロジェクトを構築します。

5. ユーザコードの統合

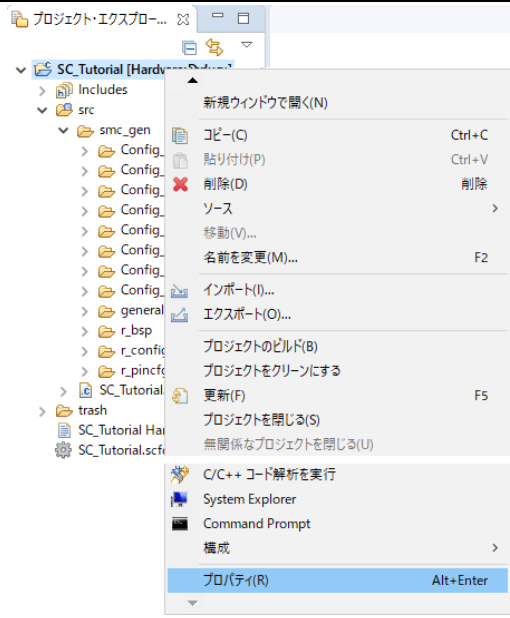
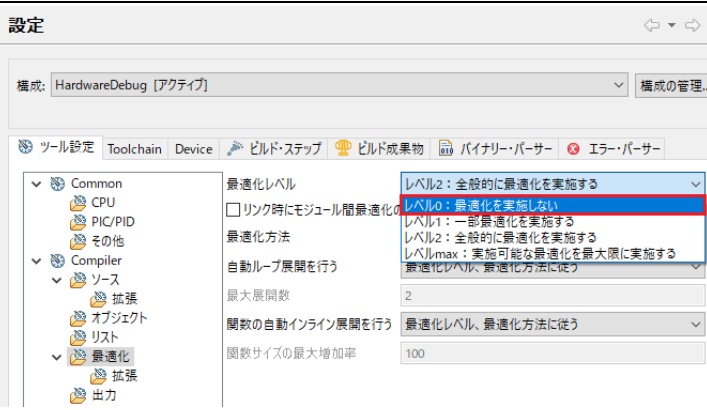
この章では、残りのアプリケーションコードをプロジェクトに追加します。ユーザは RSK+ Web インストーラにあるソースファイルをワークスペースへのコピー、コード生成ファイルのユーザコードエリアにコードを追加するよう指示します。

このプロジェクトのスマート・コンフィグレータが生成する複数のファイル内のユーザコードエリアにコードを挿入する必要があります。これらのユーザコードエリアは、次のようにコメントで区切られています。

```
/* Start user code for _xxxx_. Do not edit comment generated here */
/* End user code. Do not edit comment generated here */
```

‘_xxxx_’は特定のエリアで異なります。たとえば、インクルードファイルを定義する箇所では‘include’、ユーザコード記載箇所では‘function’、グローバル変数を定義する箇所では‘global’と記述されています。コメント文の間にカスタムコードを加えることにより、コード生成による上書きから保護できます。

5.1 プロジェクト設定

プロジェクトを構築する前に、ビルドコンフィグレーション‘HardwareDebug’の最適化レベルを変更します。SC_Tutorial プロジェクトを選択した状態で、右クリックして[プロパティ]を選択、またはショートカットキー[Alt] + [Enter]を使用して[プロパティ]を開きます。	
- C/C++ビルド -> 設定 -> Compiler -> 最適化に移動します。 - 最適化レベルのプルダウンから‘レベル0：最適化をしない’を選択します。	
‘Apply and Close’ボタンを押して[プロパティ]を閉じます。	

5.2 LCD パネルコードの統合

Pmod LCD の API 機能は、RSK+とともに提供されています。クイックスタートガイドの手順に従って作成した Tutorial プロジェクトのフォルダを参照してください。Tutorial プロジェクトの src フォルダに以下のファイルがあることを確認します：

- ・ascii.c
- ・ascii.h
- ・r_okaya_lcd.c
- ・r_okaya_lcd.h

これらのファイルをワークスペースの下 の src フォルダにコピーしてください。ファイルは図 5-1 のように自動的にプロジェクトへ追加されます。

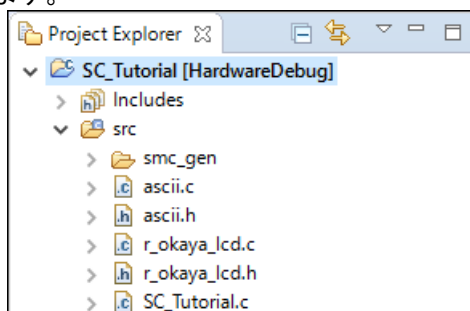


図 5-1 プロジェクトへのファイルの追加

e² studio のプロジェクト・ツリーで、'src\smc_gen\general'フォルダを展開して、'r_cg_userdefine.h'をダブルクリックして開いてください。次に、#define を以下のように追加してください。

```
/* Start user code for macro define. Do not edit comment generated here */

#define TRUE          (1)
#define FALSE         (0)

/* End user code. Do not edit comment generated here */
```

e² studio のプロジェクト・ツリーで 'src'フォルダを展開して、'SC_Tutorial.c'ファイルをダブルクリックして開いてください。次に 宣言 '#include r_smc_entry.h'の下に以下を追加してください。

```
#include "r_smc_entry.h"
#include "r_okaya_lcd.h"
#include "r_cg_userdefine.h"
```

main 関数までスクロールし、以下のようにハイライトで明示した箇所を main 関数に追加してください。

```
void main(void)
{
    /* Initialize the debug LCD */
    R_LCD_Init();

    /* Displays the application name on the debug LCD */
    R_LCD_Display(0, (uint8_t *) " RSK+RX72N ");
    R_LCD_Display(1, (uint8_t *) " Tutorial ");
    R_LCD_Display(2, (uint8_t *) " Press Any Switch ");
    while (1U)
    {
        ;
    }
}
```

このマニュアルに記載されているコードを e² studio のソースファイルに貼り付ける場合、インデントが失われるためご注意ください。

5.2.1 SPI コード

Pmod LCDはセクション4.5.6で設定したSPIマスタ送信によって制御されます。e² studioのプロジェクト・ツリーの'src\smc_gen\Config_SCI7'フォルダを展開して、'Config_SCI7.h'をダブルクリックして開いてください。ファイル最後尾の'function'ユーザコードエリアコメント文の間に以下のコードを追加してください。

```
/* Start user code for function. Do not edit comment generated here */
/* Exported functions used to transmit a number of bytes and wait for completion */
MD_STATUS R_SCI7_SPIMasterTransmit(uint8_t * const tx_buf, const uint16_t tx_num);
/* End user code. Do not edit comment generated here */
```

次に'Config_SCI7_user.c'を開いて'global'ユーザコードエリアコメントの間には以下のように追加してください。

```
/* Start user code for global. Do not edit comment generated here */
/* Flag used locally to detect transmission complete */
static volatile uint8_t s_sci7_txdone;
/* End user code. Do not edit comment generated here */
```

SCI7 の送信コールバック関数のユーザコードエリアには以下のように追加してください。

```
static void r_Config_SCI7_callback_transmitend(void)
{
    /* Start user code for r_Config_SCI7_callback_transmitend. Do not edit comment generated here */
    s_sci7_txdone = TRUE;
    /* End user code. Do not edit comment generated here */
}
```

ファイル最後尾のユーザコードエリアには以下のように追加してください。

```
/* Start user code for adding. Do not edit comment generated here */
/*****
* Function Name: R_SCI7_SPIMasterTransmit
* Description : This function sends SPI7 data to slave device.
* Arguments : tx_buf -
*             transfer buffer pointer
*             tx_num -
*             buffer size
* Return Value : status -
*               MD_OK or MD_ARGERROR
*****/
MD_STATUS R_SCI7_SPIMasterTransmit (uint8_t * const tx_buf,
                                     const uint16_t tx_num)
{
    MD_STATUS status = MD_OK;

    /* Clear the flag before initiating a new transmission */
    s_sci7_txdone = FALSE;

    /* Send the data using the API */
    status = R_Config_SCI7_SPI_Master_Send(tx_buf, tx_num);

    /* Wait for the transmit end flag */
    while (FALSE == s_sci7_txdone)
    {
        /* Wait */
    }

    return (status);
}

/*****
* End of function R_SCI7_SPIMasterTransmit
*****/
```

この関数は LCD への SPI 送信でフロー制御を実行するために送信完了コールバック関数を使用し、LCD モジュールの API として使用します。

5.2.2 CMT コード

Pmod LCD 制御において、タイミング要件を満たすためにディレイタイマを挿入する必要があります。セクション 4.5.2 で設定した CMT を使用して実現します。'src\smc_gen\Config_CMT0\Config_CMT0.h'を開いて、ファイルの最後尾にある'function'ユーザコードエリアには以下のように追加してください。

```
/* Start user code for function. Do not edit comment generated here */
```

```
void R_CMT_MsDelay(const uint16_t millisec);
```

```
/* End user code. Do not edit comment generated here */
```

'Config_CMT0_user.c'を開いて'global'ユーザコードエリアには以下のように追加してください。

```
/* Start user code for global. Do not edit comment generated here */
```

```
static volatile uint8_t gs_one_ms_delay_complete = FALSE;
```

```
/* End user code. Do not edit comment generated here */
```

r_Config_CMT0_cmi0_interrupt 関数までスクロールし、以下の行をユーザコードエリアには以下のように追加してください。

```
static void r_Config_CMT0_cmi0_interrupt(void)
```

```
{
    /* Start user code for r_Config_CMT0_cmi0_interrupt. Do not edit comment generated here */
```

```
    gs_one_ms_delay_complete = TRUE;
```

```
    /* End user code. Do not edit comment generated here */
```

```
}
```

次にファイル最後尾のユーザコードエリアには以下のように追加してください。

```
/* Start user code for adding. Do not edit comment generated here */
```

```

/*****
* Function Name: R_CMT_MsDelay
* Description   : Uses CMT0 to wait for a specified number of milliseconds
* Arguments     : uint16_t millisecs, number of milliseconds to wait
* Return Value  : None
*****/
void R_CMT_MsDelay (const uint16_t millisec)
{
    uint16_t ms_count = 0;

    do
    {
        R_Config_CMT0_Start();
        while (FALSE == gs_one_ms_delay_complete)
        {
            /* Wait */
        }
        R_Config_CMT0_Stop();
        gs_one_ms_delay_complete = FALSE;
        ms_count++;
    } while (ms_count < millisec);
}
/*****
End of function R_CMT_MsDelay
*****/

```

5.3 インクルードパスの追加

プロジェクトを構築する前に、コンパイラのためにインクルードパスを追加する必要があります。プロジェクト・エクスプローラーで SC_Tutorial プロジェクトを選択、を右クリックで'プロパティ'を選択します。

図 5-2 のように C / C ++ビルド -> 設定 -> Compiler -> ソースに移動し、'インクルード・ファイルを検索するフォルダ'の横に追加ボタン  をクリックします。

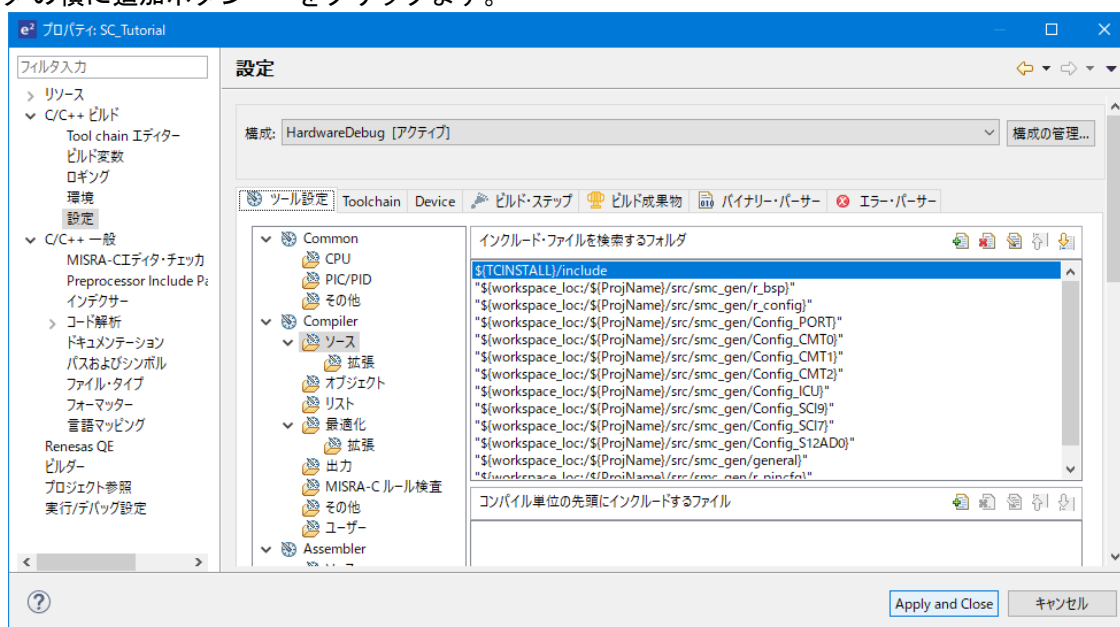


図 5-2 インクルードパス追加

'ディレクトリ・パスの追加'ダイアログで'ワークスペース...'ボタンをクリックし、'フォルダ選択'ダイアログで SC_Tutorial/src フォルダを参照します。図 5-3 のように ディレクトリ・パスを追加できたら'OK'ボタンをクリックします。

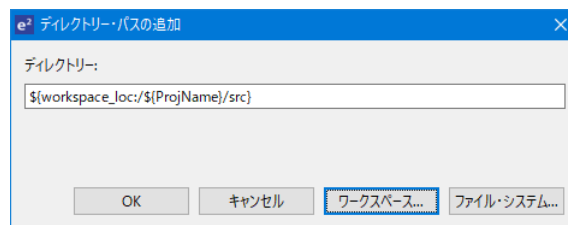


図 5-3 ディレクトリ・パスの追加

'Apply and Close'ボタンをクリックしてプロパティを閉じ、図 5-4 の設定ダイアログが表示されたら、'はい(Y)'をクリックして設定を終了させてください。

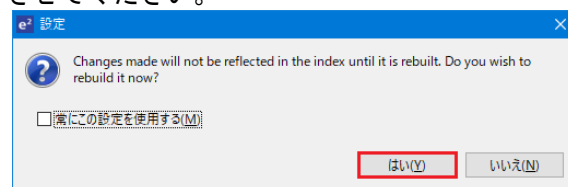


図 5-4 設定ダイアログ

'プロジェクト'メニューから'すべてビルド'を選択するか、または  ボタンをクリックしてください。e2 studio はエラーのないプロジェクトを構築します。

プロジェクトは 6 章で説明するデバッガを使用して実行できるようになりました。Pmod LCD の 1 行目に 'RSK+RX72N'、2 行目に 'Tutorial'、3 行目に 'Press Any Switch'を表示します。

5.4 スイッチコードの統合

スイッチの API 機能は、RSK+とともに提供されています。クイックスタートガイドの手順に従って作成した Tutorial プロジェクトのフォルダを参照してください。Tutorial プロジェクトの src フォルダに以下のファイルがあることを確認します：

- ・rskrx72ndef.h'
- ・r_rsk_switch.c
- ・r_rsk_switch.h

これらのファイルをワークスペースの下での src フォルダにコピーしてください。

スイッチコードでは、セクション 4.5.3 で設定したファイル Config_ICU.h、Config_ICU.c および Config_ICU_user.c の中の割り込み機能と、セクション 4.5.2 で設定したファイル Config_CMT1.h、Config_CMT1.c、Config_CMT1_user.c、Config_CMT2.h、Config_CMT2.c および Config_CMT2_user.c のコンペアマッチタイマ機能を使用します。これらのファイルには、r_rsk_switch.c の API 関数で必要となるスイッチの ON/OFF の検出とデバウンス処理を実装するため、追加のユーザコードを提供する必要があります。

5.4.1 割り込みコード

e² studio のプロジェクト・ツリーで、'src\smc_gen\Config_ICU'フォルダを展開して、'Config_ICU.h'をダブルクリックして開いてください。ファイル最後尾のユーザコードエリアには以下のように追加してください。

```
/* Start user code for function. Do not edit comment generated here */

/* Function prototypes for detecting and setting the edge trigger of ICU_IRQ */
uint8_t R_ICU_IRQIsFallingEdge(const uint8_t irq_no);
void R_ICU_IRQSetFallingEdge(const uint8_t irq_no, const uint8_t set_f_edge);
void R_ICU_IRQSetRisingEdge(const uint8_t irq_no, const uint8_t set_r_edge);

/* End user code. Do not edit comment generated here */
```

次に'Config_ICU.c'を開いて、ファイル最後尾のユーザコードエリアには以下のように追加してください。

```
/* Start user code for adding. Do not edit comment generated here */

/*****
* Function Name: R_ICU_IRQIsFallingEdge
* Description   : This function returns 1 if the specified ICU_IRQ is set to
*                 falling edge triggered, otherwise 0.
* Arguments    : uint8_t irq_no
* Return Value  : 1 if falling edge triggered, 0 if not
*****/
uint8_t R_ICU_IRQIsFallingEdge (const uint8_t irq_no)
{
    uint8_t falling_edge_trig = 0x0;

    if (ICU.IRQCR[irq_no].BYTE & _04_ICU_IRQ_EDGE_FALLING)
    {
        falling_edge_trig = 1;
    }

    return (falling_edge_trig);
}

/*****
* End of function R_ICU_IRQIsFallingEdge
*****/

/*****
* Function Name: R_ICU_IRQSetFallingEdge
* Description   : This function sets/clears the falling edge trigger for the
*                 specified ICU_IRQ.
* Arguments    : uint8_t irq_no
*                 uint8_t set_f_edge, 1 if setting falling edge triggered, 0 if
*                 clearing
* Return Value : None
*****/
void R_ICU_IRQSetFallingEdge (const uint8_t irq_no, const uint8_t set_f_edge)
{
    if (1 == set_f_edge)
    {
        ICU.IRQCR[irq_no].BYTE |= _04_ICU_IRQ_EDGE_FALLING;
    }
    else
    {
        ICU.IRQCR[irq_no].BYTE &= (uint8_t) ~_04_ICU_IRQ_EDGE_FALLING;
    }
}

/*****
* End of function R_ICU_IRQSetFallingEdge
*****/

/*****
* Function Name: R_ICU_IRQSetRisingEdge
* Description   : This function sets/clear the rising edge trigger for the
*                 specified ICU_IRQ.
* Arguments    : uint8_t irq_no
*                 uint8_t set_r_edge, 1 if setting rising edge triggered, 0 if
*                 clearing
* Return Value : None
*****/
void R_ICU_IRQSetRisingEdge (const uint8_t irq_no, const uint8_t set_r_edge)
{
    if (1 == set_r_edge)
    {
        ICU.IRQCR[irq_no].BYTE |= _08_ICU_IRQ_EDGE_RISING;
    }
    else
    {
        ICU.IRQCR[irq_no].BYTE &= (uint8_t) ~_08_ICU_IRQ_EDGE_RISING;
    }
}

/*****
* End of function R_ICU_IRQSetRisingEdge
*****/

/* End user code. Do not edit comment generated here */
```

次に'Config_ICU_user.c'を開いて、'include'ユーザコードエリアには以下のように追加してください。

```
/* Start user code for include. Do not edit comment generated here */  
  
/* Defines switch callback functions required by interrupt handlers */  
#include "r_rsk_switch.h"  
  
/* End user code. Do not edit comment generated here */
```

同じファイルの r_Config_ICU_irq13_interrupt 関数内のユーザコードエリアには以下のように追加してください。

```
/* Start user code for r_Config_ICU_irq13_interrupt. Do not edit comment generated here */  
  
/* Switch 1 callback handler */  
R_SWITCH_IsrCallback1();  
  
/* End user code. Do not edit comment generated here */
```

同じファイルの r_Config_ICU_irq12_interrupt 関数内のユーザコードエリアには以下のように追加してください。

```
/* Start user code for r_Config_ICU_irq12_interrupt. Do not edit comment generated here */  
  
/* Switch 2 callback handler */  
R_SWITCH_IsrCallback2();  
  
/* End user code. Do not edit comment generated here */
```

5.4.2 デバウンス用タイマコード

e² studio のプロジェクト・ツリーで、'src\smc_gen\Config_CMT1'フォルダを展開して'Config_CMT1_user.c'を開いて'include'ユーザコードエリアには以下のように追加してください。

```
/* Start user code for include. Do not edit comment generated here */  
  
/* Defines switch callback functions required by interrupt handlers */  
#include "r_rsk_switch.h"  
  
/* End user code. Do not edit comment generated here */
```

同ファイルのr_Config_CMT1_cmi1_interrupt関数内のユーザコードエリアには以下のように追加してください。

```
/* Start user code for r_Config_CMT1_cmi1_interrupt. Do not edit comment generated here */  
  
/* Stop this timer - we start it again in the de-bounce routines */  
R_Config_CMT1_Stop();  
  
/* Call the de-bounce call back routine */  
R_SWITCH_DebounceIsrCallback();  
  
/* End user code. Do not edit comment generated here */
```

'src\smc_gen\Config_CMT2'フォルダを展開して、'Config_CMT2_user.c'を開いて、'include'ユーザコードエリアには以下のように追加してください。

```
/* Start user code for include. Do not edit comment generated here */  
  
/* Defines switch callback functions required by interrupt handlers */  
#include "r_rsk_switch.h"  
  
/* End user code. Do not edit comment generated here */
```

同じファイルの r_Config_CMT2_cmi2_interrupt 関数内のユーザコードエリアには以下のように追加してください。

```
/* Start user code for r_Config_CMT2_cmi2_interrupt. Do not edit comment generated here */  
  
/* Stop this timer - we start it again in the de-bounce routines */  
R_Config_CMT2_Stop();  
  
/* Call the de-bounce call back routine */  
R_SWITCH_DebounceIsrCallback();  
  
/* End user code. Do not edit comment generated here */
```


5.4.3 A/D コンバータコードとメインスイッチ

チュートリアルコードでは、スイッチを押すことで A/D 変換が行われ、その結果を LCD に表示します。セクション 4.5.7 で設定した A/D 変換開始トリガ(ADTRG0#入力端子)を使用するために、CPU ボード上では SW3 に接続されています。このコードでは SW1 または SW2 の入力が発出されると、直ちに ADC トリガソースを再設定することにより、ユーザスイッチ SW1 および SW2 からソフトウェアトリガ A/D 変換も実行します。

e² studio のプロジェクト・ツリーで、'src\smc_gen\general'フォルダを展開して、'r_cg_userdefine.h'ファイルを開いてください。ユーザコードエリアには以下のように追加してください。

```
/* Start user code for function. Do not edit comment generated here */
```

```
extern volatile uint8_t g_adc_trigger;
```

```
/* End user code. Do not edit comment generated here */
```

プロジェクト・ツリーで 'src' フォルダを展開して 'SC_Tutorial.c' ファイルを開き、以下のハイライト表示されたコードを追加してください。

```
#include "r_smc_entry.h"
#include "r_okaya_lcd.h"
#include "r_cg_userdefine.h"
#include "Config_S12AD0.h"
#include "r_rsk_switch.h"

/* Variable for flagging user requested ADC conversion */
volatile uint8_t g_adc_trigger = FALSE;

/* Prototype declaration for cb_switch_press */
static void cb_switch_press (void);

/* Prototype declaration for get_adc */
static uint16_t get_adc(void);

/* Prototype declaration for lcd_display_adc */
static void lcd_display_adc (const uint16_t adc_result);
```

次に main 関数内に以下のハイライト表示されたコードと while 文の中にコードを追加してください。

```
void main(void)
{
    /* Initialize the switch module */
    R_SWITCH_Init();

    /* Set the call back function when SW1 or SW2 is pressed */
    R_SWITCH_SetPressCallback(cb_switch_press);

    /* Initialize the debug LCD */
    R_LCD_Init ();

    /* Displays the application name on the debug LCD */
    R_LCD_Display(0, (uint8_t *) " RSK+RX72N ");
    R_LCD_Display(1, (uint8_t *) " Tutorial ");
    R_LCD_Display(2, (uint8_t *) " Press Any Switch ");

    /* Start the A/D converter */
    R_Config_S12AD0_Start();

    while (1U)
    {
        uint16_t adc_result;

        /* Wait for user requested A/D conversion flag to be set (SW1 or SW2) */
        if (TRUE == g_adc_trigger)
        {
            /* Call the function to perform an A/D conversion */
            adc_result = get_adc();

            /* Display the result on the LCD */
            lcd_display_adc(adc_result);

            /* Reset the flag */
            g_adc_trigger = FALSE;
        }
        /* SW3 is directly wired into the ADTRG0n pin so will
        cause the interrupt to fire */
        else if (TRUE == g_adc_complete)
        {
            /* Get the result of the A/D conversion */
            R_Config_S12AD0_Get_ValueResult(ADCHANNEL0, &adc_result);

            /* Display the result on the LCD */
            lcd_display_adc(adc_result);

            /* Reset the flag */
            g_adc_complete = FALSE;
        }
        else
        {
            /* do nothing */
        }
    }
}
```

続けて、cb_switch_press 関数、get_adc 関数、lcd_display_adc 関数をファイル最後尾に以下を追加してください。

```

/*****
* Function Name : cb_switch_press
* Description   : Switch press callback function. Sets g_adc_trigger flag.
* Argument      : none
* Return value  : none
*****/
static void cb_switch_press (void)
{
    /* Check if switch 1 or 2 was pressed */
    if (g_switch_flag & (SWITCHPRESS_1 | SWITCHPRESS_2))
    {
        /* set the flag indicating a user requested A/D conversion is required */
        g_adc_trigger = TRUE;

        /* Clear flag */
        g_switch_flag = 0x0;
    }
}
/*****
* End of function cb_switch_press
*****/

/*****
* Function Name : get_adc
* Description   : Reads the ADC result, converts it to a string and displays
*                 it on the LCD panel.
* Argument      : none
* Return value  : uint16_t adc value
*****/
static uint16_t get_adc (void)
{
    /* A variable to retrieve the adc result */
    uint16_t adc_result;

    /* Stop the A/D converter being triggered from the pin ADTRG0n */
    R_Config_S12AD0_Stop();

    /* Start a conversion */
    R_S12AD0_SWTriggerStart();

    /* Wait for the A/D conversion to complete */
    while (FALSE == g_adc_complete)
    {
        /* Wait */
        nop();
    }

    /* Stop conversion */
    R_S12AD0_SWTriggerStop();

    /* Clear ADC flag */
    g_adc_complete = FALSE;

    R_Config_S12AD0_Get_ValueResult (ADCHANNEL0, &adc_result);

    /* Set AD conversion start trigger source back to ADTRG0n pin */
    R_Config_S12AD0_Start();

    return (adc_result);
}
/*****
* End of function get_adc
*****/

```

```

/*****
* Function Name : lcd_display_adc
* Description   : Converts adc result to a string and displays
*                it on the LCD panel.
* Argument      : uint16_t adc result
* Return value  : none
*****/
static void lcd_display_adc (const uint16_t adc_result)
{
    /* Declare a temporary variable */
    char_t a;

    /* Declare temporary character string */
    char_t lcd_buffer[11] = " ADC: XXXH";

    /* Convert ADC result into a character string, and store in the local.
       Casting to ensure use of correct data type. */
    a = (char_t)((adc_result & 0x0F00) >> 8);
    lcd_buffer[6] = (a < 0x0A) ? (a + 0x30) : (a + 0x37);
    a = (char_t)((adc_result & 0x00F0) >> 4);
    lcd_buffer[7] = (a < 0x0A) ? (a + 0x30) : (a + 0x37);
    a = (char_t)(adc_result & 0x000F);
    lcd_buffer[8] = (a < 0x0A) ? (a + 0x30) : (a + 0x37);

    /* Display the contents of the local string lcd_buffer */
    R_LCD_Display(3, (uint8_t *)lcd_buffer);
}

/*****
* End of function lcd_display_adc
*****/

```

e² studio のプロジェクト・ツリーで、'src\smc_gen\general'フォルダを展開して、'r_cg_userdefine.h'をダブルクリックして開いてください。次に、type define を以下のように追加してください。

```

/* Start user code for type define. Do not edit comment generated here */
typedef char char_t;
/* End user code. Do not edit comment generated here */

```

'src\smc_gen\Config_S12AD0'フォルダを展開して、'Config_S12AD0.h'を開いて'function'ユーザコードエリアには以下のように追加してください。

```

/* Start user code for function. Do not edit comment generated here */
/* Flag indicates when A/D conversion is complete */
extern volatile uint8_t g_adc_complete;

/* Functions for starting and stopping software triggered A/D conversion */
void R_S12AD0_SWTriggerStart(void);
void R_S12AD0_SWTriggerStop(void);

/* End user code. Do not edit comment generated here */

```

'Config_S12AD0.c'を開いてファイルの最後尾のユーザコードエリアには以下のように追加してください。

```
/* Start user code for adding. Do not edit comment generated here */

/*****
* Function Name: R_S12AD0_SWTriggerStart
* Description   : This function starts the AD0 converter.
* Arguments     : None
* Return Value  : None
*****/
void R_S12AD0_SWTriggerStart(void)
{
    IR(PERIB, INTB186) = 0U;
    IEN(PERIB, INTB186) = 1U;
    S12AD.ADCSR.BIT.ADST = 1U;
}

/*****
End of function R_S12AD0_SWTriggerStart
*****/

/*****
* Function Name: R_S12AD0_SWTriggerStop
* Description   : This function stops the AD0 converter.
* Arguments     : None
* Return Value  : None
*****/
void R_S12AD0_SWTriggerStop(void)
{
    S12AD.ADCSR.BIT.ADST = 0U;
    IEN(PERIB, INTB186) = 0U;
    IR(PERIB, INTB186) = 0U;
}

/*****
End of function R_S12AD0_SWTriggerStop
*****/

/* End user code. Do not edit comment generated here */
```

'Config_S12AD0_user.c'を開いて'global'ユーザコードエリアには以下のように追加してください。

```
/* Start user code for global. Do not edit comment generated here */

/* Flag indicates when A/D conversion is complete */
volatile uint8_t g_adc_complete;

/* End user code. Do not edit comment generated here */
```

r_Config_S12AD0_interrupt 関数内のユーザコードエリアには以下のように追加してください。

```
static void r_Config_S12AD0_interrupt(void)
{
    /* Start user code for r_Config_S12AD0_interrupt. Do not edit comment generated here */

    g_adc_complete = TRUE;

    /* End user code. Do not edit comment generated here */
}
```

'プロジェクト'メニューから 'すべてビルド'を選択するか、または  ボタンをクリックしてください。
e2 studio はエラーのないプロジェクトを構築します。

プロジェクトは 6 章で説明するデバッガを使用して実行できるようになりました。いずれかのスイッチを押すと、ポテンショメータから入力される電圧の A/D 変換値を LCD に表示されます。
UART ユーザコードを追加する場合は、ここからチュートリアルを読み進めてください。

5.5 デバッグコードの統合

シリアルポートを介したデバッグトレースの API 機能は RSK+ とともに提供されています。クイックスタートガイドの手順に従って作成した Tutorial プロジェクトのフォルダを参照してください。Tutorial プロジェクトの src フォルダに以下のファイルがあることを確認します：

- ・r_rsk_debug.c
- ・r_rsk_debug.h

これらのファイルをワークスペースの下での src フォルダにコピーしてください。

r_rsk_debug.h ファイルで、次のマクロ定義が含まれていることを確認します。

```
/* Macro for definition of serial debug transmit function - user edits this */
#define SERIAL_DEBUG_WRITE (R_SCI9_AsyncTransmit)
```

このマクロは'r_rsk_debug.c'ファイルで参照され、異なるデバッグインタフェースが使用されている場合、デバッグ出力の再設定を容易にします。

5.6 UART コードの統合

5.6.1 SCI コード

e² studio プロジェクト・ツリーで'src\smc_gen\Config_SCI9'フォルダを展開して、'Config_SCI9.h'をダブルクリックして開いてください。ファイル最後尾の'function'ユーザコードエリアには以下のように追加してください。

```
/* Start user code for function. Do not edit comment generated here */

/* Exported functions used to transmit a number of bytes and wait for completion */
MD_STATUS R_SCI9_AsyncTransmit(uint8_t * const tx_buf, const uint16_t tx_num);

/* Character is used to receive key presses from PC terminal */
extern uint8_t g_rx_char;

/* End user code. Do not edit comment generated here */
```

'Config_SCI9_user.c'を開いて'global'ユーザコードエリアには以下のように追加してください。

```
/* Start user code for global. Do not edit comment generated here */

/* Global used to receive a character from the PC terminal */
uint8_t g_rx_char;

/* Flag used locally to detect transmission complete */
static volatile uint8_t s_sci9_txdone;

/* End user code. Do not edit comment generated here */
```

r_Config_SCI9_callback_transmitend 関数のユーザコードエリアには以下のように追加してください。

```
static void r_Config_SCI9_callback_transmitend (void)
{
    /* Start user code for r_Config_SCI9_callback_transmitend. Do not edit comment generated here */

    s_sci9_txdone = TRUE;

    /* End user code. Do not edit comment generated here */
}
```

r_Config_SCI9_callback_receiveend 関数内のユーザコードエリアには以下のように追加してください。

```
static void r_Config_SCI9_callback_receiveend(void)
{
    /* Start user code for r_Config_SCI9_callback_receiveend. Do not edit comment generated here */

    /* Check the contents of g_rx_char */
    if (('c' == g_rx_char) || ('C' == g_rx_char))
    {
        g_adc_trigger = TRUE;
    }

    /* Set up SCI9 receive buffer and callback function again */
    R_Config_SCI9_Serial_Receive((uint8_t *)&g_rx_char, 1);

    /* End user code. Do not edit comment generated here */
}
```

ファイルの最後尾の'function'ユーザコードエリアには以下のように追加してください。

```
/* *****
 * Function Name: R_SCI9_AsyncTransmit
 * Description : This function sends SCI9 data and waits for the transmit end flag.
 * Arguments : tx_buf -
 *             transfer buffer pointer
 *             tx_num -
 *             buffer size
 * Return Value : status -
 *               MD_OK or MD_ARGERROR
 * *****
MD_STATUS R_SCI9_AsyncTransmit(uint8_t * const tx_buf, const uint16_t tx_num)
{
    MD_STATUS status = MD_OK;

    /* Clear the flag before initiating a new transmission */
    s_sci9_txdone = FALSE;

    /* Send the data using the API */
    status = R_Config_SCI9_Serial_Send(tx_buf, tx_num);

    /* Wait for the transmit end flag */
    while (FALSE == s_sci9_txdone)
    {
        /* Wait */
    }

    return (status);
}

/* *****
 * End of function R_SCI9_AsyncTransmit
 * *****
*/
```

5.6.2 メイン UART コード

ファイル'SC_Tutorial.c'を開いてください。以下のハイライト表示されたコードを追加してください。

```
#include "r_smc_entry.h"
#include "r_okaya_lcd.h"
#include "r_cg_userdefine.h"
#include "Config_S12AD0.h"
#include "r_rsk_switch.h"
#include "r_rsk_debug.h"
#include "Config_SCI9.h"

/* Variable for flagging user requested ADC conversion */
volatile uint8_t g_adc_trigger = FALSE;

/* Prototype declaration for cb_switch_press */
static void cb_switch_press (void);

/* Prototype declaration for get_adc */
static uint16_t get_adc(void);
```

```

/* Prototype declaration for lcd_display_adc */
static void lcd_display_adc (const uint16_t adc_result);

/* Prototype declaration for uart_display_adc */
static void uart_display_adc(const uint8_t adc_count, const uint16_t adc_result);

/* Variable to store the A/D conversion count for user display */
static uint8_t s_adc_count = 0;

```

main 関数に以下のハイライト表示されたコードを追加してください。

```

void main(void)
{
    /* Initialize the switch module */
    R_SWITCH_Init();

    /* Set the call back function when SW1 or SW2 is pressed */
    R_SWITCH_SetPressCallback(cb_switch_press);

    /* Initialize the debug LCD */
    R_LCD_Init();

    /* Displays the application name on the debug LCD */
    R_LCD_Display(0, (uint8_t *) " RSK+RX72N ");
    R_LCD_Display(1, (uint8_t *) " Tutorial ");
    R_LCD_Display(2, (uint8_t *) " Press Any Switch ");

    /* Start the A/D converter */
    R_Config_S12AD0_Start();

    /* Set up SCI9 receive buffer and callback function */
    R_Config_SCI9_Serial_Receive((uint8_t *)&g_rx_char, 1);

    /* Enable SCI9 operations */
    R_Config_SCI9_Start();

    while (1U)
    {
        uint16_t adc_result;

        /* Wait for user requested A/D conversion flag to be set (SW1 or SW2) */
        if (TRUE == g_adc_trigger)
        {
            /* Call the function to perform an A/D conversion */
            adc_result = get_adc();

            /* Display the result on the LCD */
            lcd_display_adc(adc_result);

            /* Increment the s_adc_count */
            if (16 == (++s_adc_count))
            {
                s_adc_count = 0;
            }

            /* Send the result to the UART */
            uart_display_adc(s_adc_count, adc_result);

            /* Reset the flag */
            g_adc_trigger = FALSE;
        }
        /* SW3 is directly wired into the ADTRG0n pin so will
        cause the interrupt to fire */
        else if (TRUE == g_adc_complete)
        {
            /* Get the result of the A/D conversion */
            R_Config_S12AD0_Get_ValueResult(ADCHANNEL0, &adc_result);

            /* Display the result on the LCD */
            lcd_display_adc(adc_result);

            /* Increment the s_adc_count */
            if (16 == (++s_adc_count))
            {
                s_adc_count = 0;
            }

            /* Send the result to the UART */
            uart_display_adc(s_adc_count, adc_result);
        }
    }
}

```



```

        /* Reset the flag */
        g_adc_complete = FALSE;
    }
    else
    {
        /* do nothing */
    }
}
}

```

次に、ファイルの最後尾に以下の関数を追加してください。

```

/*****
* Function Name : uart_display_adc
* Description   : Converts adc result to a string and sends it to the UART.
* Argument      : uint8_t : adc_count
*                uint16_t: adc_result
* Return value  : none
*****/
static void uart_display_adc (const uint8_t adc_count, const uint16_t adc_result)
{
    /* Declare a temporary variable */
    char_t a;

    /* Declare temporary character string */
    char_t uart_buffer[] = "ADC xH Value: xxxH\r\n";

    /* Convert ADC result into a character string, and store in the local.
       Casting to ensure use of correct data type. */
    a = (char_t)(adc_count & 0x000F);
    uart_buffer[4] = (a < 0x0A) ? (a + 0x30) : (a + 0x37);
    a = (char_t)((adc_result & 0x0F00) >> 8);
    uart_buffer[14] = (a < 0x0A) ? (a + 0x30) : (a + 0x37);
    a = (char_t)((adc_result & 0x00F0) >> 4);
    uart_buffer[15] = (a < 0x0A) ? (a + 0x30) : (a + 0x37);
    a = (char_t)(adc_result & 0x000F);
    uart_buffer[16] = (a < 0x0A) ? (a + 0x30) : (a + 0x37);

    /* Send the string to the UART */
    r_debug_print(uart_buffer);
}

/*****
* End of function uart_display_adc
*****/

```

'プロジェクト'メニューから 'すべてビルド'を選択するか、または  ボタンをクリックしてください。
e2 studio はエラーのないプロジェクトを構築します。

プロジェクトは 6 章で説明するデバッガを使用して実行できるようになりました。
動作を確認する前にコンピュータの USB ポートと CPU ボード上の G1CUSB0 ポートを USB ケーブルで接続する必要があります。CPU ボードが初めて PC に接続する場合は、デバイスドライバが自動的にインストールされます。デバイスマネージャー上のポート(COM&LPT) に 'RSK+ USB Serial Port (COMx)'として表示されます。(xは数字)

ハイパーターミナルなどのターミナルプログラムを、SCI9 と同じ設定にしてください（ボーレート：19200、データ長：8、パリティビット：なし、ストップビット：1、フロー制御：なし）。いずれかのスイッチを押すか、ターミナルソフト画面上でキーボードの'c'を押すことで、ポテンショメータから入力される電圧の A/D 変換値を LCD と SCI9 を介してターミナル画面上に表示します。
LED ユーザコードを追加する場合は、再びここからチュートリアルを読み進めてください。

5.7 LED コードの統合

ファイル'SC_Tutorial.c'を開いてください。以下のハイライト表示されたコードを追加してください。

```
#include "r_smc_entry.h"
#include "r_okaya_lcd.h"
#include "r_cg_userdefine.h"
#include "Config_S12AD0.h"
#include "r_rsk_switch.h"
#include "r_rsk_debug.h"
#include "Config_SCI9.h"
#include "rskrx72ndef.h"

/* Variable for flagging user requested ADC conversion */
volatile uint8_t g_adc_trigger = FALSE;

/* Prototype declaration for cb_switch_press */
static void cb_switch_press (void);

/* Prototype declaration for get_adc */
static uint16_t get_adc(void);

/* Prototype declaration for lcd_display_adc */
static void lcd_display_adc (const uint16_t adc_result);

/* Prototype declaration for uart_display_adc */
static void uart_display_adc(const uint8_t adc_count, const uint16_t adc_result);

/* Variable to store the A/D conversion count for user display */
static uint8_t s_adc_count = 0;

/* Prototype declaration for led_display count */
static void led_display_count(const uint8_t count);
```

main 関数に以下のハイライト表示されたコードを追加してください。

```
void main(void)
{
    /* Initialize the switch module */
    R_SWITCH_Init();

    /* Set the call back function when SW1 or SW2 is pressed */
    R_SWITCH_SetPressCallback(cb_switch_press);

    /* Initialize the debug LCD */
    R_LCD_Init();

    /* Displays the application name on the debug LCD */
    R_LCD_Display(0, (uint8_t *) " RSK+RX72N ");
    R_LCD_Display(1, (uint8_t *) " Tutorial ");
    R_LCD_Display(2, (uint8_t *) " Press Any Switch ");

    /* Start the A/D converter */
    R_Config_S12AD0_Start();

    /* Set up SCI9 receive buffer and callback function */
    R_Config_SCI9_Serial_Receive((uint8_t *)&g_rx_char, 1);

    /* Enable SCI9 operations */
    R_Config_SCI9_Start();

    while (1U)
    {
        uint16_t adc_result;

        /* Wait for user requested A/D conversion flag to be set (SW1 or SW2) */
        if (TRUE == g_adc_trigger)
        {
            /* Call the function to perform an A/D conversion */
            adc_result = get_adc();

            /* Display the result on the LCD */
            lcd_display_adc(adc_result);
        }
    }
}
```

```

/* Increment the s_adc_count and display using the LEDs */
if (16 == (++s_adc_count))
{
    s_adc_count = 0;
    led_display_count(s_adc_count);

    /* Send the result to the UART */
    uart_display_adc(s_adc_count, adc_result);
    /* Reset the flag */
    g_adc_trigger = FALSE;
}
/* SW3 is directly wired into the ADTRG0n pin so will
   cause the interrupt to fire */
else if (TRUE == g_adc_complete)
{
    /* Get the result of the A/D conversion */
    R_Config_S12AD0_Get_ValueResult(ADCHANNEL0, &adc_result);

    /* Display the result on the LCD */
    lcd_display_adc(adc_result);

    /* Increment the s_adc_count and display using the LEDs */
    if (16 == (++s_adc_count))
    {
        s_adc_count = 0;
        led_display_count(s_adc_count);

        /* Send the result to the UART */
        uart_display_adc(s_adc_count, adc_result);
        /* Reset the flag */
        g_adc_complete = FALSE;
    }
}
else
{
    /* do nothing */
}
}
}

```

次に、ファイルの最後尾に以下の関数を追加してください。

```

/*****
* Function Name : led_display_count
* Description   : Converts count to binary and displays on 4 LEDs0-3
* Argument      : uint8_t count
* Return value  : none
*****/
static void led_display_count (const uint8_t count)
{
    /* Set LEDs according to lower nibble of count parameter */
    LED0 = (uint8_t)((count & 0x01) ? LED_ON : LED_OFF);
    LED1 = (uint8_t)((count & 0x02) ? LED_ON : LED_OFF);
    LED2 = (uint8_t)((count & 0x04) ? LED_ON : LED_OFF);
    LED3 = (uint8_t)((count & 0x08) ? LED_ON : LED_OFF);
}
/*****
* End of function led_display_count
*****/

```

'プロジェクト'メニューから 'すべてビルド'を選択するか、または  ボタンをクリックしてください。

e2 studio はエラーのないプロジェクトを構築します。

プロジェクトは 6 章で説明するデバッガを使用して実行できるようになりました。コードは同じ動作をしますが、ユーザ LED は s_adc_count の値をバイナリ形式で表示します。

6. プロジェクトのデバッグ設定

プロジェクト・エクスプローラーで、'SC_Tutorial'プロジェクトが選択されていることを確認してください。構成を入力するにはデバッグボタンの横にある矢印をクリックし、「デバッグの構成(B)...」を選択してください。

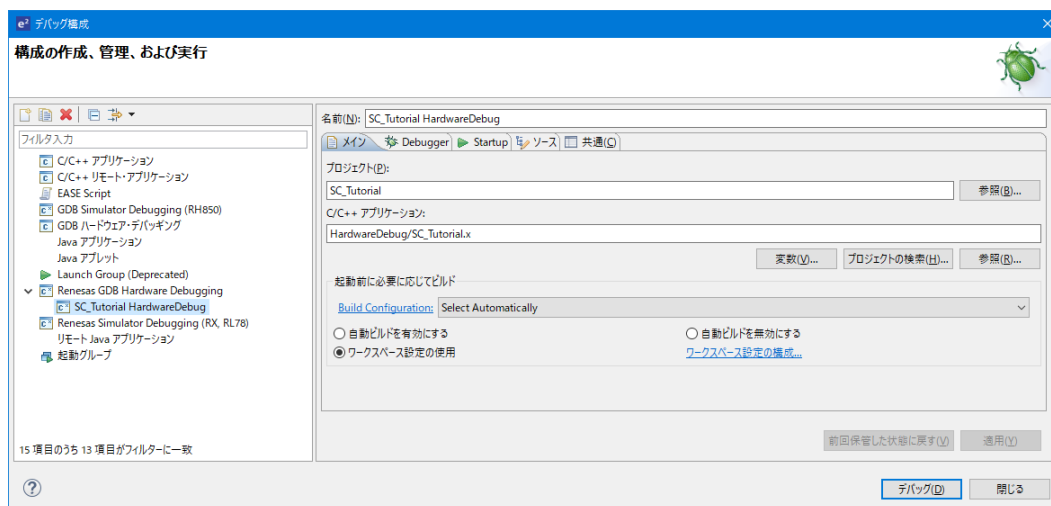


図 6-1 デバッグ構成

プロジェクトを実行するには、'Renesas GDB Hardware Debugging' -> 'SC_Tutorial HardwareDebug' -> 'Debugger' -> 'Connection Settings'にて以下の設定が必要です。

'エミュレーターから電源を供給する (MAX 200mA)'を<いいえ>に、'EXTAL 周波数[MHz]'と'動作周波数 [MHz]'に正しい周波数を設定してください。（値を入力した後に Enter キーを入力しないでください。）
これらは回路図から確認できます。（RSK+RX72N の場合、EXTAL 周波数は 24.0000、動作周波数は 240.000）

RSK+RX72N の電源投入の詳細については、ユーザーズマニュアルを参照してください。

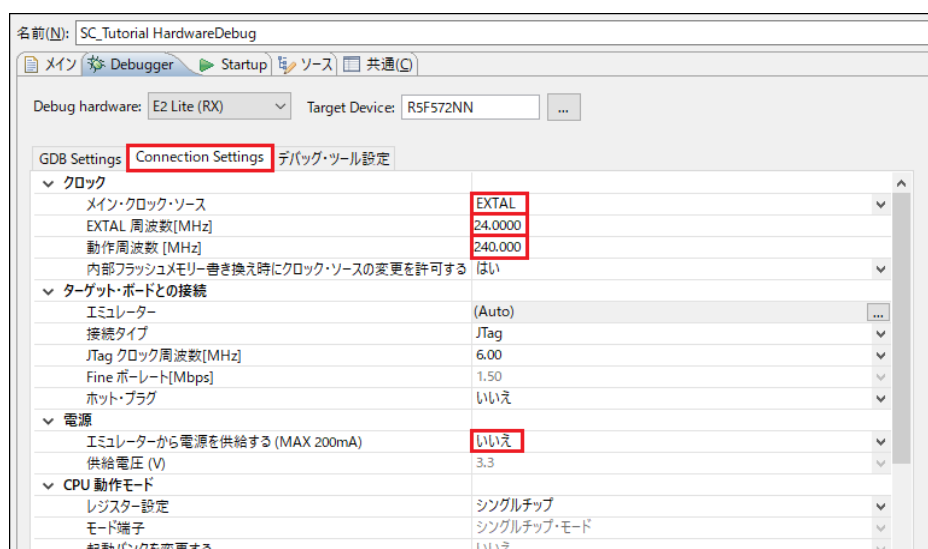


図 6-2 Connection Settings

設定が完了したら、'適用'ボタンに続けて'閉じる'ボタンを押して、デバッグ構成ウィンドウを閉じます。

CPU ボード上の RSK+ E1/E2 Lite コネクタに E2 Lite を接続してください。また、PMOD1 コネクタに Pmod LCD を接続してください。付属の 5V 電源を CPU ボードの PWR コネクタに接続してください。

プロジェクト・エクスプローラーで、'SC_Tutorial'プロジェクトが選択されていることを確認してください。

プロジェクトをデバッグするには、 ボタンをクリックします。図 6-3 のダイアログが表示されます。

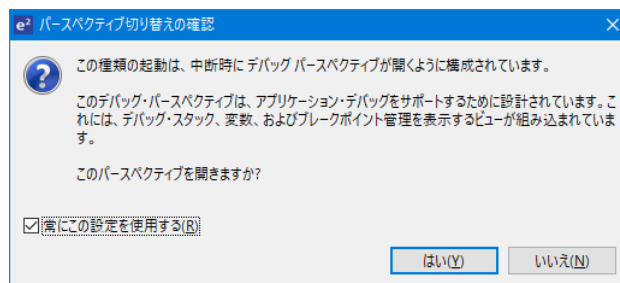


図 6-3 Perspective パースペクティブ切り替えの確認ダイアログ

このダイアログを後でスキップするには、'常にこの設定を使用する'をクリックします。[はい(Y)]をクリックして、デバッグのパースペクティブが使用されることを確認してください。デバッグが起動すると、コードは図 6-4 のようにスマート・コンフィグレータの PowerOn_Reset_PC 関数で停止します。

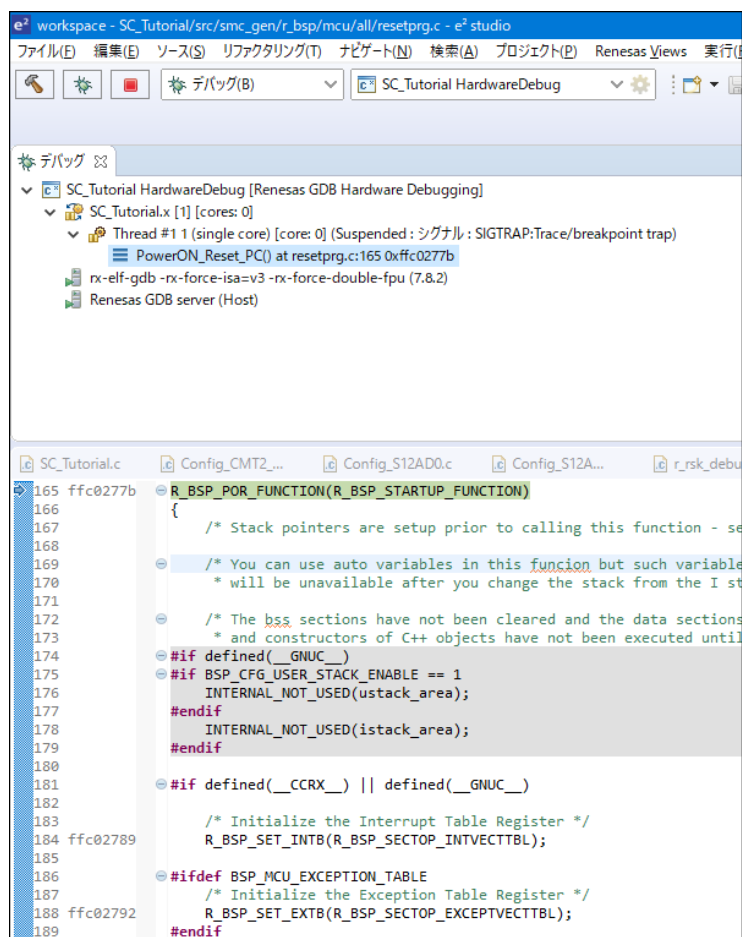


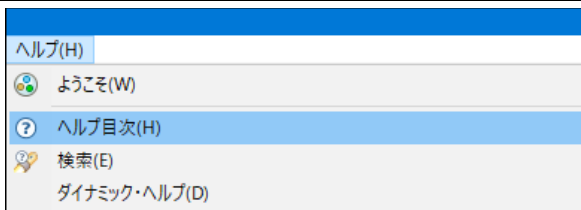
図 6-4 デバッガ・スタートアップ画面

e2 stuido のデバッガの詳細についてはチュートリアルマニュアルを参照してください。コードを実行するには  ボタンをクリックしてください。デバッガは main 関数の先頭で停止します。もう一度  を押すと再度実行します。

7. 追加情報

サポート

e² studio の使用方法の詳細については、e² studio のメニューバーから'ヘルプ(H)'-> 'ヘルプ目次(H)'を選択して、ヘルプファイルを参照してください。



RX72N マイクロコントローラに関する情報は、RX72N グループ ユーザーズマニュアル ハードウェア編を参照してください。

アセンブリ言語に関する詳細情報は、RX ファミリ ユーザーズマニュアル ソフトウェア編を参照してください。

オンラインの技術サポート、情報等は <https://www.renesas.com/rskrx72n> より入手できます。

オンライン技術サポート

技術関連の問合せは、<https://www.renesas.com/support/contact.html> を通じてお願いいたします。

ルネサスのマイクロコントローラに関する総合情報は、<https://www.renesas.com/> をご利用ください。

商標

本書で使用する商標名または製品名は、各々の企業、組織の商標または登録商標です。

著作権

本書の内容の一部または全てを予告無しに変更することがあります。
本書の著作権はルネサス エレクトロニクス株式会社にあります。ルネサス エレクトロニクス株式会社の書面での承諾無しに、本書の一部または全てを複製することを禁じます。

© 2019 Renesas Electronics Europe GmbH. All rights reserved.

© 2019 Renesas Electronics Corporation. All rights reserved.

改訂記録	RX72N グループ Renesas Starter Kit+ for RX72N スマート・コンフィグレータ チュートリアルマニュアル(e ² studio)
------	---

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Nov.29.19	—	初版発行

RX72N グループ
Renesas Starter Kit+ for RX72N
スマート・コンフィグレータ チュートリアルマニュアル(e² studio)

発行年月日 2019 年 11 月 29 日 Rev. 1.00

発行 ルネサス エレクトロニクス株式会社
〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

RX72N グループ



ルネサス エレクトロニクス株式会社

R20UT4442JG0100