

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

ヘッダファイル修正点

ヘッダファイルを更新致しました。

以下のデバイスについてモジュール HCAN を修正致しました。

ハードウェアマニュアルの記述と異なります。

詳細については下記の表を御参照下さい。

H8S/2623 H8S/2626 H8S/2636 H8S/2638 H8S/2639 H8S/2646 H8S/2648

	ビット名							
	ビット 7	ビット 6	ビット 5	ビット 4	ビット 3	ビット 2	ビット 1	ビット 0
MCR	MCR7	－	MCR5	－	－	MCR2	MCR1	MCR0
GSR	－	－	－	－	GSR3	GSR2	GSR1	GSR0
BCR	BCR7	BCR6	BCR5	BCR4	BCR3	BCR2	BCR1	BCR0
	BCR10	BCR10	BCR10	BCR10	BCR10	BCR10	BCR9	BCR8
MBCR	MBCR7	MBCR6	MBCR5	MBCR4	MBCR3	MBCR2	MBCR1	－
	MBCR15	MBCR14	MBCR13	MBCR12	MBCR11	MBCR10	MBCR9	MBCR8
TXPR	TXPR7	TXPR6	TXPR5	TXPR4	TXPR3	TXPR2	TXPR1	－
	TXPR15	TXPR14	TXPR13	TXPR12	TXPR11	TXPR10	TXPR9	TXPR8
TXCR	TXCR7	TXCR6	TXCR5	TXCR4	TXCR3	TXCR2	TXCR1	－
	TXCR15	TXCR14	TXCR13	TXCR12	TXCR11	TXCR10	TXCR9	TXCR8
TXACK	TXACK7	TXACK6	TXACK5	TXACK4	TXACK3	TXACK2	TXACK1	－
	TXACK15	TXACK14	TXACK13	TXACK12	TXACK11	TXACK10	TXACK9	TXACK8
ABACK	ABACK7	ABACK6	ABACK5	ABACK4	ABACK3	ABACK2	ABACK1	－
	ABACK15	ABACK14	ABACK13	ABACK12	ABACK11	ABACK10	ABACK9	ABACK8
RXPR	RXPR7	RXPR6	RXPR5	RXPR4	RXPR3	RXPR2	RXPR1	RXPR0
	RXPR15	RXPR14	RXPR13	RXPR12	RXPR11	RXPR10	RXPR9	RXPR8
RFPR	RFPR7	RFPR6	RFPR5	RFPR4	RFPR3	RFPR2	RFPR1	RFPR0
	RFPR15	RFPR14	RFPR13	RFPR12	RFPR11	RFPR10	RFPR9	RFPR8
IRR	IRR7	IRR6	IRR5	IRR4	IRR3	IRR2	IRR1	IRR0
	－	－	－	IRR12	－	－	IRR9	IRR8
MBIMR	MBIMR7	MBIMR6	MBIMR5	MBIMR4	MBIMR3	MBIMR2	MBIMR1	MBIMR0
	MBIMR15	MBIMR14	MBIMR13	MBIMR12	MBIMR11	MBIMR10	MBIMR9	MBIMR8
IMR	IMR7	IMR6	IMR5	IMR4	IMR3	IMR2	IMR1	－
	－	－	－	IMR12	－	－	IMR9	IMR8
REC								
TEC								
UMSR	UMSR7	UMSR6	UMSR5	UMSR4	UMSR3	UMSR2	UMSR1	UMSR0
	UMSR15	UMSR14	UMSR13	UMSR12	UMSR11	UMSR10	UMSR9	UMSR8
LAFML	LAFML7	LAFML6	LAFML5	LAFML4	LAFML3	LAFML2	LAFML1	LAFML0
	LAFML15	LAFML14	LAFML13	LAFML12	LAFML11	LAFML10	LAFML9	LAFML8
LAFMH	LAFMH7	LAFMH6	LAFMH5	LAFMH4	LAFMH3	LAFMH2	LAFMH1	LAFMH0
	LAFMH15	LAFMH14	LAFMH13	LAFMH12	LAFMH11	LAFMH10	LAFMH9	LAFMH8
MC0～15								
MD0～15								

修正後 ヘッダファイル記述

[illegible]

H8S/2612

	ビット名							
	ビット 7	ビット 6	ビット 5	ビット 4	ビット 3	ビット 2	ビット 1	ビット 0
MCR	MCR7	－	MCR5	－	－	MCR2	MCR1	MCR0
GSR	－	－	－	－	GSR3	GSR2	GSR1	GSR0
BCR	BCR7	BCR6	BCR5	BCR4	BCR3	BCR2	BCR1	BCR0
	BCR10	BCR10	BCR10	BCR10	BCR10	BCR10	BCR9	BCR8
MBCR	MBCR7	MBCR6	MBCR5	MBCR4	MBCR3	MBCR2	MBCR1	－
	MBCR15	MBCR14	MBCR13	MBCR12	MBCR11	MBCR10	MBCR9	MBCR8
TXPR	TXPR7	TXPR6	TXPR5	TXPR4	TXPR3	TXPR2	TXPR1	－
	TXPR15	TXPR14	TXPR13	TXPR12	TXPR11	TXPR10	TXPR9	TXPR8
TXCR	TXCR7	TXCR6	TXCR5	TXCR4	TXCR3	TXCR2	TXCR1	－
	TXCR15	TXCR14	TXCR13	TXCR12	TXCR11	TXCR10	TXCR9	TXCR8
TXACK	TXACK7	TXACK6	TXACK5	TXACK4	TXACK3	TXACK2	TXACK1	－
	TXACK15	TXACK14	TXACK13	TXACK12	TXACK11	TXACK10	TXACK9	TXACK8
ABACK	ABACK7	ABACK6	ABACK5	ABACK4	ABACK3	ABACK2	ABACK1	－
	ABACK15	ABACK14	ABACK13	ABACK12	ABACK11	ABACK10	ABACK9	ABACK8
RXPR	RXPR7	RXPR6	RXPR5	RXPR4	RXPR3	RXPR2	RXPR1	RXPR0
	RXPR15	RXPR14	RXPR13	RXPR12	RXPR11	RXPR10	RXPR9	RXPR8
RFPR	RFPR7	RFPR6	RFPR5	RFPR4	RFPR3	RFPR2	RFPR1	RFPR0
	RFPR15	RFPR14	RFPR13	RFPR12	RFPR11	RFPR10	RFPR9	RFPR8
IRR	IRR7	IRR6	IRR5	IRR4	IRR3	IRR2	IRR1	IRR0
	－	－	－	IRR12	－	－	IRR9	IRR8
MBIMR	MBIMR7	MBIMR6	MBIMR5	MBIMR4	MBIMR3	MBIMR2	MBIMR1	MBIMR0
	MBIMR15	MBIMR14	MBIMR13	MBIMR12	MBIMR11	MBIMR10	MBIMR9	MBIMR8
IMR	IMR7	IMR6	IMR5	IMR4	IMR3	IMR2	IMR1	－
	－	－	－	IMR12	－	－	IMR9	IMR8
REC	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
TEC	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
UMSR	UMSR7	UMSR6	UMSR5	UMSR4	UMSR3	UMSR2	UMSR1	UMSR0
	UMSR15	UMSR14	UMSR13	UMSR12	UMSR11	UMSR10	UMSR9	UMSR8
LAFML	LAFML7	LAFML6	LAFML5	LAFML4	LAFML3	LAFML2	LAFML1	LAFML0
	LAFML15	LAFML14	LAFML13	LAFML12	LAFML11	LAFML10	LAFML9	LAFML8
LAFMH	LAFMH7	LAFMH6	LAFMH5	LAFMH4	LAFMH3	LAFMH2	LAFMH1	LAFMH0
	LAFMH15	LAFMH14	LAFMH13	LAFMH12	LAFMH11	LAFMH10	LAFMH9	LAFMH8
MC0～15								
MD0～15								

修正後 ヘッダファイル記述

[illegible]

3.

SH7047

修正前 ハードウェアマニュアル記述

	ビット名							
	ビット 7	ビット 6	ビット 5	ビット 4	ビット 3	ビット 2	ビット 1	ビット 0
MCR	-	-	-	-	-	-	-	-
	MCR7	-	MCR5	-	-	MCR2	MCR1	MCR0
GSR	-	-	-	-	-	-	-	-
	-	-	GSR5	GSR4	GSR3	GSR2	GSR1	GSR0
HCAN2_ BCR1	TSG13	TSG12	TSG11	TSG10	-	TSG22	TSG21	TSG20
	-	-	SJW1	SJW0	-	-	-	BSP
HCAN2_ BCR0	-	-	-	-	-	-	-	-
	BRP7	BRP6	BRP5	BRP4	BRP3	BRP2	BRP1	BRP0
IRR	IRR15	IRR14	IRR13	IRR12	-	-	IRR9	IRR8
	IRR7	IRR6	IRR5	IRR4	IRR3	IRR2	IRR1	IRR0
IMR	IMR15	IMR14	IMR13	IMR12	-	-	IMR9	IMR8
	IMR7	IMR6	IMR5	IMR4	IMR3	IMR2	IMR1	-
REC								
TEC								
TXPR1	TXPR31	TXPR30	TXPR29	TXPR28	TXPR27	TXPR26	TXPR25	TXPR24
	TXPR23	TXPR22	TXPR21	TXPR20	TXPR19	TXPR18	TXPR17	TXPR16
TXPR0	TXPR15	TXPR14	TXPR13	TXPR12	TXPR11	TXPR10	TXPR9	TXPR8
	TXPR7	TXPR6	TXPR5	TXPR4	TXPR3	TXPR2	TXPR1	-
TXCR1	TXCR31	TXCR30	TXCR29	TXCR28	TXCR27	TXCR26	TXCR25	TXCR24
	TXCR23	TXCR22	TXCR21	TXCR20	TXCR19	TXCR18	TXCR17	TXCR16
TXCR0	TXCR15	TXCR14	TXCR13	TXCR12	TXCR11	TXCR10	TXCR9	TXCR8
	TXCR7	TXCR6	TXCR5	TXCR4	TXCR3	TXCR2	TXCR1	-
TXACK1	TXACK31	TXACK30	TXACK29	TXACK28	TXACK27	TXACK26	TXACK25	TXACK24
	TXACK23	TXACK22	TXACK21	TXACK20	TXACK19	TXACK18	TXACK17	TXACK16
TXACK0	TXACK15	TXACK14	TXACK13	TXACK12	TXACK11	TXACK10	TXACK9	TXACK8
	TXACK7	TXACK6	TXACK5	TXACK4	TXACK3	TXACK2	TXACK1	-
ABACK1	ABACK31	ABACK30	ABACK29	ABACK28	ABACK27	ABACK26	ABACK25	ABACK24
	ABACK23	ABACK22	ABACK21	ABACK20	ABACK19	ABACK18	ABACK17	ABACK16
ABACK0	ABACK15	ABACK14	ABACK13	ABACK12	ABACK11	ABACK10	ABACK9	ABACK8
	ABACK7	ABACK6	ABACK5	ABACK4	ABACK3	ABACK2	ABACK1	-
RXPR1	RXPR31	RXPR30	RXPR29	RXPR28	RXPR27	RXPR26	RXPR25	RXPR24
	RXPR23	RXPR22	RXPR21	RXPR20	RXPR19	RXPR18	RXPR17	RXPR16
RXPR0	RXPR15	RXPR14	RXPR13	RXPR12	RXPR11	RXPR10	RXPR9	RXPR8
	RXPR7	RXPR6	RXPR5	RXPR4	RXPR3	RXPR2	RXPR1	RXPR0

RFPR1	RFPR31	RFPR30	RFPR29	RFPR28	RFPR27	RFPR26	RFPR25	RFPR24
	RFPR23	RFPR22	RFPR21	RFPR20	RFPR19	RFPR18	RFPR17	RFPR16
RFPR0	RFPR15	RFPR14	RFPR13	RFPR12	RFPR11	RFPR10	RFPR9	RFPR8
	RFPR7	RFPR6	RFPR5	RFPR4	RFPR3	RFPR2	RFPR1	RFPR0
MBIMR1	MBIMR31	MBIMR30	MBIMR29	MBIMR28	MBIMR27	MBIMR26	MBIMR25	MBIMR24
	MBIMR23	MBIMR22	MBIMR21	MBIMR20	MBIMR19	MBIMR18	MBIMR17	MBIMR16
MBIMR0	MBIMR15	MBIMR14	MBIMR13	MBIMR12	MBIMR11	MBIMR10	MBIMR9	MBIMR8
	MBIMR7	MBIMR6	MBIMR5	MBIMR4	MBIMR3	MBIMR2	MBIMR1	MBIMR0
UMSR1	UMSR31	UMSR30	UMSR29	UMSR28	UMSR27	UMSR26	UMSR25	UMSR24
	UMSR23	UMSR22	UMSR21	UMSR20	UMSR19	UMSR18	UMSR17	UMSR16
	UMSR15	UMSR14	UMSR13	UMSR12	UMSR11	UMSR10	UMSR9	UMSR8
	UMSR7	UMSR6	UMSR5	UMSR4	UMSR3	UMSR2	UMSR1	UMSR0
TCNTR								
TCR	TCR15	TCR14	TCR13	TCR12	TCR11	TCR10	TCR9	TCR8
	TCR7	—	TPSC5	TPSC4	TPSC3	TPSC2	TPSC1	TPSC0
TSR	—	—	—	—	—	TSR2	TSR1	TSR0
	—	—	—	—	—	—	—	—
LOSR								
HCAN2_ICR0								
HCAN2_ICR1								
TCMR0								
TCMR1								

MB

MB0~31	
--------	--

修正後 ヘッダファイル記述

	ビット名							
	ビット 7	ビット 6	ビット 5	ビット 4	ビット 3	ビット 2	ビット 1	ビット 0
MCR	TSTM	WCANEC	FEP	AAM	DEC	DRXI	DTXO	EIL
	SLPMR	–	SLPM	–	–	MTM	HLTRQ	RSTRQ
GSR	–	–	–	–	–	–	–	–
	–	–	EPSB	HSSB	RSB	MTSF	TRWF	BOF
BCR1	TSEG1				–	TSEG2		
	–	–	SJW		–	–	–	BSP
BCR0	–	–	–	–	–	–	–	–
	BRP							
IRR	TCMIF1	TCMIF0	TOVIF	BOIF	–	–	URIF	MBEIF
	OLFIF	BOFIF	EPIF	ROWIF	TOWIF	RFRIF	RMIF	RSTIF
IMR	TCMI1M	TCMI0M	TOVIM	BOIM	–	–	URIM	MBEIM
	OLFIM	BOFIM	EPIM	ROWIM	TOWIM	RFRIM	RMIM	–
REC	REC							
TEC	TEC							
TXPR	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	–
TXCR	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	–
TXACK	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	–
ABACK	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	–
RXPR	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	MB0
RFPR	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	MB0

SH7052 SH7055

修正前 ハードウェアマニュアル記述

	ビット名							
	ビット 7	ビット 6	ビット 5	ビット 4	ビット 3	ビット 2	ビット 1	ビット 0
MCR	MCR7	－	MCR5	－	－	MCR2	MCR1	MCR0
GSR	－	－	－	－	GSR3	GSR2	GSR1	GSR0
BCR	BCR7	BCR6	BCR5	BCR4	BCR3	BCR2	BCR1	BCR0
	BCR10	BCR10	BCR10	BCR10	BCR10	BCR10	BCR9	BCR8
MBCR	MBCR7	MBCR6	MBCR5	MBCR4	MBCR3	MBCR2	MBCR1	－
	MBCR15	MBCR14	MBCR13	MBCR12	MBCR11	MBCR10	MBCR9	MBCR8
TXPR	TXPR7	TXPR6	TXPR5	TXPR4	TXPR3	TXPR2	TXPR1	－
	TXPR15	TXPR14	TXPR13	TXPR12	TXPR11	TXPR10	TXPR9	TXPR8
TXCR	TXCR7	TXCR6	TXCR5	TXCR4	TXCR3	TXCR2	TXCR1	－
	TXCR15	TXCR14	TXCR13	TXCR12	TXCR11	TXCR10	TXCR9	TXCR8
TXACK	TXACK7	TXACK6	TXACK5	TXACK4	TXACK3	TXACK2	TXACK1	－
	TXACK15	TXACK14	TXACK13	TXACK12	TXACK11	TXACK10	TXACK9	TXACK8
ABACK	ABACK7	ABACK6	ABACK5	ABACK4	ABACK3	ABACK2	ABACK1	－
	ABACK15	ABACK14	ABACK13	ABACK12	ABACK11	ABACK10	ABACK9	ABACK8
RXPR	RXPR7	RXPR6	RXPR5	RXPR4	RXPR3	RXPR2	RXPR1	RXPR0
	RXPR15	RXPR14	RXPR13	RXPR12	RXPR11	RXPR10	RXPR9	RXPR8
RFPR	RFPR7	RFPR6	RFPR5	RFPR4	RFPR3	RFPR2	RFPR1	RFPR0
	RFPR15	RFPR14	RFPR13	RFPR12	RFPR11	RFPR10	RFPR9	RFPR8
IRR	IRR7	IRR6	IRR5	IRR4	IRR3	IRR2	IRR1	IRR0
	－	－	－	IRR12	－	－	IRR9	IRR8
MBIMR	MBIMR7	MBIMR6	MBIMR5	MBIMR4	MBIMR3	MBIMR2	MBIMR1	MBIMR0
	MBIMR15	MBIMR14	MBIMR13	MBIMR12	MBIMR11	MBIMR10	MBIMR9	MBIMR8
IMR	IMR7	IMR6	IMR5	IMR4	IMR3	IMR2	IMR1	－
	－	－	－	IMR12	－	－	IMR9	IMR8
REC								
TEC								
UMSR	UMSR7	UMSR6	UMSR5	UMSR4	UMSR3	UMSR2	UMSR1	UMSR0
	UMSR15	UMSR14	UMSR13	UMSR12	UMSR11	UMSR10	UMSR9	UMSR8
LAFML	LAFML7	LAFML6	LAFML5	LAFML4	LAFML3	LAFML2	LAFML1	LAFML0
	LAFML15	LAFML14	LAFML13	LAFML12	LAFML11	LAFML10	LAFML9	LAFML8
LAFMH	LAFMH7	LAFMH6	LAFMH5	LAFMH4	LAFMH3	LAFMH2	LAFMH1	LAFMH0
	LAFMH15	LAFMH14	LAFMH13	LAFMH12	LAFMH11	LAFMH10	LAFMH9	LAFMH8
MC0～15								
MD0～15								

修正後 ヘッダファイル記述

	ビット名							
	ビット 7	ビット 6	ビット 5	ビット 4	ビット 3	ビット 2	ビット 1	ビット 0
MCR	SLPMR	-	SLPM	-	-	MTM	HLTRQ	RSTRQ
GSR	-	-	-	-	RSB	MTSF	TRWF	BOF
BCR	SJW	BRP						
	BSP	TSEG2	TSEG1					
MBCR	MB7	MB6	MB5	MB4	MB3	MB2	MB1	-
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
TXPR	MB7	MB6	MB5	MB4	MB3	MB2	MB1	-
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
TXCR	MB7	MB6	MB5	MB4	MB3	MB2	MB1	-
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
TXACK	MB7	MB6	MB5	MB4	MB3	MB2	MB1	-
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
ABACK	MB7	MB6	MB5	MB4	MB3	MB2	MB1	-
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
RXPR	MB7	MB6	MB5	MB4	MB3	MB2	MB1	MB0
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
RFPR	MB7	MB6	MB5	MB4	MB3	MB2	MB1	MB0
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
IRR	OLFIF	BOFIF	EPIF	ROWIF	TOWIF	RFRIF	RMIF	RSTIF
	-	-	-	BOIF	-	-	URIF	MBEIF
MBIMR	MB7	MB6	MB5	MB4	MB3	MB2	MB1	MB0
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
IMR	OLFIM	BOFIM	EPIM	ROWIM	TOWIM	RFRIM	RMIM	-
	-	-	-	BOIM	-	-	URIM	MBEIM
REC	REC							
TEC	TEC							
UMSR	MB7	MB6	MB5	MB4	MB3	MB2	MB1	MB0
	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
LAFML	L H							
LAFMH	L H							
MC								
MD								

5.

SH7760

修正前 ハードウェアマニュアル記述

	ビット名							
	ビット 7	ビット 6	ビット 5	ビット 4	ビット 3	ビット 2	ビット 1	ビット 0
CANMCR	TST7	TST6	TST5	TST4	TST3	TST2	TST1	TST0
	MCR7	-	MCR5	-	-	MCR2	MCR1	MCR0
CANGSR	-	-	-	-	-	-	-	-
	-	-	GSR5	GSR4	GSR3	GSR2	GSR1	GSR0
CAN BCR1	TSEG1_3	TSEG1_2	TSEG1_1	TSEG1_0	-	TSEG2_2	TSEG2_1	TSEG2_0
	-	-	SJW1	SJW0	-	-	EG	BSP
CAN BCR0	-	-	-	-	-	-	-	-
	BRP7	BRP6	BRP5	BRP4	BRP3	BRP2	BRP1	BRP0
CANIRR	-	IRR14	IRR13	IRR12	IRR11	IRR10	IRR9	IRR8
	IRR7	IRR6	IRR5	IRR4	IRR3	IRR2	IRR1	IRR0
CANIMR	-	IMR14	IMR13	IMR12	-	-	IMR9	IMR8
	IMR7	IMR6	IMR5	IMR4	IMR3	IMR2	IMR1	IMR0
CAN TECREC	TEC7	TEC6	TEC5	TEC4	TEC3	TEC2	TEC1	TEC0
	REC7	REC6	REC5	REC4	REC3	REC2	REC1	REC0
CAN TXPR1	TXPR1_15	TXPR1_14	TXPR1_13	TXPR1_12	TXPR1_11	TXPR1_10	TXPR1_9	TXPR1_8
	TXPR1_7	TXPR1_6	TXPR1_5	TXPR1_4	TXPR1_3	TXPR1_2	TXPR1_1	TXPR1_0
CAN TXPR0	TXPR0_15	TXPR0_14	TXPR0_13	TXPR0_12	TXPR0_11	TXPR0_10	TXPR0_9	TXPR0_8
	TXPR0_7	TXPR0_6	TXPR0_5	TXPR0_4	TXPR0_3	TXPR0_2	TXPR0_1	-
CAN TXCR1	TXCR1_15	TXCR1_14	TXCR1_13	TXCR1_12	TXCR1_11	TXCR1_10	TXCR1_9	TXCR1_8
	TXCR1_7	TXCR1_6	TXCR1_5	TXCR1_4	TXCR1_3	TXCR1_2	TXCR1_1	TXCR1_0
CAN TXCR0	TXCR0_15	TXCR0_14	TXCR0_13	TXCR0_12	TXCR0_11	TXCR0_10	TXCR0_9	TXCR0_8
	TXCR0_7	TXCR0_6	TXCR0_5	TXCR0_4	TXCR0_3	TXCR0_2	TXCR0_1	-
CAN TXACK1	TXACK1_15	TXACK1_14	TXACK1_13	TXACK1_12	TXACK1_11	TXACK1_10	TXACK1_9	TXACK1_8
	TXACK1_7	TXACK1_6	TXACK1_5	TXACK1_4	TXACK1_3	TXACK1_2	TXACK1_1	TXACK1_0
CAN TXACK0	TXACK0_15	TXACK0_14	TXACK0_13	TXACK0_12	TXACK0_11	TXACK0_10	TXACK0_9	TXACK0_8
	TXACK0_7	TXACK0_6	TXACK0_5	TXACK0_4	TXACK0_3	TXACK0_2	TXACK0_1	-
CAN ABACK1	ABACK1_15	ABACK1_14	ABACK1_13	ABACK1_12	ABACK1_11	ABACK1_10	ABACK1_9	ABACK1_8
	ABACK1_7	ABACK1_6	ABACK1_5	ABACK1_4	ABACK1_3	ABACK1_2	ABACK1_1	ABACK1_0
CAN ABACK0	ABACK0_15	ABACK0_14	ABACK0_13	ABACK0_12	ABACK0_11	ABACK0_10	ABACK0_9	ABACK0_8
	ABACK0_7	ABACK0_6	ABACK0_5	ABACK0_4	ABACK0_3	ABACK0_2	ABACK0_1	-
CAN RXPR1	RXPR1_15	RXPR1_14	RXPR1_13	RXPR1_12	RXPR1_11	RXPR1_10	RXPR1_9	RXPR1_8
	RXPR1_7	RXPR1_6	RXPR1_5	RXPR1_4	RXPR1_3	RXPR1_2	RXPR1_1	RXPR1_0
CAN RXPR0	RXPR0_15	RXPR0_14	RXPR0_13	RXPR0_12	RXPR0_11	RXPR0_10	RXPR0_9	RXPR0_8
	RXPR0_7	RXPR0_6	RXPR0_5	RXPR0_4	RXPR0_3	RXPR0_2	RXPR0_1	RXPR0_0
CAN RFPR1	RFPR1_15	RFPR1_14	RFPR1_13	RFPR1_12	RFPR1_11	RFPR1_10	RFPR1_9	RFPR1_8
	RFPR1_7	RFPR1_6	RFPR1_5	RFPR1_4	RFPR1_3	RFPR1_2	RFPR1_1	RFPR1_0

CAN RFPR0	RFPR0_15	RFPR0_14	RFPR0_13	RFPR0_12	RFPR0_11	RFPR0_10	RFPR0_9	RFPR0_8
	RFPR0_7	RFPR0_6	RFPR0_5	RFPR0_4	RFPR0_3	RFPR0_2	RFPR0_1	RFPR0_0
CAN MBIMR1	MBIMR1_15	MBIMR1_14	MBIMR1_13	MBIMR1_12	MBIMR1_11	MBIMR1_10	MBIMR1_9	MBIMR1_8
	MBIMR1_7	MBIMR1_6	MBIMR1_5	MBIMR1_4	MBIMR1_3	MBIMR1_2	MBIMR1_1	MBIMR1_0
CAN MBIMR0	MBIMR0_15	MBIMR0_14	MBIMR0_13	MBIMR0_12	MBIMR0_11	MBIMR0_10	MBIMR0_9	MBIMR0_8
	MBIMR0_7	MBIMR0_6	MBIMR0_5	MBIMR0_4	MBIMR0_3	MBIMR0_2	MBIMR0_1	MBIMR0_0
CAN UMSR1	UMSR1_15	UMSR1_14	UMSR1_13	UMSR1_12	UMSR1_11	UMSR1_10	UMSR1_9	UMSR1_8
	UMSR1_7	UMSR1_6	UMSR1_5	UMSR1_4	UMSR1_3	UMSR1_2	UMSR1_1	UMSR1_0
CAN UMSR0	UMSR0_15	UMSR0_14	UMSR0_13	UMSR0_12	UMSR0_11	UMSR0_10	UMSR0_9	UMSR0_8
	UMSR0_7	UMSR0_6	UMSR0_5	UMSR0_4	UMSR0_3	UMSR0_2	UMSR0_1	UMSR0_0
CAN TCNTR	TCNTR15	TCNTR14	TCNTR13	TCNTR12	TCNTR11	TCNTR10	TCNTR9	TCNTR8
	TCNTR7	TCNTR6	TCNTR5	TCNTR4	TCNTR3	TCNTR2	TCNTR1	TCNTR0
CAN TCR	TCR15	–	TCR13	TCR12	TCR11	–	–	–
	–	–	TCR5	TCR4	TCR3	TCR2	TCR1	TCR0
CAN TCMR	TCMR15	TCMR14	TCMR13	TCMR12	TCMR11	TCMR10	TCMR9	TCMR8
	TCMR7	TCMR6	TCMR5	TCMR4	TCMR3	TCMR2	TCMR1	TCMR0

MB

CAN MB0~31	–	–	–	–	–	–	–	–
	–	–	–	–	–	–	–	–

修正後 ヘッダファイル記述

	ビット名							
	ビット 7	ビット 6	ビット 5	ビット 4	ビット 3	ビット 2	ビット 1	ビット 0
CANMCR	TSTM	WCANEC	FEP	AAM	DEC	DRXI	DTXO	EIL
	AWM	–	SLPM	–	–	MTP	HLTRQ	RSTRQ
CANGSR	–	–	–	–	–	–	–	–
	–	–	EPS	HSS	RS	MTCF	TRWF	BOF
CAN BCR1	TSEG1				–	TSEG2		
	–	–	SJW		–	–	EG	BSP
CAN BCR0	–	–	–	–	–	–	–	–
	BRP							
CANIRR	–	TCMIF	TOVIF	WBAIF	–	–	MOVIF	MBEIF
	OLFIF	BOFIF	ERPIF	ROWIF	TOWIF	RFRIF	DFRIF	RHSIF
CANIMR	–	TCMIM	TOVIM	WBAIM	–	–	MOVIM	MBEIM
	OLFIM	BOFIM	ERPIM	ROWIM	TOWIM	RFRIM	DFRIM	RHSIM
CAN TECREC	TEC							
	REC							
CAN TXPR1	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
CAN TXPR0	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	–
CAN TXCR1	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
CAN TXCR0	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	–
CAN TXACK1	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
CAN TXACK0	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	–
CAN ABACK1	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
CAN ABACK0	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	–
CAN RXPR1	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
CAN RXPR0	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	MB0
CAN RFPR1	MB31	MB30	MB29	MB28	MB27	MB26	MB25	MB24
	MB23	MB22	MB21	MB20	MB19	MB18	MB17	MB16
CAN RFPR0	MB15	MB14	MB13	MB12	MB11	MB10	MB9	MB8
	MB7	MB6	MB5	MB4	MB3	MB2	MB1	MB0

[illegible]

CTRLH	-								STDID							
	STDID				RTR				IDE				EXTID			
CTRLM	EXTID															
CTRLL	-	-	NMC	ATX	DART				MBC							
	-	-	CBE	-	DLC											
TMSTP	TMSTP															
MSG_DATA[8]	MSG_DATA[8]															
LAFM0	-															
	STID				-				-				EXTID			
LAFM1	EXTID															