

RZ/Five Easy Download Guide

| ステップ | ボード、評価環境の立ち上げ | コンテンツ種類 | コンテンツ名 | RZ/Five リンク | Note |
|------|-----------------------------|----------|--|----------------------|------|
| 1 | ユーザーズマニュアル | ドキュメント | User's Manual: Hardware | Link | - |
| | | ドキュメント | Technical Update(Support Interface for SD channel 1) | Link | - |
| 2 | ボードの立ち上げ方法 | ドキュメント | SMARC Module Board User's Manual | Link | - |
| | | ドキュメント | SMARC Carrier Board User's Manual | Link | - |
| | | ドキュメント | Evaluation Board Kit(EVK) Start Up Guide | Link | - |
| 3 | ボード情報・入手方法 | ボード情報・購入 | Evaluation Kit WEB Page | Link | - |
| 4 | 評価環境立ち上げ方法 | | | | |
| | Board Support Package (BSP) | ドキュメント | Release Note for RZ/G Verified Linux Package | Link | - |
| | | ドキュメント | RZ/G Verified Linux Package Component List | Link | - |
| 5 | 各種ソフトウェア入手方法 | | | | |
| | Board Support Package (BSP) | Web Link | RZ/Five Verified Linux Package [5.10-CIP] | Link | - |
| 6 | 各種ツール入手方法 | | | | |
| | | ツール | Smart Configurator | Link | - |
| 7 | 各種ツール立ち上げ方法 | | | | |
| | | ドキュメント | Smart Configurator for RZ User's Guide | Link | - |

| ステップ | カスタムボード開発 | コンテンツ種類 | コンテンツ名 | RZ/Five リンク | Note |
|------|---|--------------|--|----------------------|---------------|
| | カスタムボード設計時のPCB設計チェックリスト | ドキュメント | Board circuit design checklist | Link | - |
| | 高速シリアルインターフェイスのPCB設計ガイド | ドキュメント | PCB Design Guidelines for MIPI-CSI, MIPI-DSI and USB2.0 | Link | - |
| | DDRメモリーのPCB設計ガイド, DDR Config Generation Tool | ドキュメント,Tool | PCB Design Guideline for DDR4/DDR3L, DDR Config Generation Tool | Link | - |
| | コア電源のPCB検証ガイド | ドキュメント,Model | PCB verification guide for Core VDD | Link | - |
| | DDRメモリーのPCB検証ガイド | ドキュメント,Model | PCB verification guide for DDR4/DDR3L | Link | - |
| | ボードの参照用設計データ | Design Data | SMARC Module Board Design Data(Schematics,Layout,BOM) | Link | Disclaimer*** |
| | IBISモデル(LSI用) | Model | IBIS | Link | Disclaimer*** |
| | Boundary Scan Description Language file | File | BSDL | Link | Disclaimer*** |
| | 電源供給ネットワークファイル | Model | PDN | Link | Disclaimer*** |
| | Guide to Using RGMII in Making an Ethernet-IF Connection | ドキュメント | Guide to Using RGMII in Making an Ethernet-IF Connection | Link | - |
| | RZ/G2UL Type-1, RZ/A3UL and RZ/Five Pin Compatibility Guide | ドキュメント | RZ/G2UL Type-1, RZ/A3UL and RZ/Five Pin Compatibility Guide | Link | - |
| | Power Consumption Measurement | ドキュメント | Power Consumption Measurement | Link | - |
| | 参照用消費電力情報 | ドキュメント | Reference power consumption guide | Link | - |
| | 熱管理ガイド | ドキュメント | Thermal Management Guideline | Link | - |
| | メカニカルハンドリングガイド | ドキュメント | Mechanical Handling Guideline | Link | - |
| | リフローソルダーリング条件 | ドキュメント | Mount Conditions Reflow Soldering Conditions | Link | - |
| | ベーク条件 | ドキュメント | Mount Conditions Baking Conditions | Link | - |
| | 半導体パッケージ実装マニュアル | Document | 半導体/パッケージ実装マニュアル | Link | - |
| | ライフタイム見積ガイド | ドキュメント | Lifetime Guideline | Link | - |
| | Power Management IC | デバイス情報 | EVK搭載PMIC | Link | - |
| | Clock Generator IC | デバイス情報 | EVK搭載Clock Generator | Link | - |

| ステップ | エンジニア向け情報 | コンテンツ種類 | コンテンツ名 | RZ/Five リンク | Note |
|------|----------------------------------|--------------|---|----------------------|------|
| | RZ/G Series 32/64-bit MPU (Wiki) | Link summary | Introduction,Boards,Software and Documentation (English Only) | Link | - |
| | お問合せ | マイチケット | 技術問合せ | Link | - |

*EULA: End User License Agreement
**SLA: Software License Agreement
***Disclaimer:Disclaimer Letter

[RZ/Five Software contents Archive List] Jan. 2023

| # | Five | Download Link |
|---|------|--|
| 1 | ✓ | RZ/Five Verified Linux Package V3.0.2(RTK0EF0045Z0025AZJ-v3.0.2.zip) |
| 2 | ✓ | Yocto recipe packages [VLP v3.0.2] (rzfive_vlp_v3.0.2.tar.gz) |
| 3 | ✓ | Open source Package(oss_pkg_rzfive_v3.0.2.7z) |