

Renesas Synergy™ Platform

R01AN4009JU0100

S3A3 MCU グループ から S3A6 MCU グループ への移行ガイド

Rev.1.00

2017.08.25

本資料は英語版を翻訳した参考資料です。内容に相違がある場合には英語版を優先します。資料によっては英語版のバージョンが更新され、内容が変わっている場合があります。日本語版は、参考用としてご使用のうえ、最新および正式な内容については英語版のドキュメントを参照ください。

要旨

このアプリケーションノートでは、Renesas Synergy™ マイクロコントローラ S3A3 MCU グループと S3A6 MCU グループのハードウェア周辺回路、ポート選択機能、および機能の違いを比較します。

対象デバイス

Synergy S3A6 MCU グループ

目次

1. このドキュメントの内容	2
2. 対象ユーザ	2
3. 参考資料	2
4. 番号表記方法	2
5. 仕様とハードウェアの違い	3
6. ポート選択機能の違い	6
Appendix A 64 Pin Package	7
Appendix B 100 Pin Package	15

1. このドキュメントの内容

このドキュメントは、Synergy S3A3 MCU グループから S3A6 MCU グループに移行する際の、機能、ハードウェア、および電気的特性の違いの概要をユーザに説明することを目的としています。

2. 対象ユーザ

このドキュメントは、Synergy S3A6 MCU グループデバイスを使用してアプリケーションシステムを設計するユーザを対象としています。ユーザには、S3A3 MCU グループで提供されている周辺回路の技術的な知識を持っていることを前提としています。このアプリケーションノートは、S3A6 MCU グループユーザズマニュアル: マイクロコントローラと併せて使用してください。

このアプリケーションノートにはふたつの主要なセクションがあります。最初のセクションでは、S3A3 MCU グループと S3A6 MCU グループの機能と仕様の違いをそれぞれ説明します。次のセクションでは、ふたつの MCU 間のポート機能の違いについて詳しく説明します。

3. 参考資料

Renesas は、Synergy S3 シリーズ MCU 向けに以下のドキュメントを提供しています。これらのドキュメントを使用する前に、このアプリケーションノートの「[ホームページとサポート窓口](#)」に記載の当社の Web サイトにアクセスして、最新バージョンを入手してください。

Synergy S3 シリーズ MCU グループドキュメント

ドキュメントのタイプ	説明	説明のタイトル	説明の番号
データシート S3A3 MCU グループ データシート	MCU の概要と電気的特性	S3A3 MCU グループ データシート	R01DS0307EU0100
S3A3 ユーザズマニュアル: マイクロコントローラ	MCU の仕様 (端子配置、メモリマップ、周辺機能、電気的特性、およびタイミングチャート) および動作説明	S3A3 MCU グループ ユーザズマニュアル: マイクロコントローラ	R01UM0006EU0100
S3A6 MCU グループ データシート	MCU の概要と電気的特性	S3A6 MCU グループ データシート	R01DS0308EU0100
S3A6 MCU グループ ユーザズマニュアル: マイクロコントローラ	MCU の仕様 (端子配置、メモリマップ、周辺機能、電気的特性、およびタイミングチャート) および動作説明	S3A6 MCU グループ ユーザズマニュアル: マイクロコントローラ	R01UM0007EU0100
Renesas Synergy ソフトウェアパッケージ (SSP) ユーザズマニュアル	API リファレンスと SSP アーキテクチャおよびプログラミングの概要	Renesas Synergy ソフトウェアパッケージ (SSP) ユーザズマニュアル	R01US0171EU010

4. 番号表記方法

このマニュアルでは、以下の番号表記が使用されています。

番号表記の例

例	説明
011b	2 進数。たとえば、3 は 2 進数で 011b となります。
1Fh	16 進数。たとえば、31 は 16 進数で 1Fh で表されます。場合によっては、接頭辞 0x が付いた 16 進数で表示されます。
1234	10 進数。混乱の可能性がある場合にも、10 進数は一般的に接尾辞なしで示されます。
Bit 4	フィールドまたはレジスタのビット位置を指定します。

5. 仕様とハードウェアの違い

次のページの表 5.2 は、S3A3 MCU グループと S3A6 MCU グループのハードウェアの互換性と相違点を比較しています。

この表では、左から右に、より具体的な内容が記載されるように順序付けられています。左端の列は、Synergy S3A6 MCU グループまたは S3A3 MCU グループのユーザーズマニュアルに記載されているシステムに対応しています。「S3A3」列の値は、システム、サブシステムまたはレジスタ内のフィールドの有無と値を示します。「S3A6」列の値は、ハードウェアの変更、新機能の追加、または主要機能の注記を示します。「リファレンス」列は、S3A6 MCU グループのユーザーズマニュアルセクションを示し、該当するセクションで詳細について参照することができます。

周辺機器の用語と機能

用語	説明
存在する、または使用可能	周辺回路または機能は MCU グループに実装
存在しない、または使用不可	指定された周辺回路は (他の MCU グループと比較して) 削除されているか、MCU グループに存在しません
使用不可	MCU グループの比較基準が無効です

Table 5.1 Specification Difference (1 of 1)

Specification		S3A3	S3A6	S3A6 HWM Reference
Memory Mirror Function (MMF)	Used to map an application image load address in the code flash memory to the application image link address in the unused 23 bit memory mirror space addresses	Available	Not Available	
Buses	External Memory Bus	Available	Not Available	
General PWM Timer (GPT)	Number of 32 bit Channels	4	2	Table 22.1
Serial Communication Interface (SCI)	SCI without FIFO Channel	4 Channel	2 Channel	Chapter 28
I ² C Bus Interface (IIC)	RIIC without WakeUp Channel	2	1	Chapter 29
Serial Peripheral Interface (SPI)	8CMD 128 bit Channels	1	Does Not Exist	Chapter 31
	1CMD 32 bit Channels	1	2	
Quad Serial Peripheral Interface (QSPI)	Memory controller for connecting a serial ROM that has a SPI-compatible interface	Available	Not Available	
SD/MMC Host Interface (SDHI)	Provides functionality needed to connect external memory cards with the MCU	Available	Not Available	
SRAM	SRAM Capacity	96KB ECC area - 16KB Parity area - 80KB	32KB ECC area - 16KB Parity area - 16KB	Table 43.1
	SRAM Address	SRAM0	2000 4000h to 2001 7FFFh	
Flash Memory	Code Flash Memory Capacity	512 KB	256 KB	Table 44.1

6. ポート選択機能の違い

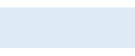


別紙 A および B には、それぞれ S3A3 MCU グループおよび S3A6 MCU グループ間での、PSEL、ASEL、および ISEL 機能を比較した表があります。各ポート番号で、最初の行はビット単位の選択値を指定します。2 番目の行は、S3A3 MCU グループの選択値によって有効化される機能を示します。3 番目の行は、S3A6 の選択値によって有効化される機能を指定します。機能が異なる箇所は、太字と強調表示された背景で表示されます。コメントセクションには、詳細情報が追加され、S3A3 MCU グループから S3A6 MCU グループへの移行タイプが指定されます。

注記：一部の端子名には、_A、_B、_C、_D、_E、_F の接尾辞が追加されています。GPT、IIC、SPI、SSIE、ETHERC (RMII)、SDHI、GLCDC 機能を割り当てるときは、同じ接尾辞を持つ機能端子を選択してください。他の端子は接尾辞に関係なく選択できます。同じ機能を 2 本以上の端子に同時に割り当てることはできません。

個々のポートで生じた変更内容を示すために、このドキュメントでは端子の差異部分に以下の表記法が使用されています。

例	説明
▲PIXD0_B	「▲」は、信号 PIXD0_B が、以前に使用されていないまたは予約されていた機能に追加されているか、廃止された機能に置き換わることを示します。
▼ET1_TX_CLK	「▼」は、信号 ET1_TX_CLK がビット位置で廃止され、新しい信号に置き換えられるか、未使用または予約されたままであることを示します。

以下の色調で、Synergy S3A3 MCU グループおよび S3A6 MCU グループに信号を追加、置換、またはそのグループから削除するかどうかを視覚化しています。

例	説明
	以前に使用されていなかったまたは予約されている位置に新しい機能が追加されるビット位置を強調表示します。
	新しい機能がビット位置の既存の機能に置き換わるビット位置を強調表示します。
	そのビット位置に存在していた機能を廃止することによって予約されているビット位置を強調表示します。

Appendix A 64 Pin Package

Table A 64-Pin Package Difference (1 of 7)

Port	MCU	Select								Comments
P010		PSEL 01100B	ASEL ADC	ASEL OPAMP	ISEL					▼IRQ14
	S3A3	TS30	AN005	AMP2-	IRQ14					
	S3A6	TS30	AN005	AMP2-	-					
P100		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 00111B	PSEL 01000B	▼D0
	S3A3	AGTIO0	GTETRGA	GTIOC5B	RXD0	SCK1	MISOA	SCL1	KRM00	
	S3A6	AGTIO0	GTETRGA	GTIOC5B	RXD0	SCK1	MISOA	SCL1	KRM00	
		PSEL 01011B	PSEL 01101B	ASEL ADC	ASEL CMP	ISEL				
	S3A3	D0	VL1	AN022	CMPIN0	IRQ2				
	S3A6	-	VL1	AN022	CMPIN0	IRQ2				
P101		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 00111B	PSEL 01000B	▼D1
	S3A3	AGTEE0	GTETRGB	GTIOC5A	TXD0	CTS1	MOSIA	SDA1	KRM01	
	S3A6	AGTEE0	GTETRGB	GTIOC5A	TXD0	CTS1	MOSIA	SDA1	KRM01	
		PSEL 01011B	PSEL 01101B	ASEL ADC	ASEL CMP	ISEL				
	S3A3	D1	VL2	AN021	CMPREF0	IRQ1				
	S3A6	-	VL2	AN021	CMPREF0	IRQ1				
P102		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01000B	PSEL 01010B	▼D2
	S3A3	AGTO0	GTOWLO	GTIOC2B	SCK0	TXD2	RSPCKA	KRM02	ADTRG0	
	S3A6	AGTO0	GTOWLO	GTIOC2B	SCK0	TXD2	RSPCKA	KRM02	ADTRG0	
		PSEL 01011B	PSEL 01101B	PSEL 10000B	ASEL ADC	ASEL CMP				
	S3A3	D2	VL3	CRX0	AN020	CMPIN1				
	S3A6	-	VL3	CRX0	AN020	CMPIN1				

Table A 64 Pin Package Difference (2 of 7)

Port	MCU	Select								Comments
P103		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00110B	PSEL 01000B	PSEL 01011B	PSEL 01101B	PSEL 10000B	▼D3
	S3A3	GTOWUP	GTIOC2A	CTS0	SSLA0	KRM03	D3	VL4	CTX0	
	S3A6	GTOWUP	GTIOC2A	CTS0	SSLA0	KRM03	-	VL4	CTX0	
		ASEL ADC	ASEL CMP							
	S3A3	AN019	CMPREF1							
	S3A6	AN019	CMPREF1							
P104		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00110B	PSEL 01000B	PSEL 01011B	PSEL 01100B	PSEL 01101B	▼D4
	S3A3	GTETRGA	GTIOC1B	RXD0	SSLA1	KRM04	D4	TS13	COM0	
	S3A6	GTETRGA	GTIOC1B	RXD0	SSLA1	KRM04	-	TS13	COM0	
		ISEL								
	S3A3	IRQ1								
	S3A6	IRQ1								
P105		PSEL 00010B	PSEL 00011B	PSEL 00110B	PSEL 01000B	PSEL 01011B	PSEL 01100B	PSEL 01101B	ISEL	▼D5
	S3A3	GTETRGA	GTIOC1A	SSLA2	KRM05	D5	TS34	COM1	IRQ0	
	S3A6	GTETRGA	GTIOC1A	SSLA2	KRM05	-	TS34	COM1	IRQ0	
P106		PSEL 00011B	PSEL 00110B	PSEL 01000B	PSEL 01011B	PSEL 01101B				▼D6
	S3A3	GTIOC8B	SSLA3	KRM06	D6	COM2				
	S3A6	GTIOC8B	SSLA3	KRM06	-	COM2				
P107		PSEL 00011B	PSEL 01000B	PSEL 01011B	PSEL 01101B					▲GTIOC0A, ▼GTIOC8A, ▼D7
	S3A3	GTIOC8A	KRM07	D7	COM3					
	S3A6	GTIOC0A	KRM07	-	COM3					

Table A 64 Pin Package Difference (3 of 7)

Port	MCU	Select	Comments
------	-----	--------	----------

P109		PSEL 00000B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01001B	PSEL 01100B	▲SEG23, ▼SEG52
	S3A3	TDO/TRACES WO	GTOVUP	GTIOC1A	SCK1	TXD9	MOSIB	CLKOUT	TS10	
	S3A6	TDO/TRACES WO	GTOVUP	GTIOC1A	SCK1	TXD9	MOSIB	CLKOUT	TS10	
		PSEL 01101B	PSEL 10000B							
	S3A3	SEG52	CTX0							
S3A6	SEG23	CTX0								
P110		PSEL 00000B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01001B	PSEL 01101B	▲SEG24, ▼SEG53
	S3A3	TDI	GTOVLO	GTIOC1B	CTS2	RXD9	MISOB	VCOUT	SEG53	
	S3A6	TDI	GTOVLO	GTIOC1B	CTS2	RXD9	MISOB	VCOUT	SEG24	
		PSEL 10000B	ISEL							
	S3A3	CRX0	IRQ3							
S3A6	CRX0	IRQ3								
P111		PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01011B	PSEL 01100B	PSEL 01101B	ISEL	▼A5
	S3A3	GTIOC3A	SCK2	SCK9	RSPCKB	A5	TS12	CAPH	IRQ4	
	S3A6	GTIOC3A	SCK2	SCK9	RSPCKB	-	TS12	CAPH	IRQ4	
P112		PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10010B	▼A4
	S3A3	GTIOC3B	TXD2	SCK1	SSLB0	A4	TSCAP	CAPL	SSISCK0	
	S3A6	GTIOC3B	TXD2	SCK1	SSLB0	-	TSCAP	CAPL	SSISCK0	
P113		PSEL 00011B	PSEL 00100B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10010B			▼RXD2, ▼A3
	S3A3	GTIOC2A	RXD2	A3	TS27	SEG0/COM4	SSIWS0			
	S3A6	GTIOC2A	-	-	TS27	SEG0/COM4	SSIWS0			

Table A 64 Pin Package Difference (4 of 7)

Port	MCU	Select	Comments
------	-----	--------	----------

P204		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 00111B	PSEL 01010B	▲SEG14, ▲SCK0, ▼SEG23, ▼SCK4, ▼A18, ▼SD0DAT4
	S3A3	AGTIO1	GTIW	GTIOC4B	SCK4	SCK9	RSPCKB	SCL0	CACREF	
	S3A6	AGTIO1	GTIW	GTIOC4B	SCK0	SCK9	RSPCKB	SCL0	CACREF	
		PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10011B	PSEL 10101B				
	S3A3	A18	TS0	SEG23	USB_OVRCUR B	SD0DAT4				
S3A6	-	TS0	SEG14	USB_OVRCUR B	-					
P205		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 00111B	PSEL 01001B	▲SEG13, ▲TXD0, ▼SEG20, ▼TXD4, ▼A16, ▼SD0DAT3
	S3A3	AGTO1	GTIV	GTIOC4A	TXD4	CTS9	SSLB0	SCL1	CLKOUT	
	S3A6	AGTO1	GTIV	GTIOC4A	TXD0	CTS9	SSLB0	SCL1	CLKOUT	
		PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10011B	PSEL 10101B	ISEL			
	S3A3	A16	TSCAP	SEG20	USB_OVRCUR A	SD0DAT3	IRQ1			
S3A6	-	TSCAP	SEG13	USB_OVRCUR A	-	IRQ1				
P206		PSEL 00010B	PSEL 00100B	PSEL 00110B	PSEL 00111B	PSEL 01000B	PSEL 01011B	PSEL 01101B	PSEL 10011B	▲RXD0, ▼RXD4, ▼WAIT, ▼SD0DAT2
	S3A3	GTIU	RXD4	SSLB1	SDA1	WAIT	TS1	SEG12	USB_VBUSEN	
	S3A6	GTIU	RXD0	SSLB1	SDA1	-	TS1	SEG12	USB_VBUSEN	
		PSEL 10101B	ISEL							
	S3A3	SD0DAT2	IRQ0							
S3A6	-	IRQ0								
P301		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01011B	PSEL 01100B	▼A6
	S3A3	AGTIO0	GTOULO	GTIOC4B	RXD2	CTS9	SSLB2	A6	TS9	
	S3A6	AGTIO0	GTOULO	GTIOC4B	RXD2	CTS9	SSLB2	-	TS9	
		PSEL 01101B	ISEL							
	S3A3	SEG1/COM5	IRQ6							
S3A6	SEG1/COM5	IRQ6								

Table A 64 Pin Package Difference (5 of 7)

Port	MCU	Select								Comments
P302		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00110B	PSEL 01011B	PSEL 01100B	PSEL 01101B	ISEL	▼A7
	S3A3	GTOUUP	GTIOC4A	TXD2	SSLB3	A7	TS8	SEG2/COM6	IRQ5	
	S3A6	GTOUUP	GTIOC4A	TXD2	SSLB3	-	TS8	SEG2/COM6	IRQ5	
P303		PSEL 00011B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10101B				▼A8, ▼SD0DAT0
	S3A3	GTIOC7B	A8	TS2	SEG3/COM7	SD0DAT0				
	S3A6	GTIOC7B	-	TS2	SEG3/COM7	-				
P304		PSEL 00011B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10101B	ISEL			▲SEG20, ▼SEG17, ▼A9, ▼SD0WP
	S3A3	GTIOC7A	A9	TS11	SEG17	SD0WP	IRQ9			
	S3A6	GTIOC7A	-	TS11	SEG20	-	IRQ9			
P400		PSEL 00001B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00111B	PSEL 01010B	PSEL 01100B	PSEL 01101B	▲SCK0, ▼SCK4
	S3A3	AGTIO1	GTIOC6A	SCK4	SCK1	SCL0	CACREF	TS20	SEG4	
	S3A6	AGTIO1	GTIOC6A	SCK0	SCK1	SCL0	CACREF	TS20	SEG4	
		PSEL 10010B	ISEL							
	S3A3	AUDIO_CLK	IRQ0							
	S3A6	AUDIO_CLK	IRQ0							
P401		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00111B	PSEL 01100B	PSEL 01101B	PSEL 10000B	▲CTS0, ▼CTS4
	S3A3	GTETRGA	GTIOC6B	CTS4	TXD1	SDA0	TS19	SEG5	CTX0	
	S3A6	GTETRGA	GTIOC6B	CTS0	TXD1	SDA0	TS19	SEG5	CTX0	
		ISEL								
	S3A3	IRQ5								
	S3A6	IRQ5								

Table A 64 Pin Package Difference (6 of 7)

Port	MCU	Select								Comments
P407		PSEL 00001B	PSEL 00100B	PSEL 00110B	PSEL 00111B	PSEL 01001B	PSEL 01010B	PSEL 01100B	PSEL 01101B	▲CTS0, ▼CTS4
	S3A3	AGTIO0	CTS4	SSLB3	SDA0	RTCOUT	ADTRG0	TS3	SEG11	
	S3A6	AGTIO0	CTS0	SSLB3	SDA0	RTCOUT	ADTRG0	TS3	SEG11	
		PSEL 10011B								
	S3A3	USB_VBUS								
	S3A6	USB_VBUS								
P408		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00111B	PSEL 01100B	PSEL 01101B	PSEL 10011B	▲RXD9, ▼RXD3
	S3A3	GTOWLO	GTIOC5B	CTS1	RXD3	SCL0	TS4	SEG10	USB_ID	
	S3A6	GTOWLO	GTIOC5B	CTS1	RXD9	SCL0	TS4	SEG10	USB_ID	
		ISEL								
	S3A3	IRQ7								
	S3A6	IRQ7								
P409		PSEL 00010B	PSEL 00011B	PSEL 00101B	PSEL 01100B	PSEL 01101B	PSEL 10011B	ISEL		▲TXD9, ▼TXD3
	S3A3	GTOWUP	GTIOC5A	TXD3	TS5	SEG9	USB_EXICEN	IRQ6		
	S3A6	GTOWUP	GTIOC5A	TXD9	TS5	SEG9	USB_EXICEN	IRQ6		
P410		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01100B	PSEL 01101B	▲GTIOC6B, ▼GTIOC9B, ▼SCK3, ▼SD0DAT1
	S3A3	AGTOB1	GTOVLO	GTIOC9B	RXD0	SCK3	MISOA	TS6	SEG8	
	S3A6	AGTOB1	GTOVLO	GTIOC6B	RXD0	-	MISOA	TS6	SEG8	
		PSEL 10101B	ISEL							
	S3A3	SD0DAT1	IRQ5							
	S3A6	-	IRQ5							

Table A 64 Pin Package Difference (7 of 7)

Port	MCU	Select								Comments
P411		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01100B	PSEL 01101B	▲GTIOC6A, ▼GTIOC9A, ▼CTS3, ▼SD0DAT0
	S3A3	AGTOA1	GTOVUP	GTIOC9A	TXD0	CTS3	MOSIA	TS7	SEG7	
	S3A6	AGTOA1	GTOVUP	GTIOC6A	TXD0	-	MOSIA	TS7	SEG7	
		PSEL 10101B	ISEL							
	S3A3	SD0DAT0	IRQ4							
	S3A6	-	IRQ4							
P500		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 01101B	PSEL 10001B	PSEL 10011B	ASEL ADC	ASEL CMP	▲SEG34, ▼SEG48, ▼QSPCLK
	S3A3	AGTOA0	GTIU	GTIOC2A	SEG48	QSPCLK	USB_VBUSEN	AN016	CMPREF1	
	S3A6	AGTOA0	GTIU	GTIOC2A	SEG34	-	USB_VBUSEN	AN016	CMPREF1	
P501		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00101B	PSEL 01101B	PSEL 10001B	PSEL 10011B	ASEL ADC	▲SEG35, ▲TXD1, ▼SEG34, ▼TXD3, ▼QSSL
	S3A3	AGTOB0	GTIV	GTIOC2B	TXD3	SEG49	QSSL	USB_OVRCUR A	AN017	
	S3A6	AGTOB0	GTIV	GTIOC2B	TXD1	SEG35	-	USB_OVRCUR A	AN017	
		ASEL CMP	ISEL							
	S3A3	CMPIN1	IRQ11							
	S3A6	CMPIN1	IRQ11							
P502		PSEL 00010B	PSEL 00011B	PSEL 00101B	PSEL 01101B	PSEL 10001B	PSEL 10011B	ASEL ADC	ASEL CMP	▲SEG36, ▲RXD1, ▼SEG50, ▼RXD3, ▼QIO0
	S3A3	GTIW	GTIOC3B	RXD3	SEG50	QIO0	USB_OVRCUR B	AN018	CMPREF0	
	S3A6	GTIW	GTIOC3B	RXD1	SEG36	-	USB_OVRCUR B	AN018	CMPREF0	
		ISEL								
	S3A3	IRQ12								
	S3A6	IRQ12								

Appendix B 100 Pin Package

Table B 100 Pin Package Difference (1 of 14)

Port	MCU	Select								Comments
P006		ASEL ADC	ASEL OPAMP							▼IRQ11
	S3A3	AN012	AMP3-	IRQ11						
	S3A6	AN012	AMP3-	-						
P008		ASEL ADC	ISEL							▼IRQ12
	S3A3	AN014	IRQ12							
	S3A6	AN014	-							
P010		PSEL 01100B	ASEL ADC	ASEL OPAMP	ISEL					▼IRQ14
	S3A3	TS30	AN005	AMP2-	IRQ14					
	S3A6	TS30	AN005	AMP2-	-					
P100		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 00111B	PSEL 01000B	▼D0
	S3A3	AGTIO0	GTETRGA	GTIOC5B	RXD0	SCK1	MISOA	SCL1	KRM00	
	S3A6	AGTIO0	GTETRGA	GTIOC5B	RXD0	SCK1	MISOA	SCL1	KRM00	
		PSEL 01011B	PSEL 01101B	ASEL ADC	ASEL CMP	ISEL				
	S3A3	D0	VL1	AN022	CMPIN0	IRQ2				
	S3A6	-	VL1	AN022	CMPIN0	IRQ2				
P101		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 00111B	PSEL 01000B	▼D1
	S3A3	AGTEE0	GTETRGB	GTIOC5A	TXD0	CTS1	MOSIA	SDA1	KRM01	
	S3A6	AGTEE0	GTETRGB	GTIOC5A	TXD0	CTS1	MOSIA	SDA1	KRM01	
		PSEL 01011B	PSEL 01101B	ASEL ADC	ASEL CMP	ISEL				
	S3A3	D1	VL2	AN021	CMPREF0	IRQ1				
	S3A6	-	VL2	AN021	CMPREF0	IRQ1				

Table B 100 Pin Package Difference (2 of 14)

Port	MCU	Select								Comments
P102		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01000B	PSEL 01010B	▼D2
	S3A3	AGTO0	GTOWLO	GTIOC2B	SCK0	TXD2	RSPCKA	KRM02	ADTRG0	
	S3A6	AGTO0	GTOWLO	GTIOC2B	SCK0	TXD2	RSPCKA	KRM02	ADTRG0	
		PSEL 01011B	PSEL 01101B	PSEL 10000B	ASEL ADC	ASEL CMP				
	S3A3	D2	VL3	CRX0	AN020	CMPIN1				
	S3A6	-	VL3	CRX0	AN020	CMPIN1				
P103		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00110B	PSEL 01000B	PSEL 01011B	PSEL 01101B	PSEL 10000B	▼D3
	S3A3	GTOWUP	GTIOC2A	CTS0	SSLA0	KRM03	D3	VL4	CTX0	
	S3A6	GTOWUP	GTIOC2A	CTS0	SSLA0	KRM03	-	VL4	CTX0	
		ASEL ADC	ASEL CMP							
	S3A3	AN019	CMPREF1							
	S3A6	AN019	CMPREF1							
P104		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00110B	PSEL 01000B	PSEL 01011B	PSEL 01100B	PSEL 01101B	▼D4
	S3A3	GTETRGA	GTIOC1B	RXD0	SSLA1	KRM04	D4	TS13	COM0	
	S3A6	GTETRGA	GTIOC1B	RXD0	SSLA1	KRM04	-	TS13	COM0	
		ISEL								
	S3A3	IRQ1								
	S3A6	IRQ1								
P105		PSEL 00010B	PSEL 00011B	PSEL 00110B	PSEL 01000B	PSEL 01011B	PSEL 01100B	PSEL 01101B	ISEL	▼D5
	S3A3	GTETRGA	GTIOC1A	SSLA2	KRM05	D5	TS34	COM1	IRQ0	
	S3A6	GTETRGA	GTIOC1A	SSLA2	KRM05	-	TS34	COM1	IRQ0	
P106		PSEL 00011B	PSEL 00110B	PSEL 01000B	PSEL 01011B	PSEL 01101B				▼D6
	S3A3	GTIOC8B	SSLA3	KRM06	D6	COM2				
	S3A6	GTIOC8B	SSLA3	KRM06	-	COM2				

Table B 100 Pin Package Difference (3 of 14)

Port	MCU	Select								Comments
P107		PSEL 00011B	PSEL 01000B	PSEL 01011B	PSEL 01101B					▲GTIOC0A, ▼GTIOC8A, ▼D7
	S3A3	GTIOC8A	KRM07	D7	COM3					
	S3A6	GTIOC0A	KRM07	-	COM3					
P109		PSEL 00000B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01001B	PSEL 01100B	▲SEG23, ▼SEG52
	S3A3	TDO/TRACESWO	GTOVUP	GTIOC1A	SCK1	TXD9	MOSIB	CLKOUT	TS10	
	S3A6	TDO/TRACESWO	GTOVUP	GTIOC1A	SCK1	TXD9	MOSIB	CLKOUT	TS10	
		PSEL 01101B	PSEL 10000B							
	S3A3	SEG52	CTX0							
S3A6	SEG23	CTX0								
P110		PSEL 00000B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01001B	PSEL 01101B	▲SEG24, ▼SEG53
	S3A3	TDI	GTOVLO	GTIOC1B	CTS2	RXD9	MISOB	VCOUT	SEG53	
	S3A6	TDI	GTOVLO	GTIOC1B	CTS2	RXD9	MISOB	VCOUT	SEG24	
		PSEL 10000B	ISEL							
	S3A3	CRX0	IRQ3							
S3A6	CRX0	IRQ3								
P111		PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01011B	PSEL 01100B	PSEL 01101B	ISEL	▼A5
	S3A3	GTIOC3A	SCK2	SCK9	RSPCKB	A5	TS12	CAPH	IRQ4	
	S3A6	GTIOC3A	SCK2	SCK9	RSPCKB	-	TS12	CAPH	IRQ4	
P112		PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10010B	▼A4
	S3A3	GTIOC3B	TXD2	SCK1	SSLB0	A4	TSCAP	CAPL	SSISCK0	
	S3A6	GTIOC3B	TXD2	SCK1	SSLB0	-	TSCAP	CAPL	SSISCK0	
P113		PSEL 00011B	PSEL 00100B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10010B			▼RXD2, ▼A3
	S3A3	GTIOC2A	RXD2	A3	TS27	SEG0/COM4	SSIWS0			
	S3A6	GTIOC2A	-	-	TS27	SEG0/COM4	SSIWS0			

Table B 100 Pin Package Difference (4 of 14)

Port	MCU	Select								Comments
P114		PSEL 00011B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10010B				▲SEG25, ▼SEG24, ▼A2
	S3A3	GTIOC2B	A2	TS29	SEG24	SSIRXD0				
	S3A6	GTIOC2B	-	TS29	SEG25	SSIRXD0				
P115		PSEL 00011B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10010B				▲SEG26, ▼SEG25, ▼A1
	S3A3	GTIOC4A	A1	TS35	SEG25	SSITXD0				
	S3A6	GTIOC4A	-	TS35	SEG26	SSITXD0				
P202		PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01011B	PSEL 01101B	PSEL 10101B	ISEL	▲SEG16, ▼IRQ3 ▼SEG21, ▼WR1/BC1, ▼SD0DAT6,
	S3A3	GTIOC5B	SCK2	RXD9	MISOB	WR1/BC1	SEG21	SD0DAT6	IRQ3	
	S3A6	GTIOC5B	SCK2	RXD9	MISOB	-	SEG16	-	-	
P203		PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10101B	▲SEG15, ▼SEG22, ▼A19, ▼SD0DAT5, ▼IRQ2
	S3A3	GTIOC5A	CTS2	TXD9	MOSIB	A19	TSCAP	SEG22	SD0DAT5	
	S3A6	GTIOC5A	CTS2	TXD9	MOSIB	-	TSCAP	SEG15	-	
		ISEL								
	S3A3	IRQ2								
	S3A6	-								
P204		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 00111B	PSEL 01010B	▲SEG14, ▲SCK0, ▼SEG23, ▼SCK4, ▼A18, ▼SD0DAT4
	S3A3	AGTIO1	GTIW	GTIOC4B	SCK4	SCK9	RSPCKB	SCL0	CACREF	
	S3A6	AGTIO1	GTIW	GTIOC4B	SCK0	SCK9	RSPCKB	SCL0	CACREF	
		PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10011B	PSEL 10101B				
	S3A3	A18	TS0	SEG23	USB_OVRCURB	SD0DAT4				
	S3A6	-	TS0	SEG14	USB_OVRCURB	-				

Table B 100 Pin Package Difference (5 of 14)

Port	MCU	Select								Comments
P205		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 00111B	PSEL 01001B	▲SEG13, ▲TXD0, ▼SEG20, ▼TXD4, ▼A16, ▼SD0DAT3
	S3A3	AGTO1	GTIV	GTIOC4A	TXD4	CTS9	SSLB0	SCL1	CLKOUT	
	S3A6	AGTO1	GTIV	GTIOC4A	TXD0	CTS9	SSLB0	SCL1	CLKOUT	
		PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10011B	PSEL 10101B	ISEL			
	S3A3	A16	TSCAP	SEG20	USB_OVRCURA	SD0DAT3	IRQ1			
	S3A6	-	TSCAP	SEG13	USB_OVRCURA	-	IRQ1			
P206		PSEL 00010B	PSEL 00100B	PSEL 00110B	PSEL 00111B	PSEL 01000B	PSEL 01011B	PSEL 01101B	PSEL 10011B	▲RXD0, ▼RXD4, ▼WAIT, ▼SD0DAT2
	S3A3	GTIU	RXD4	SSLB1	SDA1	WAIT	TS1	SEG12	USB_VBUSEN	
	S3A6	GTIU	RXD0	SSLB1	SDA1	-	TS1	SEG12	USB_VBUSEN	
		PSEL 10101B	ISEL							
	S3A3	SD0DAT2	IRQ0							
	S3A6	-	IRQ0							
P301		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01011B	PSEL 01100B	▼A6
	S3A3	AGTIO0	GTOULO	GTIOC4B	RXD2	CTS9	SSLB2	A6	TS9	
	S3A6	AGTIO0	GTOULO	GTIOC4B	RXD2	CTS9	SSLB2	-	TS9	
		PSEL 01101B	ISEL							
	S3A3	SEG1/COM5	IRQ6							
	S3A6	SEG1/COM5	IRQ6							
P302		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00110B	PSEL 01011B	PSEL 01100B	PSEL 01101B	ISEL	▼A7
	S3A3	GTOUUP	GTIOC4A	TXD2	SSLB3	A7	TS8	SEG2/COM6	IRQ5	
	S3A6	GTOUUP	GTIOC4A	TXD2	SSLB3	-	TS8	SEG2/COM6	IRQ5	
P303		PSEL 00011B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10101B				▼A8, ▼SD0DAT0
	S3A3	GTIOC7B	A8	TS2	SEG3/COM7	SD0DAT0				
	S3A6	GTIOC7B	-	TS2	SEG3/COM7	-				

Table B 100 Pin Package Difference (6 of 14)

Port	MCU	Select								Comments
P304		PSEL 00011B	PSEL 01011B	PSEL 01100B	PSEL 01101B	PSEL 10101B	ISEL			▲SEG20, ▼SEG17, ▼A9, ▼SD0WP
	S3A3	GTIOC7A	A9	TS11	SEG17	SD0WP	IRQ9			
	S3A6	GTIOC7A	-	TS11	SEG20	-	IRQ9			
P305		PSEL 01011B	PSEL 01101B	PSEL 10001B	PSEL 10101B					▲SEG19, ▼SEG16, ▼A10, ▼SD0CD, ▼QSPCLK
	S3A3	A10	SEG16	QSPCLK	SD0CD					
	S3A6	-	SEG19	-	-					
P306		PSEL 01011B	PSEL 01101B	PSEL 10001B						▲SEG18, ▼SEG15, ▼A11, ▼QSSL
	S3A3	A11	SEG15	QSSL						
	S3A6	-	SEG18	-						
P307		PSEL 01011B	PSEL 01101B	PSEL 10001B						▲SEG17, ▼SEG14, ▼A12, ▼QIO0
	S3A3	A12	SEG14	QIO0						
	S3A6	-	SEG17	-						
P400		PSEL 00001B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00111B	PSEL 01010B	PSEL 01100B	PSEL 01101B	▲SCK0, ▼SCK4
	S3A3	AGTIO1	GTIOC6A	SCK4	SCK1	SCL0	CACREF	TS20	SEG4	
	S3A6	AGTIO1	GTIOC6A	SCK0	SCK1	SCL0	CACREF	TS20	SEG4	
		PSEL 10010B	ISEL							
	S3A3	AUDIO_CLK	IRQ0							
	S3A6	AUDIO_CLK	IRQ0							
P401		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00111B	PSEL 01100B	PSEL 01101B	PSEL 10000B	▲CTS0, ▼CTS4
	S3A3	GTETRGA	GTIOC6B	CTS4	TXD1	SDA0	TS19	SEG5	CTX0	
	S3A6	GTETRGA	GTIOC6B	CTS0	TXD1	SDA0	TS19	SEG5	CTX0	
		ISEL								
	S3A3	IRQ5								
	S3A6	IRQ5								

Table B 100 Pin Package Difference (7 of 14)

Port	MCU	Select								Comments
P406		PSEL 00011B	PSEL 00110B	PSEL 10010B						▼SSLA3
	S3A3	GTIOC1B	SSLA3	SSIRXD0						
	S3A6	GTIOC1B	-	SSIRXD0						
P407		PSEL 00001B	PSEL 00100B	PSEL 00110B	PSEL 00111B	PSEL 01001B	PSEL 01010B	PSEL 01100B	PSEL 01101B	▲CTS0, ▼CTS4
	S3A3	AGTIO0	CTS4	SSLB3	SDA0	RTCOUT	ADTRG0	TS3	SEG11	
	S3A6	AGTIO0	CTS0	SSLB3	SDA0	RTCOUT	ADTRG0	TS3	SEG11	
		PSEL 10011B								
	S3A3	USB_VBUS								
	S3A6	USB_VBUS								
P408		PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00111B	PSEL 01100B	PSEL 01101B	PSEL 10011B	▲RXD9, ▼RXD3
	S3A3	GTOWLO	GTIOC5B	CTS1	RXD3	SCL0	TS4	SEG10	USB_ID	
	S3A6	GTOWLO	GTIOC5B	CTS1	RXD9	SCL0	TS4	SEG10	USB_ID	
		ISEL								
	S3A3	IRQ7								
	S3A6	IRQ7								
P409		PSEL 00010B	PSEL 00011B	PSEL 00101B	PSEL 01100B	PSEL 01101B	PSEL 10011B	ISEL		▲TXD9, ▼TXD3
	S3A3	GTOWUP	GTIOC5A	TXD3	TS5	SEG9	USB_EXICEN	IRQ6		
	S3A6	GTOWUP	GTIOC5A	TXD9	TS5	SEG9	USB_EXICEN	IRQ6		
P410		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01100B	PSEL 01101B	▲GTIOC6B, ▼GTIOC9B, ▼SCK3, ▼SD0DAT1
	S3A3	AGTOB1	GTOVLO	GTIOC9B	RXD0	SCK3	MISOA	TS6	SEG8	
	S3A6	AGTOB1	GTOVLO	GTIOC6B	RXD0	-	MISOA	TS6	SEG8	
		PSEL 10101B	ISEL							
	S3A3	SD0DAT1	IRQ5							
	S3A6	-	IRQ5							

Table B 100 Pin Package Difference (8 of 11)

Port	MCU	Select								Comments
P411		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00100B	PSEL 00101B	PSEL 00110B	PSEL 01100B	PSEL 01101B	▲GTIOC6A, ▼GTIOC9A, ▼CTS3, ▼SD0DAT0
	S3A3	AGTOA1	GTOVUP	GTIOC9A	TXD0	CTS3	MOSIA	TS7	SEG7	
	S3A6	AGTOA1	GTOVUP	GTIOC6A	TXD0	-	MOSIA	TS7	SEG7	
		PSEL 10101B	ISEL							
	S3A3	SD0DAT0	IRQ4							
	S3A6	-	IRQ4							
P412		PSEL 00010B	PSEL 00100B	PSEL 00110B	PSEL 10101B					▼GTOULO, ▼SD0CMD
	S3A3	GTOULO	SCK0	RSPCKA	SD0CMD					
	S3A6	-	SCK0	RSPCKA	-					
P413		PSEL 00010B	PSEL 00100B	PSEL 00110B	PSEL 10101B					▼GTOUUP, ▼SD0CLK
	S3A3	GTOUUP	CTS0	SSLA0	SD0CLK					
	S3A6	-	CTS0	SSLA0	-					
P414		PSEL 00011B	PSEL 00110B	PSEL 10101B	ISEL					▼SD0WP
	S3A3	GTIOC0B	SSLA1	SD0WP	IRQ9					
	S3A6	GTIOC0B	SSLA1	-	IRQ9					
P415		PSEL 00011B	PSEL 00110B	PSEL 10101B	ISEL					▼SD0CD
	S3A3	GTIOC0A	SSLA2	SD0CD	IRQ8					
	S3A6	GTIOC0A	SSLA2	-	IRQ8					
P500		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 01101B	PSEL 10001B	PSEL 10011B	ASEL ADC	ASEL CMP	▲SEG34, ▼SEG48, ▼QSPCLK
	S3A3	AGTOA0	GTIU	GTIOC2A	SEG48	QSPCLK	USB_VBUSEN	AN016	CMPREF1	
	S3A6	AGTOA0	GTIU	GTIOC2A	SEG34	-	USB_VBUSEN	AN016	CMPREF1	

Table B 100 Pin Package Difference (9 of 11)

Port	MCU	Select								Comments
P501		PSEL 00001B	PSEL 00010B	PSEL 00011B	PSEL 00101B	PSEL 01101B	PSEL 10001B	PSEL 10011B	ASEL ADC	▲SEG35, ▲TXD1, ▼SEG34, ▼TXD3, ▼QSSL
	S3A3	AGTOB0	GTIV	GTIOC2B	TXD3	SEG49	QSSL	USB_OVRCUR A	AN017	
	S3A6	AGTOB0	GTIV	GTIOC2B	TXD1	SEG35	-	USB_OVRCUR A	AN017	
		ASEL CMP	ISEL							
	S3A3	CMPIN1	IRQ11							
	S3A6	CMPIN1	IRQ11							
P502		PSEL 00010B	PSEL 00011B	PSEL 00101B	PSEL 01101B	PSEL 10001B	PSEL 10011B	ASEL ADC	ASEL CMP	▲SEG36, ▲RXD1, ▼SEG50, ▼RXD3, ▼QIO0
	S3A3	GTIW	GTIOC3B	RXD3	SEG50	QIO0	USB_OVRCUR B	AN018	CMPREF0	
	S3A6	GTIW	GTIOC3B	RXD1	SEG36	-	USB_OVRCUR B	AN018	CMPREF0	
		ISEL								
	S3A3	IRQ12								
	S3A6	IRQ12								
P503		PSEL 00010B	PSEL 00100B	PSEL 00101B	PSEL 01101B	PSEL 10001B	PSEL 10011B	ASEL ADC	ASEL CMP	▲SEG37,▲SCK1 ▼SEG51,▼CTS2 ▼SCK33,▼QIO1, ▼GTETRGA
	S3A3	GTETRGA	CTS2	SCK3	SEG51	QIO1	USB_EXICEN	AN023	CMPIN0	
	S3A6	-	-	SCK1	SEG37	-	USB_EXICEN	AN023	CMPIN0	
P504		PSEL 00010B	PSEL 00100B	PSEL 00101B	PSEL 01011B	PSEL 10001B	PSEL 10011B	ASEL ADC		▲CTS1, ▼CTS3, ▼SCK2, ▼QIO2, ▼ALE, ▼GTETRGB
	S3A3	GTETRGB	SCK2	CTS3	ALE	QIO2	USB_ID	AN024		
	S3A6	-	-	CTS1	-	-	USB_ID	AN024		
P505		PSEL 00100B	PSEL 10001B	ASEL ADC	ISEL					▼RXD2, ▼QIO3
	S3A3	RXD2	QIO3	AN025	IRQ14					
	S3A6	-	-	AN025	IRQ14					
P600		PSEL 00011B	PSEL 00101B	PSEL 01011B	PSEL 01101B	PSEL 10101B				▲SEG33, ▼SEG41, ▼RD, ▼SD0DAT7
	S3A3	GTIOC6B	SCK9	RD	SEG41	SD0DAT7				
	S3A6	GTIOC6B	SCK9	-	SEG33	-				

Table B 100 Pin Package Difference (10 of 11)

Port	MCU	Select							COMMENTS	
P601		PSEL 00011B	PSEL 00101B	PSEL 01011B	PSEL 01101B	PSEL 10101B				▲SEG32, ▼SEG40, ▼WR/WR0, ▼SD0DAT6
	S3A3	GTIOC6A	RXD9	WR/WR0	SEG40	SD0DAT6				
	S3A6	GTIOC6A	RXD9	-	SEG32	-				
P602		PSEL 00011B	PSEL 00101B	PSEL 01011B	PSEL 01101B	PSEL 10101B				▲SEG31, ▼SEG39, ▼BCLK, ▼SD0DAT5
	S3A3	GTIOC7B	TXD9	BCLK	SEG39	SD0DAT5				
	S3A6	GTIOC7B	TXD9	-	SEG31	-				
P603		PSEL 00011B	PSEL 00101B	PSEL 01011B	PSEL 01101B	PSEL 10101B				▲SEG30, ▼SEG38, ▼D13, ▼SD0DAT4
	S3A3	GTIOC7A	CTS9	D13	SEG38	SD0DAT4				
	S3A6	GTIOC7A	CTS9	-	SEG30	-				
P608		PSEL 00011B	PSEL 01011B	PSEL 01101B	PSEL 10101B					▲SEG27, ▼SEG28, ▼A0/BC0, ▼SD0DAT1
	S3A3	GTIOC4B	A0/BC0	SEG28	SD0DAT1					
	S3A6	GTIOC4B	-	SEG27	-					
P609		PSEL 00011B	PSEL 01011B	PSEL 01101B	PSEL 10101B					▲SEG28, ▼SEG29, ▼CS1#, ▼SD0DAT2
	S3A3	GTIOC5A	CS1#	SEG29	SD0DAT2					
	S3A6	GTIOC5A	-	SEG28	-					
P610		PSEL 00011B	PSEL 01011B	PSEL 01101B	PSEL 10101B					▲SEG29, ▼SEG30, ▼CS0#, ▼SD0DAT3
	S3A3	GTIOC5B	CS0#	SEG30	SD0DAT3					
	S3A6	GTIOC5B	-	SEG29	-					
P708		PSEL 00101B	PSEL 00110B	ISEL						▼IRQ11
	S3A3	RXD1	SSLA3	IRQ11						
	S3A6	RXD1	SSLA3	-						
P808		PSEL 01101B	PSEL 10101B							▲SEG21, ▼SEG18, ▼SD0CLK
	S3A3	SEG18	SD0CLK							
	S3A6	SEG21	-							

Table B 100 Pin Package Difference (11 of 11)

Port	MCU	Select								COMMENTS
P809		PSEL 01101B	PSEL 10101B							▲SEG22, ▼SEG19, ▼SD0CMD
	S3A3	SEG19	SD0CMD							
	S3A6	SEG22	-							

ホームページとサポート窓口

サポート: <https://synergygallery.renesas.com/support>

技術的なお問い合わせ先:

- 米国: <https://www.renesas.com/en-us/support/contact.html>
- 欧州: <https://www.renesas.com/en-eu/support/contact.html>
- 日本: <https://www.renesas.com/ja-jp/support/contact.html>

すべての商標および登録商標は、それぞれの所有者に帰属します。

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2017.08.25	—	初版発行

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含まれます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を、全部または一部を問わず、改造、改変、複製、その他の不適切に使用しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、
家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、
金融端末基幹システム、各種安全制御装置等

- 当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することはできません。たとえ、意図しない用途に当社製品を使用したことにより損害が生じて、当社は一切その責任を負いません。
6. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
 7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
 8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
 9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を、(1)核兵器、化学兵器、生物兵器等の大量破壊兵器およびこれらを運搬することができるミサイル（無人航空機を含みます。）の開発、設計、製造、使用もしくは貯蔵等の目的、(2)通常兵器の開発、設計、製造または使用の目的、または(3)その他の国際的な平和および安全の維持の妨げとなる目的で、自ら使用せず、かつ、第三者に使用、販売、譲渡、輸出、賃貸もしくは使用許諾しないでください。
当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
 10. お客様の転売、貸与等により、本書（本ご注意書きを含みます。）記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は一切その責任を負わず、お客様にかかる使用に基づく当社への請求につき当社を免責いただきます。
 11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
 12. 本資料に記載された情報または当社製品に関し、ご不明点がある場合には、当社営業にお問い合わせください。
- 注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。
- 注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。

(Rev.3.0-1 2016.11)



ルネサスエレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社 〒135-0061 東京都江東区豊洲3-2-24（豊洲フォレシア）

■技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：<https://www.renesas.com/contact/>