RZ/T2L グループ

Encoder I/F HIPERFACE DSL sample program

要旨

本書は、RZ/T2L Encoder I/F HIPERFACE DSL®のサンプルプログラム・パッケージについて記載します。

HIPERFACE DSL® 通信プロトコル仕様やエンコーダの仕様については、SICK AG 社にお問い合わせの上入手してください。

動作確認デバイス

RZ/T2L CPU ボード (RTK9RZT2L0C00000BJ)

目次

1. パッケージ内容 2
1.1 ソフトウェア 2
1.2 ドキュメント 2

2. ファイル構成 3

3. HIPERFACE DSL サンプルプログラムについて 4
3.1 ソフトウェア情報 4
3.1.1 ベース OS 4
3.1.2 メモリサイズ 4
3.2 ハードウェア情報 5
3.2.1 デバイス 5
3.2.2 ターゲットボード 5
3.3 各開発環境における動作手順 6
3.3.1 サンプルプログラム実行前の準備 6
3.3.2 EWARM: IAR システムズ社製 6
3.3.3 e² studio: RENESAS 社製 9

改訂記録 12

HIPERFACE DSL は SICK AG 社の登録商標です。

1. パッケージ内容

本パッケージには次のものが含まれています。

本パッケージに含まれている Configuration Data は 2 軸までに対応していますが、サンプルプログラムは、1 軸にのみ対応しています。2 軸で使用する場合は、サンプルプログラムを 2 軸に対応するように変更してください。

1.1 ソフトウェア

- ソースコード

No.	名称	版数
1	RZ/T2L HIPERFACE DSL サンプルプログラム	1.0

1.2 ドキュメント

No.	文書名	版数	ファイル名
1	RZ/T2L グループ Encoder I/F HIPERFACE DSL sample program リリースノート	1.10	(日) r11an0699jj0110-rzt2l.pdf (本書) (英) r11an0699ej0110-rzt2l.pdf
2	RZ/T2L グループ HIPERFACE DSL サンプルプログラム アプリケーションノート	1.00	(日) r11an0698jj0100-rzt2l-hfdsl.pdf (英) r11an0698ej0100-rzt2l-hfdsl.pdf

2.　ファイル構成

本パッケージのファイル構成と内容物の詳細を以下に示します。

```
Top
├── r11an0699jj0110-rzt2l.pdf
├── r11an0699ej0110-rzt2l.pdf
└── workspace
    ├── Software
    │   ├── iccarm
    │   │   └── RZ_T2L_hfdsl.zip : RZ/T2L HIPERFACE DSL サンプルプログラム一式 (IAR)
    │   └── gcc
    │       └── RZ_T2L_hfdsl.zip : RZ/T2L HIPERFACE DSL サンプルプログラム一式 (e² studio)
    └── Documents
        ├── r11an0698jj0100-rzt2l-hfdsl.pdf
        └── r11an0698ej0100-rzt2l-hfdsl.pdf
```

RZ_T2L_hfdsl.zip のファイル構成を以下に示します。

```
Top folder
├── configuration.xml                 : FSP Configuration data
├── R9A07G074M04GBG.pincfg            : RZ/T2L Pin Configuration data
├── ( ビルドツール依存 環境ファイル )
└── src
    ├── hal_entry.c                   : HIPERFACE DSL サンプルプログラム
    ├── hfdsl_main.c                  : HIPERFACE DSL サンプルプログラム
    ├── siochar.c                     : SCI_UART サンプルプログラム
    ├── siorw.c                       : SCI_UART サンプルプログラム
    ├── sio_char.h                    : SCI_UART サンプルプログラム
    └── drv
        └── hfdsl
            ├── iodefine_hfdsl.h      : HFDSL レジスタ定義ファイル
            ├── r_hfdsl_rzt2.c        : HFDSL ドライバファイル
            ├── r_hfdsl_rzt2_config.h : HFDSL ドライバファイル
            ├── r_hfdsl_rzt2_dat.h    : HFDSL ドライバファイル
            └── r_hfdsl_rzt2_if.h     : HFDSL ドライバファイル
```

3. HIPERFACE DSL サンプルプログラムについて

HIPERFACE DSL サンプルプログラム一式を使用するために必要な情報を記載します。

3.1 ソフトウェア情報

3.1.1 ベース OS

本サンプルプログラムは OS に依存しません。

3.1.2 メモリサイズ

本サンプルプログラムおよび、HFDSL ドライバが使用するメモリサイズは次表に示した通りです。表には、Flexible Software Package や、コンパイラの C 言語ライブラリで使われるメモリサイズは含まれません。

領域名		開発環境別メモリサイズ	
		EWARM [kBytes]	e² studio [kBytes]
HFDSL ドライバ	コード領域	3.1	2.1
	データ領域 (初期値あり)	0.0	0.0
	データ領域 (初期値なし)	0.0	0.0
	定数領域	0.1	0.1
サンプルプログラム	コード領域	1.8	2.1
	データ領域 (初期値あり)	0.0	0.0
	データ領域 (初期値なし)	0.3	0.3
	定数領域	0.8	0.8

3.2 ハードウェア情報

3.2.1 デバイス

RZ/T2L

3.2.2 ターゲットボード

(1) ボード名

RZ/T2L CPU ボード (RTK9RZT2L0C00000BJ)

(2) CPU ボードの設定

ターゲットボードの設定は以下の通りです。

SW4-1: ON, SW4-2: ON, SW4-3: OFF

SW4-4: OFF

SW4-5: ON

SW4-6: ON

SW4-7: OFF

SW5-1: OFF, SW5-2: ON, SW5-3: OFF, SW5-4: OFF, SW5-5: OFF

SW6-1: OFF, SW6-2: ON, SW6-3: OFF, SW6-4: OFF

SW6-5: OFF, SW6-6: ON, SW6-7: OFF, SW6-8: OFF

(3) 使用端子

エンコーダ I/F として使用する端子と、ターゲットボードのピンヘッダ端子との対応は以下の通りです。

チャネル	端子名	ピンヘッダ端子	入出力	内容
HFDSL0	ENCIFDI0 (dsl_in0)	J26 #2	入力	データ入力端子
	ENCIFDO0 (dsl_out0)	J26 #1	出力	データ出力端子
	ENCIFOE0 (dsl_en0)	J26 #4	出力	ドライブ/レシーブ制御端子
HFDSL1	ENCIFDI1 (dsl_in1)	CN1 #5	入力	データ入力端子
	ENCIFDO1 (dsl_out1)	CN1 #4	出力	データ出力端子
	ENCIFOE1 (dsl_en1)	CN1 #3	出力	ドライブ/レシーブ制御端子

3.3　各開発環境における動作手順

3.3.1　サンプルプログラム実行前の準備

本サンプルプログラムでは、PC との通信を行います。ターゲットボードの USB 接続端子は、CN16 です。ホスト PC のターミナルソフトは、次表のように設定します。

機能	設定
通信方式	調歩同期式 シリアル送信 / 受信
送信 / 受信順	LSB ファースト
転送速度	19200 bps
キャラクタ長	8 ビット
ストップビット長	1 ビット
パリティ機能	なし
ハードウェアフロー制御	なし

3.3.2　EWARM: IAR システムズ社製

(1)　ビルド環境

IAR Embedded Workbench for ARM v9.32.1

RENESAS RZ/T2 Flexible Software Package v1.2.0

(2)　実行環境 ICE

IAR I-jet

(3)　サンプルプログラムのビルド手順

サンプルプログラムのビルド手順は以下の通り。

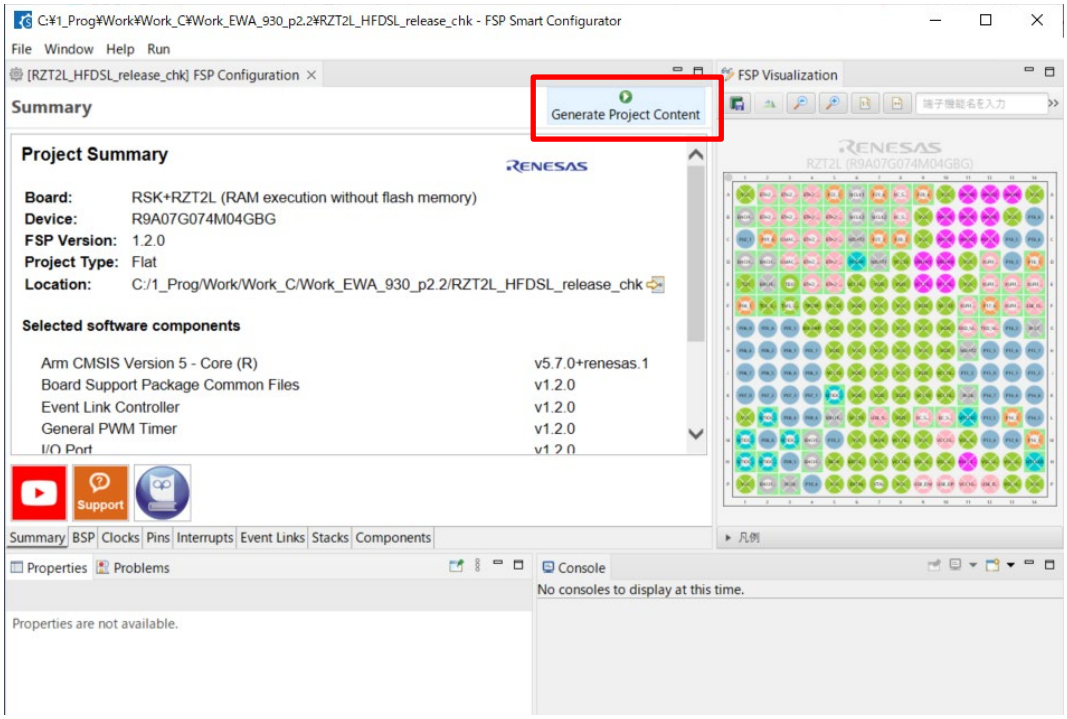
1　展開したソースファイルを任意の場所にコピーする。
2　EWARM を起動する。
3　[ファイル]メニュー→[ワークスペースを開く]を選択する。
4　展開したソースファイルの RZ_T2L_hfdsl.eww を開く。
5　EWARM IDE の[ツール]メニューから FSP Smart Configurator を起動する。 ※

【※】 次の手順で、EWARM IDE の[ツール]メニューに FSP Smart Configurator の起動が加えられます。
EWARM IDE の[ツール]メニュー→[ツールの設定]を選択する。
[新規作成]ボタンを選択し、各フィールドに表の文字列を指定して、[OK]を押す。

フィールド	文字列
メニューテキスト	RZ Smart Configurator
コマンド	$RASC_EXE_PATH$
引数	--compiler IAR configuration.xml
初期ディレクトリ	$PROJ_DIR$

コマンド欄の文字列は、Smart Configurator 実行ファイル rasc.exe のパスを保持する変数です。
なお、コマンドプロンプトから FSP Smart Configurator のインストール先フォルダを直接指定して起動することもできます。

6　Smart Configurator の FSP Configuration ペインで、Generate Project Content をクリックする。
　rzt, rzt_cfg, rzt_gen, script, .settings フォルダが生成される。



7　プロジェクト生成が完了したら、Smart Configurator を閉じる。
8　EWARM の[プロジェクト]メニュー→[すべてを再ビルド]を選択する。
　ファイル Debug¥Exe¥RZ_T2L_hfdsl.out が生成される。

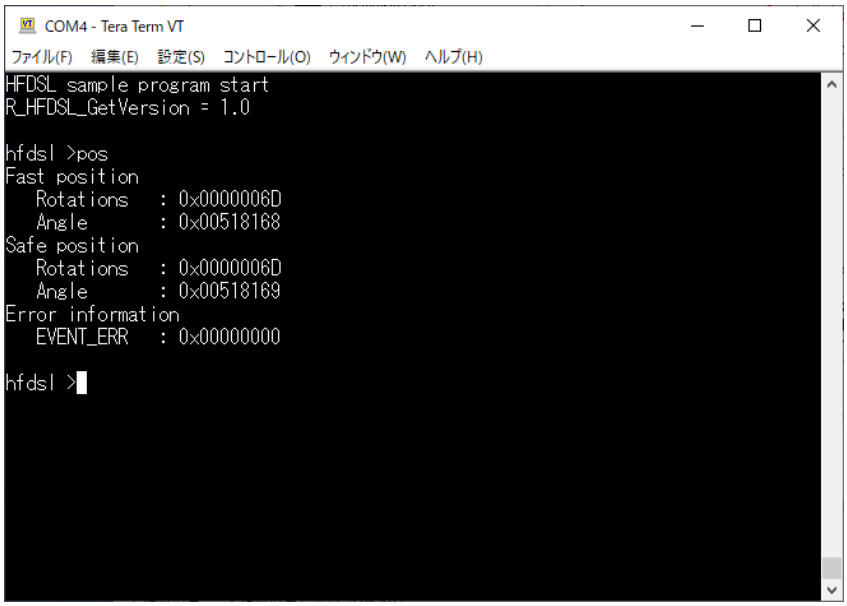
(4)　サンプルプログラムの実行手順

「ビルド手順」を実行後、ターゲットボード、デバッガを正しく接続し、以下の操作を行う。

1　[プロジェクト]メニュー→[ダウンロードして実行]を選択する。
2　[デバッグ]メニュー→[実行]を選択する。

(5) サンプルプログラムの実行結果

サンプルプログラムを実行し、ターミナルソフトのウィンドウにコマンドを入力してください。コマンドについては、RZ/T2L グループ HIPERFACE DSL サンプルプログラム アプリケーションノートの 4.11.6 コンソールコマンドを参照してください。



3.3.3　e² studio: RENESAS 社製

(1)　ビルド環境

RENESAS e² studio 2023-01

GNU ARM Embedded Toolchain 9.3.1.20200408

RENESAS RZ/T2 Flexible Software Package v1.2.0

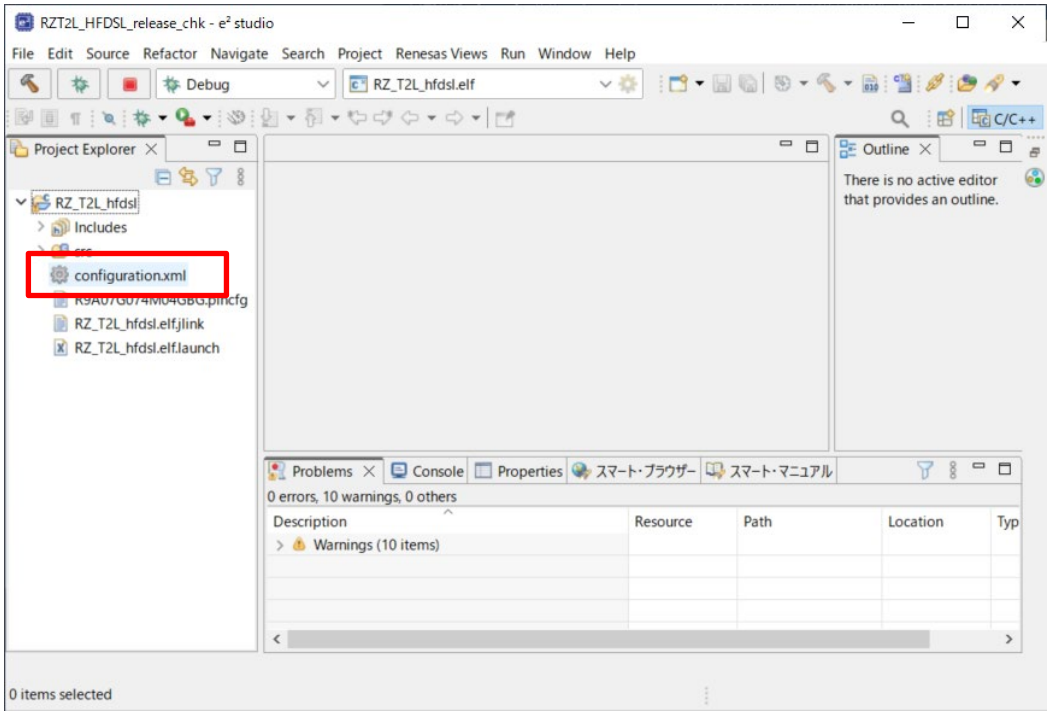
(2)　実行環境 ICE

SEGGER J-Link

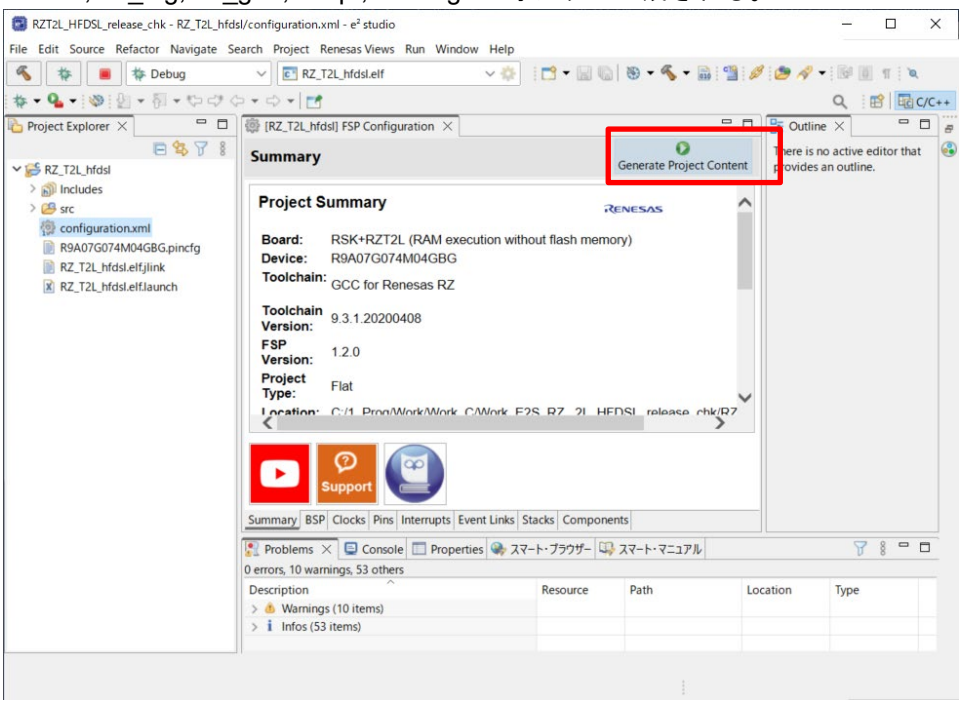
(3)　サンプルプログラムのビルド手順

サンプルプログラムのビルド手順は以下の通り。

1　展開したソースファイルを任意の場所にコピーする。
2　e² studio を起動し、ワークスペースへ移動後 [ファイル]メニュー→[インポート]をクリックし、一般 > 既存プロジェクトをワークスペースへ を選択して[次へ]をクリックする。
3　プロジェクトのインポート画面でルートディレクトリとしてサンプルプログラムを展開したフォルダを選択する。
4　プロジェクトを選択し、プロジェクトをワークスペースにコピー をチェックして [終了]をクリックする。
5　e² studio の Project Explorer ペインで configuration.xml をダブルクリックして開く。



6　e² studio の FSP Configuration ペインで Generate Project Content をクリックする。
　rzt, rzt_cfg, rzt_gen, script, .settings フォルダが生成される。

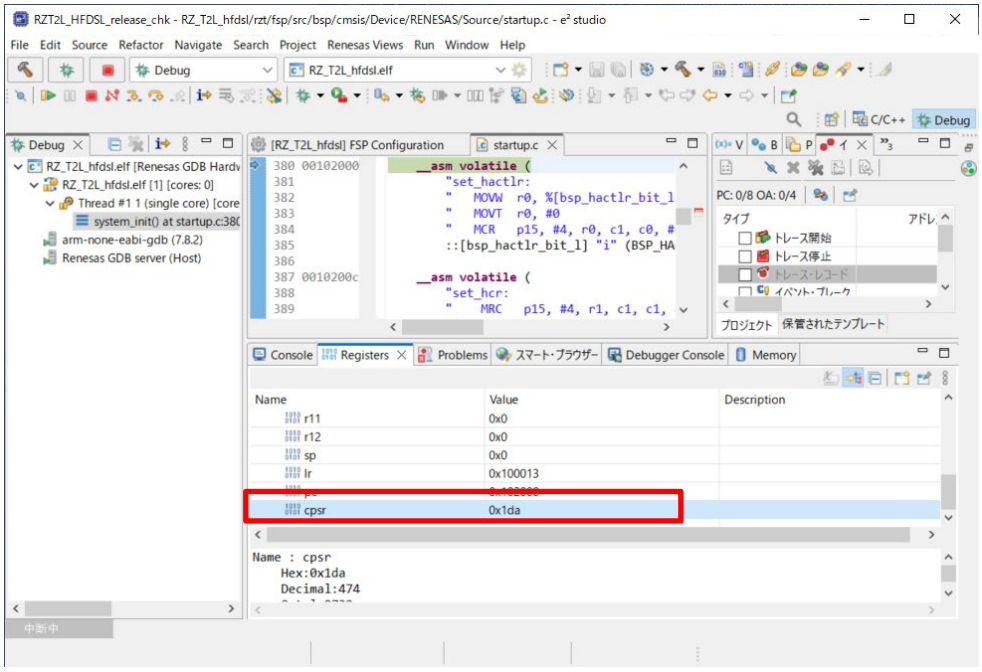


7　[プロジェクト]メニュー→[すべてビルド]を選択する。
　ファイル Debug¥RZ_T2L_hfdsl.elf が生成される。

(4)　サンプルプログラムの実行手順

「ビルド手順」を実行後、ターゲットボード、デバッガを正しく接続し、以下の操作を行う。

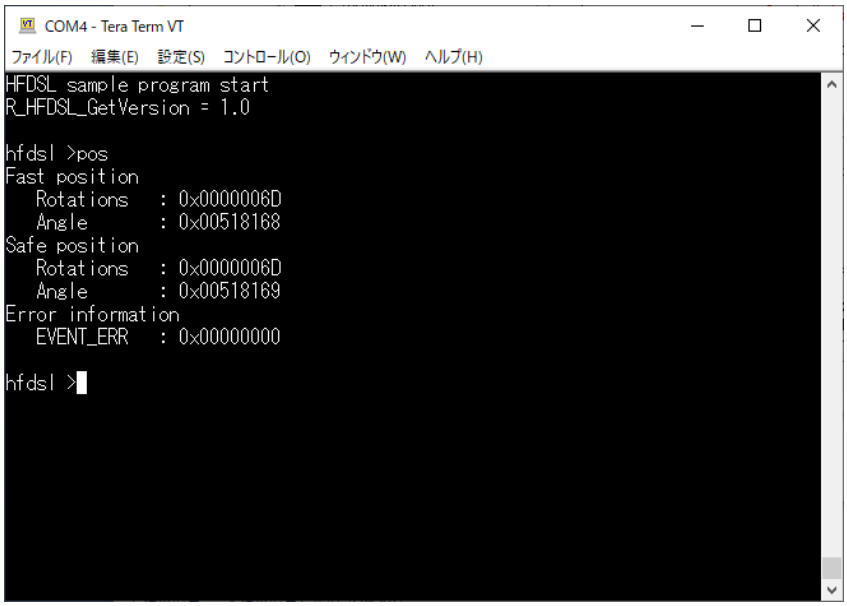
1　[実行]メニュー→[デバッグ]→[Renesas GDB Hardware Debugging]を選択する。
2　[デバッグ]をクリックすると内蔵 RAM へのダウンロードを開始する。
3　Registers タブから cpsr レジスタを選択し、bit5 を 0 に(0x1fa から 0x1da に)書き換える。



4　[実行]メニュー→[再開]をクリックすると、サンプルプログラムが実行される。

(5)　サンプルプログラムの実行結果

サンプルプログラムを実行し、ターミナルソフトのウィンドウにコマンドを入力してください。コマンドについては、RZ/T2L グループ HIPERFACE DSL サンプルプログラム アプリケーションノートの 4.11.6 コンソールコマンドを参照してください。



改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
0.80	Dec.09.22	-	初版発行
1.00	Mar.31.23	-	RZ/T2 FSP v1.2.0 への対応に伴って記載事項を変更 (文書のバージョン番号，ターゲットボード名，ビルド環境，および図を更新)
1.10	May 31.23	1, 4 2, 3	3.1.2 章 メモリサイズ情報を追記 リリースノートの版数を更新

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策
   CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。
2. 電源投入時の処置
   電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。
3. 電源オフ時における入力信号
   当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。
4. 未使用端子の処理
   未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。
5. クロックについて
   リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。
6. 入力端子の印加波形
   入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、V_{IL}（Max.）から V_{IH}（Min.）までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、V_{IL}（Max.）から V_{IH}（Min.）までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。
7. リザーブアドレス（予約領域）のアクセス禁止
   リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。
8. 製品間の相違について
   型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

   標準水準：　コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

   高品質水準：輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

   当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア／ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因しまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア／ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1　2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

© 2023 Renesas Electronics Corporation. All rights reserved.