

RX ファミリ

Ethernet ドライバと組み込み用 TCP/IP M3S-T4-Tiny のインタフェース変換モジュール Firmware Integration Technology

要旨

本アプリケーションノートでは、組み込み用 TCP/IP M3S-T4-Tiny(以下 T4)のユーザ定義関数と RX ファミリ Ethernet ドライバのインタフェースを変換するためのソフトウェア(以下、本モジュール、T4 ドライバ FIT モジュール)について説明します。

T4 は Ethernet 通信をサポートしています。T4 は TCP/IP 処理部分と Ethernet コントロール部分が分離されており、ユーザは Ethernet コントロール部分をカスタムすることが出来ます。このモジュールは T4 と RX ファミリ Ethernet ドライバを結合することが出来るソースコードを提供します。

T4 についての情報は以下 URL をご参照ください。

<https://www.renesas.com/mw/t4>

本モジュールと T4 は FIT モジュールとして提供されます。FIT モジュールについては以下 URL をご参照ください。

<https://www.renesas.com/jp/ja/software-tool/fit>

動作確認デバイス

RX ファミリ

対象コンパイラ

- ・ Renesas Electronics C/C++ Compiler Package for RX Family
- ・ GCC for Renesas RX
- ・ IAR C/C++ Compiler for Renesas RX

各コンパイラの動作確認内容については 4.1 動作確認環境を参照してください。

関連ドキュメント

- Firmware Integration Technology ユーザーズマニュアル(R01AN1833)
- ボードサポートパッケージモジュール Firmware Integration Technology (R01AN1685)
- e² studio に組み込む方法 Firmware Integration Technology (R01AN1723)
- CS+に組み込む方法 Firmware Integration Technology (R01AN1826)
- RX スマート・コンフィグレータ ユーザーガイド: e² studio 編(R20AN0451)
- RX スマート・コンフィグレータ ユーザーガイド: CS+編(R20AN0470)
- RX スマート・コンフィグレータ ユーザーガイド: IAREW 編(R20AN0535)
- RX ファミリ 組み込み用 TCP/IP M3S-T4-Tiny 導入ガイド Firmware Integration Technology(R20AN0051)
- RX ファミリ イーサネットモジュール Firmware Integration Technology(R01AN2009)
- RX ファミリ システムタイマモジュール Firmware Integration Technology(R20AN0431)
- RX Family CMT Module Using Firmware Integration Technology(R01AN1856)
- RX ファミリ TSIP(Trusted Secure IP)モジュール Firmware Integration Technology (バイナリ版) (R20AN0548)
- 組み込み用 TCP/IP M3S-T4-Tiny ユーザーズマニュアル(R20UW0031)
- 組み込み用 TCP/IP M3S-T4-Tiny: Ethernet ドライバインタフェース仕様書(R20UW0032)

目次

1. 概要	4
1.1 T4 ドライバ FIT モジュールとは	4
1.2 T4 ドライバ FIT モジュールの概要	4
1.3 ファイル構成	6
2. API 情報	7
2.2 ソフトウェアの要求	7
2.3 サポートされているツールチェーン	7
2.4 使用する割り込みベクタ	7
2.5 ヘッダファイル	7
2.6 整数型	7
2.7 コンパイル時の設定	8
2.8 コードサイズ	8
2.9 引数	9
2.10 戻り値	9
2.11 コールバック関数	9
2.12 FIT モジュールの追加方法	10
2.13 for 文、while 文、do while 文について	10
3. モジュール仕様	12
4. 付録	13
4.1 動作確認環境	13
改訂記録	14

1. 概要

1.1 T4 ドライバ FIT モジュールとは

本モジュールは API として、プロジェクトに組み込んで使用します。本モジュールの組み込み方については、「2.12 FIT モジュールの追加方法」を参照してください。

1.2 T4 ドライバ FIT モジュールの概要

本モジュールは T4 が呼び出すユーザ定義関数を Ethernet ドライバモジュールの API に変換し、T4 と Ethernet ドライバを結合することが出来るソフトウェアです。

TSIP(Trusted Secure IP)搭載版デバイスを利用している場合、T4 ドライバ Rev.1.09 は従来と比べてよりセキュリティ強化された Initial sequence number (ISN)生成を実現しています。セキュリティ強化の観点から TSIP 搭載版デバイスの利用を推奨します。具体的なデバイスは以下の Web ページを参照してください。

<https://www.renesas.com/software-tool/trusted-secure-ip-driver>

以下の図は本モジュールを使用したソフトウェア構造、4 種類の例です。以下の条件により、ソフトウェア構造が異なります。

- ITRON TCP/IP APIs Style / Socket APIs style
- TSIP 使用^(注) / 未使用

注：MCU が TSIP を搭載している場合に使用できます。

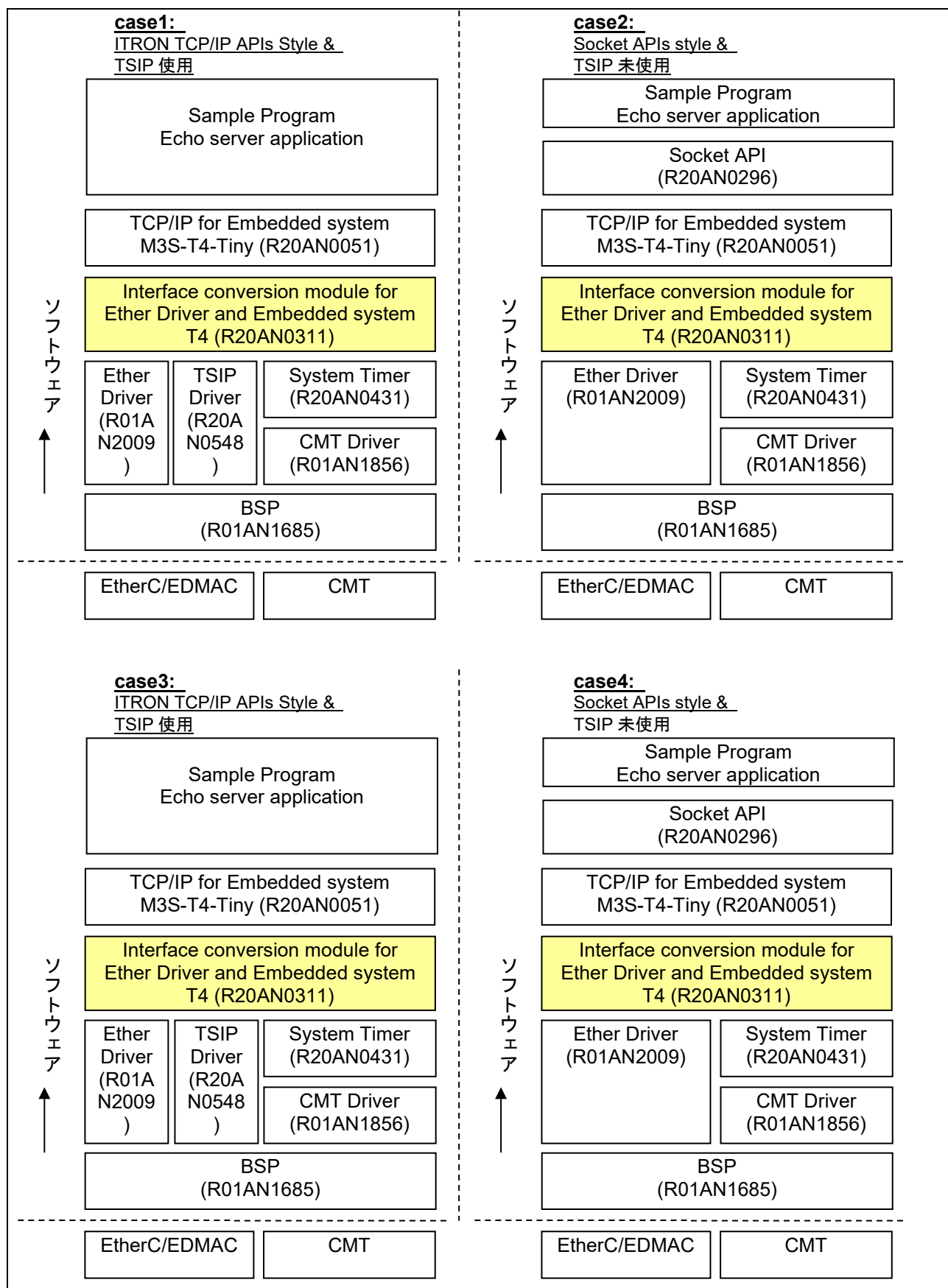


図 1 T4 ドライバ ソフトウェア構成

1.3 ファイル構成

本アプリケーションノートは、以下の表 1.1 のファイルが含まれます。

表 1.1 ファイル構成 1

ファイル/ディレクトリ名	内容
r20an0311xx0109-rx-t4-connectivity.zip	
r20an0311jj0109-rx-t4.pdf	アプリケーションノート(日本語、本書)
r20an0311ej0109-rx-t4.pdf	アプリケーションノート(英語)
FITModules	
r_t4_driver_rx_v1.09.xml	xml ファイル
r_t4_driver_rx_v1.09.zip	FIT モジュール本体

r_t4_driver_rx_v1.09.zip を解凍したフォルダには、以下の表 1.2 のファイルが含まれます。

表 1.2 T4 Driver FIT Modules 構成

ファイル/ディレクトリ名	内容
T4 ドライバ FIT モジュール (r_t4_driver_rx_v1.09.zip)	
T4 ドライバ コンフィグ (r_config)	
r_t4_driver_rx_config.h	コンフィグレーションヘッダファイル
T4 ドライバ FIT モジュール本体 (r_t4_driver_rx)	
ドキュメント(doc)	
ja	
r20an0311jj0109-rx-t4.pdf	アプリケーションノート(日本語)
en	
r20an0311ej0109-rx-t4.pdf	アプリケーションノート(英語)
コンフィグレーションリファレンス(ref)	
r_t4_rx_config_reference.h	コンフィグレーションヘッダファイル(リファレンス)
ソースコード(src)	
t4_driver.c, etc	ソースファイル
readme.txt	readme

2. API 情報

本 FIT モジュールは、下記の条件で動作を確認しています。

2.1 ハードウェアの要求

なし

2.2 ソフトウェアの要求

このドライバは以下の FIT モジュールに依存しています。

- r_bsp
- r_ether_rx
- r_sys_time_rx
- r_t4_rx
- r_tsip_rx (TSIP 搭載版デバイスを利用している場合)

2.3 サポートされているツールチェーン

本 FIT モジュールは「4.1 動作確認環境」に示すツールチェーンで動作確認を行っています。

2.4 使用する割り込みベクタ

なし

2.5 ヘッダファイル

すべての API 呼び出しとそれをサポートするインタフェース定義は T4 FIT モジュールの r_t4_itcpip.h に記載しています。

2.6 整数型

このドライバは ANSI C99 を使用しています。これらの型は stdint.h で定義されています。

2.7 コンパイル時の設定

本モジュールのコンフィギュレーションオプションの設定は、`r_t4_driver_rx_config.h`で行います。

オプション名および設定値に関する説明を、下表に示します。合わせてユーザーズマニュアルを参照してください。

Configuration options in <code>r_t4_driver_rx_config.h</code>	
オプションなし	—

2.8 コードサイズ

本モジュールの ROM サイズ、RAM サイズ、最大使用スタックサイズを下表に示します。

ROM (コードおよび定数) と RAM (グローバルデータ) のサイズは、ビルド時の「2.7 コンパイル時の設定」のコンフィギュレーションオプションによって決まります。

下表の値は下記条件で確認しています。

モジュールリビジョン: `r_t4_driver_rx` Rev.1.09

コンパイラバージョン: Renesas Electronics C/C++ Compiler Package for RX Family V3.02.00

(統合開発環境のデフォルト設定に"-lang = c99"オプションを追加)

GCC for Renesas RX 4.8.4.201803

(統合開発環境のデフォルト設定に"-std=gnu99"オプションを追加)

IAR C/C++ Compiler for Renesas RX version 4.14.1

(統合開発環境のデフォルト設定)

コンフィギュレーションオプション: デフォルト設定

ROM、RAM およびスタックのコードサイズ				
デバイス	分類	使用メモリ		
		Renesas Compiler	GCC	IAR Compiler
RX65N (TSIP 非搭載 版)	ROM	1,588 バイト	3,921 バイト	2,472 バイト
	RAM	280 バイト	280 バイト	279 バイト
	スタック (注 1, 2)	32 バイト	-	556 バイト

(注 1) `timer_interrupt()` 実行時

(注 2) T4 ドライバの大部分の関数は T4 の API からコールされるため、
各コンパイラのスタックサイズ計算方法によってスタックサイズがばらつく傾向にあります。

2.9 引数

API 関数の引数である構造体の詳細は T4 のユーザーズマニュアル(r20uw0031jjxxx_t4tiny.pdf)や Ethernet ドライバインタフェース仕様書(r20uw0032jjxxx_t4tiny.pdf)、Ethernet ドライバ仕様書をご参照下さい。これらのドキュメントは T4 の FIT モジュール(R20AN0051)に含まれています。構造体は、API 関数のプロトタイプ宣言とともに `r_t4_itcpip.h` に記載されています。

2.10 戻り値

API 関数の戻り値の詳細は T4 のユーザーズマニュアル(r20uw0031jjxxx_t4tiny.pdf)や Ethernet ドライバインタフェース仕様書(r20uw0032jjxxx_t4tiny.pdf)、Ethernet ドライバ仕様書をご参照下さい。これらのドキュメントは T4 の FIT モジュール(R20AN0051)に含まれています。

2.11 コールバック関数

コールバック関数の詳細は T4 のユーザーズマニュアル(r20uw0031jjxxx_t4tiny.pdf)や Ethernet ドライバインタフェース仕様書(r20uw0032jjxxx_t4tiny.pdf)、Ethernet ドライバ仕様書をご参照下さい。これらのドキュメントは T4 の FIT モジュール(R20AN0051)に含まれています。

2.12 FIT モジュールの追加方法

本モジュールは、使用するプロジェクトごとに追加する必要があります。ルネサスでは、Smart Configurator を使用した(1)、(3)、(5)の追加方法を推奨しています。ただし、Smart Configurator は、一部の RX デバイスのみサポートしています。サポートされていない RX デバイスについては(2)、(4)の方法を使用してください。

- (1) e² studio 上で Smart Configurator を使用して FIT モジュールを追加する場合
e² studio の Smart Configurator を使用して、自動的にユーザプロジェクトに FIT モジュールを追加します。詳細は、アプリケーションノート「Renesas e² studio スマート・コンフィグレータ ユーザーガイド (R20AN0451)」を参照してください。
- (2) e² studio 上で FIT Configurator を使用して FIT モジュールを追加する場合
e² studio の FIT Configurator を使用して、自動的にユーザプロジェクトに FIT モジュールを追加することができます。詳細は、アプリケーションノート「RX ファミリ e² studio に組み込む方法 Firmware Integration Technology (R01AN1723)」を参照してください。
- (3) CS+上で Smart Configurator を使用して FIT モジュールを追加する場合
CS+上で、スタンドアロン版 Smart Configurator を使用して、自動的にユーザプロジェクトに FIT モジュールを追加します。詳細は、アプリケーションノート「Renesas e² studio スマート・コンフィグレータ ユーザーガイド (R20AN0451)」を参照してください。
- (4) CS+上で FIT モジュールを追加する場合
CS+上で、手動でユーザプロジェクトに FIT モジュールを追加します。詳細は、アプリケーションノート「RX ファミリ CS+に組み込む方法 Firmware Integration Technology (R01AN1826)」を参照してください。
- (5) IAR Embedded Workbench 上で Smart Configurator を使用して FIT モジュールを追加する場合
IAR Embedded Workbench 上で、スタンドアロン版 Smart Configurator を使用して、自動的にユーザプロジェクトに FIT モジュールを追加します。詳細は、アプリケーションノート「Renesas e² studio スマート・コンフィグレータ ユーザーガイド (R20AN0535)」を参照してください。

2.13 for 文、while 文、do while 文について

本モジュールでは、レジスタの反映待ち処理等で for 文、while 文、do while 文（ループ処理）を使用しています。これらループ処理には、「WAIT_LOOP」をキーワードとしたコメントを記述しています。そのため、ループ処理にユーザがフェイルセーフの処理を組み込む場合は、「WAIT_LOOP」で該当の処理を検索できます。

以下に記述例を示します。

```
while 文の例 :
/* WAIT_LOOP */
while(0 == SYSTEM.OSCOVFSR.BIT.PLOVF)
{
    /* The delay period needed is to make sure that the PLL has stabilized. */
}

for 文の例 :
/* Initialize reference counters to 0. */
/* WAIT_LOOP */
for (i = 0; i < BSP_REG_PROTECT_TOTAL_ITEMS; i++)
{
    g_protect_counters[i] = 0;
}

do while 文の例 :
/* Reset completion waiting */
do
{
    reg = phy_read(ether_channel, PHY_REG_CONTROL);
    count++;
} while ((reg & PHY_CONTROL_RESET) && (count < ETHER_CFG_PHY_DELAY_RESET)); /* WAIT_LOOP */
```

3. モジュール仕様

仕様の詳細は、T4 のユーザーズマニュアル(r20uw0031jjxxx_t4tiny.pdf)や Ethernet ドライバインタフェース仕様書(r20uw0032jjxxx_t4tiny.pdf)、Ethernet ドライバ仕様書をご参照下さい。これらのドキュメントは T4 の FIT モジュール(R20AN0051)に含まれています。

TSIP 機能を使用する場合は、lan_open()関数を実行する前に R_TSIP_Open()関数を実行してください。

4. 付録

4.1 動作確認環境

本 FIT モジュールの動作確認環境を以下に示します。

表 4.1 動作確認環境 (Rev.1.08)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e ² studio V7.3.0 IAR Embedded Workbench for Renesas RX 4.11.1
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler for RX Family V3.01.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 4.8.4.201801 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99
	IAR C/C++ Compiler for Renesas RX version 4.11.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン/リトルエンディアン
モジュールのバージョン	Rev.1.08
使用ボード	Renesas Starter Kit+ for RX65N-2MB (RTK50565Nxxxxxx) Renesas Starter Kit+ for RX64M (R0K50564Mxxxxxx)

表 4.2 動作確認環境 (Rev.1.09)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e ² studio V20.10.0 IAR Embedded Workbench for Renesas RX 4.14.1
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler for RX Family V3.02.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 4.8.4.201803 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99
	IAR C/C++ Compiler for Renesas RX version 4.14.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン/リトルエンディアン
モジュールのバージョン	Rev.1.09
使用ボード	Renesas Starter Kit+ for RX65N-2MB (RTK50565Nxxxxxx) Renesas Starter Kit+ for RX64M (R0K50564Mxxxxxx)

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.09	2021.04.01	-	セキュリティ強化対応 ・ TCP シーケンス番号予測攻撃への対応のため、 get_random_number()関数の変更および get_hash_value()関数を追加しました。 仕様変更 ・ 上記のセキュリティ強化対応に伴い、ソフトウェア構造に TSIP FIT モジュールを追加しました。
1.08	2019.05.20	-	対象コンパイラを追加しました: GCC for Renesas RX, IAR C/C++ Compiler for Renesas RX
1.07	2018.12.10	-	DHCP 有効で複数ボード同時にリスタートすると IP 取得できない問題を修正。 リピータハブを接続するときに IP アドレスが競合する問題を修正。
1.06	2016.11.30	-	lan_check_link()関数を追加しました。 register_callback_linklayer()関数を追加しました。 r_sys_time_rx モジュールに依存しました。 図 1 を修正しました。
1.05	2016.10.01	-	サポートマイコンに RX63N と RX65N を追加しました。 タイマ割込みでリンク信号変化チェック (R_ETHER_LinkProcess())を行うようにしました。
1.04	2016.04.15	-	10ms カウンタ変数 tcpudp_tnme_cnt のカウントタイミングを修正しました。
1.03	2015.12.01	-	get_random_number()関数を追加しました。 lan_write()関数で、送信データサイズが 60 バイト未満である場合、不足サイズは 0 パディングするように変更しました。
1.02	2015.01.05	-	ドキュメントタイトルを変更しました。 サポートマイコンに RX71M を追加しました。 FIT モジュールの名称を変更しました。
1.01	2014.07.01	-	timer_interrupt()、lan_inthdr()関数で多重割り込みを有効にしました
		1	概要を修正しました
		3	2.2 章、2.3 章を修正しました。
		5	図 1 と 4 章の説明を修正しました
1.00	2014.05.01		初版発行

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違えば、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通管制（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。

7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア／ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限られません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア／ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものとしします。
13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。