RX66N グループ　RX65N/RX651 グループ

RX66N グループと RX65N グループの相違点

要旨

本アプリケーションノートは、主に RX66N グループ、RX65N グループにおける周辺機能の概要、I/O レジスタ、端子機能の相違点、および移行の際の留意点を確認することを目的とした参考資料です。

本アプリケーションノートでは、特に記載のない箇所については、それぞれのマイコンの最大仕様として、RX66N グループの 224 ピンパッケージと RX65N グループの 177 ピンパッケージについて記載します。電気的特性、注意事項、設定手順等の詳細な仕様差分についてはユーザーズマニュアルをご確認ください。

対象デバイス

RX66N グループ、RX65N グループ

目次

1. RX66N グループと RX65N グループの搭載機能比較 4

2. 仕様の概要比較 6
2.1 CPU 6
2.2 動作モード 8
2.3 アドレス空間 9
2.4 オプション設定メモリ 12
2.5 クロック発生回路 13
2.6 クロック周波数精度測定回路 16
2.7 消費電力低減機能 18
2.8 レジスタライトプロテクション機能 22
2.9 例外処理 23
2.10 割り込みコントローラ 24
2.11 バス 27
2.12 イベントリンクコントローラ 29
2.13 I/O ポート 35
2.14 マルチファンクションピンコントローラ 40
2.15 シリアルコミュニケーションインタフェース 78
2.16 CAN モジュール 82
2.17 12 ビット A/D コンバータ 84
2.18 RAM 87
2.19 スタンバイ RAM 89
2.20 フラッシュメモリ 90
2.21 パッケージ 94

3. 端子機能の比較 95
3.1 176 ピン LFBGA パッケージ 95
3.2 176 ピン LFQFP パッケージ 102
3.3 145 ピン TFLGA パッケージ 109
3.4 144 ピン LFQFP パッケージ 116
3.5 100 ピン LFQFP パッケージ 123

4. 移行の際の留意点 128
4.1 端子設計の留意点 128
4.1.1 シリアルコミュニケーションインタフェース RTS8#端子 128
4.1.2 シリアルコミュニケーションインタフェース RTS9#端子 128
4.2 機能設計の留意点 128
4.2.1 レジスタ退避バンク内 RAM の自己診断に関する注意事項 128
4.2.2 フラッシュメモリのアクセスウェイト数の設定 128
4.2.3 ETHERC 使用時のクロックに関する制約 128
4.2.4 クロック周波数設定 129
4.2.5 ICLK 周波数の変更に関する注意事項 129
4.2.6 ETHERC と EDMAC のソフトウェアリセットに関する注意事項 129
4.2.7 ポート方向レジスタ(PDR)の初期化 129

5.　参考ドキュメント 130

改訂記録 132

1.　RX66N グループと RX65N グループの搭載機能比較

RX66N グループと RX65N グループの搭載機能比較を以下に示します。機能の詳細については「2.仕様の概要比較」および「5.参考ドキュメント」を参照してください。

表 1.1 に RX65N/RX66N 搭載機能比較を示します

表 1.1　RX65N/RX66N 搭載機能比較

機能名	RX65N		RX66N
	コードフラッシュ 1.0MB 以下	コードフラッシュ 1.5MB 以上	
CPU	●		
動作モード	●		
アドレス空間	▲		
リセット	○		
オプション設定メモリ (OFSM)	●		
電圧検出回路 (LVDA)	○		
クロック発生回路	●		
クロック周波数精度測定回路 (CAC)	●		
消費電力低減機能	●		
バッテリバックアップ機能	○		
レジスタライトプロテクション機能	●		
例外処理	●		
割り込みコントローラ (ICUB):RX65N、(ICUD):RX66N	●		
バス	●		
メモリプロテクションユニット (MPU)	○		
DMA コントローラ (DMACAa)	○		
EXDMA コントローラ (EXDMACa)	○		
データトランスファコントローラ (DTCb)	○		
イベントリンクコントローラ (ELC)	●		
I/O ポート	●		
マルチファンクションピンコントローラ (MPC)	●		
マルチファンクションタイマパルスユニット 3 (MTU3a)	○		
ポートアウトプットイネーブル 3 (POE3a)	○		
汎用 PWM タイマ (GPTW)	×		○
GPTW 用ポートアウトプットイネーブル (POEG)	×		○
16 ビットタイマパルスユニット (TPUa)	○		
プログラマブルパルスジェネレータ (PPG)	○		
8 ビットタイマ (TMR)	○		
コンペアマッチタイマ (CMT)	○		
コンペアマッチタイマ W (CMTW)	○		
リアルタイムクロック (RTCd)	○		
ウォッチドッグタイマ (WDTA)	○		

機能名	RX65N コードフラッシュ 1.0MB 以下	RX65N コードフラッシュ 1.5MB 以上	RX66N
独立ウォッチドッグタイマ (IWDTa)	○	○	○
イーサネットコントローラ (ETHERC)	○	○	○
イーサネットコントローラ用 DMA コントローラ (EDMACa)	○	○	○
PHY マネジメントインタフェース (PMGI)	×	×	○
USB2.0FS ホスト/ファンクションモジュール (USBb)	○	○	○
シリアルコミュニケーションインタフェース(SCIg, SCIi, SCIh):RX65N、シリアルコミュニケーションインタフェース(SCIj, SCIi, SCIh):RX66N	●/▲	●/▲	●/▲
I²C バスインタフェース (RIICa)	○	○	○
CAN モジュール (CAN)	●	●	●
シリアルペリフェラルインタフェース (RSPIc)	○	○	○
クワッドシリアルペリフェラルインタフェース (QSPI)	○	○	○
CRC 演算器 (CRCA)	○	○	○
拡張シリアルサウンドインタフェース (SSIE)	×	×	○
SD ホストインタフェース (SDHI)	○	○	○
SD スレーブインタフェース (SDSI)	○	○	×
マルチメディアカードインタフェース (MMCIF)	○	○	○
パラレルデータキャプチャユニット (PDC)	○	○	○
グラフィック LCD コントローラ (GLCDC)	×	○	○
2D 描画エンジン (DRW2D)	×	○	○
バウンダリスキャン	○	○	○
AESa	○	×	×
RNG	○	×	×
Trusted Secure IP (TSIP)	×	○	○
12 ビット A/D コンバータ (S12ADFa)	▲	▲	▲
12 ビット D/A コンバータ (R12DAa)	○	○	○
温度センサ (TEMPS)	○	○	○
データ演算回路 (DOC)	○	○	○
RAM	●	●	●
スタンバイ RAM	▲	▲	▲
フラッシュメモリ	●	●	●
パッケージ	■	■	■

○:機能搭載、×:機能未搭載、●:機能追加による差分あり、▲:機能変更による差分あり
■:機能削除による差分あり

2.　仕様の概要比較

以下に概要の比較、レジスタの比較を示します。

概要の比較では、いずれかのグループにしか存在しない、または両方のグループに存在するが相違点がある項目は赤字にしています。

レジスタの比較では、両方のグループに存在するが相違点がある項目は赤字に、いずれかのグループにしか存在しない項目は**黒字**でレジスタ名のみ記載しています。レジスタ仕様に相違点がない項目は記載していません。

2.1　CPU

表 2.1 に CPU の概要比較を、表 2.2 に CPU のレジスタ比較を示します。

表 2.1　CPU の概要比較

項目	RX65N	RX66N
中央演算処理装置	• 最大動作周波数：120MHz • 32 ビット RX CPU (RXv2) • 最小命令実行時間：1 命令 1 クロック • アドレス空間： 4G バイト・リニアアドレス • レジスタ —汎用レジスタ：32 ビット×16 本 —制御レジスタ：32 ビット×10 本 —アキュムレータ：72 ビット×2 本 • 基本命令：75 種類 • 浮動小数点演算命令：11 種類 • DSP 機能命令：23 種類 • アドレッシングモード：11 種類 • データ配置 —命令：リトルエンディアン —データ：リトルエンディアン/ビッグエンディアンを選択可能 • 32 ビット乗算器： 32 ビット×32 ビット→64 ビット • 除算器： 32 ビット÷32 ビット→32 ビット • バレルシフタ：32 ビット	• 最大動作周波数：120MHz • 32 ビット RX CPU (RXv3) • 最小命令実行時間：1 命令 1 クロック • アドレス空間： 4G バイト・リニアアドレス • レジスタ —汎用レジスタ：32 ビット×16 本 —制御レジスタ：32 ビット×10 本 —アキュムレータ：72 ビット×2 本 • 基本命令：77 命令 • 単精度浮動小数点演算命令：11 命令 • DSP 機能命令：23 命令 • レジスター括退避機能命令：2 命令 • アドレッシングモード：11 種類 • データ配置 —命令：リトルエンディアン —データ：リトルエンディアン/ビッグエンディアンを選択可能 • 32 ビット乗算器： 32 ビット×32 ビット→64 ビット • 除算器： 32 ビット÷32 ビット→32 ビット • バレルシフタ：32 ビット
FPU	• 単精度浮動小数点数(32 ビット) • IEEE754 に準拠したデータタイプ、および例外	• 単精度浮動小数点数(32 ビット) • IEEE754 に準拠したデータタイプおよび例外
倍精度浮動小数点コプロセッサ	-	• 倍精度浮動小数点レジスタセット —倍精度浮動小数点データレジスタ：64 ビット×16 本 —倍精度浮動小数点制御レジスタ：32 ビット×4 本 • 倍精度浮動小数点処理命令：21 種類 • 倍精度浮動小数点例外の割り込みコントローラへの通知機能

項目	RX65N	RX66N
レジスター括退避機能	-	● CPU レジスタの退避・復帰を一括して高速に行う ● 16 個のレジスタ退避バンクを搭載

表 2.2　CPU のレジスタ比較

レジスタ	ビット	RX65N	RX66N
DR0~DR15	-	-	倍精度浮動小数点データレジスタ
DPSW	-	-	倍精度浮動小数点ステータスワード
DCMR	-	-	倍精度浮動小数点比較結果レジスタ
DECNT	-	-	倍精度浮動小数点例外処理動作制御レジスタ
DEPC	-	-	倍精度浮動小数点例外プログラムカウンタ

2.2　動作モード

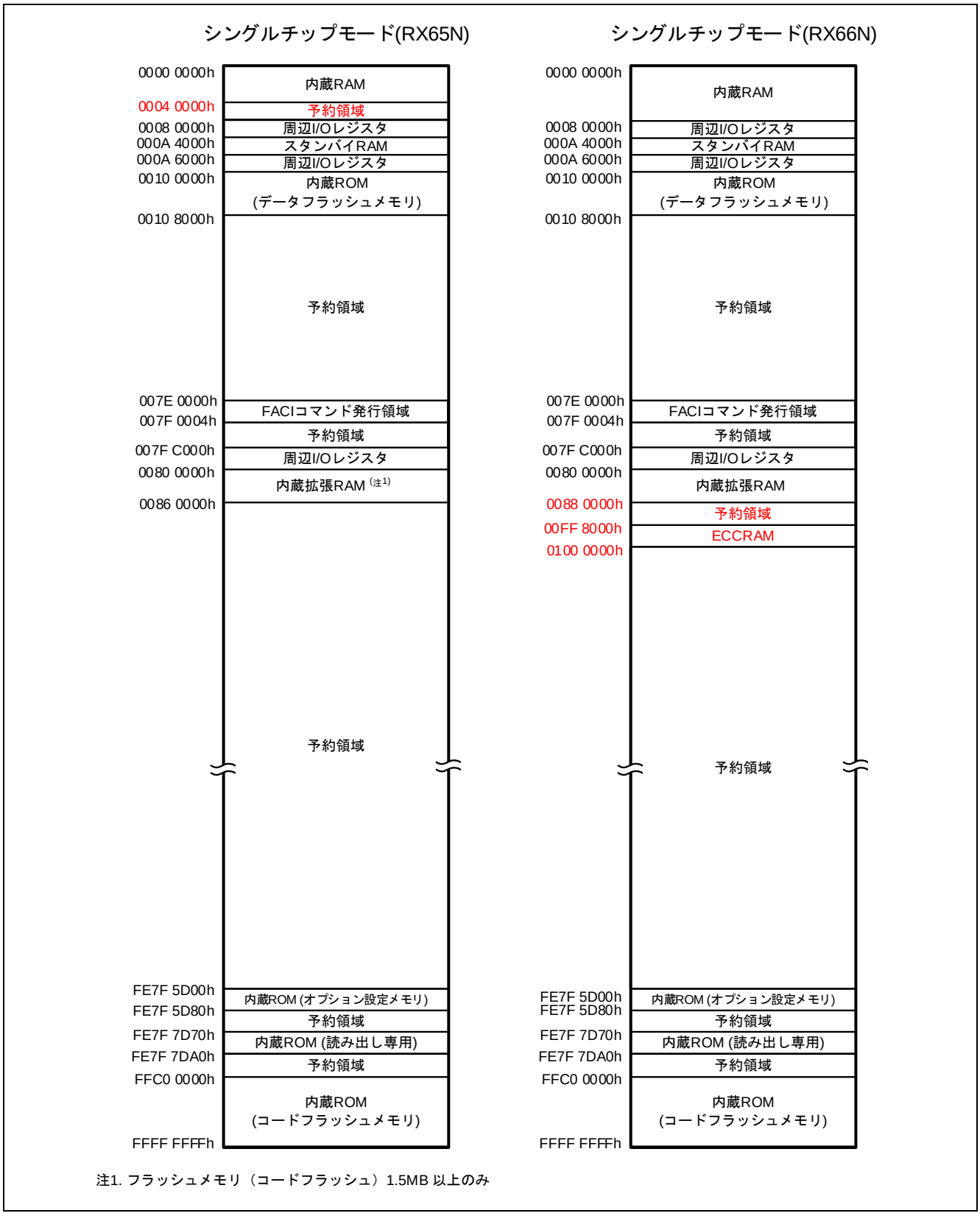
表 2.3 に動作モードのレジスタ比較を示します。

表 2.3　動作モードのレジスタ比較

レジスタ	ビット	RX65N	RX66N
SYSCR1	ECCRAME	-	ECCRAM 有効ビット

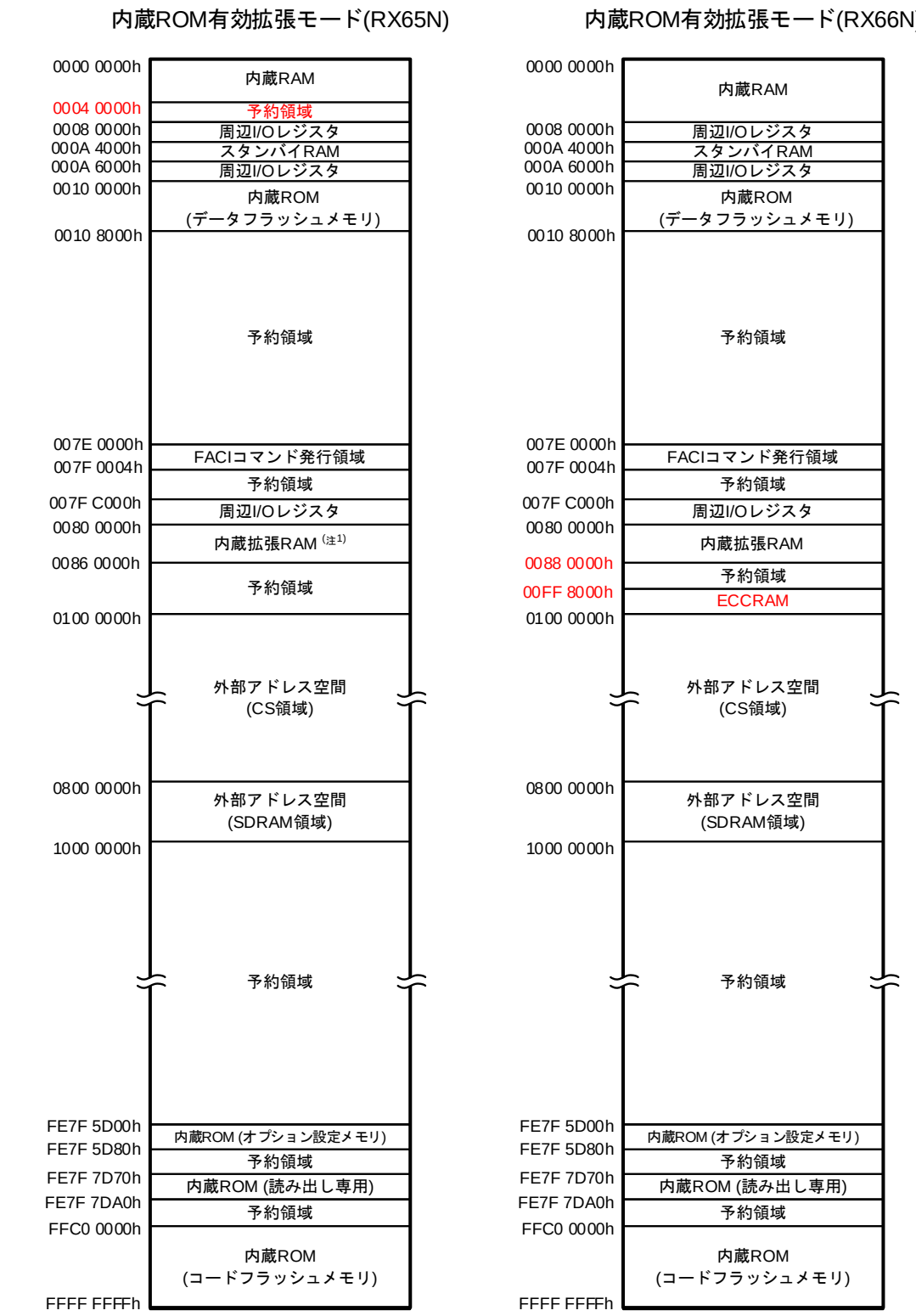
2.3　アドレス空間

図 2.1 にシングルチップモードのメモリマップ比較を、図 2.2 に内蔵 ROM 有効拡張モードのメモリマップ比較を、図 2.3 に内蔵 ROM 無効拡張モードのメモリマップ比較を示します。



注1. フラッシュメモリ（コードフラッシュ）1.5MB 以上のみ

図 2.1　シングルチップモードのメモリマップ比較



注1. フラッシュメモリ（コードフラッシュ）1.5MB 以上のみ

図 2.2　内蔵 ROM 有効拡張モードのメモリマップ比較

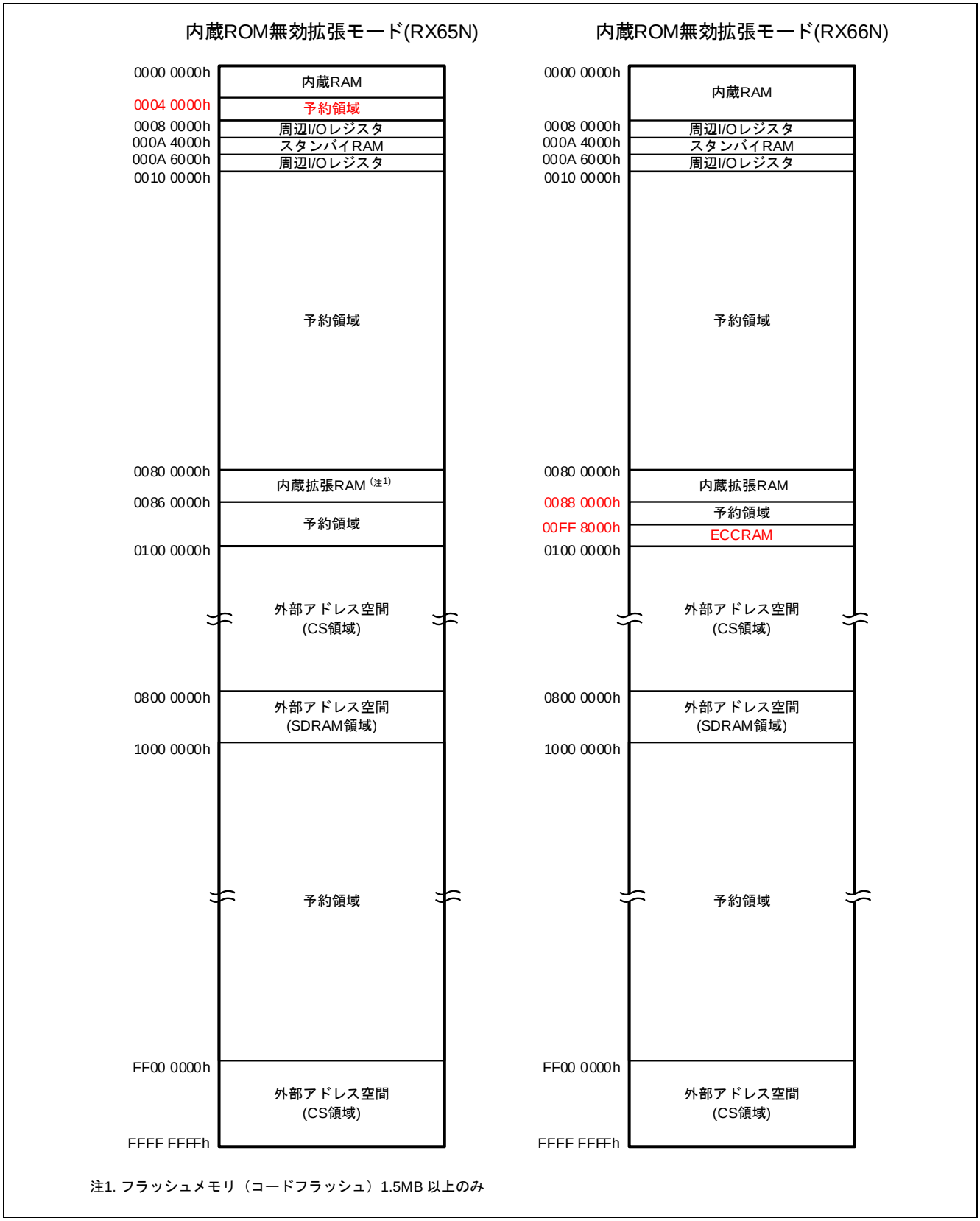


図 2.3　内蔵 ROM 無効拡張モードのメモリマップ比較

2.4　オプション設定メモリ

表 2.4 にオプション設定メモリのレジスタ比較を示します。

表 2.4　オプション設定メモリのレジスタ比較

レジスタ	ビット	RX65N(OFSM)	RX66N(OFSM)
TMEF	TMEFDB [2:0]	デュアルバンク TM イネーブルビット (注 1) b30 b28 0 0 0：デュアルモード時、コードフラッシュメモリのブロック 46、47 の TM 機能有効 1 1 1：デュアルモード時、コードフラッシュメモリのブロック 46、47 の TM 機能無効	デュアルバンク TM イネーブルビット b30 b28 0 0 0：デュアルモード時、コードフラッシュメモリのブロック 78、79 の TM 機能有効 1 1 1：デュアルモード時、コードフラッシュメモリのブロック 78、79 の TM 機能無効
BANKSEL (注 2)	BANKSWP [2:0]	起動バンク切り替えビット b2 b0 0 0 0：バンク 1 のアドレスを FFF0 0000h 番地～FFFF FFFFh 番地、バンク 0 のアドレスを FFE0 0000h 番地～FFEF FFFFh 番地とする 1 1 1：バンク 1 のアドレスを FFE0 0000h 番地～FFEF FFFFh 番地、バンク 0 のアドレスを FFF0 0000h 番地～FFFF FFFFh 番地とする	起動バンク切り替えビット b2 b0 0 0 0：バンク 1 のアドレスを FFE0 0000h 番地～FFFF FFFFh 番地、バンク 0 のアドレスを FFC0 0000h 番地～FFDF FFFFh 番地とする 1 1 1：バンク 1 のアドレスを FFC0 0000h 番地～FFDF FFFFh 番地、バンク 0 のアドレスを FFE0 0000h 番地～FFFF FFFFh 番地とする

注 1.　コードフラッシュ 1M バイト以下の製品は予約ビットです。

注 2.　RX65N グループではコードフラッシュメモリ容量が 1M バイト以下の製品の場合は予約領域です。
コードフラッシュメモリ容量が 1.5M バイト以上の製品のみ BANKSEL レジスタを使用できます。

2.5　クロック発生回路

表 2.5 にクロック発生回路の概要比較を、表 2.6 にクロック発生回路のレジスタ比較を示します。

表 2.5　クロック発生回路の概要比較

項目	RX65N	RX66N
用途	• CPU、DMAC、DTC、コードフラッシュメモリおよび RAM に供給されるシステムクロック(ICLK)の生成 • ETHERC, EDMAC, RSPI, SCIi, MTU3, AES(注 1), GLCDC(注 2), DRW2D(注 2)に供給される周辺モジュールクロック(PCLKA)の生成 • 周辺モジュールに供給される周辺モジュールクロック(PCLKB)の生成 • S12AD に供給される周辺モジュール(アナログ変換用)クロック(PCLKC：ユニット 0, PCLKD：ユニット 1)の生成 • FlashIF に供給される FlashIF クロック(FCLK)の生成 • 外部バスに供給される外部バスクロック(BCLK)の生成 • SDRAM に供給される外部バスクロック(SDCLK)の生成 • USBb に供給される USB クロック(UCLK)の生成 • CAC に供給される CAC クロック(CACCLK)の生成 • CAN に供給される CAN クロック(CANMCLK)の生成 • RTC に供給される RTC サブクロック(RTCSCLK)の生成 • RTC に供給される RTC メインクロック(RTCMCLK)の生成 • IWDT に供給される IWDT 専用クロック(IWDTCLK)の生成 • JTAG に供給される JTAG クロック(JTAGTCK)の生成	• CPU、DMAC、DTC、コードフラッシュメモリおよび RAM に供給されるシステムクロック(ICLK)の生成 • ETHERC、EDMAC、RSPI、SCIi、MTU、GLCDC、DRW2D、PMGI、GPTW に供給される周辺モジュールクロック(PCLKA)の生成 • 周辺モジュールに供給される周辺モジュールクロック(PCLKB)の生成 • S12AD に供給される周辺モジュール(アナログ変換用)クロック(PCLKC：ユニット 0、PCLKD：ユニット 1)の生成 • FlashIF に供給される FlashIF クロック(FCLK)の生成 • 外部バスに供給される外部バスクロック(BCLK)の生成 • SDRAM に供給される外部バスクロック(SDCLK)の生成 • USB に供給される USB クロック(UCLK)の生成 • CAC に供給される CAC クロック(CACCLK)の生成 • CAN に供給される CAN クロック(CANMCLK)の生成 • RTC に供給される RTC サブクロック(RTCSCLK)の生成 • RTC に供給される RTC メインクロック(RTCMCLK)の生成 • IWDT に供給される IWDT 専用クロック(IWDTCLK)の生成 • JTAG に供給される JTAG クロック(JTAGTCK)の生成

項目	RX65N	RX66N
動作周波数	• ICLK：120MHz (max) • PCLKA：120MHz (max) • PCLKB：60MHz (max) • PCLKC：60MHz (max) • PCLKD：60MHz (max) • FCLK： —4MHz～60MHz (コードフラッシュメモリ、 データフラッシュメモリ P/E 時 (注 2)) —60MHz (max) (データフラッシュメモリ 読み出し時) (注 2) • BCLK：120MHz (max) • BCLK 端子出力：60MHz (max) • SDCLK 端子出力：60MHz (max) • UCLK：48MHz (max) • CACCLK： 各発振器のクロックと同じ • CANMCLK：24MHz (max) • RTCSCLK：32.768kHz • RTCMCLK：8MHz～16MHz • IWDTCLK：120kHz • JTAGTCK：10MHz (max)	• ICLK：120MHz (max) • PCLKA：120MHz (max) • PCLKB：60MHz (max) • PCLKC：60MHz (max) • PCLKD：60MHz • FCLK： —4MHz～60MHz (コードフラッシュメモリ、 データフラッシュメモリ P/E 時) —60MHz (max) (データフラッシュメモリ 読み出し時) • BCLK：120MHz (max) • BCLK 端子出力：80MHz (max) • SDCLK 端子出力：80MHz (max) • UCLK：48MHz (max) • CLKOUT25M 端子出力：25MHz (max) • CLKOUT 端子出力：40MHz (max) • CACCLK： 各発振器のクロックと同じ • CANMCLK：24MHz (max) • RTCSCLK：32.768kHz • RTCMCLK：8MHz～16MHz • IWDTCLK：120kHz • JTAGTCK：10MHz (max)
メインクロック発振器	• 発振子周波数：8MHz～24MHz • 外部クロック入力周波数： 24MHz (max) • 接続できる発振子または付加回路：セラミック共振子、水晶振動子 • 接続端子：EXTAL, XTAL • 発振停止検出機能：メインクロックの発振停止検出時、LOCO に切り替える機能、MTU3 の端子をハイインピーダンスにする機能	• 発振子周波数：8MHz～24MHz • 外部クロック入力周波数： 30MHz (max) • 接続できる発振子または付加回路：セラミック共振子、水晶振動子 • 接続端子：EXTAL, XTAL • 発振停止検出機能：メインクロックの発振停止検出時、LOCO に切り替える機能、MTU、GPTW の端子をハイインピーダンスにする機能
サブクロック発振器	• 発振子周波数：32.768kHz • 接続できる発振子または付加回路：水晶振動子 • 接続端子：XCIN, XCOUT	• 発振子周波数：32.768kHz • 接続できる発振子または付加回路：水晶振動子 • 接続端子：XCIN, XCOUT
PLL 周波数シンセサイザ(PLL)	• 入力クロックソース： メインクロック、HOCO • 入力分周比：1, 2, 3 分周から選択可能 • 入力周波数：8MHz～24MHz • 逓倍比：10～30 逓倍から選択可能 • PLL 周波数シンセサイザ出力クロック周波数：120MHz～240MHz	• 入力クロックソース： メインクロック、HOCO • 入力分周比：1～3 分周から選択可能 • 入力周波数：8MHz～24MHz • 逓倍比：10～30 逓倍から選択可能 • PLL 周波数シンセサイザ出力クロック周波数：120MHz～240MHz
特定用途向け PLL 周波数シンセサイザ(PPLL)	-	• 入力クロックソース： メインクロック、HOCO • 入力分周比：1～3 分周から選択可能 • 入力周波数：8MHz～24MHz • 逓倍比：10～30 逓倍から選択可能 • PLL 周波数シンセサイザ出力クロック周波数：120MHz～240MHz

項目	RX65N	RX66N
高速オンチップオシレータ(HOCO)	• 発振周波数：16MHz, 18MHz, 20MHz から選択可能 • HOCO 電源制御	• 発振周波数：16MHz、18MHz、20MHz から選択可能 • HOCO 電源制御
低速オンチップオシレータ(LOCO)	発振周波数：240MHz	発振周波数：240kHz
IWDT 専用オンチップオシレータ	発振周波数：120kHz	発振周波数：120kHz
JTAG 用外部クロック入力(TCK)	入力クロック周波数：10MHz (max)	入力クロック周波数：10MHz (max)
BCLK 端子の出力制御機能	• BCLK クロック出力または High 出力の選択が可能 • 出力するクロックは BCLK または BCLK の 2 分周の選択が可能	• BCLK クロック出力または High 出力の選択が可能 • 出力するクロックは BCLK または BCLK の 2 分周の選択が可能
SDCLK 端子の出力制御機能	• SDCLK クロック出力または High 出力の選択が可能	• SDCLK クロック出力または High 出力の選択が可能
イベントリンク機能(出力)	メインクロック発振器の発振停止検出	メインクロック発振器の発振停止検出
イベントリンク機能(入力)	低速オンチップオシレータへのクロックソース切り替え	低速オンチップオシレータへのクロックソース切り替え

注 1.　コードフラッシュメモリ容量が 1M バイト以下の製品にのみあります。

注 2.　コードフラッシュメモリ容量が 1.5M バイト以上の製品にのみあります。

表 2.6　クロック発生回路のレジスタ比較

レジスタ	ビット	RX65N	RX66N
SCKCR	BCK[3:0]	外部バスクロック(BCLK)選択ビット b19　b16 0 0 0 0：1 分周 0 0 0 1：2 分周 0 0 1 0：4 分周 0 0 1 1：8 分周 0 1 0 0：16 分周 0 1 0 1：32 分周 0 1 1 0：64 分周 上記以外は設定しないでください	外部バスクロック(BCLK)選択ビット b19　b16 0 0 0 0：1 分周 0 0 0 1：2 分周 0 0 1 0：4 分周 0 0 1 1：8 分周 0 1 0 0：16 分周 0 1 0 1：32 分周 0 1 1 0：64 分周 1 0 0 1：3 分周 上記以外は設定しないでください
ROMWT	-	ROM ウェイトサイクル設定レジスタ	-
OSCOVFSR	PPLOVF	-	PPLL クロック発振安定フラグ
CKOCR	-	-	CLKOUT 出力コントロールレジスタ
PACKCR	-	-	特定用途向けクロック制御レジスタ
PPLLCR	-	-	PPLL コントロールレジスタ
PPLLCR2	-	-	PPLL コントロールレジスタ 2
PPLLCR3	-	-	PPLL コントロールレジスタ 3

2.6　クロック周波数精度測定回路

表 2.7 にクロック周波数精度測定回路の概要比較を、表 2.8 にクロック周波数精度測定回路のレジスタ比較を示します。

表 2.7　クロック周波数精度測定回路の概要比較

項目	RX65N(CAC)	RX66N(CAC)
測定対象クロック	• メインクロック • サブクロック • HOCO クロック • LOCO クロック • IWDTCLK クロック • 周辺モジュールクロック B (PCLKB)	• メインクロック • サブクロック • HOCO クロック • LOCO クロック • IWDT 専用クロック(IWDTCLK) • 周辺モジュールクロック B (PCLKB) • USB クロック(UCLK) • Ethernet-PHY 向け外部クロック(CLKOUT25M)
測定基準クロック	• 外部から CACREF 端子に入力したクロック • メインクロック • サブクロック • HOCO クロック • LOCO クロック • IWDTCLK クロック • 周辺モジュールクロック B (PCLKB)	• 外部から CACREF 端子に入力したクロック • メインクロック • サブクロック • HOCO クロック • LOCO クロック • IWDT 専用クロック(IWDTCLK) • 周辺モジュールクロック B (PCLKB) • USB クロック(UCLK) • Ethernet-PHY 向け外部クロック(CLKOUT25M)
選択機能	デジタルフィルタ機能	デジタルフィルタ機能
割り込み要因	• 測定終了割り込み • 周波数エラー割り込み • オーバフロー割り込み	• 測定終了割り込み • 周波数エラー割り込み • オーバフロー割り込み
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップへの遷移が可能

表 2.8　クロック周波数精度測定回路のレジスタ比較

レジスタ	ビット	RX65N(CAC)	RX66N(CAC)
CACR1	FMCS [2:0]	測定対象クロック選択ビット b3 b1 0 0 0：メインクロック 0 0 1：サブクロック 0 1 0：HOCO クロック 0 1 1：LOCO クロック 1 0 0：IWDTCLK クロック 1 0 1：周辺モジュールクロック B (PCLKB) 上記以外は設定しないでください	測定対象クロック選択ビット b3 b1 0 0 0：メインクロック 0 0 1：サブクロック 0 1 0：HOCO クロック 0 1 1：LOCO クロック 1 0 0：IWDT 専用クロック (IWDTCLK) 1 0 1：周辺モジュールクロック B (PCLKB) 1 1 0：USB クロック(UCLK) 1 1 1：Ethernet-PHY 向け外部クロック(CLKOUT25M) 上記以外は設定しないでください
CACR2	RSCS [2:0]	測定基準クロック選択ビット b3 b1 0 0 0：メインクロック 0 0 1：サブクロック 0 1 0：HOCO クロック 0 1 1：LOCO クロック 1 0 0：IWDTCLK クロック 1 0 1：周辺モジュールクロック B (PCLKB) 上記以外は設定しないでください	測定基準クロック選択ビット b3 b1 0 0 0：メインクロック 0 0 1：サブクロック 0 1 0：HOCO クロック 0 1 1：LOCO クロック 1 0 0：IWDT 専用クロック (IWDTCLK) 1 0 1：周辺モジュールクロック B (PCLKB) 1 1 0：USB クロック(UCLK) 1 1 1：Ethernet-PHY 向け外部クロック(CLKOUT25M) 上記以外は設定しないでください

2.7　消費電力低減機能

表 2.9 に各モードにおける遷移および解除方法と動作状態の比較を、表 2.10 に消費電力低減機能のレジスタ比較を示します。

表 2.9　各モードにおける遷移および解除方法と動作状態の比較

モード	遷移および解除方法と動作状態	RX65N	RX66N
スリープモード	遷移方法	制御レジスタ＋命令	制御レジスタ＋命令
	リセット以外の解除方法	割り込み	割り込み
	解除後の状態	プログラム実行状態 (割り込み処理)	プログラム実行状態 (割り込み処理)
	メインクロック発振器	動作可能	動作可能
	サブクロック発振器	動作可能	動作可能
	高速オンチップオシレータ	動作可能	動作可能
	低速オンチップオシレータ	動作可能	動作可能
	IWDT 専用オンチップオシレータ	動作可能	動作可能
	PLL	動作可能	動作可能
	PPLL	-	動作可能
	CPU	停止(保持)	停止(保持)
	RAM、拡張 RAM :RX65N RAM、拡張 RAM、ECCRAM :RX66N	動作可能(保持)	動作可能(保持)
	スタンバイ RAM	動作可能(保持)	動作可能(保持)
	フラッシュメモリ	動作	動作
	USB2.0 ホスト/ファンクションモジュール (USBb):RX65N、(USB):RX66N	動作可能	動作可能
	ウォッチドッグタイマ(WDTA):RX65N、 (WDT):RX66N	停止(保持)	停止(保持)
	独立ウォッチドッグタイマ(IWDT)	動作可能	動作可能
	リアルタイムクロック(RTC)	動作可能	動作可能
	8 ビットタイマ(ユニット 0, 1) (TMR)	動作可能	動作可能
	ポートアウトプットイネーブル(POE)	動作可能	動作可能
	電圧検出回路(LVDA):RX65N、(LVD):RX66N	動作可能	動作可能
	パワーオンリセット回路	動作	動作
	周辺モジュール	動作可能	動作可能
	I/O ポート	動作	動作
全モジュールクロックストップモード	遷移方法	制御レジスタ＋命令	制御レジスタ＋命令
	リセット以外の解除方法	割り込み	割り込み
	解除後の状態	プログラム実行状態 (割り込み処理)	プログラム実行状態 (割り込み処理)
	メインクロック発振器	動作可能	動作可能
	サブクロック発振器	動作可能	動作可能
	高速オンチップオシレータ	動作可能	動作可能
	低速オンチップオシレータ	動作可能	動作可能
	IWDT 専用オンチップオシレータ	動作可能	動作可能
	PLL	動作可能	動作可能
	PPLL	-	動作可能
	CPU	停止(保持)	停止(保持)
	RAM、拡張 RAM :RX65N RAM、拡張 RAM、ECCRAM :RX66N	停止(保持)	停止(保持)

モード	遷移および解除方法と 動作状態	RX65N	RX66N
全モジュールクロックストップモード	スタンバイ RAM	停止(保持)	停止(保持)
	フラッシュメモリ	停止(保持)	停止(保持)
	USB2.0 ホスト/ファンクションモジュール (USBb):RX65N、(USB):RX66N	停止	停止
	ウォッチドッグタイマ(WDTA):RX65N、(WDT):RX66N	停止(保持)	停止(保持)
	独立ウォッチドッグタイマ(IWDT)	動作可能	動作可能
	リアルタイムクロック(RTC)	動作可能	動作可能
	8 ビットタイマ(ユニット 0, 1) (TMR)	動作可能	動作可能
	ポートアウトプットイネーブル(POE)	動作可能 (注 1)	動作可能 (注 1)
	電圧検出回路(LVDA):RX65N、(LVD):RX66N	動作可能	動作可能
	パワーオンリセット回路	動作	動作
	周辺モジュール	停止(保持)	停止(保持)
	I/O ポート	保持	保持
ソフトウェアスタンバイモード	遷移方法	制御レジスタ＋命令	制御レジスタ＋命令
	リセット以外の解除方法	割り込み	割り込み
	解除後の状態	プログラム実行状態 (割り込み処理)	プログラム実行状態 (割り込み処理)
	メインクロック発振器	動作可能	動作可能
	サブクロック発振器	動作可能	動作可能
	高速オンチップオシレータ	停止	停止
	低速オンチップオシレータ	停止	停止
	IWDT 専用オンチップオシレータ	動作可能	動作可能
	PLL	停止	停止
	PPLL	-	停止
	CPU	停止(保持)	停止(保持)
	RAM、拡張 RAM :RX65N RAM、拡張 RAM、ECCRAM :RX66N	停止(保持)	停止(保持)
	スタンバイ RAM	停止(保持)	停止(保持)
	フラッシュメモリ	停止(保持)	停止(保持)
	USB2.0 ホスト/ファンクションモジュール (USBb):RX65N、(USB):RX66N	停止	停止
	ウォッチドッグタイマ(WDTA):RX65N、(WDT):RX66N	停止(保持)	停止(保持)
	独立ウォッチドッグタイマ(IWDT)	動作可能	動作可能
	リアルタイムクロック(RTC)	動作可能	動作可能
	8 ビットタイマ(ユニット 0, 1) (TMR)	停止(保持)	停止(保持)
	ポートアウトプットイネーブル(POE)	停止(保持)	停止(保持)
	電圧検出回路(LVDA):RX65N、(LVD):RX66N	動作可能	動作可能
	パワーオンリセット回路	動作	動作
	周辺モジュール	停止(保持)	停止(保持)
	I/O ポート	保持	保持
ディープソフトウェアスタンバイモード	遷移方法	制御レジスタ＋命令	制御レジスタ＋命令
	リセット以外の解除方法	割り込み	割り込み
	解除後の状態	プログラム実行状態 (リセット処理)	プログラム実行状態 (リセット処理)
	メインクロック発振器	動作可能	動作可能
	サブクロック発振器	動作可能	動作可能
	高速オンチップオシレータ	停止	停止

モード	遷移および解除方法と 動作状態	RX65N	RX66N
ディープソフトウェアスタンバイモード	低速オンチップオシレータ	停止	停止
	IWDT 専用オンチップオシレータ	停止(不定)	停止(不定)
	PLL	停止	停止
	PPLL	-	停止
	CPU	停止(不定)	停止(不定)
	RAM、拡張 RAM :RX65N RAM、拡張 RAM、ECCRAM :RX66N	停止(不定)	停止(不定)
	スタンバイ RAM	停止(保持/不定)	停止(保持/不定)
	フラッシュメモリ	停止(保持)	停止(保持)
	USB2.0 ホスト/ファンクションモジュール(USBb):RX65N、(USB):RX66N	停止(保持/不定)	停止(保持/不定)
	ウォッチドッグタイマ(WDTA):RX65N、(WDT):RX66N	停止(不定)	停止(不定)
	独立ウォッチドッグタイマ(IWDT)	停止(不定)	停止(不定)
	リアルタイムクロック(RTC)	動作可能	動作可能
	8 ビットタイマ(ユニット 0, 1) (TMR)	停止(不定)	停止(不定)
	ポートアウトプットイネーブル(POE)	停止(不定)	停止(不定)
	電圧検出回路(LVDA):RX65N、(LVD):RX66N	動作可能	動作可能
	パワーオンリセット回路	動作	動作
	周辺モジュール	停止(不定)	停止(不定)
	I/O ポート	保持	保持

動作可能は制御レジスタの設定によって、動作/停止を制御可能であることを示します。
停止(保持)は、内部レジスタ値保持、内部状態は動作中断を示します。
停止(不定)は、内部レジスタ値不定、内部状態は電源オフを示します。

注 1. POE 割り込みを有効にした状態で全モジュールクロックストップモード中に POE 割り込み要因が発生した場合、全モジュールクロックストップモードからの復帰はしませんが、割り込み要因発生のフラグは保持されます。この状態で別要因にて全モジュールクロックストップモードから復帰した場合、復帰後に POE 割り込みが発生します。

表 2.10　消費電力低減機能のレジスタ比較

レジスタ	ビット	RX65N	RX66N
MSTPCRA	MSTPA7	-	汎用 PWM タイマ/GPTW 専用ポートアウトプットイネーブルモジュールストップ設定ビット
MSTPCRB	MSTPB2	-	CAN モジュール 2 モジュールストップ設定ビット
	MSTPB15	イーサネットコントローラ、イーサネットコントローラ用 DMA コントローラ(チャネル 0)モジュールストップ設定ビット 対象モジュール：ETHER、EDMAC (チャネル 0)	イーサネットコントローラ、イーサネットコントローラ用 DMA コントローラおよび PHY マネジメントインタフェース(チャネル 0)モジュールストップ設定ビット 対象モジュール：ETHERC, EDMAC, PMGI (チャネル 0)
MSTPCRC	MSTPC6	-	ECCRAM モジュールストップ設定ビット
MSTPCRD	MSTPD13	SD スレーブインタフェース モジュールストップ設定ビット	-
	MSTPD14	-	拡張シリアルサウンドインタフェース 1 モジュールストップ設定ビット
	MSTPD15	-	拡張シリアルサウンドインタフェース 0 モジュールストップ設定ビット

2.8　レジスタライトプロテクション機能

表 2.11 にレジスタライトプロテクション機能の概要比較を示します。

表 2.11　レジスタライトプロテクション機能の概要比較

項目	RX65N	RX66N
PRC0 ビット	• クロック発生回路関連レジスタ SCKCR, SCKCR2, SCKCR3, PLLCR, PLLCR2, BCKCR, MOSCCR, SOSCCR, LOCOCR, ILOCOCR, HOCOCR, HOCOCR2, OSTDCR, OSTDSR	• クロック発生回路関連レジスタ SCKCR, SCKCR2, SCKCR3, PACKCR, PLLCR, PLLCR2, PPLLCR, PPLLCR2, BCKCR, MOSCCR, SOSCCR, LOCOCR, ILOCOCR, HOCOCR, HOCOCR2, OSTDCR, OSTDSR, CKOCR
PRC1 ビット	• 動作モード関連レジスタ SYSCR0, SYSCR1 • 消費電力低減機能関連レジスタ SBYCR, MSTPCRA, MSTPCRB, MSTPCRC, MSTPCRD, OPCCR, RSTCKCR, DPSBYCR, DPSIER0～3, DPSIFR0～3, DPSIEGR0～3 • クロック発生回路関連レジスタ MOSCWTCR, SOSCWTCR, MOFCR, HOCOPCR • ソフトウェアリセットレジスタ SWRR	• 動作モード関連レジスタ SYSCR0, SYSCR1 • 消費電力低減機能関連レジスタ SBYCR, MSTPCRA, MSTPCRB, MSTPCRC, MSTPCRD, OPCCR, RSTCKCR, DPSBYCR, DPSIER0～3, DPSIFR0～3, DPSIEGR0～3 • クロック発生回路関連レジスタ MOSCWTCR, SOSCWTCR, MOFCR, HOCOPCR • ソフトウェアリセットレジスタ SWRR
PRC3 ビット	• LVD 関連レジスタ LVCMPCR, LVDLVLR, LVD1CR0, LVD1CR1, LVD1SR, LVD2CR0, LVD2CR1, LVD2SR	• LVD 関連レジスタ LVCMPCR, LVDLVLR, LVD1CR0, LVD1CR1, LVD1SR, LVD2CR0, LVD2CR1, LVD2SR

2.9　例外処理

表 2.12 に例外処理の概要比較を、表 2.13 にベクタ比較を、表 2.14 に例外処理ルーチンからの復帰命令比較を示します。

表 2.12　例外処理の概要比較

項目	RX65N	RX66N
例外事象	• 未定義命令例外 • 特権命令例外 • アクセス例外 • 浮動小数点例外 • リセット • ノンマスカブル割り込み • 割り込み • 無条件トラップ	• 未定義命令例外 • 特権命令例外 • アクセス例外 • アドレス例外 • 単精度浮動小数点例外 • リセット • ノンマスカブル割り込み • 割り込み • 無条件トラップ

表 2.13　ベクタ比較

項目		RX65N	RX66N
未定義命令例外		例外ベクタテーブル(EXTB)	例外ベクタテーブル(EXTB)
特権命令例外		例外ベクタテーブル(EXTB)	例外ベクタテーブル(EXTB)
アクセス例外		例外ベクタテーブル(EXTB)	例外ベクタテーブル(EXTB)
アドレス例外		-	例外ベクタテーブル(EXTB)
浮動小数点例外(RX65N) / 単精度浮動小数点例外(RX66N)		例外ベクタテーブル(EXTB)	例外ベクタテーブル(EXTB)
リセット		例外ベクタテーブル(EXTB)	例外ベクタテーブル(EXTB)
ノンマスカブル割り込み		例外ベクタテーブル(EXTB)	例外ベクタテーブル(EXTB)
割り込み	高速割り込み	FINTV	FINTV
	高速割り込み以外	割り込みベクタテーブル(INTB)	割り込みベクタテーブル(INTB)
無条件トラップ		割り込みベクタテーブル(INTB)	割り込みベクタテーブル(INTB)

表 2.14　例外処理ルーチンからの復帰命令比較

項目		RX65N	RX66N
未定義命令例外		RTE	RTE
特権命令例外		RTE	RTE
アクセス例外		RTE	RTE
アドレス例外		-	RTE
浮動小数点例外(RX65N) / 単精度浮動小数点例外(RX66N)		RTE	RTE
リセット		復帰不可能	復帰不可能
ノンマスカブル割り込み		禁止	禁止
割り込み	高速割り込み	RTFI	RTFI
	高速割り込み以外	RTE	RTE
無条件トラップ		RTE	RTE

2.10　割り込みコントローラ

表 2.15 に割り込みコントローラの概要比較を、表 2.16 に割り込みコントローラのレジスタ比較を示します。

表 2.15　割り込みコントローラの概要比較

項目		RX65N(ICUB)	RX66N(ICUD)
割り込み	周辺機能割り込み	周辺モジュールからの割り込み ● 割り込みの検出方法：エッジ検出またはレベル検出(割り込み要因ごとに検出方法は固定) ● グループ割り込み：複数の割り込み要因をグループ化し、1 つの割り込み要因として扱う機能 — グループ BE0 割り込み：PCLKB を動作クロックとする周辺モジュールの割り込み要因(エッジ検出) — グループ BL0/BL1/BL2 割り込み：PCLKB を動作クロックとする周辺モジュールの割り込み要因(レベル検出) — グループ AL0/AL1 割り込み：PCLKA を動作クロックとする周辺モジュールの割り込み要因(レベル検出) ● 選択型割り込み B：割り込みベクタ番号 128～207 に、PCLKB を動作クロックとする周辺モジュールの割り込み要因からそれぞれ任意の 1 つを割り当てることが可能 ● 選択型割り込み A：割り込みベクタ番号 208～255 に、PCLKA を動作クロックとする周辺モジュールの割り込み要因からそれぞれ任意の 1 つを割り当てることが可能	周辺モジュールからの割り込み ● 割り込みの検出方法：エッジ検出またはレベル検出(割り込み要因ごとに検出方法は固定) ● グループ割り込み：複数の割り込み要因をグループ化し、1 つの割り込み要因として扱う機能 — グループ IE0 割り込み：ICLK を動作クロックとするコプロセッサの割り込み要因(エッジ検出) — グループ BE0 割り込み：PCLKB を動作クロックとする周辺モジュールの割り込み要因(エッジ検出) — グループ BL0/BL1/BL2 割り込み：PCLKB を動作クロックとする周辺モジュールの割り込み要因(レベル検出) — グループ AL0/AL1 割り込み：PCLKA を動作クロックとする周辺モジュールの割り込み要因(レベル検出) ● 選択型割り込み B：割り込みベクタ番号 128～207 に、PCLKB を動作クロックとする周辺モジュールの割り込み要因からそれぞれ任意の 1 つを割り当てることが可能 ● 選択型割り込み A：割り込みベクタ番号 208～255 に、PCLKA を動作クロックとする周辺モジュールの割り込み要因からそれぞれ任意の 1 つを割り当てることが可能
	外部端子割り込み	IRQi 端子(i = 0～15)への入力信号による割り込み ● 割り込み検出：Low レベル、立ち下がりエッジ、立ち上がりエッジ、両エッジを要因ごとに設定可能 ● デジタルフィルタを使用することにより、ノイズを除去することが可能	IRQi 端子(i = 0～15)への入力信号による割り込み ● 割り込み検出：Low レベル、立ち下がりエッジ、立ち上がりエッジ、両エッジを要因ごとに設定可能 ● デジタルフィルタを使用することにより、ノイズを除去することが可能
	ソフトウェア割り込み	● レジスタへの書き込みにより、割り込み要求を発生させることが可能 ● 要因数：2	● レジスタへの書き込みにより、割り込み要求を発生させることが可能 ● 要因数：2
	割り込み優先レベル	割り込み要因プライオリティレジスタ r (IPRr)により優先レベルを設定	割り込み要因プライオリティレジスタ r (IPRr) (r = 000～255)により優先レベルを設定
	高速割り込み機能	CPU の割り込み応答時間を短縮可能。1 つの割り込み要因にのみ設定可能	CPU の割り込み応答時間を短縮可能。1 つの割り込み要因にのみ設定可能

項目		RX65N(ICUB)	RX66N(ICUD)
割り込み	DTC、DMAC 制御	割り込み要因により DTC や DMAC の起動が可能	割り込み要因により DTC や DMAC の起動が可能
	EXDMAC 制御	• 選択型割り込み B 要因選択レジスタ 144 または選択型割り込み A 要因選択レジスタ 208 で選択した割り込みにより EXDMAC0 の起動が可能 • 選択型割り込み B 要因選択レジスタ 145 または選択型割り込み A 要因選択レジスタ 209 で選択した割り込みにより EXDMAC1 の起動が可能	• 選択型割り込み B 要因選択レジスタ 144 または選択型割り込み A 要因選択レジスタ 208 で選択した割り込みにより EXDMAC0 の起動が可能 • 選択型割り込み B 要因選択レジスタ 145 または選択型割り込み A 要因選択レジスタ 209 で選択した割り込みにより EXDMAC1 の起動が可能
ノンマスカブル割り込み	NMI 端子割り込み	NMI 端子への入力信号による割り込み • 割り込み検出：立ち下がりエッジまたは立ち上がりエッジ • デジタルフィルタを使用することにより、ノイズを除去することが可能	NMI 端子への入力信号による割り込み • 割り込み検出：立ち下がりエッジまたは立ち上がりエッジ • デジタルフィルタを使用することにより、ノイズを除去することが可能
	発振停止検出割り込み	メインクロック発振器の停止を検出したときの割り込み	メインクロック発振器の停止を検出したときの割り込み
	WDT アンダフロー/リフレッシュエラー割り込み	ウォッチドッグタイマがアンダフローしたとき、またはリフレッシュエラーが発生したときの割り込み	ウォッチドッグタイマがアンダフローしたとき、またはリフレッシュエラーが発生したときの割り込み
	IWDT アンダフロー/リフレッシュエラー割り込み	ウォッチドッグタイマがアンダフローしたとき、またはリフレッシュエラーが発生したときの割り込み	独立ウォッチドッグタイマがアンダフローしたとき、またはリフレッシュエラーが発生したときの割り込み
	電圧監視 1 割り込み	電圧検出 1 回路(LVD1)からの割り込み	電圧検出 1 回路(LVD1)からの割り込み
	電圧監視 2 割り込み	電圧検出 2 回路(LVD2)からの割り込み	電圧検出 2 回路(LVD2)からの割り込み
	RAM エラー割り込み	RAM (拡張 RAM を含む) のパリティチェックエラーを検出したときの割り込み	RAM (拡張 RAM を含む) のパリティチェックエラー、または ECCRAM の ECC エラーを検出したときの割り込み
	倍精度浮動小数点例外	-	倍精度浮動小数点コプロセッサからの例外
低消費電力状態からの復帰	スリープモード	すべての割り込み要因で復帰	すべての割り込み要因で復帰
	全モジュールクロックストップモード	NMI 端子割り込み、外部端子割り込み、周辺機能割り込み(電圧監視 1、電圧監視 2、発振停止検出、USB レジューム、RTC アラーム、RTC 周期、IWDT、選択型割り込み 146～157)で復帰	NMI 端子割り込み、外部端子割り込み、周辺機能割り込み(電圧監視 1、電圧監視 2、発振停止検出、USB レジューム、RTC アラーム、RTC 周期、IWDT、選択型割り込み 146～157)で復帰

項目		RX65N(ICUB)	RX66N(ICUD)
低消費電力状態からの復帰	ソフトウェアスタンバイモード	NMI 端子割り込み、外部端子割り込み、周辺機能割り込み(電圧監視 1、電圧監視 2、USB レジューム、RTC アラーム、RTC 周期、IWDT)で復帰	NMI 端子割り込み、外部端子割り込み、周辺機能割り込み(電圧監視 1、電圧監視 2、USB レジューム、RTC アラーム、RTC 周期、IWDT)で復帰
	ディープソフトウェアスタンバイモード	NMI 端子割り込み、一部の外部端子割り込み、周辺機能割り込み(電圧監視 1、電圧監視 2、USB レジューム、RTC アラーム、RTC 周期)で復帰	NMI 端子割り込み、一部の外部端子割り込み、周辺機能割り込み(電圧監視 1、電圧監視 2、USB レジューム、RTC アラーム、RTC 周期)で復帰

表 2.16　割り込みコントローラのレジスタ比較

レジスタ	ビット	RX65N(ICUB)	RX66N(ICUD)
NMISR	RAMST (RX65N) EXNMIST (RX66N)	RAM エラー割り込みステータスフラグ	拡張ノンマスカブル割り込みステータスフラグ
NMIER	RAMEN (RX65N) EXNMIEN (RX66N)	RAM エラー割り込み許可ビット	拡張ノンマスカブル割り込み許可ビット
EXNMISR	-	-	拡張ノンマスカブル割り込みステータスレジスタ
EXNMIER	-	-	拡張ノンマスカブル割り込み許可レジスタ
EXNMICLR	-	-	拡張ノンマスカブル割り込みステータスクリアレジスタ
GRPIE0	-	-	グループ IE0 割り込み要求レジスタ
GENIE0	-	-	グループ IE0 割り込み要求許可レジスタ
GCRIE0	-	-	グループ IE0 割り込みクリアレジスタ
PIARk	-	選択型割り込み A 要求レジスタ k (k = 0h～5h, Bh)	選択型割り込み A 要求レジスタ k (k = 0h～Ah, Ch)

2.11　バス

表 2.17 にバスの概要比較を、表 2.18 にバスのレジスタ比較を示します。

表 2.17　バスの概要比較

項目		RX65N	RX66N
CPU バス	命令バス	• CPU (命令)を接続 • 内蔵メモリを接続 (RAM、拡張 RAM (注 1)、コードフラッシュメモリ) • システムクロック(ICLK)に同期して動作	• CPU (命令)を接続 • 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ) • システムクロック(ICLK)に同期して動作
	オペランドバス	• CPU (オペランド)を接続 • 内蔵メモリを接続 (RAM、拡張 RAM (注 1)、コードフラッシュメモリ) • システムクロック(ICLK)に同期して動作	• CPU (オペランド)を接続 • 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ) • システムクロック(ICLK)に同期して動作
メモリバス	メモリバス 1	• RAM を接続	• RAM を接続
	メモリバス 2	• コードフラッシュメモリを接続	• コードフラッシュメモリを接続
	メモリバス 3	• 拡張 RAM を接続 (注 1)	• 拡張 RAM、ECCRAM を接続
内部メインバス	内部メインバス 1	• CPU を接続 • システムクロック(ICLK)に同期して動作	• CPU を接続 • システムクロック(ICLK)に同期して動作
	内部メインバス 2	• DTC, DMAC、拡張バスマスタを接続 • 内蔵メモリを接続 (RAM、拡張 RAM (注 1)、コードフラッシュメモリ) • システムクロック(ICLK)に同期して動作	• DTC、DMAC、拡張バスマスタを接続 • 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ) • システムクロック(ICLK)に同期して動作
内部周辺バス	内部周辺バス 1	• 周辺機能(DTC, DMAC, EXDMAC, 割り込みコントローラ、バスエラー監視部)を接続 • システムクロック(ICLK)に同期して動作(EXDMAC は、BCLK に同期して動作)	• 周辺機能(DTC、DMAC、EXDMAC、割り込みコントローラ、バスエラー監視部)を接続 • システムクロック(ICLK)に同期して動作(EXDMAC は、BCLK に同期して動作)
	内部周辺バス 2	• 周辺機能(内部周辺バス 1, 3, 4, 5 以外の周辺機能)を接続 • 周辺モジュールクロック(PCLKB)に同期して動作	• 周辺機能(内部周辺バス 1、3～5 以外の周辺機能)を接続 • 周辺モジュールクロック(PCLKB)に同期して動作
	内部周辺バス 3	• 周辺機能(USBb, PDC, スタンバイ RAM)を接続 • 周辺モジュールクロック(PCLKB)に同期して動作	• 周辺機能(USBb、PDC、スタンバイ RAM)を接続 • 周辺モジュールクロック(PCLKB)に同期して動作
	内部周辺バス 4	• 周辺機能(EDMAC, ETHERC, MTU3, SCIi, RSPI, AES (注 2))を接続 • 周辺モジュールクロック(PCLKA)に同期して動作	• 周辺機能(EDMAC, ETHERC, PMGI, GPTW, MTU, SCIi, RSPI)を接続 • 周辺モジュールクロック(PCLKA)に同期して動作
	内部周辺バス 5	• 周辺機能(GLCDC、DRW2D)を接続(注 1) • 周辺モジュールクロック(PCLKA)に同期して動作	• 周辺機能(GLCDC, DRW2D)を接続 • 周辺モジュールクロック(PCLKA)に同期して動作

項目		RX65N	RX66N
内部周辺バス	内部周辺バス 6	• コードフラッシュメモリ(P/E 時)、データフラッシュメモリ (注 1)を接続 • FlashIF クロック(FCLK)に同期して動作	• コードフラッシュメモリ(P/E 時)、データフラッシュメモリを接続 • FlashIF クロック(FCLK)に同期して動作
外部バス	CS 領域	• 外部デバイスを接続 • 外部バスクロック(BCLK)に同期して動作	• 外部デバイスを接続 • 外部バスクロック(BCLK)に同期して動作
	SDRAM 領域	• SDRAM を接続 • SDRAM クロック(SDCLK)に同期して動作	• SDRAM を接続 • SDRAM クロック(SDCLK)に同期して動作

注 1.　コードフラッシュメモリ容量が 1.5M バイト以上の製品にのみあります。

注 2.　コードフラッシュメモリ容量が 1M バイト以下の製品にのみあります。

表 2.18　バスのレジスタ比較

レジスタ	ビット	RX65N	RX66N
BUSPRI	BPRA[1:0]	メモリバス 1, 3 (RAM/拡張 RAM)プライオリティ制御ビット	メモリバス 1、3 (RAM/拡張 RAM/ECCRAM)プライオリティ制御ビット
EBMAPCR	RPSTOP	レンダリング処理停止ビット	-

2.12　イベントリンクコントローラ

表 2.19 にイベントリンクコントローラの概要比較を、表 2.20 にイベントリンクコントローラのレジスタ比較を、表 2.21 に ELSRn レジスタと周辺モジュールの対応を、表 2.22 に ELSRn.ELS[7:0]に設定するイベント信号名と信号番号の対応を示します。

表 2.19　イベントリンクコントローラの概要比較

項目	RX65N(ELC)	RX66N(ELC)
イベントリンク機能	• 82 種類のイベント信号を、直接モジュールへリンク可能 • タイマ系のモジュールは、イベント入力時の動作の選択が可能 • ポート B、ポート E のイベントリンク動作が可能 — シングルポート (注 1)： 指定した 1 ビットのポートにイベントリンクの動作設定が可能 — ポートグループ (注 1)： 8 本ある I/O ポート内で、指定した複数ビットをグループ化してイベントリンクの動作設定が可能	• 123 種類のイベント信号を、直接周辺モジュールへリンク可能 • タイマ系の周辺モジュールは、イベント信号入力時の動作を選択可能 • ポート B、ポート E のイベントリンク動作が可能 — シングルポート (注 1)： 指定した 1 本のポートにイベントリンクの動作設定が可能 — ポートグループ (注 1)： 最大 8 本あるポートの内、指定した複数本のポートをグループ化してイベントリンクの動作設定が可能
消費電力低減機能	モジュールストップ状態への設定が可能	モジュールストップ状態への遷移が可能

注 1.　入力に設定されているシングルポート、ポートグループでは、対応する端子への入力信号が変化するとイベントが発生します。

表 2.20　イベントリンクコントローラのレジスタ比較

レジスタ	ビット	RX65N(ELC)	RX66N(ELC)
ELSRn	-	イベントリンク設定レジスタ n （n = 0, 3, 4, 7, 10～13, 15, 16, 18～28, 33, 35～38, 45）	イベントリンク設定レジスタ n (n = 0, 3, 4, 7, 10～13, 15, 16, 18～28, 33, 35～38, 45, 48～57)
	ELS[7:0]	イベントリンク選択ビット 00h：該当する周辺モジュールへのイベントの出力は無効 01h～BDh：リンクするイベント信号の番号を指定 上記以外は設定しないでください	イベントリンク選択ビット 00h：該当する周辺モジュールへのイベント信号の出力は無効 01h～CDh：リンクするイベント信号の番号を指定 上記以外は設定しないでください

表 2.21　ELSRn レジスタと周辺モジュールの対応

レジスタ	RX65N(ELC)	RX66N(ELC)
ELSR0	MTU0	MTU0
ELSR3	MTU3	MTU3
ELSR4	MTU4	MTU4
ELSR7	CMT1	CMT1
ELSR10	TMR0	TMR0
ELSR11	TMR1	TMR1
ELSR12	TMR2	TMR2
ELSR13	TMR3	TMR3
ELSR15	S12AD (ELCTRG0N)	S12AD (ELCTRG00N)
ELSR16	DA0	DA0
ELSR18	ICU (割り込み 1)	ICU (割り込み 1)
ELSR19	ICU (割り込み 2)	ICU (割り込み 2)
ELSR20	出力ポートグループ 1	出力ポートグループ 1
ELSR21	出力ポートグループ 2	出力ポートグループ 2
ELSR22	入力ポートグループ 1	入力ポートグループ 1
ELSR23	入力ポートグループ 2	入力ポートグループ 2
ELSR24	シングルポート 0	シングルポート 0
ELSR25	シングルポート 1	シングルポート 1
ELSR26	シングルポート 2	シングルポート 2
ELSR27	シングルポート 3	シングルポート 3
ELSR28	クロックソースを LOCO へ切り替え	クロックソースを LOCO へ切り替え
ELSR33	CMTW0	CMTW0
ELSR35	TPU0	TPU0
ELSR36	TPU1	TPU1
ELSR37	TPU2	TPU2
ELSR38	TPU3	TPU3
ELSR45	S12AD1 (ELCTRG1N)	S12AD1 (ELCTRG10N)
ELSR48	-	GPTW イベント要因 A (全チャネル共通)
ELSR49	-	GPTW イベント要因 B (全チャネル共通)
ELSR50	-	GPTW イベント要因 C (全チャネル共通)
ELSR51	-	GPTW イベント要因 D (全チャネル共通)
ELSR52	-	GPTW イベント要因 E (全チャネル共通)
ELSR53	-	GPTW イベント要因 F (全チャネル共通)
ELSR54	-	GPTW イベント要因 G (全チャネル共通)
ELSR55	-	GPTW イベント要因 H (全チャネル共通)
ELSR56	-	S12AD (ELCTRG01N)
ELSR57	-	S12AD1 (ELCTRG11N)

表 2.22　ELSRn.ELS[7:0]に設定するイベント信号名と信号番号の対応

ELS[7:0]ビットの値	周辺モジュール	RX65N(ELC)	RX66N(ELC)
01h	マルチファンクションタイマパルスユニット 3	MTU0・コンペアマッチ 0A	MTU0・コンペアマッチ 0A
02h		MTU0・コンペアマッチ 0B	MTU0・コンペアマッチ 0B
03h		MTU0・コンペアマッチ 0C	MTU0・コンペアマッチ 0C
04h		MTU0・コンペアマッチ 0D	MTU0・コンペアマッチ 0D
05h		MTU0・コンペアマッチ 0E	MTU0・コンペアマッチ 0E
06h		MTU0・コンペアマッチ 0F	MTU0・コンペアマッチ 0F
07h		MTU0・オーバフロー	MTU0・オーバフロー
10h		MTU3・コンペアマッチ 3A	MTU3・コンペアマッチ 3A
11h		MTU3・コンペアマッチ 3B	MTU3・コンペアマッチ 3B
12h		MTU3・コンペアマッチ 3C	MTU3・コンペアマッチ 3C
13h		MTU3・コンペアマッチ 3D	MTU3・コンペアマッチ 3D
14h		MTU3・オーバフロー	MTU3・オーバフロー
15h		MTU4・コンペアマッチ 4A	MTU4・コンペアマッチ 4A
16h		MTU4・コンペアマッチ 4B	MTU4・コンペアマッチ 4B
17h		MTU4・コンペアマッチ 4C	MTU4・コンペアマッチ 4C
18h		MTU4・コンペアマッチ 4D	MTU4・コンペアマッチ 4D
19h		MTU4・オーバフロー	MTU4・オーバフロー
1Ah		MTU4・アンダフロー	MTU4・アンダフロー
1Fh	コンペアマッチタイマ	CMT1・コンペアマッチ 1	CMT1・コンペアマッチ 1
22h	8 ビットタイマ	TMR0・コンペアマッチ A0	TMR0・コンペアマッチ A0
23h		TMR0・コンペアマッチ B0	TMR0・コンペアマッチ B0
24h		TMR0・オーバフロー	TMR0・オーバフロー
25h		TMR1・コンペアマッチ A1	TMR1・コンペアマッチ A1
26h		TMR1・コンペアマッチ B1	TMR1・コンペアマッチ B1
27h		TMR1・オーバフロー	TMR1・オーバフロー
28h		TMR2・コンペアマッチ A2	TMR2・コンペアマッチ A2
29h		TMR2・コンペアマッチ B2	TMR2・コンペアマッチ B2
2Ah		TMR2・オーバフロー	TMR2・オーバフロー
2Bh		TMR3・コンペアマッチ A3	TMR3・コンペアマッチ A3
2Ch		TMR3・コンペアマッチ B3	TMR3・コンペアマッチ B3
2Dh		TMR3・オーバフロー	TMR3・オーバフロー
2Eh	リアルタイムクロック	RTC・周期イベント(1/256 秒、1/128 秒、1/64 秒、1/32 秒、1/16 秒、1/8 秒、1/4 秒、1/2 秒、1 秒、2 秒から選択)	RTC・周期イベント(1/256 秒、1/128 秒、1/64 秒、1/32 秒、1/16 秒、1/8 秒、1/4 秒、1/2 秒、1 秒、2 秒から選択)
31h	独立ウォッチドッグタイマ	IWDT・アンダフロー・リフレッシュエラー	IWDT・アンダフロー・リフレッシュエラー
3Ah	シリアルコミュニケーションインタフェース	SCI5・エラー（受信エラー・エラーシグナル検出）	SCI5・エラー（受信エラー・エラーシグナル検出）
3Bh		SCI5・受信データフル	SCI5・受信データフル
3Ch		SCI5・送信データエンプティ	SCI5・送信データエンプティ
3Dh		SCI5・送信完了	SCI5・送信完了
4Eh	I^2C バスインタフェース	RIIC0・通信エラー、イベント発生	RIIC0・通信エラー、イベント発生
4Fh		RIIC0・受信データフル	RIIC0・受信データフル

ELS[7:0] ビットの値	周辺モジュール	RX65N(ELC)	RX66N(ELC)
50h	I²C バスインタフェース	RIIC0・送信データエンプティ	RIIC0・送信データエンプティ
51h		RIIC0・送信終了	RIIC0・送信終了
52h	シリアルペリフェラルインタフェース	RSPI0・エラー (モードフォルト・オーバラン・アンダラン・パリティエラー)	RSPI0・エラー (モードフォルト・オーバラン・アンダラン・パリティエラー)
53h		RSPI0・アイドル	RSPI0・アイドル
54h		RSPI0・受信データフル	RSPI0・受信データフル
55h		RSPI0・送信データエンプティ	RSPI0・送信データエンプティ
56h		RSPI0・送信完了	RSPI0・送信完了
58h	12 ビット A/D コンバータ	S12AD・A/D 変換終了	S12AD・A/D 変換終了
5Bh	電圧検出回路	LVD1・電圧検出	LVD1・電圧検出
5Ch		LVD2・電圧検出	LVD2・電圧検出
5Dh	DMA コントローラ	DMAC0・転送終了	DMAC0・転送終了
5Eh		DMAC1・転送終了	DMAC1・転送終了
5Fh		DMAC2・転送終了	DMAC2・転送終了
60h		DMAC3・転送終了	DMAC3・転送終了
61h	データトランスファコントローラ	DTC・転送終了	DTC・転送終了
62h	クロック発生回路	クロック発生回路・発振停止検出	クロック発生回路・発振停止検出
63h	I/O ポート	入力ポートグループ 1・入力エッジ検出	入力ポートグループ 1・入力エッジ検出
64h		入力ポートグループ 2・入力エッジ検出	入力ポートグループ 2・入力エッジ検出
65h		シングル入力ポート 0・入力エッジ検出	シングル入力ポート 0・入力エッジ検出
66h		シングル入力ポート 1・入力エッジ検出	シングル入力ポート 1・入力エッジ検出
67h		シングル入力ポート 2・入力エッジ検出	シングル入力ポート 2・入力エッジ検出
68h		シングル入力ポート 3・入力エッジ検出	シングル入力ポート 3・入力エッジ検出
69h	イベントリンクコントローラ	ソフトウェアイベント	ソフトウェアイベント
6Ah	データ演算回路	DOC・データ演算条件成立	DOC・データ演算条件成立
6Ch	12 ビット A/D コンバータ	S12AD1・A/D 変換終了	S12AD1・A/D 変換終了
7Eh	コンペアマッチタイマ W	CMTW・チャネル 0・コンペアマッチ	CMTW・チャネル 0・コンペアマッチ
80h	汎用 PWM タイマ	-	GPTW0・コンペアマッチ A
81h		-	GPTW0・コンペアマッチ B
82h		-	GPTW0・コンペアマッチ C
83h		-	GPTW0・コンペアマッチ D
84h		-	GPTW0・コンペアマッチ E
85h		-	GPTW0・コンペアマッチ F
86h		-	GPTW0・オーバフロー
87h		-	GPTW0・アンダフロー

ELS[7:0] ビットの値	周辺モジュール	RX65N(ELC)	RX66N(ELC)
88h	汎用 PWM タイマ	-	GPTW1・コンペアマッチ A
89h		-	GPTW1・コンペアマッチ B
8Ah		-	GPTW1・コンペアマッチ C
8Bh		-	GPTW1・コンペアマッチ D
8Ch		-	GPTW1・コンペアマッチ E
8Dh		-	GPTW1・コンペアマッチ F
8Eh		-	GPTW1・オーバフロー
8Fh		-	GPTW1・アンダフロー
90h		-	GPTW2・コンペアマッチ A
91h		-	GPTW2・コンペアマッチ B
92h		-	GPTW2・コンペアマッチ C
93h		-	GPTW2・コンペアマッチ D
94h		-	GPTW2・コンペアマッチ E
95h		-	GPTW2・コンペアマッチ F
96h		-	GPTW2・オーバフロー
97h		-	GPTW2・アンダフロー
98h		-	GPTW3・コンペアマッチ A
99h		-	GPTW3・コンペアマッチ B
9Ah		-	GPTW3・コンペアマッチ C
9Bh		-	GPTW3・コンペアマッチ D
9Ch		-	GPTW3・コンペアマッチ E
9Dh		-	GPTW3・コンペアマッチ F
9Eh		-	GPTW3・オーバフロー
9Fh		-	GPTW3・アンダフロー
ACh	16 ビットタイマパルスユニット	TPU0・コンペアマッチ A	TPU0・コンペアマッチ A
ADh		TPU0・コンペアマッチ B	TPU0・コンペアマッチ B
AEh		TPU0・コンペアマッチ C	TPU0・コンペアマッチ C
AFh		TPU0・コンペアマッチ D	TPU0・コンペアマッチ D
B0h		TPU0・オーバフロー	TPU0・オーバフロー
B1h		TPU1・コンペアマッチ A	TPU1・コンペアマッチ A
B2h		TPU1・コンペアマッチ B	TPU1・コンペアマッチ B
B3h		TPU1・オーバフロー	TPU1・オーバフロー
B4h		TPU1・アンダフロー	TPU1・アンダフロー
B5h		TPU2・コンペアマッチ A	TPU2・コンペアマッチ A
B6h		TPU2・コンペアマッチ B	TPU2・コンペアマッチ B
B7h		TPU2・オーバフロー	TPU2・オーバフロー
B8h		TPU2・アンダフロー	TPU2・アンダフロー
B9h		TPU3・コンペアマッチ A	TPU3・コンペアマッチ A
BAh		TPU3・コンペアマッチ B	TPU3・コンペアマッチ B
BBh		TPU3・コンペアマッチ C	TPU3・コンペアマッチ C
BCh		TPU3・コンペアマッチ D	TPU3・コンペアマッチ D
BDh		TPU3・オーバフロー	TPU3・オーバフロー
C6h	汎用 PWM タイマ	-	GPTW0・A/D 変換開始要求 A
Ch7		-	GPTW0・A/D 変換開始要求 B
C8h		-	GPTW1・A/D 変換開始要求 A
C9h		-	GPTW1・A/D 変換開始要求 B

ELS[7:0] ビットの値	周辺モジュール	RX65N(ELC)	RX66N(ELC)
CAh	汎用 PWM タイマ	-	GPTW2・A/D 変換開始要求 A
CBh		-	GPTW2・A/D 変換開始要求 B
CCh		-	GPTW3・A/D 変換開始要求 A
CDh		-	GPTW3・A/D 変換開始要求 B
上記以外は設定しないでください			

2.13　I/O ポート

表 2.23 に I/O ポートの機能比較(コードフラッシュメモリ容量が 1M バイト以下の製品(RX65N))を、表 2.24 を I/O ポートの機能比較(コードフラッシュメモリ容量が 1.5M バイト以上の製品(RX65N))を、表 2.25 に I/O ポートのレジスタ比較を示します。

表 2.23　I/O ポートの機能比較(コードフラッシュメモリ容量が 1M バイト以下の製品(RX65N))

項目	ポートシンボル	RX65N	RX66N
入力プルアップ機能	PORT0	P00～P03, P05, P07	P00～P03, P05, P07
	PORT1	P12～P17	P10～P17
	PORT2	P20～P27	P20～P27
	PORT3	P30～P34, P36, P37	P30～P34, P36, P37
	PORT4	P40～P47	P40～P47
	PORT5	P50～P56	P50～P57
	PORT6	P60～P67	P60～P67
	PORT7	P70～P77	P70～P77
	PORT8	P80～P83, P86, P87	P80～P87
	PORT9	P90～P93	P90～P97
	PORTA	PA0～PA7	PA0～PA7
	PORTB	PB0～PB7	PB0～PB7
	PORTC	PC0～PC7	PC0～PC7
	PORTD	PD0～PD7	PD0～PD7
	PORTE	PE0～PE7	PE0～PE7
	PORTF	PF5	PF0～PF5
	PORTG	—	PG0～PG7
	PORTH	—	PH0～PH7
	PORTJ	PJ3, PJ5	PJ0～PJ3, PJ5
	PORTK	—	PK0～PK7
	PORTL	—	PL0～PL7
	PORTM	—	PM0～PM7
	PORTN	—	PN0～PN5
	PORTQ	—	PQ0～PQ7
オープンドレイン出力機能	PORT0	P00～P03, P05, P07	P00～P03, P05, P07
	PORT1	P12～P17	P10～P17
	PORT2	P20～P27	P20～P27
	PORT3	P30～P34, P36, P37	P30～P34, P36, P37
	PORT4	P40～P47	P40～P47
	PORT5	P50～P56	P50～P57
	PORT6	P60～P67	P60～P67
	PORT7	P70～P77	P70～P77
	PORT8	P80～P83, P86, P87	P80～P87
	PORT9	P90～P93	P90～P97
	PORTA	PA0～PA7	PA0～PA7
	PORTB	PB0～PB7	PB0～PB7
	PORTC	PC0～PC7	PC0～PC7
	PORTD	PD0～PD7	PD0～PD7
	PORTE	PE0～PE7	PE0～PE7
	PORTF	PF5	PF0～PF5
	PORTG	—	PG0～PG7
	PORTH	—	PH0～PH7
	PORTJ	PJ3, PJ5	PJ0～PJ3, PJ5
	PORTK	—	PK0～PK7

項目	ポートシンボル	RX65N	RX66N
オープンドレイン出力機能	PORTL	—	PL0～PL7
	PORTM	—	PM0～PM7
	PORTN	—	PN0～PN5
	PORTQ	—	PQ0～PQ7
駆動能力切り替え機能	PORT0	P00～P03, P05, P07	P00～P03, P05, P07
	PORT1	P12～P17	P10～P17
	PORT2	P20～P27	P20～P27
	PORT3	P30～P34, P36, P37	P30～P34, P36, P37
	PORT4	P40～P47	P40～P47
	PORT5	P50～P56	P50～P57
	PORT6	P60～P67	P60～P67
	PORT7	P70～P77	P70～P77
	PORT8	P80～P83, P86, P87	P80～P87
	PORT9	P90～P93	P90～P97
	PORTA	PA0～PA7	PA0～PA7
	PORTB	PB0～PB7	PB0～PB7
	PORTC	PC0～PC7	PC0～PC7
	PORTD	PD0～PD7	PD0～PD7
	PORTE	PE0～PE7	PE0～PE7
	PORTF	PF5	PF0～PF5
	PORTG	—	PG0～PG7
	PORTH	—	PH0～PH7
	PORTJ	PJ3, PJ5	PJ0～PJ3, PJ5
	PORTK	—	PK0～PK7
	PORTL	—	PL0～PL7
	PORTM	—	PM0～PM7
	PORTN	—	PN0～PN5
	PORTQ	—	PQ0～PQ7
5V トレラント	PORT0	P07	P07
	PORT1	P12～P17	P11～P17
	PORT2	P20, P21	P20, P21
	PORT3	P30～P33	P30～P33
	PORT6	P67	P67
	PORTC	PC0～PC3	PC0～PC3

表 2.24　I/O ポートの機能比較(コードフラッシュメモリ容量が 1.5M バイト以上の製品(RX65N))

項目	ポートシンボル	RX65N	RX66N
入力プルアップ機能	PORT0	P00～P03, P05, P07	P00～P03, P05, P07
	PORT1	P10～P17	P10～P17
	PORT2	P20～P27	P20～P27
	PORT3	P30～P34, P36, P37	P30～P34, P36, P37
	PORT4	P40～P47	P40～P47
	PORT5	P50～P57	P50～P57
	PORT6	P60～P67	P60～P67
	PORT7	P70～P77	P70～P77
	PORT8	P80～P87	P80～P87
	PORT9	P90～P97	P90～P97
	PORTA	PA0～PA7	PA0～PA7
	PORTB	PB0～PB7	PB0～PB7
	PORTC	PC0～PC7	PC0～PC7
	PORTD	PD0～PD7	PD0～PD7
	PORTE	PE0～PE7	PE0～PE7
	PORTF	PF0～PF5	PF0～PF5
	PORTG	PG0～PG7	PG0～PG7
	PORTH	—	PH0～PH7
	PORTJ	PJ0～PJ3, PJ5	PJ0～PJ3, PJ5
	PORTK	—	PK0～PK7
	PORTL	—	PL0～PL7
	PORTM	—	PM0～PM7
	PORTN	—	PN0～PN5
	PORTQ	—	PQ0～PQ7
オープンドレイン出力機能	PORT0	P00～P03, P05, P07	P00～P03, P05, P07
	PORT1	P10～P17	P10～P17
	PORT2	P20～P27	P20～P27
	PORT3	P30～P34, P36, P37	P30～P34, P36, P37
	PORT4	P40～P47	P40～P47
	PORT5	P50～P57	P50～P57
	PORT6	P60～P67	P60～P67
	PORT7	P70～P77	P70～P77
	PORT8	P80～P87	P80～P87
	PORT9	P90～P97	P90～P97
	PORTA	PA0～PA7	PA0～PA7
	PORTB	PB0～PB7	PB0～PB7
	PORTC	PC0～PC7	PC0～PC7
	PORTD	PD0～PD7	PD0～PD7
	PORTE	PE0～PE7	PE0～PE7
	PORTF	PF0～PF5	PF0～PF5
	PORTG	PG0～PG7	PG0～PG7
	PORTH	—	PH0～PH7
	PORTJ	PJ0～PJ3, PJ5	PJ0～PJ3, PJ5
	PORTK	—	PK0～PK7
	PORTL	—	PL0～PL7
	PORTM	—	PM0～PM7
	PORTN	—	PN0～PN5
	PORTQ	—	PQ0～PQ7
駆動能力切り替え機能	PORT0	P00～P03, P05, P07	P00～P03, P05, P07
	PORT1	P10～P17	P10～P17

項目	ポートシンボル	RX65N	RX66N
駆動能力切り替え機能	PORT2	P20～P27	P20～P27
	PORT3	P30～P34, P36, P37	P30～P34, P36, P37
	PORT4	P40～P47	P40～P47
	PORT5	P50～P57	P50～P57
	PORT6	P60～P67	P60～P67
	PORT7	P70～P77	P70～P77
	PORT8	P80～P87	P80～P87
	PORT9	P90～P97	P90～P97
	PORTA	PA0～PA7	PA0～PA7
	PORTB	PB0～PB7	PB0～PB7
	PORTC	PC0～PC7	PC0～PC7
	PORTD	PD0～PD7	PD0～PD7
	PORTE	PE0～PE7	PE0～PE7
	PORTF	PF0～PF5	PF0～PF5
	PORTG	PG0～PG7	PG0～PG7
	PORTH	—	PH0～PH7
	PORTJ	PJ0～PJ3, PJ5	PJ0～PJ3, PJ5
	PORTK	—	PK0～PK7
	PORTL	—	PL0～PL7
	PORTM	—	PM0～PM7
	PORTN	—	PN0～PN5
	PORTQ	—	PQ0～PQ7
5V トレラント	PORT0	P07	P07
	PORT1	P11～P17	P11～P17
	PORT2	P20, P21	P20, P21
	PORT3	P30～P33	P30～P33
	PORT6	P67	P67
	PORTC	PC0～PC3	PC0～PC3

表 2.25　I/O ポートのレジスタ比較

レジスタ	ビット名	RX65N	RX66N
PDR	B0～B7	Pm0～7 方向制御ビット (m = 0～9, A～G, J)	Pm0～7 方向制御ビット (m = 0～9, A～H, J～N, Q)
PODR	B0～B7	Pm0～7 出力データ格納ビット (m = 0～9, A～G, J)	Pm0～7 出力データ格納ビット (m = 0～9, A～H, J～N, Q)
PIDR	B0～B7	Pm0～7 ビット (m = 0～9, A～G, J)	Pm0～7 ビット (m = 0～9, A～H, J～N, Q)
PMR	B0～B7	Pm0～7 端子モード制御ビット (m = 0～9, A～G, J)	Pm0～7 端子モード制御ビット (m = 0～9, A～H, J～N, Q)
ODR0	B0	Pm0 出力形態指定ビット (m = 0～9, A～G, J)	Pm0 出力形態指定ビット (m = 0～9, A～H, J～N, Q)
	B2	Pm1 出力形態指定ビット (m = 0～9, A～G, J)	Pm1 出力形態指定ビット (m = 0～9, A～H, J～N, Q)
	B3	PE1 出力形態指定ビット (m = 0～9, A～G, J)	PE1 出力形態指定ビット (m = 0～9, A～H, J～N, Q)
	B4	Pm2 出力形態指定ビット (m = 0～9, A～G, J)	Pm2 出力形態指定ビット (m = 0～9, A～H, J～N, Q)
	B6	Pm3 出力形態指定ビット (m = 0～9, A～G, J)	Pm3 出力形態指定ビット (m = 0～9, A～H, J～N, Q)
ODR1	B0	Pm4 出力形態指定ビット (m = 0～9, A～G, J)	Pm4 出力形態指定ビット (m = 0～9, A～H, J～N, Q)
	B2	Pm5 出力形態指定ビット (m = 0～9, A～G, J)	Pm5 出力形態指定ビット (m = 0～9, A～H, J～N, Q)
	B4	Pm6 出力形態指定ビット (m = 0～9, A～G, J)	Pm6 出力形態指定ビット (m = 0～9, A～H, J～N, Q)
	B6	Pm7 出力形態指定ビット (m = 0～9, A～G, J)	Pm7 出力形態指定ビット (m = 0～9, A～H, J～N, Q)
PCR	B0～B7	Pm0～7 入力プルアップ抵抗制御ビット (m = 0～9, A～G, J)	Pm0～7 入力プルアップ抵抗制御ビット (m = 0～9, A～H, J～N, Q)
DSCR	B0～B7	Pm0～7 駆動能力制御ビット (m = 0～2, 5, 7～9, A～E, G, J)	Pm0～7 駆動能力制御ビット (m = 0～2, 5, 7～9, A～E, G, H, J～N, Q)
DSCR2	B0～B7	Pm0～7 駆動能力制御ビット 2 (m = 0～3, 5, 7～9, A～E, G, J)	Pm0～7 駆動能力制御ビット 2 (m = 0～3, 5, 7～9, A～E, G, H, J～N, Q)

2.14　マルチファンクションピンコントローラ

表 2.26 にマルチプル端子の割り当て端子比較を、表 2.27～表 2.47 にマルチファンクションピンコントローラのレジスタ比較を示します。

マルチプル端子の割り当て端子比較の、青字は RX66N グループのみに存在する端子、橙字は RX65N グループのみに存在する端子です。“○”は機能割り当てあり、“×”は端子なし、または機能割り当てなし、グレーの塗りつぶしは非搭載機能を表しています。

表 2.26　マルチプル端子の割り当て端子比較

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
割り込み	NMI (入力)	P35	○	○	○	○	○	○
EXDMA コントローラ	EDREQ0 (入力)	P22	○	○	○	○	○	○
		P55	○	○	○	○	○	○
		P80	○	○	×	○	○	×
	EDACK0 (出力)	P23	○	○	○	○	○	○
		P54	○	○	○	○	○	○
		P81	○	○	×	○	○	×
	EDREQ1 (入力)	P24	○	○	○	○	○	○
		P33	○	○	○	○	○	○
		P82	○	○	×	○	○	×
	EDACK1 (出力)	P25	○	○	○	○	○	○
		P56	○	○	×	○	○	×
		P83	○	○	×	○	○	×
		PJ3	○	○	○	○	○	○
割り込み	IRQ0-DS (入力)	P30	○	○	○	○	○	○
	IRQ0 (入力)	P10	○	×	×	○	×	×
		PD0	○	○	○	○	○	○
	IRQ1-DS (入力)	P31	○	○	○	○	○	○
	IRQ1 (入力)	P11	○	×	×	○	×	×
		PD1	○	○	○	○	○	○
	IRQ2-DS (入力)	P32	○	○	○	○	○	○
	IRQ2 (入力)	P12	○	○	○	○	○	○
		PD2	○	○	○	○	○	○
	IRQ3-DS (入力)	P33	○	○	○	○	○	○
	IRQ3 (入力)	P13	○	○	○	○	○	○
		PD3	○	○	○	○	○	○
	IRQ4-DS (入力)	PB1	○	○	○	○	○	○
	IRQ4 (入力)	P14	○	○	○	○	○	○
		P34	○	○	○	○	○	○
		PD4	○	○	○	○	○	○
		PF5	○	○	×	○	○	×
	IRQ5-DS (入力)	PA4	○	○	○	○	○	○
	IRQ5 (入力)	P15	○	○	○	○	○	○
		PD5	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
	IRQ6-DS (入力)	PA3	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
割り込み	IRQ6 (入力)	P16	○	○	○	○	○	○
		PD6	○	○	○	○	○	○
		PE6	○	○	○	○	○	○
	IRQ7-DS (入力)	PE2	○	○	○	○	○	○
	IRQ7 (入力)	P17	○	○	○	○	○	○
		PD7	○	○	○	○	○	○
		PE7	○	○	○	○	○	○
	IRQ8-DS (入力)	P40	○	○	○	○	○	○
	IRQ8 (入力)	P00	○	○	×	○	○	×
		P20	○	○	○	○	○	○
	IRQ9-DS (入力)	P41	○	○	○	○	○	○
	IRQ9 (入力)	P01	○	○	×	○	○	×
		P21	○	○	○	○	○	○
	IRQ10-DS (入力)	P42	○	○	○	○	○	○
	IRQ10 (入力)	P02	○	○	×	○	○	×
		P55	○	○	○	○	○	○
	IRQ11-DS (入力)	P43	○	○	○	○	○	○
	IRQ11 (入力)	P03	○	○	×	○	○	×
		PA1	○	○	○	○	○	○
	IRQ12-DS (入力)	P44	○	○	○	○	○	○
	IRQ12 (入力)	PB0	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
	IRQ13-DS (入力)	P45	○	○	○	○	○	○
	IRQ13 (入力)	P05	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
	IRQ14-DS (入力)	P46	○	○	○	○	○	○
	IRQ14 (入力)	PC0	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
	IRQ15-DS (入力)	P47	○	○	○	○	○	○
	IRQ15 (入力)	P07	○	○	○	○	○	○
		P67	○	○	×	○	○	×
マルチファンクションタイマパルスユニット 3	MTIOC0A (入出力)	P34	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	MTIOC0B (入出力)	P13	○	○	○	○	○	○
		P15	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
	MTIOC0C (入出力)	P32	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	MTIOC0D (入出力)	P33	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
	MTIOC1A (入出力)	P20	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	MTIOC1B (入出力)	P21	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	MTIOC2A (入出力)	P26	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	MTIOC2B (入出力)	P27	○	○	○	○	○	○
		PE5	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
マルチファンクションタイマパルスユニット 3	MTIOC3A (入出力)	P14	○	○	○	○	○	○
		P17	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
	MTIOC3B (入出力)	P17	○	○	○	○	○	○
		P22	○	○	○	○	○	○
		P80	○	○	×	○	○	×
		PB7	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
		PE1	○	○	○	○	○	○
	MTIOC3C (入出力)	P16	○	○	○	○	○	○
		P56	○	○	×	○	○	×
		PC0	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
		PJ3	○	○	○	○	○	○
	MTIOC3D (入出力)	P16	○	○	○	○	○	○
		P23	○	○	○	○	○	○
		P81	○	○	×	○	○	×
		PB6	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
		PE0	○	○	○	○	○	○
	MTIOC4A (入出力)	P21	○	○	○	○	○	○
		P24	○	○	○	○	○	○
		P82	○	○	×	○	○	×
		PA0	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
		PE2	○	○	○	○	○	○
	MTIOC4B (入出力)	P17	○	○	○	○	○	○
		P30	○	○	○	○	○	○
		P54	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
		PD1	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
	MTIOC4C (入出力)	P25	○	○	○	○	○	○
		P83	○	○	×	○	○	×
		P87	○	○	×	○	○	×
		PB1	○	○	○	○	○	○
		PE1	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
	MTIOC4D (入出力)	P31	○	○	○	○	○	○
		P55	○	○	○	○	○	○
		P86	○	○	×	○	○	×
		PC3	○	○	○	○	○	○
		PD2	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	MTIC5U (入力)	P12	○	×	×	○	×	×
		PA4	○	○	○	○	○	○
		PD7	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
マルチファンクションタイマパルスユニット 3	MTIC5V (入力)	P11	○	×	×	○	×	×
		PA6	○	○	○	○	○	○
		PD6	○	○	○	○	○	○
	MTIC5W (入力)	P10	○	×	×	○	×	×
		PB0	○	○	○	○	○	○
		PD5	○	○	○	○	○	○
	MTIOC6A (入出力)	PE7	○	○	○	○	○	○
		PJ1	○	×	×	○	×	×
	MTIOC6B (入出力)	PA5	○	○	○	○	○	○
		PJ0	○	×	×	○	×	×
	MTIOC6C (入出力)	PE6	○	○	○	○	○	○
		P85	○	×	×	○	×	×
	MTIOC6D (入出力)	PA0	○	○	○	○	○	○
		P84	○	×	×	○	×	×
	MTIOC7A (入出力)	PA2	○	○	○	○	○	○
	MTIOC7B (入出力)	PA1	○	○	○	○	○	○
	MTIOC7C (入出力)	P67	○	○	×	○	○	×
	MTIOC7D (入出力)	P66	○	○	×	○	○	×
	MTIOC8A (入出力)	PD6	○	○	○	○	○	○
	MTIOC8B (入出力)	PD4	○	○	○	○	○	○
	MTIOC8C (入出力)	PD5	○	○	○	○	○	○
	MTIOC8D (入出力)	PD3	○	○	○	○	○	○
	MTCLKA (入力)	P14	○	○	○	○	○	○
		P24	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
		PD5	×	×	×	○	○	○
	MTCLKB (入力)	P15	○	○	○	○	○	○
		P25	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
	MTCLKC (入力)	P22	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
	MTCLKD (入力)	P23	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
ポートアウトプットイネーブル 3	POE0# (入力)	P32	○	○	○	○	○	○
		P93	○	○	×	○	○	×
		PC4	○	○	○	○	○	○
		PD1	○	○	○	○	○	○
		PD7	○	○	○	○	○	○
	POE4# (入力)	P33	○	○	○	○	○	○
		P92	○	○	×	○	○	×
		PB5	○	○	○	○	○	○
		PD0	○	○	○	○	○	○
		PD6	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
ポートアウトプットイネーブル 3	POE8# (入力)	P17	○	○	○	○	○	○
		P30	○	○	○	○	○	○
		PD3	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
		PJ5	○	○	×	○	○	×
	POE10# (入力)	P32	○	○	○	○	○	○
		P34	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
		PD5	○	○	○	○	○	○
	POE11# (入力)	P33	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
		PD4	○	○	○	○	○	○
16 ビットタイマパルスユニット	TIOCA0 (入出力)	P86	○	○	×	○	○	×
		PA0	○	○	○	○	○	○
	TIOCB0 (入出力)	P17	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
	TIOCC0 (入出力)	P32	○	○	○	○	○	○
		P85	○	×	×	○	×	×
	TIOCD0 (入出力)	P33	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
	TIOCA1 (入出力)	P56	○	○	×	○	○	×
		PA4	○	○	○	○	○	○
	TIOCB1 (入出力)	P16	○	○	○	○	○	○
		PA5	○	○	○	○	○	○
	TIOCA2 (入出力)	P87	○	○	×	○	○	×
		PA6	○	○	○	○	○	○
	TIOCB2 (入出力)	P15	○	○	○	○	○	○
		PA7	○	○	○	○	○	○
	TIOCA3 (入出力)	P21	○	○	○	○	○	○
		PB0	○	○	○	○	○	○
	TIOCB3 (入出力)	P20	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	TIOCC3 (入出力)	P22	○	○	○	○	○	○
		PB2	○	○	○	○	○	○
	TIOCD3 (入出力)	P23	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	TIOCA4 (入出力)	P25	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
	TIOCB4 (入出力)	P24	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	TIOCA5 (入出力)	P13	○	○	○	○	○	○
		PB6	○	○	○	○	○	○
	TIOCB5 (入出力)	P14	○	○	○	○	○	○
		PB7	○	○	○	○	○	○
	TCLKA (入力)	P14	○	○	○	○	○	○
		PC2	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
16 ビットタイマパルスユニット	TCLKB (入力)	P15	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PC3	○	○	○	○	○	○
	TCLKC (入力)	P16	○	○	○	○	○	○
		PB2	○	○	○	○	○	○
		PC0	○	○	○	○	○	○
	TCLKD (入力)	P17	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
プログラマブルパルスジェネレータ	PO0 (出力)	P20	○	○	○	○	○	○
	PO1 (出力)	P21	○	○	○	○	○	○
	PO2 (出力)	P22	○	○	○	○	○	○
	PO3 (出力)	P23	○	○	○	○	○	○
	PO4 (出力)	P24	○	○	○	○	○	○
	PO5 (出力)	P25	○	○	○	○	○	○
	PO6 (出力)	P26	○	○	○	○	○	○
	PO7 (出力)	P27	○	○	○	○	○	○
	PO8 (出力)	P30	○	○	○	○	○	○
	PO9 (出力)	P31	○	○	○	○	○	○
	PO10 (出力)	P32	○	○	○	○	○	○
	PO11 (出力)	P33	○	○	○	○	○	○
	PO12 (出力)	P34	○	○	○	○	○	○
	PO13 (出力)	P13	○	○	○	○	○	○
		P15	○	○	○	○	○	○
	PO14 (出力)	P16	○	○	○	○	○	○
	PO15 (出力)	P14	○	○	○	○	○	○
		P17	○	○	○	○	○	○
	PO16 (出力)	P73	○	○	×	○	○	×
		PA0	○	○	○	○	○	○
	PO17 (出力)	PA1	○	○	○	○	○	○
		PC0	○	○	○	○	○	○
	PO18 (出力)	PA2	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
		PE1	○	○	○	○	○	○
	PO19 (出力)	P74	○	○	×	○	○	×
		PA3	○	○	○	○	○	○
	PO20 (出力)	P75	○	○	×	○	○	×
		PA4	○	○	○	○	○	○
	PO21 (出力)	PA5	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
	PO22 (出力)	P76	○	○	×	○	○	×
		PA6	○	○	○	○	○	○
	PO23 (出力)	P77	○	○	×	○	○	×
		PA7	○	○	○	○	○	○
		PE2	○	○	○	○	○	○
	PO24 (出力)	PB0	○	○	○	○	○	○
		PC3	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
プログラマブルパルスジェネレータ	PO25 (出力)	PB1	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
	PO26 (出力)	P80	○	○	×	○	○	×
		PB2	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
	PO27 (出力)	P81	○	○	×	○	○	×
		PB3	○	○	○	○	○	○
	PO28 (出力)	P82	○	○	×	○	○	×
		PB4	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	PO29 (出力)	PB5	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
	PO30 (出力)	PB6	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
	PO31 (出力)	PB7	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
8 ビットタイマ	TMO0 (出力)	P22	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	TMCI0 (入力)	P01	○	○	×	○	○	×
		P21	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	TMRI0 (入力)	P00	○	○	×	○	○	×
		P20	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
	TMO1 (出力)	P17	○	○	○	○	○	○
		P26	○	○	○	○	○	○
	TMCI1 (入力)	P02	○	○	×	○	○	×
		P12	○	○	○	○	○	○
		P54	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
	TMRI1 (入力)	P24	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	TMO2 (出力)	P16	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
	TMCI2 (入力)	P15	○	○	○	○	○	○
		P31	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
	TMRI2 (入力)	P14	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
	TMO3 (出力)	P13	○	○	○	○	○	○
		P32	○	○	○	○	○	○
		P55	○	○	○	○	○	○
	TMCI3 (入力)	P11	○	×	×	○	×	×
		P27	○	○	○	○	○	○
		P34	○	○	○	○	○	○
		PA6	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
8 ビットタイマ	TMRI3 (入力)	P10	○	×	×	○	×	×
		P30	○	○	○	○	○	○
		P33	○	○	○	○	○	○
コンペアマッチタイマ W	TOC0 (出力)	PC7	○	○	○	○	○	○
	TIC0 (入力)	PC6	○	○	○	○	○	○
	TOC1 (出力)	PE7	○	○	○	○	○	○
	TIC1 (入力)	PE6	○	○	○	○	○	○
	TOC2 (出力)	PD3	○	○	○	○	○	○
	TIC2 (入力)	PD2	○	○	○	○	○	○
	TOC3 (出力)	PE3	○	○	○	○	○	○
	TIC3 (入力)	PE2	○	○	○	○	○	○
イーサネットコントローラ	REF50CK0 (入力)	P76	○	○	×	○	○	×
		PB2	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
	RMII0_CRS_DV (入力)	P83	○	○	×	○	○	×
		PB7	○	○	○	○	○	○
	RMII0_TXD0 (出力)	P81	○	○	×	○	○	×
		PB5	○	○	○	○	○	○
	RMII0_TXD1 (出力)	P82	○	○	×	○	○	×
		PB6	○	○	○	○	○	○
	RMII0_RXD0 (入力)	P75	○	○	×	○	○	×
		PB1	○	○	○	○	○	○
	RMII0_RXD1 (入力)	P74	○	○	×	○	○	×
		PB0	○	○	○	○	○	○
	RMII0_TXD_EN (出力)	P80	○	○	×	○	○	×
		PA0	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
	RMII0_RX_ER (入力)	P77	○	○	×	○	○	×
		PB3	○	○	○	○	○	○
	ET0_CRS (入力)	P83	○	○	×	○	○	×
		PB7	○	○	○	○	○	○
	ET0_RX_DV (入力)	PC2	○	○	○	○	○	○
	ET0_EXOUT (出力)	P55	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
		PJ3	○	○	○	○	○	○
	ET0_LINKSTA (入力)	P34	○	○	○	○	○	○
		P54	○	○	○	○	○	○
		PA5	○	○	○	○	○	○
	ET0_ETXD0 (出力)	P81	○	○	×	○	○	×
		PB5	○	○	○	○	○	○
	ET0_ETXD1 (出力)	P82	○	○	×	○	○	×
		PB6	○	○	○	○	○	○
	ET0_ETXD2 (出力)	PC5	○	○	○	○	○	○
	ET0_ETXD3 (出力)	PC6	○	○	○	○	○	○
	ET0_ERXD0 (入力)	P75	○	○	×	○	○	×
		PB1	○	○	○	○	○	○
	ET0_ERXD1 (入力)	P74	○	○	×	○	○	×
		PB0	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
イーサネットコントローラ	ET0_ERXD2 (入力)	PC1	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	ET0_ERXD3 (入力)	PC0	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
	ET0_TX_EN (出力)	P80	○	○	×	○	○	×
		PA0	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
	ET0_TX_ER (出力)	PC3	○	○	○	○	○	○
	ET0_RX_ER (入力)	P77	○	○	×	○	○	×
		PB3	○	○	○	○	○	○
	ET0_TX_CLK (入力)	PC4	○	○	○	○	○	○
	ET0_RX_CLK (入力)	P76	○	○	×	○	○	×
		PB2	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
	ET0_COL (入力)	PC7	○	○	○	○	○	○
	ET0_WOL (出力)	P73	○	○	×	○	○	×
		PA1	○	○	○	○	○	○
		PA7	○	○	○	○	○	○
	ET0_MDC (出力)	P72	○	○	×	○	○	×
		PA4	○	○	○	○	○	○
	ET0_MDIO (入出力)	P71	○	○	×	○	○	×
		PA3	○	○	○	○	○	○
シリアルコミュニケーションインタフェース	RXD0 (入力)/SMISO0 (入出力)/SSCL0 (入出力)	P21	○	○	○	○	○	○
		P33	○	○	○	○	○	○
	TXD0 (出力)/SMOSI0 (入出力)/SSDA0 (入出力)	P20	○	○	○	○	○	○
		P32	○	○	○	○	○	○
	SCK0 (入出力)	P22	○	○	○	○	○	○
		P34	○	○	○	○	○	○
	CTS0# (入力)/RTS0# (出力)/SS0# (入力)	P23	○	○	○	○	○	○
		PJ3	○	○	○	○	○	○
	RXD1 (入力)/SMISO1 (入出力)/SSCL1 (入出力)	P15	○	○	○	○	○	○
		P30	○	○	○	○	○	○
		PF2	○	×	×	○	×	×
	TXD1 (出力)/SMOSI1 (入出力)/SSDA1 (入出力)	P16	○	○	○	○	○	○
		P26	○	○	○	○	○	○
		PF0	○	×	×	○	×	×
	SCK1 (入出力)	P17	○	○	○	○	○	○
		P27	○	○	○	○	○	○
		PF1	○	×	×	○	×	×
	CTS1# (入力)/RTS1# (出力)/SS1# (入力)	P14	○	○	○	○	○	○
		P31	○	○	○	○	○	○
	RXD2 (入力)/SMISO2 (入出力)/SSCL2 (入出力)	P12	○	○	○	○	○	○
		P52	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
シリアルコミュニケーションインタフェース	TXD2 (出力)/SMOSI2 (入出力)/SSDA2 (入出力)	P13	○	○	○	○	○	○
		P50	○	○	○	○	○	○
	SCK2 (入出力)	P11	○	×	×	○	×	×
		P51	○	○	○	○	○	○
	CTS2# (入力)/RTS2# (出力)/SS2# (入力)	P54	○	○	○	○	○	○
		PJ5	○	○	×	○	○	×
	RXD3 (入力)/SMISO3 (入出力)/SSCL3 (入出力)	P16	○	○	○	○	○	○
		P25	○	○	○	○	○	○
	TXD3 (出力)/SMOSI3 (入出力)/SSDA3 (入出力)	P17	○	○	○	○	○	○
		P23	○	○	○	○	○	○
	SCK3 (入出力)	P15	○	○	○	○	○	○
		P24	○	○	○	○	○	○
	CTS3# (入力)/RTS3# (出力)/SS3# (入力)	P26	○	○	○	○	○	○
	RXD4 (入力)/SMISO4 (入出力)/SSCL4 (入出力)	PB0	○	○	×	○	○	×
	TXD4 (出力)/SMOSI4 (入出力)/SSDA4 (入出力)	PB1	○	○	×	○	○	×
	SCK4 (入出力)	PB3	○	○	×	○	○	×
	CTS4# (入力)/RTS4# (出力)/SS4# (入力)	PB2	○	○	×	○	○	×
	RXD5 (入力)/SMISO5 (入出力)/SSCL5 (入出力)	PA2	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
	TXD5 (出力)/SMOSI5 (入出力)/SSDA5 (入出力)	PA4	○	○	○	○	○	○
		PC3	○	○	○	○	○	○
	SCK5 (入出力)	PA1	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
	CTS5# (入力)/RTS5# (出力)/SS5# (入力)	PA6	○	○	○	○	○	○
		PC0	○	○	○	○	○	○
	RXD6 (入力)/SMISO6 (入出力)/SSCL6 (入出力)	P01	○	○	×	○	○	×
		P33	○	○	○	○	○	○
		PB0	○	○	○	○	○	○
	TXD6 (出力)/SMOSI6 (入出力)/SSDA6 (入出力)	P00	○	○	×	○	○	×
		P32	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	SCK6 (入出力)	P02	○	○	×	○	○	×
		P34	○	○	○	○	○	○
		PB3	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
シリアルコミュニケーションインタフェース	CTS6# (入力)/RTS6# (出力)/SS6# (入力)	PB2	○	○	○	○	○	○
		PJ3	○	○	○	○	○	○
	RXD7 (入力)/SMISO7 (入出力)/SSCL7 (入出力)	P57	○	×	×	○	×	×
		P92	○	○	×	○	○	×
	TXD7 (出力)/SMOSI7 (入出力)/SSDA7 (入出力)	P55	○	○(注2)	×	○	○	×
		P90	○	○	×	○	○	×
	SCK7 (入出力)	P56	○	○(注2)	×	○	○	×
		P91	○	○	×	○	○	×
	CTS7# (入力)/RTS7# (出力)/SS7# (入力)	P93	○	○	×	○	○	×
	RXD8 (入力)/SMISO8 (入出力)/SSCL8 (入出力)	PC6	○	○	○	○	○	○
		PJ1	○	×	×	○	×	×
	TXD8 (出力)/SMOSI8 (入出力)/SSDA8 (入出力)	PC7	○	○	○	○	○	○
		PJ2	○	×	×	○	×	×
	RTS8# (出力)/SCK8 (入出力)	PC5	○	○	○	○	○	○
	SCK8 (入出力)	PJ0	○	×	×	○	×	×
	CTS8# (入力)/RTS8# (出力)/SS8# (入力)	PC4	○	○	○	○	○	○
	RXD9 (入力)/SMISO9 (入出力)/SSCL9 (入出力)	PB6	○	○	○	○	○	○
	TXD9 (出力)/SMOSI9 (入出力)/SSDA9 (入出力)	PB7	○	○	○	○	○	○
	RTS9# (出力)/SCK9 (入出力)	PB5	○	○	○	○	○	○
	CTS9# (入力)/RTS9# (出力)/SS9# (入力)	PB4	○	○	○	○	○	○
	RXD10 (入力)/SMISO10 (入出力)/SSCL10 (入出力)	P81	○	○	×	○	○	×
		P86	○	○	×	○	○	×
		PC6	○	○	○	○	○	○
	TXD10 (出力)/SMOSI10 (入出力)/SSDA10 (入出力)	P82	○	○	×	○	○	×
		P87	○	○	×	○	○	×
		PC7	○	○	○	○	○	○
	SCK10 (入出力)	PC5	○	○	○	○	○	○
	RTS10# (出力)/SCK10 (入出力)	P80	○	○	×	○	○	×
	CTS10# (入力)/SCK10 (入出力)/SS10# (入力)	P83	○	○	×	○	○	×

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
シリアルコミュニケーションインタフェース	CTS10# (入力)/ RTS10# (出力)/ SS10# (入力)	PC4	○	○	○	○	○	○
	RXD11 (入力)/ SMISO11 (入出力)/ SSCL11 (入出力)	P76	○	○	×	○	○	×
		PB6	○	○	○	○	○	○
	TXD11 (出力)/ SMOSI11 (入出力)/ SSDA11 (入出力)	P77	○	○	×	○	○	×
		PB7	○	○	○	○	○	○
	SCK11 (入出力)	PB5	○	○	○	○	○	○
	RTS11# (出力)/ SCK11 (入出力)	P75	○	○	×	○	○	×
	CTS11# (入力)/ SS11# (入力)	P74	○	○	×	○	○	×
	CTS11# (入力)/ RTS11# (出力)/ SS11# (入力)	PB4	○	○	○	○	○	○
	RXD12 (入力)/ SMISO12 (入出力)/ SSCL12 (入出力)/ RXDX12 (入力)	PE2	○	○	○	○	○	○
	TXD12 (出力)/ SMOSI12 (入出力)/ SSDA12 (入出力)/ TXDX12 (出力)/ SIOX12 (入出力)	PE1	○	○	○	○	○	○
	SCK12 (入出力)	PE0	○	○	○	○	○	○
	CTS12# (入力)/ RTS12# (出力)/ SS12# (入力)	PE3	○	○	○	○	○	○
I^2C バスインタフェース	SCL0[FM+] (入出力)	P12	○	○	○	○	○	○
	SDA0[FM+] (入出力)	P13	○	○	○	○	○	○
	SCL1 (入出力) (注 2)	P21	○	○	○	○	○	○
	SDA1 (入出力) (注 2)	P20	○	○	○	○	○	○
	SCL2-DS (入出力)	P16	○	○	○	○	○	○
	SDA2-DS (入出力)	P17	○	○	○	○	○	○
USB2.0FS ホスト/ファンクションモジュール	USB0_VBUS (入力)	P16	○	○	○	○	○	○
	USB0_EXICEN (出力)	P21	○	○	○	○	○	○
	USB0_VBUSEN (出力)	P16	○	○	○	○	○	○
		P24	○	○	○	○	○	○
		P32	○	○	○	○	○	○
	USB0_OVRCURA (入力)/ USB0_OVRCURA-DS (入力)	P14	○	○	○	○	○	○
	USB0_OVRCURB (入力)	P16	○	○	○	○	○	○
		P22	○	○	○	○	○	○
	USB0_ID (入力)	P20	○	○	○	○	○	○
CAN モジュール	CRX0 (入力)	P33	○	○	○	○	○	○
		PD2	○	○	○	○	○	○
	CTX0 (出力)	P32	○	○	○	○	○	○
		PD1	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
CAN モジュール	CRX1-DS (入力)	P15	○	○	○	○	○	○
	CRX1 (入力)	P55	○	○	○	○	○	○
	CTX1 (出力)	P14	○	○	○	○	○	○
		P23	×	×	×	○	○	○
		P54	○	○	○	○	○	○
	CRX2 (入力)	P67				○	○	×
	CTX2 (出力)	P66				○	○	×
シリアルペリフェラルインタフェース	RSPCKA (入出力)	PA5	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
	MOSIA (入出力)	PA6	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
	MISOA (入出力)	PA7	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
	SSLA0 (入出力)	PA4	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
	SSLA1 (出力)	PA0	○	○	○	○	○	○
		PC0	○	○	○	○	○	○
	SSLA2 (出力)	PA1	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
	SSLA3 (出力)	PA2	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
	RSPCKB (入出力)	P27	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
	MOSIB (入出力)	P26	○	○	○	○	○	○
		PE6	○	○	○	○	○	○
	MISOB (入出力)	P30	○	○	○	○	○	○
		PE7	○	○	○	○	○	○
	SSLB0 (入出力)	P31	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	SSLB1 (出力)	P50	○	○	○	○	○	○
		PE0	○	○	○	○	○	○
	SSLB2 (出力)	P51	○	○	○	○	○	○
		PE1	○	○	○	○	○	○
	SSLB3 (出力)	P52	○	○	○	○	○	○
		PE2	○	○	○	○	○	○
	RSPCKC (入出力)	P56	○	×	×	○	×	×
		PD3	○	○	○	○	○	○
	MOSIC (入出力)	P54	○	×	×	○	×	×
		PD1	○	○	○	○	○	○
	MISOC (入出力)	P55	○	×	×	○	×	×
		PD2	○	○	○	○	○	○
	SSLC0 (入出力)	P57	○	×	×	○	×	×
		PD4	○	○	○	○	○	○
	SSLC1 (出力)	PD5	○	○	○	○	○	○
		PJ0	○	×	×	○	×	×
	SSLC2 (出力)	PD6	○	○	○	○	○	○
		PJ1	○	×	×	○	×	×

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
シリアルペリフェラルインタフェース	SSLC3 (出力)	PD7	○	○	○	○	○	○
		PJ2	○	×	×	○	×	×
リアルタイムクロック	RTCOUT (出力)	P16	○	○	○	○	○	○
		P32	○	○	○	○	○	○
	RTCIC0 (入力) (注 1)	P30	○	○	○	○	○	○
	RTCIC1 (入力) (注 1)	P31	○	○	○	○	○	○
	RTCIC2 (入力) (注 1)	P32	○	○	○	○	○	○
12 ビット A/D コンバータ	AN000 (入力) (注 1)	P40	○	○	○	○	○	○
	AN001 (入力) (注 1)	P41	○	○	○	○	○	○
	AN002 (入力) (注 1)	P42	○	○	○	○	○	○
	AN003 (入力) (注 1)	P43	○	○	○	○	○	○
	AN004 (入力) (注 1)	P44	○	○	○	○	○	○
	AN005 (入力) (注 1)	P45	○	○	○	○	○	○
	AN006 (入力) (注 1)	P46	○	○	○	○	○	○
	AN007 (入力) (注 1)	P47	○	○	○	○	○	○
	ADTRG0# (入力)	P07	○	○	○	○	○	○
		P16	○	○	○	○	○	○
		P25	○	○	○	○	○	○
	AN100 (入力) (注 1)	PE2	○	○	○	○	○	○
	AN101 (入力) (注 1)	PE3	○	○	○	○	○	○
	AN102 (入力) (注 1)	PE4	○	○	○	○	○	○
	AN103 (入力) (注 1)	PE5	○	○	○	○	○	○
	AN104 (入力) (注 1)	PE6	○	○	○	○	○	○
	AN105 (入力) (注 1)	PE7	○	○	○	○	○	○
	AN106 (入力) (注 1)	PD6	○	○	○	○	○	○
	AN107 (入力) (注 1)	PD7	○	○	○	○	○	○
	AN108 (入力) (注 1)	PD0	○	○	○	○	○	○
	AN109 (入力) (注 1)	PD1	○	○	○	○	○	○
	AN110 (入力) (注 1)	PD2	○	○	○	○	○	○
	AN111 (入力) (注 1)	PD3	○	○	○	○	○	○
	AN112 (入力) (注 1)	PD4	○	○	○	○	○	○
	AN113 (入力) (注 1)	PD5	○	○	○	○	○	○
	AN114 (入力) (注 1)	P90	○	○	×	○	○	×
	AN115 (入力) (注 1)	P91	○	○	×	○	○	×
	AN116 (入力) (注 1)	P92	○	○	×	○	○	×
	AN117 (入力) (注 1)	P93	○	○	×	○	○	×
	AN118 (入力) (注 1)	P00	○	○	×	○	○	×
	AN119 (入力) (注 1)	P01	○	○	×	○	○	×
	AN120 (入力) (注 1)	P02	○	○	×	○	○	×
	ANEX0 (出力) (注 1)	PE0	○	○	○	○	○	○
	ANEX1 (入力) (注 1)	PE1	○	○	○	○	○	○
	ADTRG1# (入力)	P13	○	○	○	○	○	○
		P17	○	○	○	○	○	○
12 ビット D/A コンバータ	DA0 (出力) (注 1)	P03	○	○	×	○	○	×
	DA1 (出力) (注 1)	P05	○	○	○	○	○	○
パラレルデータキャプチャユニット	PIXCLK (入力)	P24	○	○	×	○	○	×
	VSYNC (入力)	P32	○	○	×	○	○	×
	HSYNC (入力)	P25	○	○	×	○	○	×

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
パラレルデータキャプチャユニット	PIXD0 (入力)	P15	○	○	×	○	○	×
	PIXD1 (入力)	P86	○	○	×	○	○	×
	PIXD2 (入力)	P87	○	○	×	○	○	×
	PIXD3 (入力)	P17	○	○	×	○	○	×
	PIXD4 (入力)	P20	○	○	×	○	○	×
	PIXD5 (入力)	P21	○	○	×	○	○	×
	PIXD6 (入力)	P22	○	○	×	○	○	×
	PIXD7 (入力)	P23	○	○	×	○	○	×
	PCKO (出力)	P33	○	○	×	○	○	×
マルチメディアカードインタフェース	MMC_RES# (出力)	P75	○	○	×	○	○	×
		PE7	○	○	○	○	○	○
	MMC_CLK (出力)	P77	○	○	×	○	○	×
		PD5	○	○	○	○	○	○
	MMC_CD (入力)	PC2	○	○	×	○	○	×
		PE6	○	○	○	○	○	○
	MMC_CMD (入出力)	P76	○	○	×	○	○	×
		PD4	○	○	○	○	○	○
	MMC_D0 (入出力)	PC3	○	○	×	○	○	×
		PD6	○	○	○	○	○	○
	MMC_D1 (入出力)	PC4	○	○	×	○	○	×
		PD7	○	○	○	○	○	○
	MMC_D2 (入出力)	P80	○	○	×	○	○	×
		PD2	○	○	○	○	○	○
	MMC_D3 (入出力)	P81	○	○	×	○	○	×
		PD3	○	○	○	○	○	○
	MMC_D4 (入出力)	P82	○	○	×	○	○	×
		PE0	○	○	○	○	○	○
	MMC_D5 (入出力)	PC5	○	○	×	○	○	×
		PE1	○	○	○	○	○	○
	MMC_D6 (入出力)	PC6	○	○	×	○	○	×
		PE2	○	○	○	○	○	○
	MMC_D7 (入出力)	PC7	○	○	×	○	○	×
		PE3	○	○	○	○	○	○
SD ホストインタフェース	SDHI_CLK (出力)	P21	○	○(注 2)	×	○	○	×
		P77	○	○	×	○	○	×
		PD5	○	○	○	○	○	○
	SDHI_CMD (入出力)	P20	○	○(注 2)	×	○	○	×
		P76	○	○	×	○	○	×
		PD4	○	○	○	○	○	○
	SDHI_CD (入力)	P25	○	○(注 2)	×	○	○	×
		P81	○	○	×	○	○	×
		PE6	○	○	○	○	○	○
	SDHI_WP (入力)	P24	○	○(注 2)	×	○	○	×
		P80	○	○	×	○	○	×
		PE7	○	○	○	○	○	○
	SDHI_D0 (入出力)	P22	○	○(注 2)	×	○	○	×
		PC3	○	○	×	○	○	×
		PD6	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
SD ホストインタフェース	SDHI_D1 (入出力)	P23	○	○(注 2)	×	○	○	×
		PC4	○	○	×	○	○	×
		PD7	○	○	○	○	○	○
	SDHI_D2 (入出力)	P75	○	○	×	○	○	×
		P87	○	○(注 2)	×	○	○	×
		PD2	○	○	○	○	○	○
	SDHI_D3 (入出力)	P17	○	○(注 2)	×	○	○	×
		PC2	○	○	×	○	○	×
		PD3	○	○	○	○	○	○
SD スレーブインタフェース	SDSI_CLK (入力)	P77	○	○	×			
		PB5	○	○	○			
	SDSI_CMD (入出力)	P76	○	○	×			
		PB4	○	○	○			
	SDSI_D0 (入出力)	PC3	○	○	×			
		PB6	○	○	○			
	SDSI_D1 (入出力)	PC4	○	○	×			
		PB7	○	○	○			
	SDSI_D2 (入出力)	P75	○	○	×			
		PB2	○	○	○			
	SDSI_D3 (入出力)	PC2	○	○	×			
		PB3	○	○	○			
クロック周波数測定回路	CACREF (入力)	PC7	○	○	○	○	○	○
		PA0	○	○	○	○	○	○
クワッドシリアルペリフェラルインタフェース	QSPCLK (出力)	P77	○	○	×	○	○	×
		PD5	○	○	○	○	○	○
	QSSL (出力)	P76	○	○	×	○	○	×
		PD4	○	○	○	○	○	○
	QMO/QIO0 (入出力)	PC3	○	○	×	○	○	×
		PD6	○	○	○	○	○	○
	QMI/QIO1 (入出力)	PC4	○	○	×	○	○	×
		PD7	○	○	○	○	○	○
	QIO2 (入出力)	P80	○	○	×	○	○	×
		PD2	○	○	○	○	○	○
	QIO3 (入出力)	P81	○	○	×	○	○	×
		PD3	○	○	○	○	○	○
グラフィックLCD コントローラ (注 2)	LCD_EXTCLK (入力)	P73	○	×	×	○	×	×
		PD0	○	○	○	○	○	○
	LCD_CLK (出力)	P14	○	×	×	○	×	×
		PB5	○	○	○	○	○	○
	LCD_TCON0 (出力)	P13	○	×	×	○	×	×
		PB4	○	○	○	○	○	○
	LCD_TCON1 (出力)	P12	○	×	×	○	×	×
		PB3	○	○	○	○	○	○
	LCD_TCON2 (出力)	PB2	○	○	○	○	○	○
		PJ2	○	×	×	○	×	×
	LCD_TCON3 (出力)	PB1	○	○	○	○	○	○
		PJ1	○	×	×	○	×	×

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
グラフィックLCDコントローラ (注2)	LCD_DATA0 (出力)	PB0	○	○	○	○	○	○
		PJ0	○	×	×	○	×	×
	LCD_DATA1 (出力)	P85	○	×	×	○	×	×
		PA7	○	○	○	○	○	○
	LCD_DATA2 (出力)	P84	○	×	×	○	×	×
		PA6	○	○	○	○	○	○
	LCD_DATA3 (出力)	P57	○	×	×	○	×	×
		PA5	○	○	○	○	○	○
	LCD_DATA4 (出力)	P56	○	×	×	○	×	×
		PA4	○	○	○	○	○	○
	LCD_DATA5 (出力)	P55	○	×	×	○	×	×
		PA3	○	○	○	○	○	○
	LCD_DATA6 (出力)	P54	○	×	×	○	×	×
		PA2	○	○	○	○	○	○
	LCD_DATA7 (出力)	P11	○	×	×	○	×	×
		PA1	○	○	○	○	○	○
	LCD_DATA8 (出力)	P83	○	×	×	○	×	×
		PA0	○	○	○	○	○	○
	LCD_DATA9 (出力)	PC7	○	×	×	○	×	×
		PE7	○	○	○	○	○	○
	LCD_DATA10 (出力)	PC6	○	×	×	○	×	×
		PE6	○	○	○	○	○	○
	LCD_DATA11 (出力)	PC5	○	×	×	○	×	×
		PE5	○	○	○	○	○	○
	LCD_DATA12 (出力)	P82	○	×	×	○	×	×
		PE4	○	○	○	○	○	○
	LCD_DATA13 (出力)	P81	○	×	×	○	×	×
		PE3	○	○	○	○	○	○
	LCD_DATA14 (出力)	P80	○	×	×	○	×	×
		PE2	○	○	○	○	○	○
	LCD_DATA15 (出力)	PC4	○	×	×	○	×	×
		PE1	○	○	○	○	○	○
	LCD_DATA16 (出力)	PC3	○	×	×	○	×	×
		PE0	○	○	○	○	○	○
	LCD_DATA17 (出力)	P77	○	×	×	○	×	×
		PD7	○	○	○	○	○	○
	LCD_DATA18 (出力)	P76	○	×	×	○	×	×
		PD6	○	○	○	○	○	○
	LCD_DATA19 (出力)	PC2	○	×	×	○	×	×
		PD5	○	○	○	○	○	○
	LCD_DATA20 (出力)	P75	○	×	×	○	×	×
		PD4	○	○	○	○	○	○
	LCD_DATA21 (出力)	P74	○	×	×	○	×	×
		PD3	○	○	○	○	○	○
	LCD_DATA22 (出力)	PC1	○	×	×	○	×	×
		PD2	○	○	○	○	○	○
	LCD_DATA23 (出力)	P72	○	×	×	○	×	×
		PD1	○	○	○	○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
汎用 PWM タイマ W	GTADSM0 (出力)	P12				○	○	○
	GTADSM1 (出力)	P13				○	○	○
	GTETRGA (入力)	P15				○	○	○
	GTETRGB (入力)	PA6				○	○	○
	GTETRGC (入力)	PC4				○	○	○
	GTETRGD (入力)	P14				○	○	○
	GTIOC0A (入出力)	P23				○	○	○
		P83				○	○	×
		PA5				○	○	○
		PD3				○	○	○
		PE5				○	○	○
	GTIOC0B (入出力)	P17				○	○	○
		P81				○	○	×
		PA0				○	○	○
		PD2				○	○	○
		PE2				○	○	○
	GTIOC1A (入出力)	P22				○	○	○
		PA2				○	○	○
		PC5				○	○	○
		PD1				○	○	○
		PE4				○	○	○
	GTIOC1B (入出力)	P67				○	○	×
		P87				○	○	×
		PC3				○	○	○
		PD0				○	○	○
		PE1				○	○	○
	GTIOC2A (入出力)	P21				○	○	○
		P82				○	○	×
		PA1				○	○	○
		PE3				○	○	○
	GTIOC2B (入出力)	P66				○	○	×
		P86				○	○	×
		PC2				○	○	○
		PE0				○	○	○
	GTIOC3A (入出力)	PC7				○	○	○
		PE7				○	○	○
	GTIOC3B (入出力)	PC6				○	○	○
		PE6				○	○	○
イーサネット PHY マネジメントインタフェース	PMGI0_MDC (出力)	P72				○	○	×
		PA4				○	○	○
	PMGI0_MDIO (入出力)	P71				○	○	×
		PA3				○	○	○
拡張シリアルサウンドインタフェース	AUDIO_CLK (入力)	P00				○	○	×
		P22				○	○	○
	SSIBCK0 (入出力)	P01				○	○	×
		P23				○	○	○

モジュール/機能	端子機能	割り当てポート	RX65N			RX66N		
			176ピン	145/144ピン	100ピン	176ピン	145/144ピン	100ピン
拡張シリアルサウンドインタフェース	SSILRCK0 (入出力)	P21				○	○	○
		PF5				○	○	×
	SSIRXD0 (入力)	P20				○	○	○
		PJ5				○	○	×
	SSITXD0 (出力)	P17				○	○	○
		PJ3				○	○	○
	SSIBCK1 (入出力)	P02				○	○	×
		P24				○	○	○
	SSILRCK1 (入出力)	P05				○	○	○
		P15				○	○	○
	SSIDATA1 (入出力)	P03				○	○	×
		P25				○	○	○
クロック発生回路	CLKOUT (出力)	P25				○	○	○
	CLKOUT25M (出力)	P56				○	○	×
		PJ2				○	×	×

注 1.　この端子を使用する場合は、該当端子の設定を汎用入力にしてください(PORTm.PDR.Bn ビットおよび PORTm.PMR.Bn ビットを“0”にする)。

注 2. RX65N グループではコードフラッシュメモリ容量が 1M バイト以下の製品は未対応です。

表 2.27　P0n 端子機能制御レジスタ(P0nPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～3, 5, 7)	RX66N(MPC) (n = 0～3, 5, 7)
P00PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000101b：TMRI0 001010b：TXD6/SMOSI6/SSDA6	端子機能選択ビット 000000b：Hi-Z 000101b：TMRI0 001010b：TXD6/SMOSI6/SSDA6 010111b：AUDIO_CLK 011011b：QIO2-C
P01PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000101b：TMCI0 001010b：RXD6/SMISO6/SSCL6	端子機能選択ビット 000000b：Hi-Z 000101b：TMCI0 001010b：RXD6/SMISO6/SSCL6 010111b：SSIBCK0 011011b：QIO3-C
P02PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000101b：TMCI1 001010b：SCK6	端子機能選択ビット 000000b：Hi-Z 000101b：TMCI1 001010b：SCK6 010111b：SSIBCK1
P03PFS	PSEL[5:0]	-	端子機能選択ビット
P05PFS	PSEL[5:0]	-	端子機能選択ビット

表 2.28　P1n 端子機能制御レジスタ(P1nPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
P12PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5U 000101b：TMCI1 001010b：RXD2/SMISO2/SSCL2 001111b：SCL0[FM+] 100101b：LCD_TCON1-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5U 000101b：TMCI1 001010b：RXD2/SMISO2/SSCL2 001111b：SCL0[FM+] 011110b：GTADSM0 100101b：LCD_TCON1-A
P13PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0B 000011b：TIOCA5 000101b：TMO3 000110b：PO13 001001b：ADTRG1# 001010b：TXD2/SMOSI2/SSDA2 001111b：SDA0[FM+] 100101b：LCD_TCON0-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0B 000011b：TIOCA5 000101b：TMO3 000110b：PO13 001001b：ADTRG1# 001010b：TXD2/SMOSI2/SSDA2 001111b：SDA0[FM+] 011110b：GTADSM1 100101b：LCD_TCON0-A

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
P14PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3A 000010b：MTCLKA 000011b：TIOCB5 000100b：TCLKA 000101b：TMRI2 000110b：PO15 001011b：CTS1#/RTS1#/SS1# 010000b：CTX1 010010b：USB0_OVRCURA 100101b：LCD_CLK-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3A 000010b：MTCLKA 000011b：TIOCB5 000100b：TCLKA 000101b：TMRI2 000110b：PO15 001011b：CTS1#/RTS1#/SS1# 010000b：CTX1 010010b：USB0_OVRCURA-DS 011110b：GTETRGD 100101b：LCD_CLK-A
P15PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0B 000010b：MTCLKB 000011b：TIOCB2 000100b：TCLKB 000101b：TMCI2 000110b：PO13 001010b：RXD1/SMISO1/SSCL1 001011b：SCK3 010000b：CRX1-DS 011100b：PIXD0	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0B 000010b：MTCLKB 000011b：TIOCB2 000100b：TCLKB 000101b：TMCI2 000110b：PO13 001010b：RXD1/SMISO1/SSCL1 001011b：SCK3 010000b：CRX1-DS 010111b：SSILRCK1 011100b：PIXD0 011110b：GTETRGA
P17PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3A 000010b：MTIOC3B 000011b：TIOCB0 000100b：TCLKD 000101b：TMO1 000110b：PO15 000111b：POE8# 001000b：MTIOC4B 001001b：ADTRG1# 001010b：SCK1 001011b：TXD3/SMOSI3/SSDA3 001111b：SDA2-DS 011010b：SDHI_D3-C (注 1) 011100b：PIXD3	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3A 000010b：MTIOC3B 000011b：TIOCB0 000100b：TCLKD 000101b：TMO1 000110b：PO15 000111b：POE8# 001000b：MTIOC4B 001001b：ADTRG1# 001010b：SCK1 001011b：TXD3/SMOSI3/SSDA3 001111b：SDA2-DS 010111b：SSITXD0 011010b：SDHI_D3-C 011100b：PIXD3 011110b：GTIOC0B

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.29　P2n 端子機能制御レジスタ(P2nPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
P20PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC1A 000011b：TIOCB3 000101b：TMRI0 000110b：PO0 001010b：TXD0/SMOSI0/SSDA0 001111b：SDA1 (注 1) 010011b：USB0_ID 011010b：SDHI_CMD-C (注 1) 011100b：PIXD4	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC1A 000011b：TIOCB3 000101b：TMRI0 000110b：PO0 001010b：TXD0/SMOSI0/SSDA0 001111b：SDA1 010011b：USB0_ID 010111b：SSIRXD0 011010b：SDHI_CMD-C 011100b：PIXD4
P21PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC1B 000011b：TIOCA3 000101b：TMCI0 000110b：PO1 001000b：MTIOC4A 001010b：RXD0/SMISO0/SSCL0 001111b：SCL1 (注 1) 010011b：USB0_EXICEN 011010b：SDHI_CLK-C (注 1) 011100b：PIXD5	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC1B 000011b：TIOCA3 000101b：TMCI0 000110b：PO1 001000b：MTIOC4A 001010b：RXD0/SMISO0/SSCL0 001111b：SCL1 010011b：USB0_EXICEN 010111b：SSILRCK0 011010b：SDHI_CLK-C 011100b：PIXD5 011110b：GTIOC2A
P22PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3B 000010b：MTCLKC 000011b：TIOCC3 000101b：TMO0 000110b：PO2 001010b：SCK0 010011b：USB0_OVRCURB 011000b：EDREQ0 011010b：SDHI_D0-C (注 1) 011100b：PIXD6	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3B 000010b：MTCLKC 000011b：TIOCC3 000101b：TMO0 000110b：PO2 001010b：SCK0 010011b：USB0_OVRCURB 010111b：AUDIO_CLK 011000b：EDREQ0 011010b：SDHI_D0-C 011100b：PIXD6 011110b：GTIOC1A

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
P23PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3D 000010b：MTCLKD 000011b：TIOCD3 000110b：PO3 001010b：TXD3/SMOSI3/SSDA3 001011b：CTS0#/RTS0#/SS0# 011000b：EDACK0 011010b：SDHI_D1-C (注 1) 011100b：PIXD7	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3D 000010b：MTCLKD 000011b：TIOCD3 000110b：PO3 001010b：TXD3/SMOSI3/SSDA3 001011b：CTS0#/RTS0#/SS0# 010000b：CTX1 010111b：SSIBCK0 011000b：EDACK0 011010b：SDHI_D1-C 011100b：PIXD7 011110b：GTIOC0A
P24PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4A 000010b：MTCLKA 000011b：TIOCB4 000101b：TMRI1 000110b：PO4 001010b：SCK3 010011b：USB0_VBUSEN 011000b：EDREQ1 011010b：SDHI_WP (注 1) 011100b：PIXCLK	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4A 000010b：MTCLKA 000011b：TIOCB4 000101b：TMRI1 000110b：PO4 001010b：SCK3 010011b：USB0_VBUSEN 010111b：SSIBCK1 011000b：EDREQ1 011010b：SDHI_WP 011100b：PIXCLK
P25PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4C 000010b：MTCLKB 000011b：TIOCA4 000110b：PO5 001001b：ADTRG0# 001010b：RXD3/SMISO3/SSCL3 011000b：EDACK1 011010b：SDHI_CD (注 1) 011100b：HSYNC	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4C 000010b：MTCLKB 000011b：TIOCA4 000110b：PO5 001001b：ADTRG0# 001010b：RXD3/SMISO3/SSCL3 010111b：SSIDATA1 011000b：EDACK1 011010b：SDHI_CD 011100b：HSYNC 101010b：CLKOUT

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.30　P5n 端子機能制御レジスタ(P5nPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～2, 4～7)	RX66N(MPC) (n = 0～2, 4～7)
P56PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3C 000011b：TIOCA1 001010b：SCK7 (注 1) 001101b：RSPCKC-B 011000b：EDACK1 100101b：LCD_DATA4-A	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3C 000011b：TIOCA1 001010b：SCK7 001101b：RSPCKC-B 011000b：EDACK1 100101b：LCD_DATA4-A 101010b：CLKOUT25M

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.31　P6n 端子機能制御レジスタ(P6nPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 6, 7)	RX66N(MPC) (n = 6, 7)
P66PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC7D	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC7D 010000b：CTX2 011110b：GTIOC2B
P67PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC7C	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC7C 010000b：CRX2 011110b：GTIOC1B

表 2.32　P7n 端子機能制御レジスタ(P7nPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 1～7)	RX66N(MPC) (n = 1～7)
P71PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 010001b：ET0_MDIO	端子機能選択ビット 000000b：Hi-Z 010001b：ET0_MDIO 101000b：PMGI0_MDIO
P72PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 010001b：ET0_MDC 100101b：LCD_DATA23-A (注 1)	端子機能選択ビット 000000b：Hi-Z 010001b：ET0_MDC 100101b：LCD_DATA23-A 101000b：PMGI0_MDC

レジスタ	ビット	RX65N(MPC) (n = 1～7)	RX66N(MPC) (n = 1～7)
P75PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000110b：PO20 001010b：SCK11 001011b：RTS11# 010001b：ET0_ERXD0 010010b：RMII0_RXD0 011001b：MMC_RES#-A 011010b：SDHI_D2-A 100011b：SDSI_D2 100101b：LCD_DATA20-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000110b：PO20 001010b：SCK11 001011b：RTS11# 010001b：ET0_ERXD0 010010b：RMII0_RXD0 011001b：MMC_RES#-A 011010b：SDHI_D2-A 100101b：LCD_DATA20-A
P76PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000110b：PO22 001010b：RXD11/SMISO11/SSCL11 010001b：ET0_RX_CLK 010010b：REF50CK0 011001b：MMC_CMD-A 011010b：SDHI_CMD-A 011011b：QSSL-A 100011b：SDSI_CMD 100101b：LCD_DATA18-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000110b：PO22 001010b：SMISO11/SSCL11/RXD11 010001b：ET0_RX_CLK 010010b：REF50CK0 011001b：MMC_CMD-A 011010b：SDHI_CMD-A 011011b：QSSL-A 100101b：LCD_DATA18-A
P77PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000110b：PO23 001010b：TXD11/SMOSI11/SSDA11 010001b：ET0_RX_ER 010010b：RMII0_RX_ER 011001b：MMC_CLK-A 011010b：SDHI_CLK-A 011011b：QSPCLK-A 100011b：SDSI_CLK 100101b：LCD_DATA17-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000110b：PO23 001010b：SMOSI11/SSDA11/TXD11 010001b：ET0_RX_ER 010010b：RMII0_RX_ER 011001b：MMC_CLK-A 011010b：SDHI_CLK-A 011011b：QSPCLK-A 100101b：LCD_DATA17-A

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.33　P8n 端子機能制御レジスタ(P8nPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
P81PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3D 000110b：PO27 001010b：RXD10/SMISO10/SSCL10 010001b：ET0_ETXD0 010010b：RMII0_TXD0 011000b：EDACK0 011001b：MMC_D3-A 011010b：SDHI_CD 011011b：QIO3-A 100101b：LCD_DATA13-A	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3D 000110b：PO27 001010b：SMISO10/SSCL10/RXD10 010001b：ET0_ETXD0 010010b：RMII0_TXD0 011000b：EDACK0 011001b：MMC_D3-A 011010b：SDHI_CD 011011b：QIO3-A 011110b：GTIOC0B 100101b：LCD_DATA13-A
P82PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4A 000110b：PO28 001010b：TXD10/SMOSI10/SSDA10 010001b：ET0_ETXD1 010010b：RMII0_TXD1 011000b：EDREQ1 011001b：MMC_D4-A 100101b：LCD_DATA12-A	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4A 000110b：PO28 001010b：SMOSI10/SSDA10/TXD10 010001b：ET0_ETXD1 010010b：RMII0_TXD1 011000b：EDREQ1 011001b：MMC_D4-A 011110b：GTIOC2A 100101b：LCD_DATA12-A
P83PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4C 001010b：SCK10 001011b：CTS10#/SS10# 010001b：ET0_CRS 010010b：RMII0_CRS_DV 011000b：EDACK1 100101b：LCD_DATA8-A	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4C 001010b：SCK10 001011b：SS10#/CTS10# 010001b：ET0_CRS 010010b：RMII0_CRS_DV 011000b：EDACK1 011110b：GTIOC0A 100101b：LCD_DATA8-A
P86PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCA0 001000b：MTIOC4D 001010b：RXD10/SMISO10/SSCL10 011100b：PIXD1	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCA0 001000b：MTIOC4D 001010b：SMISO10/SSCL10/RXD10 011100b：PIXD1 011110b：GTIOC2B

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
P87PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCA2 001000b：MTIOC4C 001010b：TXD10/SMOSI10/SSDA10 011010b：SDHI_D2-C (注 1) 011100b：PIXD2	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCA2 001000b：MTIOC4C 001010b：SMOSI10/SSDA10/TXD10 011010b：SDHI_D2-C 011100b：PIXD2 011110b：GTIOC1B

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.34　PAn 端子機能制御レジスタ(PAnPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PA0PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4A 000011b：TIOCA0 000110b：PO16 000111b：CACREF 001000b：MTIOC6D 001101b：SSLA1-B 010001b：ET0_TX_EN 010010b：RMII0_TXD_EN 100101b：LCD_DATA8-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4A 000011b：TIOCA0 000110b：PO16 000111b：CACREF 001000b：MTIOC6D 001101b：SSLA1-B 010001b：ET0_TX_EN 010010b：RMII0_TXD_EN 011110b：GTIOC0B 100101b：LCD_DATA8-B
PA1PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0B 000010b：MTCLKC 000011b：TIOCB0 000110b：PO17 001000b：MTIOC7B 001010b：SCK5 001101b：SSLA2-B 010001b：ET0_WOL 100101b：LCD_DATA7-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0B 000010b：MTCLKC 000011b：TIOCB0 000110b：PO17 001000b：MTIOC7B 001010b：SCK5 001101b：SSLA2-B 010001b：ET0_WOL 011110b：GTIOC2A 100101b：LCD_DATA7-B
PA2PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000110b：PO18 001000b：MTIOC7A 001010b：RXD5/SMISO5/SSCL5 001101b：SSLA3-B 100101b：LCD_DATA6-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000110b：PO18 001000b：MTIOC7A 001010b：RXD5/SMISO5/SSCL5 001101b：SSLA3-B 011110b：GTIOC1A 100101b：LCD_DATA6-B

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PA3PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0D 000010b：MTCLKD 000011b：TIOCD0 000100b：TCLKB 000110b：PO19 001010b：RXD5/SMISO5/SSCL5 010001b：ET0_MDIO 100101b：LCD_DATA5-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0D 000010b：MTCLKD 000011b：TIOCD0 000100b：TCLKB 000110b：PO19 001010b：RXD5/SMISO5/SSCL5 010001b：ET0_MDIO 100101b：LCD_DATA5-B 101000b：PMGI0_MDIO
PA4PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5U 000010b：MTCLKA 000011b：TIOCA1 000101b：TMRI0 000110b：PO20 001010b：TXD5/SMOSI5/SSDA5 001101b：SSLA0-B 010001b：ET0_MDC 100101b：LCD_DATA4-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5U 000010b：MTCLKA 000011b：TIOCA1 000101b：TMRI0 000110b：PO20 001010b：TXD5/SMOSI5/SSDA5 001101b：SSLA0-B 010001b：ET0_MDC 100101b：LCD_DATA4-B 101000b：PMGI0_MDC
PA5PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCB1 000110b：PO21 001000b：MTIOC6B 001101b：RSPCKA-B 010001b：ET0_LINKSTA 100101b：LCD_DATA3-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCB1 000110b：PO21 001000b：MTIOC6B 001101b：RSPCKA-B 010001b：ET0_LINKSTA 011110b：GTIOC0A 100101b：LCD_DATA3-B
PA6PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5V 000010b：MTCLKB 000011b：TIOCA2 000101b：TMCI3 000110b：PO22 000111b：POE10# 001011b：CTS5#/RTS5#/SS5# 001101b：MOSIA-B 010001b：ET0_EXOUT 100101b：LCD_DATA2-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5V 000010b：MTCLKB 000011b：TIOCA2 000101b：TMCI3 000110b：PO22 000111b：POE10# 001011b：CTS5#/RTS5#/SS5# 001101b：MOSIA-B 010001b：ET0_EXOUT 011110b：GTETRGB 100101b：LCD_DATA2-B

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.35　PBn 端子機能制御レジスタ(PBnPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PB2PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCC3 000100b：TCLKC 000110b：PO26 001010b：CTS4#/RTS4#/SS4# 001011b：CTS6#/RTS6#/SS6# 010001b：ET0_RX_CLK 010010b：REF50CK0 100011b：SDSI_D2 100101b：LCD_TCON2-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCC3 000100b：TCLKC 000110b：PO26 001010b：CTS4#/RTS4#/SS4# 001011b：CTS6#/RTS6#/SS6# 010001b：ET0_RX_CLK 010010b：REF50CK0 100101b：LCD_TCON2-B
PB3PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0A 000010b：MTIOC4A 000011b：TIOCD3 000100b：TCLKD 000101b：TMO0 000110b：PO27 000111b：POE11# 001010b：SCK4 001011b：SCK6 010001b：ET0_RX_ER 010010b：RMII0_RX_ER 100011b：SDSI_D3 100101b：LCD_TCON1-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC0A 000010b：MTIOC4A 000011b：TIOCD3 000100b：TCLKD 000101b：TMO0 000110b：PO27 000111b：POE11# 001010b：SCK4 001011b：SCK6 010001b：ET0_RX_ER 010010b：RMII0_RX_ER 100101b：LCD_TCON1-B
PB4PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCA4 000110b：PO28 001011b：CTS9#/RTS9#/SS9# 010001b：ET0_TX_EN 010010b：RMII0_TXD_EN 100011b：SDSI_CMD 100100b：CTS11#/RTS11#/SS11# 100101b：LCD_TCON0-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000011b：TIOCA4 000110b：PO28 001011b：SS9#/CTS9# 010001b：ET0_TX_EN 010010b：RMII0_TXD_EN 100100b：SS11#/CTS11#/RTS11# 100101b：LCD_TCON0-B

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PB5PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC2A 000010b：MTIOC1B 000011b：TIOCB4 000101b：TMRI1 000110b：PO29 000111b：POE4# 001010b：SCK9 010001b：ET0_ETXD0 010010b：RMII0_TXD0 100011b：SDSI_CLK 100100b：SCK11 100101b：LCD_CLK-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC2A 000010b：MTIOC1B 000011b：TIOCB4 000101b：TMRI1 000110b：PO29 000111b：POE4# 001010b：SCK9 001011b：RTS9# 010001b：ET0_ETXD0 010010b：RMII0_TXD0 100100b：SCK11 100101b：LCD_CLK-B
PB6PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3D 000011b：TIOCA5 000110b：PO30 001010b：RXD9/SMISO9/SSCL9 010001b：ET0_ETXD1 010010b：RMII0_TXD1 100011b：SDSI_D0 100100b：RXD11/SMISO11/SSCL11	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3D 000011b：TIOCA5 000110b：PO30 001010b：RXD9/SMISO9/SSCL9 010001b：ET0_ETXD1 010010b：RMII0_TXD1 100100b：SMISO11/SSCL11/RXD11
PB7PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3B 000011b：TIOCB5 000110b：PO31 001010b：TXD9/SMOSI9/SSDA9 010001b：ET0_CRS 010010b：RMII0_CRS_DV 100011b：SDSI_D1 100100b：TXD11/SMOSI11/SSDA11	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3B 000011b：TIOCB5 000110b：PO31 001010b：TXD9/SMOSI9/SSDA9 010001b：ET0_CRS 010010b：RMII0_CRS_DV 100100b：SMOSI11/SSDA11/TXD11

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.36　PCn 端子機能制御レジスタ(PCnPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PC2PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4B 000011b：TCLKA 000110b：PO21 001010b：RXD5/SMISO5/SSCL5 001101b：SSLA3-A 010001b：ET0_RX_DV 011001b：MMC_CD-A 011010b：SDHI_D3-A 100011b：SDSI_D3 100101b：LCD_DATA19-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4B 000011b：TCLKA 000110b：PO21 001010b：RXD5/SMISO5/SSCL5 001101b：SSLA3-A 010001b：ET0_RX_DV 011001b：MMC_CD-A 011010b：SDHI_D3-A 011110b：GTIOC2B 100101b：LCD_DATA19-A
PC3PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4D 000011b：TCLKB 000110b：PO24 001010b：TXD5/SMOSI5/SSDA5 010001b：ET0_TX_ER 011001b：MMC_D0-A 011010b：SDHI_D0-A 011011b：QIO0-A/QMO-A 100011b：SDSI_D0 100101b：LCD_DATA16-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4D 000011b：TCLKB 000110b：PO24 001010b：TXD5/SMOSI5/SSDA5 010001b：ET0_TX_ER 011001b：MMC_D0-A 011010b：SDHI_D0-A 011011b：QMO/QIO0 011110b：GTIOC1B 100101b：LCD_DATA16-A
PC4PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3D 000010b：MTCLKC 000101b：TMCI1 000110b：PO25 000111b：POE0# 001010b：SCK5 001011b：CTS8#/RTS8#/SS8# 001101b：SSLA0-A 010001b：ET0_TX_CLK 011001b：MMC_D1-A 011010b：SDHI_D1-A 011011b：QIO1-A/QMI-A 100011b：SDSI_D1 100100b：CTS10#/RTS10#/SS10# 100101b：LCD_DATA15-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3D 000010b：MTCLKC 000101b：TMCI1 000110b：PO25 000111b：POE0# 001010b：SCK5 001011b：SS8#/CTS8# 001101b：SSLA0-A 010001b：ET0_TX_CLK 011001b：MMC_D1-A 011010b：SDHI_D1-A 011011b：QMI/QIO1 011110b：GTETRGC 100100b：SS10#/CTS10#/RTS10# 100101b：LCD_DATA15-A

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PC5PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3B 000010b：MTCLKD 000101b：TMRI2 000110b：PO29 001010b：SCK8 001101b：RSPCKA-A 010001b：ET0_ETXD2 011001b：MMC_D5-A 100100b：SCK10 100101b：LCD_DATA11-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3B 000010b：MTCLKD 000101b：TMRI2 000110b：PO29 001010b：SCK8 001011b：RTS8# 001101b：RSPCKA-A 010001b：ET0_ETXD2 011001b：MMC_D5-A 011110b：GTIOC1A 100100b：SCK10 100101b：LCD_DATA11-A
PC6PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3C 000010b：MTCLKA 000101b：TMCI2 000110b：PO30 001010b：RXD8/SMISO8/SSCL8 001101b：MOSIA-A 010001b：ET0_ETXD3 011001b：MMC_D6-A 011101b：TIC0 100100b：RXD10/SMISO10/SSCL10 100101b：LCD_DATA10-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3C 000010b：MTCLKA 000101b：TMCI2 000110b：PO30 001010b：RXD8/SMISO8/SSCL8 001101b：MOSIA-A 010001b：ET0_ETXD3 011001b：MMC_D6-A 011101b：TIC0 011110b：GTIOC3B 100100b：SMISO10/SSCL10/RXD10 100101b：LCD_DATA10-A
PC7PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3A 000010b：MTCLKB 000101b：TMO2 000110b：PO31 000111b：CACREF 001010b：TXD8/SMOSI8/SSDA8 001101b：MISOA-A 010001b：ET0_COL 011001b：MMC_D7-A 011101b：TOC0 100100b：TXD10/SMOSI10/SSDA10 100101b：LCD_DATA9-A (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3A 000010b：MTCLKB 000101b：TMO2 000110b：PO31 000111b：CACREF 001010b：TXD8/SMOSI8/SSDA8 001101b：MISOA-A 010001b：ET0_COL 011001b：MMC_D7-A 011101b：TOC0 011110b：GTIOC3A 100100b：SMOSI10/SSDA10/TXD10 100101b：LCD_DATA9-A

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.37　PDn 端子機能制御レジスタ(PDnPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PD0PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 001000b：POE4# 100101b：LCD_EXTCLK-B (注 1)	端子機能選択ビット 000000b：Hi-Z 001000b：POE4# 011110b：GTIOC1B 100101b：LCD_EXTCLK-B
PD1PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4B 001000b：POE0# 001101b：MOSIC-A 010000b：CTX0 100101b：LCD_DATA23-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4B 001000b：POE0# 001101b：MOSIC-A 010000b：CTX0 011110b：GTIOC1A 100101b：LCD_DATA23-B
PD2PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4D 001101b：MISOC-A 010000b：CRX0 011001b：MMC_D2-B 011010b：SDHI_D2-B 011011b：QIO2-B 011101b：TIC2 100101b：LCD_DATA22-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4D 001101b：MISOC-A 010000b：CRX0 011001b：MMC_D2-B 011010b：SDHI_D2-B 011011b：QIO2-B 011101b：TIC2 011110b：GTIOC0B 100101b：LCD_DATA22-B
PD3PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000111b：POE8# 001000b：MTIOC8D 001101b：RSPCKC-A 011001b：MMC_D3-B 011010b：SDHI_D3-B 011011b：QIO3-B 011101b：TOC2 100101b：LCD_DATA21-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000111b：POE8# 001000b：MTIOC8D 001101b：RSPCKC-A 011001b：MMC_D3-B 011010b：SDHI_D3-B 011011b：QIO3-B 011101b：TOC2 011110b：GTIOC0A 100101b：LCD_DATA21-B

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PD5PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5W 000111b：POE10# 001000b：MTIOC8C 001101b：SSLC1-A 011001b：MMC_CLK-B 011010b：SDHI_CLK-B 011011b：QSPCLK-B 100101b：LCD_DATA19-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5W 000010b：MTCLKA 000111b：POE10# 001000b：MTIOC8C 001101b：SSLC1-A 011001b：MMC_CLK-B 011010b：SDHI_CLK-B 011011b：QSPCLK-B 100101b：LCD_DATA19-B
PD6PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5V 000111b：POE4# 001000b：MTIOC8A 001101b：SSLC2-A 011001b：MMC_D0-B 011010b：SDHI_D0-B 011011b：QIO0-B/QMO-B 100101b：LCD_DATA18-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5V 000111b：POE4# 001000b：MTIOC8A 001101b：SSLC2-A 011001b：MMC_D0-B 011010b：SDHI_D0-B 011011b：QMO/QIO0 100101b：LCD_DATA18-B
PD7PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5U 000111b：POE0# 001101b：SSLC3-A 011001b：MMC_D1-B 011010b：SDHI_D1-B 011011b：QIO1-B/QMI-B 100101b：LCD_DATA17-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIC5U 000111b：POE0# 001101b：SSLC3-A 011001b：MMC_D1-B 011010b：SDHI_D1-B 011011b：QMI/QIO1 100101b：LCD_DATA17-B

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.38　PEn 端子機能制御レジスタ(PEnPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PE0PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC3D 001100b：SCK12 001101b：SSLB1-B 011001b：MMC_D4-B 100101b：LCD_DATA16-B (注 1)	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC3D 001100b：SCK12 001101b：SSLB1-B 011001b：MMC_D4-B 011110b：GTIOC2B 100101b：LCD_DATA16-B

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PE1PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4C 000110b：PO18 001000b：MTIOC3B 001100b：TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12 001101b：SSLB2-B 011001b：MMC_D5-B 100101b：LCD_DATA15-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4C 000110b：PO18 001000b：MTIOC3B 001100b：TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12 001101b：SSLB2-B 011001b：MMC_D5-B 011110b：GTIOC1B 100101b：LCD_DATA15-B
PE2PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4A 000110b：PO23 001100b：RXD12/SMISO12/SSCL12/ RXDX12 001101b：SSLB3-B 011001b：MMC_D6-B 011101b：TIC3 100101b：LCD_DATA14-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4A 000110b：PO23 001100b：RXD12/SMISO12/SSCL12/ RXDX12 001101b：SSLB3-B 011001b：MMC_D6-B 011101b：TIC3 011110b：GTIOC0B 100101b：LCD_DATA14-B
PE3PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4B 000110b：PO26 000111b：POE8# 001100b：CTS12#/RTS12#/SS12# 010001b：ET0_ERXD3 011001b：MMC_D7-B 011101b：TOC3 100101b：LCD_DATA13-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4B 000110b：PO26 000111b：POE8# 001100b：CTS12#/RTS12#/SS12# 010001b：ET0_ERXD3 011001b：MMC_D7-B 011101b：TOC3 011110b：GTIOC2A 100101b：LCD_DATA13-B
PE4PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4D 000010b：MTIOC1A 000110b：PO28 001101b：SSLB0-B 010001b：ET0_ERXD2 100101b：LCD_DATA12-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4D 000010b：MTIOC1A 000110b：PO28 001101b：SSLB0-B 010001b：ET0_ERXD2 011110b：GTIOC1A 100101b：LCD_DATA12-B

レジスタ	ビット	RX65N(MPC) (n = 0～7)	RX66N(MPC) (n = 0～7)
PE5PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4C 000010b：MTIOC2B 001101b：RSPCKB-B 010001b：ET0_RX_CLK 010010b：REF50CK0 100101b：LCD_DATA11-B (注 1)	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC4C 000010b：MTIOC2B 001101b：RSPCKB-B 010001b：ET0_RX_CLK 010010b：REF50CK0 011110b：GTIOC0A 100101b：LCD_DATA11-B
PE6PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC6C 001101b：MOSIB-B 011001b：MMC_CD-B 011010b：SDHI_CD 011101b：TIC1 100101b：LCD_DATA10-B (注 1)	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC6C 001101b：MOSIB-B 011001b：MMC_CD-B 011010b：SDHI_CD 011101b：TIC1 011110b：GTIOC3B 100101b：LCD_DATA10-B
PE7PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC6A 001101b：MISOB-B 011001b：MMC_RES#-B 011010b：SDHI_WP 011101b：TOC1 100101b：LCD_DATA9-B (注 1)	端子機能選択ビット 000000b：Hi-Z 001000b：MTIOC6A 001101b：MISOB-B 011001b：MMC_RES#-B 011010b：SDHI_WP 011101b：TOC1 011110b：GTIOC3A 100101b：LCD_DATA9-B

注 1. コードフラッシュメモリ容量が 1M バイト以下の製品は未対応

表 2.39　PFn 端子機能制御レジスタ(PFnPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～2, 5)	RX66N(MPC) (n = 0～2, 5)
PF5PFS	PSEL[5:0]	-	端子機能選択ビット

表 2.40　PHn 端子機能制御レジスタ(PHnPFS)の比較

レジスタ	ビット	RX65N(MPC)	RX66N(MPC)
PHnPFS	-	-	PHn 端子機能制御レジスタ (n = 0～7)

表 2.41　PJn 端子機能制御レジスタ(PJnPFS)の比較

レジスタ	ビット	RX65N(MPC) (n = 0～3, 5)	RX66N(MPC) (n = 0～3, 5)
PJ2PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 001010b：TXD8/SMOSI8/SSDA8 001101b：SSLC3-B 100101b：LCD_TCON2-A	端子機能選択ビット 000000b：Hi-Z 001010b：TXD8/SMOSI8/SSDA8 001101b：SSLC3-B 100101b：LCD_TCON2-A 101010b：CLKOUT25M
PJ3PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3C 001010b：CTS6#/RTS6#/SS6# 001011b：CTS0#/RTS0#/SS0# 010001b：ET0_EXOUT 011000b：EDACK1	端子機能選択ビット 000000b：Hi-Z 000001b：MTIOC3C 001010b：CTS6#/RTS6#/SS6# 001011b：CTS0#/RTS0#/SS0# 010001b：ET0_EXOUT 010111b：SSITXD0 011000b：EDACK1 011011b：QMO-C/QIO0-C
PJ5PFS	PSEL[5:0]	端子機能選択ビット 000000b：Hi-Z 001011b：CTS2#/RTS2#/SS2# 100001b：POE8#	端子機能選択ビット 000000b：Hi-Z 001011b：CTS2#/RTS2#/SS2# 010111b：SSIRXD0 011011b：QMI-C/QIO1-C 100001b：POE8#

表 2.42　PKn 端子機能制御レジスタ(PKnPFS)の比較

レジスタ	ビット	RX65N(MPC)	RX66N(MPC)
PKnPFS	-	-	PKn 端子機能制御レジスタ (n = 0～7)

表 2.43　PLn 端子機能制御レジスタ(PLnPFS)の比較

レジスタ	ビット	RX65N(MPC)	RX66N(MPC)
PLnPFS	-	-	PLn 端子機能制御レジスタ (n = 0～7)

表 2.44　PMn 端子機能制御レジスタ(PMnPFS)の比較

レジスタ	ビット	RX65N(MPC)	RX66N(MPC)
PMnPFS	-	-	PMn 端子機能制御レジスタ (n = 0～7)

表 2.45　PNn 端子機能制御レジスタ(PNnPFS)の比較

レジスタ	ビット	RX65N(MPC)	RX66N(MPC)
PNnPFS	-	-	PNn 端子機能制御レジスタ (n = 4, 5)

表 2.46　PQn 端子機能制御レジスタ(PQnPFS)の比較

レジスタ	ビット	RX65N(MPC)	RX66N(MPC)
PQnPFS	-	-	PQn 端子機能制御レジスタ (n = 0～3)

表 2.47　マルチファンクションピンコントローラのレジスタ比較

レジスタ	ビット	RX65N(MPC)	RX66N(MPC)
PFBCR0	ADRHMS ADRHMS2	A16～A23 出力許可ビット A16～A23 出力許可 2 ビット ADRHMS / ADRHMS2 0 / 0：PC0~PC7 を設定 0 / 1：PC0, PC1, P71, P72, P74, PC5~PC7 を設定 1 / 0：コードフラッシュメモリ容量が 1.5M バイト以上の製品：P90～P97 を設定 コードフラッシュメモリ容量が 1M バイト以下の製品：P90～P93 を設定(A20～A23 の割り当てなし) 1 / 1：設定しないでください	A16～A23 出力許可ビット A16～A23 出力許可 2 ビット ADRHMS / ADRHMS2 0 / 0：PC0~PC7 を設定 0 / 1：PC0, PC1, P71, P72, P74, PC5~PC7 を設定 1 / 0：224 ピン、176 ピン製品：P90～P97 を設定 145 ピン、144 ピン製品：P90～P93 を設定(A20～A23 の割り当てなし) 1 / 1：設定しないでください 100 ピンの製品では、“00b”を設定してください。
PFBCR1	WAITS[1:0]	WAIT 選択ビット b1 b0 0 0：設定無効 0 1：P55 を WAIT#入力端子として設定 1 0：PC5 を WAIT#入力端子として設定 1 1：P51 を WAIT#入力端子として設定	WAIT 選択ビット ● PFBCR3.WAITS2 ビット ＝0 のとき b1 b0 0 0：設定しないでください 0 1：P55 を WAIT#入力端子として設定 1 0：PC5 を WAIT#入力端子として設定 1 1：P51 を WAIT#入力端子として設定 ● PFBCR3.WAITS2 ビット ＝1 のとき b1 b0 0 0：PF5 を WAIT#入力端子として設定 0 1：設定しないでください 1 x：設定しないでください
PFBCR3	SDCLKDRV	-	SDCLK 端子のドライブ選択ビット
	WAITS2	-	WAIT 選択ビット 2

2.15　シリアルコミュニケーションインタフェース

表 2.48 にシリアルコミュニケーションインタフェースの概要比較を、表 2.49 に SCI チャネル別機能比較を、表 2.50 にシリアルコミュニケーションインタフェースのレジスタ比較を示します。

表 2.48　シリアルコミュニケーションインタフェースの概要比較

項目		RX65N(SCIg, SCIi, SCIh)	RX66N(SCIj, SCIi, SCIh)
チャネル数		• SCIg：10 チャネル • SCIi：2 チャネル • SCIh：1 チャネル	• SCIj：7 チャネル • SCIi：5 チャネル • SCIh：1 チャネル
シリアル通信方式		• 調歩同期式 • クロック同期式 • スマートカードインタフェース • 簡易 I²C バス • 簡易 SPI バス	• 調歩同期式 • クロック同期式 • スマートカードインタフェース • 簡易 I²C バス • 簡易 SPI バス
転送速度		ボーレートジェネレータ内蔵により任意のビットレートを設定可能	ボーレートジェネレータ内蔵により任意のビットレートを設定可能
全二重通信		• 送信部：ダブルバッファ構成による連続送信が可能 • 受信部：ダブルバッファ構成による連続受信が可能	• 送信部：ダブルバッファ構成による連続送信が可能 • 受信部：ダブルバッファ構成による連続受信が可能
データ転送		LSB ファースト/MSB ファースト選択可能 (注 1)	LSB ファースト/MSB ファースト選択可能 (注 1)
割り込み要因		送信終了、送信データエンプティ、受信データフル、受信エラー、受信データレディ（SCI10, SCI11）、開始条件/再開始条件/停止条件生成終了（簡易 I²C モード用）	送信終了、送信データエンプティ、受信データフル、受信エラー、受信データレディ（SCI7～SCI11）、データ一致（SCI0～SCI11）、開始条件/再開始条件/停止条件生成終了（簡易 I²C モード用）
消費電力低減機能		チャネルごとにモジュールストップ状態への遷移が可能	チャネルごとにモジュールストップ状態への遷移が可能
調歩同期式モード	データ長	7 ビット/8 ビット/9 ビット	7 ビット/8 ビット/9 ビット
	送信ストップビット	1 ビット/2 ビット	1 ビット/2 ビット
	パリティ機能	偶数パリティ/奇数パリティ/パリティなし	偶数パリティ/奇数パリティ/パリティなし
	受信エラー検出機能	パリティエラー、オーバランエラー、フレーミングエラー	パリティエラー、オーバランエラー、フレーミングエラー
	ハードウェアフロー制御	CTSn#端子、RTSn#端子を用いた送受信制御が可能	CTSn#端子、RTSn#端子を用いた送受信制御が可能
	データ一致検出	受信データと比較データレジスタの内容を比較して、値が一致すると割り込み要求を生成可能（SCI10, SCI11）	受信データと比較データレジスタの内容を比較して、値が一致すると割り込み要求を生成可能（SCI0～SCI11）
	スタートビットの検出	Low または立ち下がりエッジを選択可能	Low または立ち下がりエッジを選択可能
	ブレーク検出	フレーミングエラー発生時、RXDn 端子のレベルを直接読み出す、または SPTR.RXDMON フラグを読み出すことでブレークを検出可能	フレーミングエラー発生時、RXDn 端子のレベルを直接読み出す、または SPTR.RXDMON フラグを読み出すことでブレークを検出可能

項目		RX65N(SCIg, SCIi, SCIh)	RX66N(SCIj, SCIi, SCIh)
調歩同期式モード	クロックソース	• 内部クロック/外部クロックの選択が可能 • TMR からの転送レートクロック入力が可能 （SCI5, SCI6, SCI12）	• 内部クロック/外部クロックの選択が可能 • TMR からの転送レートクロック入力が可能 （SCI5, SCI6, SCI12）
	倍速モード	ボーレートジェネレータ倍速モードを選択可能	ボーレートジェネレータ倍速モードを選択可能
	マルチプロセッサ通信機能	複数のプロセッサ間のシリアル通信機能	複数のプロセッサ間のシリアル通信機能
	ノイズ除去	RXDn 端子入力経路にデジタルノイズフィルタを内蔵	RXDn 端子入力経路にデジタルノイズフィルタを内蔵
クロック同期式モード	データ長	8 ビット	8 ビット
	受信エラーの検出	オーバランエラー	オーバランエラー
	ハードウェアフロー制御	CTSn#端子、RTSn#端子を用いた送受信制御が可能	CTSn#端子、RTSn#端子を用いた送受信制御が可能
スマートカードインタフェースモード	エラー処理	• 受信時パリティエラーを検出するとエラーシグナルを自動送出 • 送信時エラーシグナルを受信するとデータを自動再送信	• 受信時パリティエラーを検出するとエラーシグナルを自動送出 • 送信時エラーシグナルを受信するとデータを自動再送信
	データタイプ	ダイレクトコンベンション/インバースコンベンションをサポート	ダイレクトコンベンション/インバースコンベンションをサポート
簡易 I^2C モード	通信フォーマット	I^2C バスフォーマット	I^2C バスフォーマット
	動作モード	マスタ（シングルマスタ動作のみ）	マスタ（シングルマスタ動作のみ）
	転送速度	ファストモード対応	ファストモード対応
	ノイズ除去	SSCLn、SSDAn 入力経路にデジタルノイズフィルタを内蔵 ノイズ除去幅調整可能	SSCLn、SSDAn 入力経路にデジタルノイズフィルタを内蔵 ノイズ除去幅調整可能
簡易 SPI モード	データ長	8 ビット	8 ビット
	エラーの検出	オーバランエラー	オーバランエラー
	SS 入力端子機能	SSn#端子が High のとき、出力端子をハイインピーダンスにすることが可能	SSn#端子が High のとき、出力端子をハイインピーダンスにすることが可能
	クロック設定	クロック位相、クロック極性の設定を 4 種類から選択可能	クロック位相、クロック極性の設定を 4 種類から選択可能
拡張シリアルモード (SCI12 のみ対応)	Start Frame 送信	• Break Field Low width の出力が可能/出力完了割り込み機能あり • バス衝突検出機能あり/検出割り込み機能あり	• Break Field Low width の出力が可能/出力完了割り込み機能あり • バス衝突検出機能あり/検出割り込み機能あり

項目		RX65N(SCIg, SCIi, SCIh)	RX66N(SCIj, SCIi, SCIh)
拡張シリアルモード (SCI12 のみ対応)	Start Frame 受信	• Break Field Low width の検出が可能/検出完了割り込み機能あり • Control Field 0、Control Field 1 のデータ比較/一致割り込み機能あり • Control Field 1 にはプライマリ/セカンダリの 2 種類の比較データを設定可能 • Control Field 1 にプライオリティインタラプトビットを設定可能 • Break Field がない Start Frame にも対応可能 • Control Field 0 がない Start Frame にも対応可能 • ビットレート測定機能あり	• Break Field Low width の検出が可能/検出完了割り込み機能あり • Control Field 0、Control Field 1 のデータ比較/一致割り込み機能あり • Control Field 1 にはプライマリ/セカンダリの 2 種類の比較データを設定可能 • Control Field 1 にプライオリティインタラプトビットを設定可能 • Break Field がない Start Frame にも対応可能 • Control Field 0 がない Start Frame にも対応可能 • ビットレート測定機能あり
	入出力制御機能	• TXDX12/RXDX12 信号の極性選択が可能 • RXDX12 信号にデジタルフィルタ機能を設定可能 • RXDX12 端子と TXDX12 端子を兼用した半二重通信が可能 • RXDX12 端子受信データサンプリングタイミング選択可能	• TXDX12/RXDX12 信号の極性選択が可能 • RXDX12 信号にデジタルフィルタ機能を設定可能 • RXDX12 端子と TXDX12 端子を兼用した半二重通信が可能 • RXDX12 端子受信データサンプリングタイミング選択可能
	タイマ機能	• リロードタイマ機能として使用可能	• リロードタイマ機能として使用可能
ビットレートモジュレーション機能		内蔵ボーレートジェネレータの出力補正により誤差を低減可能	内蔵ボーレートジェネレータの出力補正により誤差を低減可能
イベントリンク機能（SCI5 のみ対応）		エラー（受信エラー・エラーシグナル検出）イベント出力	エラー（受信エラー・エラーシグナル検出）イベント出力
		受信データフルイベント出力	受信データフルイベント出力
		送信データエンプティイベント出力	送信データエンプティイベント出力
		送信終了イベント出力	送信終了イベント出力

注 1.　簡易 I^2C モードでは、MSB ファーストでのみ使用可能です。

表 2.49　SCI チャネル別機能比較

項目	RX65N(SCIg, SCIi, SCIh)	RX66N(SCIj, SCIi, SCIh)
調歩同期式モード	SCI0～SCI12	SCI0～SCI12
クロック同期式モード	SCI0～SCI12	SCI0～SCI12
スマートカード インタフェースモード	SCI0～SCI12	SCI0～SCI12
簡易 I^2C モード	SCI0～SCI12	SCI0～SCI12
簡易 SPI モード	SCI0～SCI12	SCI0～SCI12
FIFO モード	SCI10、SCI11	SCI7～SCI11
データー致検出	SCI10、SCI11	SCI0～SCI11
拡張シリアルモード	SCI12	SCI12
TMR クロック入力	SCI5、SCI6、SCI12	SCI5、SCI6、SCI12
イベントリンク機能	SCI5	SCI5
周辺モジュールクロック	PCLKB：SCI0～SCI9, SCI12 PCLKA：SCI10, SCI11	PCLKB：SCI0～SCI6, SCI12 PCLKA：SCI7～SCI11

表 2.50　シリアルコミュニケーションインタフェースのレジスタ比較

レジスタ	ビット	RX65N	RX66N
SEMR	ABCSE	-	調歩同期基本クロックセレクト拡張ビット (注 1)

注 1. SCI12 では予約ビットです。読むと“0”が読めます。書く場合、“0”としてください。

2.16　CAN モジュール

表 2.51 に CAN モジュールの概要比較を示します。

表 2.51　CAN モジュールの概要比較

項目	RX65N(CAN)	RX66N(CAN)
チャネル数	• 2 チャネル	• 3 チャネル
プロトコル	• ISO 11898-1 規格準拠 （標準フレーム/拡張フレーム）	• ISO 11898-1 規格準拠 （標準フレーム/拡張フレーム）
ビットレート	• 1Mbps 以下のビットレートをプログラム可能（fCAN≧8MHz） fCAN：CAN クロックソース	• 1Mbps 以下のビットレートをプログラム可能（fCAN≧8MHz） fCAN：CAN クロックソース
メッセージボックス	• 32 メールボックス：2 種類のメールボックスモードを選択可能 — 通常メールボックスモード： 32 メールボックスを送信または受信用に設定可能 — FIFO メールボックスモード： 24 メールボックスを送信または受信用に設定可能 残りのメールボックスを送信用に 4 段、受信用に 4 段の FIFO を設定可能	• 32 メールボックス：2 種類のメールボックスモードを選択可能 — 通常メールボックスモード： 32 メールボックスを送信または受信用に設定可能 — FIFO メールボックスモード： 24 メールボックスを送信または受信用に設定可能 残りのメールボックスを送信用に 4 段、受信用に 4 段の FIFO を設定可能
受信	• データフレームとリモートフレームを受信可能 • 受信する ID フォーマット（標準 ID のみ、拡張 ID のみ、標準と拡張両方の ID）を選択可能 • ワンショット受信機能を選択可能 • オーバライトモード（メッセージ上書き）かオーバランモード（メッセージ破棄）を選択可能 • 受信完了割り込みの許可/禁止をメールボックスごとに個別に設定可能	• データフレームとリモートフレームを受信可能 • 受信する ID フォーマット（標準 ID のみ、拡張 ID のみ、標準と拡張両方の ID）を選択可能 • ワンショット受信機能を選択可能 • オーバライトモード（メッセージ上書き）かオーバランモード（メッセージ破棄）を選択可能 • 受信完了割り込みの許可/禁止をメールボックスごとに個別に設定可能
アクセプタンスフィルタ	• 8 つのアクセプタンスマスク（4 メールボックスごとに個別のマスク） • メールボックスはマスクの有効/無効を個別に設定可能	• 8 つのアクセプタンスマスク（4 メールボックスごとに個別のマスク） • メールボックスはマスクの有効/無効を個別に設定可能
送信	• データフレームとリモートフレームを送信可能 • 送信する ID フォーマット（標準 ID のみ、拡張 ID のみ、標準と拡張両方の ID）を選択可能 • ワンショット送信機能を選択可能 • ID 優先送信モードかメールボックス番号優先送信モードを選択可能 • 送信要求をアボート可能（フラグでアボート完了を確認可能） • 送信完了割り込みの許可/禁止をメールボックスごとに個別に設定可能	• データフレームとリモートフレームを送信可能 • 送信する ID フォーマット（標準 ID のみ、拡張 ID のみ、標準と拡張両方の ID）を選択可能 • ワンショット送信機能を選択可能 • ID 優先送信モードかメールボックス番号優先送信モードを選択可能 • 送信要求をアボート可能（フラグでアボート完了を確認可能） • 送信完了割り込みの許可/禁止をメールボックスごとに個別に設定可能

項目	RX65N(CAN)	RX66N(CAN)
バスオフ 復帰方法	• バスオフ状態からの復帰方法を選択可能 — ISO 11898-1 規格準拠 — バスオフ開始で自動的に CAN Halt モードへ移行 — バスオフ終了で自動的に CAN Halt モードへ移行 — プログラムにより CAN Halt モードへ移行 — プログラムによりエラーアクティブ状態へ遷移	• バスオフ状態からの復帰方法を選択可能 — ISO 11898-1 規格準拠 — バスオフ開始で自動的に CAN Halt モードへ移行 — バスオフ終了で自動的に CAN Halt モードへ移行 — プログラムにより CAN Halt モードへ移行 — プログラムによりエラーアクティブ状態へ遷移
エラー状態の 監視	• CAN バスエラー（スタッフエラー、フォームエラー、ACK エラー、CRC エラー、ビットエラー、ACK デリミタエラー）を監視可能 • エラー状態の遷移を検出可能（エラーワーニング、エラーパッシブ、バスオフ開始、バスオフ復帰） • エラーカウンタを読み出し可能	• CAN バスエラー（スタッフエラー、フォームエラー、ACK エラー、CRC エラー、ビットエラー、ACK デリミタエラー）を監視可能 • エラー状態の遷移を検出可能（エラーワーニング、エラーパッシブ、バスオフ開始、バスオフ復帰） • エラーカウンタを読み出し可能
タイムスタンプ 機能	• 16 ビットカウンタによるタイムスタンプ機能 • 基準クロックは、1、2、4、8 ビットタイムから選択可能	• 16 ビットカウンタによるタイムスタンプ機能 • 基準クロックは、1、2、4、8 ビットタイムから選択可能
割り込み機能	• 5 種類の割り込み要因（受信完了割り込み、送信完了割り込み、受信 FIFO 割り込み、送信 FIFO 割り込み、エラー割り込み）	• 5 種類の割り込み要因（受信完了割り込み、送信完了割り込み、受信 FIFO 割り込み、送信 FIFO 割り込み、エラー割り込み）
CAN スリープモード	• CAN クロックを停止することで消費電流を低減可能	• CAN クロックを停止することで消費電流を低減可能
ソフトウェアサポートユニット	• 3 つのソフトウェアサポートユニット — アクセプタンスフィルタサポート — メールボックス検索サポート（受信メールボックス検索、送信メールボックス検索、メッセージロスト検索） — チャネル検索サポート	• 3 つのソフトウェアサポートユニット — アクセプタンスフィルタサポート — メールボックス検索サポート（受信メールボックス検索、送信メールボックス検索、メッセージロスト検索） — チャネル検索サポート
CAN クロックソース	周辺モジュールクロック（PCLKB）、CANMCLK	周辺モジュールクロック（PCLKB）、CANMCLK
テストモード	• ユーザ評価用に 3 つのテストモードを用意 — リッスンオンリモード — セルフテストモード 0（外部ループバック） — セルフテストモード 1（内部ループバック）	• ユーザ評価用に 3 つのテストモードを用意 — リッスンオンリモード — セルフテストモード 0（外部ループバック） — セルフテストモード 1（内部ループバック）
消費電力 低減機能	モジュールストップ状態への設定が可能	モジュールストップ状態への設定が可能

2.17　12 ビット A/D コンバータ

表 2.52 に 12 ビット A/D コンバータの機能概要比較を示します。

表 2.52　12 ビット A/D コンバータの機能概要比較

項目			RX65N(S12ADFa)		RX66N(S12ADFa)	
			ユニット 0 (S12AD)	ユニット 1 (S12AD1)	ユニット 0 (S12AD)	ユニット 1 (S12AD1)
アナログ入力チャネル			AN000～AN007	AN100～AN120、内部基準電圧、温度センサ出力、拡張入力	AN000～AN007	AN100～AN120、内部基準電圧、温度センサ出力、拡張入力
A/D 変換開始条件	ソフトウェア	ソフトウェアトリガ	可能		可能	
	非同期トリガ	トリガ入力端子	ADTRG0#	ADTRG1#	ADTRG0#	ADTRG1#
	同期トリガ	MTU0.TGRA のコンペアマッチ／インプットキャプチャ	TRGA0N		TRGA0N	
		MTU1.TGRA のコンペアマッチ／インプットキャプチャ	TRGA1N		TRGA1N	
		MTU2.TGRA のコンペアマッチ／インプットキャプチャ	TRGA2N		TRGA2N	
		MTU3.TGRA のコンペアマッチ／インプットキャプチャ	TRGA3N		TRGA3N	
		MTU4.TGRA のコンペアマッチ／インプットキャプチャ、または相補 PWM モード時 MTU4.TCNT のアンダフロー（谷）	TRGA4N		TRGA4N	
		MTU6.TGRA のコンペアマッチ／インプットキャプチャ	TRGA6N		TRGA6N	
		MTU7.TGRA のコンペアマッチ／インプットキャプチャ、または相補 PWM モード時 MTU7.TCNT のアンダフロー（谷）	TRGA7N		TRGA7N	
		MTU0.TGRE のコンペアマッチ	TRG0N		TRG0N	
		MTU4.TADCORA と MTU4.TCNT のコンペアマッチ	TRG4AN		TRG4AN	
		MTU4.TADCORB と MTU4.TCNT のコンペアマッチ	TRG4BN		TRG4BN	
		MTU4.TADCORA と MTU4.TCNT のコンペアマッチ、または、MTU4.TADCORB と MTU4.TCNT のコンペアマッチ	TRG4AN または TRG4BN		TRG4AN または TRG4BN	

項目			RX65N(S12ADFa)		RX66N(S12ADFa)	
			ユニット 0 (S12AD)	ユニット 1 (S12AD1)	ユニット 0 (S12AD)	ユニット 1 (S12AD1)
A/D 変換開始条件	同期トリガ	MTU4.TADCORA と MTU4.TCNT のコンペアマッチと、MTU4.TADCORB と MTU4.TCNT のコンペアマッチ（割り込み間引き機能 2 を使用時）	TRG4ABN		TRG4ABN	
		MTU7.TADCORA と MTU7.TCNT のコンペアマッチ	TRG7AN		TRG7AN	
		MTU7.TADCORB と MTU7.TCNT のコンペアマッチ	TRG7BN		TRG7BN	
		MTU7.TADCORA と MTU7.TCNT のコンペアマッチ、または、MTU7.TADCORB と MTU7.TCNT のコンペアマッチ	TRG7AN または TRG7BN		TRG7AN または TRG7BN	
		MTU7.TADCORA と MTU7.TCNT のコンペアマッチと、MTU7.TADCORB と MTU7.TCNT のコンペアマッチ（割り込み間引き機能 2 を使用時）	TRG7ABN		TRG7ABN	
		TMR0.TCORA と TMR0.TCNT のコンペアマッチ	TMTRG0AN_0		TMTRG0AN_0	
		TMR2.TCORA と TMR2.TCNT のコンペアマッチ	TMTRG0AN_1		TMTRG0AN_1	
		TPU0.TGRA のインプットキャプチャ/コンペアマッチ または TPU1.TGRA のインプットキャプチャ/コンペアマッチ または TPU2.TGRA のインプットキャプチャ/コンペアマッチ または TPU3.TGRA のインプットキャプチャ/コンペアマッチ または TPU4.TGRA のインプットキャプチャ/コンペアマッチ	TPTRGAN		TPTRGAN	
		TPU0.TGRA0 のインプットキャプチャ/コンペアマッチ	TPTRG0AN		TPTRG0AN	
		ELC トリガ	ELCTRG0N	ELCTRG1N	ELCTRG00N /ELC TRG01N/EL CTRG 00N または ELCTRG01N	ELCTRG10N /ELC TRG11N/EL CTRG 10N または ELCTRG11N
チャネル専用独立サンプル&ホールド機能		対象チャネル	AN000～ AN002	-	AN000～ AN002	-

項目	RX65N(S12ADFa)		RX66N(S12ADFa)	
	ユニット 0 (S12AD)	ユニット 1 (S12AD1)	ユニット 0 (S12AD)	ユニット 1 (S12AD1)
割り込み	S12ADI, GBADI, GCADI, S12CMPAI, S12CMPBI 割り込み	S12ADI1, GBADI1, GCADI1, S12CMPAI1, S12CMPBI1 割り込み	S12ADI, GBADI, GCADI, S12CMPAI, S12CMPBI 割り込み	S12ADI1, GBADI1, GCADI1, S12CMPAI1, S12CMPBI1 割り込み
モジュールストップ機能の設定	MSTPCRA. MSTPA17 ビット	MSTPCRA. MSTPA16 ビット	MSTPCRA. MSTPA17 ビット	MSTPCRA. MSTPA16 ビット

2.18　RAM

表 2.53 に RAM の概要比較を、表 2.54 に RAM のレジスタ比較を示します。

表 2.53　RAM の概要比較

項目	RX65N		RX66N		
	RAM	拡張 RAM (注 1)	RAM	拡張 RAM	ECCRAM
容量	256K バイト	384K バイト	512K バイト	512K バイト	32K バイト
アドレス	0000 0000h～ 0003 FFFFh	0080 0000h～ 0085 FFFFh	0000 0000h～ 0007 FFFFh	0080 0000h～ 0087 FFFFh	00FF 8000h～ 00FF FFFFh
メモリバス	メモリバス 1	メモリバス 3	メモリバス 1	メモリバス 3	メモリバス 3
アクセス	• 読み出し/書き込みともに 1 サイクルで動作 • RAM 有効/無効選択可能		• 読み出し/書き込みともに 1 サイクルで動作 • RAM 有効/無効選択可能	• 読み出し/書き込みともに 1 サイクルで動作 • 拡張 RAM 有効/無効選択可能	• ECCRAM 有効/無効選択可能 • ECC 機能無効の場合 — 読み出し/書き込みともに 2 サイクルで動作 • ECC 機能有効の場合(エラーなしのとき) — 読み出し/書き込みともに 2 サイクルで動作 • ECC 機能有効の場合(エラー発生時) — 読み出し/書き込みともに 3 サイクルで動作
データ保持機能	ディープソフトウェアスタンバイモード時のデータ保持機能なし		ディープソフトウェアスタンバイモード時のデータ保持機能なし		
消費電力低減機能	RAM、拡張 RAM(注 1)個別にモジュールストップ状態への遷移が可能		RAM、拡張 RAM、ECCRAM 個別にモジュールストップ状態への遷移が可能		
エラーチェック機能	• パリティチェック： 1 ビット誤り検出 • エラー発生時、ノンマスカブル割り込み、または割り込みを発生		• パリティチェック： 1 ビット誤り検出 • エラー発生時、ノンマスカブル割り込み、または割り込みを発生		• ECC 誤り訂正機能 — 1 ビット誤り検出、2 ビット誤り検出 • エラー発生時、ノンマスカブル割り込み、または割り込みを発生

注 1.　コードフラッシュメモリ容量が 1.5M 以上の製品にのみ搭載されています。

表 2.54　RAM のレジスタ比較

レジスタ	ビット	RX65N	RX66N
ECCRAMMODE	-	-	ECCRAM 動作モード制御レジスタ
ECCRAM2STS	-	-	ECCRAM2 ビットエラー ステータスレジスタ
ECCRAM1STSEN	-	-	ECCRAM1 ビットエラー 情報更新許可レジスタ
ECCRAM1STS	-	-	ECCRAM1 ビットエラー ステータスレジスタ
ECCRAMPRCR	-	-	ECCRAM プロテクトレジスタ
ECCRAM2ECAD	-	-	ECCRAM2 ビットエラー アドレスキャプチャレジスタ
ECCRAM1ECAD	-	-	ECCRAM1 ビットエラー アドレスキャプチャレジスタ
ECCRAMPRCR2	-	-	ECCRAM プロテクトレジスタ 2
ECCRAMETST	-	-	ECCRAM テスト制御レジスタ

2.19　スタンバイ RAM

表 2.55 にスタンバイ RAM の概要比較を示します。

表 2.55　スタンバイ RAM の概要比較

項目	RX65N	RX66N
RAM 容量	8K バイト	8K バイト
RAM アドレス	000A 4000h ～ 000A 5FFFh	000A 4000h ～ 000A 5FFFh
アクセス	• 読み出し、書き込みともに、ICLK ≧ PCLKB の場合は PCLKB2～3 サイクル、ICLK < PCLKB の場合は ICLK2 サイクルで動作 • RAM アクセス有効/無効選択可能 • エンディアンはチップのエンディアン設定に従います。 • 非アラインアクセスは禁止です。非アラインアクセスの場合の動作は保証しません。	• 読み出し、書き込みともに、ICLK ≧ PCLKB の場合は PCLKB3, 4 サイクル、ICLK < PCLKB の場合は ICLK2, 3 サイクルで動作 • RAM アクセス有効/無効選択可能 • エンディアンはチップのエンディアン設定に従います。 • 非アラインアクセスは禁止です。非アラインアクセスの場合の動作は保証しません。
データ保持機能	ディープソフトウェアスタンバイモード時、データを保持可能	ディープソフトウェアスタンバイモード時、データを保持可能
消費電力低減機能	モジュールストップ状態への設定が可能	モジュールストップ状態への設定が可能

2.20　フラッシュメモリ

表 2.56 にフラッシュメモリの概要比較を、表 2.57 にフラッシュメモリのレジスタ比較を示します。

表 2.56　フラッシュメモリの概要比較

項目	RX65N		RX66N(FLASH)	
	コード フラッシュメモリ	データ フラッシュメモリ	コード フラッシュメモリ	データ フラッシュメモリ
メモリ容量	● ユーザ領域： 最大 2M バイト	● データ領域： 32K バイト	● ユーザ領域： 最大 4M バイト	● データ領域： 32K バイト
アドレス	● 容量が 2M バイトの場合 — FFE0 0000h ～ FFFF FFFFh ● 容量が 1.5M バイトの場合 — FFE8 0000h ～ FFFF FFFFh ● 容量が 1M バイトの場合 — FFF0 0000h ～ FFFF FFFFh ● 容量が 768K バイトの場合 — FFF4 0000h ～ FFFF FFFFh ● 容量が 512K バイトの場合 — FFF8 0000h ～ FFFF FFFFh	0010 0000h ～ 0010 7FFFh	● 容量が 4M バイトの場合 — FFC0 0000h ～ FFFF FFFFh ● 容量が 2M バイトの場合 — FFE0 0000h～ FFFF FFFFh	0010 0000h ～ 0010 FFFFh
ROM キャッシュ	● 容量： 最大 256 バイト ● マッピング方式： 8 ウェイセットアソシエイティブ ● リプレース方式： LRU アルゴリズム ● ラインサイズ： 16 バイト	-	● 容量： 8K バイト ● マッピング方式： ダイレクトマップ ● ラインサイズ： 16 バイト	-

項目	RX65N		RX66N(FLASH)	
	コード フラッシュメモリ	データ フラッシュメモリ	コード フラッシュメモリ	データ フラッシュメモリ
リード サイクル	● キャッシュヒット時：1 サイクル ● ROM キャッシュ動作許可でキャッシュミス時または ROM キャッシュ動作禁止時： — ICLK≦50MHz 1 サイクル — 50MHz < ICLK ≦100MHz 2 サイクル — ICLK > 100MHz 3 サイクル	FCLK の周波数毎のサイクルでリード	● ROM キャッシュ動作許可時： — キャッシュヒット時、1 サイクル — キャッシュミス時、1～2 サイクル ● ROM キャッシュ動作禁止時： 1 サイクル	FCLK の周波数毎のサイクルでリード
イレーズ後の値	FFh	不定値	FFh	不定値
プログラム/イレーズ方式	● FACI コマンド発行領域(007E 0000h)に設定した FACI コマンドで、コードフラッシュメモリ/データフラッシュメモリのプログラム/イレーズ、オプション設定メモリのプログラムが可能(セルフプログラミング) ● シリアルプログラマによるシリアルインタフェース通信を介したプログラム/イレーズ(シリアルプログラミング)		● FACI コマンド発行領域(007E 0000h)に設定した FACI コマンドで、コードフラッシュメモリ/データフラッシュメモリのプログラム/イレーズ、オプション設定メモリのプログラムが可能(セルフプログラミング) ● シリアルプログラマによるシリアルインタフェース通信を介したプログラム/イレーズ(シリアルプログラミング)	
セキュリティ機能	フラッシュメモリの不正改ざん/不正リードを防止		フラッシュメモリの不正改ざん/不正リードを防止	
プロテクション機能	フラッシュメモリの誤書き換えを防止		フラッシュメモリの誤書き換えを防止	
デュアルバンク機能	デュアルバンク構成を用いて、書き換え動作中の中断に対して安全な更新を行うことが可能 ● リニアモード：コードフラッシュメモリを 1 領域として使用するモード ● デュアルモード：コードフラッシュメモリを 2 領域に分割して使用するモード	-	デュアルバンク構成を用いて、書き換え動作中の中断に対して安全な更新を行うことが可能 ● リニアモード：コードフラッシュメモリを 1 領域として使用するモード ● デュアルモード：コードフラッシュメモリを 2 領域に分割して使用するモード	-
Trusted Memory (TM)機能	コードフラッシュメモリに対する不正リード防止 ● リニアモード：ブロック 8、9 ● デュアルモード：ブロック 8、9、46、47	-	コードフラッシュメモリに対する不正リード防止 ● リニアモード：ブロック 8, 9 ● デュアルモード：ブロック 8, 9, 78, 79	-

項目	RX65N		RX66N(FLASH)	
	コード フラッシュメモリ	データ フラッシュメモリ	コード フラッシュメモリ	データ フラッシュメモリ
BGO(バックグラウンドオペレーション)機能	● コードフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能 ● コードフラッシュメモリプログラム/イレーズ中のデータフラッシュメモリリードが可能 ● データフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能		● コードフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能 ● コードフラッシュメモリプログラム/イレーズ中のデータフラッシュメモリリードが可能 ● データフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能	
プログラム/イレーズ単位	● ユーザ領域へのプログラム：128 バイト ● ユーザ領域のイレーズ：ブロック単位	● データ領域へのプログラム：4 バイト ● データ領域のイレーズ：64/128/256 バイト	● ユーザ領域へのプログラム：128 バイト ● ユーザ領域のイレーズ：ブロック単位	● データ領域へのプログラム：4 バイト ● データ領域のイレーズ：64/128/256 バイト
その他の機能	● セルフプログラミング中の割り込み受け付け可能 ● 本 MCU の初期設定をオプション設定メモリに設定可能		● セルフプログラミング中の割り込み受け付け可能 ● 本 MCU の初期設定をオプション設定メモリに設定可能	
オンボードプログラミング(シリアルプログラミング/セルフプログラミング)	● ブートモード(SCI インタフェース)によるプログラム/イレーズ — 調歩同期式シリアルインターフェース(SCI1)を使用 — 通信速度は自動調整 ● ブートモード(USB インタフェース)によるプログラム/イレーズ — USBb を使用 — 特別なハードウェアが不要で、PC と直結可能 ● ブートモード(FINE インタフェース)によるプログラム/イレーズ — FINE を使用 ● セルフプログラミングによるプログラム/イレーズ — システムをリセットすることなくフラッシュメモリのプログラム/イレーズが可能/イレーズ中のコードフラッシュメモリリードが可能		● ブートモード(SCI インタフェース)によるプログラム/イレーズ — 調歩同期式シリアルインターフェース(SCI1)を使用 — 通信速度は自動調整 ● ブートモード(USB インタフェース)によるプログラム/イレーズ — USB を使用 — 特別なハードウェアが不要で、PC と直結可能 ● ブートモード(FINE インタフェース)によるプログラム/イレーズ — FINE を使用 ● セルフプログラミングによるプログラム/イレーズ — システムをリセットすることなくフラッシュメモリのプログラム/イレーズが可能/イレーズ中のコードフラッシュメモリリードが可能	
オフボードプログラミング	パラレルプログラマを使用して、コードフラッシュメモリ、オプション設定メモリのプログラム/イレーズが可能 (注 1)	パラレルプログラマを使用したデータフラッシュメモリのプログラム/イレーズはできません (注 1)	パラレルプログラマを使用して、コードフラッシュメモリ、オプション設定メモリのプログラム/イレーズが可能	パラレルプログラマを使用したデータフラッシュメモリのプログラム/イレーズはできません
ユニーク ID	本 MCU 個体ごとの 16 バイト長の ID コード		本 MCU 個体ごとの 16 バイト長の ID コード	

注 1. 64 ピン版の製品は非対応です。

表 2.57　フラッシュメモリのレジスタ比較

レジスタ	ビット	RX65N	RX66N
NCRGn	-	-	ノンキャッシャブル領域 n アドレスレジスタ (n = 0, 1)
NCRCn	-	-	ノンキャッシャブル領域 n 設定レジスタ (n = 0, 1)
FWEPROR	FLWE[1:0]	フラッシュライトイレーズ許可ビット コードフラッシュメモリ容量が 1.5M バイト以上の製品： b1 b0 0 0：プログラム/イレーズ、 ブランクチェックの禁止 0 1：プログラム/イレーズ、 ブランクチェックの許可 1 0：プログラム/イレーズ、 ブランクチェックの禁止 1 1：プログラム/イレーズ、 ブランクチェックの禁止 コードフラッシュメモリ容量が 1M バイト以下の製品： b1 b0 0 0：プログラム/イレーズの禁止 0 1：プログラム/イレーズの許可 1 0：プログラム/イレーズの禁止 1 1：プログラム/イレーズの禁止	フラッシュライトイレーズ許可ビット b1 b0 0 0：プログラム/イレーズ、 ブランクチェックの禁止 0 1：プログラム/イレーズ、 ブランクチェックの許可 1 0：プログラム/イレーズ、 ブランクチェックの禁止 1 1：プログラム/イレーズ、 ブランクチェックの禁止

2.21　パッケージ

表 2.58 に示す通り、一部パッケージの外形図やパッケージ展開に差分がありますので、基板設計時には留意ください。詳細は、「RX ファミリ間の移行設計ガイド パッケージ外形の相違点（R01AN4591JJ）」を参照してください。

表 2.58　パッケージの比較

パッケージタイプ	RENESAS Code	
	RX65N	RX66N
224 ピン LFBGA	×	○
177 ピン TFLGA	○	×
176 ピン LFQFP	PLQP0176KB-A	PLQP0176KB-C
100 ピン TFLGA	○	×
64 ピン TFBGA	○	×
64 ピン LFQFP	○	×

○：パッケージあり(RENESAS Code は省略)、×：パッケージなし

3.　端子機能の比較

以下に端子機能の比較、および電源、クロック、システム制御端子の比較を示します。いずれかのグループにしか存在しない項目は青字に、両方のグループに存在するが相違点がある項目は赤字にしています。仕様に相違点がない項目は黒字にしています。

3.1　176 ピン LFBGA パッケージ

表 3.1 に 176 ピン LFBGA パッケージ端子機能の比較を示します。

表 3.1　176 ピン LFBGA パッケージ端子機能の比較

176 ピン LFBGA	RX65N	RX66N
A1	AVSS0	AVSS0
A2	AVCC0	AVCC0
A3	VREFL0	VREFL0
A4	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
A5	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
A6	VCC	VCC
A7	VSS	VSS
A8	P94/D20/A20	P94/D20/A20
A9	VCC	VCC
A10	TRSYNC1/P97/D23/A23	TRSYNC1/P97/D23/A23
A11	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106
A12	P60/CS0#	P60/CS0#
A13	P63/CAS#/D2[A2/D2]/CS3#	P63/CAS#/D2[A2/D2]/CS3#
A14	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/ MTIOC3B/PO18/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/ MTIOC3B/PO18/GTIOC1B/TXD12/ SMOSI12/SSDA12/TXDX12/SIOX12/ SSLB2-B/MMC_D5-B/LCD_DATA15-B/ ANEX1
A15	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/ PO23/TIC3/RXD12/SMISO12/SSCL12/ RXDX12/SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/AN100	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/ PO23/TIC3/GTIOC0B/RXD12/SMISO12/ SSCL12/RXDX12/SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/AN100
B1	P05/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1
B2	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#
B3	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
B4	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
B5	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
B6	P91/D17/A17/SCK7/AN115	P91/D17/A17/SCK7/AN115
B7	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/ AN116	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/ AN116
B8	PD1/D1[A1/D1]/MTIOC4B/POE0#/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/AN109	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/ AN109
B9	TRDATA5/P96/D22/A22	TRDATA5/P96/D22/A22
B10	PD4/D4[A4/D4]/MTIOC8B/POE11#/ SSLC0-A/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112	PD4/D4[A4/D4]/MTIOC8B/POE11#/ SSLC0-A/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112
B11	TRDATA7/PG1/D25	TRDATA7/PG1/D25
B12	VSS	VSS

176 ピン LFBGA	RX65N	RX66N
B13	P64/WE#/D3[A3/D3]/CS4#	P64/WE#/D3[A3/D3]/CS4#
B14	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/SCK12/ SSLB1-B/MMC_D4-B/LCD_DATA16-B/ ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/ GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0
B15	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/ PO26/TOC3/POE8#/ET0_ERXD3/CTS12#/ RTS12#/SS12#/MMC_D7-B/ LCD_DATA13-B/AN101	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/ PO26/TOC3/POE8#/GTIOC2A/CTS12#/ RTS12#/SS12#/ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101
C1	AVSS1	AVSS1
C2	AVCC1	AVCC1
C3	VREFH0	VREFH0
C4	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
C5	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
C6	P90/D16/A16/TXD7/SMOSI7/SSDA7/AN114	P90/D16/A16/TXD7/SMOSI7/SSDA7/AN114
C7	PD0/D0[A0/D0]/POE4#/LCD_EXTCLK-B/ IRQ0/AN108	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108
C8	PD2/D2[A2/D2]/MTIOC4D/TIC2/MISOC-A/ CRX0/QIO2-B/SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B/IRQ2/AN110	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/LCD_DATA22-B/IRQ2/AN110
C9	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ RSPCKC-A/QIO3-B/SDHI_D3-B/MMC_D3-B/ LCD_DATA21-B/IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/IRQ3/AN111
C10	TRDATA6/PG0/D24	TRDATA6/PG0/D24
C11	VCC	VCC
C12	P62/RAS#/D1[A1/D1]/CS2#	P62/RAS#/D1[A1/D1]/CS2#
C13	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/ET0_ERXD2/SSLB0-B/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/LCD_DATA12-B/AN102
C14	VSS	VSS
C15	P70/SDCLK	P70/SDCLK
D1	P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/ AN119	P01/TMCI0/RXD6/SMISO6/SSCL6/ SSIBCK0/IRQ9/AN119
D2	P02/TMCI1/SCK6/IRQ10/AN120	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120
D3	P03/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0
D4	P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/ AN118	P00/TMRI0/TXD6/SMOSI6/SSDA6/ AUDIO_CLK/IRQ8/AN118
D5	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
D6	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/ AN117	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/ AN117
D7	TRDATA4/P95/D21/A21	TRDATA4/P95/D21/A21
D8	VSS	VSS
D9	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/POE10#/ SSLC1-A/QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/LCD_DATA19-B/IRQ5/AN113	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/ MTCLKA/POE10#/SSLC1-A/QSPCLK-B/ SDHI_CLK-B/MMC_CLK-B/LCD_DATA19-B/ IRQ5/AN113
D10	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/AN107
D11	P61/SDCS#/D0[A0/D0]/CS1#	P61/SDCS#/D0[A0/D0]/CS1#
D12	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/ET0_RX_CLK/REF50CK0/ RSPCKB-B/LCD_DATA11-B/IRQ5/AN103	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ ET0_RX_CLK/REF50CK0/LCD_DATA11-B/ IRQ5/AN103
D13	VCC	VCC

176 ピン LFBGA	RX65N	RX66N
D14	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/ TOC1/MISOB-B/SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/ TOC1/GTIOC3A/MISOB-B/SDHI_WP/ MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105
D15	P65/CKE/CS5#	P65/CKE/CS5#
E1	PJ5/POE8#/CTS2#/RTS2#/SS2#	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0
E2	EMLE	EMLE
E3	PF5/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4
E4	VSS	VSS
E12	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/ TIC1/MOSIB-B/SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/AN104	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/ TIC1/GTIOC3B/MOSIB-B/SDHI_CD/ MMC_CD-B/LCD_DATA10-B/IRQ6/AN104
E13	TRDATA0/PG2/D26	TRDATA0/PG2/D26
E14	TRDATA1/PG3/D27	TRDATA1/PG3/D27
E15	P67/DQM1/CS7#/MTIOC7C/IRQ15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/ CRX2/IRQ15
F1	VBATT	VBATT
F2	VCL	VCL
F3	PJ3/EDACK1/MTIOC3C/ET0_EXOUT/ CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/ SS6#/CTS0#/RTS0#/SS0#/SSITXD0/ ET0_EXOUT
F4	BSCANP	BSCANP
F12	P66/DQM0/CS6#/MTIOC7D	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2
F13	TRSYNC/PG4/D28	TRSYNC/PG4/D28
F14	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ET0_TX_EN/ RMII0_TXD_EN/SSLA1-B/LCD_DATA8-B	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/LCD_DATA8-B
F15	VSS	VSS
G1	XCIN	XCIN
G2	XCOUT	XCOUT
G3	MD/FINED	MD/FINED
G4	TRST#/PF4	TRST#/PF4
G12	TRCLK/PG5/D29	TRCLK/PG5/D29
G13	TRDATA2/PG6/D30	TRDATA2/PG6/D30
G14	PA1/DQM3/A1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/ET0_WOL/SCK5/ SSLA2-B/LCD_DATA7-B/IRQ11	PA1/DQM3/A1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/LCD_DATA7-B/IRQ11
G15	VCC	VCC
H1	XTAL/P37	XTAL/P37
H2	VSS	VSS
H3	RES#	RES#
H4	UPSEL/P35/NMI	UPSEL/P35/NMI
H12	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/ET0_MDC/TXD5/SMOSI5/SSDA5/ SSLA0-B/LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/TXD5/SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/LCD_DATA4-B/ IRQ5-DS
H13	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/ET0_MDIO/RXD5/SMISO5/ SSCL5/LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6-DS
H14	PA2/A2/MTIOC7A/PO18/RXD5/SMISO5/ SSCL5/SSLA3-B/LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B
H15	TRDATA3/PG7/D31	TRDATA3/PG7/D31
J1	EXTAL/P36	EXTAL/P36
J2	VCC	VCC

176 ピン LFBGA	RX65N	RX66N
J3	P34/MTIOC0A/TMCI3/PO12/POE10#/ET0_LINKSTA/SCK6/SCK0/IRQ4	P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/SCK0/ET0_LINKSTA/IRQ4
J4	TMS/PF3	TMS/PF3
J12	PA5/A5/MTIOC6B/TIOCB1/PO21/ET0_LINKSTA/RSPCKA-B/LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B
J13	VSS	VSS
J14	PA7/A7/TIOCB2/PO23/ET0_WOL/MISOA-B/LCD_DATA1-B	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/LCD_DATA1-B
J15	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE10#/ET0_EXOUT/CTS5#/RTS5#/SS5#/MOSIA-B/LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE10#/GTETRGB/CTS5#/RTS5#/SS5#/MOSIA-B/ET0_EXOUT/LCD_DATA2-B
K1	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS
K2	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/VSYNC/IRQ2-DS
K3	TDI/PF2/RXD1/SMISO1/SSCL1	TDI/PF2/RXD1/SMISO1/SSCL1
K4	TCK/PF1/SCK1	TCK/PF1/SCK1
K12	PB2/A10/TIOCC3/TCLKC/PO26/ET0_RX_CLK/REF50CK0/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/SDSI_D2-B/LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/REF50CK0/LCD_TCON2-B
K13	P71/A18/CS1#/ET0_MDIO	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO
K14	VCC	VCC
K15	PB0/A8/MTIC5W/TIOCA3/PO24/ET0_ERXD1/RMII0_RXD1/RXD4/SMISO4/SSCL4/RXD6/SMISO6/SSCL6/LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/RMII0_RXD1/LCD_DATA0-B/IRQ12
L1	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS
L2	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS
L3	TDO/PF0/TXD1/SMOSI1/SSDA1	TDO/PF0/TXD1/SMOSI1/SSDA1
L4	P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SDHI_CD/HSYNC/ADTRG0#	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SSIDATA1/SDHI_CD/HSYNC/ADTRG0#
L12	PB6/A14/MTIOC3D/TIOCA5/PO30/ET0_ETXD1/RMII0_TXD1/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/SDSI_D0-B	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ET0_ETXD1/RMII0_TXD1
L13	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/ET0_RX_ER/RMII0_RX_ER/SCK4/SCK6/SDSI_D3-B/LCD_TCON1-B	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/RMII0_RX_ER/LCD_TCON1-B
L14	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/ET0_ERXD0/RMII0_RXD0/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/SSDA6/LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/LCD_TCON3-B/IRQ4-DS
L15	P72/A19/CS2#/ET0_MDC/LCD_DATA23-A	P72/A19/CS2#/ET0_MDC/PMGI0_MDC/LCD_DATA23-A
M1	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A

176 ピン LFBGA	RX65N	RX66N
M2	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A
M3	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/SDHI_WP/PIXCLK
M4	P86/MTIOC4D/TIOCA0/SMISO10/SSCL10/RXD10/PIXD1	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/SSCL10/RXD10/PIXD1
M5	PJ2/TXD8/SMOSI8/SSDA8/SSLC3-B/LCD_TCON2-A	CLKOUT25M/PJ2/TXD8/SMOSI8/SSDA8/SSLC3-B/LCD_TCON2-A
M6	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/SSLC2-B/LCD_TCON3-A	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/SSLC2-B/LCD_TCON3-A
M7	P85/MTIOC6C/TIOCC0/LCD_DATA1-A	P85/MTIOC6C/TIOCC0/LCD_DATA1-A
M8	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/TMO3/ET0_EXOUT/TXD7/SMOSI7/SSDA7/MISOC-B/CRX1/LCD_DATA5-A/IRQ10	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/TMO3/TXD7/SMOSI7/SSDA7/MISOC-B/CRX1/ET0_EXOUT/LCD_DATA5-A/IRQ10
M9	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A
M10	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/ET0_ETXD2/SCK8/SCK10/RSPCKA-A/MMC_D5-A/LCD_DATA11-A	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/SCK10/RSPCKA-A/ET0_ETXD2/MMC_D5-A/LCD_DATA11-A
M11	P81/EDACK0/MTIOC3D/PO27/ET0_ETXD0/RMII0_TXD0/SMISO10/SSCL10/RXD10/QIO3-A/SDHI_CD/MMC_D3-A/LCD_DATA13-A	P81/EDACK0/MTIOC3D/PO27/GTIOC0B/SMISO10/SSCL10/RXD10/ET0_ETXD0/RMII0_TXD0/QIO3-A/SDHI_CD/MMC_D3-A/LCD_DATA13-A
M12	P77/CS7#/PO23/ET0_RX_ER/RMII0_RX_ER/SMOSI11/SSDA11/TXD11/QSPCLK-A/SDHI_CLK-A/SDSI_CLK-A/MMC_CLK-A/LCD_DATA17-A	P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ET0_RX_ER/RMII0_RX_ER/QSPCLK-A/SDHI_CLK-A/MMC_CLK-A/LCD_DATA17-A
M13	PB7/A15/MTIOC3B/TIOCB5/PO31/ET0_CRS/RMII0_CRS_DV/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/SDSI_D1-B	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/RMII0_CRS_DV
M14	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/ET0_ETXD0/RMII0_TXD0/SCK9/SCK11/SDSI_CLK-B/LCD_CLK-B	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/RMII0_TXD0/LCD_CLK-B
M15	PB4/A12/TIOCA4/PO28/ET0_TX_EN/RMII0_TXD_EN/CTS9#/RTS9#/SS9#/SS11#/CTS11#/RTS11#/SDSI_CMD-B/LCD_TCON0-B	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/LCD_TCON0-B
N1	VCC	VCC
N2	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/SDHI_D1-C/PIXD7	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7
N3	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0/USB0_OVRCURB/SDHI_D0-C/PIXD6	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/PIXD6
N4	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/PIXD0/IRQ5	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/SSILRCK1/PIXD0/IRQ5

176 ピン LFBGA	RX65N	RX66N
N5	P12/WR3#/BC3#/MTIC5U/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/LCD_TCON1-A/IRQ2	P12/WR3#/BC3#/MTIC5U/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/SCL0[FM+]/LCD_TCON1-A/IRQ2
N6	PJ0/MTIOC6B/SCK8/SSLC1-B/LCD_DATA0-A	PJ0/MTIOC6B/SCK8/SSLC1-B/LCD_DATA0-A
N7	P84/MTIOC6D/LCD_DATA2-A	P84/MTIOC6D/LCD_DATA2-A
N8	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/TMCI1/ET0_LINKSTA/CTS2#/RTS2#/SS2#/MOSIC-B/CTX1/LCD_DATA6-A	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/MOSIC-B/CTX1/ET0_LINKSTA/LCD_DATA6-A
N9	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A
N10	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TOC0/CACREF/ET0_COL/TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/MMC_D7-A/LCD_DATA9-A/IRQ14	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ET0_COL/MMC_D7-A/LCD_DATA9-A/IRQ14
N11	P82/EDREQ1/MTIOC4A/PO28/ET0_ETXD1/RMII0_TXD1/SMOSI10/SSDA10/TXD10/MMC_D4-A/LCD_DATA12-A	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/SMOSI10/SSDA10/TXD10/ET0_ETXD1/RMII0_TXD1/MMC_D4-A/LCD_DATA12-A
N12	PC3/A19/MTIOC4D/TCLKB/PO24/ET0_TX_ER/TXD5/SMOSI5/SSDA5/QMO-A/QIO0-A/SDHI_D0-A/SDSI_D0-A/MMC_D0-A/LCD_DATA16-A	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/QIO0-A/SDHI_D0-A/MMC_D0-A/LCD_DATA16-A
N13	PC0/A16/MTIOC3C/TCLKC/PO17/ET0_ERXD3/CTS5#/RTS5#/SS5#/SSLA1-A/IRQ14	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1-A/ET0_ERXD3/IRQ14
N14	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A
N15	VSS	VSS
P1	VSS	VSS
P2	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#
P3	P87/MTIOC4C/TIOCA2/SMOSI10/SSDA10/TXD10/SDHI_D2-C/PIXD2	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/SSDA10/TXD10/SDHI_D2-C/PIXD2
P4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4
P5	VCC_USB	VCC_USB
P6	VSS_USB	VSS_USB
P7	P57/RXD7/SMISO7/SSCL7/SSLC0-B/LCD_DATA3-A	P57/RXD7/SMISO7/SSCL7/SSLC0-B/LCD_DATA3-A
P8	P10/ALE/MTIC5W/TMRI3/IRQ0	P10/ALE/MTIC5W/TMRI3/IRQ0
P9	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A
P10	P83/EDACK1/MTIOC4C/ET0_CRS/RMII0_CRS_DV/SCK10/SS10#/CTS10#/LCD_DATA8-A	P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV/LCD_DATA8-A
P11	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/TIC0/ET0_ETXD3/RXD8/SMISO8/SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/MMC_D6-A/LCD_DATA10-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ET0_ETXD3/MMC_D6-A/LCD_DATA10-A/IRQ13

176 ピン LFBGA	RX65N	RX66N
P12	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/ET0_TX_CLK/SCK5/CTS8#/RTS8#/SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/QMI-A/QIO1-A/SDHI_D1-A/SDSI_D1-A/MMC_D1-A/LCD_DATA15-A	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/QMI-A/QIO1-A/SDHI_D1-A/MMC_D1-A/LCD_DATA15-A
P13	PC2/A18/MTIOC4B/TCLKA/PO21/ET0_RX_DV/RXD5/SMISO5/SSCL5/SSLA3-A/SDHI_D3-A/SDSI_D3-A/MMC_CD-A/LCD_DATA19-A	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/SDHI_D3-A/MMC_CD-A/LCD_DATA19-A
P14	P75/CS5#/PO20/ET0_ERXD0/RMII0_RXD0/SCK11/RTS11#/SDHI_D2-A/SDSI_D2-A/MMC_RES#-A/LCD_DATA20-A	P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/RMII0_RXD0/SDHI_D2-A/MMC_RES#-A/LCD_DATA20-A
P15	VCC	VCC
R1	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SDHI_CLK-C/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/IRQ9
R2	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SDHI_CMD-C/PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8
R3	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#
R4	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/LCD_TCON0-A/IRQ3/ADTRG1#	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/LCD_TCON0-A/IRQ3/ADTRG1#
R5	USB0_DM	USB0_DM
R6	USB0_DP	USB0_DP
R7	P56/EDACK1/MTIOC3C/TIOCA1/SCK7/RSPCKC-B/LCD_DATA4-A	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/SCK7/RSPCKC-B/LCD_DATA4-A
R8	P11/MTIC5V/TMCI3/SCK2/LCD_DATA7-A/IRQ1	P11/MTIC5V/TMCI3/SCK2/LCD_DATA7-A/IRQ1
R9	P53(注 1)/BCLK	P53(注 1)/BCLK
R10	VSS	VSS
R11	VCC	VCC
R12	P80/EDREQ0/MTIOC3B/PO26/ET0_TX_EN/RMII0_TXD_EN/SCK10/RTS10#/QIO2-A/SDHI_WP/MMC_D2-A/LCD_DATA14-A	P80/EDREQ0/MTIOC3B/PO26/SCK10/RTS10#/ET0_TX_EN/RMII0_TXD_EN/QIO2-A/SDHI_WP/MMC_D2-A/LCD_DATA14-A
R13	P76/CS6#/PO22/ET0_RX_CLK/REF50CK0/SMISO11/SSCL11/RXD11/QSSL-A/SDHI_CMD-A/SDSI_CMD-A/MMC_CMD-A/LCD_DATA18-A	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ET0_RX_CLK/REF50CK0/QSSL-A/SDHI_CMD-A/MMC_CMD-A/LCD_DATA18-A
R14	P74/A20/CS4#/PO19/ET0_ERXD1/RMII0_RXD1/SS11#/CTS11#/LCD_DATA21-A	P74/A20/CS4#/PO19/SS11#/CTS11#/ET0_ERXD1/RMII0_RXD1/LCD_DATA21-A
R15	PC1/A17/MTIOC3A/TCLKD/PO18/ET0_ERXD2/SCK5/SSLA2-A/LCD_DATA22-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2-A/ET0_ERXD2/LCD_DATA22-A/IRQ12

注 1. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

3.2　176 ピン LFQFP パッケージ

表 3.2 に 176 ピン LFQFP パッケージ端子機能の比較を示します。

表 3.2　176 ピン LFQFP パッケージ端子機能の比較

176 ピン LFQFP	RX65N	RX66N
1	AVSS0	AVSS0
2	P05/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1
3	AVCC1	AVCC1
4	P03/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0
5	AVSS1	AVSS1
6	P02/TMCI1/SCK6/IRQ10/AN120	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120
7	P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN119	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/IRQ9/AN119
8	P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN118	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/IRQ8/AN118
9	PF5/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4
10	EMLE	EMLE
11	PJ5/POE8#/CTS2#/RTS2#/SS2#	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0
12	VSS	VSS
13	PJ3/EDACK1/MTIOC3C/ET0_EXOUT/CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT
14	VCL	VCL
15	VBATT	VBATT
16	NC	NC
17	TRST#/PF4	TRST#/PF4
18	MD/FINED	MD/FINED
19	XCIN	XCIN
20	XCOUT	XCOUT
21	RES#	RES#
22	XTAL/P37	XTAL/P37
23	VSS	VSS
24	EXTAL/P36	EXTAL/P36
25	VCC	VCC
26	UPSEL/P35/NMI	UPSEL/P35/NMI
27	P34/MTIOC0A/TMCI3/PO12/POE10#/ET0_LINKSTA/SCK6/SCK0/IRQ4	P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/SCK0/ET0_LINKSTA/IRQ4
28	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS
29	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/VSYNC/IRQ2-DS
30	TMS/PF3	TMS/PF3
31	TDI/PF2/RXD1/SMISO1/SSCL1	TDI/PF2/RXD1/SMISO1/SSCL1
32	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS
33	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS
34	TCK/PF1/SCK1	TCK/PF1/SCK1
35	TDO/PF0/TXD1/SMOSI1/SSDA1	TDO/PF0/TXD1/SMOSI1/SSDA1

176 ピン LFQFP	RX65N	RX66N
36	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A	P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A
37	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A
38	P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SDHI_CD/HSYNC/ADTRG0#	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SSIDATA1/SDHI_CD/HSYNC/ADTRG0#
39	VCC	VCC
40	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/SDHI_WP/PIXCLK
41	VSS	VSS
42	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/SDHI_D1-C/PIXD7	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7
43	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0/USB0_OVRCURB/SDHI_D0-C/PIXD6	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/PIXD6
44	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SDHI_CLK-C/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/IRQ9
45	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SDHI_CMD-C/PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8
46	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#
47	P87/MTIOC4C/TIOCA2/SMOSI10/SSDA10/TXD10/SDHI_D2-C/PIXD2	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/SSDA10/TXD10/SDHI_D2-C/PIXD2
48	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#
49	P86/MTIOC4D/TIOCA0/SMISO10/SSCL10/RXD10/PIXD1	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/SSCL10/RXD10/PIXD1
50	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/PIXD0/IRQ5	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/SSILRCK1/PIXD0/IRQ5
51	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4
52	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/LCD_TCON0-A/IRQ3/ADTRG1#	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/LCD_TCON0-A/IRQ3/ADTRG1#
53	P12/WR3#/BC3#/MTIC5U/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/LCD_TCON1-A/IRQ2	P12/WR3#/BC3#/MTIC5U/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/SCL0[FM+]/LCD_TCON1-A/IRQ2

176 ピン LFQFP	RX65N	RX66N
54	VCC_USB	VCC_USB
55	USB0_DM	USB0_DM
56	USB0_DP	USB0_DP
57	VSS_USB	VSS_USB
58	PJ2/TXD8/SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A	CLKOUT25M/PJ2/TXD8/SMOSI8/SSDA8/ SSLC3-B/LCD_TCON2-A
59	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/ SSLC2-B/LCD_TCON3-A	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/ SSLC2-B/LCD_TCON3-A
60	PJ0/MTIOC6B/SCK8/SSLC1-B/ LCD_DATA0-A	PJ0/MTIOC6B/SCK8/SSLC1-B/ LCD_DATA0-A
61	P85/MTIOC6C/TIOCC0/LCD_DATA1-A	P85/MTIOC6C/TIOCC0/LCD_DATA1-A
62	P84/MTIOC6D/LCD_DATA2-A	P84/MTIOC6D/LCD_DATA2-A
63	P57/RXD7/SMISO7/SSCL7/SSLC0-B/ LCD_DATA3-A	P57/RXD7/SMISO7/SSCL7/SSLC0-B/ LCD_DATA3-A
64	P56/EDACK1/MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A	CLKOUT25M/P56/EDACK1/MTIOC3C/ TIOCA1/SCK7/RSPCKC-B/LCD_DATA4-A
65	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/ TMO3/ET0_EXOUT/TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/LCD_DATA5-A/IRQ10	P55/D0[A0/D0]/EDREQ0/WAIT#/MTIOC4D/ TMO3/TXD7/SMOSI7/SSDA7/MISOC-B/ CRX1/ET0_EXOUT/LCD_DATA5-A/IRQ10
66	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/ TMCI1/ET0_LINKSTA/CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/LCD_DATA6-A	P54/D1[A1/D1]/EDACK0/ALE/MTIOC4B/ TMCI1/CTS2#/RTS2#/SS2#/MOSIC-B/CTX1/ ET0_LINKSTA/LCD_DATA6-A
67	P11/MTIC5V/TMCI3/SCK2/LCD_DATA7-A/ IRQ1	P11/MTIC5V/TMCI3/SCK2/LCD_DATA7-A/ IRQ1
68	P10/ALE/MTIC5W/TMRI3/IRQ0	P10/ALE/MTIC5W/TMRI3/IRQ0
69	P53(注 1)/BCLK	P53(注 1)/BCLK
70	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A
71	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A
72	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A
73	VSS	VSS
74	P83/EDACK1/MTIOC4C/ET0_CRS/ RMII0_CRS_DV/SCK10/SS10#/CTS10#/ LCD_DATA8-A	P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/ SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV/ LCD_DATA8-A
75	VCC	VCC
76	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/ TMO2/PO31/TOC0/CACREF/ET0_COL/ TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/MMC_D7-A/ LCD_DATA9-A/IRQ14	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/ TMO2/PO31/TOC0/CACREF/GTIOC3A/ TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/MMC_D7-A/ LCD_DATA9-A/IRQ14
77	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/ MTCLKA/TMCI2/PO30/TIC0/ET0_ETXD3/ RXD8/SMISO8/SSCL8/SMISO10/SSCL10/ RXD10/MOSIA-A/MMC_D6-A/ LCD_DATA10-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/ MTCLKA/TMCI2/PO30/TIC0/GTIOC3B/ RXD8/SMISO8/SSCL8/SMISO10/SSCL10/ RXD10/MOSIA-A/ET0_ETXD3/MMC_D6-A/ LCD_DATA10-A/IRQ13
78	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/ET0_ETXD2/SCK8/ SCK10/RSPCKA-A/MMC_D5-A/ LCD_DATA11-A	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/ RTS8#/SCK10/RSPCKA-A/ET0_ETXD2/ MMC_D5-A/LCD_DATA11-A
79	P82/EDREQ1/MTIOC4A/PO28/ET0_ETXD1/ RMII0_TXD1/SMOSI10/SSDA10/TXD10/ MMC_D4-A/LCD_DATA12-A	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/ SMOSI10/SSDA10/TXD10/ET0_ETXD1/ RMII0_TXD1/MMC_D4-A/LCD_DATA12-A

176 ピン LFQFP	RX65N	RX66N
80	P81/EDACK0/MTIOC3D/PO27/ET0_ETXD0/ RMII0_TXD0/SMISO10/SSCL10/RXD10/ QIO3-A/SDHI_CD/MMC_D3-A/ LCD_DATA13-A	P81/EDACK0/MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ET0_ETXD0/ RMII0_TXD0/QIO3-A/SDHI_CD/MMC_D3-A/ LCD_DATA13-A
81	P80/EDREQ0/MTIOC3B/PO26/ET0_TX_EN/ RMII0_TXD_EN/SCK10/RTS10#/QIO2-A/ SDHI_WP/MMC_D2-A/LCD_DATA14-A	P80/EDREQ0/MTIOC3B/PO26/SCK10/ RTS10#/ET0_TX_EN/RMII0_TXD_EN/ QIO2-A/SDHI_WP/MMC_D2-A/ LCD_DATA14-A
82	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/ PO25/POE0#/ET0_TX_CLK/SCK5/CTS8#/ RTS8#/SS8#/SS10#/CTS10#/RTS10#/ SSLA0-A/QMI-A/QIO1-A/SDHI_D1-A/ SDSI_D1-A/MMC_D1-A/LCD_DATA15-A	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/ PO25/POE0#/GTETRGC/SCK5/CTS8#/ SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/QIO1-A/SDHI_D1-A/ MMC_D1-A/LCD_DATA15-A
83	PC3/A19/MTIOC4D/TCLKB/PO24/ ET0_TX_ER/TXD5/SMOSI5/SSDA5/QMO-A/ QIO0-A/SDHI_D0-A/SDSI_D0-A/MMC_D0-A/ LCD_DATA16-A	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/MMC_D0-A/ LCD_DATA16-A
84	P77/CS7#/PO23/ET0_RX_ER/ RMII0_RX_ER/SMOSI11/SSDA11/TXD11/ QSPCLK-A/SDHI_CLK-A/SDSI_CLK-A/ MMC_CLK-A/LCD_DATA17-A	P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/QSPCLK-A/ SDHI_CLK-A/MMC_CLK-A/ LCD_DATA17-A
85	P76/CS6#/PO22/ET0_RX_CLK/REF50CK0/ SMISO11/SSCL11/RXD11/QSSL-A/ SDHI_CMD-A/SDSI_CMD-A/MMC_CMD-A/ LCD_DATA18-A	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/QSSL-A/ SDHI_CMD-A/MMC_CMD-A/ LCD_DATA18-A
86	PC2/A18/MTIOC4B/TCLKA/PO21/ ET0_RX_DV/RXD5/SMISO5/SSCL5/ SSLA3-A/SDHI_D3-A/SDSI_D3-A/ MMC_CD-A/LCD_DATA19-A	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/MMC_CD-A/ LCD_DATA19-A
87	P75/CS5#/PO20/ET0_ERXD0/RMII0_RXD0/ SCK11/RTS11#/SDHI_D2-A/SDSI_D2-A/ MMC_RES#-A/LCD_DATA20-A	P75/CS5#/PO20/SCK11/RTS11#/ ET0_ERXD0/RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A/LCD_DATA20-A
88	P74/A20/CS4#/PO19/ET0_ERXD1/ RMII0_RXD1/SS11#/CTS11#/ LCD_DATA21-A	P74/A20/CS4#/PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1/LCD_DATA21-A
89	PC1/A17/MTIOC3A/TCLKD/PO18/ ET0_ERXD2/SCK5/SSLA2-A/ LCD_DATA22-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/LCD_DATA22-A/ IRQ12
90	VCC	VCC
91	PC0/A16/MTIOC3C/TCLKC/PO17/ ET0_ERXD3/CTS5#/RTS5#/SS5#/SSLA1-A/ IRQ14	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/ RTS5#/SS5#/SSLA1-A/ET0_ERXD3/IRQ14
92	VSS	VSS
93	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A
94	PB7/A15/MTIOC3B/TIOCB5/PO31/ ET0_CRS/RMII0_CRS_DV/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/TXD11/ SDSI_D1-B	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV
95	PB6/A14/MTIOC3D/TIOCA5/PO30/ ET0_ETXD1/RMII0_TXD1/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/RXD11/ SDSI_D0-B	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/ SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ ET0_ETXD1/RMII0_TXD1
96	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/ TMRI1/PO29/POE4#/ET0_ETXD0/ RMII0_TXD0/SCK9/SCK11/SDSI_CLK-B/ LCD_CLK-B	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/ TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ ET0_ETXD0/RMII0_TXD0/LCD_CLK-B

176 ピン LFQFP	RX65N	RX66N
97	PB4/A12/TIOCA4/PO28/ET0_TX_EN/ RMII0_TXD_EN/CTS9#/RTS9#/SS9#/ SS11#/CTS11#/RTS11#/SDSI_CMD-B/ LCD_TCON0-B	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/ SS11#/CTS11#/RTS11#/ET0_TX_EN/ RMII0_TXD_EN/LCD_TCON0-B
98	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/ TCLKD/TMO0/PO27/POE11#/ET0_RX_ER/ RMII0_RX_ER/SCK4/SCK6/SDSI_D3-B/ LCD_TCON1-B	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/ TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ ET0_RX_ER/RMII0_RX_ER/LCD_TCON1-B
99	PB2/A10/TIOCC3/TCLKC/PO26/ ET0_RX_CLK/REF50CK0/CTS4#/RTS4#/ SS4#/CTS6#/RTS6#/SS6#/SDSI_D2-B/ LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/ RTS4#/SS4#/CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/LCD_TCON2-B
100	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/ TMCI0/PO25/ET0_ERXD0/RMII0_RXD0/ TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/ SSDA6/LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/ TMCI0/PO25/TXD4/SMOSI4/SSDA4/TXD6/ SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS
101	P72/A19/CS2#/ET0_MDC/LCD_DATA23-A	P72/A19/CS2#/ET0_MDC/PMGI0_MDC/ LCD_DATA23-A
102	P71/A18/CS1#/ET0_MDIO	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO
103	VCC	VCC
104	PB0/A8/MTIC5W/TIOCA3/PO24/ ET0_ERXD1/RMII0_RXD1/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/SSCL6/ LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/ SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ ET0_ERXD1/RMII0_RXD1/LCD_DATA0-B/ IRQ12
105	VSS	VSS
106	PA7/A7/TIOCB2/PO23/ET0_WOL/MISOA-B/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B
107	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/ PO22/POE10#/ET0_EXOUT/CTS5#/RTS5#/ SS5#/MOSIA-B/LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/ PO22/POE10#/GTETRGB/CTS5#/RTS5#/ SS5#/MOSIA-B/ET0_EXOUT/LCD_DATA2-B
108	PA5/A5/MTIOC6B/TIOCB1/PO21/ ET0_LINKSTA/RSPCKA-B/LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B
109	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/ET0_MDC/TXD5/SMOSI5/SSDA5/ SSLA0-B/LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/TXD5/SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/LCD_DATA4-B/ IRQ5-DS
110	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/ET0_MDIO/RXD5/SMISO5/ SSCL5/LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6-DS
111	TRDATA3/PG7/D31	TRDATA3/PG7/D31
112	PA2/A2/MTIOC7A/PO18/RXD5/SMISO5/ SSCL5/SSLA3-B/LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B
113	TRDATA2/PG6/D30	TRDATA2/PG6/D30
114	PA1/DQM3/A1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/ET0_WOL/SCK5/ SSLA2-B/LCD_DATA7-B/IRQ11	PA1/DQM3/A1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/LCD_DATA7-B/IRQ11
115	VCC	VCC
116	TRCLK/PG5/D29	TRCLK/PG5/D29
117	VSS	VSS
118	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ET0_TX_EN/ RMII0_TXD_EN/SSLA1-B/LCD_DATA8-B	PA0/DQM2/BC0#/A0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/ LCD_DATA8-B
119	TRSYNC/PG4/D28	TRSYNC/PG4/D28

176 ピン LFQFP	RX65N	RX66N
120	P67/DQM1/CS7#/MTIOC7C/IRQ15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/CRX2/IRQ15
121	TRDATA1/PG3/D27	TRDATA1/PG3/D27
122	P66/DQM0/CS6#/MTIOC7D	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2
123	TRDATA0/PG2/D26	TRDATA0/PG2/D26
124	P65/CKE/CS5#	P65/CKE/CS5#
125	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/MISOB-B/SDHI_WP/MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105
126	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/MOSIB-B/SDHI_CD/MMC_CD-B/LCD_DATA10-B/IRQ6/AN104	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/LCD_DATA10-B/IRQ6/AN104
127	VCC	VCC
128	P70/SDCLK	P70/SDCLK
129	VSS	VSS
130	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/MTIOC2B/ET0_RX_CLK/REF50CK0/RSPCKB-B/LCD_DATA11-B/IRQ5/AN103	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/REF50CK0/LCD_DATA11-B/IRQ5/AN103
131	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/MTIOC1A/PO28/ET0_ERXD2/SSLB0-B/LCD_DATA12-B/AN102	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/MTIOC1A/PO28/GTIOC1A/SSLB0-B/ET0_ERXD2/LCD_DATA12-B/AN102
132	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/TOC3/POE8#/ET0_ERXD3/CTS12#/RTS12#/SS12#/MMC_D7-B/LCD_DATA13-B/AN101	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ET0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101
133	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/TIC3/RXD12/SMISO12/SSCL12/RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/IRQ7-DS/AN100	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/IRQ7-DS/AN100
134	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2-B/MMC_D5-B/LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2-B/MMC_D5-B/LCD_DATA15-B/ANEX1
135	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ANEX0
136	P64/WE#/D3[A3/D3]/CS4#	P64/WE#/D3[A3/D3]/CS4#
137	P63/CAS#/D2[A2/D2]/CS3#	P63/CAS#/D2[A2/D2]/CS3#
138	P62/RAS#/D1[A1/D1]/CS2#	P62/RAS#/D1[A1/D1]/CS2#
139	P61/SDCS#/D0[A0/D0]/CS1#	P61/SDCS#/D0[A0/D0]/CS1#
140	VSS	VSS
141	P60/CS0#	P60/CS0#
142	VCC	VCC
143	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/LCD_DATA17-B/IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/LCD_DATA17-B/IRQ7/AN107
144	TRDATA7/PG1/D25	TRDATA7/PG1/D25
145	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/MMC_D0-B/LCD_DATA18-B/IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/MMC_D0-B/LCD_DATA18-B/IRQ6/AN106
146	TRDATA6/PG0/D24	TRDATA6/PG0/D24

176 ピン LFQFP	RX65N	RX66N
147	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/POE10#/SSLC1-A/QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/LCD_DATA19-B/IRQ5/AN113	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/POE10#/SSLC1-A/QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/LCD_DATA19-B/IRQ5/AN113
148	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/QSSL-B/SDHI_CMD-B/MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/QSSL-B/SDHI_CMD-B/MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112
149	TRSYNC1/P97/D23/A23	TRSYNC1/P97/D23/A23
150	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/RSPCKC-A/QIO3-B/SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/GTIOC0A/RSPCKC-A/QIO3-B/SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/AN111
151	VSS	VSS
152	TRDATA5/P96/D22/A22	TRDATA5/P96/D22/A22
153	VCC	VCC
154	PD2/D2[A2/D2]/MTIOC4D/TIC2/MISOC-A/CRX0/QIO2-B/SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/AN110	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/MISOC-A/CRX0/QIO2-B/SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/AN110
155	TRDATA4/P95/D21/A21	TRDATA4/P95/D21/A21
156	PD1/D1[A1/D1]/MTIOC4B/POE0#/MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109
157	P94/D20/A20	P94/D20/A20
158	PD0/D0[A0/D0]/POE4#/LCD_EXTCLK-B/IRQ0/AN108	PD0/D0[A0/D0]/POE4#/GTIOC1B/LCD_EXTCLK-B/IRQ0/AN108
159	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/AN117	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/AN117
160	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/AN116	P92/D18/A18/POE4#/RXD7/SMISO7/SSCL7/AN116
161	P91/D17/A17/SCK7/AN115	P91/D17/A17/SCK7/AN115
162	VSS	VSS
163	P90/D16/A16/TXD7/SMOSI7/SSDA7/AN114	P90/D16/A16/TXD7/SMOSI7/SSDA7/AN114
164	VCC	VCC
165	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
166	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
167	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
168	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
169	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
170	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
171	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
172	VREFL0	VREFL0
173	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
174	VREFH0	VREFH0
175	AVCC0	AVCC0
176	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#

注 1. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

3.3　145 ピン TFLGA パッケージ

表 3.3 に 145 ピン TFLGA パッケージ端子機能の比較を示します。

表 3.3　145 ピン TFLGA パッケージ端子機能の比較

145 ピン TFLGA	RX65N	RX66N
A1	AVSS0	AVSS0
A2	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#
A3	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
A4	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
A5	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
A6	P90/A16/TXD7/SMOSI7/SSDA7/AN114	P90/A16/TXD7/SMOSI7/SSDA7/AN114
A7	P92/A18/POE4#/RXD7/SMISO7/SSCL7/ AN116	P92/A18/POE4#/RXD7/SMISO7/SSCL7/ AN116
A8	PD2/D2[A2/D2]/MTIOC4D/TIC2/MISOC-A/ CRX0/QIO2-B/SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B(注 1)/IRQ2/AN110	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/LCD_DATA22-B/IRQ2/AN110
A9	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/ LCD_DATA18-B(注 1)/IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106
A10	VSS	VSS
A11	P62/RAS#/D1[A1/D1] (注 1)/CS2#	P62/RAS#/D1[A1/D1]/CS2#
A12	PE1/D9[A9/D9]/D1[A1/D1] (注 1)/MTIOC4C/ MTIOC3B/PO18/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B(注 1)/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/ MTIOC3B/PO18/GTIOC1B/TXD12/ SMOSI12/SSDA12/TXDX12/SIOX12/ SSLB2-B/MMC_D5-B/LCD_DATA15-B/ ANEX1
A13	PE3/D11[A11/D11]/D3[A3/D3] (注 1)/MTIOC4B/ PO26/TOC3/POE8#/ET0_ERXD3/CTS12#/ RTS12#/SS12#/MMC_D7-B/ LCD_DATA13-B(注 1)/AN101	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/ PO26/TOC3/POE8#/GTIOC2A/CTS12#/ RTS12#/SS12#/ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101
B1	AVCC1	AVCC1
B2	AVCC0	AVCC0
B3	P05/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1
B4	VREFL0	VREFL0
B5	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
B6	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
B7	P91/A17/SCK7/AN115	P91/A17/SCK7/AN115
B8	PD0/D0[A0/D0]/POE4#/ LCD_EXTCLK-B(注 1)/IRQ0/AN108	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108
B9	PD4/D4[A4/D4]/MTIOC8B/POE11#/ SSLC0-A/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B(注 1)/ IRQ4/AN112	PD4/D4[A4/D4]/MTIOC8B/POE11#/ SSLC0-A/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112
B10	VCC	VCC
B11	P61/SDCS#/D0[A0/D0] (注 1)/CS1#	P61/SDCS#/D0[A0/D0]/CS1#
B12	PE2/D10[A10/D10]/D2[A2/D2] (注 1)/ MTIOC4A/PO23/TIC3/RXD12/SMISO12/ SSCL12/RXDX12/SSLB3-B/MMC_D6-B/ LCD_DATA14-B(注 1)/IRQ7-DS/AN100	PE2/D10[A10/D10]/D2[A2/D2]/ MTIOC4A/PO23/TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RXDX12/SSLB3-B/ MMC_D6-B/LCD_DATA14-B/IRQ7-DS/ AN100

145 ピン TFLGA	RX65N	RX66N
B13	PE4/D12[A12/D12]/D4[A4/D4] (注 1)/ MTIOC4D/MTIOC1A/PO28/ET0_ERXD2/ SSLB0-B/LCD_DATA12-B(注 1)/AN102	PE4/D12[A12/D12]/D4[A4/D4]/ MTIOC4D/MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/LCD_DATA12-B/ AN102
C1	AVSS1	AVSS1
C2	P02/TMCI1/SCK6/IRQ10/AN120	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120
C3	VREFH0	VREFH0
C4	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
C5	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
C6	VSS	VSS
C7	PD1/D1[A1/D1]/MTIOC4B/POE0#/MOSIC-A/ CTX0/LCD_DATA23-B(注 1)/IRQ1/AN109	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/ AN109
C8	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ RSPCKC-A/QIO3-B/SDHI_D3-B/MMC_D3-B/ LCD_DATA21-B(注 1)/IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/IRQ3/AN111
C9	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B(注 1)/IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/AN107
C10	P63/CAS#/D2[A2/D2] (注 1)/CS3#	P63/CAS#/D2[A2/D2]/CS3#
C11	PE0/D8[A8/D8]/D0[A0/D0] (注 1)/MTIOC3D/ SCK12/SSLB1-B/MMC_D4-B/ LCD_DATA16-B(注 1)/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/ GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0
C12	P70/SDCLK	P70/SDCLK
C13	VSS	VSS
D1	P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/ AN118	P00/TMRI0/TXD6/SMOSI6/SSDA6/ AUDIO_CLK/IRQ8/AN118
D2	PF5/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4
D3	P03/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0
D4	P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/ AN119	P01/TMCI0/RXD6/SMISO6/SSCL6/ SSIBCK0/IRQ9/AN119
D5	VCC	VCC
D6	P93/A19/POE0#/CTS7#/RTS7#/SS7#/AN117	P93/A19/POE0#/CTS7#/RTS7#/SS7#/AN117
D7	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/POE10#/ SSLC1-A/QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/LCD_DATA19-B(注 1)/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/ MTCLKA/POE10#/SSLC1-A/QSPCLK-B/ SDHI_CLK-B/MMC_CLK-B/ LCD_DATA19-B/IRQ5/AN113
D8	P60/CS0#	P60/CS0#
D9	P64/WE#/D3[A3/D3] (注 1)/CS4#	P64/WE#/D3[A3/D3]/CS4#
D10	PE7/D15[A15/D15]/D7[A7/D7] (注 1)/ MTIOC6A/TOC1/MISOB-B/SDHI_WP/ MMC_RES#-B/LCD_DATA9-B(注 1)/IRQ7/ AN105	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/ TOC1/GTIOC3A/MISOB-B/SDHI_WP/ MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105
D11	VCC	VCC
D12	PE5/D13[A13/D13]/D5[A5/D5] (注 1)/ MTIOC4C/MTIOC2B/ET0_RX_CLK/ REF50CK0/RSPCKB-B/ LCD_DATA11-B(注 1)/IRQ5/AN103	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ ET0_RX_CLK/REF50CK0/LCD_DATA11-B/ IRQ5/AN103
D13	PE6/D14[A14/D14]/D6[A6/D6] (注 1)/ MTIOC6C/TIC1/MOSIB-B/SDHI_CD/ MMC_CD-B/LCD_DATA10-B(注 1)/ IRQ6/AN104	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/ TIC1/GTIOC3B/MOSIB-B/SDHI_CD/ MMC_CD-B/LCD_DATA10-B/IRQ6/AN104

145 ピン TFLGA	RX65N	RX66N
E1	VSS	VSS
E2	VCL	VCL
E3	PJ5/POE8#/CTS2#/RTS2#/SS2#	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0
E4	EMLE	EMLE
E5	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
E10	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/ PO16/CACREF/ET0_TX_EN/ RMII0_TXD_EN/SSLA1-B/ LCD_DATA8-B(注 1)	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/ PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/LCD_DATA8-B
E11	P66/DQM0/CS6#/MTIOC7D	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2
E12	P65/CKE/CS5#	P65/CKE/CS5#
E13	P67/DQM1/CS7#/MTIOC7C/IRQ15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/ CRX2/IRQ15
F1	XCIN	XCIN
F2	XCOUT	XCOUT
F3	PJ3/EDACK1/MTIOC3C/ET0_EXOUT/ CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/ CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT
F4	VBATT	VBATT
F10	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/ET0_MDIO/RXD5/SMISO5/ SSCL5/LCD_DATA5-B(注 1)/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6-DS
F11	VSS	VSS
F12	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/ET0_WOL/SCK5/SSLA2-B/ LCD_DATA7-B(注 1)/IRQ11	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11
F13	PA2/A2/MTIOC7A/PO18/RXD5/SMISO5/ SSCL5/SSLA3-B/LCD_DATA6-B(注 1)	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B
G1	XTAL/P37	XTAL/P37
G2	RES#	RES#
G3	MD/FINED	MD/FINED
G4	BSCANP	BSCANP
G10	PA5/A5/MTIOC6B/TIOCB1/PO21/ ET0_LINKSTA/RSPCKA-B/ LCD_DATA3-B(注 1)	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B
G11	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/ PO22/POE10#/ET0_EXOUT/CTS5#/RTS5#/ SS5#/MOSIA-B/LCD_DATA2-B(注 1)	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/ PO22/POE10#/GTETRGB/CTS5#/RTS5#/ SS5#/MOSIA-B/ET0_EXOUT/LCD_DATA2-B
G12	VCC	VCC
G13	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/ET0_MDC/TXD5/SMOSI5/SSDA5/ SSLA0-B/LCD_DATA4-B(注 1)/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/TXD5/SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/LCD_DATA4-B/ IRQ5-DS
H1	EXTAL/P36	EXTAL/P36
H2	VCC	VCC
H3	VSS	VSS
H4	UPSEL/P35/NMI	UPSEL/P35/NMI
H10	P72/A19/CS2#/ET0_MDC	P72/A19/CS2#/ET0_MDC/PMGI0_MDC
H11	P71/A18/CS1#/ET0_MDIO	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO

145 ピン TFLGA	RX65N	RX66N
H12	PB0/A8/MTIC5W/TIOCA3/PO24/ET0_ERXD1/RMII0_RXD1/RXD4/SMISO4/SSCL4/RXD6/SMISO6/SSCL6/LCD_DATA0-B(注 1)/IRQ12	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/RMII0_RXD1/LCD_DATA0-B/IRQ12
H13	PA7/A7/TIOCB2/PO23/ET0_WOL/MISOA-B/LCD_DATA1-B(注 1)	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/LCD_DATA1-B
J1	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/ET0_LINKSTA/SCK6/SCK0/IRQ4	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/SCK0/ET0_LINKSTA/IRQ4
J2	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS
J3	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/VSYNC/IRQ2-DS
J4	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS
J10	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/ET0_RX_ER/RMII0_RX_ER/SCK4/SCK6/SDSI_D3-B/LCD_TCON1-B(注 1)	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/RMII0_RX_ER/LCD_TCON1-B
J11	PB4/A12/TIOCA4/PO28/ET0_TX_EN/RMII0_TXD_EN/CTS9#/RTS9#/SS9#/SS11#/CTS11#/RTS11#/SDSI_CMD-B/LCD_TCON0-B(注 1)	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/LCD_TCON0-B
J12	PB2/A10/TIOCC3/TCLKC/PO26/ET0_RX_CLK/REF50CK0/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/SDSI_D2-B/LCD_TCON2-B(注 1)	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/REF50CK0/LCD_TCON2-B
J13	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/ET0_ERXD0/RMII0_RXD0/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/SSDA6/LCD_TCON3-B(注 1)/IRQ4-DS	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCI0/PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/LCD_TCON3-B/IRQ4-DS
K1	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A
K2	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A
K3	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS
K4	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/PIXD0/IRQ5	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/SSILRCK1/PIXD0/IRQ5
K5	TRDATA2/P54/ALE/D1[A1/D1] (注 1)/EDACK0/MTIOC4B/TMCI1/ET0_LINKSTA/CTS2#/RTS2#/SS2#/CTX1	TRDATA2/P54/ALE/D1[A1/D1]/EDACK0/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1/ET0_LINKSTA
K6	P53(注 2)/BCLK	P53(注 2)/BCLK
K7	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A
K8	VCC	VCC

145 ピン TFLGA	RX65N	RX66N
K9	TRDATA0/P80/EDREQ0/MTIOC3B/PO26/ET0_TX_EN/RMII0_TXD_EN/SCK10/RTS10#/QIO2-A/SDHI_WP/MMC_D2-A	TRDATA0/P80/EDREQ0/MTIOC3B/PO26/SCK10/RTS10#/ET0_TX_EN/RMII0_TXD_EN/QIO2-A/SDHI_WP/MMC_D2-A
K10	TRDATA6/P76/CS6#/PO22/ET0_RX_CLK/REF50CK0/SMISO11/SSCL11/RXD11/QSSL-A/SDHI_CMD-A/SDSI_CMD-A/MMC_CMD-A	TRDATA6/P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ET0_RX_CLK/REF50CK0/QSSL-A/SDHI_CMD-A/MMC_CMD-A
K11	PB7/A15/MTIOC3B/TIOCB5/PO31/ET0_CRS/RMII0_CRS_DV/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/SDSI_D1-B	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/RMII0_CRS_DV
K12	PB6/A14/MTIOC3D/TIOCA5/PO30/ET0_ETXD1/RMII0_TXD1/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/SDSI_D0-B	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ET0_ETXD1/RMII0_TXD1
K13	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/ET0_ETXD0/RMII0_TXD0/SCK9/SCK11/SDSI_CLK-B/LCD_CLK-B(注 1)	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/RMII0_TXD0/LCD_CLK-B
L1	P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SDHI_CD/HSYNC/ADTRG0#	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SSIDATA1/SDHI_CD/HSYNC/ADTRG0#
L2	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/SDHI_D1-C/PIXD7	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7
L3	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#
L4	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/SDHI_WP/PIXCLK
L5	P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG1#	P13/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG1#
L6	P56/EDACK1/MTIOC3C/TIOCA1/SCK7(注 1)	CLKOUT25M/P56/EDACK1/MTIOC3C/TIOCA1/SCK7
L7	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A
L8	TRCLK/P83/EDACK1/MTIOC4C/ET0_CRS/RMII0_CRS_DV/SCK10/SS10#/CTS10#	TRCLK/P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV
L9	PC5/D3[A3/D3] (注 1)/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/ET0_ETXD2/SCK8/SCK10/RSPCKA-A/MMC_D5-A	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/RTS8#/SCK10/RSPCKA-A/ET0_ETXD2/MMC_D5-A

145 ピン TFLGA	RX65N	RX66N
L10	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/ET0_TX_CLK/SCK5/CTS8#/RTS8#/SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/QMI-A/QIO1-A/SDHI_D1-A/SDSI_D1-A/MMC_D1-A	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/QMI-A/QIO1-A/SDHI_D1-A/MMC_D1-A
L11	PC2/A18/MTIOC4B/TCLKA/PO21/ET0_RX_DV/RXD5/SMISO5/SSCL5/SSLA3-A/SDHI_D3-A/SDSI_D3-A/MMC_CD-A	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/SDHI_D3-A/MMC_CD-A
L12	TRDATA4/P73/CS3#/PO16/ET0_WOL	TRDATA4/P73/CS3#/PO16/ET0_WOL
L13	VSS	VSS
M1	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0/USB0_OVRCURB/SDHI_D0-C(注 1)/PIXD6	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/PIXD6
M2	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SDHI_D3-C(注 1)/PIXD3/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#
M3	P86/MTIOC4D/TIOCA0/SMISO10/SSCL10/RXD10/PIXD1	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/SSCL10/RXD10/PIXD1
M4	P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2	P12/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2
M5	VCC_USB	VCC_USB
M6	VSS_USB	VSS_USB
M7	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A
M8	PC6/D2[A2/D2](注 1)/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/TIC0/ET0_ETXD3/RXD8/SMISO8/SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/MMC_D6-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ET0_ETXD3/MMC_D6-A/IRQ13
M9	TRDATA1/P81/EDACK0/MTIOC3D/PO27/ET0_ETXD0/RMII0_TXD0/SMISO10/SSCL10/RXD10/QIO3-A/SDHI_CD/MMC_D3-A	TRDATA1/P81/EDACK0/MTIOC3D/PO27/GTIOC0B/SMISO10/SSCL10/RXD10/ET0_ETXD0/RMII0_TXD0/QIO3-A/SDHI_CD/MMC_D3-A
M10	TRDATA7/P77/CS7#/PO23/ET0_RX_ER/RMII0_RX_ER/SMOSI11/SSDA11/TXD11/QSPCLK-A/SDHI_CLK-A/SDSI_CLK-A/MMC_CLK-A	TRDATA7/P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ET0_RX_ER/RMII0_RX_ER/QSPCLK-A/SDHI_CLK-A/MMC_CLK-A
M11	PC0/A16/MTIOC3C/TCLKC/PO17/ET0_ERXD3/CTS5#/RTS5#/SS5#/SSLA1-A/IRQ14	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1-A/ET0_ERXD3/IRQ14
M12	PC1/A17/MTIOC3A/TCLKD/PO18/ET0_ERXD2/SCK5/SSLA2-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2-A/ET0_ERXD2/IRQ12
M13	VCC	VCC
N1	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1(注 1)/USB0_EXICEN/SDHI_CLK-C(注 1)/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/IRQ9

145 ピン TFLGA	RX65N	RX66N
N2	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1(注 1)/USB0_ID/SDHI_CMD-C(注 1)/PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8
N3	P87/MTIOC4C/TIOCA2/SMOSI10/SSDA10/TXD10/SDHI_D2-C(注 1)/PIXD2	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/SSDA10/TXD10/SDHI_D2-C/PIXD2
N4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/IRQ4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/IRQ4
N5	USB0_DM	USB0_DM
N6	USB0_DP	USB0_DP
N7	TRDATA3/P55/D0[A0/D0] (注 1)/WAIT#/EDREQ0/MTIOC4D/TMO3/ET0_EXOUT/TXD7(注 1)/SMOSI7(注 1)/SSDA7(注 1)/CRX1/IRQ10	TRDATA3/P55/D0[A0/D0]/WAIT#/EDREQ0/MTIOC4D/TMO3/TXD7/SMOSI7/SSDA7/CRX1/ET0_EXOUT/IRQ10
N8	VSS	VSS
N9	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TOC0/CACREF/ET0_COL/TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/MMC_D7-A/IRQ14	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ET0_COL/MMC_D7-A/IRQ14
N10	TRSYNC/P82/EDREQ1/MTIOC4A/PO28/ET0_ETXD1/RMII0_TXD1/SMOSI10/SSDA10/TXD10/MMC_D4-A	TRSYNC/P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/SMOSI10/SSDA10/TXD10/ET0_ETXD1/RMII0_TXD1/MMC_D4-A
N11	PC3/A19/MTIOC4D/TCLKB/PO24/ET0_TX_ER/TXD5/SMOSI5/SSDA5/QMO-A/QIO0-A/SDHI_D0-A/SDSI_D0-A/MMC_D0-A	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/QIO0-A/SDHI_D0-A/MMC_D0-A
N12	TRSYNC1/P75/CS5#/PO20/ET0_ERXD0/RMII0_RXD0/SCK11/RTS11#/SDHI_D2-A/SDSI_D2-A/MMC_RES#-A	TRSYNC1/P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/RMII0_RXD0/SDHI_D2-A/MMC_RES#-A
N13	TRDATA5/P74/A20/CS4#/PO19/ET0_ERXD1/RMII0_RXD1/SS11#/CTS11#	TRDATA5/P74/A20/CS4#/PO19/SS11#/CTS11#/ET0_ERXD1/RMII0_RXD1

注 1.コードフラッシュメモリ容量が 2M バイト/1.5M バイトの製品のみ有効。

注 2. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

3.4　144 ピン LFQFP パッケージ

表 3.4 に 144 ピン LFQFP パッケージ端子機能の比較を示します。

表 3.4　144 ピン LFQFP パッケージ端子機能の比較

144 ピン LFQFP	RX65N	RX66N
1	AVSS0	AVSS0
2	P05/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1
3	AVCC1	AVCC1
4	P03/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0
5	AVSS1	AVSS1
6	P02/TMCI1/SCK6/IRQ10/AN120	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120
7	P01/TMCI0/RXD6/SMISO6/SSCL6/IRQ9/AN119	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/IRQ9/AN119
8	P00/TMRI0/TXD6/SMOSI6/SSDA6/IRQ8/AN118	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/IRQ8/AN118
9	PF5/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4
10	EMLE	EMLE
11	PJ5/POE8#/CTS2#/RTS2#/SS2#	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0
12	VSS	VSS
13	PJ3/EDACK1/MTIOC3C/ET0_EXOUT/CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT
14	VCL	VCL
15	VBATT	VBATT
16	MD/FINED	MD/FINED
17	XCIN	XCIN
18	XCOUT	XCOUT
19	RES#	RES#
20	XTAL/P37	XTAL/P37
21	VSS	VSS
22	EXTAL/P36	EXTAL/P36
23	VCC	VCC
24	UPSEL/P35/NMI	UPSEL/P35/NMI
25	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/ET0_LINKSTA/SCK6/SCK0/IRQ4	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/SCK0/ET0_LINKSTA/IRQ4
26	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3-DS
27	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/VSYNC/IRQ2-DS
28	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS
29	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS
30	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A

144 ピン LFQFP	RX65N	RX66N
31	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A
32	P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SDHI_CD(注 1)/HSYNC/ADTRG0#	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SSIDATA1/SDHI_CD/HSYNC/ADTRG0#
33	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SDHI_WP(注 1)/PIXCLK	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/SDHI_WP/PIXCLK
34	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/SDHI_D1-C(注 1)/PIXD7	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7
35	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0/USB0_OVRCURB/SDHI_D0-C(注 1)/PIXD6	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/PIXD6
36	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1(注 1)/USB0_EXICEN/SDHI_CLK-C(注 1)/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SSILRCK0/SDHI_CLK-C/PIXD5/IRQ9
37	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1(注 1)/USB0_ID/SDHI_CMD-C(注 1)/PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8
38	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SDHI_D3-C(注 1)/PIXD3/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#
39	P87/MTIOC4C/TIOCA2/SMOSI10/SSDA10/TXD10/SDHI_D2-C(注 1)/PIXD2	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/SSDA10/TXD10/SDHI_D2-C/PIXD2
40	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#
41	P86/MTIOC4D/TIOCA0/SMISO10/SSCL10/RXD10/PIXD1	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/SSCL10/RXD10/PIXD1
42	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/PIXD0/IRQ5	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/SSILRCK1/PIXD0/IRQ5
43	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/IRQ4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/IRQ4
44	P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG1#	P13/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG1#
45	P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2	P12/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2
46	VCC_USB	VCC_USB
47	USB0_DM	USB0_DM

144 ピン LFQFP	RX65N	RX66N
48	USB0_DP	USB0_DP
49	VSS_USB	VSS_USB
50	P56/EDACK1/MTIOC3C/TIOCA1/SCK7(注 1)	CLKOUT25M/P56/EDACK1/MTIOC3C/ TIOCA1/SCK7
51	TRDATA3/P55/D0[A0/D0] (注 1)/WAIT#/ EDREQ0/MTIOC4D/TMO3/ET0_EXOUT/ TXD7(注 1)/SMOSI7(注 1)/SSDA7(注 1)/CRX1/ IRQ10	TRDATA3/P55/D0[A0/D0]/WAIT#/EDREQ0/ MTIOC4D/TMO3/TXD7/SMOSI7/SSDA7/ CRX1/ET0_EXOUT/IRQ10
52	TRDATA2/P54/ALE/D1[A1/D1] (注 1)/EDACK0/ MTIOC4B/TMCI1/ET0_LINKSTA/CTS2#/ RTS2#/SS2#/CTX1	TRDATA2/P54/ALE/D1[A1/D1]/EDACK0/ MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/ CTX1/ET0_LINKSTA
53	P53(注 2)/BCLK	P53(注 2)/BCLK
54	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A
55	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A
56	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A
57	VSS	VSS
58	TRCLK/P83/EDACK1/MTIOC4C/ET0_CRS/ RMII0_CRS_DV/SCK10/SS10#/CTS10#	TRCLK/P83/EDACK1/MTIOC4C/GTIOC0A/ SCK10/SS10#/CTS10#/ET0_CRS/ RMII0_CRS_DV
59	VCC	VCC
60	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/ TMO2/PO31/TOC0/CACREF/ET0_COL/ TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/MMC_D7-A/IRQ14	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/ TMO2/PO31/TOC0/CACREF/GTIOC3A/ TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/MMC_D7-A/ IRQ14
61	PC6/D2[A2/D2] (注 1)/A22/CS1#/MTIOC3C/ MTCLKA/TMCI2/PO30/TIC0/ET0_ETXD3/ RXD8/SMISO8/SSCL8/SMISO10/SSCL10/ RXD10/MOSIA-A/MMC_D6-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/ MTCLKA/TMCI2/PO30/TIC0/GTIOC3B/ RXD8/SMISO8/SSCL8/SMISO10/SSCL10/ RXD10/MOSIA-A/ET0_ETXD3/MMC_D6-A/ IRQ13
62	PC5/D3[A3/D3] (注 1)/A21/CS2#/WAIT#/ MTIOC3B/MTCLKD/TMRI2/PO29/ ET0_ETXD2/SCK8/SCK10/RSPCKA-A/ MMC_D5-A	PC5/D3[A3/D3]/A21/CS2#/WAIT#/ MTIOC3B/MTCLKD/TMRI2/PO29/ GTIOC1A/SCK8/RTS8#/SCK10/RSPCKA-A/ ET0_ETXD2/MMC_D5-A
63	TRSYNC/P82/EDREQ1/MTIOC4A/PO28/ ET0_ETXD1/RMII0_TXD1/SMOSI10/ SSDA10/TXD10/MMC_D4-A	TRSYNC/P82/EDREQ1/MTIOC4A/PO28/ GTIOC2A/SMOSI10/SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/MMC_D4-A
64	TRDATA1/P81/EDACK0/MTIOC3D/PO27/ ET0_ETXD0/RMII0_TXD0/SMISO10/ SSCL10/RXD10/QIO3-A/SDHI_CD/ MMC_D3-A	TRDATA1/P81/EDACK0/MTIOC3D/PO27/ GTIOC0B/SMISO10/SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/QIO3-A/ SDHI_CD/MMC_D3-A
65	TRDATA0/P80/EDREQ0/MTIOC3B/PO26/ ET0_TX_EN/RMII0_TXD_EN/SCK10/ RTS10#/QIO2-A/SDHI_WP/MMC_D2-A	TRDATA0/P80/EDREQ0/MTIOC3B/PO26/ SCK10/RTS10#/ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/SDHI_WP/ MMC_D2-A
66	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/ PO25/POE0#/ET0_TX_CLK/SCK5/CTS8#/ RTS8#/SS8#/SS10#/CTS10#/RTS10#/ SSLA0-A/QMI-A/QIO1-A/SDHI_D1-A/ SDSI_D1-A/MMC_D1-A	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/ PO25/POE0#/GTETRGC/SCK5/CTS8#/ SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/QIO1-A/SDHI_D1-A/ MMC_D1-A

144 ピン LFQFP	RX65N	RX66N
67	PC3/A19/MTIOC4D/TCLKB/PO24/ET0_TX_ER/TXD5/SMOSI5/SSDA5/QMO-A/QIO0-A/SDHI_D0-A/SDSI_D0-A/MMC_D0-A	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/TXD5/SMOSI5/SSDA5/ET0_TX_ER/QMO-A/QIO0-A/SDHI_D0-A/MMC_D0-A
68	TRDATA7/P77/CS7#/PO23/ET0_RX_ER/RMII0_RX_ER/SMOSI11/SSDA11/TXD11/QSPCLK-A/SDHI_CLK-A/SDSI_CLK-A/MMC_CLK-A	TRDATA7/P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ET0_RX_ER/RMII0_RX_ER/QSPCLK-A/SDHI_CLK-A/MMC_CLK-A
69	TRDATA6/P76/CS6#/PO22/ET0_RX_CLK/REF50CK0/SMISO11/SSCL11/RXD11/QSSL-A/SDHI_CMD-A/SDSI_CMD-A/MMC_CMD-A	TRDATA6/P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ET0_RX_CLK/REF50CK0/QSSL-A/SDHI_CMD-A/MMC_CMD-A
70	PC2/A18/MTIOC4B/TCLKA/PO21/ET0_RX_DV/RXD5/SMISO5/SSCL5/SSLA3-A/SDHI_D3-A/SDSI_D3-A/MMC_CD-A	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/SDHI_D3-A/MMC_CD-A
71	TRSYNC1/P75/CS5#/PO20/ET0_ERXD0/RMII0_RXD0/SCK11/RTS11#/SDHI_D2-A/SDSI_D2-A/MMC_RES#-A	TRSYNC1/P75/CS5#/PO20/SCK11/RTS11#/ET0_ERXD0/RMII0_RXD0/SDHI_D2-A/MMC_RES#-A
72	TRDATA5/P74/A20/CS4#/PO19/ET0_ERXD1/RMII0_RXD1/SS11#/CTS11#	TRDATA5/P74/A20/CS4#/PO19/SS11#/CTS11#/ET0_ERXD1/RMII0_RXD1
73	PC1/A17/MTIOC3A/TCLKD/PO18/ET0_ERXD2/SCK5/SSLA2-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2-A/ET0_ERXD2/IRQ12
74	VCC	VCC
75	PC0/A16/MTIOC3C/TCLKC/PO17/ET0_ERXD3/CTS5#/RTS5#/SS5#/SSLA1-A/IRQ14	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1-A/ET0_ERXD3/IRQ14
76	VSS	VSS
77	TRDATA4/P73/CS3#/PO16/ET0_WOL	TRDATA4/P73/CS3#/PO16/ET0_WOL
78	PB7/A15/MTIOC3B/TIOCB5/PO31/ET0_CRS/RMII0_CRS_DV/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/SDSI_D1-B	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/RMII0_CRS_DV
79	PB6/A14/MTIOC3D/TIOCA5/PO30/ET0_ETXD1/RMII0_TXD1/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/SDSI_D0-B	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ET0_ETXD1/RMII0_TXD1
80	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/ET0_ETXD0/RMII0_TXD0/SCK9/SCK11/SDSI_CLK-B/LCD_CLK-B(注 1)	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/RMII0_TXD0/LCD_CLK-B
81	PB4/A12/TIOCA4/PO28/ET0_TX_EN/RMII0_TXD_EN/CTS9#/RTS9#/SS9#/SS11#/CTS11#/RTS11#/SDSI_CMD-B/LCD_TCON0-B(注 1)	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/LCD_TCON0-B
82	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/ET0_RX_ER/RMII0_RX_ER/SCK4/SCK6/SDSI_D3-B/LCD_TCON1-B(注 1)	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/RMII0_RX_ER/LCD_TCON1-B
83	PB2/A10/TIOCC3/TCLKC/PO26/ET0_RX_CLK/REF50CK0/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/SDSI_D2-B/LCD_TCON2-B(注 1)	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/REF50CK0/LCD_TCON2-B

144 ピン LFQFP	RX65N	RX66N
84	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/ TMCI0/PO25/ET0_ERXD0/RMII0_RXD0/ TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/ SSDA6/LCD_TCON3-B(注 1)/IRQ4-DS	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/ TMCI0/PO25/TXD4/SMOSI4/SSDA4/TXD6/ SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS
85	P72/A19/CS2#/ET0_MDC	P72/A19/CS2#/ET0_MDC/PMGI0_MDC
86	P71/A18/CS1#/ET0_MDIO	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO
87	PB0/A8/MTIC5W/TIOCA3/PO24/ ET0_ERXD1/RMII0_RXD1/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/SSCL6/ LCD_DATA0-B(注 1)/IRQ12	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/ SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ ET0_ERXD1/RMII0_RXD1/LCD_DATA0-B/ IRQ12
88	PA7/A7/TIOCB2/PO23/ET0_WOL/MISOA-B/ LCD_DATA1-B(注 1)	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B
89	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/ PO22/POE10#/ET0_EXOUT/CTS5#/RTS5#/ SS5#/MOSIA-B/LCD_DATA2-B(注 1)	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/ PO22/POE10#/GTETRGB/CTS5#/RTS5#/ SS5#/MOSIA-B/ET0_EXOUT/LCD_DATA2-B
90	PA5/A5/MTIOC6B/TIOCB1/PO21/ ET0_LINKSTA/RSPCKA-B/ LCD_DATA3-B(注 1)	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B
91	VCC	VCC
92	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/ET0_MDC/TXD5/SMOSI5/SSDA5/ SSLA0-B/LCD_DATA4-B(注 1)/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/TXD5/SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/LCD_DATA4-B/ IRQ5-DS
93	VSS	VSS
94	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/ET0_MDIO/RXD5/SMISO5/ SSCL5/LCD_DATA5-B(注 1)/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6-DS
95	PA2/A2/MTIOC7A/PO18/RXD5/SMISO5/ SSCL5/SSLA3-B/LCD_DATA6-B(注 1)	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B
96	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/ET0_WOL/SCK5/SSLA2-B/ LCD_DATA7-B(注 1)/IRQ11	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11
97	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/ PO16/CACREF/ET0_TX_EN/ RMII0_TXD_EN/SSLA1-B/LCD_DATA8-B(注 1)	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/ PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/LCD_DATA8-B
98	P67/DQM1/CS7#/MTIOC7C/IRQ15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/ CRX2/IRQ15
99	P66/DQM0/CS6#/MTIOC7D	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2
100	P65/CKE/CS5#	P65/CKE/CS5#
101	PE7/D15[A15/D15]/D7[A7/D7] (注 1)/MTIOC6A/ TOC1/MISOB-B/SDHI_WP/MMC_RES#-B/ LCD_DATA9-B(注 1)/IRQ7/AN105	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/ TOC1/GTIOC3A/MISOB-B/SDHI_WP/ MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105
102	PE6/D14[A14/D14]/D6[A6/D6] (注 1)/MTIOC6C/ TIC1/MOSIB-B/SDHI_CD/MMC_CD-B/ LCD_DATA10-B(注 1)/IRQ6/AN104	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/ TIC1/GTIOC3B/MOSIB-B/SDHI_CD/ MMC_CD-B/LCD_DATA10-B/IRQ6/AN104
103	VCC	VCC
104	P70/SDCLK	P70/SDCLK
105	VSS	VSS

144 ピン LFQFP	RX65N	RX66N
106	PE5/D13[A13/D13]/D5[A5/D5] (注 1)/ MTIOC4C/MTIOC2B/ET0_RX_CLK/ REF50CK0/RSPCKB-B/ LCD_DATA11-B(注 1)/IRQ5/AN103	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ ET0_RX_CLK/REF50CK0/LCD_DATA11-B/ IRQ5/AN103
107	PE4/D12[A12/D12]/D4[A4/D4] (注 1)/ MTIOC4D/MTIOC1A/PO28/ET0_ERXD2/ SSLB0-B/LCD_DATA12-B(注 1)/AN102	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/LCD_DATA12-B/AN102
108	PE3/D11[A11/D11]/D3[A3/D3] (注 1)/ MTIOC4B/PO26/TOC3/POE8#/ET0_ERXD3/ CTS12#/RTS12#/SS12#/MMC_D7-B/ LCD_DATA13-B(注 1)/AN101	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/ PO26/TOC3/POE8#/GTIOC2A/CTS12#/ RTS12#/SS12#/ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101
109	PE2/D10[A10/D10]/D2[A2/D2] (注 1)/ MTIOC4A/PO23/TIC3/RXD12/SMISO12/ SSCL12/RXDX12/SSLB3-B/MMC_D6-B/ LCD_DATA14-B(注 1)/IRQ7-DS/AN100	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/ PO23/TIC3/GTIOC0B/RXD12/SMISO12/ SSCL12/RXDX12/SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/AN100
110	PE1/D9[A9/D9]/D1[A1/D1] (注 1)/MTIOC4C/ MTIOC3B/PO18/TXD12/SMOSI12/SSDA12/ TXDX12/SIOX12/SSLB2-B/MMC_D5-B/ LCD_DATA15-B(注 1)/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/ MTIOC3B/PO18/GTIOC1B/TXD12/ SMOSI12/SSDA12/TXDX12/SIOX12/ SSLB2-B/MMC_D5-B/LCD_DATA15-B/ ANEX1
111	PE0/D8[A8/D8]/D0[A0/D0] (注 1)/MTIOC3D/ SCK12/SSLB1-B/MMC_D4-B/ LCD_DATA16-B(注 1)/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/ GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0
112	P64/WE#/D3[A3/D3](注 1)/CS4#	P64/WE#/D3[A3/D3]/CS4#
113	P63/CAS#/D2[A2/D2](注 1)/CS3#	P63/CAS#/D2[A2/D2]/CS3#
114	P62/RAS#/D1[A1/D1](注 1)/CS2#	P62/RAS#/D1[A1/D1]/CS2#
115	P61/SDCS#/D0[A0/D0](注 1)/CS1#	P61/SDCS#/D0[A0/D0]/CS1#
116	VSS	VSS
117	P60/CS0#	P60/CS0#
118	VCC	VCC
119	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B(注 1)/IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/AN107
120	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B(注 1)/IRQ6/ AN106	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106
121	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/POE10#/ SSLC1-A/QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/LCD_DATA19-B(注 1)/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/ MTCLKA/POE10#/SSLC1-A/QSPCLK-B/ SDHI_CLK-B/MMC_CLK-B/LCD_DATA19-B/ IRQ5/AN113
122	PD4/D4[A4/D4]/MTIOC8B/POE11#/ SSLC0-A/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B(注 1)/IRQ4/ AN112	PD4/D4[A4/D4]/MTIOC8B/POE11#/ SSLC0-A/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112
123	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ RSPCKC-A/QIO3-B/SDHI_D3-B/MMC_D3-B/ LCD_DATA21-B(注 1)/IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/IRQ3/AN111
124	PD2/D2[A2/D2]/MTIOC4D/TIC2/MISOC-A/ CRX0/QIO2-B/SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B(注 1)/IRQ2/AN110	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/LCD_DATA22-B/IRQ2/AN110

144 ピン LFQFP	RX65N	RX66N
125	PD1/D1[A1/D1]/MTIOC4B/POE0#/MOSIC-A/CTX0/LCD_DATA23-B(注 1)/IRQ1/AN109	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109
126	PD0/D0[A0/D0]/POE4#/LCD_EXTCLK-B(注 1)/IRQ0/AN108	PD0/D0[A0/D0]/POE4#/GTIOC1B/LCD_EXTCLK-B/IRQ0/AN108
127	P93/A19/POE0#/CTS7#/RTS7#/SS7#/AN117	P93/A19/POE0#/CTS7#/RTS7#/SS7#/AN117
128	P92/A18/POE4#/RXD7/SMISO7/SSCL7/AN116	P92/A18/POE4#/RXD7/SMISO7/SSCL7/AN116
129	P91/A17/SCK7/AN115	P91/A17/SCK7/AN115
130	VSS	VSS
131	P90/A16/TXD7/SMOSI7/SSDA7/AN114	P90/A16/TXD7/SMOSI7/SSDA7/AN114
132	VCC	VCC
133	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
134	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
135	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
136	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
137	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
138	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
139	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
140	VREFL0	VREFL0
141	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
142	VREFH0	VREFH0
143	AVCC0	AVCC0
144	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#

注 1. コードフラッシュメモリ容量が 2M バイト/1.5M バイトの製品のみ有効。

注 2. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

3.5　100 ピン LFQFP パッケージ

表 3.5 に 100 ピン LFQFP パッケージ端子機能の比較を示します。

表 3.5　100 ピン LFQFP パッケージ端子機能の比較

100 ピン LFQFP	RX65N	RX66N
1	AVCC1	AVCC1
2	EMLE	EMLE
3	AVSS1	AVSS1
4	PJ3/EDACK1/MTIOC3C/ET0_EXOUT/ CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/ SS6#/CTS0#/RTS0#/SS0#/SSITXD0/ ET0_EXOUT
5	VCL	VCL
6	VBATT	VBATT
7	MD/FINED	MD/FINED
8	XCIN	XCIN
9	XCOUT	XCOUT
10	RES#	RES#
11	XTAL/P37	XTAL/P37
12	VSS	VSS
13	EXTAL/P36	EXTAL/P36
14	VCC	VCC
15	UPSEL/P35/NMI	UPSEL/P35/NMI
16	TRST#/P34/MTIOC0A/TMCI3/PO12/ POE10#/ET0_LINKSTA/SCK6/SCK0/IRQ4	TRST#/P34/MTIOC0A/TMCI3/PO12/ POE10#/SCK6/SCK0/ET0_LINKSTA/IRQ4
17	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/ PO11/POE4#/POE11#/RXD6/SMISO6/ SSCL6/RXD0/SMISO0/SSCL0/CRX0/ IRQ3-DS	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/ PO11/POE4#/POE11#/RXD6/SMISO6/ SSCL6/RXD0/SMISO0/SSCL0/CRX0/ IRQ3-DS
18	P32/MTIOC0C/TIOCC0/TMO3/PO10/ RTCIC2/RTCOUT/POE0#/POE10#/TXD6/ SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/IRQ2-DS	P32/MTIOC0C/TIOCC0/TMO3/PO10/ RTCIC2/RTCOUT/POE0#/POE10#/TXD6/ SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/IRQ2-DS
19	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/ CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/ CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS
20	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/ POE8#/RXD1/SMISO1/SSCL1/MISOB-A/ IRQ0-DS	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/ POE8#/RXD1/SMISO1/SSCL1/MISOB-A/ IRQ0-DS
21	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/ SCK1/RSPCKB-A	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/ SCK1/RSPCKB-A
22	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/ SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/ MOSIB-A	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/ SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/ MOSIB-A
23	P25/CS5#/EDACK1/MTIOC4C/MTCLKB/ TIOCA4/PO5/RXD3/SMISO3/SSCL3/ ADTRG0#	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/RXD3/SMISO3/ SSCL3/SSIDATA1/ADTRG0#
24	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/ TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/ TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/ SSIBCK1
25	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/ PO3/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/ SS0#	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/ PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0 #/RTS0#/SS0#/CTX1/SSIBCK0

100 ピン LFQFP	RX65N	RX66N
26	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/SCK0/USB0_OVRCURB	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/AUDIO_CLK
27	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/RXD0/SMISO0/SSCL0/SCL1(注 1)/USB0_EXICEN/IRQ9	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/GTIOC2A/RXD0/SMISO0/SSCL0/USB0_EXICEN/SSILRCK0/SCL1/IRQ9
28	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1(注 1)/USB0_ID/IRQ8	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/USB0_ID/SSIRXD0/SDA1/IRQ8
29	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/IRQ7/ADTRG1#
30	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOUT/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#
31	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/IRQ5	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/CRX1-DS/SSILRCK1/IRQ5
32	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/IRQ4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/IRQ4
33	P13/MTIOC0B/TIOCA5/TMO3/PO13/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG1#	P13/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/TXD2/SMOSI2/SSDA2/SDA0[FM+]/IRQ3/ADTRG1#
34	P12/TMCI1/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2	P12/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/SCL0[FM+]/IRQ2
35	VCC_USB	VCC_USB
36	USB0_DM	USB0_DM
37	USB0_DP	USB0_DP
38	VSS_USB	VSS_USB
39	P55/D0[A0/D0](注 1)/WAIT#/EDREQ0/MTIOC4D/TMO3/ET0_EXOUT/CRX1/IRQ10	P55/D0[A0/D0]/WAIT#/EDREQ0/MTIOC4D/TMO3/CRX1/ET0_EXOUT/IRQ10
40	P54/ALE/D1[A1/D1](注 1)/EDACK0/MTIOC4B/TMCI1/ET0_LINKSTA/CTS2#/RTS2#/SS2#/CTX1	P54/ALE/D1[A1/D1]/EDACK0/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/CTX1/ET0_LINKSTA
41	P53(注 2)/BCLK	P53(注 2)/BCLK
42	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A
43	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A
44	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A
45	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TOC0/CACREF/ET0_COL/TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/IRQ14	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TOC0/CACREF/GTIOC3A/TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ET0_COL/IRQ14
46	PC6/D2[A2/D2](注 1)/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/TIC0/ET0_ETXD3/RXD8/SMISO8/SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/TIC0/GTIOC3B/RXD8/SMISO8/SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ET0_ETXD3/IRQ13

100 ピン LFQFP	RX65N	RX66N
47	PC5/D3[A3/D3] (注 1)/A21/CS2#/WAIT#/ MTIOC3B/MTCLKD/TMRI2/PO29/ ET0_ETXD2/SCK8/SCK10/RSPCKA-A	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/ RTS8#/SCK10/RSPCKA-A/ET0_ETXD2
48	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/ PO25/POE0#/ET0_TX_CLK/SCK5/CTS8#/ RTS8#/SS8#/SS10#/CTS10#/RTS10#/ SSLA0-A	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/ PO25/POE0#/GTETRGC/SCK5/CTS8#/ SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK
49	PC3/A19/MTIOC4D/TCLKB/PO24/ ET0_TX_ER/TXD5/SMOSI5/SSDA5	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER
50	PC2/A18/MTIOC4B/TCLKA/PO21/ ET0_RX_DV/RXD5/SMISO5/SSCL5/ SSLA3-A	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV
51	PC1/A17/MTIOC3A/TCLKD/PO18/ ET0_ERXD2/SCK5/SSLA2-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/IRQ12
52	PC0/A16/MTIOC3C/TCLKC/PO17/ ET0_ERXD3/CTS5#/RTS5#/SS5#/SSLA1-A/ IRQ14	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/ RTS5#/SS5#/SSLA1-A/ET0_ERXD3/IRQ14
53	PB7/A15/MTIOC3B/TIOCB5/PO31/ ET0_CRS/RMII0_CRS_DV/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/TXD11/ SDSI_D1-B	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV
54	PB6/A14/MTIOC3D/TIOCA5/PO30/ ET0_ETXD1/RMII0_TXD1/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/RXD11/ SDSI_D0-B	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/ SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ ET0_ETXD1/RMII0_TXD1
55	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/ TMRI1/PO29/POE4#/ET0_ETXD0/ RMII0_TXD0/SCK9/SCK11/SDSI_CLK-B/ LCD_CLK-B(注 1)	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/ TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ ET0_ETXD0/RMII0_TXD0/LCD_CLK-B
56	PB4/A12/TIOCA4/PO28/ET0_TX_EN/ RMII0_TXD_EN/CTS9#/RTS9#/SS9#/ SS11#/CTS11#/RTS11#/SDSI_CMD-B/ LCD_TCON0-B(注 1)	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/ SS11#/CTS11#/RTS11#/ET0_TX_EN/ RMII0_TXD_EN/LCD_TCON0-B
57	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/ TCLKD/TMO0/PO27/POE11#/ET0_RX_ER/ RMII0_RX_ER/SCK6/SDSI_D3-B/ LCD_TCON1-B(注 1)	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/ TCLKD/TMO0/PO27/POE11#/SCK6/ ET0_RX_ER/RMII0_RX_ER/LCD_TCON1-B
58	PB2/A10/TIOCC3/TCLKC/PO26/ ET0_RX_CLK/REF50CK0/CTS6#/RTS6#/ SS6#/SDSI_D2-B/LCD_TCON2-B(注 1)	PB2/A10/TIOCC3/TCLKC/PO26/CTS6#/ RTS6#/SS6#/ET0_RX_CLK/REF50CK0/ LCD_TCON2-B
59	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/ TMCI0/PO25/ET0_ERXD0/RMII0_RXD0/ TXD6/SMOSI6/SSDA6/LCD_TCON3-B(注 1)/ IRQ4-DS	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/ TMCI0/PO25/TXD6/SMOSI6/SSDA6/ ET0_ERXD0/RMII0_RXD0/LCD_TCON3-B/ IRQ4-DS
60	VCC	VCC
61	PB0/A8/MTIC5W/TIOCA3/PO24/ ET0_ERXD1/RMII0_RXD1/RXD6/SMISO6/ SSCL6/LCD_DATA0-B(注 1)/IRQ12	PB0/A8/MTIC5W/TIOCA3/PO24/RXD6/ SMISO6/SSCL6/ET0_ERXD1/RMII0_RXD1/ LCD_DATA0-B/IRQ12
62	VSS	VSS
63	PA7/A7/TIOCB2/PO23/ET0_WOL/MISOA-B/ LCD_DATA1-B(注 1)	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B

100 ピン LFQFP	RX65N	RX66N
64	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE10#/ET0_EXOUT/CTS5#/RTS5#/SS5#/MOSIA-B/LCD_DATA2-B(注 1)	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE10#/GTETRGB/CTS5#/RTS5#/SS5#/MOSIA-B/ET0_EXOUT/LCD_DATA2-B
65	PA5/A5/MTIOC6B/TIOCB1/PO21/ET0_LINKSTA/RSPCKA-B/LCD_DATA3-B(注 1)	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B
66	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/ET0_MDC/TXD5/SMOSI5/SSDA5/SSLA0-B/LCD_DATA4-B(注 1)/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/PO20/TXD5/SMOSI5/SSDA5/SSLA0-B/ET0_MDC/PMGI0_MDC/LCD_DATA4-B/IRQ5-DS
67	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/ET0_MDIO/RXD5/SMISO5/SSCL5/LCD_DATA5-B(注 1)/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/PO19/RXD5/SMISO5/SSCL5/ET0_MDIO/PMGI0_MDIO/LCD_DATA5-B/IRQ6-DS
68	PA2/A2/MTIOC7A/PO18/RXD5/SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B(注 1)	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B
69	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/TIOCB0/PO17/ET0_WOL/SCK5/SSLA2-B/LCD_DATA7-B(注 1)/IRQ11	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ET0_WOL/LCD_DATA7-B/IRQ11
70	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/PO16/CACREF/ET0_TX_EN/RMII0_TXD_EN/SSLA1-B/LCD_DATA8-B(注 1)	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ET0_TX_EN/RMII0_TXD_EN/LCD_DATA8-B
71	PE7/D15[A15/D15]/D7[A7/D7](注 1)/MTIOC6A/TOC1/MISOB-B/SDHI_WP/MMC_RES#-B/LCD_DATA9-B(注 1)/IRQ7/AN105	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/TOC1/GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105
72	PE6/D14[A14/D14]/D6[A6/D6](注 1)/MTIOC6C/TIC1/MOSIB-B/SDHI_CD/MMC_CD-B/LCD_DATA10-B(注 1)/IRQ6/AN104	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/TIC1/GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/LCD_DATA10-B/IRQ6/AN104
73	PE5/D13[A13/D13]/D5[A5/D5](注 1)/MTIOC4C/MTIOC2B/ET0_RX_CLK/REF50CK0/RSPCKB-B/LCD_DATA11-B(注 1)/IRQ5/AN103	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/REF50CK0/LCD_DATA11-B/IRQ5/AN103
74	PE4/D12[A12/D12]/D4[A4/D4](注 1)/MTIOC4D/MTIOC1A/PO28/ET0_ERXD2/SSLB0-B/LCD_DATA12-B(注 1)/AN102	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/MTIOC1A/PO28/GTIOC1A/SSLB0-B/ET0_ERXD2/LCD_DATA12-B/AN102
75	PE3/D11[A11/D11]/D3[A3/D3](注 1)/MTIOC4B/PO26/TOC3/POE8#/ET0_ERXD3/CTS12#/RTS12#/SS12#/MMC_D7-B/LCD_DATA13-B(注 1)/AN101	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/PO26/TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ET0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101
76	PE2/D10[A10/D10]/D2[A2/D2](注 1)/MTIOC4A/PO23/TIC3/RXD12/SMISO12/SSCL12/RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B(注 1)/IRQ7-DS/AN100	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/PO23/TIC3/GTIOC0B/RXD12/SMISO12/SSCL12/RXDX12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/IRQ7-DS/AN100
77	PE1/D9[A9/D9]/D1[A1/D1](注 1)/MTIOC4C/MTIOC3B/PO18/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2-B/MMC_D5-B/LCD_DATA15-B(注 1)/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/MTIOC3B/PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/TXDX12/SIOX12/SSLB2-B/MMC_D5-B/LCD_DATA15-B/ANEX1
78	PE0/D8[A8/D8]/D0[A0/D0] (注 1)/MTIOC3D/SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B(注 1)/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ANEX0

100 ピン LFQFP	RX65N	RX66N
79	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/LCD_DATA17-B(注 1)/IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/LCD_DATA17-B/IRQ7/AN107
80	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/MMC_D0-B/LCD_DATA18-B(注 1)/IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/MMC_D0-B/LCD_DATA18-B/IRQ6/AN106
81	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/POE10#/SSLC1-A/QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/LCD_DATA19-B(注 1)/IRQ5/AN113	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/MTCLKA/POE10#/SSLC1-A/QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/LCD_DATA19-B/IRQ5/AN113
82	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/QSSL-B/SDHI_CMD-B/MMC_CMD-B/LCD_DATA20-B(注 1)/IRQ4/AN112	PD4/D4[A4/D4]/MTIOC8B/POE11#/SSLC0-A/QSSL-B/SDHI_CMD-B/MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112
83	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/RSPCKC-A/QIO3-B/SDHI_D3-B/MMC_D3-B/LCD_DATA21-B(注 1)/IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/GTIOC0A/RSPCKC-A/QIO3-B/SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/AN111
84	PD2/D2[A2/D2]/MTIOC4D/TIC2/MISOC-A/CRX0/QIO2-B/SDHI_D2-B/MMC_D2-B/LCD_DATA22-B(注 1)/IRQ2/AN110	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/MISOC-A/CRX0/QIO2-B/SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/AN110
85	PD1/D1[A1/D1]/MTIOC4B/POE0#/MOSIC-A/CTX0/LCD_DATA23-B(注 1)/IRQ1/AN109	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109
86	PD0/D0[A0/D0]/POE4#/LCD_EXTCLK-B(注 1)/IRQ0/AN108	PD0/D0[A0/D0]/POE4#/GTIOC1B/LCD_EXTCLK-B/IRQ0/AN108
87	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
88	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
89	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
90	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
91	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
92	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
93	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
94	VREFL0	VREFL0
95	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
96	VREFH0	VREFH0
97	AVCC0	AVCC0
98	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#
99	AVSS0	AVSS0
100	P05/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1

注 1. コードフラッシュメモリ容量が 2M バイト/1.5M バイトの製品のみ有効。

注 2. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

4.　移行の際の留意点

RX66N グループと RX65N グループの相違について、いくつかの留意点があります。

ハードウェアに関する留意点を「4.1 端子設計の留意点」で説明します。また、ソフトウェアに関する留意点を「4.2 機能設計の留意点」で説明します。

4.1　端子設計の留意点

4.1.1　シリアルコミュニケーションインタフェース RTS8#端子

シリアルコミュニケーションインタフェースの RTS8#端子は、RX65N グループでは PC4 に、RX66N グループでは PC5、PK3 にマルチプレクスされています。設計の際は注意してください。

4.1.2　シリアルコミュニケーションインタフェース RTS9#端子

シリアルコミュニケーションインタフェースの RTS9#端子は、RX65N グループでは PB4 に、RX66N グループでは PB5、PL3 にマルチプレクスされています。設計の際は注意してください。

4.2　機能設計の留意点

RX65N グループで動作するソフトウェアは RX66N グループの一部のソフトウェアに対し、互換性があります。しかし、動作タイミングや電気的特性などが異なる場合があるため、十分に評価してください。

以下に RX66N グループと RX65N グループで異なる機能の設定に関し、ソフトウェアでの留意点について説明します。

モジュールおよび機能の相違点については「2.仕様の概要比較」を参照してください。詳細は「5.参考ドキュメント」のユーザーズマニュアルハードウェア編を参照してください。

4.2.1　レジスタ退避バンク内 RAM の自己診断に関する注意事項

RX66N グループのレジスタ退避バンクは RAM で構成されています。レジスタ退避バンクにはバッファが搭載されているため、SAVE 命令で書き込みを行った後に同一バンクから RSTR 命令で読み出しを行うと、RAM のメモリセルではなくバッファのデータが読み出されることがあります。レジスタ退避バンク内 RAM の自己診断を行う場合、バッファのデータを読み出さないように、以下の手順で書いたデータの確認を実施してください。

(1)　診断対象のバンクに SAVE 命令でデータを書く

(2)　(1)のバンクとは異なるバンクに、SAVE 命令でデータを書く

(3)　(1)のバンクから RSTR 命令でデータを読む

4.2.2　フラッシュメモリのアクセスウェイト数の設定

RX65N グループでは、MCU のシステムクロック(ICLK)の周波数によって、フラッシュメモリへのアクセスウェイト数を変更する必要がありますが、RX66N グループでは本処理は必要ありません。

4.2.3　ETHERC 使用時のクロックに関する制約

RX65N グループでは、ETHERC 使用時のクロックの制約は「12.5MHz≦PCLKA≦120MHz、PCLKA 周波数=ICLK 周波数」になりますが、RX66N グループでは、「PCLKA 周波数=ICLK 周波数」に設定する必要はありません。

4.2.4　クロック周波数設定

RX65N グループと RX66N グループでは、クロック周波数設定制限が異なります。詳細は表 4.1 を参照してください。

表 4.1　クロック周波数設定制限の比較

項目	RX65N	RX66N
クロック周波数設定制限	ICLK≧BCLK PCLKA≧PCLKB PCLKB≧PCLKC PCLKB≧PCLKD	ICLK≧BCLK PCLKA≧PCLKB PCLKB≧PCLKC PCLKB≧PCLKD
クロック周波数比制限	ICLK：FCLK = N：1 or 1：N ICLK：PCLKA = N：1 or 1：N ICLK：PCLKB = N：1 or 1：N ICLK：PCLKC = N：1 or 1：N ICLK：PCLKD = N：1 or 1：N	ICLK：FCLK = N：1 or 1：N ICLK：PCLKA = N：1 or 1：N ICLK：PCLKB = N：1 or 1：N ICLK：PCLKC = N：1 or 1：N ICLK：PCLKD = N：1 or 1：N ICLK：BCLK = N：1

4.2.5　ICLK 周波数の変更に関する注意事項

RX66N グループでは、ICLK 周波数を 70MHz 未満から 70MHz 以上に変更、かつ、変更前後の周波数比が 4 倍を超える場合、一度、変更後の周波数の 1/4 に設定し、3μs 待った後、目的の周波数に設定してください。

また、ICLK 周波数を 70MHz 以上から 70MHz 未満に変更、かつ、変更前後の周波数比が 1/4 未満の場合、一度、変更前の周波数の 1/4 に設定し、3μs 待った後、目的の周波数に設定してください。

4.2.6　ETHERC と EDMAC のソフトウェアリセットに関する注意事項

RX66N グループでは、EDMAC の動作中に EDMR.SWR ビットを“1”にすると、0000 0000h ～ 0000 001Fh 番地のデータが破壊されることがあります。イーサネットコントローラを使用するときは、0000 0000h ～ 0000 001Fh 番地を使用しないでください。

4.2.7　ポート方向レジスタ(PDR)の初期化

同一ピン数でも、PDR レジスタの初期化が異なります。

5. 参考ドキュメント

ユーザーズマニュアル：ハードウェア

RX65N グループ、RX651 グループ ユーザーズマニュアル ハードウェア編
Rev.2.30 (R01UH0590JJ0230)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

RX65N グループ、RX651 グループ フラッシュメモリ ユーザーズマニュアル ハードウェアインタフェース編 Rev.2.10 (R01UH0602JJ0210)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

RX66N グループ ユーザーズマニュアル ハードウェア編
Rev.1.00 (R01UH0825JJ0100)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

アプリケーションノート

RX ファミリ間の移行設計ガイド パッケージ外形の相違点 (R01AN4591JJ)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート／テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデートの対応について

本アプリケーションノートは以下のテクニカルアップデートの内容を反映しています。

- TN-RX*-A0215A/J

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Oct.18.19	—	初版発行

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策
   CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。
2. 電源投入時の処置
   電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。
3. 電源オフ時における入力信号
   当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。
4. 未使用端子の処理
   未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。
5. クロックについて
   リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。
6. 入力端子の印加波形
   入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、V_{IL}（Max.）から V_{IH}（Min.）までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、V_{IL}（Max.）から V_{IH}（Min.）までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。
7. リザーブアドレス（予約領域）のアクセス禁止
   リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。
8. 製品間の相違について
   型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

   標準水準：　コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

   高品質水準：輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

   当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
6. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
10. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
12. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.4.0-1　2017.11)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

© 2019 Renesas Electronics Corporation. All rights reserved.