

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

H8/300H Tiny シリーズ

音階出力例

要旨

キーボードをパラレルポートに接続し、押下されたキーに対応する音階をスピーカーから出力します。

動作確認デバイス

H8/36014

目次

1. 仕様	2
2. 使用機能説明	3
3. 動作原理	4
4. ソフトウェア説明	7
5. フローチャート	10
6. プログラムリスト	12

1. 仕様

1. 図 1.1 に音階出力回路接続例のハードウェア構成を示します。図 1.1 に示すように、キーボードを I/O ポート (P10~P12 および P70~P73 端子) に接続します。
2. キーボードの押下されたキーに対応した周波数の方形波を I/O ポート (P76 端子) に接続されたスピーカに出力します。

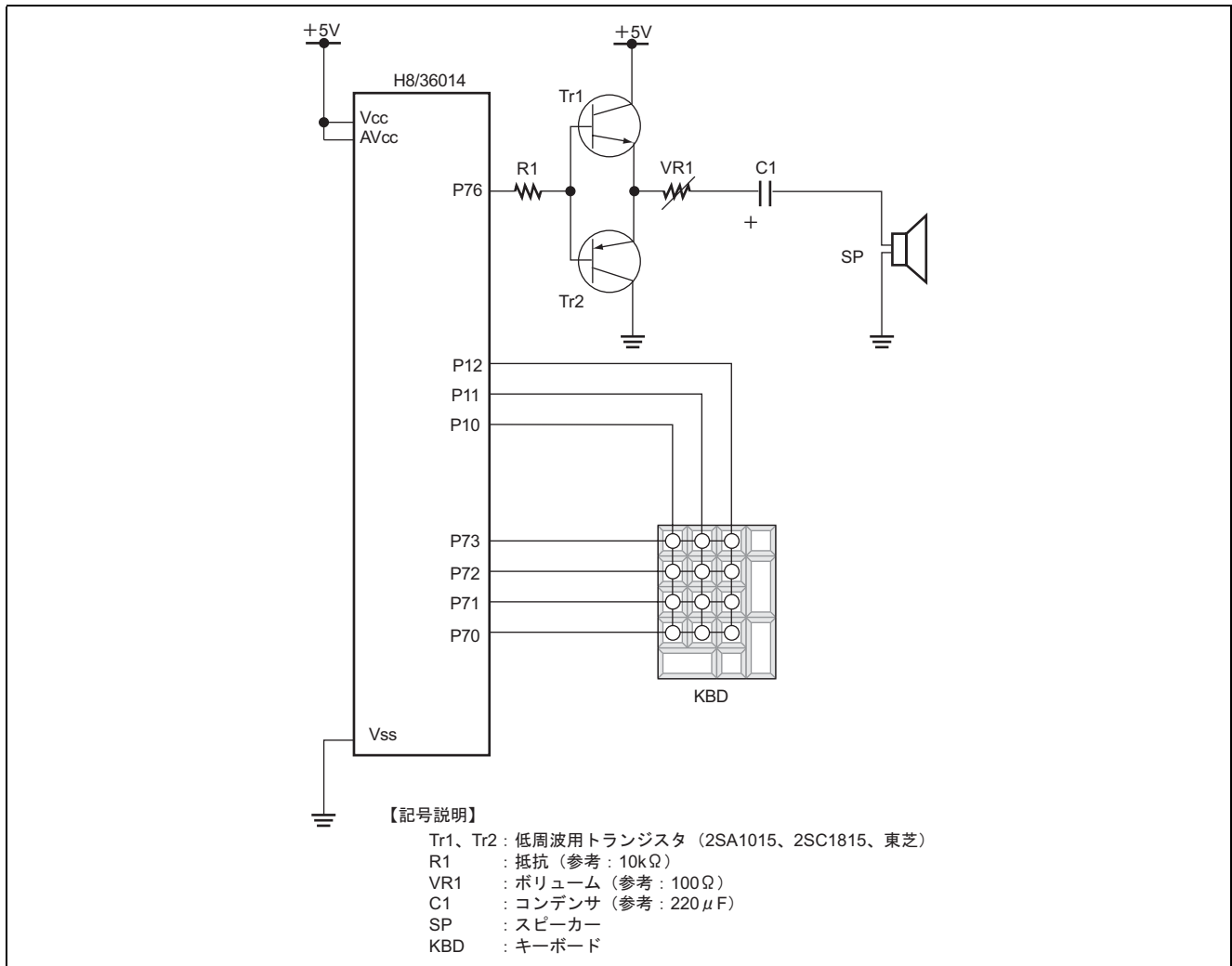


図 1.1 ハードウェア構成

3. 本タスク例における H8/36014 の動作電圧 (Vcc) およびアナログ電源電圧 (Avcc) は 5.0V、OSC クロック周波数は 16MHz です。
4. 本タスク例で使用しているキーボードはパソコン入力用のテンキーボードです。通常 1 ビットシリアル信号で出力されますが、今回の例ではパラレル入出力対応に改造しました。
5. 本タスク例の動作は以下の通りです。
 - A. キーボードに接続した 7 本のポートのうち P70~P73 を順次切り替えて H レベルにします。
 - B. 次に残り 3 本のポート P10~P12 の状態を監視し、H レベルを検出したポートにより押下されたキーを特定します。
 - C. 押下されたキーに対応する周波数をポート P76 に出力します。波形は H レベルの方形波です。
 - D. 例えば、テンキーボードの「1」を押下した場合、ポート P70 と P10 の組み合わせになり音階"ド"の周波数 261.63Hz が出力されます。
 - E. 音量はボリュームで調整します。

2. 使用機能説明

図 2.1 に本タスク例における H8/36014 の使用機能のブロック図を、表 2.1 に機能割り付けを示します。

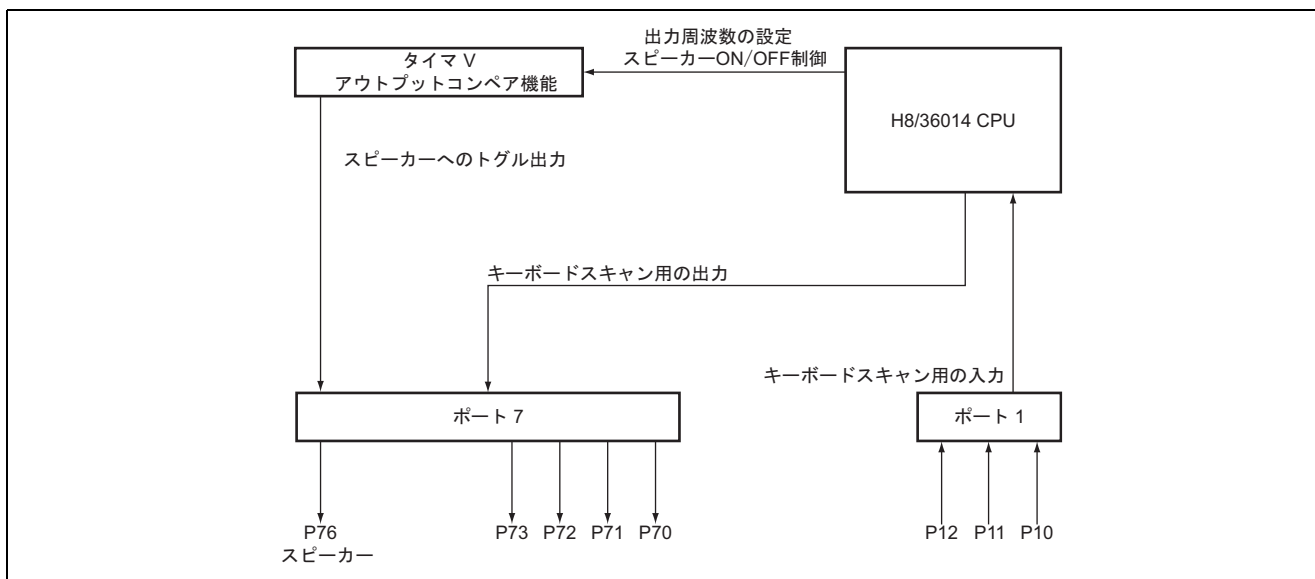


図 2.1 使用機能ブロック図

表2.1 機能割り付け

使用機能	機能割り付け
タイマV	コンペアマッチ機能を使用してトグル出力を行います。タイムコンスタントレジスタ A (TCORA) へ値を設定することにより、出力周波数を変更します。
ポート1	ポート1のP10~P12入力端子より、キーボード入力を検出します。
ポート7	ポート7のP70~P73出力端子により、順次切り替えてHレベルにします。P76から周波数を出力します。

3. 動作原理

1. 図 3.1 にタイマ V を使用した、音階出力を行う際の動作原理を示します。図 3.1 に示すようにタイマ V コンペアマッチ周期ごとに TMOV をトグル出力させることにより A (440Hz) の音を出力しています。

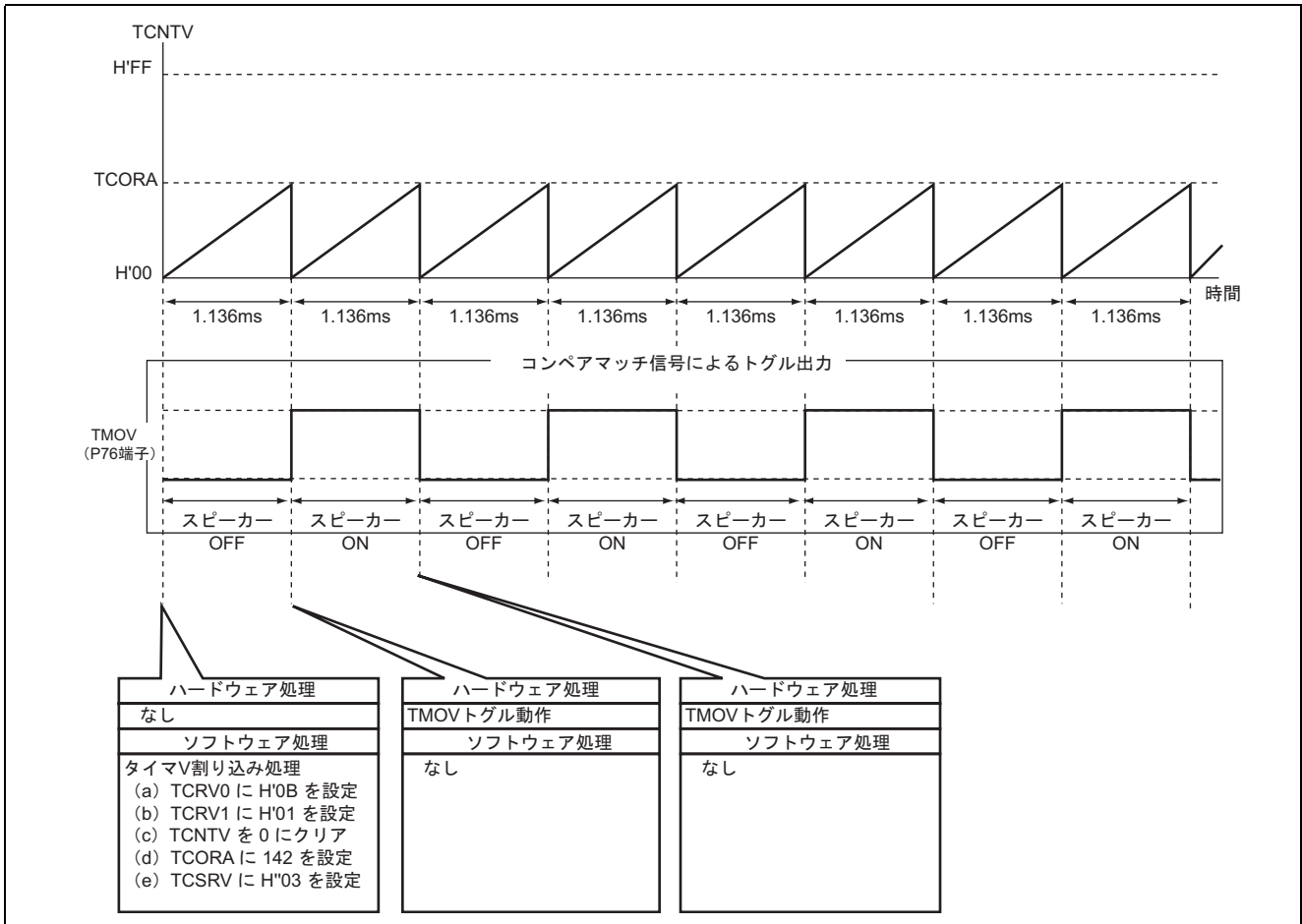


図 3.1 タイマ V を使用した音階出力の動作原理

2. タイマ V の設定

- 内部クロックの設定
システムクロックは $\phi = 16\text{MHz}$ で、内部クロック $\phi/128$ を選択。
 $\phi/128 = 125000$ (Hz)
- TCORA に与えるカウンタ値

表 3.1 カウンタ値の説明

音程	カウンタ値	出力周波数	周波数計算値
C	239	261.51	261.63
C#	225	277.78	277.18
D	213	293.43	293.66
D#	201	310.95	311.13
E	190	328.95	329.63
F	179	349.16	349.23
F#	169	369.82	369.99
G	159	393.08	392.00
G#	150	416.67	415.30
A	142	440.14	440.00
A#	134	466.42	466.16
B	127	492.13	493.88

【記号説明】

音程 C (ド) ~ B (シ)
 カウンタ値 (動作クロック/2) / 周波数計算値
 出力周波数 (動作クロック/2) / カウンタ値
 周波数計算値 各音程の周波数 (計算値)

【注】 動作クロック/2 としているのは、ON/OFF で 1 周期となるため

- 周波数計算値
各音程に対応した周波数は以下の式で算出

$$\text{周波数計算値} = 440 * 2^{(X/12)}$$
 (例) 小数点以下 2 桁まで算出
 音程が A の場合 : $440 * 2^{(0/12)} = 440$ (Hz)
 音程が A# の場合 : $440 * 2^{(1/12)} = 466.16$ (Hz)
 音程が G# の場合 : $440 * 2^{(-1/12)} = 415.30$ (Hz)
- カウンタ値
TCORA に与えるカウンタ値の算出

$$\text{カウンタ値} = (\text{動作クロック}/2) / \text{周波数計算値}$$
 (例) 整数で算出
 音程が A の場合 : $125000/2/440 = 142$
 音程が A# の場合 : $125000/2/466.16 = 134$
 音程が G# の場合 : $125000/2/415.30 = 150$
- 出力周波数
スピーカーより出力される周波数の算出

$$\text{出力周波数} = (\text{動作クロック}/2) / \text{カウンタ値}$$
 (例) 小数点以下 2 桁まで算出
 音程が A の場合 : $125000/2/142 = 440.14$
 音程が A# の場合 : $125000/2/134 = 466.42$
 音程が G# の場合 : $125000/2/150 = 416.67$

3. キーボード入力

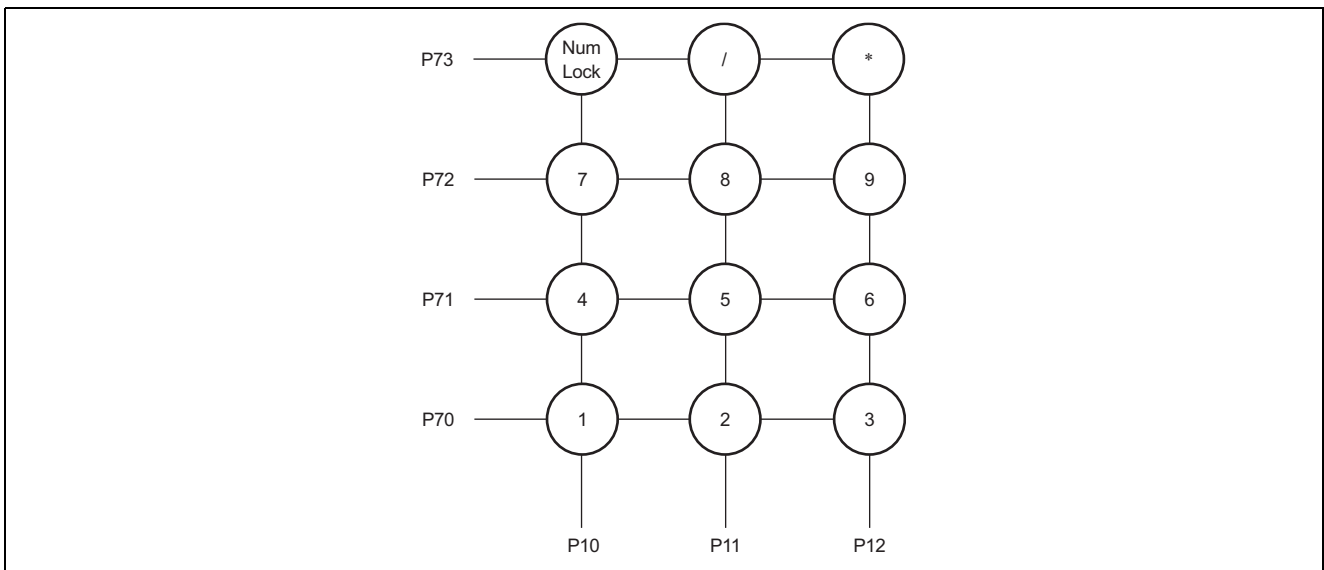


図 3.2 キーボード接続例

表 3.2 音程とキートップの対応表

音程	キートップ
C	1
C#	2
D	3
D#	4
E	5
F	6
F#	7
G	8
G#	9
A	Num Lock
A#	/
B	*

P70～P73 を順次切り替えて H レベルにし、P10～P12 の状態を監視し、H レベルを検出したポートにより押下されたキーを特定します。表 3.2 に出力される音程とキートップの対応を示します。

4. ソフトウェア説明

4.1 モジュール説明

表 4.1 に本タスク例におけるモジュール説明を示します。

表 4.1 モジュール説明

モジュール名	ラベル名	機能
メインルーチン	main	初期設定、周波数出力
キーボード入力処理ルーチン	input_key	キーボードをスキャンし、対応するキーコードを戻す キーボードが押されていない場合：-1 キーボードが押された場合：0~11

4.2 引数説明

本タスク例では、引数を使用しておりません。

4.3 使用内部レジスタ説明

本タスク例の使用内部レジスタを表 4.2 に示します。

表 4.2 使用内部レジスタ説明

レジスタ名	機能説明	アドレス	設定値
TCRV0	タイマコントロールレジスタ V0 : TCNTV の入力クロックの選択、TCNTV のクリア条件指定、 各割り込み要求を制御	H'FFA0	H'0B
CMIEB	コンペアマッチインタラプトイネーブル B : 0 のとき TCSR の CMFB による割り込み要求を禁止	ビット 7	0
CMIEA	コンペアマッチインタラプトイネーブル A : 0 のとき TCSR の CMFA による割り込み要求を禁止	ビット 6	0
OVIE	タイマオーバーフローインタラプトイネーブル : 0 のとき TCSR の OVF による割り込み要求を禁止	ビット 5	0
CCLR1	カウンタクリア 1~0	ビット 4	0
CCLR0	: TCNTV のクリア条件を指定 CCLR1=0、CCLR0=1 設定時、 : TCNTV をコンペアマッチ A でクリア	ビット 3	1
CKS2	クロックセレクト 2~0	ビット 2	0
CKS1	: TCRV1 の ICKS0 との組み合わせにより、TCNTV に入力する クロックとカウント条件を選択	ビット 1	1
CKS0	CKS2=0、CKS1=1、CKS0=1、ICKS0=1 設定時、 : TCNTV は内部クロック $\phi/128$ の立ち下がりエッジで カウント	ビット 0	1

レジスタ名	機能説明	アドレス	設定値
TCSR.V	タイマコントロール/ステータスレジスタ V : ステータスフラグの表示、およびコンペアマッチによる出力を制御	H'FFA1	H'00 (初期設定時)
CMFB	コンペアマッチフラグ B : TCNTV と TCORB の値が一致したとき 1 にセット	ビット 7	0
CMFA	コンペアマッチフラグ A : TCNTV と TCORA の値が一致したとき 1 にセット	ビット 6	0
OVF	タイマオーバーフローフラグ : TCNTV の値がオーバーフローしたときに 1 にセット : OVF=1 の状態で OVF をリードした後、OVF に 0 をライトしたとき 0 にクリア	ビット 5	0
OS3	アウトプットセレクト 3~2	ビット 3	0
OS2	: コンペアマッチ B による TMOV 端子の出力レベルを設定 OS3=0、OS2=0 設定時: 変化しない	ビット 2	0
OS1	アウトプットセレクト 1~0	ビット 1	0/1
OS0	: コンペアマッチ A による TMOV 端子の出力レベルを設定 OS1=0、OS0=0 設定時: 変化しない OS1=1、OS0=1 設定時: トグル出力	ビット 0	0/1
TCORA	タイムコンスタントレジスタ A : TCORA は 8 ビットのリード/ライト可能なレジスタで、今回は TCORA の値と TCNTV とを常に比較し、一致したときに TMOV をトグル出力するのに使用	H'FFA2	H'00 (初期設定時)
TCNTV	タイマカウンタ V : システムクロックの 128 分周のクロックを入力とする 8 ビットのアップカウンタ	H'FFA4	H'00
TCRV1	タイマコントロールレジスタ V1 : TRGV 端子のエッジセレクト、TRGV 入力イネーブル、TCNTV の入力クロックの選択	H'FFA5	H'01
TVEG1	TRGV 入力エッジセレクト 1~0	ビット 4	0
TVEG0	: TRGV 端子の入力エッジの選択 TREG1=0、TREG0=0 設定時 : TRGV 端子からのトリガ入力を禁止	ビット 3	0
TRGE	TRGV 入力イネーブル : TVEG1、TVEG0 で選択されたエッジ入力による TCNTV カウントアップの許可/禁止 TREG=0 設定時 : TRGV 端子入力による TCNTV カウントアップの開始とコンペアマッチによる TCNTV クリア時の TCNTV カウントアップの停止を禁止	ビット 2	0
ICKS0	インターナルクロックセレクト 0 : TCRV0 の CKS2~CKS0 との組み合わせにより、TCNTV に入力するクロックとカウント条件を選択 CKS2=0、CKS1=1、CKS0=1、ICKS0=1 設定時 : TCNTV は内部クロック $\phi/128$ の立ち下がりエッジでカウント	ビット 0	1
PCR1	ポートコントロールレジスタ 1 : ポート 1 の汎用入出力ポートとして使用する端子の入出力をビットごとに選択 PCR1=H'00 のとき、 : P10~P12 端子は汎用入力端子として機能	H'FFE4	H'00
PDR1	ポートデータレジスタ 2 : ポート 1 の汎用入出力ポートデータレジスタ	H'FFD4	H'00

レジスタ名	機能説明	アドレス	設定値
PCR7	ポートコントロールレジスタ 7 : ポート 7 の汎用入出力ポートとして使用する端子の入出力をビットごとに選択 PCR7=H'0F のとき、 : P70~P73 端子は汎用出力端子として機能	H'FFEA	H'0F
PDR7	ポートデータレジスタ 7 : ポート 7 の汎用入出力ポートデータレジスタ	H'FFDA	H'00 (初期設定時)

4.4 使用 RAM 説明

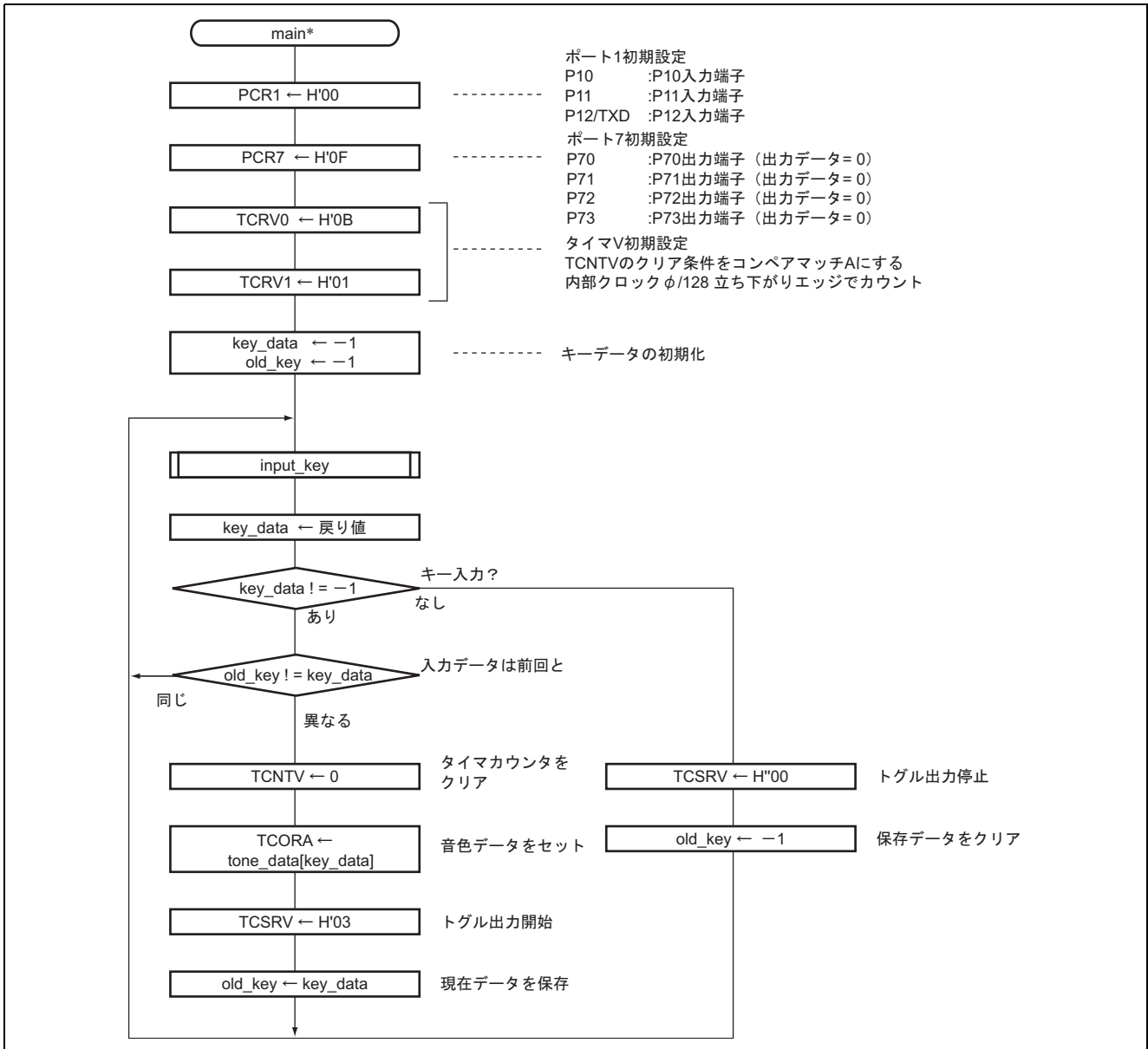
表 4.3 に本タスク例における使用 RAM 説明を示します。

表 4.3 使用 RAM 説明

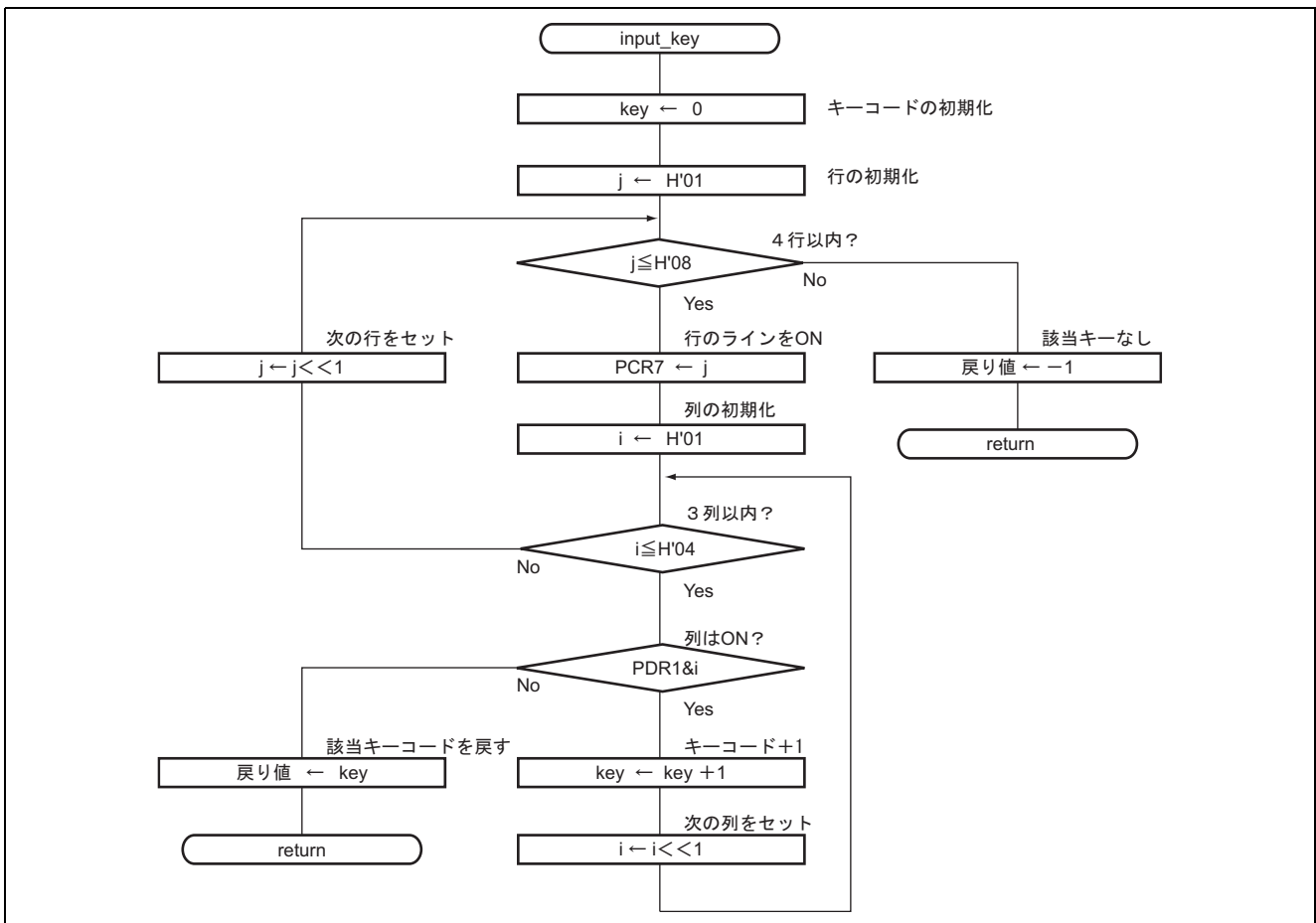
ラベル名	機 能	アドレス	使用モジュールラベル名
key_data	入力キーデータを格納 (2 バイト)	H'FB80	main
old_key	前回のキーデータを格納 (2 バイト)	H'FB82	main
i	キースキャン用ループカウンタを格納 (2 バイト)	H'FB84	input_key
j	キースキャン用ループカウンタを格納 (2 バイト)	H'FB86	input_key
key	キースキャン用キーデータ (2 バイト)	H'FB88	input_key

5. フローチャート

1. メインルーチン (main)



2. キーボード入力処理ルーチン (input_key)



6. プログラムリスト

INIT.SRC(プログラムリスト)

```

.export  _INIT
.import  _main
;
.section P, CODE
_INIT:
mov.w   #h'ff80,r7
ldc.b   #b'10000000,ccr
jmp     @_main
;
.end

```

```

/* H8/300H tiny Series -H8/36014- Application note */
/* 応用編 */
/* 音階出力例 */

#include <machine.h>

/* Symbol definition */
struct BIT {
    unsigned char b7:1; /* bit 7 */
    unsigned char b6:1; /* bit 6 */
    unsigned char b5:1; /* bit 5 */
    unsigned char b4:1; /* bit 4 */
    unsigned char b3:1; /* bit 3 */
    unsigned char b2:1; /* bit 2 */
    unsigned char b1:1; /* bit 1 */
    unsigned char b0:1; /* bit 0 */
};

#define PDR1      *(volatile unsigned char *)0xFFD4 /* Port data register 1 */
#define PCR1      *(volatile unsigned char *)0xFFE4 /* Port control register 1 */

#define PDR7      *(volatile unsigned char *)0xFFDA /* Port data register 7 */
#define PCR7      *(volatile unsigned char *)0xFFEA /* Port control register 7 */

#define TCRV0     *(volatile unsigned char *)0xFFA0 /* Timer control register V0 */
#define TCSRv    *(volatile unsigned char *)0xFFA1 /* Timer control/status register V */
#define TCORA     *(volatile unsigned char *)0xFFA2 /* Time constant register A */
#define TCNTV     *(volatile unsigned char *)0xFFA4 /* Timer counter V */
#define TCRV1     *(volatile unsigned char *)0xFFA5 /* Timer control register V1 */

/* Function define */
extern void INIT(void); /* Stack pointer set */
void main(void); /* main routine */
int input_key(void); /* Input key */

```

```

const unsigned char tone_data[12] =
{
    239, /* C (261.63Hz) */
    225, /* C#(277.18Hz) */
    213, /* D (293.66Hz) */
    201, /* D#(311.13Hz) */
    190, /* E (329.63Hz) */
    179, /* F (349.23Hz) */
    169, /* F#(369.99Hz) */
    159, /* G (392.00Hz) */
    150, /* G#(415.30Hz) */
    142, /* A (440.00Hz) */
    134, /* A#(466.16Hz) */
    127 /* B (493.88Hz) */
};

/* RAM define */
int key_data, old_key; /* Input key code New & Old */
int i,j; /* Loop counter */
int key; /* Input key code */

/* Vector address */
#pragma section V1 /* Vector section set */
void (*const VEC_TBL1[])(void) = {
    INIT /* H'0000 Reset vector */
};
#pragma section /* P */

/*****
/* Main program
*****/
void main(void)
{
    PCR1 = 0x00; /* Port1 0-2bit input */
    PCR7 = 0x0f; /* Port7 0-3bit output */

    TCRV0 = 0x0b; /* Set clock( /128) */
    TCRV1 = 0x01; /* Set clock( /128) */

    key_data = old_key = -1; /* Initialize key data */
    while(1){
        key_data = input_key(); /* Input key */
        if ( key_data != -1) {
            if ( old_key != key_data ) {
                TCNTV = 0; /* Clear Timer Counter */
                TCORA = tone_data[key_data]; /* Set tone data */
                TCSRV = 0x03; /* Start toggle output */
                old_key = key_data; /* Save current key data */
            }
        } else {
            TCSRV = 0x00; /* Stop toggle output */
            old_key = -1; /* Clear old input data */
        }
    }
}

```

```
/*.....*/  
/*  input key data */  
/*.....*/  
int input_key(void)  
{  
    key = 0; /* Set start key code */  
    for ( j=0x01; j<=0x08; j<<=1 ) {  
        PDR7 = j; /* Output level to line */  
        for ( i=0x01; i<=0x04; i<<=1 ) {  
            if ( PDR1 & i ) { /* Read level from line */  
                return key;  
            }  
            key++;  
        }  
    }  
    return -1;  
}
```


改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2003.09.24	—	初版発行

安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したのですが万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気づきの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。