

R8C/38Cグループ

RJJ05B1308-0110

タイマRGタイマモード(定周期タイマ)

Rev.1.10

2011.03.10

1. 要約

この資料はR8C/38CグループのタイマRGのタイマモード(アウトプットコンペア機能)を使用した定周期タイマの設定方法例、及び応用例について説明しています。

2. はじめに

この資料で説明する応用例は次のマイコンでの利用に適用されます。

- マイコン : R8C/38Cグループ

R8C/38Cグループと同様のSFR(周辺機能レジスタ)を持つ他のR8Cファミリでも本プログラムを使用することができます。ただし、一部の機能を機能追加等で変更している場合がありますのでマニュアルで確認してください。このアプリケーションノート使用に際しては十分な評価を行ってください。

3. 応用例の説明

3.1 プログラムの概要

タイマRGカウンタ(TRG)とジェネラルレジスタ(TRGGRA)のコンペア一致で1ms周期で割り込みが発生します。割り込み処理で割り込みカウンタを1カウントアップします。

<設定条件>

- タイマRGカウンタ(TRG)はジェネラルレジスタ(TRGGRA)のコンペア一致でクリアします。
- コンペア一致によるP5_6/TRGIOA端子出力は禁止します。
- ジェネラルレジスタ(TRGGRC)はジェネラルレジスタ(TRGGRA)のバッファレジスタとして使用しません。

<設定時間の計算式>

$$\begin{aligned} 1\text{ms} &= 1 \div f_{\text{OCO40M}} \times (\text{TRGGRA} + 1) \\ &= 1 \div 40\text{MHz} \times (39999 + 1) \\ &= 25\text{ns} \times 40000 \end{aligned}$$

図 3.1 にブロック図、図 3.2 にタイミング図を示します。

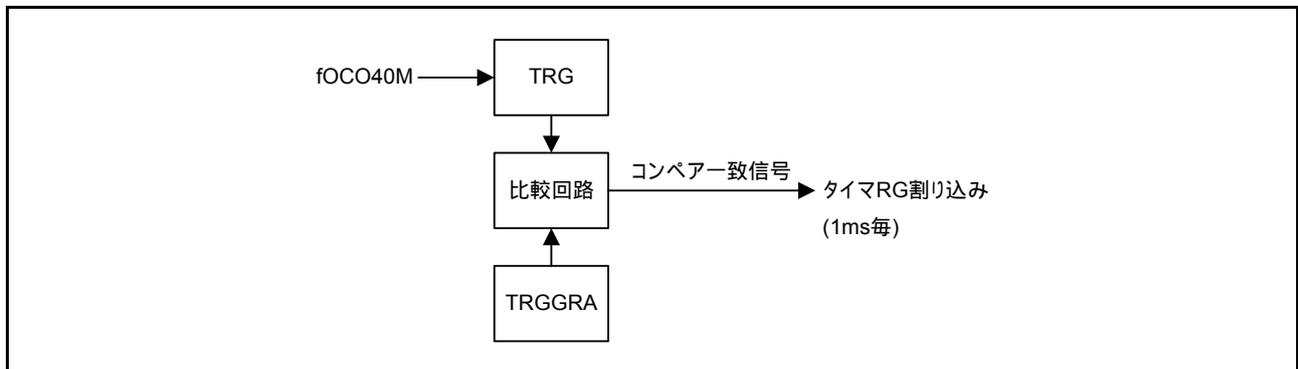


図 3.1 ブロック図

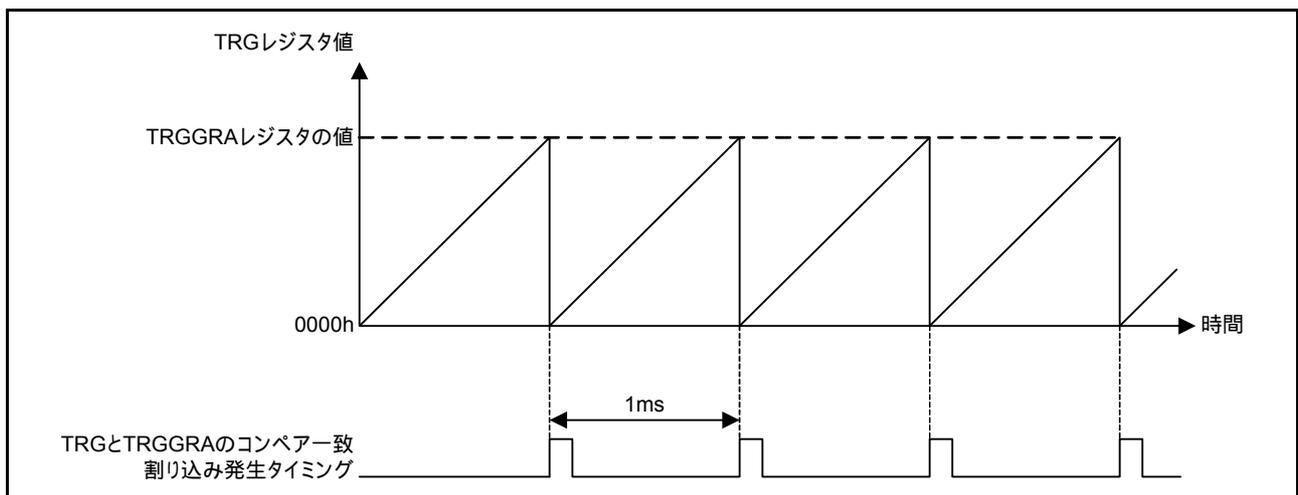


図 3.2 タイミング図

3.2 使用メモリ

表 3.1 使用メモリ

| 使用メモリ | サイズ | 備考 |
|--------------|--------|------------------------|
| ROM | 213バイト | rjj05b1308_src.cモジュール内 |
| RAM | 2バイト | rjj05b1308_src.cモジュール内 |
| 最大使用ユーザスタック | 10バイト | |
| 最大使用割り込みスタック | 19バイト | |

使用メモリサイズはCコンパイラのバージョンやコンパイルオプションによって異なります。上記は次の条件の場合です。

Cコンパイラ：M16C Series, R8C Family C Compiler V.5.45 Release 01

コンパイルオプション：-c -finfo -dir "\$(CONFIGDIR)" -R8C

4. ソフトウェア説明

「3. 応用例の説明」を実現するための初期設定手順と設定値を示します。各レジスタの詳細は「R8C/38Cグループハードウェアマニュアル」を参照願います。

レジスタ図において、×はこの応用では使用しないビット、空白は変更しないビット、-は予約ビットまたは、何も配置されていないビットです。

4.1 関数表

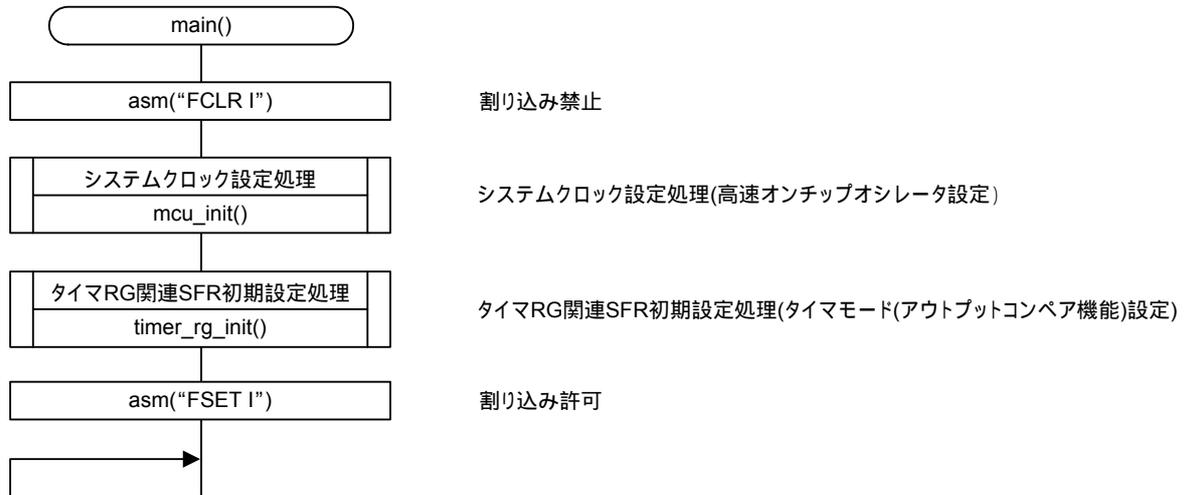
| | | | |
|-----------------|---------------------------------|------|----|
| 宣言 | void mcu_init(void) | | |
| 概要 | システムクロック設定処理 | | |
| 引数 | 引数名 | 意味 | |
| | なし | - | |
| 使用変数 (グローバル) | 変数名 | 使用内容 | |
| | なし | - | |
| 戻り値 | 型 | 値 | 意味 |
| | なし | - | - |
| 機能説明 | システムクロック(高速オンチップオシレータ)の設定を行います。 | | |

| | | | |
|-----------------|--|------|----|
| 宣言 | void timer_rg_init(void) | | |
| 概要 | タイマRG関連SFR初期設定処理 | | |
| 引数 | 引数名 | 意味 | |
| | なし | - | |
| 使用変数 (グローバル) | 変数名 | 使用内容 | |
| | なし | - | |
| 戻り値 | 型 | 値 | 意味 |
| | なし | - | - |
| 機能説明 | タイマRGをタイマモードで使用するためのSFRレジスタの初期設定を行います。 | | |

| | | | |
|-----------------|--|------|----|
| 宣言 | void timer_rg_interrupt(void) | | |
| 概要 | タイマRG割り込み処理 | | |
| 引数 | 引数名 | 意味 | |
| | なし | - | |
| 使用変数 (グローバル) | 変数名 | 使用内容 | |
| | なし | - | |
| 戻り値 | 型 | 値 | 意味 |
| | なし | - | - |
| 機能説明 | タイマRGカウンタ(TRG)とジェネラルレジスタ(TRGGRA)のコンペア一致で発生する1ms周期の割り込み処理です。 割り込みカウンタを1カウントアップします。 | | |

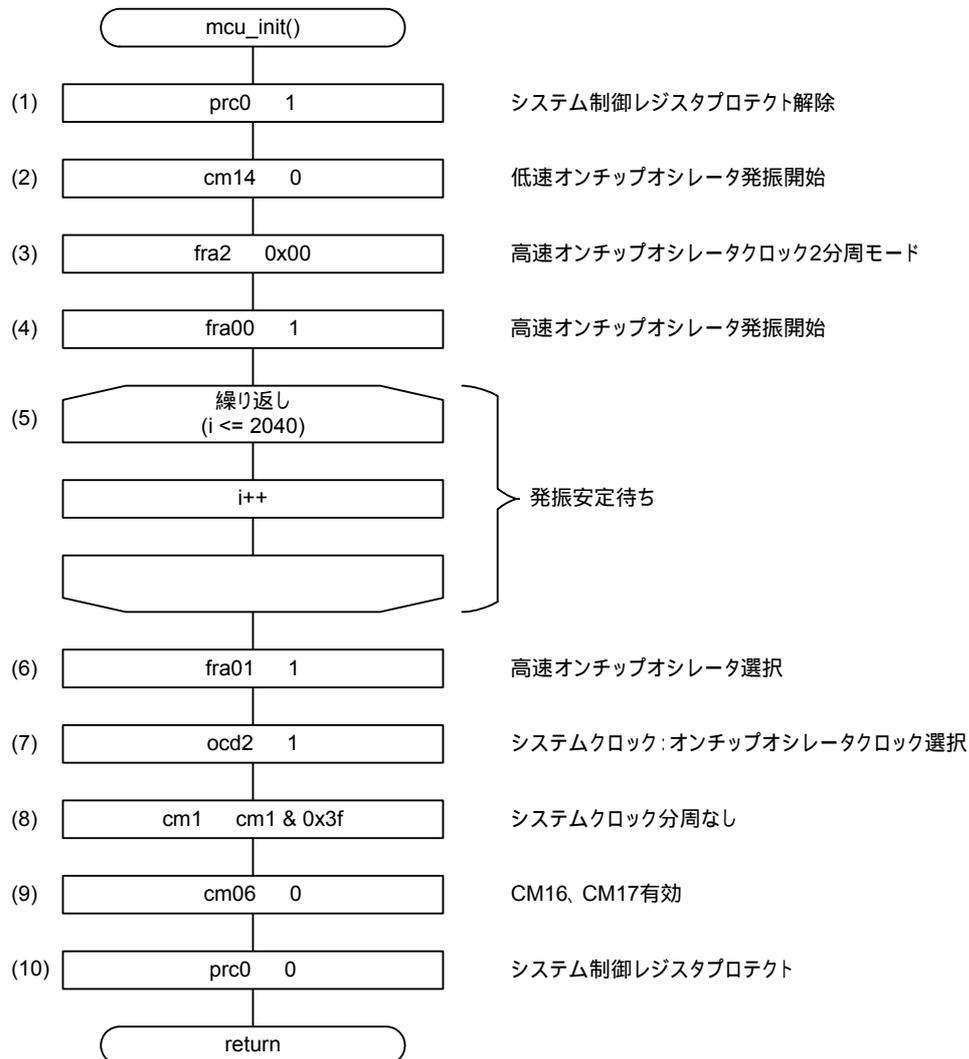
4.2 メイン関数

・フローチャート



4.3 システムクロック設定処理

• フローチャート



• レジスタ設定

(1) CM0、CM1、CM3、OCD、FRA0、FRA1、FRA2、FRA3レジスタへの書き込みを許可します。

プロテクトレジスタ(PCR)R

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | - | - | - | x | x | x | 1 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|------|-----------|---|-----|
| b0 | PRC0 | プロテクトビット0 | CM0、CM1、CM3、OCD、FRA0、FRA1、FRA2、FRA3レジスタへの書き込み許可 1：書き込み許可 | R/W |

(2) 低速オンチップオシレータを発振させます。

システムクロック制御レジスタ1(CM1)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | | | - | 0 | x | x | x | x |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|------|---------------------|------------------|-----|
| b4 | CM14 | 低速オンチップオシレータ発振停止ビット | 0：低速オンチップオシレータ発振 | R/W |

(3) 高速オンチップオシレータの分周比を設定します。

高速オンチップオシレータ制御レジスタ2 (FRA2)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | - | - | - | - | 0 | 0 | 0 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|-------|----------------------|---|-----|
| b0 | FRA20 | 高速オンチップオシレータ周波数切替ビット | 分周比選択 高速オンチップオシレータクロック分周比を選択します。 b2 b1 b0 0 0 0：2分周モード | R/W |
| b1 | FRA21 | | | R/W |
| b2 | FRA22 | | | R/W |

(4) 高速オンチップオシレータを発振させます。

高速オンチップオシレータ制御レジスタ0 (FRA0)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | - | - | - | x | - | | 1 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|-------|-------------------|------------------|-----|
| b0 | FRA00 | 高速オンチップオシレータ許可ビット | 1：高速オンチップオシレータ発振 | R/W |

(5) 発振安定待ちを行います。

(6) 高速オンチップオシレータを選択します。

高速オンチップオシレータ制御レジスタ0 (FRA0)

| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
|-----|----|----|----|----|----|----|----|----|
| 設定値 | - | - | - | - | x | - | 1 | |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|-------|-------------------|-------------------|-----|
| b1 | FRA01 | 高速オンチップオシレータ選択ビット | 1: 高速オンチップオシレータ選択 | R/W |

(7) システムクロックをオンチップオシレータクロックに選択します。

発振停止検出レジスタ(OCD)

| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
|-----|----|----|----|----|----|----|----|----|
| 設定値 | - | - | - | - | x | 1 | x | x |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|------|---------------|---------------------|-----|
| b2 | OCD2 | システムクロック選択ビット | 1: オンチップオシレータクロック選択 | R/W |

(8) システムクロック分周比選択ビット1を設定します。

システムクロック制御レジスタ1(CM1)

| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
|-----|----|----|----|----|----|----|----|----|
| 設定値 | 0 | 0 | - | | x | x | x | x |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|------|-------------------|----------------------|-----|
| b6 | CM16 | システムクロック分周比選択ビット1 | b7 b6 00: 分周なしモード | R/W |
| b7 | CM17 | | | R/W |

(9) システムクロック分周比選択ビット0を設定します。

システムクロック制御レジスタ0(CM0)

| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
|-----|----|----|----|----|----|----|----|----|
| 設定値 | x | 0 | x | x | x | x | - | - |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|------|-------------------|---------------------------|-----|
| b6 | CM06 | システムクロック分周比選択ビット0 | 0: CM1レジスタのCM16、CM17ビット有効 | R/W |

(10) CM0、CM1、CM3、OCD、FRA0、FRA1、FRA2、FRA3レジスタへの書き込みを禁止します。

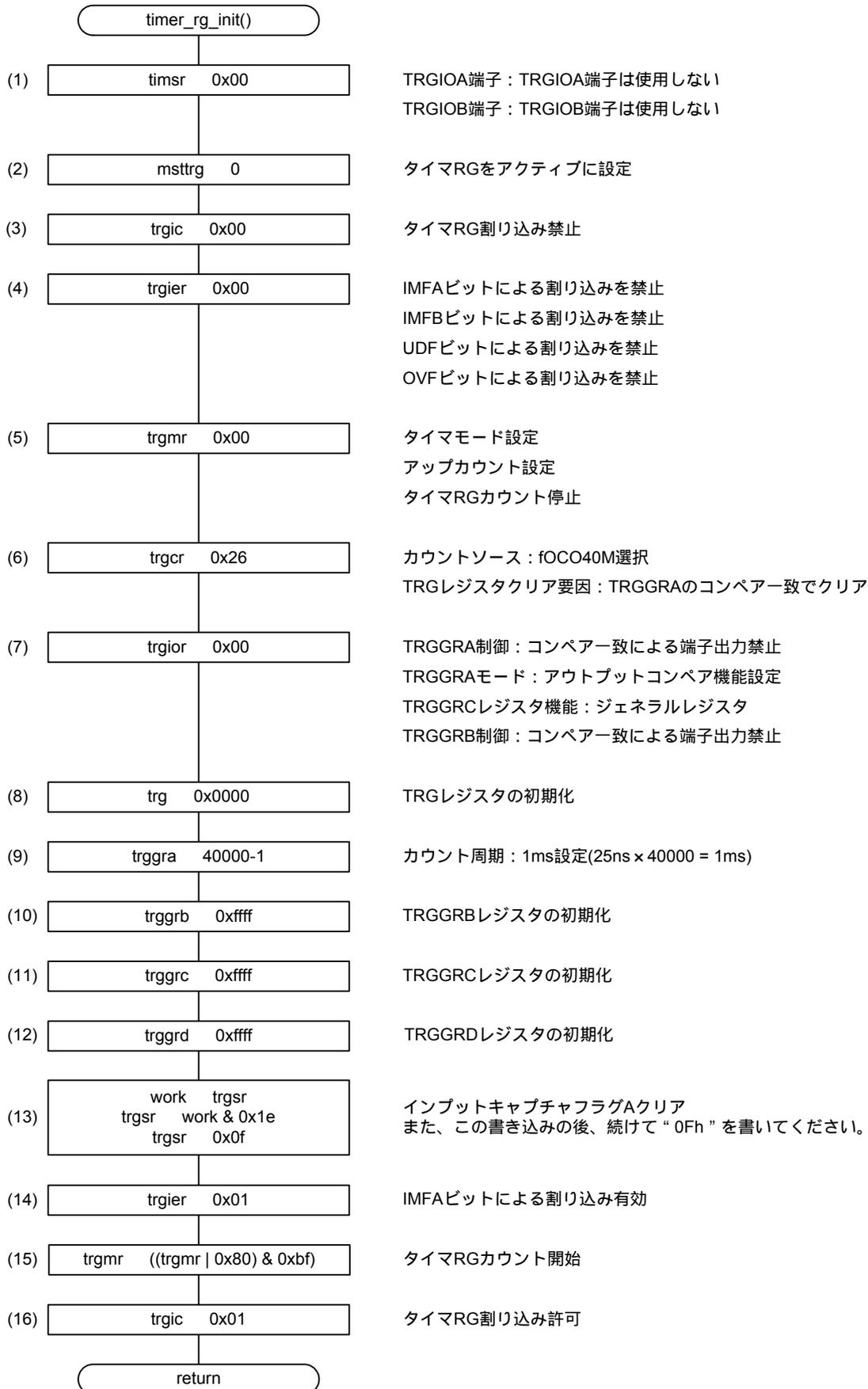
プロテクトレジスタ(PRCR)

| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
|-----|----|----|----|----|----|----|----|----|
| 設定値 | - | - | - | - | x | x | x | 0 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|------|-----------|--|-----|
| b0 | PRC0 | プロテクトビット0 | CM0、CM1、CM3、OCD、FRA0、FRA1、FRA2、FRA3レジスタへの書き込み許可 0: 書き込み禁止 | R/W |

4.4 タイマRG関連SFR初期設定処理

・フローチャート



• レジスタ設定

- (1) タイマ端子選択レジスタを設定します。

タイマ端子選択レジスタ(TIMSR)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | x | x | 0 | 0 | - | x | - | x |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|-----------|---------------|--------------------|-----|
| b4 | TRGIOASEL | TRGIOA端子選択ビット | 0 : TRGIOA端子は使用しない | R/W |
| b5 | TRGIOBSEL | TRGIOB端子選択ビット | 0 : TRGIOB端子は使用しない | R/W |

- (2) タイマRGをアクティブに設定します。

モジュールスタンバイ制御レジスタ(MSTCR)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | 0 | x | x | x | - | - | - |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|--------|---------------|-----------|-----|
| b6 | MSTTRG | タイマRGスタンバイビット | 0 : アクティブ | R/W |

- (3) タイマRG割り込みを禁止します。

割り込み制御レジスタ(TRGIC)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | - | - | - | 0 | 0 | 0 | 0 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|-------|----------------|--------------------------------|-----|
| b0 | ILVL0 | 割り込み優先レベル選択ビット | b2 b1 b0 000 : レベル0(割り込み禁止) | R/W |
| b1 | ILVL1 | | | R/W |
| b2 | ILVL2 | | | R/W |
| b3 | IR | 割り込み要求ビット | 0 : 割り込み要求なし | R/W |

- (4) タイマRGの全ての割り込み要因を禁止します。

タイマRG割り込み許可レジスタ(TRGIER)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | - | - | - | 0 | 0 | 0 | 0 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|-------|--------------------------------------|-----------------------|-----|
| b0 | IMIEA | インプットキャプチャ/ コンペアー一致割り込み許可 ビットA | 0 : IMFAビットによる割り込みを禁止 | R/W |
| b1 | IMIEB | インプットキャプチャ/ コンペアー一致割り込み許可 ビットB | 0 : IMFBビットによる割り込みを禁止 | R/W |
| b2 | UDIE | アンダフロー割り込み許可 ビット | 0 : UDFビットによる割り込みを禁止 | R/W |
| b3 | OVIE | オーバフロー割り込み許可 ビット | 0 : OVFビットによる割り込みを禁止 | R/W |

(5) タイマRGモードレジスタを設定します。

タイマRGモードレジスタ(TRGMR)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | 0 | - | x | x | x | x | 0 | 0 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|--------|--------------|-------------|-----|
| b0 | PWM | PWMモード選択ビット | 0 : タイマモード | R/W |
| b1 | MDF | 位相計数モード選択ビット | 0 : アップカウント | R/W |
| b7 | TSTART | TRGカウント開始ビット | 0 : カウント停止 | R/W |

(6) カウントソースをfOCO40M、TRGレジスタクリア要因をTRGGRAのコンペア一致に設定します。

タイマRG制御レジスタ(TRGCR)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | 0 | 1 | x | x | 1 | 1 | 0 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|-------|-------------------|--|-----|
| b0 | TCK0 | カウントソース選択ビット | b2 b1 b0 1 1 0 : fOCO40M | R/W |
| b1 | TCK1 | | | R/W |
| b2 | TCK2 | | | R/W |
| b5 | CCLR0 | TRGレジスタクリア要因選択ビット | b6 b5 0 1 : インพุットキャプチャまたはTRGGRAのコンペア一致でTRGレジスタをクリア | R/W |
| b6 | CCLR1 | | | R/W |

(7) タイマRG I/O制御レジスタを設定します。

タイマRG I/O制御レジスタ(TRGIOR)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | x | x | x | x | 0 | 0 | 0 | 0 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|------|-------------------|--|-----|
| b0 | IOA0 | TRGGRA制御ビット | b1 b0 0 0 : コンペア一致による端子出力禁止 (TRGIOA端子はプログラマブル入出力ポート) | R/W |
| b1 | IOA1 | | | R/W |
| b2 | IOA2 | TRGGRAモード選択ビット | 0 : アウトプットコンペア機能 | R/W |
| b3 | BUFA | TRGGRCレジスタ機能選択ビット | 0 : TRGGRAレジスタのバッファレジスタとして使用しない | R/W |

(8) タイマRGカウンタを“0000h”に初期化します。

タイマRGカウンタ(TRG)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0 |

| | | | | | | | | |
|-----|-----|-----|-----|-----|-----|-----|----|----|
| ビット | b15 | b14 | b13 | b12 | b11 | b10 | b9 | b8 |
| 設定値 | 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0 |

| ビット | 機能 | 設定範囲 | R/W |
|----------|-----------------|---------------|-----|
| b15 ~ b0 | カウント動作はアップカウント。 | 0000h ~ FFFFh | R/W |

- (9) タイマRGジェネラルレジスタAにタイマRGカウンタとのコンペア値“40000-1”(“9C3Fh”)を設定します。

タイマRGジェネラルレジスタA (TRGGRA)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | 0 | 0 | 1 | 1 | 1 | 1 | 1 | 1 |

| | | | | | | | | |
|-----|-----|-----|-----|-----|-----|-----|----|----|
| ビット | b15 | b14 | b13 | b12 | b11 | b10 | b9 | b8 |
| 設定値 | 1 | 0 | 0 | 1 | 1 | 1 | 0 | 0 |

| | | |
|----------|----------------|-----|
| ビット | 機能 | R/W |
| b15 ~ b0 | TRGレジスタとのコンペア値 | R/W |

- (10) タイマRGジェネラルレジスタBを“FFFFh”に初期化します。

タイマRGジェネラルレジスタB (TRGGRB)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 |

| | | | | | | | | |
|-----|-----|-----|-----|-----|-----|-----|----|----|
| ビット | b15 | b14 | b13 | b12 | b11 | b10 | b9 | b8 |
| 設定値 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 |

| | | |
|----------|-----------------------------------|-----|
| ビット | 機能 | R/W |
| b15 ~ b0 | タイマRGジェネラルレジスタA(TRGGRA)の設定値より大きな値 | R/W |

- (11) タイマRGジェネラルレジスタCを“FFFFh”に初期化します。

タイマRGジェネラルレジスタC (TRGGRC)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 |

| | | | | | | | | |
|-----|-----|-----|-----|-----|-----|-----|----|----|
| ビット | b15 | b14 | b13 | b12 | b11 | b10 | b9 | b8 |
| 設定値 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 |

| | | |
|----------|-----------------------------------|-----|
| ビット | 機能 | R/W |
| b15 ~ b0 | タイマRGジェネラルレジスタA(TRGGRA)の設定値より大きな値 | R/W |

- (12) タイマRGジェネラルレジスタDを“FFFFh”に初期化します。

タイマRGジェネラルレジスタD (TRGGRD)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 |

| | | | | | | | | |
|-----|-----|-----|-----|-----|-----|-----|----|----|
| ビット | b15 | b14 | b13 | b12 | b11 | b10 | b9 | b8 |
| 設定値 | 1 | 1 | 1 | 1 | 1 | 1 | 1 | 1 |

| | | |
|----------|-----------------------------------|-----|
| ビット | 機能 | R/W |
| b15 ~ b0 | タイマRGジェネラルレジスタA(TRGGRA)の設定値より大きな値 | R/W |

(13) コンペア一致フラグAをクリアします。この書き込みの後、続けて、“0Fh”を書いてください。

タイマRGステータスレジスタ(TRGSR)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | - | - | | x | x | x | 0 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|------|---------------------------|---------------------------|-----|
| b0 | IMFA | インプットキャプチャ/ コンペア一致フラグA | ["0"になる条件] 読んだ後、“0”を書く | R/W |

(14) タイマRGカウンタとタイマRGジェネラルレジスタAのコンペア一致割り込みを許可します。

タイマRG割り込み許可レジスタ(TRGIER)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | - | - | - | x | x | x | 1 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|-------|-------------------------------------|---------------------|-----|
| b0 | IMIEA | インプットキャプチャ/ コンペア一致割り込み許可 ビットA | 1：IMFAビットによる割り込みを有効 | R/W |

(15) タイマRGカウンタをカウント開始します。

タイマRGモードレジスタ(TRGMR)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | 1 | - | x | x | x | x | x | |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|--------|--------------|----------|-----|
| b7 | TSTART | TRGカウント開始ビット | 1：カウント開始 | R/W |

(16) タイマRG割り込みを許可します。

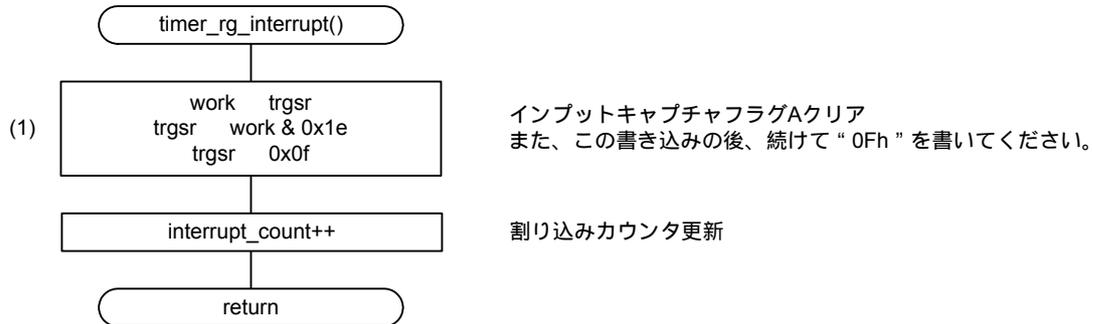
割り込み制御レジスタ(TRGIC)

| | | | | | | | | |
|-----|----|----|----|----|----|----|----|----|
| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
| 設定値 | - | - | - | - | 0 | 0 | 0 | 1 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|-------|----------------|------------------------|-----|
| b0 | ILVL0 | 割り込み優先レベル選択ビット | b2 b1 b0 0 0 1：レベル1 | R/W |
| b1 | ILVL1 | | | R/W |
| b2 | ILVL2 | | | R/W |
| b3 | IR | 割り込み要求ビット | 0：割り込み要求なし | R |

4.5 タイマRG割り込み処理

・フローチャート



・レジスタ設定

- (1) インプットキャプチャ/コンペアー一致フラグAをクリアします。この書き込みの後、続けて、“0Fh”を書いてください。

タイマRGステータスレジスタ(TRGSR)

| ビット | b7 | b6 | b5 | b4 | b3 | b2 | b1 | b0 |
|-----|----|----|----|----|----|----|----|----|
| 設定値 | - | - | - | | x | x | x | 0 |

| ビット | シンボル | ビット名 | 機能 | R/W |
|-----|------|----------------------------|---------------------------|-----|
| b0 | IMFA | インプットキャプチャ/ コンペアー一致フラグA | ["0"になる条件] 読んだ後、“0”を書く | R/W |

5. 参考プログラム例

参考プログラムは、ルネサステクノロジホームページから入手してください。
R8Cファミリのトップページの画面左メニュー「アプリケーションノート」をクリックしてください。

6. 参考ドキュメント

ハードウェアマニュアル

R8C/38C グループ ユーザーズマニュアル ハードウェア編 Rev.1.10
(最新版をルネサステクノロジホームページから入手してください。)

テクニカルニュース/テクニカルアップデート

(最新の情報をルネサステクノロジホームページから入手してください。)

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com/>

お問合せ先

<http://japan.renesas.com/inquiry>

| | |
|------|------------------------------------|
| 改訂記録 | R8C/38Cグループ タイマRGタイマモード(定周期タイマ) |
|------|------------------------------------|

| Rev. | 発行日 | 改訂内容 | |
|------|------------|---------|--|
| | | ページ | ポイント |
| 1.00 | 2009.12.29 | - | 初版発行 |
| 1.10 | 2011.03.10 | - | R8C/38Cグループ ユーザーズマニュアル ハードウェア編 Rev.1.10 見直し |
| | | 3 | 表3.1 変更、Cコンパイラ変更 |
| | | 9、14 | TRGSRレジスタ設定時の処理変更 |
| | | 11 ~ 13 | 4.4 レジスタ設定の番号変更 |

すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本文を参照してください。なお、本マニュアルの本文と異なる記載がある場合は、本文の記載が優先するものとします。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。

外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレス（予約領域）のアクセス禁止

【注意】リザーブアドレス（予約領域）のアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。

リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

同じグループのマイコンでも型名が違うと、内部 ROM、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事情報の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口：<http://japan.renesas.com/inquiry>