

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

## ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。  
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）  
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

## H8/300L シリーズ

### 14 ビット PWM 機能によるデューティパルス出力

---

#### 要旨

14 ビット PWM 機能を使用して、PWM 出力端子よりデューティ 75.4% のパルスを出力します。

#### 動作確認デバイス

H8/3644

#### 目次

1. 仕様 .....	2
2. 使用機能説明 .....	2
3. 動作原理 .....	4
4. ソフトウェア説明 .....	5
5. フローチャート .....	6
6. プログラムリスト .....	7

### 1. 仕様

1. 図 1 に示すように、14 ビット PWM 機能を使用して、PWM 出力端子よりデューティパルスを出力します。
2. 本タスク例では、パルス周期が 102.4μs、パルス High 幅が 77.2μs、デューティ 75.4%のデューティパルスを出力します。

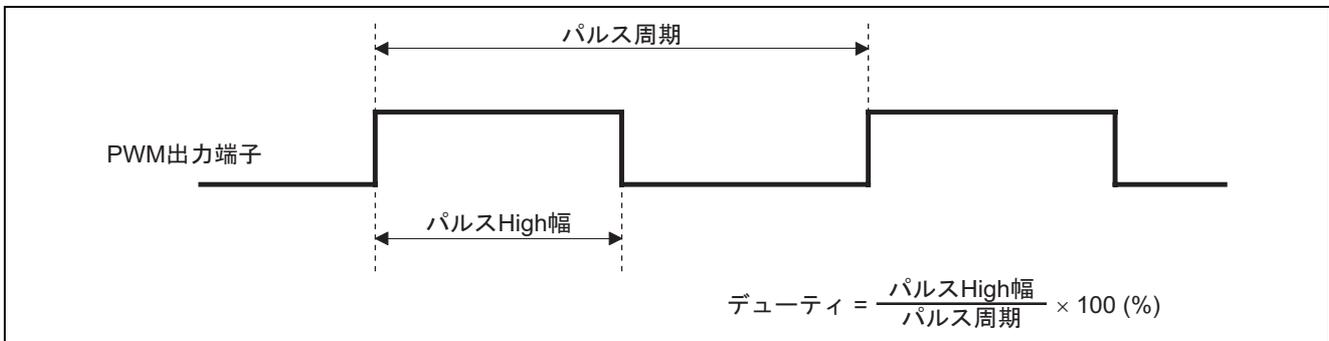


図 1 14 ビット PWM 機能によるデューティパルス出力

### 2. 使用機能説明

1. 本タスク例では、14 ビット PWM 機能を使用して、PWM 出力端子よりデューティパルスを出力します。
  - a. 図 2 に 14 ビット PWM 機能のブロック図を示します。以下に 14 ビット PWM 機能のブロック図について説明します。
    - システムクロック (φ) は、10MHz の OSC クロックを 2 分周した 5MHz クロックで、CPU および周辺機能を動作させるための基準クロックです。
    - PWM コントロールレジスタ (PWCR) は、8 ビットのライト専用レジスタで、入力クロックの選択を行います。1 変換周期 32.768k/φ、最小変化幅 2/φ、または 1 変換周期 16.384k/φ、最小変化幅 1/φ の 2 種の変換周期より選択が可能です。
    - リップル低減をはかったパルス分割方式を使用しています。
    - PWM データレジスタ U, L (PWDRU, PWDRL) は、ライト専用の 14 ビットのレジスタで、PWDRU が上位 6 ビット、PWDRL が下位 8 ビットの構成になっています。PWDRU, PWDRL に書き込まれた内容は PWM 波形 1 周期の "High" レベル幅の合計に対応しています。PWDRU, PWDRL に 14 ビットのデータをライトすると PWDRU, PWDRL の内容が PWM 波形生成部に取り込まれ、PWM 波形生成のデータの更新行われます。また、14 ビットデータの設定は必ず、PWDRU への下位 8 ビットのデータのライト、PWDRL への上位 6 ビットのデータのライトの順で行わなければなりません。
    - ポートモードレジスタ 1 (PMR1) は、8 ビットのリード/ライト可能なレジスタで、ポート 1 の各端子機能の切り替えを制御します。PMR1 ビット 4 の P14/PWM 端子機能切り替え (PWM) により、P14/PWM 端子を PWM 出力端子機能に設定します。
    - PWM 出力端子 (PWM) より、パルス分割方式 PWM 波形を出力します。

**【注】** 本タスク例で使用している 14 ビット PWM 機能を使用して PWM 波形を出力する場合、PWM データレジスタを書き換えるタイミングによって、正常な PWM 波形が出力されない場合があります。

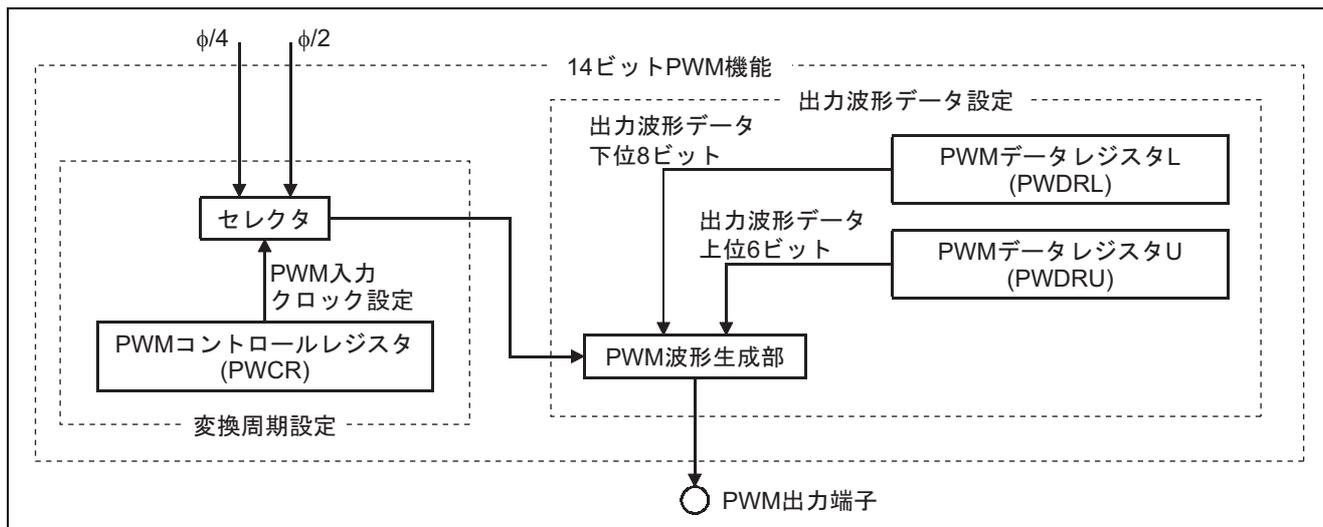


図2 14ビットPWM機能ブロック図

2. 表1に本タスク例の機能割り付けを示します。表1に示すように機能を割り付け、14ビットPWM機能によるデューティパルス出力を行います。

表1 機能割り付け

機能	機能割り付け
PWCR	14ビットPWMに供給されるクロックを選択
PWDRU	PWM出力波形データの上位6ビットの設定
PWDRL	PWM出力波形データの低位8ビットの設定
PWM	PWM波形出力端子

3. 動作原理

図3に動作原理を示します。図3に示すようなハードウェア処理, およびソフトウェア処理により14ビットPWM機能によるデューティパルス出力を行います。

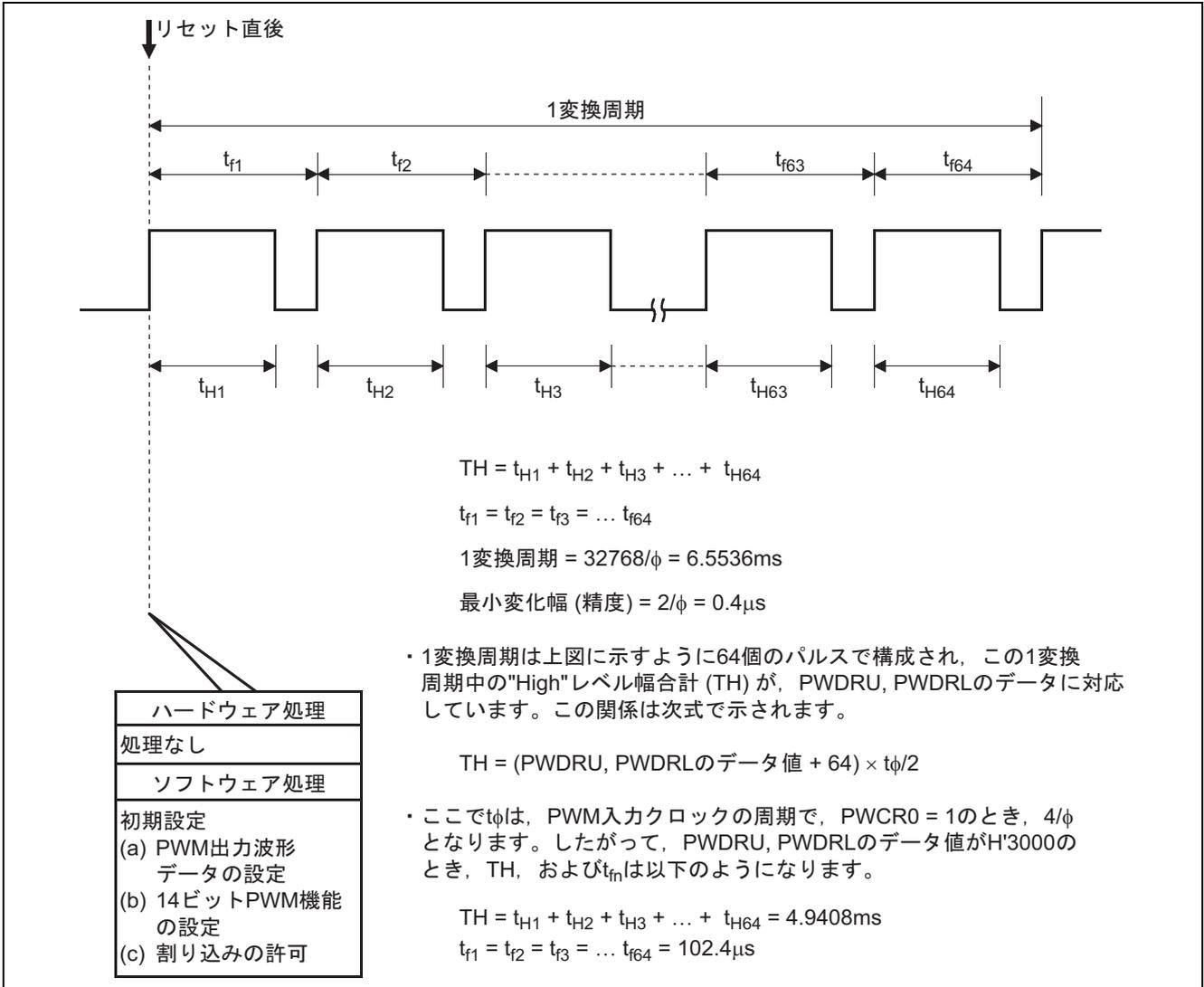


図3 14ビットPWM機能によるデューティパルス出力動作原理

## 4. ソフトウェア説明

### 4.1 モジュール説明

表 2 に本タスク例におけるモジュール説明を示します。

表 2 モジュール説明

モジュール名	ラベル名	機能
メインルーチン	MAIN	スタックポインタの初期化, 14 ビット PWM 機能の設定, 割り込みの許可を行う

### 4.2 引数の説明

表 3 に本タスク例で使用する引数を示します。

表 3 引数の説明

引数名	機能	使用モジュール名	データ長	入出力
R1H	PWDRU に設定する PWM 出力波形データの上位 6 ビット	メインルーチン	1 バイト	入力
R1L	PWDRL に設定する PWM 出力波形データの下位 8 ビット	メインルーチン	1 バイト	入力

### 4.3 使用内部レジスタ説明

表 4 に本タスク例における使用内部レジスタ説明を示します。

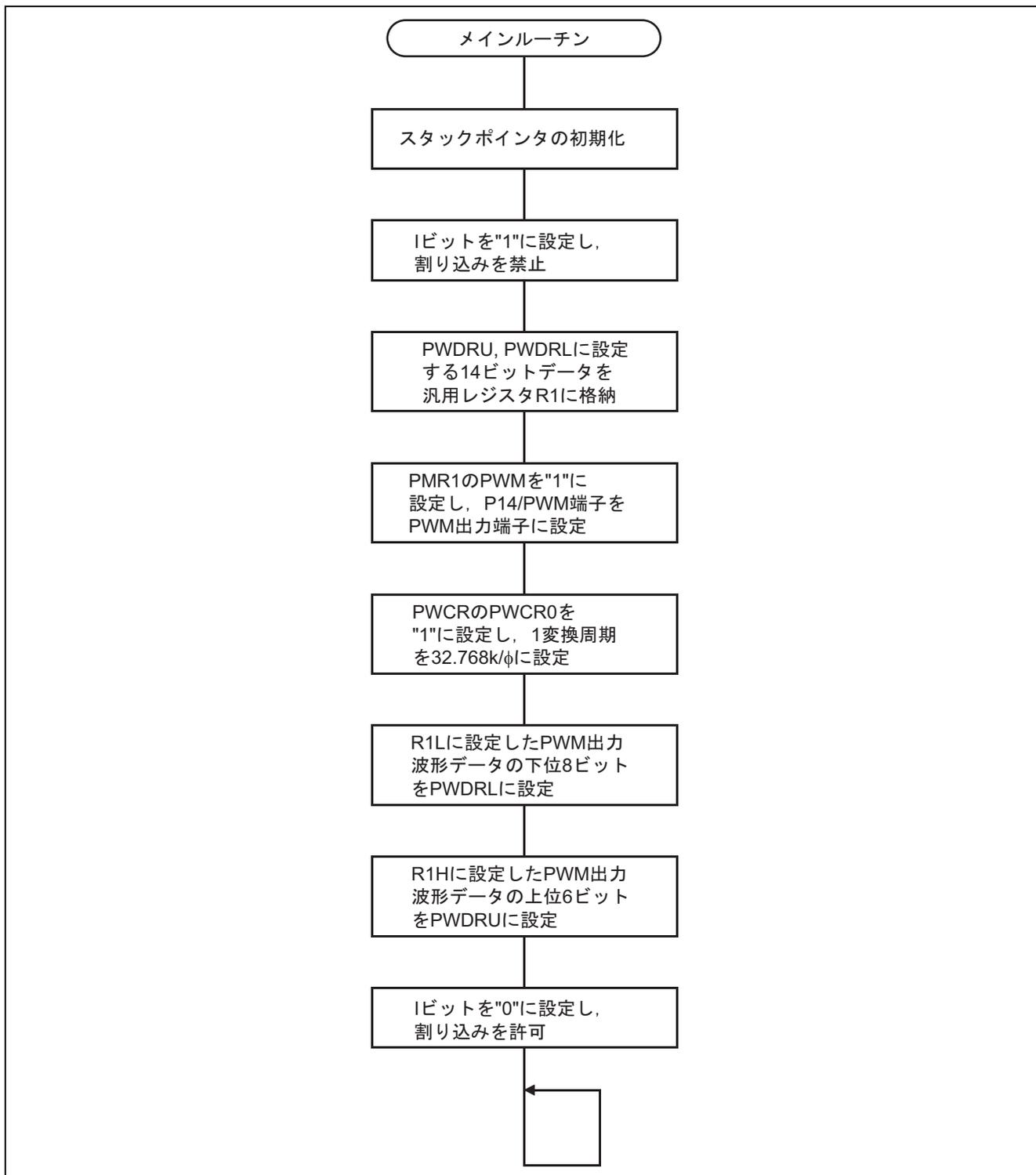
表 4 使用内部レジスタ説明

レジスタ名	機能	アドレス	設定値
PWCR PWCR0	PWM コントロールレジスタ (クロックセレクト 0) : PWCR0 = "1" のとき, 14 ビット PWM に供給される クロックを $\phi/4$ に設定	H'FFD0 ビット 0	1
PWDRU	PWM データレジスタ U : PWM 出力波形データの上位 6 ビットを設定	H'FFD1	H'30
PWDRL	PWM データレジスタ L : PWM 出力波形データの下位 8 ビットを設定	H'FFD2	H'00
PMR1 PWM	ポートモードレジスタ 1 (P14/PWM 端子機能切り替え) : PWM = "1" のとき, P14/PWM 端子を PWM 出力端子機能 に設定	H'FFFC ビット 4	1

### 4.4 使用 RAM 説明

本タスク例では, RAM は使用しません。

5. フローチャート



## 6. プログラムリスト

```

;*****
;
;   H8/300L Series -H8/3644,H8/3657-
;   Application Note
;
;   'Duty Pulse Output by 14-bit PWM Function'
;
;   Function
;   : 14bit PWM
;
;   External Clock :   10MHz
;   Internal Clock  :   5MHz
;   Sub Clock:       32.768kHz
;
;*****
;
;*****
;
;   .cpu      300L
;*****
;
;*****
;
;   Symbol Definition
;*****
;
PWCR      .equ      H'FFD0          ;PWM Control Register
PWCR0     .bequ     0,PWCR          ;Clock Select
PWDRU     .equ      H'FFD1          ;PWM Data Register U
PWDRL     .equ      H'FFD2          ;PWM Data Register L
PMR1      .equ      H'FFFC          ;Port Mode Register 1
PWM        .bequ     4,PMR1         ;P14/PWM Terminal Function Change
;
;*****
;
;   Ram Allocation
;*****
;
STACK     .equ      H'FF80          ;Stack Pointer
;
;*****
;
;   Vector Address
;*****
;
;   .org      H'0000
;   .DATA.W   MAIN              ;Reset Interrupt
;
;   .org      H'0008
;   .data.w   MAIN              ;IRQ0 Interrupt
;   .data.w   MAIN              ;IRQ1 Interrupt
;   .data.w   MAIN              ;IRQ2 Interrupt
;   .data.w   MAIN              ;IRQ3 Interrupt
;   .data.w   MAIN              ;INT0 - INT7 Interrupt
;
;   .org      H'0014
;   .data.w   MAIN              ;Timer A Interrupt
;   .data.w   MAIN              ;Timer B1 Interrupt
;

```

```

.org      H'0020
.data.w   MAIN          ;Timer X Interrupt
.data.w   MAIN          ;Timer V Interrupt
;
.org      H'0026
.data.w   MAIN          ;Sci1 Interrupt
;
.org      H'002A
.data.w   MAIN          ;Sci3 Interrupt
.data.w   MAIN          ;A/D Converter Interrupt
.data.w   MAIN          ;Sleep Interrupt
;
;*****
;      Main Program
;*****
;
.org      H'1000
;
MAIN      .equ          $
MOV.W    #STACK,SP      ;Initialize Stack Pointer
ORC      #H'80,CCR      ;Interrupt Disable
;
MOV.W    #H'3000,R1     ;Set 14-Bits PWM Output Pulse Data
;
MOV.W    #H'14FF,R0
MOV.B    R0H,@PMR1     ;Initialize PWM Output Terminal Function
MOV.B    R0L,@PWCR     ;Initialize PWM Input Clock
;
MOV.B    R1L,@PWDR1    ;Initialize PWM Output Pulse Data Higher
MOV.B    R1H,@PWDR0    ;Initialize PWM Output Pulse Data Lower
;
ANDC     #H'7F,CCR     ;Interrupt Enable
;
MAIN9     .equ          $
BRA      MAIN9
;
.end

```

ホームページとサポート窓口

ルネサステクノロジホームページ

<http://japan.renesas.com/>

お問合せ先

<http://japan.renesas.com/inquiry>

[csc@renesas.com](mailto:csc@renesas.com)

## 改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2003.12.19	—	初版発行
2.00	2006.09.15	2, 6	内容変更

### 安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

### 本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したものです。万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気づきの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。