

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

H8/300H Tiny シリーズ アドレスブレーク

要旨

P11 に接続した LED を点灯し、アドレスブレーク割り込み処理により、LED を消灯します。

動作確認デバイス

H8/3664

目次

1. 仕様	2
2. 使用機能説明.....	3
3. 動作説明	6
4. ソフトウェア説明.....	7
5. フローチャート	9
6. プログラムリスト.....	11

1. 仕様

- 図 1のように P11 に LED を接続します。
- LED は P11 = 0 の時に消灯し、P11 = 1 の時に点灯します。
- まず、LED を点灯します。
- アドレスブレーク割り込み処理を発生させ、P11 に接続した LED を消灯します。

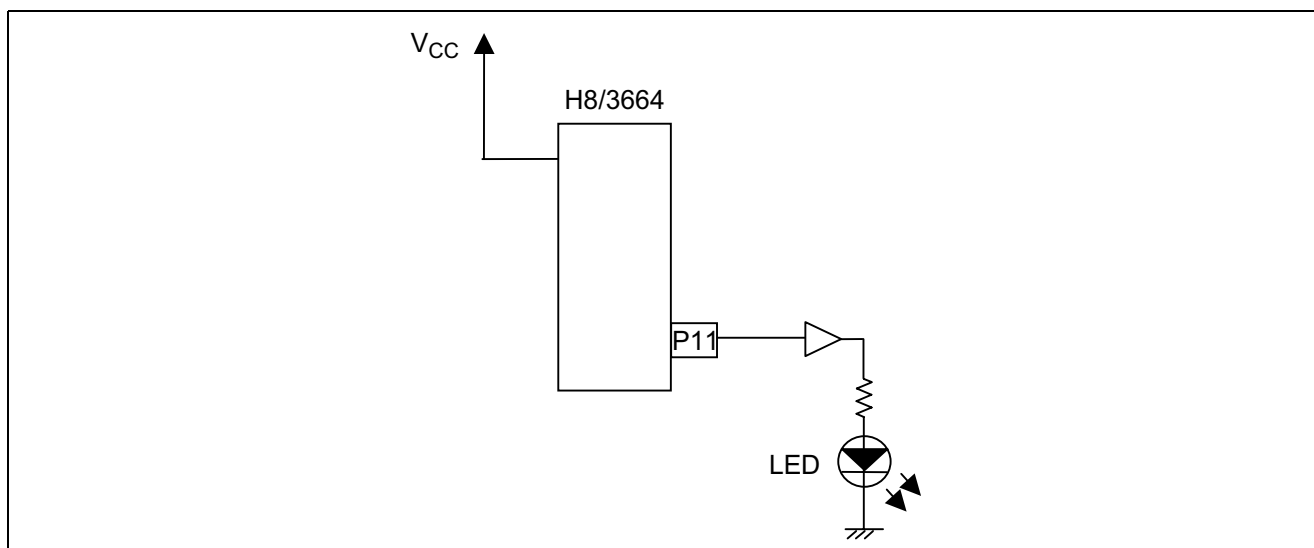


図 1 I/O 出力端子の LED 接続例

2. 使用機能説明

本タスク例では、アドレスブレーク割込み処理を行います。アドレスブレーク割込み処理図を図 2 に示します。以下に、アドレスブレーク、ポート 1 について説明します。

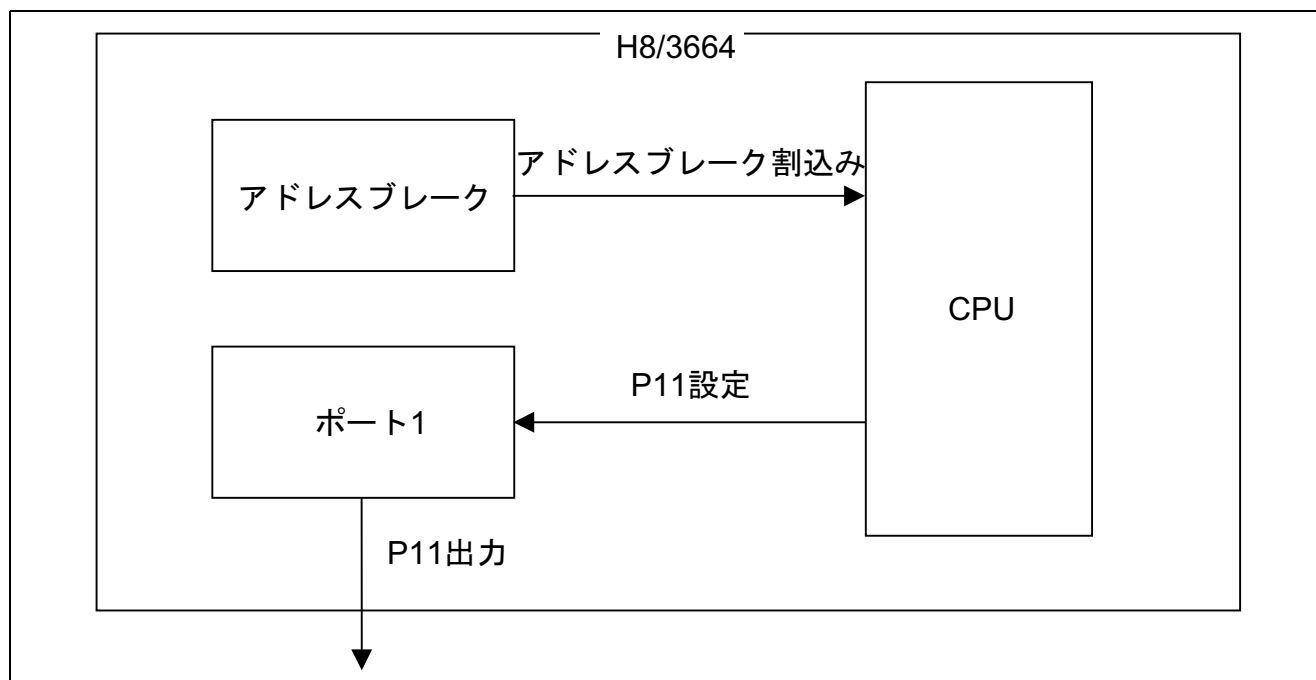


図 2 アドレスブレーク割込み処理図

2.1 アドレスブレーク説明図を図 3に示します。以下に、アドレスブレーク説明図について説明します。

- アドレスブレークコントロールレジスタ (ABRKCR)
アドレスブレーク条件の設定を行います。本タスク例では、アドレスブレーク条件を命令実行サイクルに設定し、BARで設定したアドレスの指す命令実行後、条件が成立します。
- ブレークアドレスレジスタ (BAR (BARH、BARL))
アドレスブレーク割り込みを発生させるためのアドレスを 16 ビットで設定します。本タスク例では、BAR に H'011E を設定します。BARH は (上位 8 ビット)、BARL は (下位 8 ビット) を表します。
- アドレスブレーク割り込み要求イネーブル (ABIE)
アドレスブレーク割り込み要求のイネーブルを行います。
- アドレスブレーク割り込み要求フラグ (ABIF)
ABRKCR、BAR、ABIE の条件が成立した時、1 にセットされ、アドレスブレーク割り込み処理が起動します。

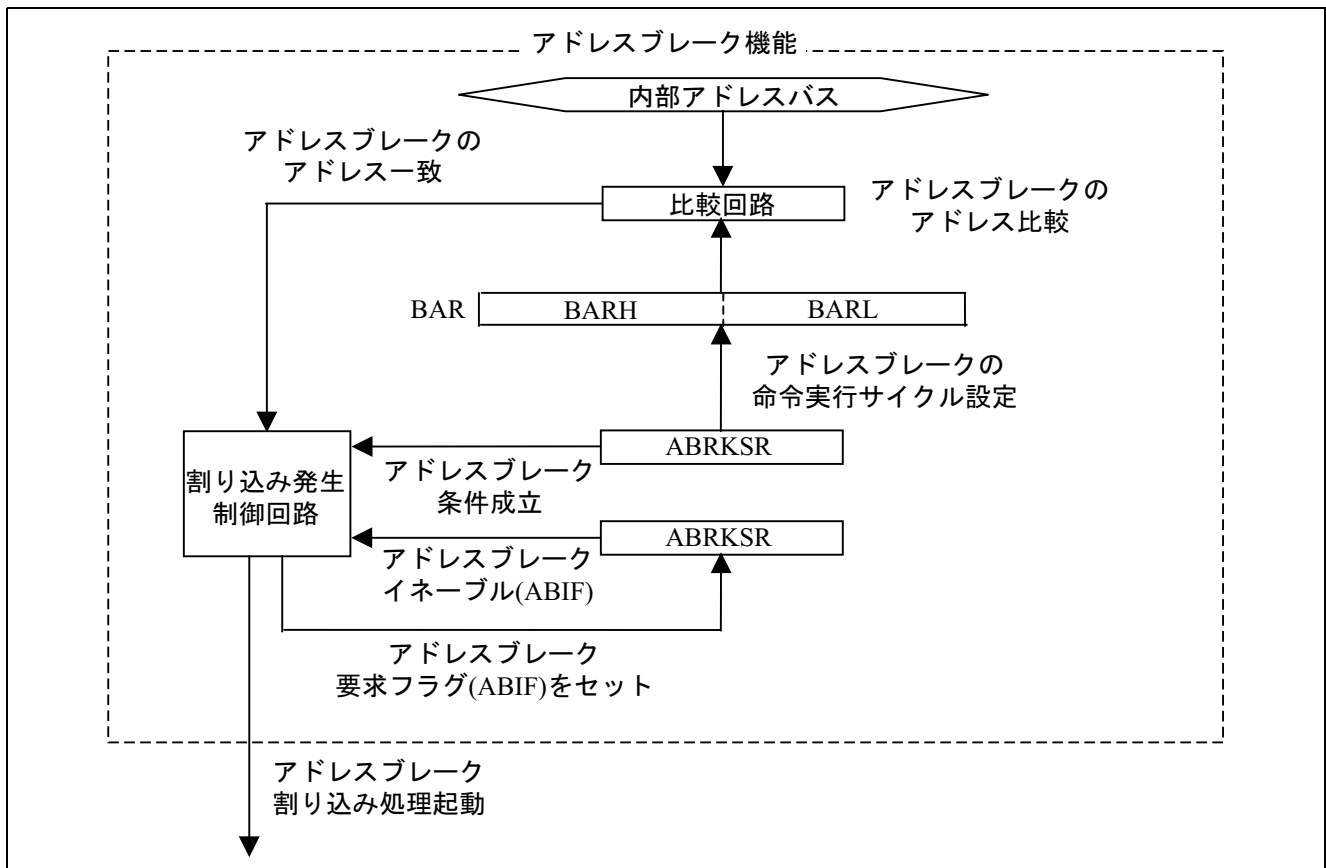


図 3 アドレスブレーク説明図

2.2 ポート 1 説明図を図 4 に示します。以下に、ポート 1 説明図について説明します。

- ポートコントロールレジスタ 1 (PCR1)
ポート 1 の汎用入出力ポートとして使用するポートの入出力をビットごとに選択します。
- ポートデータレジスタ 1 (PDR1)
ポート 1 の汎用入出力ポートレジスタです。

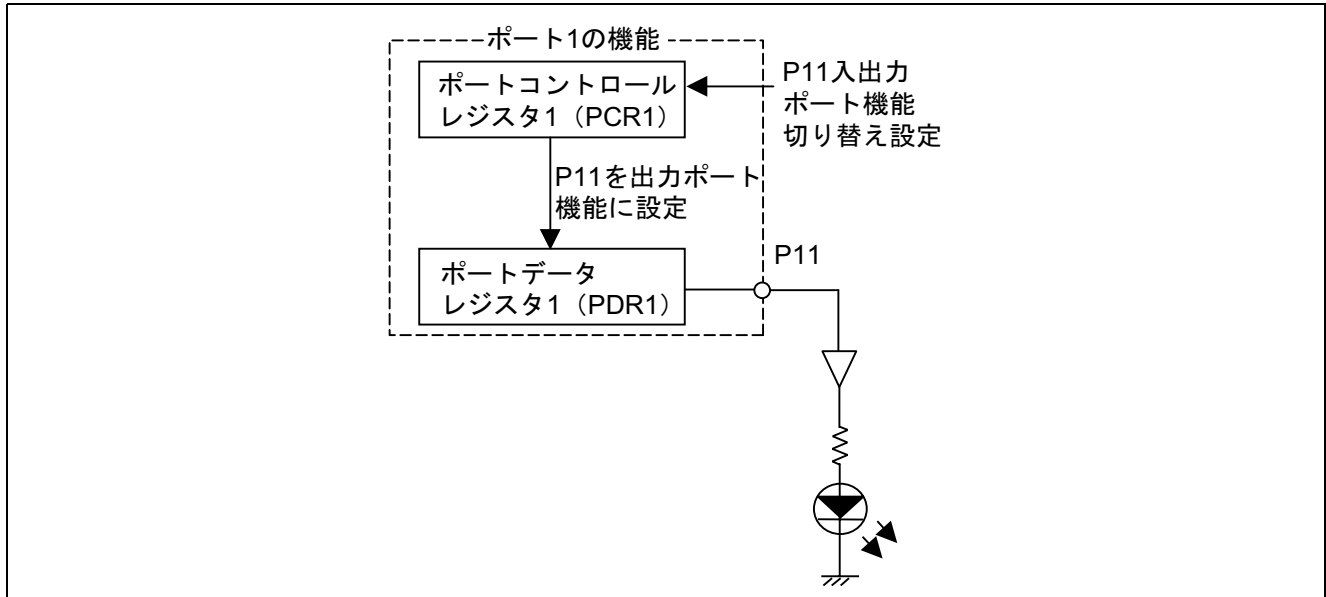


図 4 ポート 1 説明図

2.3 本タスク例の機能割り付けを表 1 に示します。表 1 に示すように機能を割り付けます。

表1 機能割り付け

機能	機能割り付け
ABRKCR	アドレスブレイク条件を命令実行サイクルに設定 RTE 割り込みイネーブル設定 BAR で設定したアドレスの指す命令実行後、条件成立
BAR (BARH, BARL)	アドレスブレイク割り込みを発生させるためのアドレスを 16 ビットで設定 BARH は (上位 8 ビット)、BARL は (下位 8 ビット) を表す
ABIE	アドレスブレイク割り込み処理をイネーブルに設定
ABIF	ABRKCR、BAR、ABIE の条件が成立した時、1 にセットされ、アドレスブレイク割り込み処理が起動
PCR1	P11 を出力ポート機能に設定
PDR1	P11 の値を出力

3. 動作説明

動作説明を図 5 に示します。図 5 に示すようなハードウェア処理、およびソフトウェア処理により、まず、P11 に接続した LED を点灯します。その後、アドレスブレイク割り込み処理を発生させ、LED を消灯します。アドレスブレイク割り込み処理は、設定されたブレイク条件が成立すると発生します。この割り込み処理は CCR の I ビットの影響を受けません。

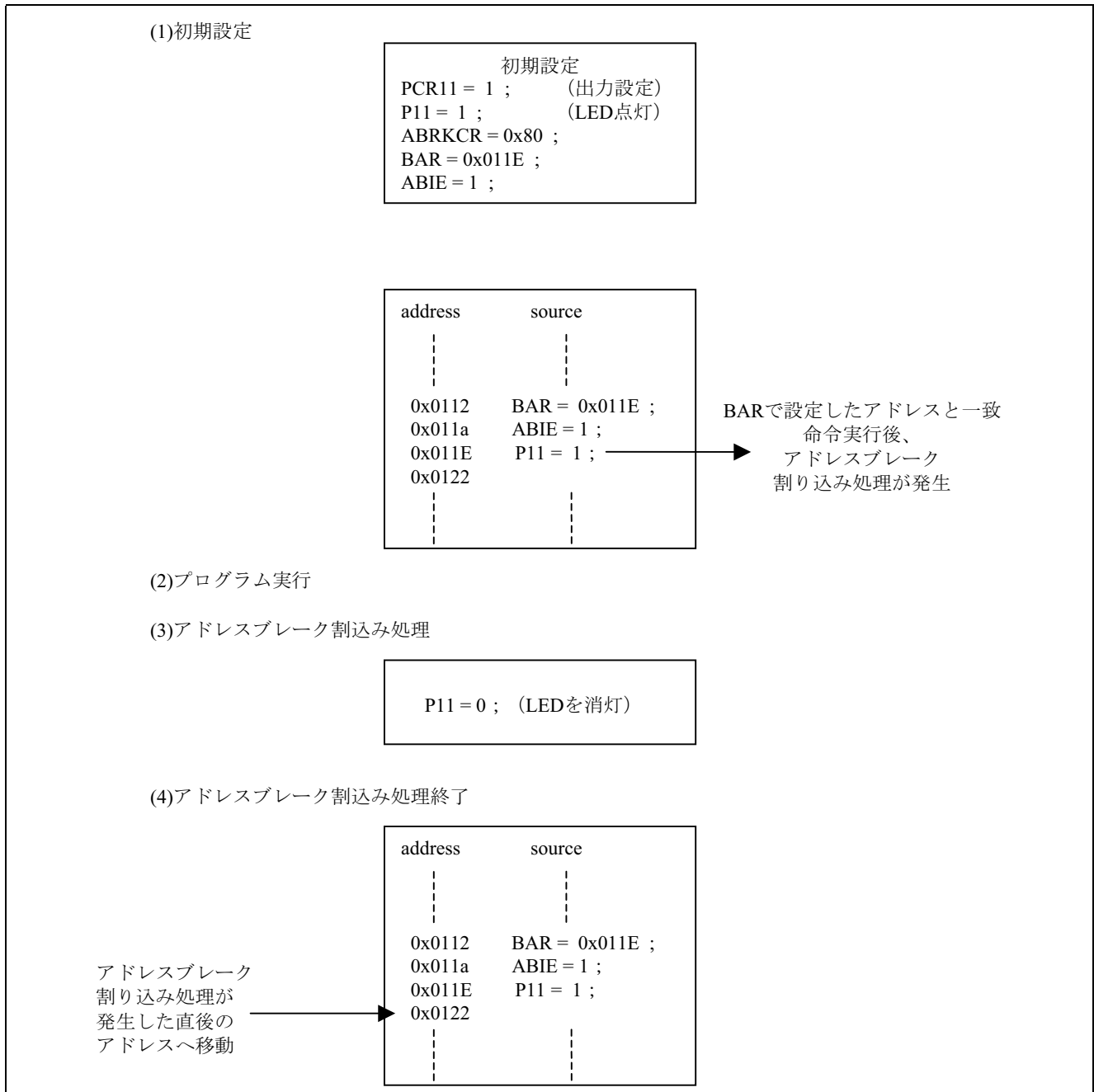


図 5 動作説明

4. ソフトウェア説明

4.1 モジュール説明

本タスク例のモジュールを表 2に示します。

表2 モジュール説明

モジュール名	ラベル名	機能
メインルーチン	main	ポート 1 の出力機能設定 P11 の設定により、LED を点灯する アドレスブレイク条件の設定
アドレスブレイク割り込み関数	abcint	P11 の設定により、LED を消灯する

4.2 引数の説明

本タスク例では、引数を使用しません。

4.3 使用内部レジスタ説明

本タスク例の使用内部レジスタを以下に示します。

- ABRKCR アドレスブレイクコントロールレジスタ アドレス：H'FFC8

ビット	ビット名	設定値	機能
7	RTINTE	1	RTE 割り込みイネーブル RTINTE = 0 : RTE 命令実行直後の割り込みをマスクし、必ず 1 命令実行する RTINE = 1 : 割り込みはマスクされません
6 5	CSEL1 CSEL2	0 0	コンディションセレクト 1~0 アドレスブレイクの条件を設定する CSEL1 = 0, ASEL = 0 : 命令実行サイクルに設定
4 3 2	ACMP2 ACMP1 ACMP0	0 0 0	アドレスコンペア 2~0 BAR と内部アドレスバスの比較条件を設定 ACMP2 = 0, ACMP1 = 0, ACMP = 0 : 16 ビット比較をする
1 0	DCMP1 DCMP0	0 0	データコンペア 1~0 BDR と内部データバスの比較条件を設定 DCMP1 = 0, DCMP0 = 0 : データを比較しない

- ABRKSR アドレスブレイクステータスレジスタ アドレス：H'FFC9

ビット	ビット名	設定値	機能
7	ABIF	0	アドレスブレイク割り込み要求フラグ ABIF = 1 : ABRKCR で設定された条件が成立した時 ABIF = 0 : 初期値、1 の状態をリードした後、0 をライトした時
6	ABIE	1	アドレスブレイク割り込み要求イネーブル設定 ABIE = 0 : アドレスブレイク割り込み要求をマスク ABIE = 1 : アドレスブレイク割り込み要求をイネーブルに設定

- BAR ブレイクアドレスレジスタ アドレス：H'FFCA
(BARH ブレイクアドレスレジスタ H アドレス：H'FFCA)
(BARL ブレイクアドレスレジスタ L アドレス：H'FFCB)
機能：アドレスブレイク割り込み処理が発生するアドレスを 16 ビットで設定。
設定値：H'011E

- PDR1 ポートデータレジスタ 1 アドレス：H'FFD4

ビット	ビット名	設定値	機能
1	P11	1	出力データ P11=0 : P11 は"Low" P11=1 : P11 は"High"

- PCR1 ポートコントロールレジスタ 1 アドレス：H'FFE4

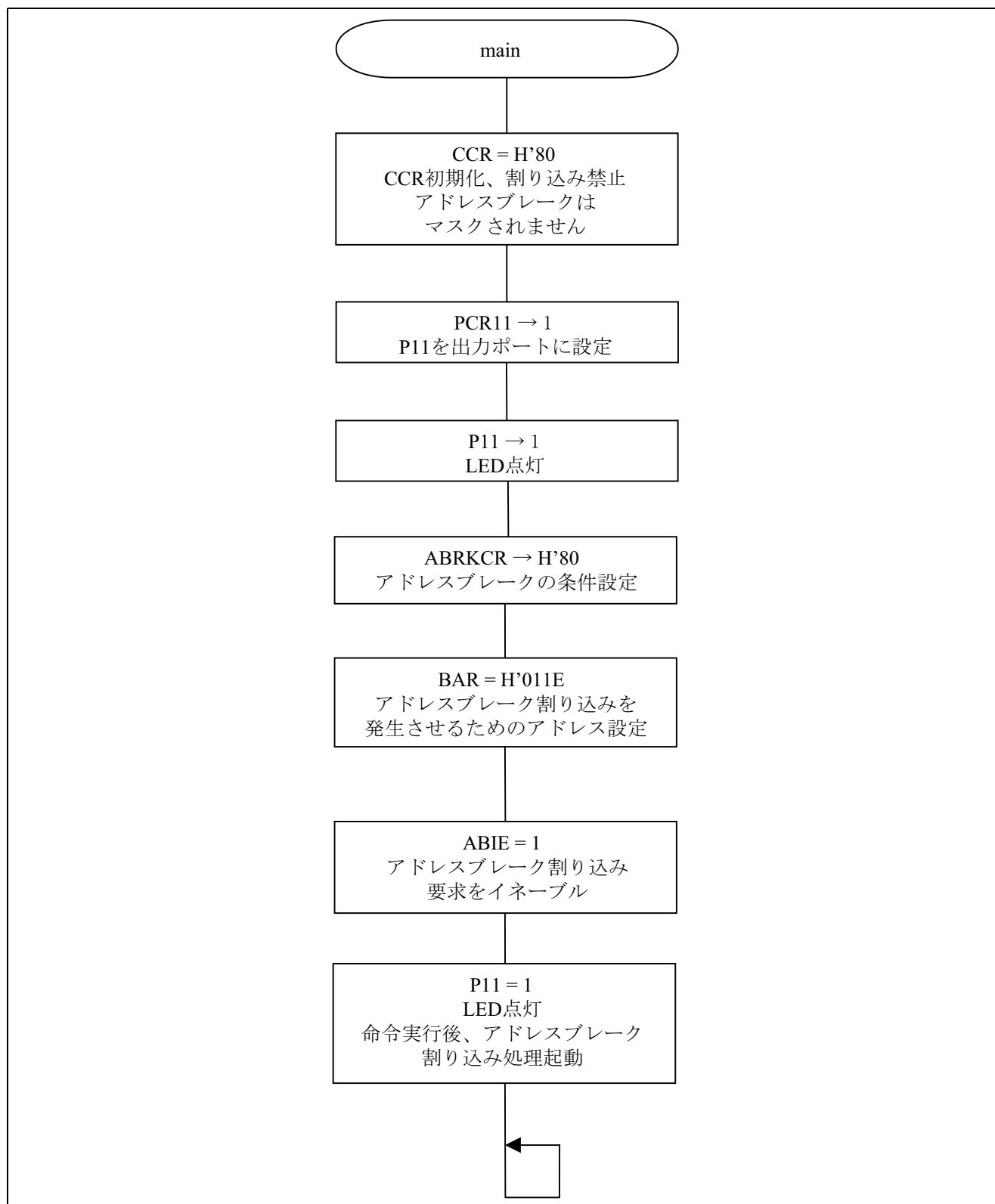
ビット	ビット名	設定値	機能
1	PCR11	1	入出力機能選択 PCR11=0 : P11 を入力機能に設定 PCR11=1 : P11 を出力機能に設定

4.4 使用 RAM 説明

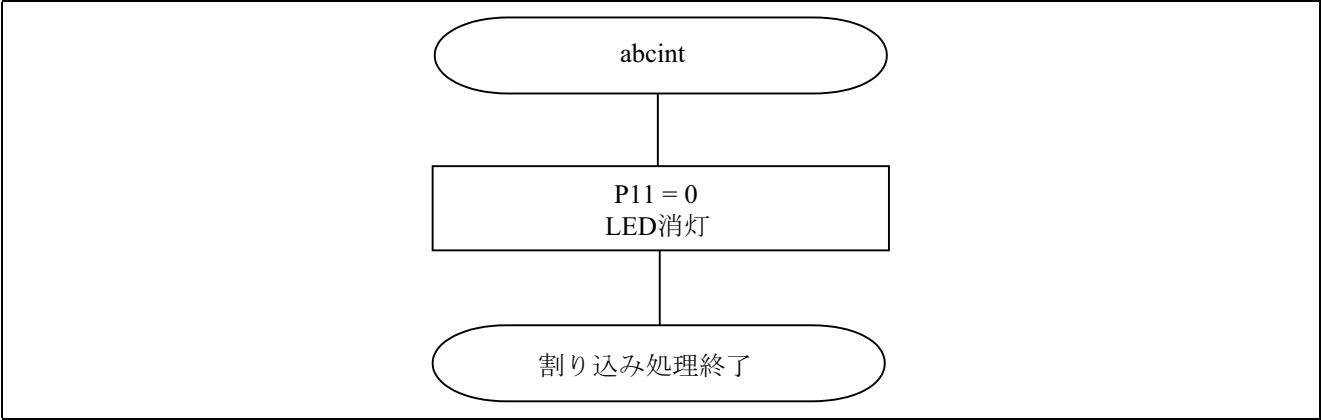
本タスク例では、RAM を使用しません。

5. フローチャート

5.1 メインルーチン



5.2 アドレスブレーク割り込み関数



5.3 リンクアドレス指定

セクション名	アドレス
CV1	H'0000
CV2	H'0018
P	H'0100

6. プログラムリスト

```

/*****/
/*                                     */
/* H8/300HN Series -H8/3664-         */
/* Application Note                   */
/*                                     */
/* 'Address Break'                   */
/*                                     */
/* External Clock : 16MHz             */
/* Internal Clock : 16MHz            */
/* Sub Clock      : 32.768kHz         */
/*                                     */
/*****/

#include    <machine.h>

/*****/
/* Symbol Definition                  */
/*****/
struct BIT {
    unsigned char    b7:1;    /* bit7 */
    unsigned char    b6:1;    /* bit6 */
    unsigned char    b5:1;    /* bit5 */
    unsigned char    b4:1;    /* bit4 */
    unsigned char    b3:1;    /* bit3 */
    unsigned char    b2:1;    /* bit2 */
    unsigned char    b1:1;    /* bit1 */
    unsigned char    b0:1;    /* bit0 */
};

#define ABRKCR        *(volatile unsigned char *)0xFFC8    /* Address Break Control
Register */
#define ABRKSR_BIT    (*(struct BIT *)0xFFC9)              /* Address Break Status
Register */
#define ABIE          ABRKSR_BIT.b6                        /* Address Break Interrupt Enable */
#define BAR            *(volatile unsigned short *)0xFFCA   /* Break Address Register
H */
#define PCR1_BIT      (*(struct BIT *)0xFFE4)              /* Port Control Register 1 */
#define PCR11         PCR1_BIT.b1                          /* Port Control Register 11 */
#define PDR1_BIT      (*(struct BIT *)0xFFD4)              /* Port Data Register 1 */
#define P11           PDR1_BIT.b1                          /* Port 11 */

#pragma interrupt    (abcint)
/*****/
/* Function define                    */
/*****/
void main ( void );
void abcint( void );

/*****/
/* Vector Address                    */
/*****/
#pragma section      V1                                /* VECTOR SECT0IN SET */

```

```

void (*const VEC_TBL1[])(void) = {
    main
};

#pragma section      V2                      /* VECTOR SECTION SET          */
void (*const VEC_TBL2[])(void) = {
    abcint                      /* Address Break                */
};

#pragma entry main(sp=0xFF80)
#pragma section                      /* P                             */
/*****/
/* Main Program                      */
/*****/
void main ( void )
{
    set_ccr(0x80);                  /* Initialize CCR/Interrupt Disable */

    PCR11 = 1;                      /* P11 set output port            */
    P11 = 1;                        /* P11 switching of High          */
    ABRKCR = 0x80;                  /* Setup of Address Break condition */
    BAR = 0x011E;                  /* Setup of Address Break          */
    ABIE = 1;                      /* Setup of Address Break Enable   */

    P11 = 1;                        /* P11 switching of High          */
    while(1);
}

/*****/
/* Address Break Interrupt            */
/*****/
void abcint( void )
{
    P11 = 0;                        /* P11 switching of Low           */
}

```

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2003.12.22	—	初版発行

安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご注意ください。

本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したものです。万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気付きの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。