

R8Cファミリ用エミュレーションプローブ R0E521000EPB00および コンパクトエミュレータ R0E521000CPE00 ご使用上のお願い -- 割り込み要求に関する注意 --

エミュレーションプローブR0E521000EPB00 またはコンパクトエミュレータ R0E521000CPE00を使用し、R8C/2A, R8C/2B, R8C/2C, およびR8C/2D グループMCUで 設計されたシステムをデバッグする時の注意事項を連絡します。

- 割り込み要求に関する注意

1. 該当製品

- (1) エミュレーションプローブ R0E521000EPB00
- (2) コンパクトエミュレータ R0E521000CPE00
- (3) パッケージ製品

以下のエミュレーションプローブパッケージには該当するエミュレーションプローブが含まれています。またコンパクトエミュレータパッケージには該当するコンパクトエミュレータが含まれています。

- (a) R8C/2A および R8C/2B グループ用

エミュレーションプローブパッケージ: R0E5212BAEPB00, R0E5212BAEPB10

コンパクトエミュレータパッケージ: R0E5212BACPE00, R0E5212BACPE10

- (b) R8C/2C および R8C/2D グループ用

エミュレーションプローブパッケージ: R0E5212DAEPB00

コンパクトエミュレータパッケージ: R0E5212DACPE00

2. 内容

R8C/2A, R8C/2B, R8C/2C, および R8C/2D グループMCUで設計されたシステムをデバッグする時、以下のいずれかの割り込み要求が発生しても、要求ビットが"0"に書き換わり、割り込み要求が消える場合があります。

- コンペア1割り込み
- タイマRF割り込み
- コンペア0割り込み

- ・ A/D変換割り込み
- ・ キャプチャ割り込み

本内容は、実MCU使用時には発生しません。

3. 発生条件

以下の条件をすべて満たす場合に発生します。

(1) 以下のいずれかの割り込み制御レジスタの割り込み要求ビット以外のビットをOR、AND、BSET、またはBCLR命令で書き換えている。

- ・ コンペア1割り込み制御レジスタ CMP1IC
- ・ タイマRF割り込み制御レジスタ TRFIC
- ・ コンペア0割り込み制御レジスタ CMP0IC
- ・ A/D変換割り込み制御レジスタ ADIC
- ・ キャプチャ割り込み制御レジスタ CAPIC

(2) 上記(1)で述べられているOR、AND、BSET、またはBCLR命令実行中に、関係する制御レジスタの割り込み要求ビットが"1"になり、割り込み要求が発生した。

4. 回避策

上記の割り込み制御レジスタの割り込み要求ビット以外のビットをOR、AND、BSET、または BCLR命令で書き換える箇所を含むプログラムのデバッグおよび評価は、E8a、E8エミュレータ、または実MCUで行ってください。

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。