
【リビジョンアップ】
ソリューション・ツールキット
アナログフロントエンド対応開発支援ツール
QE for AFE[RA] V1.1.0

R20TS0740JJ0100
Rev.1.00
2021.09.01 号

概要

RA ファミリ向けのアナログフロントエンド対応開発支援ツール QE for AFE[RA]を V1.0.0 から V1.1.0 へリビジョンアップしました。

主な機能改善・変更内容は以下になります。

- AFE 接続タブでのアナログ IP の接続、端子の確認機能追加
- 対応アナログ IP の追加
- アナログ電源端子 AVCC0 の電圧設定に対応

製品の概要は、以下の URL をご参照ください。

<https://www.renesas.com/qe-afe>

1. アップデート対象バージョン

- QE for AFE[RA] V1.0.0

2. リビジョンアップ内容

主なリビジョンアップ内容を以下に記します。詳細およびインストール方法については、以下のリリースノートをご参照ください。

- QE for AFE[RA] V1.1.0 リリースノート

<https://www.renesas.com/search?keywords=r20ut5037>

2.1 改修内容

以下の問題を改修しました。

(1) RENESAS TOOL NEWS 資料番号 R20TS0709JJ0100

1. ADC16 で特定チャンネルの A/D 変換値を表示する場合の注意事項

該当デバイス：RA2A1 グループ

問題の詳細は、以下の URL をご参照ください。

<https://www.renesas.com/search?keywords=r20ts0709>

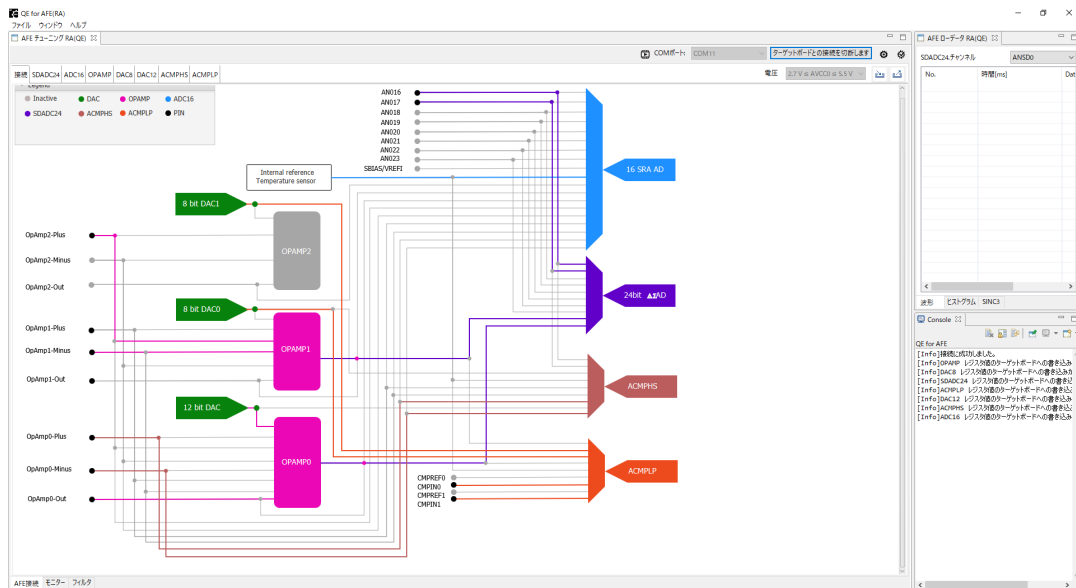
備考：「2. ADC16 での高出力データレートの A/D 変換値取得に関する制限事項」については、以下のソフトウェアで改修済です。

[RA2A1 Groupe Board Control Program for 'QE for AFE' - Sample Code](#)

2.2 機能改善

- AFE 接続タブでのアナログ IP の接続、端子の確認機能追加

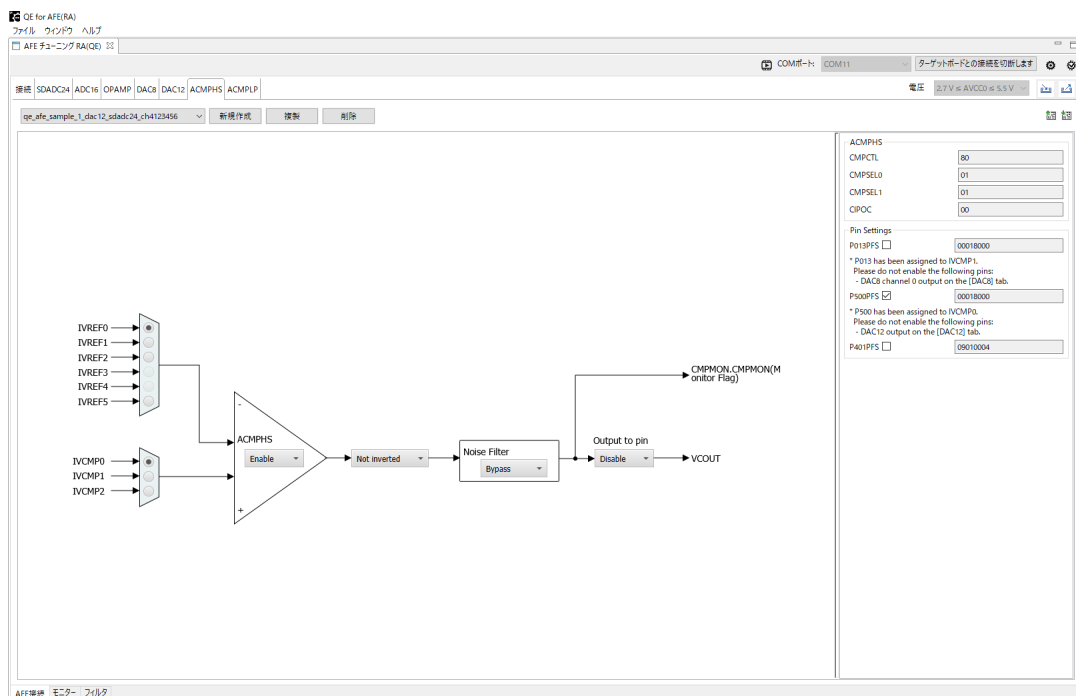
AFE 接続タブの各アナログ IP のブロック図で、接続設定が GUI で確認できるようになりました。



- 対応アナログ IP の追加

高速アナログコンパレータ（ACMCHS）および低消費電力アナログコンパレータ（ACMPLP）を新規サポート追加しました。

12 ビット D/A コンバータ（DAC12）、8 ビット D/A コンバータ（DAC8）、オペアンプ（OPAMP）の設定が GUI で設定可能になりました。また、16 ビット A/D コンバータ（ADC16）の拡張入力である温度センサ出力、内部基準電圧に対応しました。



- アナログ電源端子 AVCC0 の電圧設定に対応

アナログ電源端子 AVCC0 の電源設定に対応し、より詳細な設定ができるようになりました。

3. 入手方法

以下の URL から QE for AFE[RA] V1.1.0 のインストーラをダウンロードしてください。

<https://www.renesas.com/qe-afe>

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Sep.01.21	-	新規発行

本資料に記載されている情報は、正確を期すため慎重に作成したものです。誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。