

フラッシュメモリプログラマ PG-FP5 V2.12用 ユーザーズマニュアル 共通編 訂正のお知らせ

PG-FP5 V2.12用ユーザーズマニュアル 共通編の回路例に誤りがありました。訂正後のマニュアルをWebに掲載しましたので連絡します。

1. 該当マニュアル

タイトル: PG-FP5 V2.12 フラッシュメモリプログラマ
ユーザーズマニュアル 共通編
資料番号: R20UT2922JJ0100

なお、製品に添付されているPDFファイル (r20ut2922jj0100_pgfp5cmn.pdf)
およびヘルプファイルも同様に該当します。

2. 該当箇所

8項「ターゲットシステム設計に関する注意事項」の以下の図に
誤りがありました。

- 119ページ

図 8.14 「RH850 ファミリ (2 wire UART) の回路例 (RH850/F1L の回路例)」

- 120ページ

図 8.15 「RH850 ファミリ (CSI) の回路例 (RH850/F1L の回路例)」

訂正後のマニュアルをWebに掲載していますのでご参照ください。

(5月22日掲載済)

タイトル: PG-FP5 V2.12 フラッシュメモリプログラマ ユーザーズマニュアル 共通編
資料番号: R20UT2922JJ0101

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.