

【お知らせ】

R20TS0437JJ0100

Rev.1.00

ルネサス製 RX ファミリ Firmware Integration Technology (FIT) 2019.07.01 号

～対応コンパイラの追加と、一部デバイスの FIT モジュール更新終了～

概要

ルネサス製 RX ファミリ Firmware Integration Technology の対応コンパイラの追加と、一部デバイスの FIT モジュール更新終了についてお知らせします。

1. 対応コンパイラの追加

Firmware Integration Technology(FIT モジュール)でサポートしているコンパイラは RX ファミリ用 C/C++ コンパイラパッケージ(Renesas コンパイラ)のみでしたが、以下のパートナー製コンパイラを新たにサポートします。

- ・ GCC for Renesas RX (GCC コンパイラ)
- ・ IAR C/C++ Compiler for Renesas RX (IAR コンパイラ)

■サポート対象 RX Driver Package (RDP)のバージョンおよびデバイス

- ・ サポート対象 RDP バージョン

RDP Ver.1.20 (2019 年 7 月リリース予定) (注)

注：一部 FIT モジュールは、制限付き対応または未対応です。いずれも、今後のリビジョンで対応予定です。詳細は、「3. RX Driver Package V1.20 のパートナー製コンパイラの対応リビジョン」をご参照ください。

なお、以下の FIT モジュールは、V1.20 以降の RDP には同梱されません。

FIFO 内蔵シリアルコミュニケーションインタフェース
(SCIFA：シリアルメモリ制御用デバイスドライバ)

- ・ サポート対象デバイス

RX110、RX111、RX113、RX130、
RX230、RX231、RX23T、RX24T、RX24U、
RX64M、RX65N、RX651、RX71M、RX66T、および RX72T グループ

2. 一部デバイスの FIT モジュールの更新終了

以下に示すデバイス用 FIT モジュールの更新は、RDP Ver.1.19 で終了します。Ver.1.20 以降には同梱されません。

■更新終了デバイス

RX210、RX21A、RX220、
RX610、RX621、RX62N、RX62T、RX62G、RX630、RX631、RX63N、および RX63T グループ

更新終了デバイスの FIT モジュールについては、RDP Ver.1.19 をご利用ください^(注)。

RDP Ver.1.19 は引き続き Renesas 公式 Web サイトから入手可能です。

<https://www.renesas.com/rdp>

注：RX ファミリ フラッシュモジュール Firmware Integration Technology (R01AN2184) を
新規ご検討の場合は、以下のご使用を推奨いたします。

RX600 & RX200 シリーズ RX 用シンプルフラッシュ API

<https://www.renesas.com/search/keyword-search.html#genre=document&q=r01an0544>

RDP Ver.1.19 の同梱品を使用されても問題ありませんが、以降の更新はいたしません。

3. RX Driver Package V1.20 のパートナー製コンパイラの対応リビジョン

以下の表 1 から表 3 に RDP に同梱している FIT モジュールとパートナー製コンパイラの対応リビジョンを示します。

表 1 ボード・サポート・パッケージ(BSP)とパートナー製コンパイラの対応リビジョン

FIT モジュール	Rev
ボードサポートパッケージ(BSP)	5.20

表 2 デバイスドライバとパートナー製コンパイラの対応リビジョン一覧 (1/2)

FIT モジュール	Rev
電圧検出回路(LVD)	3.00
消費電力低減機能(LPC)	1.41 ※1
バッテリーバックアップ機能(VBATT)	1.03
割り込みコントローラ(IRQ)	3.00
データトランスファコントローラ(DTC)	3.00
DMA コントローラ(DMAC)	2.00
I/O ポート(GPIO)	3.00
マルチファンクションピンコントローラ(MPC)	3.00
コンペアマッチタイマ(CMT)	4.00
コンペアマッチタイマ W(CMTW)	2.00
リアルタイムクロック(RTC)	2.75
ローパワータイマ(LPT)	1.23 ※1
独立ウォッチドックタイマ(IWDT)	3.00
ウォッチドックタイマ(WDT)	2.00
シリアルコミュニケーションインタフェース (SCI : 調歩同期式/クロック同期式)	3.00
FIFO 内蔵シリアルコミュニケーションインタフェース (SCIFA : 調歩同期式/クロック同期式)	1.22 ※1
シリアルコミュニケーションインタフェース (SCI : 簡易 I ² C バス)	2.41
I ² C バスインタフェース(RIIC)	2.41
シリアルペリフェラルインタフェース	2.01 ※2
クワッドシリアルペリフェラルインタフェース (QSPI : シリアルメモリ制御用デバイスドライバ)	1.12
USB Basic Firmware	1.26
USB Host Mass Storage Class	1.26
USB Host Communication Device Class	1.26
USB Host Human Interface Device Class	1.26
USB Peripheral Mass Storage Class	1.26
USB Peripheral Communications Device Class	1.26
USB Peripheral Human Interface Device Class	1.26
USB Basic Firmware mini	1.11
USB Host Mass Storage Class mini	1.11

※1 RDP Ver.1.20 では GCC コンパイラ、IAR コンパイラは未対応です。
今後のバージョンで順次対応予定です。

※2 RDP Ver.1.20 では GCC コンパイラ、IAR コンパイラは制限付きの対応です。
今後のバージョンで順次対応予定です。

表2 デバイスドライバとパートナー製コンパイラの対応リビジョン一覧 (2/2)

FIT モジュール	Rev
USB Host Communication Device Class mini	1.11
USB Host Human Interface Device Class mini	1.11
USB Peripheral Mass Storage Class mini	1.11
USB Peripheral Communications Device Class mini	1.11
USB Peripheral Human Interface Device Class mini	1.11
イーサネットコントローラ用 PTP コントローラ(EPTPC)	1.15
EPTPC Light モジュール	1.12
イーサネットコントローラ(ETHERC)	1.16
CAN Module (CAN)	3.00
CAN モジュール(RSCAN)	2.00
IrDA インタフェース(IrDA)	1.01 ※1
パラレルデータキャプチャユニット(PDC)	2.03
SD ホストインタフェース(SDHI)	2.04
SD スレーブインタフェース(SDSI)	2.02
マルチメディアカードインタフェース (MMCIF)	1.05
12 ビット A/D コンバータ(S12AD)	4.00
D/A コンバータ(DAC)	4.00
フラッシュメモリ(内蔵フラッシュ書き換え)	4.00 ※2
サンプリングレートコンバータ(SRC)	1.13
シリアルサウンドインタフェース(SSI)	1.23
LCD コントローラ/ドライバ(LCDC)	1.01
グラフィック LCD コントローラ(GLCDC)	1.10
ユニーク ID リード	1.11
Byte Queue Buffer(データ管理)	1.80
Long Queue Buffer(データ管理)	1.80
イベントリンクコントローラ(ELC)	1.21 ※1
CTSU Module(CTSU)	1.00 ※1

※1 RDP Ver.1.20 では GCC コンパイラ、IAR コンパイラは未対応です。
今後のバージョンで順次対応予定です。

※2 RDP Ver.1.20 では GCC コンパイラ、IAR コンパイラは制限付きの対応です。
今後のバージョンで順次対応予定です。

表3 ミドルウェアモジュール/インタフェースモジュール一覧

FIT モジュール	Rev
組み込み用 M3S-T4-Tiny モジュール	2.08 ※
Ethernet ドライバと組み込み用 TCP/IP M3S-T4-Tiny のインタフェース変換モジュール	1.07 ※
システムタイマモジュール	1.00 ※
SD モード SD メモリカードドライバ	2.03 ※
フラッシュメモリデータ管理モジュール (DATFRX)	2.01 ※
EEPROM アクセス クロック同期制御モジュール	3.01
Serial Flash memory アクセス クロック同期制御モジュール	3.01
EEPROM アクセス I ² C バスインタフェース (IIC) モジュール	1.41 ※
EEPROM アクセス 簡易 I ² C モジュール	1.31 ※
メモリアクセス用ドライバインタフェース	1.01
JPEG デコーダモジュール	2.06 ※
JPEG エンコーダモジュール	1.01 ※
音声録音・再生システム (独自 ADPCM コーデック) M3S-S2-Tiny モジュール	3.04 ※
オープンソース FAT ファイルシステム M3S-TFAT-Tiny モジュール	3.04 ※
M3S-TFAT-Tiny メモリドライバ インタフェースモジュール	1.05 ※
Touch Module	1.00 ※

※ RDP バージョン 1.20 では GCC コンパイラ、IAR コンパイラは未対応です。
今後のバージョンで順次対応予定です。

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Jul.01.19	-	新規発行

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。