

【注意事項】

R20TS0520JS0100

Rev.1.00

2019.12.16 号

RZ スマート・コンフィグレータ

概要

RZ スマート・コンフィグレータの使用上の注意事項を連絡します。

1. 端子機能タブの周辺機能名「Camera Serial Interface」と「SPI Multi I/O Bus Controller」を誤表示する注意事項

1. 端子機能タブの周辺機能名「Camera Serial Interface」と「SPI Multi I/O Bus Controller」を誤表示する注意事項

1.1 該当製品

- RZ スマート・コンフィグレータ V1.5.0 以降

1.2 該当デバイス

- RZ ファミリ：
RZ/G2E グループ

1.3 内容

端子ページの端子機能タブのハードウェアリソースパネルにおいて、常に以下の周辺機能名を誤って表示します。なお、いずれも生成ファイルに影響はありません。

- (1) 「Camera Serial Interface」の誤表示

CSIO 端子の周辺機能名を誤って表示します。

誤：Clock Frequency Control

正：Camera Serial Interface

端子設定

The screenshot shows the '端子設定' (Terminal Settings) window. On the left, the 'ハードウェアリソース' (Hardware Resources) tree is expanded to show 'Clock Frequency Control' highlighted with a red box. On the right, the '端子機能' (Terminal Functions) table lists various functions and their assignment status.

使用する	Group	機能	端子割り当て
<input type="checkbox"/>		CSIO_CLKN	設定されていません
<input type="checkbox"/>		CSIO_CLKP	設定されていません
<input type="checkbox"/>		CSIO_DATAN0	設定されていません
<input type="checkbox"/>		CSIO_DATAN1	設定されていません
<input type="checkbox"/>		CSIO_DATAP0	設定されていません
<input type="checkbox"/>		CSIO_DATAP1	設定されていません
<input type="checkbox"/>		CSIO_REXT	設定されていません
<input type="checkbox"/>		VDDQ18_CSIO	VDDQ18_CSIO

(2) 「SPI Multi I/O Bus Controller」の誤表示

「RPC_INIT#」と「RPC_RESET#」の周辺機能名を誤って表示します。

誤 : Receive Padding Configuration

正 : SPI Multi I/O Bus Controller

端子設定

The screenshot shows the '端子設定' (Terminal Settings) window. On the left, under 'ハードウェアリソース' (Hardware Resources), a list of components is shown. 'Receive Padding Configuration' is highlighted with a red box. On the right, under '端子機能' (Terminal Functions), a table lists functions for two groups: 'RPC_INIT' and 'RPC_RESET'. Both functions, 'RPC_INIT#' and 'RPC_RESET#', are listed as not assigned to any pin.

使用する	Group	機能	端子割り当て
<input type="checkbox"/>	RPC_INIT	RPC_INIT#	設定されていません
<input type="checkbox"/>	RPC_RESET	RPC_RESET#	設定されていません

1.4 回避策

ハードウェアリソースに表示される周辺機能名「Clock Frequency Control」と「Receive Padding Configuration」を、それぞれ「Camera Serial Interface」と「SPI Multi I/O Bus Controller」に読み替えてください。

1.5 恒久対策

次期バージョンで改修予定です。

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Dec.16.19	-	新規発行

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。