【注意事項】

R20TS0063JJ0100 Rev.1.00 2016.09.01 号

RX ファミリ I²C バスインタフェース (RIIC) モジュール Firmware Integration Technology、

RX110, RX111, RX113, RX130, RX230, RX231, RX23T, RX24T グループ RX Driver Package Ver.1.03

概要

RX ファミリ I²C バスインタフェース (RIIC) モジュール Firmware Integration Technology および RX110, RX111, RX113, RX130, RX230, RX231, RX23T, RX24T グループ RX Driver Package Ver.1.03 の使用 上の注意事項を連絡します。

- 1. RX110 を選択してプロジェクトを作成した時の注意事項
- 1. RX110 を選択してプロジェクトを作成した時の注意事項
- 1.1 該当製品
 - RX ファミリ I²C バスインタフェース (RIIC) モジュール Firmware Integration Technology (以下、RIIC FIT モジュール)

リビジョン: Rev.1.90

対応するドキュメントは以下です。

・RX ファミリ I²C バスインタフェース (RIIC) モジュール Firmware Integration Technology アプリケーションノート (以下、RIIC FIT モジュール アプリケーションノート)

資料番号: R01AN1692JJ0190

上記 RIIC FIT モジュールが同梱注1されている下記製品も対象になります。

注 1: r_riic_rx_v1.90.zip として RIIC FIT モジュールが同梱されています。

RX110, RX111, RX113, RX130, RX230, RX231, RX23T, RX24T グループ RX Driver Package Ver.1.03

リビジョン: Rev1.03

対応するドキュメントは以下です。

・RX110, RX111, RX113, RX130, RX230, RX231, RX23T, RX24T グループ RX Driver Package Ver.1.03 ユーザーズマニュアル アプリケーションノート

資料番号: R01AN3233JJ0103

1.2 該当 MCU

RX110 グループ

1.3 内容

RIIC FIT モジュールのソースコード "r_riic_rx110.c" の "riic_mcu_mpc_enable()" および "riic_mcu_mpc_disable()" 関数の端子機能設定処理の内容に誤りがあるため、ビルドエラーが発生します。

1.4 発生条件

RIIC FIT モジュール アプリケーションノート(資料番号: R01AN1692JJ0190)の「2.9 モジュールの追加方法」を参考に RX110 の新規プロジェクトを作成し、RIIC FIT モジュールの Rev.1.90 を組み込んだ後、プロジェクトをビルドした場合 (*) に発生します。

*: RIIC FIT モジュールのソースコード "r_riic_rx110.c" は、ビルドの対象です。

1.5 回避策

以下について正しい処理に変更してください。

- ・RIIC FIT モジュールのソースコード "r_riic_rx110.c" の "riic_mcu_mpc_enable()" および "riic_mcu_mpc_disable()" 関数
- ・RIIC FIT モジュールのソースコード "r riic_rx110_private.h" の PORT_PFS_OFFSET マクロ定義値

以下に、変更内容の詳細を記します。各関数の青文字の処理を赤文字の処理に変更してください。

■ RIIC FIT モジュールのソースコード "r_riic_rx110.c" の "riic_mcu_mpc_enable()" 関数

修正前: 端子機能設定処理(2箇所) 抜粋

修正後:

■ RIIC FIT モジュールのソースコード "r_riic_rx110.c" の "riic_mcu_mpc_disable()" 関数

修正前: 端子機能設定処理(2箇所) 抜粋

修正後:

■ RIIC FIT モジュールのソースコード "r_riic_rx110_private.h" の PORT_PFS_OFFSET マクロ定義値

修正前: (1箇所) 抜粋

```
(中略)
/* port register setting */
#define PORT_PFS_OFFSET (3) /* minimum PORT PIN
NUM for PFS */
```

修正後:

```
(中略)
/* port register setting */
#define PORT_PFS_OFFSET (12) /* minimum PORT PIN
NUM for PFS */
```

1.6 恒久対策

- RX ファミリ I²C バスインタフェース (RIIC) モジュール Firmware Integration Technology 次期リビジョンで改修予定です。
- RX110、RX111、RX113、RX130、RX230、RX231、RX23T、RX24T グループ RX Driver Package Ver.1.03

次期リリース予定の RX ファミリ RX Driver Package Ver.1.11 にて本注意事項を改修した RIIC FIT モジュールを同梱予定です。

以上

改訂記録

		改訂内容	
Rev.	発行日	ページ	ポイント
1.00	2016.09.01	-	新規発行

ルネサスエレクトロニクス株式会社 〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

■総合お問い合わせ先

http://japan.renesas.com/contact/

本資料に記載されている情報は、正確を期すため慎重に作成したものですが、誤りがないことを保証 するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じ た場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が 含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

すべての商標および登録商標は、それぞれの所有者に帰属します。

 $\hbox{@}$ 2016. Renesas Electronics Corporation. All rights reserved.