

【注意事項】

R20TS1087JJ0100  
Rev.1.00  
2025.02.05

RX ファミリ

EEPROM アクセスクロック同期式制御モジュール

Firmware Integration Technology

RX Driver Package

概要

タイトルに記載している製品の使用上の注意事項を連絡します。

1. 個別パッケージ<sup>(注1)</sup>と RX Driver Package に同梱されている EEPROM アクセスクロック同期式制御モジュール<sup>(注2)</sup> Rev.3.10 の内容が異なる

注 1: RX Driver Package とは別に WEB ページから取得できるモジュール単体のパッケージ (r01an2325xx0310-rx-serial.zip)。

注 2: 以降、EEPROM SPI FIT モジュールとします。

1. 個別パッケージと RX Driver Package に同梱されている EEPROM アクセスクロック同期式制御モジュール Rev.3.10 の内容が異なる

1.1 該当製品

- (1) EEPROM SPI FIT モジュール

該当するリビジョンおよびドキュメントは以下のとおりです。

表 1.1 EEPROM SPI FIT モジュール該当製品

EEPROM SPI FIT モジュール リビジョン	資料番号
Rev.3.10	R01AN2325JJ0310

- (2) RX Driver Package

(1) の EEPROM SPI FIT モジュールは RX Driver Package にも同梱されています。

該当する RX Driver Package の製品名、リビジョン、および同梱される EEPROM SPI FIT モジュールのリビジョンは以下のとおりです。

表 1.2 EEPROM SPI FIT モジュール該当製品

RX Driver Package 製品名	RX Driver Package リビジョン	資料番号	EEPROM SPI FIT モジュール リビジョン
RX ファミリ RX Driver Package Ver.1.45	Rev.1.45	R01AN7470xx0145	Rev.3.10
RX ファミリ RX Driver Package Ver.1.44	Rev.1.44	R01AN7446xx0144	Rev.3.10
RX ファミリ RX Driver Package Ver.1.42	Rev.1.42	R01AN7163xx0142	Rev.3.10
RX ファミリ RX Driver Package Ver.1.41	Rev.1.41	R01AN6907xx0141	Rev.3.10
RX ファミリ RX Driver Package Ver.1.40	Rev.1.40	R01AN6906xx0140	Rev.3.10
RX ファミリ RX Driver Package Ver.1.39	Rev.1.39	R01AN6905xx0139	Rev.3.10

RX Driver Package 製品名	RX Driver Package リビジョン	資料番号	EEPROM SPI FIT モジュール リビジョン
RX ファミリ RX Driver Package Ver.1.37	Rev.1.37	R01AN6721xx0137	Rev.3.10

## 1.2 該当デバイス

RX110、RX111、RX113、RX130、RX13T、RX140 グループ

RX230、RX231、RX23E-A、RX23E-B、RX23T、RX23W、RX24T、RX24U、RX26T、RX260、RX261  
グループ

RX64M、RX651、RX65N、RX660、RX66N、RX66T、RX671 グループ

RX71M、RX72M、RX72N、RX72T グループ

## 1.3 内容と発生条件

EEPROM SPI FIT モジュールは、RX Driver Package 版と個別パッケージ版で以下の内容が異なります。

RX Driver Package 同梱版の `r_eeprom_spi_config.h` (118 行目～122 行目):

```

/* The #defines specify the ports used for SS#. */
#define EEPROM_SPI_CS_DEV0_CFG_PORTNO ('C') /* Device 0 Port Number :
EEPROM SS# */
#define EEPROM_SPI_CS_DEV0_CFG_BITNO ('0') /* Device 0 Bit Number :
EEPROM SS# */
#define EEPROM_SPI_CS_DEV1_CFG_PORTNO ('C') /* Device 1 Port Number :
EEPROM SS# */
#define EEPROM_SPI_CS_DEV1_CFG_BITNO ('0') /* Device 1 Bit Number :
EEPROM SS# */

```

個別パッケージ版の `r_eeprom_spi_config.h` (118 行目～125 行目):

```

/* The macros to specify the ports used for SS#.
Default value 'X' is for reference only, If this default value is kept,
then the code
support for device port will be temporarily disabled until user assigns a
value of port
used for SS# according to a device. */
#define EEPROM_SPI_CS_DEV0_CFG_PORTNO ('X') /* Device 0 Port Number :
EEPROM SS# */
#define EEPROM_SPI_CS_DEV0_CFG_BITNO ('0') /* Device 0 Bit Number :
EEPROM SS# */
#define EEPROM_SPI_CS_DEV1_CFG_PORTNO ('X') /* Device 1 Port Number :
EEPROM SS# */
#define EEPROM_SPI_CS_DEV1_CFG_BITNO ('0') /* Device 1 Bit Number :
EEPROM SS# */

```

RX Driver Package 同梱版の r\_eeeprom\_spi\_dev\_port.h (158 行目～164 行目):

```
#elif (('X' == EEPROM_SPI_CS_DEV0_CFG_PORTNO) || ('x' ==
EEPROM_SPI_CS_DEV0_CFG_PORTNO))
    #define EEPROM_SPI_CS_DEV0_CFG_PORTNO_SFR    X
    #elif (('Y' == EEPROM_SPI_CS_DEV0_CFG_PORTNO) || ('y' ==
EEPROM_SPI_CS_DEV0_CFG_PORTNO))
        #define EEPROM_SPI_CS_DEV0_CFG_PORTNO_SFR    Y
    #elif (('Z' == EEPROM_SPI_CS_DEV0_CFG_PORTNO) || ('z' ==
EEPROM_SPI_CS_DEV0_CFG_PORTNO))
        #define EEPROM_SPI_CS_DEV0_CFG_PORTNO_SFR    Z
    #endif
```

個別パッケージ版の r\_eeeprom\_spi\_dev\_port.h (159 行目～161 行目):

```
#elif (('X' == EEPROM_SPI_CS_DEV0_CFG_PORTNO) || ('x' ==
EEPROM_SPI_CS_DEV0_CFG_PORTNO))
    #define EEPROM_SPI_CS_DEV0_CFG_PORTNO_SFR    X
#endif
```

RX Driver Package 同梱版の r\_eeeprom\_spi\_dev\_port.h (278 行目～284 行目):

```
#elif (('X' == EEPROM_SPI_CS_DEV1_CFG_PORTNO) || ('x' ==
EEPROM_SPI_CS_DEV1_CFG_PORTNO))
    #define EEPROM_SPI_CS_DEV1_CFG_PORTNO_SFR    X
    #elif (('Y' == EEPROM_SPI_CS_DEV1_CFG_PORTNO) || ('y' ==
EEPROM_SPI_CS_DEV1_CFG_PORTNO))
        #define EEPROM_SPI_CS_DEV1_CFG_PORTNO_SFR    Y
    #elif (('Z' == EEPROM_SPI_CS_DEV1_CFG_PORTNO) || ('z' ==
EEPROM_SPI_CS_DEV1_CFG_PORTNO))
        #define EEPROM_SPI_CS_DEV1_CFG_PORTNO_SFR    Z
    #endif
```

個別パッケージ版の r\_eeeprom\_spi\_dev\_port.h (275 行目～277 行目):

```
#elif (('X' == EEPROM_SPI_CS_DEV1_CFG_PORTNO) || ('x' ==
EEPROM_SPI_CS_DEV1_CFG_PORTNO))
    #define EEPROM_SPI_CS_DEV1_CFG_PORTNO_SFR    X
#endif
```

また、個別パッケージ版で以下の内容が追加されました。

r\_eeeprom\_spi\_dev\_port.h (357 行目～362 行目):

```
/* ---- Temporary disable support for code without target device port ----
*/

#if (defined(EEPROM_SPI_CFG_DEV0_INCLUDED) && ('X' ==
EEPROM_SPI_CS_DEV0_CFG_PORTNO)) ¥
    || (defined(EEPROM_SPI_CFG_DEV1_INCLUDED) && ('X' ==
EEPROM_SPI_CS_DEV1_CFG_PORTNO))
#define EEPROM_SPI_TEMPORARY_DISABLE_DEV_PORT
#endif /* #if (defined(EEPROM_SPI_CFG_DEV0_INCLUDED) && ('X' ==
EEPROM_SPI_CS_DEV0_CFG_PORTNO)) ¥
    || (defined(EEPROM_SPI_CFG_DEV1_INCLUDED) && ('X' ==
EEPROM_SPI_CS_DEV1_CFG_PORTNO)) */
```

r\_eeeprom\_spi\_dev\_port\_gpio.c (60 行目、61 行目):

```
/* Check the value of the port is usable or not */
#if !defined(EEPROM_SPI_TEMPORARY_DISABLE_DEV_PORT)
```

r\_eeeprom\_spi\_dev\_port\_gpio.c (290 行目~315 行目):

```
#else
    #warning "Please select a port number assigned to SS# to enable code
    support for device port. Check in file r_eeeprom_spi_config.h"
void r_eeeprom_spi_cs_init(uint8_t devno)
{
    /* This is dummy function. */
    R_BSP_NOP();
} /* End of function r_eeeprom_spi_cs_init() */

void r_eeeprom_spi_set_cs(uint8_t devno, uint8_t lv)
{
    /* This is dummy function. */
    R_BSP_NOP();
} /* End of function r_eeeprom_spi_set_cs() */

void r_eeeprom_spi_cs_reset(uint8_t devno)
{
    /* This is dummy function. */
    R_BSP_NOP();
} /* End of function r_eeeprom_spi_cs_reset() */

eeprom_status_t r_eeeprom_spi_wait_lp(uint8_t unit)
{
    /* This is dummy function. */
    return EEPROM_SPI_SUCCESS;
} /* End of function r_eeeprom_spi_wait_lp() */
#endif /* #if !defined(EEPROM_SPI_TEMPORARY_DISABLE_DEV_PORT) */
```

r\_eeeprom\_spi\_dev\_port\_iodefne.c (61 行目、62 行目):

```
/* Check the value of the port is usable or not */
#if !defined(EEPROM_SPI_TEMPORARY_DISABLE_DEV_PORT)
```

r\_eeeprom\_spi\_dev\_port\_iodefne.c (332 行目~357 行目):

```
#else
    #warning "Please select a port number assigned to SS# to enable code
    support for device port. Check in file r_eeeprom_spi_config.h"
void r_eeeprom_spi_cs_init(uint8_t devno)
{
    /* This is dummy function. */
    R_BSP_NOP();
} /* End of function r_eeeprom_spi_cs_init() */

void r_eeeprom_spi_set_cs(uint8_t devno, uint8_t lv)
{
    /* This is dummy function. */
    R_BSP_NOP();
} /* End of function r_eeeprom_spi_set_cs() */

void r_eeeprom_spi_cs_reset(uint8_t devno)
{
    /* This is dummy function. */
    R_BSP_NOP();
} /* End of function r_eeeprom_spi_cs_reset() */

eeprom_status_t r_eeeprom_spi_wait_lp(uint8_t unit)
{
    /* This is dummy function. */
    return EEPROM_SPI_SUCCESS;
} /* End of function r_eeeprom_spi_wait_lp() */
#endif /* #if !defined(EEPROM_SPI_TEMPORARY_DISABLE_DEV_PORT) */
```

#### 1.4 恒久対策

個別パッケージ版を使用してください。

<https://www.renesas.com/ja/document/scd/rx-family-clock-synchronous-control-module-eeeprom-access-firmware-integration-technology>

または、RX Driver Package Ver.1.46 以降を使用してください。

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Feb.05.25	-	新規発行

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

[www.renesas.com](http://www.renesas.com)

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

[www.renesas.com/contact/](http://www.renesas.com/contact/)

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。