

【注意事項】

R20TS0600JJ0100

Rev.1.00

2020.08.01 号

RX ファミリ

CAN API Firmware Integration Technology,

RX Driver Package

概要

タイトルに記載している製品の使用上の注意事項を連絡します。

1. コンフィグレーションに関する注意事項

1. コンフィグレーションに関する注意事項

1.1 該当製品

(1) RX ファミリ CAN API Firmware Integration Technology(CAN FIT モジュール)

該当するリビジョンおよびドキュメントは、以下のとおりです。

表 1.1 CAN FIT モジュール該当製品一覧

CAN FIT モジュールのリビジョン	資料番号
Rev.3.20	R01AN2472JU0320
Rev.3.11	R01AN2472JU0311
Rev.3.10	R01AN2472JU0310

(2) RX Driver Package

(1)の CAN FIT モジュールは、RX Driver Package にも同梱されています。

該当する RX Driver Package の製品名、リビジョン、および同梱している CAN FIT モジュールのリビジョンおよびドキュメントは、以下のとおりです。

表 1.2 CAN FIT モジュール同梱製品一覧

RX Driver Package の製品名	RX Driver Package のリビジョン	資料番号	同梱している CAN FIT モジュールのリビジョン
RX ファミリ RX Driver Package Ver.1.25	Rev.1.25	R01AN5371JJ0125	Rev.3.20
RX ファミリ RX Driver Package Ver.1.24	Rev.1.24	R01AN5267JJ0124	Rev.3.11
RX ファミリ RX Driver Package Ver.1.23	Rev.1.23	R01AN4976JJ0124	Rev.3.11
RX ファミリ RX Driver Package Ver.1.22	Rev.1.22	R01AN4873JJ0122	Rev.3.10

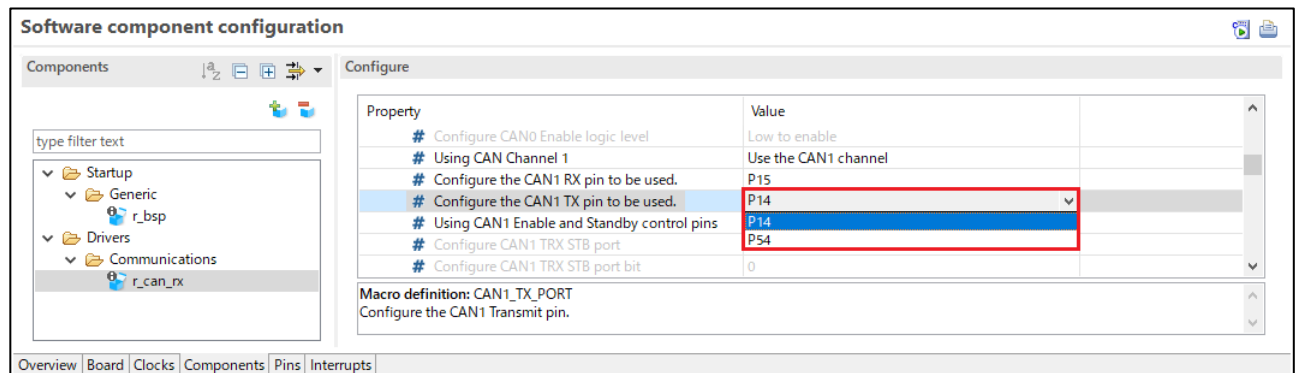
1.2 該当デバイス

RX72M、RX72N、および RX66N グループ

1.3 内容および発生条件

ポート 23(P23)に CTX1(CAN1 TX)の端子機能を割り付けることができません。

以下の画像のように、Configure the CAN1 TX pin to be used.の Value に P23 を選択できません。



1.4 回避策

CAN FIT モジュールの r_can_rx_vX.XX.mdf (注 1)および r_can_rx_if.h に赤文字の処理を追加してください。

注 1 : vX.XX はリビジョン番号

[CAN FIT モジュール Rev.3.20 r_can_rx_vX.XX.mdf 205 行目]

・ 修正前

```

----- (前略) -----
<property id="CAN1_TX_PORT" display="Configure the CAN1 TX pin to be used." default="P14"
type="combobox">
  <option id="CAN1_TX_PORT.P14" display="P14" value="P14"/>
  <option id="CAN1_TX_PORT.P54" display="P54" value="P54"/>
  <constraint display="Only valid for CAN1 enabled"
actionOnFail="disable">${CAN_USE_CAN1} == ${CAN_USE_CAN1.1}</constraint>
  <description>Configure the CAN1 Transmit pin.</description>
</property>
----- (後略) -----

```

・ 修正後

```

----- (前略) -----
<property id="CAN1_TX_PORT" display="Configure the CAN1 TX pin to be used." default="P14"
type="combobox">
    <option id="CAN1_TX_PORT.P14" display="P14" value="P14"/>
    <option id="CAN1_TX_PORT.P54" display="P54" value="P54"/>
    <option id="CAN1_TX_PORT.P23" display="RX72M, RX72N, RX66N: P23" value="P23"/>
    <constraint display="Only valid for CAN1 enabled"
actionOnFail="disable">${CAN_USE_CAN1} == ${CAN_USE_CAN1.1}</constraint>
    <description>Configure the CAN1 Transmit pin.</description>
</property>
----- (後略) -----

```

[CAN FIT モジュール Rev.3.20 r_can_rx_if.h 275 行目]

・ 修正前

```

----- (前略) -----
/* CAN1 TX port configuration */
#if ((BSP_MCU_RX64M == 1) || (BSP_MCU_RX65N == 1) || (BSP_MCU_RX71M == 1) ||
(BSP_MCU_RX72M == 1) || (BSP_MCU_RX72N == 1) || (BSP_MCU_RX66N == 1))
    #if (CAN1_TX_PORT == P14)
        #define p_CAN1_TX_PIN_MPC        (&MPC.P14PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR        (&PORT1.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR        (&PORT1.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR       (&PORT1.PODR.BYTE)
        #define CAN1_TX_PIN_MASK         (0x10) /* bit 4 */
    #elif (CAN1_TX_PORT == P54)
        #define p_CAN1_TX_PIN_MPC        (&MPC.P54PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR        (&PORT5.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR        (&PORT5.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR       (&PORT5.PODR.BYTE)
        #define CAN1_TX_PIN_MASK         (0x10) /* bit 4 */
    #else
        #error " - Assigned CAN1 TX port not supported by device! -"
    #endif
#endif
----- (後略) -----

```

・ 修正後

```

----- (前略) -----
/* CAN1 TX port configuration */
#if ((BSP_MCU_RX64M == 1) || (BSP_MCU_RX65N == 1) || (BSP_MCU_RX71M == 1) ||
(BSP_MCU_RX72M == 1) || (BSP_MCU_RX72N == 1) || (BSP_MCU_RX66N == 1))
    #if (CAN1_TX_PORT == P14)
        #define p_CAN1_TX_PIN_MPC      (&MPC.P14PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR      (&PORT1.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR      (&PORT1.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR     (&PORT1.PODR.BYTE)
        #define CAN1_TX_PIN_MASK       (0x10) /* bit 4 */
    #elif (CAN1_TX_PORT == P54)
        #define p_CAN1_TX_PIN_MPC      (&MPC.P54PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR      (&PORT5.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR      (&PORT5.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR     (&PORT5.PODR.BYTE)
        #define CAN1_TX_PIN_MASK       (0x10) /* bit 4 */
    #elif (CAN1_TX_PORT == P23)
        #define p_CAN1_TX_PIN_MPC      (&MPC.P23PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR      (&PORT2.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR      (&PORT2.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR     (&PORT2.PODR.BYTE)
        #define CAN1_TX_PIN_MASK       (0x08) /* bit 3 */
    #else
        #error " - Assigned CAN1 TX port not supported by device! -"
    #endif
    #else
        #error " - Assigned CAN1 TX port not supported by device! -"
    #endif
#endif
----- (後略) -----

```

[CAN FIT モジュール Rev.3.10 および Rev.3.11 r_can_rx_vX.XX.mdf 205 行目]

・ 修正前

```

----- (前略) -----
<property id="CAN1_TX_PORT" display="Configure the CAN1 TX pin to be used." default="P14"
type="combobox">
    <option id="CAN1_TX_PORT.P14" display="P14" value="P14"/>
    <option id="CAN1_TX_PORT.P54" display="P54" value="P54"/>
    <constraint display="Only valid for CAN1 enabled"
actionOnFail="disable">${CAN_USE_CAN1} == ${CAN_USE_CAN1.1}</constraint>
    <description>Configure the CAN1 Transmit pin.</description>
</property>
----- (後略) -----

```

・ 修正後

```

----- (前略) -----
<property id="CAN1_TX_PORT" display="Configure the CAN1 TX pin to be used." default="P14"
type="combobox">
    <option id="CAN1_TX_PORT.P14" display="P14" value="P14"/>
    <option id="CAN1_TX_PORT.P54" display="P54" value="P54"/>
    <option id="CAN1_TX_PORT.P23" display="RX72M: P23" value="P23"/>
    <constraint display="Only valid for CAN1 enabled"
actionOnFail="disable">${CAN_USE_CAN1} == ${CAN_USE_CAN1.1}</constraint>
    <description>Configure the CAN1 Transmit pin.</description>
</property>
----- (後略) -----

```

[CAN FIT モジュール Rev.3.10 r_can_rx_if.h 252 行目]

[CAN FIT モジュール Rev.3.11 r_can_rx_if.h 274 行目]

・修正前

```

----- (前略) -----
/* CAN1 TX port configuration */
#if ((BSP_MCU_RX64M == 1) || (BSP_MCU_RX65N == 1) || (BSP_MCU_RX71M == 1) ||
(BSP_MCU_RX72M == 1))
    #if (CAN1_TX_PORT == P14)
        #define p_CAN1_TX_PIN_MPC        (&MPC.P14PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR        (&PORT1.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR        (&PORT1.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR       (&PORT1.PODR.BYTE)
        #define CAN1_TX_PIN_MASK         (0x10) /* bit 4 */
    #elif (CAN1_TX_PORT == P54)
        #define p_CAN1_TX_PIN_MPC        (&MPC.P54PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR        (&PORT5.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR        (&PORT5.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR       (&PORT5.PODR.BYTE)
        #define CAN1_TX_PIN_MASK         (0x10) /* bit 4 */
    #else
        #error " - Assigned CAN1 TX port not supported by device! -"
    #endif
#endif
----- (後略) -----

```

・ 修正後

```

----- (前略) -----
/* CAN1 TX port configuration */
#if ((BSP_MCU_RX64M == 1) || (BSP_MCU_RX65N == 1) || (BSP_MCU_RX71M == 1) ||
(BSP_MCU_RX72M == 1))
    #if (CAN1_TX_PORT == P14)
        #define p_CAN1_TX_PIN_MPC      (&MPC.P14PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR      (&PORT1.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR      (&PORT1.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR     (&PORT1.PODR.BYTE)
        #define CAN1_TX_PIN_MASK       (0x10) /* bit 4 */
    #elif (CAN1_TX_PORT == P54)
        #define p_CAN1_TX_PIN_MPC      (&MPC.P54PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR      (&PORT5.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR      (&PORT5.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR     (&PORT5.PODR.BYTE)
        #define CAN1_TX_PIN_MASK       (0x10) /* bit 4 */
    #elif (CAN1_TX_PORT == P23)
        #define p_CAN1_TX_PIN_MPC      (&MPC.P23PFS.BYTE)
        #define p_CAN1_TX_PIN_PMR      (&PORT2.PMR.BYTE)
        #define p_CAN1_TX_PIN_PDR      (&PORT2.PDR.BYTE)
        #define p_CAN1_TX_PIN_PODR     (&PORT2.PODR.BYTE)
        #define CAN1_TX_PIN_MASK       (0x08) /* bit 3 */
    #else
        #error " - Assigned CAN1 TX port not supported by device! -"
    #endif
    #else
        #error " - Assigned CAN1 TX port not supported by device! -"
    #endif
#endif
----- (後略) -----

```

1.5 恒久対策

次期バージョンで改修予定です。

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Aug.01.20	-	新規発行

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。