

【注意事項】

R20TS0302JJ0100

Rev.1.00

2018.04.16号

RX Driver Package,

RX ファミリ ボードサポートパッケージモジュール

Firmware Integration Technology

概要

タイトルに記載している製品の使用上の注意事項を連絡します。

1. ビルド時における注意事項
2. “bsp_non_existent_port_init” 関数におけるポートの初期化処理に関する注意事項

1. ビルド時における注意事項

1.1 該当製品

- RX ファミリ ボードサポートパッケージモジュール Firmware Integration Technology (以下、BSP FIT モジュール)

該当するリビジョンとドキュメントは「表 1.1 BSP FIT モジュール該当製品一覧」のとおりです。

表 1.1 BSP FIT モジュール該当製品一覧

BSP FIT モジュールのリビジョン	資料番号
Rev.3.71 以前のリビジョン全て	R01AN1685JJxxxx ^(注)

注：xxxx は 0371 以下の数字

上記 BSP FIT モジュールを同梱^(注1)している RX Driver Package の下記製品も対象になります。

注 1: r_bsp_rx_v*.*.zip (*.*はリビジョン番号) として BSP FIT モジュールが同梱されています。

➤ RX Driver Package

該当する RX Driver Package の製品名、リビジョン、および同梱している BSP FIT モジュールのリビジョンは、「表 1.2 BSP FIT モジュール同梱製品一覧」のとおりです。

表 1.2 BSP FIT モジュール同梱製品一覧

RX Driver Package の製品名	RX Driver Package のリビジョン	資料番号	同梱している BSP FIT モジュールのリビジョン
RX113 グループ RX Driver Package Ver1.00	Rev.1.00	R01AN2466JJ0100	Rev.2.70
RX110, RX111, RX113, RX231 グループ RX Driver Package Ver1.01	Rev.1.01	R01AN2670JJ0101	Rev.3.01
RX110, RX111, RX113, RX130, RX231, RX23T グループ RX Driver Package Ver1.02	Rev.1.02	R01AN3159JJ0102	Rev.3.20
RX110, RX111, RX113, RX130, RX230, RX231, RX23T, RX24T グループ RX Driver Package Ver1.03	Rev.1.03	R01AN3233JJ0103	Rev.3.30
RX64M Group RX Driver Package Ver1.00	Rev.1.00	R01AN2144JJ0100	Rev.2.60
RX64M Group RX Driver Package Ver1.01	Rev.1.01	R01AN2460JJ0101	Rev.2.70
RX64M, RX71M Group RX Driver Package Ver1.02	Rev.1.02	R01AN2606JJ0104	Rev.3.00
RX ファミリ RX Driver Package Ver.1.10	Rev.1.10	R01AN3345JJ0100	Rev.3.31
RX ファミリ RX Driver Package Ver.1.11	Rev.1.11	R01AN3467JJ0111	Rev.3.40
RX ファミリ RX Driver Package Ver.1.12	Rev.1.12	R01AN3651JJ0112	Rev.3.50
RX ファミリ RX Driver Package Ver.1.13	Rev.1.13	R01AN3859JJ0113	Rev.3.60
RX ファミリ RX Driver Package Ver.1.14	Rev.1.14	R01AN4191JJ0114	Rev.3.71

1.2 該当 MCU

RX113、RX210、および RX63T グループ

1.3 内容

該当製品をビルドした際、ビルド時にビルドエラーが発生します。

➤ RX210 の場合

エラー番号「F0520035」のエラーが発生します。

➤ RX113、RX63T の場合

エラー番号「E0520136」のエラーが発生します。

1.4 発生条件

該当製品に同梱しているヘッダファイル“r_bsp_config.h”のBSP_CFG_MCU_PART_PACKAGEに、表1.3に示す値を設定し、ビルドした場合に発生します。

表 1.3 発生条件に該当する BSP_CFG_MCU_PART_PACKAGE の設定値（ビルド時）

グループ名	BSP_CFG_MCU_PART_PACKAGE の設定値
RX113	0x0
RX210	0x8
RX63T	0xA または 0xB

1.5 回避策

BSP FIT モジュールのソースコード“mcu_init.c”を修正してください。

修正内容は、各 MCU で異なります。詳細については、1.5.1 から 1.5.3 項をご確認ください。

1.5.1 RX113 グループ

赤文字の箇所を削除してください。

修正前:

```
#elif (BSP_PACKAGE_PINS == 64)
    /* HW Manual Table 18.4 */
    #define BSP_PRV_PORT0_NE_PIN_MASK    (0xFF)
    ----- (中略)-----
    #define BSP_PRV_PORTF_NE_PIN_MASK    (0xFF)
    #define BSP_PRV_PORTH_NE_PIN_MASK    (0x7F)
    #define BSP_PRV_PORTJ_NE_PIN_MASK    (0x3A)
#else
```

```
void bsp_non_existent_port_init (void)
{
    #if (BSP_PACKAGE_PINS != 100)
        /* OR in missing pin masks from above. */
        PORT0.PDR.BYTE |= BSP_PRV_PORT0_NE_PIN_MASK;
        ----- (中略)-----
        PORTF.PDR.BYTE |= BSP_PRV_PORTF_NE_PIN_MASK;
        PORTH.PDR.BYTE |= BSP_PRV_PORTH_NE_PIN_MASK;
        PORTJ.PDR.BYTE |= BSP_PRV_PORTJ_NE_PIN_MASK;
    #endif
}
```

修正後:

```
#elif (BSP_PACKAGE_PINS == 64)
    /* HW Manual Table 18.4 */
    #define BSP_PRV_PORT0_NE_PIN_MASK    (0xFF)
    ----- (中略) -----
    #define BSP_PRV_PORTF_NE_PIN_MASK    (0xFF)
    #define BSP_PRV_PORTJ_NE_PIN_MASK    (0x3A)
#else
```

```
void bsp_non_existent_port_init (void)
{
    #if (BSP_PACKAGE_PINS != 100)
        /* OR in missing pin masks from above. */
        PORT0.PDR.BYTE |= BSP_PRV_PORT0_NE_PIN_MASK;
        ----- (中略) -----
        PORTF.PDR.BYTE |= BSP_PRV_PORTF_NE_PIN_MASK;
        PORTJ.PDR.BYTE |= BSP_PRV_PORTJ_NE_PIN_MASK;
    #endif
}
```

1.5.2 RX210 グループ

青文字の箇所を変更もしくは追加してください。

修正前:

```
#if (BSP_PACKAGE_PINS == 144)
```

```
void bsp_non_existent_port_init (void)
{
    #if (BSP_PACKAGE_PINS != 144)
        /* OR in missing pin masks from above. */
        PORT0.PDR.BYTE |= BSP_PRV_PORT0_NE_PIN_MASK;
        PORT1.PDR.BYTE |= BSP_PRV_PORT1_NE_PIN_MASK;
        PORT2.PDR.BYTE |= BSP_PRV_PORT2_NE_PIN_MASK;
        PORT3.PDR.BYTE |= BSP_PRV_PORT3_NE_PIN_MASK;
```

修正後:

```
#if ((BSP_PACKAGE_PINS == 145) || (BSP_PACKAGE_PINS == 144))
```

```
void bsp_non_existent_port_init (void)
{
#if ((BSP_PACKAGE_PINS == 145) || (BSP_PACKAGE_PINS == 144))
    /* Do nothing, this is the maximum number of pins. */
#else
    /* OR in missing pin masks from above. */
    PORT0.PDR.BYTE |= BSP_PRV_PORT0_NE_PIN_MASK;
    PORT1.PDR.BYTE |= BSP_PRV_PORT1_NE_PIN_MASK;
    PORT2.PDR.BYTE |= BSP_PRV_PORT2_NE_PIN_MASK;
    PORT3.PDR.BYTE |= BSP_PRV_PORT3_NE_PIN_MASK;
```

1.5.3 RX63T グループ

赤文字の箇所を削除してください。

修正前:

```
#elif (BSP_PACKAGE_PINS == 120)
    #define BSP_PRV_PORT0_NE_PIN_MASK    (0x3C)    /* Missing pins: P02 P03 P04 P05 */
    #define BSP_PRV_PORT1_NE_PIN_MASK    (0x10)    /* Missing pins: P14 */
    #define BSP_PRV_PORT2_NE_PIN_MASK    (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT3_NE_PIN_MASK    (0x30)    /* Missing pins: P34 P35 */
    #define BSP_PRV_PORT4_NE_PIN_MASK    (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT5_NE_PIN_MASK    (0xC0)    /* Missing pins: P56 P57 */
    #define BSP_PRV_PORT6_NE_PIN_MASK    (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT7_NE_PIN_MASK    (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT8_NE_PIN_MASK    (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT9_NE_PIN_MASK    (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTA_NE_PIN_MASK    (0x40)    /* Missing pins: PA6 */
    #define BSP_PRV_PORTB_NE_PIN_MASK    (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTC_NE_PIN_MASK    (0x3F)    /* Missing pins: PC0 PC1 PC2 PC3
PC4 PC5 */
    #define BSP_PRV_PORTD_NE_PIN_MASK    (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTE_NE_PIN_MASK    (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTF_NE_PIN_MASK    (0x10)    /* Missing pins: PF4 */
    #define BSP_PRV_PORTG_NE_PIN_MASK    (0x00)    /* Missing pins: None */
```

```

#elif (BSP_PACKAGE_PINS == 112)
    #define BSP_PRV_PORT0_NE_PIN_MASK      (0x0C)    /* Missing pins: P02 P03 */
    #define BSP_PRV_PORT1_NE_PIN_MASK      (0x18)    /* Missing pins: P13 P14 */
    #define BSP_PRV_PORT2_NE_PIN_MASK      (0x60)    /* Missing pins: P25 P26 */
    #define BSP_PRV_PORT3_NE_PIN_MASK      (0x30)    /* Missing pins: P34 P35 */
    #define BSP_PRV_PORT4_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT5_NE_PIN_MASK      (0xC0)    /* Missing pins: P56 P57 */
    #define BSP_PRV_PORT6_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT7_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT8_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT9_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTA_NE_PIN_MASK      (0x40)    /* Missing pins: PA6 */
    #define BSP_PRV_PORTB_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTC_NE_PIN_MASK      (0x3F)    /* Missing pins: PC0 PC1 PC2 PC3
PC4 PC5 */
    #define BSP_PRV_PORTD_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTE_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTF_NE_PIN_MASK      (0x03)    /* Missing pins: PF0 PF1 */
    #define BSP_PRV_PORTG_NE_PIN_MASK      (0x40)    /* Missing pins: PG6 */

```

```
void bsp_non_existent_port_init (void)
{
#if (BSP_PACKAGE_PINS != 144)
    /* OR in missing pin masks from above. */
    PORT0.PDR.BYTE |= BSP_PRV_PORT0_NE_PIN_MASK;
    PORT1.PDR.BYTE |= BSP_PRV_PORT1_NE_PIN_MASK;
    PORT2.PDR.BYTE |= BSP_PRV_PORT2_NE_PIN_MASK;
    PORT3.PDR.BYTE |= BSP_PRV_PORT3_NE_PIN_MASK;
#if (BSP_PACKAGE_PINS > 100)
    PORT4.PDR.BYTE |= BSP_PRV_PORT4_NE_PIN_MASK;
    PORT5.PDR.BYTE |= BSP_PRV_PORT5_NE_PIN_MASK;
    PORT6.PDR.BYTE |= BSP_PRV_PORT6_NE_PIN_MASK;
#endif
    PORT7.PDR.BYTE |= BSP_PRV_PORT7_NE_PIN_MASK;
    PORT8.PDR.BYTE |= BSP_PRV_PORT8_NE_PIN_MASK;
    PORT9.PDR.BYTE |= BSP_PRV_PORT9_NE_PIN_MASK;
    PORTA.PDR.BYTE |= BSP_PRV_PORTA_NE_PIN_MASK;
    PORTB.PDR.BYTE |= BSP_PRV_PORTB_NE_PIN_MASK;
#if (BSP_PACKAGE_PINS > 100)
    PORTC.PDR.BYTE |= BSP_PRV_PORTC_NE_PIN_MASK;
#endif
    PORTD.PDR.BYTE |= BSP_PRV_PORTD_NE_PIN_MASK;
```

修正後:

```
#elif (BSP_PACKAGE_PINS == 120)
    #define BSP_PRV_PORT0_NE_PIN_MASK      (0x3C)    /* Missing pins: P02 P03 P04 P05 */
    #define BSP_PRV_PORT1_NE_PIN_MASK      (0x10)    /* Missing pins: P14 */
    #define BSP_PRV_PORT2_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT3_NE_PIN_MASK      (0x30)    /* Missing pins: P34 P35 */
    #define BSP_PRV_PORT7_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT8_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT9_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTA_NE_PIN_MASK      (0x40)    /* Missing pins: PA6 */
    #define BSP_PRV_PORTB_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTD_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTE_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTF_NE_PIN_MASK      (0x10)    /* Missing pins: PF4 */
    #define BSP_PRV_PORTG_NE_PIN_MASK      (0x00)    /* Missing pins: None */
```

```
#elif (BSP_PACKAGE_PINS == 112)
    #define BSP_PRV_PORT0_NE_PIN_MASK      (0x0C)    /* Missing pins: P02 P03 */
    #define BSP_PRV_PORT1_NE_PIN_MASK      (0x18)    /* Missing pins: P13 P14 */
    #define BSP_PRV_PORT2_NE_PIN_MASK      (0x60)    /* Missing pins: P25 P26 */
    #define BSP_PRV_PORT3_NE_PIN_MASK      (0x30)    /* Missing pins: P34 P35 */
    #define BSP_PRV_PORT7_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT8_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORT9_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTA_NE_PIN_MASK      (0x40)    /* Missing pins: PA6 */
    #define BSP_PRV_PORTB_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTD_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTE_NE_PIN_MASK      (0x00)    /* Missing pins: None */
    #define BSP_PRV_PORTF_NE_PIN_MASK      (0x03)    /* Missing pins: PF0 PF1 */
    #define BSP_PRV_PORTG_NE_PIN_MASK      (0x40)    /* Missing pins: PG6 */
```



```
void bsp_non_existent_port_init (void)
{
#if (BSP_PACKAGE_PINS != 144)
    /* OR in missing pin masks from above. */
    PORT0.PDR.BYTE |= BSP_PRV_PORT0_NE_PIN_MASK;
    PORT1.PDR.BYTE |= BSP_PRV_PORT1_NE_PIN_MASK;
    PORT2.PDR.BYTE |= BSP_PRV_PORT2_NE_PIN_MASK;
    PORT3.PDR.BYTE |= BSP_PRV_PORT3_NE_PIN_MASK;
    PORT7.PDR.BYTE |= BSP_PRV_PORT7_NE_PIN_MASK;
    PORT8.PDR.BYTE |= BSP_PRV_PORT8_NE_PIN_MASK;
    PORT9.PDR.BYTE |= BSP_PRV_PORT9_NE_PIN_MASK;
    PORTA.PDR.BYTE |= BSP_PRV_PORTA_NE_PIN_MASK;
    PORTB.PDR.BYTE |= BSP_PRV_PORTB_NE_PIN_MASK;
    PORTD.PDR.BYTE |= BSP_PRV_PORTD_NE_PIN_MASK;
```

1.6 恒久対策

➤ BSP FIT モジュール

次期リリースの Rev.3.80 で改修予定です。

➤ RX Driver Package

次期リリースの Ver.1.15 に、本注意事項を改修した BSP FIT モジュール (Rev.3.80) を同梱する予定です。

2. “bsp_non_existent_port_init” 関数におけるポートの初期化処理に関する注意事項

2.1 該当製品

- RX ファミリ ボードサポートパッケージモジュール Firmware Integration Technology (以下、BSP FIT モジュール)

該当するリビジョンとドキュメントは「表 2.1 BSP FIT モジュール該当製品一覧」のとおりです。

表 2.1 BSP FIT モジュール該当製品一覧

BSP FIT モジュールのリビジョン	資料番号
Rev.3.71 以前のリビジョン全て ^(注1)	R01AN1685JJ xxxx ^(注) ^(注1)

注：xxxx は 0371 以下の数字

上記 BSP FIT モジュールを同梱^(注2)している RX Driver Package とアプリケーションノートの下記製品も対象になります。

注 1: 次期リリース予定の Rev.3.80 (資料番号の xxxx は 0380) も本注意事項に該当します。
恒久対策の詳細については、2.6 項をご参照ください。

注 2: r_bsp_rx_v*.*.zip (*.*はリビジョン番号) として BSP FIT モジュールが同梱されています。

➤ RX Driver Package とアプリケーションノート

該当する RX Driver Package とアプリケーションノートの製品名、リビジョン、および同梱している BSP FIT モジュールのリビジョンは、「表 2.2 BSP FIT モジュール同梱製品一覧」のとおりです。

表 2.2 BSP FIT モジュール同梱製品一覧

RX Driver Package または アプリケーションノート の製品名	RX Driver Package の リビジョン	資料番号	同梱している BSP FIT モジュールの リビジョン
RX113 グループ RX Driver Package Ver1.00	Rev.1.00	R01AN2466JJ0100	Rev.2.70
RX110, RX111, RX113, RX231 グループ RX Driver Package Ver1.01	Rev.1.01	R01AN2670JJ0101	Rev.3.01
RX110, RX111, RX113, RX130, RX231, RX23T グループ RX Driver Package Ver1.02	Rev.1.02	R01AN3159JJ0102	Rev.3.20
RX110, RX111, RX113, RX130, RX230, RX231, RX23T, RX24T グループ RX Driver Package Ver1.03	Rev.1.03	R01AN3233JJ0103	Rev.3.30
RX64M Group RX Driver Package Ver1.00	Rev.1.00	R01AN2144JJ0100	Rev.2.60
RX64M Group RX Driver Package Ver1.01	Rev.1.01	R01AN2460JJ0101	Rev.2.70
RX64M, RX71M Group RX Driver Package Ver1.02	Rev.1.02	R01AN2606JJ0104	Rev.3.00
RX ファミリ RX Driver Package Ver.1.10	Rev.1.10	R01AN3345JJ0100	Rev.3.31
RX ファミリ RX Driver Package Ver.1.11	Rev.1.11	R01AN3467JJ0111	Rev.3.40
RX ファミリ RX Driver Package Ver.1.12	Rev.1.12	R01AN3651JJ0112	Rev.3.50
RX ファミリ RX Driver Package Ver.1.13	Rev.1.13	R01AN3859JJ0113	Rev.3.60
RX ファミリ RX Driver Package Ver.1.14	Rev.1.14	R01AN4191JJ0114	Rev.3.71
RX231 Group Serial Transfer Demo using RX real-time OS Package	Rev.1.00	R01AN3783ES0100	Rev.3.40

2.2 該当 MCU

RX113、RX210、RX231、RX610、RX62G、RX62N、RX62T、RX631、および RX63N グループ

2.3 内容

BSP FIT モジュールのソースコード “mcu_init.c” の “bsp_non_existent_port_init” 関数において、ポートの初期設定に誤りがあります。

内容は各 MCU で異なります。2.3.1 から 2.3.4 項をご確認ください。

2.3.1 RX63N、RX631 グループ

64 ピン TFLGA パッケージを選択した場合、“bsp_non_existent_port_init” 関数で 64 ピン LQFP パッケージ用のポートの初期設定が実行されます。このため、64 ピン TFLGA パッケージ用の定義が実行されません。

➤ 例：RX63N の “mcu_init.c” から抜粋

```
#elif (BSP_PACKAGE_PINS == 64)
    #define BSP_PRV_PORT0_NE_PIN_MASK    (0x3C)    /* Missing pins: P02 P03 P04 P05 */
    ----- (中略)-----
    #define BSP_PRV_PORTG_NE_PIN_MASK    (0x7F)    /* Missing pins: PG0 PG1 PG2 PG3
    PG4 PG5 PG6 */
```

赤枠内の条件では、64 ピンを選択した場合、64 ピン TFLGA の設定が実行されません。

2.3.2 RX113、RX231 グループ

100 ピンのパッケージを選択した場合、“bsp_non_existent_port_init” 関数でポートの初期設定が実行されません。

➤ 例：RX231 の “mcu_init.c” から抜粋

```
#if (BSP_PACKAGE_PINS != 100)
    /* OR in missing pin masks from above. */
    PORT0.PDR.BYTE |= BSP_PRV_PORT0_NE_PIN_MASK;
    ----- (中略)-----
    PORTJ.PDR.BYTE |= BSP_PRV_PORTJ_NE_PIN_MASK;
#endif
```

赤枠内の条件では、100 ピンを選択した場合、ポートの初期設定が実行されません。

2.3.3 RX210 グループ

80、64、48 ピンのいずれかのパッケージを選択した場合、“bsp_non_existent_port_init” 関数で誤ったポートの初期設定が実行されます。

➤ 例：RX210 の “mcu_init.c” から抜粋

```
#elif (BSP_PACKAGE_PINS == 80)
#define BSP_PRV_PORT0_NE_PIN_MASK (0x07) /* Missing pins: P00 P01 P02 */
#define BSP_PRV_PORT1_NE_PIN_MASK (0x00) /* Missing pins: None */
#define BSP_PRV_PORT2_NE_PIN_MASK (0x3C) /* Missing pins: P22 P23 P24 P25 */
#define BSP_PRV_PORT3_NE_PIN_MASK (0x08) /* Missing pins: P33 */
#define BSP_PRV_PORT4_NE_PIN_MASK (0x00) /* Missing pins: None */
#define BSP_PRV_PORT5_NE_PIN_MASK (0x4F) /* Missing pins: P50 P51 P52 P53 P56 */
#define BSP_PRV_PORT6_NE_PIN_MASK (0xFF) /* Missing pins: P60 ~ P67 */
#define BSP_PRV_PORT7_NE_PIN_MASK (0xFF) /* Missing pins: P70 ~ P77 */
#define BSP_PRV_PORT8_NE_PIN_MASK (0xCF) /* Missing pins: P80 P81 P82 P83 P86 P87 */
#define BSP_PRV_PORT9_NE_PIN_MASK (0x0F) /* Missing pins: P90 P91 P92 P93 */
#define BSP_PRV_PORTA_NE_PIN_MASK (0x80) /* Missing pins: PA7 */
#define BSP_PRV_PORTB_NE_PIN_MASK (0x00) /* Missing pins: None */
#define BSP_PRV_PORTC_NE_PIN_MASK (0x03) /* Missing pins: PC0 PC1 */
#define BSP_PRV_PORTD_NE_PIN_MASK (0xF8) /* Missing pins: PD3 PD4 PD5 PD6 PD7 */
#define BSP_PRV_PORTE_NE_PIN_MASK (0xC0) /* Missing pins: PE6 PE7 */
#define BSP_PRV_PORTF_NE_PIN_MASK (0x20) /* Missing pins: PF5 */
#define BSP_PRV_PORTH_NE_PIN_MASK (0x00) /* Missing pins: None */
#define BSP_PRV_PORTJ_NE_PIN_MASK (0x28) /* Missing pins: PJ3 PJ5 */
#define BSP_PRV_PORTK_NE_PIN_MASK (0x3C) /* Missing pins: PK2 PK3 PK4 PK5 */
#define BSP_PRV_PORTL_NE_PIN_MASK (0x03) /* Missing pins: PL0 PL1 */
```

赤枠内が誤った初期設定値です。

2.3.4 RX610、RX62T、RX62G、RX62N グループ

以下のいずれかのパッケージを選択した場合、“bsp_non_existent_port_init” 関数で不要な設定を実行します。各 MCU の最大ピン数に対して存在しないポートについて、出力ポート “1” の設定を行いますが、本設定は不要です。

なお、RX62N の 85 ピンパッケージについては、存在するポート (P03) についても、出力ポート “1” の設定を行うため、P03 から “L” 出力されます。

- RX610 : 144 ピン
- RX62T : 120 ピン以外
- RX62G : 100 ピン
- RX62N : 176 ピン以外^(注)

➤ 例 : RX62N の “mcu_init.c” から抜粋

```
void bsp_non_existent_port_init (void)
{
#if (BSP_PACKAGE_PINS != 176)
    /* OR in missing pin masks from above. */
    PORT0.DDR.BYTE |= BSP_PRV_PORT0_NE_PIN_MASK;
    PORT1.DDR.BYTE |= BSP_PRV_PORT1_NE_PIN_MASK;
    PORT2.DDR.BYTE |= BSP_PRV_PORT2_NE_PIN_MASK;
    ----- (中略) -----
    PORTE.DDR.BYTE |= BSP_PRV_PORTE_NE_PIN_MASK;
    PORTF.DDR.BYTE |= BSP_PRV_PORTF_NE_PIN_MASK;
    PORTG.DDR.BYTE |= BSP_PRV_PORTG_NE_PIN_MASK;
#endif
}
```

赤枠内が不要な処理です。

```
#elif (BSP_PACKAGE_PINS == 85)
    #define BSP_PRV_PORT0_NE_PIN_MASK    (0x0F)    /* Missing pins: P00 P01 P02 P03 */
    #define BSP_PRV_PORT1_NE_PIN_MASK    (0xA3)    /* Missing pins: P10 P11 P15 P17 */
    #define BSP_PRV_PORT2_NE_PIN_MASK    (0x00)    /* Missing pins: None */
```

赤枠内の値が誤った値のため、P03 から “L” 出力されます。

2.4 発生条件

該当製品に同梱しているヘッダファイル“r_bsp_config.h”のBSP_CFG_MCU_PART_PACKAGEに、表2.3に示す値を設定し、ポートの初期化を実行した場合に発生します。

表 2.3 発生条件に該当する BSP_CFG_MCU_PART_PACKAGE の設定値（ポートの初期化実行時）

グループ名	BSP_CFG_MCU_PART_PACKAGE の設定値
RX113	0x9、または 0xA
RX210	0x1、0x2、0x3、0x6、0x7、または 0xB
RX231	0x0、または 0x9
RX610	0x1
RX62N	0x1、0x2、0x3、または 0x4
RX62T	0x1、0x2、または 0x3
RX62G	0x1
RX631	0xB
RX63N	0xB

2.5 回避策

2.5.1 RX63N、RX631 グループ

BSP FIT モジュールのソースコード“mcu_init.c”に64ピンTFLGAパッケージ用のポートの初期設定の定義を追加してください。

初期設定値の詳細は、以下をご確認ください。

<https://www.renesas.com/search/keyword-search.html#genre=document&q=r01uh0041>

RX63N グループ、RX631 グループ ユーザーズマニュアル ハードウェア編

21章 I/O ポート

2.5.2 RX113、RX231 グループ

ポートの初期設定を実行するソースコードにするために、以下のif文を“mcu_init.c”の“bsp_non_existent_port_init”関数から削除してください。

```
#if (BSP_PACKAGE_PINS != 100)
```

2.5.3 RX210 グループ

100ピンに対して存在しないポートについては、“mcu_init.c”において出力ポート“1”に設定してください。

各パッケージのポートの詳細は、以下をご確認ください。

<https://www.renesas.com/search/keyword-search.html#genre=document&q=r01uh0037>

RX210 グループ ユーザーズマニュアル ハードウェア編

19章 I/O ポート

2.5.4 RX610、RX62T、RX62G、RX62N グループ

各 MCU の最大ピン数に対して存在しないポートについて、出力ポート “1” の設定は不要です。
“mcu_init.c” の該当箇所について、削除してください。

各パッケージのポートの詳細は、各 MCU のユーザーズマニュアルをご確認ください。

➤ RX610 グループ

<https://www.renesas.com/search/keyword-search.html#genre=document&q=r01uh0032>

RX610 グループ ユーザーズマニュアル ハードウェア編

14 章 I/O ポート

➤ RX62T、RX62G グループ

<https://www.renesas.com/search/keyword-search.html#genre=document&q=r01uh0034>

RX62T グループ、RX62G グループ ユーザーズマニュアル ハードウェア編

15 章 I/O ポート

➤ RX62N グループ

<https://www.renesas.com/search/keyword-search.html#genre=document&q=r01uh0033>

RX62N グループ、RX621 グループ ユーザーズマニュアル ハードウェア編

17 章 I/O ポート

2.6 恒久対策

➤ BSP FIT モジュール

次期リリース予定の Rev.3.80 ^(注) の次のリビジョンで改修予定です。

注：Rev.3.80 は、本注意事項について未改修です。

➤ RX Driver Package

次期リリース予定の Ver.1.15 ^(注) の次のバージョンに、改修した BSP FIT モジュールを同梱する予定です。

注：Ver.1.15 は、本注意事項について未改修です。

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2018.04.16	-	新規発行

ルネサスエレクトロニクス株式会社
 〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

■総合お問い合わせ先
<https://www.renesas.com/contact/>

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

すべての商標および登録商標は、それぞれの所有者に帰属します。