

SuperH RISC engine ファミリ C/C++コンパイラパッケージ ご使用上のお願い --SH2A-FPU、SH-4A、およびSH4AL-DSP シミュレータ・デバッガについて--

SuperH RISC engine ファミリ C/C++コンパイラパッケージの使用上の注意事項を連絡します。

- SH2A-FPU、SH-4A、およびSH4AL-DSPシミュレータ・デバッガを使用する場合の注意事項

1. 該当製品

SuperH RISC engineシミュレータ・デバッガ Ver.9.3.01 以降
SuperH RISC engineファミリ C/C++コンパイラパッケージ V.9.00 Release 00以降に付属して
います。

シミュレータ・デバッガのバージョンは、下記手順により確認できます。

- (1) High-performance Embedded Workshopのメニュー「ツ
ール」->「アドミニストレーション」を選択してください。
- (2) 開いたツールアドミニストレーションダイアログボックスの「登
録済コンポーネント」リストから現在使用しているシミュレ
ータ・デバッガを選択し、プロパティボタンをクリックしてくださ
い。
- (3) 表示されたプロパティのダイアログボックスの情報タブを選択す
ると、シミュレータ・デバッガのバージョンが表示されます。

2. 内容

以下のシミュレータ・デバッガではメモリマップ設定ダイアログボックスのデータバスサイズリス
トボックスでバス幅を変更可能となっています。しかし、バス幅を考慮したシミュレーションを行っ
ていないため、データバスサイズを変更しても、デフォルト設定のシミュレーション結果と同じにな
ります。

- SH2A-FPU Cycle Base Simulator

- SH-4A Cycle Base Simulator
- SH-4A Cycle Base Simulator(Little endian)
- SH4AL-DSP Cycle Base Simulator
- SH4AL-DSP Cycle Base Simulator(Little endian)

3. 恒久対策

本問題は、SuperH RISC engineシミュレータ・デバッガ V.9.06.00で改修する予定です。

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.