

M3T-MR32R/4 V.4.00 Release 00 ご使用上のお願い

M32Rファミリ用リアルタイムOS M3T-MR32R/4 V.4.00 Release 00の使用上の注意事項を連絡します。

- loc_cpu および iloc_cpuサービスコールに関する注意事項

1. 内容

loc_cpuまたはiloc_cpuサービスコールを発行した場合、これらのサービスコール実行中に割り込みを受け付ける場合があります。このことにより、以下の現象が発生します。

- (1) 発生した割り込みハンドラ内でsns_locサービスコールを発行すると、戻り値としてCPUロック状態を表す"TRUE"が返ります。
- (2) 発生した割り込みハンドラ内でタスク切り替えが発生するようなサービスコールを発行した場合、割り込み終了時にタスク切り替えは発生せず、unl_cpuサービスコールでCPUロック状態を解除するまで遅延されます。

2. 発生条件

以下の条件をすべて満たす場合に発生します。

- (1) loc_cpuまたはiloc_cpuを使用している。
- (2) loc_cpuまたはiloc_cpu発行前にPSWレジスタのIEビットがセットされている (割り込み許可になっている)。
- (3) loc_cpuまたはiloc_cpu実行中に割り込み要求がある。

3. 回避策

loc_cpuまたはiloc_cpu発行前にPSWレジスタのIEビットをクリアして、割り込みを禁止してください。

例 :

.....

```
asm(" mvfc    R0,PSW¥n"  
    " and3    R0,R0,#0xFFBF¥n"
```

```
" mvtc    R0,PSW¥n");
```

```
loc_cpu();
```

```
.....
```

```
-----
```

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.