

2010年4月発行カタログ訂正のお知らせ

2010年4月に発行された、以下のカタログの正誤情報をお知らせします。

- ルネサス開発環境カタログ 別冊
ドキュメント番号 R20CS0002JJ0100 (紙面およびPDF版)
- ルネサス マイクロコンピュータH8Sファミリ H8SXファミリ
ドキュメント番号 R01CL0002JJ0100 (紙面およびPDF版)

カタログの正誤情報は、以下のURLでも参照できます。(5月20日から公開予定)

https://www.renesas.com/tool_catalog

1. ルネサス開発環境カタログ 別冊

ドキュメント番号 R20CS0002JJ0100 (紙面およびPDF版)

- (1) 6ページ: SuperH(TM) ファミリ開発環境一覧表
オンチップデバッグエミュレータ列 下から2行目
HS7125EDB02Hの対応パッケージに以下を追加

(PRQP0064GC-A[Previous code: FP-64HV]用デバッグMCUボード) *18

- (2) 6ページ: SuperH(TM) ファミリ開発環境一覧表
ユーザシステムインタフェースボード or エバチップユニット列
下から2行目 R0E571250CFG00の対応パッケージに以下を追加

(PRQP0064GC-A[Previous code: FP-64HV]用ユーザインタフェースボード)

- (3) 10ページ: R32C/100シリーズ開発環境一覧表
スタータキット列 上から2行目にダッシュ「-」を追加

- (4) 19ページ: R8Cファミリ開発環境一覧表
MCUユニット or エミュレーションプロンプ列 上から4行目
誤: R0E21300MCU00 *16 ★★
正: R0E521300MCU00 *16 ★★

- (5) 26ページ: H8Sファミリ開発環境一覧表

グループ列 上から13行目

誤: H8S/2140B (品名: H8S/2140BF, H8S/2141BF, H8S/2145BF, H8S/2148BF)

正: H8S/2140B (品名: H8S/2140B, HD64F2145BV, H8S/2141B, HD64F2148BV)

(6) 38ページ: E8aデバッグ機能情報

ハードウェアブレーク列 上から2行目

誤: アドレスブレーク 8点+データ条件ブレーク 1点

正: アドレスブレーク 4点+データ条件ブレーク 1点

(7) 38ページ: E8aデバッグ機能情報

内蔵トレース列 上から1行目 R8C/Mxのみ

誤: 4分岐 (分岐元先PC) or 指定したデータアクセスを最大8サイクル

正: 3分岐 (分岐元先PC) or 6分岐 (分岐元PC) or 指定したデータ
アクセスを最大6サイクル

(8) 38ページ: E8aデバッグ機能情報

内蔵トレース列 上から5行目 M16C/6Bのみ

誤: 32分岐命令実行履歴 (分岐元先PC) or 指定したデータアクセスを
最大64サイクル

正: 16分岐命令実行履歴 (分岐元先PC) or 指定したデータアクセスを
最大32サイクル

2. ルネサス マイクロコンピュータH8Sファミリ H8SXファミリ ドキュメント番号 R01CL0002JJ0100 (紙面およびPDF版)

(1) 31ページ: H8Sファミリ開発環境一覧表

グループ列 上から13行目

誤: H8S/2140B (品名: H8S/2140BF, H8S/2141BF, H8S/2145BF, H8S/2148BF)

正: H8S/2140B (品名: H8S/2140B, HD64F2145BV, H8S/2141B, HD64F2148BV)

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。