

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-A318A/J	Rev.	第1版
題名	WDT1 のクロック周期の誤記訂正		情報分類	技術情報	
適用製品	H8S/2649 シリーズ	対象ロット等	関連資料	H8S/2649 グループ ハードウェアマニュアル (RJ09B0146-0200 Rev.2.00)	
		全ロット			

H8S/2649シリーズのハードウェアマニュアルにおいて誤記がありましたので訂正させていただきます

記

12-2. タイマコントロール/ステータスレジスタ(TCSR)

・ TCSR_1

クロックセレクト 2 ~ 0

【訂正前】

PSS = 1 のとき () 内は SUB = 32.768kHz の場合

000 : クロック SUB/2 (周期13.1ms)

001 : クロック SUB/4 (周期26.2ms)

010 : クロック SUB/8 (周期52.4ms)

011 : クロック SUB/16 (周期104.9ms)

100 : クロック SUB/32 (周期209.7ms)

101 : クロック SUB/64 (周期419.4ms)

110 : クロック SUB/128 (周期838.9ms)

111 : クロック SUB/256 (周期1.6777s)

【訂正後】

PSS = 1 のとき () 内は SUB = 32.768kHz の場合

000 : クロック SUB/2 (周期15.6ms)

001 : クロック SUB/4 (周期31.3ms)

010 : クロック SUB/8 (周期62.5ms)

011 : クロック SUB/16 (周期125ms)

100 : クロック SUB/32 (周期250ms)

101 : クロック SUB/64 (周期500ms)

110 : クロック SUB/128 (周期1s)

111 : クロック SUB/256 (周期2s)