

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A682A/J	Rev.	第1版
題名	ADC の ADST ビット使用時の注意事項について		情報分類	技術情報	
適用製品	SH7720 グループ SH7721 グループ	対象ロット等 全ロット	関連資料	SH7720/7721 ハードウェアマニュアル Rev.3.00 (RJJ09B0027-0300)	

ADC の ADST ビットをご使用になる際に、下記の注意事項がございます。

ご理解、ご了承いただきますよう、お願いいたします。

- (1) ADCSR.ADST ビットを 0 にクリアしてスキャンモードやマルチモードで実行中の AD 変換を止めた場合は、1 チャンネルの AD 変換に必要な時間以上待ってから、次の AD 変換を再開してください。
又は、AD 変換を止めた後、ADC をモジュールスタンバイ状態に入れてください。
ADC をモジュールスタンバイ状態に入れることによって、ADC は初期化されます。
モジュールスタンバイ状態を解除した後、次の AD 変換を再開してください。
- (2) シングルモード時、ADCSR.ADST ビットをクリアして、AD 変換を途中で停止することができません。
A/D 変換が終わると、ADCSR.ADST ビットは自動的にクリアされます。
- (3) 上記 (1) (2) 以外の場合、ADCSR.ADST ビットを変化させるためには、ADCSR のクロックセレクトビット (CKS1,0) で選択したクロックの 1 周期以上の間隔を開けてください。
又は、ADC をモジュールスタンバイ状態に入れてください。
ADC をモジュールスタンバイ状態に入れることによって、ADC は初期化されます。
モジュールスタンバイ状態を解除した後、次の AD 変換を再開してください。

以上