

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# ルネサス 技術情報

〒100-0004  
東京都千代田区大手町2丁目6番2号  
(日本ビル)

TEL (03)5201-5224 (ダイヤルイン)  
株式会社 ルネサス テクノロジ 応用技術統括部  
第三応用技術部

製品分類	MPU&MCU	発行番号	TN-H8*-257A	Rev.	第1版
題名	HD64F38004 使用上の注意事項	情報分類	1. 仕様変更 2. ドキュメント訂正追加等 ③. 使用上の注意事項 4. マスク変更 5. ライン変更		
適用製品	HD64F38004	対象ロット等	関連資料 H8/3802 シリーズ、H8/38004 シリーズ ハードウェアマニュアル ADJ-602-230B 第3版	有効期限	
		全ロット		永年	

HD64F38004 におきまして下記現象が判明しましたので、対策処理の追加をお願い致します。

## 記

### 1. 発生現象

- ・電源投入時の回路状態により、ベクタ No.17(システム予約)の割込み要求が発生する場合があります。
- ・CCR の I ビットを 0 クリアすると、他の内部割込みと同様に上記割込みを受け付けます。これにより例外処理を開始しますが、当該割込み要求フラグをクリアする手段がないためプログラムの進行が停止します。

### 2. 本現象の対策方法

本現象の対策として、処理(図1)をプログラムに追加して頂きますよう、お願い致します。アセンブラでの例を図2に、C言語での例を図3に示します。

尚、本処理を追加したプログラムは Mask ROM 版で変更なし、或いは本処理分を削除してご使用頂きます。

以上

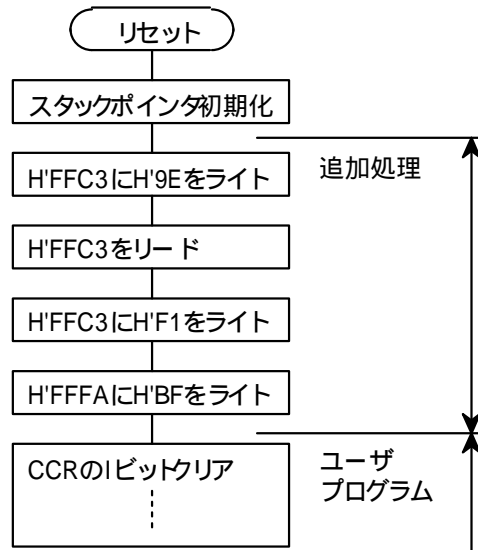


図1 追加処理

```

.ORG H'0000
.DATA.W      INIT
.ORG H'0100
INIT:
MOV.W #H'FF80:16,SP

MOV.B #H'9E:8,R0L
MOV.B R0L,@H'FFC3:8
MOV.B @H'FFC3:8,R0L
MOV.B #H'F1:8,R0L
MOV.B R0L,@H'FFC3:8
MOV.B #H'BF:8,R0L
MOV.B R0L,@H'FFFA:8

ANDC.B#H'7F:8,CCR          ; user program

```

図2 プログラム例 (アセンブラ)

```

void PowerON_Reset(void)
{
// -----
    unsigned char dummy;
    *((volatile unsigned char *)0xffc3)= 0x9e;
    dummy = *((volatile unsigned char *)0xffc3);
    *((volatile unsigned char *)0xffc3)= 0xf1;
    *((volatile unsigned char *)0xffffa)= 0xbf;
// -----
    set_imask_ccr(0);          // clear I bit
                                // user program
}

```

図3 プログラム例 (C言語)