

マイクロコンピュータ技術情報

技術通知 UPD789862 (サブ・シリーズ) 使用制限事項の件		発行番号	SBG-DT-03-0164号	1/1
		発行日	2003年 5月 29日	
		発行元	NEC エレクトロニクス株式会社 ソリューション事業本部 第二ソリューション事業部 マイクロコンピュータグループ	
文書分類	使用制限事項	バージョン・アップ	ドキュメント修正	その他
関連資料	UPD789862 サブシリーズユーザーズ・マニュアル 資料番号 : U15852JJ3V0UD00 (第3版)			

CP(K),0

1. 対象製品

μPD789862
μPD78E9862

2. 制限事項内容

16ビット・タイマ/イベント・カウンタ0においてタイマ出力F/Fの状態を設定する場合、TOC0(タイマ出力コントロールレジスタ)の設定方法によっては正しく設定できない場合がございます。

LVS0に"1"をセットしタイマ出力からハイレベルを出力する場合は、必ず事前にTOE0に"1"をセットしタイマ出力許可状態にしてから、LVS0に"1"を設定してください。

TOE0より先にLVS0に"1"をセットした場合LVS0の設定は無効となり、ロウ・レベルを出力します。また、LVS0とTOE0を同時に"1"をセットした場合タイマ出力は不定となります。

3. 制限事項詳細

上記制限事項の詳細は別紙2に示します。

4. 制限事項改善計画

今回追加いたしました項目につきましては制限事項とさせて頂き、ユーザーズ・マニュアルの次回改版時に反映いたします。

5. 制限事項一覧

制限事項の履歴とその詳細情報について別紙1に記載いたします。

6. 発行文書履歴

UPD789862 サブシリーズ 使用制限事項一覧 発行文書履歴

文書番号	発行日	記事
SBG-DT-03-0164	2003年5月29日	初版発行

- 以上 -

UPD789862 サブ・シリーズ使用制限事項一覧**1) 製品履歴**

< マスク品 >

	内容		μ PD789862
		製法規格	全ての規格
項目 1	16 ビット・タイマ出力制限事項		

< EEPROM 品 >

	内容		μ PD78E9862
		製法規格	全ての規格
項目 1	16 ビット・タイマ出力制限事項		

注 1) 製法規格はパッケージ捺印の LOT 番号で左から 5 桁目のアルファベット表記になります。

注 2) 各記号はそれぞれ以下の意味を示します。

- : 制限事項対象外
- : 制限事項修正済み
- x : 制限事項対象 (修正予定)
- : 制限事項対象 (修正予定なし)

2) 使用制限事項の詳細

項目 1 : 今回の制限事項です。(別紙 2 をご参照ください。)

制限事項 項目 1 : 16 ビット・タイマ出力制限事項

制限事項内容

16 ビット・タイマ/イベント・カウンタ 0 においてタイマ出力 F/F の状態を設定する場合、TOC0(タイマ出力コントロール・レジスタ)の設定方法によっては正しく設定できない場合がございます。

TOE0 より先に LVS0 に"1"をセットした場合は、LVS0 の設定は無効となりロウ・レベルを出力します。また、LVS0 と TOE0 を同時に"1"をセットした場合タイマ出力は不定となります。

< 16 ビット・タイマ出力コントロール・レジスタのフォーマット >

略号	7	6	5					①
TOC0	0	0	0	TOC04	LVS0	LVR0	TOC01	TOE0

LVS0	LVR0	タイマ出力 F/F の設定
0	0	変化しない
0	1	タイマ出力 F/F をリセット(0)
1	0	タイマ出力 F/F セット(1)
1	1	設定禁止

TOE0	タイマ出力の制御
0	出力禁止 (出力は 0 レベルに固定)
1	出力許可

回避策

LVS0 に"1"をセットして、タイマ出力からハイレベルを出力する場合は、必ず事前に TOE0 に"1"をセットし、タイマ出力許可状態にしてから LVS0 に"1"を設定してください。以下にプログラム例を示します。

< プログラム例 >

```

MOV   TOC0,#00000001B      ; 16 ビットタイマ出力を許可
MOV   TOC0,#00011011B      ; その他の設定とタイマ出力 F/F をハイレベルに設定
                                   (タイマ出力はハイレベルになります。)
MOV   TMC0,#00001100B      ; タイマ動作開始

```

- 以上 -