

「この資料は設計目的以外には使用しないでください。
また、当社に断りなく第三者へ開示することを禁じております。」

<p style="text-align: center;"><u>技術通知</u></p> <p style="text-align: center;">μPD789104A, 789114A μPD789124A, 789134A</p> <p style="text-align: center;">サブ・シリーズ</p>		発行番号	SBG-DT-03-0051号	1/1
		発行日	2003年 2月 5日	
		発行元	NEC エレクトロニクス株式会社 ソリューション事業本部 第二ソリューション事業部 マイクロコンピュータグループ	
文書分類	使用制限事項	バージョン・アップ	ドキュメント修正	その他
関連資料	ユーザーズ・マニュアル データ・シート データ・シート データ・シート データ・シート データ・シート	資料番号 : U14643JJ1V1UM00 資料番号 : U14590JJ1V1DS00 資料番号 : U14925JJ1V1DS00 資料番号 : U14678JJ1V1DS00 資料番号 : U14926JJ1V0DS00 資料番号 : U15929JJ1V0DS00		

1. 対象製品

μPD789101/9102/9104/9111/9112/9114/F9116
 μPD789121/9122/9124/9131/9132/9134/F9136
 μPD789101A/9102A/9104A/9111A/9112A/9114A/F9116A
 μPD789121A/9122A/9124A/9131A/9132A/9134A/F9136A
 μPD78F9116B
 μPD78F9136B

2. 仕様追加

上記製品のシリアル・インタフェース 20 において、以下に示す仕様追加事項がございます

- ・SS20 セットアップ時間 (対 SCK20 初回エッジ)
- ・SS20 ホールド時間 (対 SCK20 最終エッジ)

上記仕様追加事項の詳細、別紙 1 に示します。

- 以上 -

仕様追加事項

シリアル インタフェース 20 において、以下に示す仕様追加事項がございます

- ・ $\overline{SS20}$ セットアップ時間 (対 $\overline{SCK20}$ 初回エッジ)
- ・ $\overline{SS20}$ ホールド時間 (対 $\overline{SCK20}$ 最終エッジ)

VDD = 1.8V ~ 5.5V , TA = - 40 ~ + 85

項目	略号	条件	MIN.	TYP.	MAX.	単位
$\overline{SS20}$ セットアップ時間 (対 $\overline{SCK20}$ 初回エッジ)	t_{SSK2}	2.7V VDD 5.5V	100			ns
			150			ns
$\overline{SS20}$ ホールド時間 (対 $\overline{SCK20}$ 最終エッジ)	t_{KSS2}	2.7V VDD 5.5V	400			ns
			600			ns

(A1)製品、(A2)製品は以下の通りとなります。

VDD = 4.5V ~ 5.5V , TA = - 40 ~ + 105 (uPD78F9116B(A1) uPD78F9136B(A1))

TA = - 40 ~ + 110 (uPD78910xA(A1), 78911xA(A1), 78912xA(A1) 78913xA(A1))

TA = - 40 ~ + 125 (uPD78910xA(A2), 78911xA(A2), 78912xA(A2), 78913xA(A2))

項目	略号	条件	MIN.	TYP.	MAX.	単位
$\overline{SS20}$ セットアップ時間 (対 $\overline{SCK20}$ 初回エッジ)	t_{SSK2}		100			ns
$\overline{SS20}$ ホールド時間 (対 $\overline{SCK20}$ 最終エッジ)	t_{KSS2}		400			ns

