

*****制限事項通知統合版*****
 * 本文書は、NECマイクロコンピュータ技術文書閲覧サービスの開始にあたり、既に通知させて頂いて *
 * おりました制限事項を1つの文書にまとめたものです。 2001年9月18日時点の全ての制限事項が *
 * 掲載されています。 *
 * *****

NECマイクロコンピュータ技術情報

		頁数	1/1
技術通知 μPD780308 / μPD780308Y サブシリーズ		発行番号	SBG-T-2507号
		発行日	平成13年9月18日
		発行元	日本電気株式会社 NECエレクトロニクス ソリューション技術本部 マイクロコンピュータ技術部
関連資料	ユーザーズ・マニュアル(U14260JJ1V1UM00) データ・シート(U14590JJ1V1DS00) データ・シート(U14258JJ1V0DS00)	文書分類	使用制限事項通知 2 バージョンアップ通知 3 ドキュメント訂正通知 4 その他の通知

CP(K).O

1. 対象製品

μPD780306 / μPD780308 / μPD78P0308
 μPD780306Y / μPD780308Y / μPD78P0308Y
 μPD780306(A) / μPD780308(A) / μPD78P0308(A)

2. 制限事項一覧

制限事項の履歴とその詳細情報について別紙に記載いたします。

以上

μPD780308サブシリーズ使用制限事項一覧

1) 製品バージョン

- ・ μPD780306 / μPD780308 : K規格
 - ・ μPD780306Y / μPD780308Y : K規格
 - ・ μPD780306(A) / μPD780308(A) : K規格
 - ・ μPD780306Y(A) / μPD780308Y(A) : K規格
 - ・ μPD78P0308 / μPD78P0308Y / μPD78P0308Y(A) : K, E, I規格
- 製法規格はパッケージ捺印のLOT 番号で左から5桁目のアルファベット表記になります。

2) 製品履歴

<マスク品>

	内容	UPD780306/UPD780308 UPD780306Y/UPD780308Y UPD780306(A)/UPD780308(A) UPD780306Y(A)/UPD780308Y(A)	
		製法規格	K
項目1	CPUの低電圧動作に関する制限事項		-
項目2	LCD表示データメモリに関する制限事項		-
項目3	ADコンバータ低電圧動作に関する制限事項		-
項目4	シリアルインタフェースチャンネル3に関する制限事項		-
項目5	LCD表示モード・レジスタの低電圧動作モードに関する制限事項		-
項目6	UART出力端子選択機能に関する制限事項		-

<OTP品>

	内容	UPD78P0308GC UPD78P0308GF UPD78P0308YGC UPD78P0308YGF UPD78P0308GC(A) UPD78P0308GF(A) UPD78P0308YGC(A) UPD78P0308YGF(A)				UPD78P0308KL-T UPD78P0308YKL-T	
		製法規格	K	E		I	
				1	2	3	4
項目1	CPUの低電圧動作に関する制限事項		×	×		×	
項目2	LCD表示データメモリに関する制限事項		×			×	
項目3	ADコンバータ低電圧動作に関する制限事項		×	×		×	
項目4	シリアルインタフェースチャンネル3に関する制限事項		×			×	

項目 5	LCD 表示モード・リストの低電圧動作モードに関する制限事項	×			×	
項目 6	UART 出力端子選択機能に関する制限事項	×			×	

- 1 ロット番号の始めの 4 桁が 9920 以前
- 2 ロット番号の始めの 4 桁が 9920 以降
- 3 ロット番号の始めの 4 桁が 9912 以前
- 4 ロット番号の始めの 4 桁が 9912 以降

注 1) 製法規格はパッケージ捺印の LOT 番号で左から 5 桁目のアルファベット表記になります。

注 2) 各記号はそれぞれ以下の意味を示します。

- : 制限事項対象外
- : 制限事項修正済み
- × : 制限事項対象 (修正予定)
- : 制限事項対象 (修正予定なし)

3) 使用制限事項の詳細

- 項目 1 : 詳細は別紙 2 をご参照ください。
- 項目 2 : 詳細は別紙 3 をご参照ください。
- 項目 3 : 詳細は別紙 4 をご参照ください。
- 項目 4 : 詳細は別紙 5 をご参照ください。
- 項目 5 : 詳細は別紙 6 をご参照ください。
- 項目 6 : 詳細は別紙 8 をご参照ください。

4) その他注意事項

特になし

項目1 CPUの低電圧動作に関する制限事項**【内容】**

CPUを低電圧で動作させることができません。
CPUの動作可能電圧は、2.7 VDD 5.5になります。

<本来のスペック>

2.0 VDD 5.5の範囲でCPUの動作可

【回避策】

CPUの動作可能電圧は、2.7 VDD 5.5でご使用下さい。

【対策】

デバイスの修正を行います。

項目2 CPUの低電圧動作に関する制限事項

【内容】

LCD表示データ・メモリ (FA58~FA7F) に対し表の命令を使用すると、命令が正常に実行されない場合があります。

なお、LCD表示は正常に動作します。

LCD表示データ・メモリに使用できない命令

ニモニック	オペランド
MOV	A, !addr16 A, [DE] A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
XCH	A, !addr16 A, [DE] A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
MOVW	AX, !addr16
ADD	A, !addr16 A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
ADDC	A, !addr16 A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
SUB	A, !addr16 A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
SUBC	A, !addr16 A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
ROR4	[HL]
ROL4	[HL]

ニモニック	オペランド
AND	A, !addr16 A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
OR	A, !addr16 A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
XOR	A, !addr16 A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
CMP	A, !addr16 A, [HL] A, [HL+byte] A, [HL+B] A, [HL+C]
MOV1	CY, [HL].bit [HL].bit, CY
AND1'	CY, [HL].bit
OR1	CY, [HL].bit
XOR1	CY, [HL].bit
SET1	[HL].bit
CLR1	[HL].bit
BT	[HL].bit, \$addr16
BF	[HL].bit, \$addr16
BTCLR	[HL].bit, \$addr16

【回避策】

LCD表示データ・メモリ (FA58~FA7F) に対し表の命令を使用しないようにして下さい。

【対策】

デバイスの修正を行います。

項目3 ADコンバータ低電圧動作に関する制限事項

【内容】

ADコンバータは、 $VDD1 = VDD2 = AVREF = 4.0V$ 以上で使用して下さい。
上記以外の条件で使用方法と変換の精度が著しく悪くなります。

【対策】

デバイスの修正を行います。

項目4 シリアルインタフェースチャンネル3に関する制限事項**【内容】**

シリアル・インタフェース・チャンネル3を使用できません。

【対策】

デバイスの修正を行います。

項目5 LCD表示モード・レジスタの低電圧動作モードに関する制限事項**【内容】**

LCD表示モード・レジスタ(LCDMレジスタ・ビット3)における、低電圧動作モードを選択する事は出来ません。LCDMレジスタ・ビット3には「0」を設定して下さい。

【対策】

デバイスの修正を行います。

項目4 U A R T出力端子選択機能に関する制限事項

【内容】

UART 入出力端子選択機能 (SIPS レジスタ) における、入出力端子の選択を行うことは出来ません。
シリアル・インタフェース・チャンネル2のその他の機能は正常動作します。

【対策】

デバイスの修正を行います。