


<b>技術通知</b> uPD178048 サブシリーズ (ドキュメント誤記訂正)		発行番号	SBG-DT-04-0136号	1/1	
		発行日	2004年 4月 23日		
		発行元	NECエレクトロニクス株式会社 ソリューション事業本部 第2ソリューション事業部 マイクロコンピュータグループ		
文書分類	使用制限事項	バージョン・アップ	<input type="radio"/>	ドキュメント誤記訂正(正誤表)	その他
関連資料	UPD178048 サブシリーズ ユーザーズマニュアル		資料番号：和文 U13985JJ2V0UM00 (第2版)		

CP (K), 0

1. 対象製品

UPD178F048、uPD178048、uPD178046

2. 誤記内容

ユーザーズマニュアル (資料番号：UU13985JJ2V0UM00) P242 図17-3

対象フラグ	項目	誤	正
OSDSTA ビット0 (OSCck)	LC発振分周周波数をOSCMO N/P74に出力する	0	1
	LC発振分周周波数をOSCMO N/P74に出力しない	1	0

本フラグのリセット値は“0”になっています。その場合、LC発振分周出力をしません。  
 また、本内容はSBB-DT-03-0368 2003.5.21発行で一部お客様には通知済みの内容と同一です。

3. 回避策

上記の設定を行ってください。

4. 改善計画

本通知を持って変更通知とさせていただきます。

5. その他

対象デバイスの開発ツール (IE-178048-NS-EM1) において、本フラグの設定は無効です。  
 (開発ツールでLC発振分周周波数の出力はできません)  
 本事項につきましては、別途ツールの技術通知をいたします。

6. 誤記一覧

誤記訂正の履歴とその詳細情報が含まれました制限事項一覧を別紙に記載いたします。

7. 発行文書履歴

UPD178048 サブシリーズ誤記通知一覧 発行文書履歴

文書番号	発行日	記事
SBG-DT-04-0136	2004年4月23日	初版発行 (本技術通知文書)

最後に、本件につきまして、貴社には大変ご迷惑をお掛け致しますこと、重ねてお詫び申し上げます。

以上

## uPD178048 サブシリーズの誤記一覧

## ユーザーズマニュアル

No	訂正内容		第 2 版
	資料 番号	和文 英文	U13985JJ2V0UM00 -
1	OSCckビット誤記		

注 1) 各記号はそれぞれ以下の意味を示します。

- : 誤記対象外
- : 誤記修正済み
- × : 誤記対象 (修正予定)
- : 制限事項対象 (修正予定なし)

注 2) 上記以外に、誤字・脱字・表現等について変更している場合がございます。修正内容については、各マニュアルおよび各マニュアルに添付されている改版履歴についても合わせてご確認ください。

**誤記内容**

ユーザズマニュアル (資料番号 : UU13985JJ2V0UM00) P242 図 17-3

対象フラグ	項目	誤	正
OSDSTA ビット 0 (OSCck)	LC 発振分周周波数を OSCM ON / P 7 4 に出力する	0	1
	LC 発振分周周波数を OSCM ON / P 7 4 に出力しない	1	0

本フラグのリセット値は“0”になっています。その場合、LC 発振分周出力をしません。

**改善計画**

今回追加いたしました項目は、制限事項とさせていただきます。  
本通知を持って変更通知とさせていただきます。

**その他**

対象デバイスの開発ツール (IE-178048-NS-EM1) において、本フラグの設定は無効です。  
(開発ツールで LC 発振分周周波数の出力はできません)  
本事項につきましては、別途ツールの技術通知をいたします