

<訂正後>

信号名	機能 1			機能 2			機能 3			機能 5			機能 6		
	モジュール	端子名	IO	モジュール	端子名	IO	モジュール	端子名	IO	モジュール	端子名	IO	モジュール	端子名	IO
DU0_DB4		DU0_DB4	IO	SDHI2_B	SD2_CLK_B	O								HIFINT	O
DU0_DB5		DU0_DB5	IO	(SD2:mirror)	SD2_CMD_B	IO								HIFDREQ	O
DU0_DB6		DU0_DB6	IO		SD2_DAT0_B	IO								HIFRDY	O
DU0_DB7		DU0_DB7	IO		SD2_DAT1_B	IO								HIFEBL_B	I
DU0_DOTCLKIN		DU0_DOTCLKIN	I		SD2_DAT2_B	IO									
DU0_DOTCLKOUT		DU0_DOTCLKOUT	O		SD2_DAT3_B	IO									
DU0_EXHSYNC/ DU0_HSYNC	DU0	DU0_EXHSYNC/ DU0_HSYNC	IO		SD2_CD_B	I									
DU0_EXVSYNC/ DU0_VSYNC		DU0_EXVSYNC/ DU0_VSYNC	IO		SD2_WP_B	I									

2. p37-21 「37.2.15 周辺機能選択レジスタ 7 (IPSR7)」の割り付け機能に関する誤記訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)	機能 6 (設定値=H'5)
IP7[30:29]	DU0_DB4	設定不可	HIFINT	設定不可	設定不可	設定不可

<訂正後>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)	機能 6 (設定値=H'5)
IP7[30:29]	DU0_DB4	SD2_CLK_B	HIFINT	設定不可	設定不可	設定不可

3. p37-22 「37.2.16 周辺機能選択レジスタ 8 (IPSR8)」の割り付け機能に関する誤記訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
IP8[1:0]	DU0_DB5	設定不可	HIFDREQ	設定不可	設定不可
IP8[3:2]	DU0_DB6	設定不可	HIFRDY	設定不可	設定不可
IP8[5:4]	DU0_DB7	設定不可	SSI_SCK0_B	HIFEBL_B	設定不可
IP8[7:6]	DU0_DOTCLKIN	設定不可	HSPI_CS0#_C	SSI_WS0_B	設定不可
IP8[9:8]	DU0_DOTCLKOUT	設定不可	HSPI_CLK0_C	SSI_SDATA0_B	設定不可
IP8[11:10]	DU0_EXHSYNC/DU0_HSYNC	設定不可	HSPI_TX0_C	SSI_SCK1_B	設定不可
IP8[13:12]	DU0_EXVSYNC/DU0_VSYNC	設定不可	HSPI_RX0_C	SSI_WS1_B	設定不可

<訂正後>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
IP8[1:0]	DU0_DB5	SD2_CMD_B	HIFDREQ	設定不可	設定不可
IP8[3:2]	DU0_DB6	SD2_DAT0_B	HIFRDY	設定不可	設定不可
IP8[5:4]	DU0_DB7	SD2_DAT1_B	SSI_SCK0_B	HIFEBL_B	設定不可
IP8[7:6]	DU0_DOTCLKIN	SD2_DAT2_B	HSPI_CS0#_C	SSI_WS0_B	設定不可
IP8[9:8]	DU0_DOTCLKOUT	SD2_DAT3_B	HSPI_CLK0_C	SSI_SDATA0_B	設定不可
IP8[11:10]	DU0_EXHSYNC/DU0_HSYNC	SD2_CD_B	HSPI_TX0_C	SSI_SCK1_B	設定不可
IP8[13:12]	DU0_EXVSYNC/DU0_VSYNC	SD2_WP_B	HSPI_RX0_C	SSI_WS1_B	設定不可

4. p37-29 ~ 37-30 「表 37.3 機能から見たレジスタ対応表」の割り付け機能に関する誤記訂正

<訂正前>

GPIO-周辺切り替え							GPIO- 周辺 切り替え 信号	周辺 切り替え 信号
GPIO-周辺 切り替え (GP 設定値 = 0)	周辺モジュール (GP 設定値=1)							
	IP 切り替え							
	機能 1 IP 設定値=0	機能 2 IP 設定値=1	機能 3 IP 設定値=2	機能 4 IP 設定値=3	機能 5 IP 設定値=4	機能 6 IP 設定値=5		
GP3-20	DU0_DB4	設定禁止	HIFINT	設定不可	設定不可	設定不可	GP3[20]	IP7[30:29]
GP3-21	DU0_DB5	設定禁止	HIFDREQ	設定不可	設定不可	設定不可	GP3[21]	IP8[1:0]
GP3-22	DU0_DB6	設定禁止	HIFRDY	設定不可	設定不可	設定不可	GP3[22]	IP8[3:2]
GP3-23	DU0_DB7	設定禁止	SSI_SCK0_B	HIFEBL_B	設定不可	設定不可	GP3[23]	IP8[5:4]
GP3-24	DU0_DOTCLKIN	設定禁止	HSPI_CS0#_C	SSI_WS0_B	設定不可	設定不可	GP3[24]	IP8[7:6]
GP3-25	DU0_DOTCLKOUT	設定禁止	HSPI_CLK0_C	SSI_SDATA0_B	設定不可	設定不可	GP3[25]	IP8[9:8]
GP3-26	DU0_EXHSYNC/DU0_HSYNC	設定禁止	HSPI_TX0_C	SSI_SCK1_B	設定不可	設定不可	GP3[26]	IP8[11:10]
GP3-27	DU0_EXVSYNC/DU0_VSYNC	設定禁止	HSPI_RX0_C	SSI_WS1_B	設定不可	設定不可	GP3[27]	IP8[13:12]

<訂正後>

GPIO-周辺切り替え							GPIO- 周辺 切り替え 信号	周辺 切り替え 信号
GPIO-周辺 切り替え (GP 設定値 = 0)	周辺モジュール (GP 設定値=1)							
	IP 切り替え							
	機能 1 IP 設定値=0	機能 2 IP 設定値=1	機能 3 IP 設定値=2	機能 4 IP 設定値=3	機能 5 IP 設定値=4	機能 6 IP 設定値=5		
GP3-20	DU0_DB4	SD2_CLK_B	HIFINT	設定不可	設定不可	設定不可	GP3[20]	IP7[30:29]
GP3-21	DU0_DB5	SD2_CMD_B	HIFDREQ	設定不可	設定不可	設定不可	GP3[21]	IP8[1:0]
GP3-22	DU0_DB6	SD2_DAT0_B	HIFRDY	設定不可	設定不可	設定不可	GP3[22]	IP8[3:2]
GP3-23	DU0_DB7	SD2_DAT1_B	SSI_SCK0_B	HIFEBL_B	設定不可	設定不可	GP3[23]	IP8[5:4]
GP3-24	DU0_DOTCLKIN	SD2_DAT2_B	HSPI_CS0#_C	SSI_WS0_B	設定不可	設定不可	GP3[24]	IP8[7:6]
GP3-25	DU0_DOTCLKOUT	SD2_DAT3_B	HSPI_CLK0_C	SSI_SDATA0_B	設定不可	設定不可	GP3[25]	IP8[9:8]
GP3-26	DU0_EXHSYNC/DU0_HSYNC	SD2_CD_B	HSPI_TX0_C	SSI_SCK1_B	設定不可	設定不可	GP3[26]	IP8[11:10]
GP3-27	DU0_EXVSYNC/DU0_VSYNC	SD2_WP_B	HSPI_RX0_C	SSI_WS1_B	設定不可	設定不可	GP3[27]	IP8[13:12]

5. p37-39「表 37.4 複数の LSI ピンにマルチされているモジュールピンのグループ選択まとめ表」の割り付け機能に関する誤記訂正

<訂正前>

対象ピン名	Group A	Group B	Group C	Group D	Group E
SD2_CMD	SD2_CMD_A 端子を選択	設定不可	設定不可	設定不可	設定不可
SD2_DAT0	SD2_DAT0_A 端子を選択	設定不可	設定不可	設定不可	設定不可
SD2_DAT1	SD2_DAT1_A 端子を選択	設定不可	設定不可	設定不可	設定不可
SD2_DAT2	SD2_DAT2_A 端子を選択	設定不可	設定不可	設定不可	設定不可
SD2_DAT3	SD2_DAT3_A 端子を選択	設定不可	設定不可	設定不可	設定不可
SD2_CD	SD2_CD_A 端子を選択	設定不可	設定不可	設定不可	設定不可
SD2_WP	SD2_WP_A 端子を選択	設定不可	設定不可	設定不可	設定不可

<訂正後>

対象ピン名	Group A	Group B	Group C	Group D	Group E
SD2_CMD	SD2_CMD_A 端子を選択	DU0_DB5 端子とマルチしている SD2_CMD を選択	設定不可	設定不可	設定不可
SD2_DAT0	SD2_DAT0_A 端子を選択	DU0_DB6 端子とマルチしている SD2_DAT0 を選択	設定不可	設定不可	設定不可
SD2_DAT1	SD2_DAT1_A 端子を選択	DU0_DB7 端子とマルチしている SD2_DAT1 を選択	設定不可	設定不可	設定不可
SD2_DAT2	SD2_DAT2_A 端子を選択	DU0_DOTCLKIN 端子とマルチしている SD2_DAT2 を選択	設定不可	設定不可	設定不可
SD2_DAT3	SD2_DAT3_A 端子を選択	DU0_DOTCLKOUT 端子とマルチしている SD2_DAT3 を選択	設定不可	設定不可	設定不可
SD2_CD	SD2_CD_A 端子を選択	DU0_EXHSYNC/DU0_HSYNC 端子とマルチしている SD2_CD を選択	設定不可	設定不可	設定不可
SD2_WP	SD2_WP_A 端子を選択	DU0_EXVSYNC/DU0_VSYNC 端子とマルチしている SD2_WP を選択	設定不可	設定不可	設定不可

以上