

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A831B/J	Rev.	第2版
題名	SH7734 ユーザーズマニュアル ハードウェア編の訂正(PFC)		情報分類	技術情報	
適用製品	SH7734	対象ロット等	関連資料	SH7734 ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0233JJ0100)	
		全ロット			

SH7734 のピンファンクションコントローラ(PFC)のユーザーズマニュアルに関して、誤記訂正及び記述訂正があります。下記において、訂正後の網掛け部分が訂正箇所となります。また、TN-SH7-A831A/J との差分は「TN-SH7-A831A/J からの修正内容」をご参照下さい。

【訂正内容】

1.p37-1 「37.1.1 特長」の「・LSI ピン PULL UP 制御機能」に関する誤記訂正及び記述訂正

<訂正前>

PFC モジュール内レジスタにより SH4A-Value LSI ピン PULL UP 制御機能

<訂正後>

PFC モジュール内レジスタにより本 LSI ピンの PULL UP 制御機能

2.p37-7 「GPIO 周辺機能選択レジスタ 1(GPSR1)」の割り付け機能分類に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)
GP1[0]	GP-1-0	IP3[20]で選択される周辺機能

<訂正後>

ビット名称	GPIO (設定値=h 0)	周辺機能 (設定値=h 1)
GP1[0]	GP-1-0	IP3[20]で選択される周辺機能

3.p37-8「GPIO 周辺機能選択レジスタ 2(GPSR2)」の割り付け機能分類に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)
GP2[0]	GP-2-0	IP11[6:4]で選択されている周辺機能

<訂正後>

ビット名称	GPIO (設定値=h 0)	周辺機能 (設定値=h 1)
GP2[0]	GP-2-0	IP11[6:4]で選択されている周辺機能

4. 「37.2.5 GPIO 周辺機能選択レジスタ 3 (GPSR3)」の割り付け機能に関する誤記訂正及び記述訂正

4-A. p37-10 割り付け機能分類に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)
GP3[0]	GP-3-0	IP6[2:0]で選択される周辺機能

<訂正後>

ビット名称	GPIO (設定値=h 0)	周辺機能 (設定値=h 1)
GP3[0]	GP-3-0	IP6[2:0]で選択される周辺機能

4-B. p37-10 「GP3[7]」に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)
GP3[7]	GP-3-8	IP6[17:16]で選択される周辺機能

<訂正後>

ビット名称	GPIO (設定値=h 0)	周辺機能 (設定値=h 1)
GP3[7]	GP-3-7	IP6[17:16]で選択される周辺機能

5. 「37.2.6 GPIO 周辺機能選択レジスタ 4 (GPSR4)」の割り付け機能に関する誤記訂正及び記述訂正

5-A. p37-11 割り付け機能分類に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)
GP4[0]	GP4-0	IP9[19:18]で選択される周辺機能

<訂正後>

ビット名称	GPIO (設定値=h 0)	周辺機能 (設定値=h 1)
GP4[0]	GP4-0	IP9[19:18]で選択される周辺機能

5-B. p37-11 「GP4[18]」, 「GP4[19]」, 「GP4[20]」に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)
GP4[18]	GP4-18	IP10[13:12]で選択される周辺機能
GP4[19]	GP4-19	IP10[14]で選択される周辺機能
GP4[20]	GP4-20	IP10[17:15]で選択される周辺機能

<訂正後>

ビット名称	GPIO (設定値=h 0)	周辺機能 (設定値=h 1)
GP4[18]	GP-4-18	IP10[14:12]で選択される周辺機能
GP4[19]	GP-4-19	IP10[15]で選択される周辺機能
GP4[20]	GP-4-20	IP10[18:16]で選択される周辺機能

5-C. p37-12 「GP4[21]」, 「GP4[27]」, 「GP4[29]」に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)
GP4[21]	GP4-21	IP10[20:18]で選択される周辺機能
GP4[27]	GP4-27	IP10[15:13]で選択される周辺機能
GP4[29]	GP4-29	IP10[18:16]で選択される周辺機能

<訂正後>

ビット名称	GPIO (設定値=h 0)	周辺機能 (設定値=h 1)
GP4[21]	GP-4-21	IP10[21:19]で選択される周辺機能
GP4[27]	GP-4-27	IP11[15:13]で選択される周辺機能
GP4[29]	GP-4-29	IP11[18:16]で選択される周辺機能

5-D.p37-11,p37-12 「GP4-0」から「GP4-31」までに関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)
GP4[0]	GP4-0	...
...
GP4[31]	GP4-31	...

<訂正後>

ビット名称	GPIO (設定値=h 0)	周辺機能 (設定値=h 1)
GP4[0]	GP-4-0	...
...
GP4[31]	GP-4-31	...

6. p37-13 「37.2.7 GPIO 周辺機能選択レジスタ 5 (GPSR5)」の割り付け機能及び機能分類に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)
GP5[0]	GP5-0	IP10[29]で選択される周辺機能
GP5[1]	GP5-1	IP11[3]で選択される周辺機能
GP5[2]	GP5-2	IRQ2_B
GP5[3]	GP5-3	IRQ3_B
GP5[10]	GP5-10	IP10[27]で選択される周辺機能
GP5[11]	GP5-11	IP10[28]で選択される周辺機能

<訂正後>

ビット名称	GPIO (設定値=h 0)	周辺機能 (設定値=h 1)
GP5[0]	GP-5-0	IP10[25]で選択される周辺機能
GP5[1]	GP-5-1	IP11[3]で選択される周辺機能
GP5[2]	GP-5-2	IRQ2_B
GP5[3]	GP-5-3	IRQ3_B
GP5[10]	GP-5-10	IP10[27:26]で選択される周辺機能
GP5[11]	GP-5-11	IP10[29:28]で選択される周辺機能

7. p37-15 「37.2.9 周辺機能選択レジスタ 1 (IPSR1)」の割り付け機能に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
IP1[9:8]	A20	ST1_REQ	LCD_FLM_A	TS_SDAT	設定不可
IP1[11:10]	A21	ST1_SYC	LCD_VCPWC_A	TS_SCK	設定不可
IP1[13:12]	A22	ST1_VLD	LCD_VEPWC_A	TS_SDEN	設定不可
IP1[15:14]	A23	ST1_D[0]	LCD_M_DISP_A	TS_SPSYNC	設定不可

<訂正後>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
IP1[9:8]	A20	ST1_REQ	LCD_FLM_A	設定禁止	設定禁止
IP1[11:10]	A21	ST1_SYC	LCD_VCPWC_A	設定禁止	設定禁止
IP1[13:12]	A22	ST1_VLD	LCD_VEPWC_A	設定禁止	設定禁止
IP1[15:14]	A23	ST1_D[0]	LCD_M_DISP_A	設定禁止	設定禁止

8. p37-19 「37.2.13 周辺機能選択レジスタ 5 (IPSR5)」の割り付け機能に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
IP5[26:25]	REF50CK	CTS1#_D	HCTS0#_D	設定不可	設定不可

<訂正後>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
IP5[26:25]	REF50CK	CTS1#_E	HCTS0#_D	設定禁止	設定禁止

9. p37-21 「37.2.15 周辺機能選択レジスタ7 (IPSR7)」の割り付け機能に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能1 (設定値=h 0)	機能2 (設定値=h 1)	機能3 (設定値=h 2)	機能4 (設定値=h 3)	機能5 (設定値=h 4)	機能6 (設定値=h 5)
IP7[26:24]	DU0_DB2	RX5_C	RMII0_TXD1_B	TIOC4C_A	HIFWR	設定不可
IP7[28:27]	DU0_DB3	TX5_C	TIOC4D_A	HIFRD	設定不可	設定不可

<訂正後>

ビット名称	機能1 (設定値=h 0)	機能2 (設定値=h 1)	機能3 (設定値=h 2)	機能4 (設定値=h 3)	機能5 (設定値=h 4)	機能6 (設定値=h 5)
IP7[26:24]	DU0_DB2	RX5_B	RMII0_TXD1_B	TIOC4C_A	HIFWR	設定不可
IP7[28:27]	DU0_DB3	TX5_B	TIOC4D_A	HIFRD	設定不可	設定不可

10. p37-24 「37.2.18 周辺機能選択レジスタ10 (IPSR10)」の割り付け機能に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能1 (設定値=H'0)	機能2 (設定値=H'1)	機能3 (設定値=H'2)	機能4 (設定値=H'3)	機能5 (設定値=H'4)	機能6 (設定値=H'5)
IP10[2:0]	SSI_SCK23	VI1_4_B	RX1_E	FCLE_B	LCD_DATA15_B	設定不可
IP10[5:3]	SSI_WS23	VI1_5_B	TX1_E	HSCCK0_C	FALE_B	LCD_DON_B
IP10[14:12]	AUDIO_CLKA_A	VI1_CLK_B	SCK1_E	IECLK_B	LCD_FLM_B	設定不可
IP10[18:16]	AUDIO_CLKC	SCK1_D	設定不可	HCTS0#_C	FRB#_B	LCD_VEPWC_B
IP10[21:19]	AUDIO_CLKOUT	TX1_D	設定不可	HRTS0#_C	FSE#_B	LCD_M_DISP_B

<訂正後>

ビット名称	機能1 (設定値=H'0)	機能2 (設定値=H'1)	機能3 (設定値=H'2)	機能4 (設定値=H'3)	機能5 (設定値=H'4)	機能6 (設定値=H'5)
IP10[2:0]	SSI_SCK23	VI1_4_B	RX1_D	FCLE_B	LCD_DATA15_B	設定禁止
IP10[5:3]	SSI_WS23	VI1_5_B	TX1_D	HSCCK0_C	FALE_B	LCD_DON_B
IP10[14:12]	AUDIO_CLKA_A	VI1_CLK_B	SCK1_D	IECLK_B	LCD_FLM_B	設定禁止
IP10[18:16]	AUDIO_CLKC	SCK1_E	設定禁止	HCTS0#_C	FRB#_B	LCD_VEPWC_B
IP10[21:19]	AUDIO_CLKOUT	TX1_E	設定禁止	HRTS0#_C	設定禁止	LCD_M_DISP_B

11. p37-25 「37.2.19 周辺機能選択レジスタ 11 (IPSR11)」の割り付け機能に関する誤記訂正及び記述訂正

<訂正前>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
IP11[1]	SDA1	RX1_D	設定不可	設定不可	設定不可
IP11[3]	SDSELF	RTS1#_D	設定不可	設定不可	設定不可
IP11[6:4]	SCIF_CLK_A	HSPI_CLK_A	VI0_CLK	RMII0_TXD0_A	ET0_ETXD4
IP11[9:7]	SCK0_A	HSPI_CS#_A	VI0_CLKENB	RMII0_TXD1_A	ET0_ETXD5
IP11[11:10]	RX0_A	HSPI_RX_A	RMII0_RXD0_A	ET0_ETXD6	設定不可

<訂正後>

ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
IP11[1]	SDA1	RX1_E	設定禁止	設定禁止	設定禁止
IP11[3]	SDSELF	RTS1#_E	設定禁止	設定禁止	設定禁止
IP11[6:4]	SCIF_CLK_A	HSPI_CLK_A	VI0_CLK	RMII0_TXD0_A	ET0_ERXD4
IP11[9:7]	SCK0_A	HSPI_CS#_A	VI0_CLKENB	RMII0_TXD1_A	ET0_ERXD5
IP11[11:10]	RX0_A	HSPI_RX_A	RMII0_RXD0_A	ET0_ERXD6	設定禁止

12. 「表 37.3 機能から見たレジスタ対応表」に関する誤記訂正及び記述訂正

12-A. p37-27 「GP-1-7」に関する誤記訂正及び記述訂正

<訂正前>

GPIO-周辺切り替え							GPIO- 周辺 切り替え 信号	周辺 切り替え 信号
GPIO-周辺 切り替え (GP 設定値 = 0)	周辺モジュール (GP 設定値=1)							
	IP 切り替え							
	機能 1 IP 設定値=0	機能 2 IP 設定値=1	機能 3 IP 設定値=2	機能 4 IP 設定値=3	機能 5 IP 設定値=4	機能 6 IP 設定値=5		
GP-1-7	D12	設定禁止	FWE#_A	ET0_ETXD5_D	設定不可	設定不可	GP1[7]	IP2[24:23]

<訂正後>

GPIO-周辺切り替え							GPIO- 周辺 切り替え 信号	周辺 切り替え 信号
GPIO-周辺 切り替え (GP 設定値 = 0)	周辺モジュール (GP 設定値=1)							
	IP 切り替え							
	機能 1 IP 設定値=0	機能 2 IP 設定値=1	機能 3 IP 設定値=2	機能 4 IP 設定値=3	機能 5 IP 設定値=4	機能 6 IP 設定値=5		
GP-1-7	D12	設定禁止	FWE#_A	ET0_ETXD5_B	設定禁止	設定禁止	GP1[7]	IP2[24:23]

12-B. p37-29「GP-3-18」,「GP-3-19」に関する誤記訂正及び記述訂正

<訂正前>

GPIO-周辺切り替え							GPIO- 周辺 切り替え 信号	周辺 切り替え 信号
GPIO-周辺 切り替え (GP 設定値 = 0)	周辺モジュール (GP 設定値=1)							
	IP 切り替え							
	機能 1 IP 設定値=0	機能 2 IP 設定値=1	機能 3 IP 設定値=2	機能 4 IP 設定値=3	機能 5 IP 設定値=4	機能 6 IP 設定値=5		
GP3-18	DU0_DB2	RX5_C	RMII0_TXD1_B	TIOC4C_A	HIFWR	設定不可	GP3[18]	IP7[26:24]
GP3-19	DU0_DB3	TX5_C	TIOC4D_A	HIFRD	設定不可	設定不可	GP3[19]	IP7[28:27]

<訂正後>

GPIO-周辺切り替え							GPIO- 周辺 切り替え 信号	周辺 切り替え 信号
GPIO-周辺 切り替え (GP 設定値 = 0)	周辺モジュール (GP 設定値=1)							
	IP 切り替え							
	機能 1 IP 設定値=0	機能 2 IP 設定値=1	機能 3 IP 設定値=2	機能 4 IP 設定値=3	機能 5 IP 設定値=4	機能 6 IP 設定値=5		
GP3-18	DU0_DB2	RX5_B	RMII0_TXD1_B	TIOC4C_A	HIFWR	設定禁止	GP3[18]	IP7[26:24]
GP3-19	DU0_DB3	TX5_B	TIOC4D_A	HIFRD	設定禁止	設定禁止	GP3[19]	IP7[28:27]

12-C. p37-29,p37-30,p37-31 「GPIO-周辺切り替え(GP 設定値=0)」列の「GP3-0」から「GP5-11」までに関する誤記訂正及び記述訂正

<訂正前>

GPIO-周辺切り替え							GPIO- 周辺 切り替え 信号	周辺 切り替え 信号
GPIO-周辺 切り替え (GP 設定値 = 0)	周辺モジュール (GP 設定値=1)							
	IP 切り替え							
	機能 1 IP 設定値=0	機能 2 IP 設定値=1	機能 3 IP 設定値=2	機能 4 IP 設定値=3	機能 5 IP 設定値=4	機能 6 IP 設定値=5		
GP3-0
...
GP5-11

<訂正後>

GPIO-周辺切り替え							GPIO- 周辺 切り替え 信号	周辺 切り替え 信号
GPIO-周辺 切り替え (GP 設定値 = 0)	周辺モジュール (GP 設定値=1)							
	IP 切り替え							
	機能 1 IP 設定値=0	機能 2 IP 設定値=1	機能 3 IP 設定値=2	機能 4 IP 設定値=3	機能 5 IP 設定値=4	機能 6 IP 設定値=5		
GP3-0
...
GP5-11

13. p37-32 「37.2.20 MODULE 選択レジスタ (MOD_SEL)」の「mmc_sel」, 「flctl_sel」, 「sdhi0_sel」, 「sdhi1_sel」, 「rspi_sel」に関する誤記訂正及び記述訂正

<訂正前>

ビット名	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)
mmc_sel	Group A 側の MMC を選択	Group B 側の MMC を選択	設定禁止	設定禁止
flctl_sel	Group A 側の FLCTL を選択	Group A 側の FLCTL を選択	設定禁止	設定禁止
sdhi0_sel	Group A 側の SDHI ch0 を選択	Group B 側の SDHI ch0 を選択	設定禁止	設定禁止
sdhi1_sel	Group A 側の SDHI ch1 を選択	Group B 側の SDHI ch1 を選択	設定禁止	設定禁止
rspi_sel	Group A 側の RSPI を選択	Group B 側の RSPI を選択	設定禁止	設定禁止

<訂正後>

ビット名	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)
mmc_sel	Group A 側の MMC を選択	設定禁止	設定禁止	設定禁止
flctl_sel	Group A 側の FLCTL を選択	Group B 側の FLCTL を選択	設定禁止	設定禁止
sdhi0_sel	Group A 側の SDHI ch0 を選択	設定禁止	設定禁止	設定禁止
sdhi1_sel	Group A 側の SDHI ch1 を選択	設定禁止	設定禁止	設定禁止
rspi_sel	Group A 側の RSPI を選択	設定禁止	設定禁止	設定禁止

14. p37-35 「37.2.21 MODULE 選択レジスタ 2 (MOD_SEL2)」の「mtuclk_sel」に関する誤記訂正及び記述訂正

<訂正前>

ビット名	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
mtuclk_sel	GroupA 側の MTU2 CLK を選択	GroupC 側の MTU2 ch4 を選択	設定不可	設定不可	設定不可

<訂正後>

ビット名	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)
mtuclk_sel	GroupA 側の MTU2 CLK を選択	GroupC 側の MTU2 CLK を選択	設定禁止	設定禁止	設定禁止

15. 「表 37.4 複数の LSI ピンにマルチされているモジュールピンのグループ選択まとめ表」に関する誤記訂正及び記述訂正

15-A. p37-38 「SSI_SDATA1」に関する誤記訂正及び記述訂正

<訂正前>

対象ピン名	Group A	Group B	Group C	Group D	Group E
SSI_SDATA1	SSI_SDATA1_A 端子を選択	DU0_EXODDF/DU0_ODDF 端子とマルチしている SSI_SDATA を選択	設定不可	設定不可	設定不可

<訂正後>

対象ピン名	Group A	Group B	Group C	Group D	Group E
SSI_SDATA1	SSI_SDATA1_A 端子を選択	DU0_EXODDF/DU0_ODDF 端子とマルチしている SSI_SDATA1 を選択	設定禁止	設定禁止	設定禁止

15-B. p37-40 「ET0_RX_CLK」に関する誤記訂正及び記述訂正

<訂正前>

対象ピン名	Group A	Group B	Group C	Group D	Group E
ET0_RX_CLK	DACK1 端子とマルチしている ET0_TX_CLK を選択	SD2_CLK_A 端子とマルチしている ET0_TX_CLK を選択	設定不可	設定不可	設定不可

<訂正後>

対象ピン名	Group A	Group B	Group C	Group D	Group E
ET0_RX_CLK	DACK1 端子とマルチしている ET0_RX_CLK を選択	SD2_CLK_A 端子とマルチしている ET0_RX_CLK を選択	設定禁止	設定禁止	設定禁止

15-C.p37-44 「TIOC1B」に関する誤記訂正及び記述訂正

<訂正前>

対象ピン名	Group A	Group B	Group C	Group D	Group E
TIOC1B	DU0_DG1 端子とマルチしている TIOC1B を選択	SSI_WS0_A 端子とマルチしている TIOC1A を選択	A9 端子とマルチしている TIOC1B を選択	設定禁止	設定禁止

<訂正後>

対象ピン名	Group A	Group B	Group C	Group D	Group E
TIOC1B	DU0_DG1 端子とマルチしている TIOC1B を選択	SSI_WS0_A 端子とマルチしている TIOC1B を選択	A9 端子とマルチしている TIOC1B を選択	設定禁止	設定禁止

・ TN-SH7-A831A/Jからの修正内容

修正項目	ページ	修正内容																					
10. p37-24 「37.2.18 周辺機能選択レジスタ 10 (IPSR10)」の割り付け機能に関する誤記訂正及び記述訂正	5	訂正後の表を修正																					
		<table border="1"> <thead> <tr> <th>ビット名称</th> <th>機能 1 (設定値=H'0)</th> <th>機能 2 (設定値=H'1)</th> <th>機能 3 (設定値=H'2)</th> <th>機能 4 (設定値=H'3)</th> <th>機能 5 (設定値=H'4)</th> <th>機能 6 (設定値=H'5)</th> </tr> </thead> <tbody> <tr> <td>IP10[18:16]</td> <td>AUDIO_CLKC</td> <td>SCK1_E</td> <td>設定禁止</td> <td>HCTS0#_C</td> <td>FRB#_B</td> <td>LCD_VEPWC_B</td> </tr> <tr> <td>IP10[21:19]</td> <td>AUDIO_CLKOUT</td> <td>TX1_E</td> <td>設定禁止</td> <td>HRTS0#_C</td> <td>設定禁止</td> <td>LCD_M_DISP_B</td> </tr> </tbody> </table>	ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)	機能 6 (設定値=H'5)	IP10[18:16]	AUDIO_CLKC	SCK1_E	設定禁止	HCTS0#_C	FRB#_B	LCD_VEPWC_B	IP10[21:19]	AUDIO_CLKOUT	TX1_E	設定禁止	HRTS0#_C	設定禁止	LCD_M_DISP_B
		ビット名称	機能 1 (設定値=H'0)	機能 2 (設定値=H'1)	機能 3 (設定値=H'2)	機能 4 (設定値=H'3)	機能 5 (設定値=H'4)	機能 6 (設定値=H'5)															
IP10[18:16]	AUDIO_CLKC	SCK1_E	設定禁止	HCTS0#_C	FRB#_B	LCD_VEPWC_B																	
IP10[21:19]	AUDIO_CLKOUT	TX1_E	設定禁止	HRTS0#_C	設定禁止	LCD_M_DISP_B																	

以上。