

日立マイクロコンピュータ技術情報

〒100-0004

東京都千代田区大手町 2 丁目 6 番 2 号

(日本ビル)

TEL (03)5201-5191 (ダイヤルイン)

株式会社 日立製作所 半導体グループ

題 目	SH7729, SH7709A における IRL, IRLS 割込み 使用上の注意		発行番号	TN-SH7-290A		
			分類	1. 仕様変更 2. ドキュメント訂正追加等 ③ 使用上の注意事項		
適 用 製 品	HD6417729, HD6417709A	対象ロット等	関連資料	SH7729 ハードウェアマニュアル SH7709A ハードウェアマニユア	Rev.	有効期限
		全ロット			第 2 版 第 3 版	永年

HD6417729, HD6417709A において下記の注意事項がありますので、ご理解、ご了承頂きたく
お願いいたします。

1. 不具合内容

以下の条件が全て成立するとき、IRL[3:0]または IRLS[3:0]を変化させると誤って割込みが
発生する場合があります。このときの INTEVT, INTEVT2 は直前に発生した割込みで設定された
値を保持します。

- ・ SR レジスタのブロックビット： BL=0
- ・ SR レジスタの割り込みマスクビット： I[3:0]<15
- ・ 内部クロック周波数： I >120MHz

I 120MHz で使用される場合は問題発生しません。

2. 回避策

本不具合を回避するため、以下のどちらかの対策を取ってください。

- (1) IRL または IRLS を変化させる場合は、BL=1 の期間に行ってください。
- (2) IRL または IRLS を変化させる場合は、I[3:0]=15 の期間に行ってください。

以上