

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A673A/J	Rev.	第1版
題名	SH7727 ハードウェアマニュアル ダイレクトメモリアクセスコントローラ (DMAC) の誤記訂正について		情報分類	技術情報	
適用製品	SH7727 グループ	対象ロット等	関連資料	SH7727 ハードウェアマニュアル Rev5.00 (RJJ09B0279-0500)	
		全ロット			

SH7727 のダイレクトメモリアクセスコントローラ (DMAC)について、下記の誤記訂正がございます。
 ご理解、ご了承頂きたくお願い致します。

1. P14-1 14.1 概要

- (誤) DMACは、DACK(転送要求受付信号)付き外部デバイス、外部メモリ、メモリマップト外部デバイス、内蔵周辺モジュール(SIOF、SCIF、USB機能、A/D変換器)間のデータ転送を、CPUに代わって高速に行うことができます。
- (正) DMACは、DACK(転送要求受付信号)付き外部デバイス、外部メモリ、メモリマップト外部デバイス、内蔵周辺モジュール(SIOF、SCIF、**USBF**、A/D変換器、およびD/A変換器)間のデータ転送を、CPUに代わって高速に行うことができます。

2. P14-14 14.2.5 DMA チャンネルアサインレジスタ(CHRAR)

- (誤) DMA チャンネルアサインレジスタ (CHRAR) は、16 ビットの読み出し/書き込み可能なレジスタで、各DMA チャンネルに対するUSB やSIOF からのリクエストを、各拡張DMA にアサインします。
- (正) DMA チャンネルアサインレジスタ (CHRAR) は、16 ビットの読み出し/書き込み可能なレジスタで、各DMA チャンネルに対する**USBF** やSIOF からのリクエストを、各拡張DMA にアサインします。

3. P14-58 14.6 使用上の注意

- (誤) (5) DMACがアクセス可能な内蔵周辺モジュールは、SIOF、SCIF、USB機能、A/D変換器、およびI/Oポートです。
- (正) (5) DMACがアクセス可能な内蔵周辺モジュールは、SIOF、SCIF、**USBF**、A/D変換器、**D/A変換器**、およびI/Oポートです。

以 上