

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

平成 13 年 10 月 3 日

— 日立マイクロコンピュータ技術情報 —

〒 1 0 0 - 0 0 0 4

東京都千代田区大手町 2 丁目 6 番 2 号

(日本ビル)

TEL (03) 5201-5111 (ダイヤルイン)

株式会社 日立製作所 半導体グループ

題 目	SH7727ハードウェアマニュアル訂正 (端子の説明)		発行番号	TN-SH7-365 A	
			分類	1. 仕様変更 ② ドキュメント訂正追加等 3. 使用上の注意事項	
適 用 製 品	HD6417727	対象ロット等	SH7727 ハードウェア マニュアル ADJ-602-234	Rev.	有効期限
		全ロット		関連資料	第 1 版

SH7727ハードウェアマニュアルにおいて下記の訂正がありますので、御理解、御了承頂きたく宜しく御願ひ致します。

1. SH7727ハードウェアマニュアル 第1版 ADJ-602-234 ページ: 1-8 ~ 1-18

1.3 端子の説明 において、

【誤】 「1.3 端子の説明」 の全て

【正】 本技術情報の2ページ目以降に示す「1.3 端子の説明」に差し替え

以 上

1. 概要と端子機能

1.3 端子の説明

1.3.1 ピンの配置

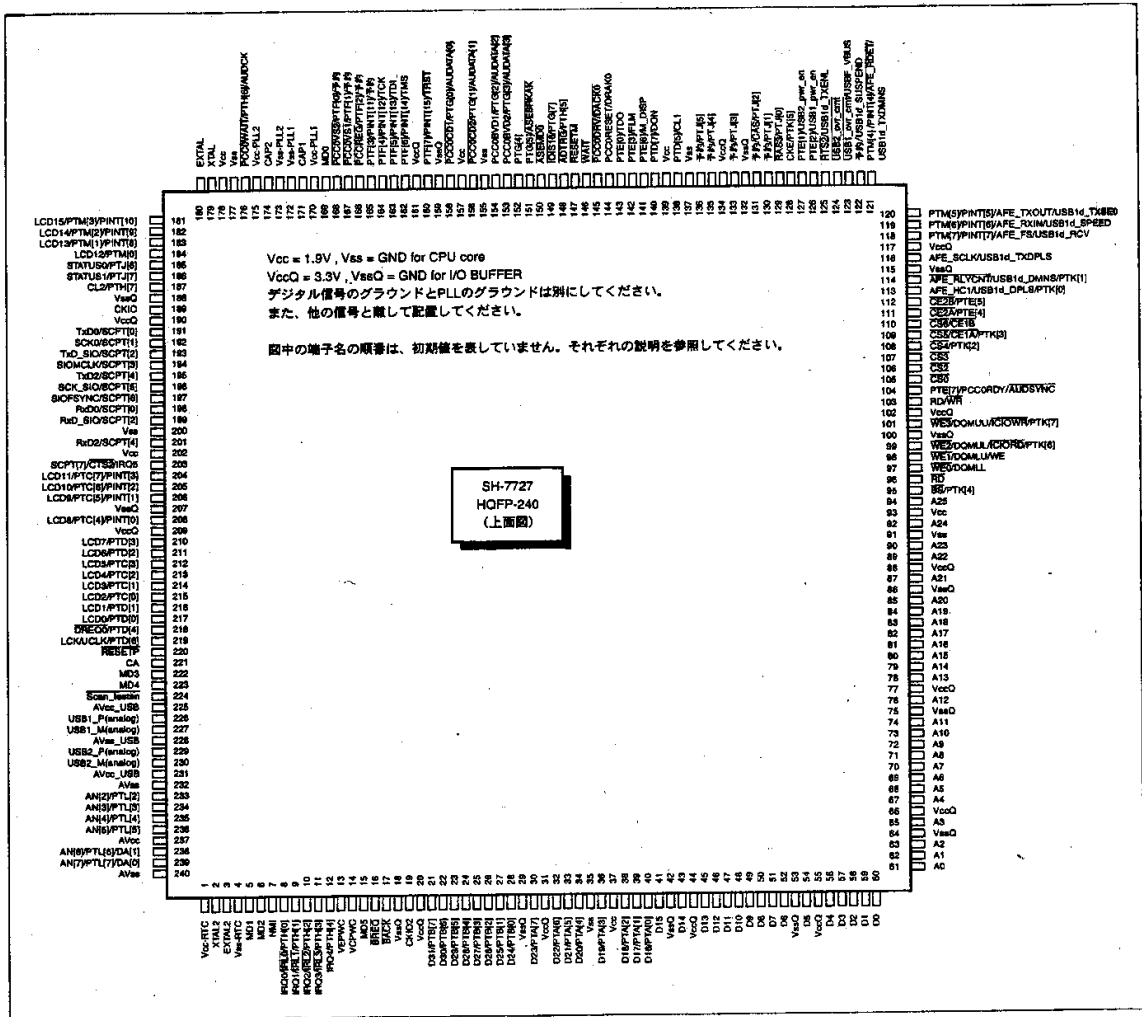


図 1.2 ピン配置図 (FP-240B)

1. 概要と端子機能

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	
A	Vcc-RTC	EXTAL2	MD1	NMI	IRQ1	VEPWC	BACK	D31	D27	VssQ	D19	D16	VccQ	D10	D6	D5	D4	D2	A0	
B	AN6	AVss	Vss-RTC	XTAL2	MD2	VCPWC	VssQ	D30	D26	D22	Vss	D17	D14	D11	VccQ	D1	D3	D0	A2	
C	AN5	AVcc	AVcc-USB	IRQ0	IRQ3	MD5	CKIO2	D29	D24	VccQ	D21	D18	VssQ	D12	D8	VssQ	D7	VssQ	A3	
D	AN3	AN7	AN2	IRQ2	IRQ4	BREQ	VccQ	D28	D25	D23	D20	Vcc	D15	D13	D9	A7	A5	A1	A4	
E	AVss	AN4	USB_2_M	USB_2_P													A9	A8	VccQ	A6
F	AVss-USB	USB_1_M	USB_1_P	AVcc-USB													A12	VssQ	A11	A10
G	Scan-testen	MD4	MD3	CA													A15	A14	A13	VccQ
H	RES-ETP	LCK	DREQ0	LCD0													A19	A18	A17	A16
J	LCD1	LCD2	LCD4	LCD3													A21	VccQ	VssQ	A20
K	VccQ	LCD5	LCD6	LCD7													A23	Vss	A24	A22
L	LCD10	LCD9	LCD8	VssQ													A25	Vcc	BS	RD
M	RxD2	Vcc	SCPT7	LCD11													WE0	WE1	WE2	VssQ
N	SIOF-SYNC	RxD0	RxD_SIO	Vss													WE3	VccQ	RD/WR	PTE7
P	TxD_SIO	SIOM-CLK	TxD2	SCK_SIO													CS0	CS2	CS3	CS4
R	CKIO	STATUS1	TxD0	SCK0													CS5	CS6	VssQ	CE2B
T	CL2	LCD14	VssQ	VccQ	MD0	PTF3	VccQ	Vcc	PCC0-BVD1	ASEM-D0	RESE-TM	PCC0-RESET	PTD7	PTJ5	VssQ	PTJ1	AFE-HC1	PTM6	AFE-RLYCNT	
U	STATUS0	LCD12	CAP1	Vss-PLL2	Vcc-PLL1	PCC-REG	PTF6	PCC0-CD1	PCC0-BVD2	PTG5	ADT-RG	PTE0	Vcc	PTJ4	CAS	CKE	CE2A	VccQ	AFE-SCLK	
V	LCD13	EXTAL	Vss	XTAL	Vcc-PLL2	PCC0-VST	PTF5	VssQ	Vss	PTG4	WAIT	PTE3	PTD5	VccQ	PTE2	USB1-SUSPEND	USB2-OW_CTR	PTM5	PTM7	
W	LCD15	Vcc	PCC0-WAIT	CAP2	Vss-PLL1	PCC0-VS2	PTF4	PTF7	PCC0-CD2	IOIS16	PCC0-DRV	PTE6	Vss	PTJ3	RAS3	PTE1	RTS2	USB1-OW_CTR	PTM4	

図 1.3 ピン配置図 (BP-240AV)

1. 概要と端子機能

1.3.2 端子の機能

表 1.3 SH7727 端子機能

端子番号 (FP-240B)	端子番号 (BP-240AV)	信号名	入出力	端子機能
1	A1	Vcc-RTC	-	RTC 用電源 (1.9V)
2	B4	XTAL2	O	内蔵 RTC 用水晶発振器
3	A2	EXTAL2	I	内蔵 RTC 用水晶発振器
4	B3	Vss-RTC	-	RTC 用電源 (0V)
5	A3	MD1	I	クロックモード設定
6	B5	MD2	I	クロックモード設定
7	A4	NMI	I	ノンマスクابل割込み要求
8	C4	IRQ0/IRL0/PTH[0]	I/I	外部割り込み要求/外部割り込み要求/入力ポート H
9	A5	IRQ1/IRL1/PTH[1]	I/I	外部割り込み要求/外部割り込み要求/入力ポート H
10	D4	IRQ2/IRL2/PTH[2]	I/I	外部割り込み要求/外部割り込み要求/入力ポート H
11	C5	IRQ3/IRL3/PTH[3]	I/I	外部割り込み要求/外部割り込み要求/入力ポート H
12	D5	IRQ4/PTH[4]	I/I	外部割り込み要求/入力ポート H
13	A6	VEPWC	O	LCD パネル用 VEE 制御端子
14	B6	VCPWC	O	LCD パネル用 VCC 制御端子
15	C6	MD5	I	エンディアン設定
16	D6	BREQ	I	バス要求
17	A7	BACK	O	バスアクノリッジ
18	B7	VssQ	-	入出力用電源 (0V)
19	C7	CKIO2	O	システムクロック出力
20	D7	VccQ	-	入出力用電源 (3.3V)
21	A8	D31/PTB[7]	IO/IO	データバス/入出力ポート B
22	B8	D30/PTB[6]	IO/IO	データバス/入出力ポート B
23	C8	D29/PTB[5]	IO/IO	データバス/入出力ポート B
24	D8	D28/PTB[4]	IO/IO	データバス/入出力ポート B
25	A9	D27/PTB[3]	IO/IO	データバス/入出力ポート B
26	B9	D26/PTB[2]	IO/IO	データバス/入出力ポート B
27	D9	D25/PTB[1]	IO/IO	データバス/入出力ポート B
28	C9	D24/PTB[0]	IO/IO	データバス/入出力ポート B
29	A10	VssQ	-	入出力用電源 (0V)
30	D10	D23/PTA[7]	IO/IO	データバス/入出力ポート A

## 1. 概要と端子機能

表 1.3 SH727 端子機能 (続き)

端子番号 (FP-240B)	端子番号 (BP-240AV)	信号名	入出力	端子機能
31	C10	VccQ	-	入出力用電源 (3.3V)
32	B10	D22/PTA[6]	IO/IO	データバス/入出力ポート A
33	C11	D21/PTA[5]	IO/IO	データバス/入出力ポート A
34	D11	D20/PTA[4]	IO/IO	データバス/入出力ポート A
35	B11	Vss	-	電源 (0V)
36	A11	D19/PTA[3]	IO/IO	データバス/入出力ポート A
37	D12	Vcc	-	電源 (1.9V)
38	C12	D18/PTA[2]	IO/IO	データバス/入出力ポート A
39	B12	D17/PTA[1]	IO/IO	データバス/入出力ポート A
40	A12	D16/PTA[0]	IO/IO	データバス/入出力ポート A
41	D13	D15	IO	データバス
42	C13	VssQ	-	入出力用電源 (0V)
43	B13	D14	IO	データバス
44	A13	VccQ	-	入出力用電源 (3.3V)
45	D14	D13	IO	データバス
46	C14	D12	IO	データバス
47	B14	D11	IO	データバス
48	A14	D10	IO	データバス
49	D15	D9	IO	データバス
50	C15	D8	IO	データバス
51	C17	D7	IO	データバス
52	A15	D6	IO	データバス
53	C16	VssQ	-	入出力用電源 (0V)
54	A16	D5	IO	データバス
55	B15	VccQ	-	入出力用電源 (3.3V)
56	A17	D4	IO	データバス
57	B17	D3	IO	データバス
58	A18	D2	IO	データバス
59	B16	D1	IO	データバス
60	B18	D0	IO	データバス
61	A19	A0	O	アドレスバス
62	D18	A1	O	アドレスバス
63	B19	A2	O	アドレスバス
64	C18	VssQ	-	入出力用電源 (0V)
65	C19	A3	O	アドレスバス

1. 概要と端子機能

表 1.3 SH7727 端子機能 (続き)

端子番号 (FP-240B)	端子番号 (BP-240AV)	信号名	入出力	端子機能
66	E18	VccQ	-	入出力用電源 (3.3V)
67	D19	A4	O	アドレスバス
68	D17	A5	O	アドレスバス
69	E19	A6	O	アドレスバス
70	D16	A7	O	アドレスバス
71	E17	A8	O	アドレスバス
72	E16	A9	O	アドレスバス
73	F19	A10	O	アドレスバス
74	F18	A11	O	アドレスバス
75	F17	VssQ	-	入出力用電源 (0V)
76	F16	A12	O	アドレスバス
77	G19	VccQ	-	入出力用電源 (3.3V)
78	G18	A13	O	アドレスバス
79	G17	A14	O	アドレスバス
80	G16	A15	O	アドレスバス
81	H19	A16	O	アドレスバス
82	H18	A17	O	アドレスバス
83	H17	A18	O	アドレスバス
84	H16	A19	O	アドレスバス
85	J19	A20	O	アドレスバス
86	J18	VssQ	-	入出力用電源 (0V)
87	J16	A21	O	アドレスバス
88	J17	VccQ	-	入出力用電源 (3.3V)
89	K19	A22	O	アドレスバス
90	K16	A23	O	アドレスバス
91	K17	Vss	-	電源 (0V)
92	K18	A24	O	アドレスバス
93	L17	Vcc	-	電源 (1.9V)
94	L16	A25	O	アドレスバス
95	L18	$\overline{BS}/PTK[4]$	O/I/O	バスサイクル開始信号/入出力ポート K
96	L19	$\overline{RD}$	O	リードストローブ
97	M16	$\overline{WE0}/DQMLL$	O/O	D7-D0 セレクト信号/DQM (SDRAM)
98	M17	$\overline{WE1}/DQMLU/WE$	O/O/O	D15-D8 セレクト信号/DQM (SDRAM)/PCMCIA WE

1. 概要と端子機能

表 1.3 SH7727 端子機能 (続き)

端子番号 (FP-240B)	端子番号 (BP-240AV)	信号名	入出力	端子機能
99	M18	WE2/DOMUL/CIORD/ PTK[6]	O/O/O/O	D23-D16 セレクト信号/DQM (SDRAM) /PCMCIA/O リード/入出力ポート K
100	M19	VssQ	-	入出力用電源 (0V)
101	N16	WE3/DQMUI/CIOWR /PTK[7]	O/O/O/O	D31-D24 セレクト信号/DQM (SDRAM) /PCMCIA/O ライト/入出力ポート K
102	N17	VccQ	-	入出力用電源 (3.3V)
103	N18	RD/WP	O	リードライト
104	N19	PTÉ[7]/PCCORDY/ AUDSYNC	IO/O	入出力ポート E/PCMCIA0 レディ/AUD 同期
105	P16	CS0	O	チップセレクト 0
106	P17	CS2	O	チップセレクト 2
107	P18	CS3	O	チップセレクト 3
108	P19	CS4/PTK[2]	O/O	チップセレクト 4/入出力ポート K
109	R16	CS5/CE1A/PTK[3]	O/O/O	チップセレクト 5/CE1 (エリア 5PCMCIA) /入出力 ポート K
110	R17	CS6/CE1B	O/O	チップセレクト 6/CE1 (エリア 6PCMCIA)
111	U17	CE2A/PTE[4]	O/O	エリア 5PCMCIA 用カードイネーブル/入出力ポート E
112	R19	CE2B/PTE[5]	O/O	エリア 6PCMCIA 用カードイネーブル/入出力ポート E
113	T17	AFE_HC1/ USB1d_DPLS/PTK[0]	O/O/O	AFE ハードウェア制御信号/D+信号入力/入出力ポ ート K
114	T19	AFE_RLYCNT/ USB1d_DMNS/PTK[1]	O/O/O	AFE リレー制御信号/D-信号入力/入出力ポート K
115	R18	VssQ	-	入出力用電源 (0V)
116	U19	AFE_SCLK/ USB1d_TXDPLS	I/O	AFE クロック/D+送信出力
117	U18	VccQ	-	入出力用電源 (3.3V)
118	V19	PTM[7]/PINT[7]/ AFE_FS/USB1d_RCV	I/I/I	入力ポート M/ポート割り込み/AFE フレーム同期/ 受信データ入力
119	T18	PTM[6]/PINT[6]/AFE_R XIN/USB1d_SPEED	I/I/O	入力ポート M/ポート割り込み/AFE 受信データ/ト ランシーバススピード制御
120	V18	PTM[5]/PINT[5]/ AFE_TXOUT/ USB1d_TXSE0	I/O/O	入力ポート M/ポート割り込み/AFE 送信データ/ SE0 ステート出力



1. 概要と端子機能

表 1.3 SH7727 端子機能 (続き)

端子番号 (FP-240B)	端子番号 (BP-240AV)	信号名	入出力	端子機能
121	W19	PTM[4]/PINT[4]/ AFE_RDET/ USB1d_TXDMNS	I/I/O	入力ポート M/ポート割り込み/AFE リンギング検出 /D-送信出力
122	V16	予約/USB1d_ SUSPEND	O/O	予約/トランシーバサスペンド状態出力
123	W18	USB1_ovr_crn/ USBF_VBUS	I/I	USB ホスト 1 過電流検出/USB ファンクション VBUS
124	V17	USB2_ovr_crn	I	USB ホスト 2 過電流検出
125	W17	RTS2/USB1d_TXENL	O/O	SCIF RTS 端子/USB 用アウトプットイネーブル端子
126	V15	PTE[2]/USB1_pwr_en	IO/O	入出力ポート E/USB1 電圧制御
127	W16	PTE[1]/USB2_pwr_en	IO/O	入出力ポート E/USB2 電圧制御
128	U16	CKE/PTK[5]	O/I/O	CK イネーブル (SDRAM) /入出力ポート K
129	W15	RAS3/PTJ[0]	O/I/O	SDRAM 用 RAS/入出力ポート J
130	T16	予約/PTJ[1]	O/I/O	予約/入出力ポート J
131	U15	予約/CAS/PTJ[2]	O/O/I/O	予約/SDRAM 用 CAS/入出力ポート J
132	T15	VssQ	-	入出力用電源 (0V)
133	W14	予約/PTJ[3]	O/I/O	予約/入出力ポート J
134	V14	VccQ	-	入出力用電源 (3.3V)
135	U14	予約/PTJ[4]	O/I/O	予約/入出力ポート J
136	T14	予約/PTJ[5]	O/I/O	予約/入出力ポート J
137	W13	Vss	-	電源 (0V)
138	V13	PTD[5]/CL1	IO/O	入出力ポート D/LCD ラインクロック
139	U13	Vcc	-	電源 (1.9V)
140	T13	PTD[7]/DON	IO/O	入出力ポート D/LCD DISPLAY オン
141	W12	PTE[6]/M_DISP	IO/O	入出力ポート E/液晶交流化信号/ DISP 信号
142	V12	PTE[3]/FLM	IO/O	入出力ポート E/LCD フレームラインマーカ
143	U12	PTE[0]/TDO	IO/O	入出力ポート E/テストデータ出力
144	T12	PCC0RESET/DRAK0	O/O	PCC リセット/DMA 要求受付
145	W11	PCC0DRV/DACK0	O/O	PCC バッファ制御/DMA アクノリッジ 0
146	V11	WAIT	I	ハードウェアウェイト要求
147	T11	RESETM	I	マニュアルリセット要求
148	U11	ADTRG/PTH[5]	I/I	アナログトリガ/入力ポート H
149	W10	IOIS16/PTG[7]	I/I	IOIS16 (PCMCIA) /入力ポート G
150	T10	ASEMD0	I	ASE モード
151	U10	PTG[5]/ASEBRKAK	I/O	入力ポート G/ASE ブレークアクノリッジ

1. 概要と端子機能

表 1.3 SH7727 端子機能 (続き)

端子番号 (FP-240B)	端子番号 (BP-240AV)	信号名	入出力	端子機能
152	V10	PTG[4]	I	入力ポート G
153	U9	PCC0BVD2/PTG[3]/ AUDATA[3]	I/O	PCC BVD2/入力ポート G/AUD データ
154	T9	PCC0BVD1/PTG[2]/ AUDATA[2]	I/O	PCC BVD1/入力ポート G/AUD データ
155	V9	Vss	-	電源 (0V)
156	W9	PCC0CD2/PTG[1]/ AUDATA[1]	I/O	PCMCIA0 CD2/入力ポート G/AUD データ
157	T8	Vcc	-	電源 (1.9V)
158	U8	PCC0CD1/PTG[0]/ AUDATA[0]	I/O	PCC CD1/入力ポート G/AUD データ
159	V8	VssQ	-	入出力用電源 (0V)
160	W8	PTF[7]/PINT[15]/TRST	I/I	入力ポート F/ポート割り込み/テストリセット
161	T7	VccQ	-	入出力用電源 (3.3V)
162	U7	PTF[6]/PINT[14]/TMS	I/I	入力ポート F/ポート割り込み/テストモードスイッチ
163	V7	PTF[5]/PINT[13]/TDI	I/I	入力ポート F/ポート割り込み/テストデータ入力
164	W7	PTF[4]/PINT[12]/TCK	I/I	入力ポート F/ポート割り込み/テストクロック
165	T6	PTF[3]/PINT[11]/予約	I/O	入力ポート F/ポート割り込み/予約
166	U6	PCCREG/PTF[2]/予約	O/I/O	PCC REG/入力ポート F/予約
167	V6	PCCVS1/PTF[1]/予約	I/O	PCC VS1/入力ポート F/予約
168	W6	PCCVS2/PTF[0]/予約	I/O	PCC VS2/入力ポート F/予約
169	T5	MD0	I	クロックモード設定
170	U5	Vcc-PLL1	-	PLL1 用電源 (1.9V)
171	U3	CAP1	-	PLL1 用外部容量端子
172	W5	Vss-PLL1	-	PLL1 用電源 (0V)
173	U4	Vss-PLL2	-	PLL2 用電源 (0V)
174	W4	CAP2	-	PLL2 用外部容量端子
175	V5	Vcc-PLL2	-	PLL2 用電源 (1.9V)
176	W3	PCC0WAIT/PTH[6]/ AUDCK	I/I	PCC ハードウェアウェイト要求/入力ポート H/AUD クロック
177	V3	Vss	-	電源 (0V)
178	W2	Vcc	-	電源 (1.9V)
179	V4	XTAL	O	クロック発振器
180	V2	EXTAL	I	外部クロック/水晶発振器

1. 概要と端子機能

表 1.3 SH7727 端子機能 (続き)

端子番号 (FP-240B)	端子番号 (BP-240AV)	信号名	入出力	端子機能
214	J4	LCD3/PTC[1]	O/I/O	LCD データ出力/入出力ポート C
215	J2	LCD2/PTC[0]	O/I/O	LCD データ出力/入出力ポート C
216	J1	LCD1/PTD[1]	O/I/O	LCD データ出力/入出力ポート D
217	H4	LCD0/PTD[0]	O/I/O	LCD データ出力/入出力ポート D
218	H3	DREQ0/PTD[4]	I/I	DMA 要求/入力ポート D
219	H2	LCK/UCLK/PTD[6]	I/I/I	LCD クロック/USB クロック/入力ポート D
220	H1	RESETP	I	パワーオンリセット要求
221	G4	CA	I	ハードウェアスタンバイ要求
222	G3	MD3	I	エリア 0 用バス幅設定
223	G2	MD4	I	エリア 0 用バス幅設定
224	G1	Scan_testen	I	テスト端子 (3.3V に固定)
225	F4	AVcc_USB	-	USB アナログ電源 (3.3V)
226	F3	USB1_P(analog)	IO	USB1 データ入出力 (プラス)
227	F2	USB1_M(analog)	IO	USB1 データ入出力 (マイナス)
228	F1	AVss_USB	-	USB アナログ電源 (0V)
229	E4	USB2_P(analog)	IO	USB2 データ入出力 (プラス)
230	E3	USB2_M(analog)	IO	USB2 データ入出力 (マイナス)
231	C3	AVcc_USB	-	USB アナログ電源 (3.3V)
232	E1	AVss	-	アナログ用電源 (0V)
233	D3	AN[2]/PTL[2]	I/I	AD コンバータ入力/入力ポート L
234	D1	AN[3]/PTL[3]	I/I	AD コンバータ入力/入力ポート L
235	E2	AN[4]/PTL[4]	I/I	AD コンバータ入力/入力ポート L
236	C1	AN[5]/PTL[5]	I/I	AD コンバータ入力/入力ポート L
237	C2	AVcc	-	アナログ用電源 (3.3V)
238	B1	AN[6]/PTL[6]/DA[1]	I/I/O	AD コンバータ入力/入力ポート L/DA コンバータ出力
239	D2	AN[7]/PTL[7]/DA[0]	I/I/O	AD コンバータ入力/入力ポート L/DA コンバータ出力
240	B2	AVss	-	アナログ用電源 (0V)

- 【注】
1. RTC を使用していない場合も、必ず Vcc-RTC に給電してください。
  2. 内蔵 PLL を使用しない場合も、必ず Vcc-PLL に給電してください。
  3. Vcc/Vss はすべてシステムの電源に接続してください (常時給電してください)。

1. 概要と端子機能

表 1.3 SH7727 端子機能 (続き)

端子番号 (FP-240B)	端子番号 (BP-240AV)	信号名	入出力	端子機能
181	W1	LCD15/PTM[3]/ PINT[10]	O/I	LCD データ出力/入力ポート M/ポート割り込み
182	T2	LCD14/PTM[2]/ PINT[9]	O/I	LCD データ出力/入力ポート M/ポート割り込み
183	V1	LCD13/PTM[1]/PINT[8]	O/I	LCD データ出力/入力ポート M/ポート割り込み
184	U2	LCD12/PTM[0]	O/I	LCD データ出力/入力ポート M
185	U1	STATUS0/PTJ[6]	O/I	プロセッサステータス/入出力ポート J
186	R2	STATUS1/PTJ[7]	O/I	プロセッサステータス/入出力ポート J
187	T1	CL2/PTH[7]	O/I	LCD クロック出力/入出力ポート H
188	T3	VssQ	-	入出力用電源 (0V)
189	R1	CKIO	IO	システムクロック入出力
190	T4	VccQ	-	入出力用電源 (3.3V)
191	R3	TxD0/SCPT[0]	O/O	送信データ 0/SCI 用出力ポート
192	R4	SCK0/SCPT[1]	IO/IO	シリアルクロック 0/SCI 用入出力ポート
193	P1	TxD_SIO/SCPT[2]	O/O	SIOF 送信データ/SCI 用出力ポート
194	P2	SIOMCLK/SCPT[3]	I/O	SIOF クロック入力/SCI 用入出力ポート
195	P3	TxD2/SCPT[4]	O/O	送信データ 2/SCI 用出力ポート
196	P4	SCK_SIO/SCPT[5]	IO/IO	SIOF クロック/SCI 用入出力ポート
197	N1	SIOFSYNC/SCPT[6]	IO/IO	SIOF フレーム同期/SCI 用入出力ポート
198	N2	RxD0/SCPT[0]	I/I	受信データ 0/SCI 用入力ポート
199	N3	RxD_SIO/SCPT[2]	I/I	SIOF 受信データ/SCI 用入力ポート
200	N4	Vss	-	電源 (0V)
201	M1	RxD2/SCPT[4]	I/I	受信データ 2/SCI 用入力ポート
202	M2	Vcc	-	電源 (1.9V)
203	M3	SCPT[7]/CTS2/IRQ5	I/I	SCI 用入力ポート/送信クリア 2/外部割り込み要求
204	M4	LCD11/PTC[7]/PINT[3]	O/IO/I	LCD データ出力/入出力ポート C/ポート割り込み
205	L1	LCD10/PTC[6]/PINT[2]	O/IO/I	LCD データ出力/入出力ポート C/ポート割り込み
206	L2	LCD9/PTC[5]/PINT[1]	O/IO/I	LCD データ出力/入出力ポート C/ポート割り込み
207	L4	VssQ	-	入出力用電源 (0V)
208	L3	LCD8/PTC[4]/PINT[0]	O/IO/I	LCD データ出力/入出力ポート C/ポート割り込み
209	K1	VccQ	-	入出力用電源 (3.3V)
210	K4	LCD7/PTD[3]	O/IO	LCD データ出力/入出力ポート D
211	K3	LCD6/PTD[2]	O/IO	LCD データ出力/入出力ポート D
212	K2	LCD5/PTC[3]	O/IO	LCD データ出力/入出力ポート C
213	J3	LCD4/PTC[2]	O/IO	LCD データ出力/入出力ポート C