

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 <http://japan.renesas.com/inquiry>
E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A588A/J	Rev.	第1版
題名	SH7727 ハードウェアマニュアルの端子状態の誤記訂正について		情報分類	技術情報	
適用製品	HD6417727	対象ロット等	関連資料	SH7727 ハードウェアマニュアル Rev5.00 (RJ09B0279-0500)	
		全ロット			

SH7727 ハードウェアマニュアル Rev5.00 において下記の訂正がございます。ご理解、ご了承頂たくお願い致します。

1. 付録-22～23「表A.10 端子状態 (PCMCIA / ビッグエンディアン)」の変更。

(誤)

(付録-22)

端子	PCMCIA メモリインタフェース(エリア 5)				PCMCIA IO インタフェース(エリア 5)			
	8 ビットバス幅		16 ビットバス幅		8 ビットバス幅		16 ビットバス幅	
	バイト/ ワード/ ロング ワード アクセス	バイト アクセス (アドレス 2n)	バイト アクセス (アドレス 2n + 1)	ワード/ ロング ワード アクセス	バイト/ ワード/ ロング ワード アクセス	バイト アクセス (アドレス 2n)	バイト アクセス (アドレス 2n + 1)	ワード/ ロング ワード アクセス

(付録-23)

端子	PCMCIA メモリインタフェース(エリア 6)				PCMCIA IO インタフェース(エリア 6)			
	8 ビットバス幅		16 ビットバス幅		8 ビットバス幅		16 ビットバス幅	
	バイト/ ワード/ ロング ワード アクセス	バイト アクセス (アドレス 2n)	バイト アクセス (アドレス 2n + 1)	ワード/ ロング ワード アクセス	バイト/ ワード/ ロング ワード アクセス	バイト アクセス (アドレス 2n)	バイト アクセス (アドレス 2n + 1)	ワード/ ロング ワード アクセス

(正)

(付録-22)

端子	PCMCIA メモリインタフェース(エリア 5)				PCMCIA IO インタフェース(エリア 5)			
	8 ビット バス幅	16 ビットバス幅			8 ビット バス幅	16 ビットバス幅		
	バイト/ ワード/ ロング ワード アクセス	バイト アクセス (アドレス 2n)	バイト アクセス (アドレス 2n + 1)	ワード/ ロング ワード アクセス	バイト/ ワード/ ロング ワード アクセス	バイト アクセス (アドレス 2n)	バイト アクセス (アドレス 2n + 1)	ワード/ ロング ワード アクセス

(付録-23)

端子	PCMCIA メモリインタフェース(エリア 6)				PCMCIA IO インタフェース(エリア 6)			
	8 ビット バス幅	16 ビットバス幅			8 ビット バス幅	16 ビットバス幅		
	バイト/ ワード/ ロング ワード アクセス	バイト アクセス (アドレス 2n)	バイト アクセス (アドレス 2n + 1)	ワード/ ロング ワード アクセス	バイト/ ワード/ ロング ワード アクセス	バイト アクセス (アドレス 2n)	バイト アクセス (アドレス 2n + 1)	ワード/ ロング ワード アクセス

以上