

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A537B/J	Rev.	第2版
題名	SH7706 のポート F についての使用制限		情報分類	技術情報	
適用製品	SH7706 グループ	対象ロット等	関連資料	SH7706 グループ ハードウェアマニュアル Rev4.00 (RJJ09B0163-0400)	
		全ロット			

SH7706 のポート F について、下記の使用上の制限がございます。

ご理解、ご了承いただきたくお願い致します。

このテクニカルアップデートは、既発行の「TN-SH7-A537A」において、下記のように不具合現象を修正したものです。

1. 不具合現象

(誤) PFC(ピンファンクションコントローラ)の PFCR の設定において、ポート出力の設定で PTF1 端子が 0 出力の状態になると、SH7706 内蔵のデバッグ機能が有効になり、プログラムの実行が停止する場合がございます。

(正) PFC(ピンファンクションコントローラ)の PFCR の設定において、PTF1 端子がポート出力の状態になると、SH7706 内蔵のデバッグ機能が有効になり、プログラムの実行が停止する場合がございます。

2. 回避策

PTF1 端子をポート出力に設定しないで下さい。

以上