

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

2001年10月23日

— 日立マイクロコンピュータ技術情報 —

〒100-0004
 東京都千代田区大手町2丁目6番2号
 (日本ビル)
 TEL (03) 5201-5204 (ダイヤルイン)
 株式会社 日立製作所 半導体グループ

題 目	SH7615 ハードウェアマニュアルの誤記訂正		発行番号	TN-SH7-369A	
			分類	1. 仕様変更 2. ドキュメント訂正追加等 3. 使用上の注意事項	
適 用 製 品	HD6417615ARF	対象ロット等	関連資料	SH7615 ハードウェアマニュアル 第1.0版 (ADJ-602-209)	有効期限
		全ロット			永年

拝啓、貴社益々ご清栄のこととお慶び申し上げます。また、日頃より格段のご愛顧を賜り深謝申し上げます。

SH7615 ハードウェアマニュアルに以下の誤記訂正があります。
 本内容をご配慮の上、ご使用下さいますよう、よろしくお願い申し上げます。

1. 第2章 CPU
 2. 6 使用上の注意事項
 【変更前】

(1) DSP 命令を未使用時、消費電流低減のためにアプリケーションソフトの初期化部分で
 以下ダミー命令を実行するようにしてください。

PCLA A0 : A0レジスタを0クリアする。
PSHA #5, A0 : 5ビットを左シフトする。

【変更後】

(1) DSP 命令を未使用時、消費電流低減のためにアプリケーションソフトの初期化部分で
 以下ダミー命令を実行するようにしてください。

PCLR A0 : A0レジスタを0クリアする。
PSHA #5, A0 : 5ビットを左シフトする。

2. 第14章 FIFO 内蔵シリアルコミュニケーションインターフェース(SCIF)
 表 14.3 ビットレートに対する SCBRR の設定例 [調歩同期モード] (2)
 【変更前】

ビットレート (Bit/s)	Pφ(MHz)											
	9.8304			10			12			12.288		
	n	N	誤差(%)	n	N	誤差(%)	n	N	誤差(%)	n	N	誤差(%)
19200	0	15	0.00	0	15	1.73	0	19	0.16	0	19	0.00

【変更後】

ビットレート (Bit/s)	Pφ(MHz)											
	9.8304			10			12			12.288		
	n	N	誤差(%)	n	N	誤差(%)	n	N	誤差(%)	n	N	誤差(%)
19200	0	15	0.00	0	15	1.73	0	19	-2.34	0	19	0.00

3. 第 14 章 FIFO 内蔵シリアルコミュニケーションインターフェース(SCIF)

表 14.3 ビットレートに対する SCBRR の設定例 [調歩同期式モード] (3)

【変更前】

ビットレート (Bit/s)	Pφ (MHz)								
	14.7456			16			30		
	n	N	誤差(%)	n	N	誤差(%)	n	N	誤差(%)
4800	0	95	0.00	0	103	0.16	0	197	0.16

【変更後】

ビットレート (Bit/s)	Pφ (MHz)								
	14.7456			16			30		
	n	N	誤差(%)	n	N	誤差(%)	n	N	誤差(%)
4800	0	95	0.00	0	103	0.16	0	194	0.16

- 以上 -