

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

2001年 3月16日

— 日立半導体技術情報 —

〒100-0004

東京都千代田区大手町2丁目6番2号
(日本ビル)

TEL (03)5201-5192(ダイヤルイン)

株式会社 日立製作所 半導体グループ

題 目	SH7615 ハードウェアマニュアル修正		発行番号	TN-SH7-309A	
			分類	1. 仕様変更 2. ドキュメント訂正追加等 3. 使用上の注意事項	
適用 製品	HD6417615	対象ロット等	関連資料	SH7615 ハードウェアマニュアル(第1版)	有効期限
		全ロット			永年

平素は格別のご高配を賜り、厚く御礼申し上げます。
 この度 SH7615 ハードウェアマニュアル (第1版) に対し修正があり、正誤表を発行する次第となりました。
 次ページ以降に正誤表を添付致しますので、本内容にご配慮の上ハードウェアマニュアルをご利用くださいますよう、よろしくお願い申し上げます。

以上

SH7615 ハードウェアマニュアル正誤表

SH7615 ハードウェアマニュアル (ADJ-602-209) において、以下に修正がありましたので訂正願います。

扉 (インデックス目次の次ページ)		説明の修正
訂正前	HD6417615AF	
訂正後	HD6417615	

第1章 概要

1-7 ページ 表 1.1 特長 (5)		表の修正
訂正前	<ul style="list-style-type: none"> ●デュアルアドレス/シングルアドレスモード転送選択可 <ul style="list-style-type: none"> ・シングルアドレス (1 バスサイクルで1 転送単位のデータ転送) ・デュアルアドレス (2 バスサイクルで1 転送単位のデータ転送) ・SDRAM 接続時、16 バイト連続リード→連続ライトの転送可能 (デュアル) 	
訂正後	<ul style="list-style-type: none"> ●デュアルアドレス/シングルアドレスモード転送選択可 <ul style="list-style-type: none"> ・シングルアドレス (1 バスサイクルで1 転送単位のデータ転送) ・デュアルアドレス (2 バスサイクルで1 転送単位のデータ転送) ・SDRAM 接続時、16 バイト連続リード→連続ライトの転送可能 (デュアル) ・SDRAM 接続時、31.25MHz まで1 クロックシングルアドレス転送可能 	

第10章 イーサネットコントローラ用ダイレクトメモリアクセスコントローラ (E-DMAC)

10-32、10-33 ページ 10.2.13 E-DMAC 動作制御レジスタ (EDOCR)		説明の修正
訂正前	ビット3: 予約ビット ビット2: FIFO エラー制御 (FEC) ビット1: アドレスエラー制御 (AEC) ビット0: E-DMAC 停止 (EDH)	
訂正後	ビット3: FIFO エラー制御 (FEC) ビット2: アドレスエラー制御 (AEC) ビット1: E-DMAC 停止 (EDH) ビット0: 予約ビット	

10-38 ページ (1) 送信ディスクリプタ		説明の修正
訂正前	【注】ディスクリプタと送信バッファの開始アドレスの設定は、16 バイトを境界として設定してください。	
訂正後	【注】 <ol style="list-style-type: none"> 1. ディスクリプタの開始アドレスの設定は E-DMAC モードレジスタ (EDMR) で設定したディスクリプタ長に従ったアドレス境界に設定してください。 2. 送信バッファの開始アドレスの設定は、ロングワードを境界として設定してください。ただし、SDRAM 接続時は、16 バイトを境界として設定してください。 	

10-41 ページ (c) 送信ディスクリプタ 2 (TD2)		説明の修正
訂正前	【注】アドレスの指定は、必ず 16 バイト境界としてください。	
訂正後	【注】送信バッファの開始アドレスの設定は、ロングワードを境界として設定してください。ただし、SDRAM 接続時は、16 バイトを境界として設定してください。	

10-41 ページ (2) 受信ディスクリプタ		説明の修正
訂正前	【注】ディスクリプタと受信バッファの開始アドレスの設定は、16 バイトを境界として設定してください。 受信バッファの大きさは 16 バイト境界となるように設定してください。 例：H'0500 (=1536 バイト)	
訂正後	【注】1. ディスクリプタの開始アドレスの設定は E-DMAC モードレジスタ (EDMR) で設定したディスクリプタ長に従ったアドレス境界に設定してください。 2. 受信バッファの開始アドレスの設定は、ロングワードを境界として設定してください。ただし、SDRAM 接続時は、16 バイトを境界として設定してください。 受信バッファの大きさは 16 バイト境界となるように設定してください。 例：H'0500 (=1536 バイト)	

10-44 ページ (c) 受信ディスクリプタ 2 (RD2)		説明の修正
訂正前	【注】アドレスの指定は、必ず 16 バイト境界としてください。	
訂正後	【注】受信バッファの開始アドレスの設定は、ロングワードを境界として設定してください。ただし、SDRAM 接続時は、16 バイトを境界として設定してください。	

第 13 章 ウォッチドッグタイマ (WDT)

13-5 ページ 表 13.2 レジスタ構成 リセットコントロール/ステータスレジスタ (RSTCSR) の初期値		表の修正
訂正前	H'1F	
訂正後	H'1E	

13-9 ページ 13.2.3 リセットコントロール/ステータスレジスタ (RSTCSR) ビット 0 の初期値		説明の修正
訂正前	1	
訂正後	0	

13-10 ページ 13.2.3 リセットコントロール/ステータスレジスタ (RSTCSR) ビット 4~0		説明の修正
訂正前	ビット 4~0 読み出すと常に 1 が読み出されます。書き込む値も常に 1 にしてください。	
訂正後	ビット 4~1 読み出すと常に 1 が読み出されます。書き込む値も常に 1 にしてください。 ビット 0 読み出すと常に 0 が読み出されます。書き込む値も常に 0 にしてください。	

第 17 章 日立ユーザデバッグインタフェース (H-UDI)

17-5 ページ 表 17.2 レジスタ構成 ID コードレジスタ (SDIDR) の初期値		表の修正
訂正前	H'0001100F	
訂正後	H'0101000F	

17-17 ページ 17.3.6 ID コードレジスタ (SDIDR)		説明の修正
訂正前	31 0 0000 0000 0000 0001 0001 0000 0000 1111	
訂正後	31 0 0000 0001 0000 0001 0000 0000 0000 1111	

第 21 章 電気的特性

21-4 ページ 表 21.2 DC 特性		表の修正
訂正前	出力ハイレベル電圧 (3.3V/5V 兼用端子) min : $V_{CC}-0.7$	
訂正後	出力ハイレベル電圧 (3.3V/5V 兼用端子) min : $PV_{CC}-0.7$	

21-4 ページ 表 21.2 DC 特性		表の修正
訂正前	出力ハイレベル電圧 (その他の入力端子 : 測定条件 $I_{OH}=-1mA$) min : $V_{CC}-0.1$	
訂正後	出力ハイレベル電圧 (その他の出力端子 : 測定条件 $I_{OH}=-1mA$) min : $V_{CC}-1.0$	

21-4 ページ 表 21.2 DC 特性		表の修正
訂正前	出力ローレベル電圧 その他の入力端子	
訂正後	出力ローレベル電圧 その他の出力端子	

21-14 ページ 表 21.7 PLL オンバスタイミング[モード 0、4]		表の修正
訂正前	条件 : $V_{CC}=PLL V_{CC}=3.3V \pm 0.3V$ 、 $PV_{CC}=5.0V \pm 0.5V/3.3V \pm 0.3V$ 、 $PV_{CC} \geq V_{CC}$ 、 $V_{SS}=PV_{SS}=PLL V_{SS}=0V$ 、 $T_a=-5 \sim +70^\circ C$ 、SDRAM バスサイクル時	
訂正後	条件 : $V_{CC}=PLL V_{CC}=3.3V \pm 5\%$ 、 $PV_{CC}=5.0V \pm 5\%/3.3V \pm 5\%$ 、 $PV_{CC} \geq V_{CC}$ 、 $V_{SS}=PV_{SS}=PLL V_{SS}=0V$ 、 $T_a=-5 \sim +70^\circ C$ 、SDRAM バスサイクル時	

21-59 ページ 表 21.16 イーサネットコントローラタイミング		表の修正
訂正前	TX-CLK サイクル時間 min : 2.4 単位 : t _{cy} RX-CLK サイクル時間 min : 2.4 単位 : t _{cy}	
訂正後	TX-CLK サイクル時間 min : 40 単位 : ns RX-CLK サイクル時間 min : 40 単位 : ns	

付録

付録-20 ページ 表 C.1 SH7615 型名一覧		表の修正
訂正前	HD6417615AF	
訂正後	HD6417615ARF	