

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A598B/J	Rev.	第2版
題名	SH7147 グループ ハードウェアマニュアル (Rev.1.00) 誤記・訂正		情報分類	技術情報	
適用製品	SH7147 グループ	対象ロット等	関連資料	SH7147 シリーズ ハードウェアマニュアル 第1版 (RJJ09B0234-0100(H))	
		全ロット			

貴社、益々ご清栄の事とお慶び申し上げます。

また弊社製品をご愛顧頂き、誠に有難うございます。

首記の件、SH7147 シリーズ ハードウェアマニュアル(Rev1.00)にてオンチップデバッグ E10A-USB に関する記載(誤記)が見つかりましたので、以下内容にて訂正させていただきます。

なおSH7147 シリーズは、**E10A-USB未対応製品**となっております。

E10A-USB 対応製品は、弊社ホームページの「対応デバイス」リストをご参照して頂きます様、宜しくお願ひ申し上げます。

-記-

1. 誤記・訂正箇所

(1) ピンファンクションコントローラ(PFC)

・P18-21-22 ポート D コントロールレジスタ L2(PDCRL2)

【誤】

ビット	ビット名	初期値	R/W	説明
15	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
14	PD7MD2	0	R/W	PD7モードビット PD7/D7/TXD2/SCS/AUDSYNC端子の機能を選びます。E10AのAUD機能を使用時は、AUDSYNC出力に固定されます。 000: PD7入出力(ポート) 001: D7入出力(BSC) 011: AUDSYNC出力(AUD) 101: SCS入出力(SSU) 110: TXD2出力(SCI) 上記以外: 設定禁止
13	PD7MD1	0	R/W	
12	PD7MD0	0*	R/W	
11	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
10	PD6MD2	0	R/W	PD6モードビット PD6/D6/RXD2/AUDCK端子の機能を選びます。E10AのAUD機能を使用時は、AUDCK出力に固定されます。 000: PD6入出力(ポート) 001: D6入出力(BSC) 011: AUDCK出力(AUD) 110: RXD2入力(SCI) 上記以外: 設定禁止
9	PD6MD1	0	R/W	
8	PD6MD0	0*	R/W	
7	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。

ビット	ビット名	初期値	R/W	説明
6 5 4	PD5MD2 PD5MD1 PD5MD0	0 0 0*	R/W R/W R/W	PD5モードビット PD5/D5/SCK1/AUDMD端子の機能を選びます。E10AのAUD機能を使用時は、AUDMD入力に固定されます。 000: PD5入出力(ポート) 001: D5入出力(BSC) 011: AUDMD入力(AUD) 110: SCK1入出力(SCI) 上記以外: 設定禁止
3	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
2 1 0	PD4MD2 PD4MD1 PD4MD0	0 0 0*	R/W R/W R/W	PD4モードビット PD4/D4/TXD1/AUDRST端子の機能を選びます。E10AのAUD機能を使用時は、AUDRST入力に固定されます。 000: PD4入出力(ポート) 001: D4入出力(BSC) 011: AUDRST入力(AUD) 110: TXD1出力(SCI) 上記以外: 設定禁止

【正】

ビット	ビット名	初期値	R/W	説明
15	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
14 13 12	PD7MD2 PD7MD1 PD7MD0	0 0 0*	R/W R/W R/W	PD7モードビット PD7/D7/TXD2/SCS/AUDSYNC端子の機能を選びます。 000: PD7入出力(ポート) 001: D7入出力(BSC) 011: AUDSYNC出力(AUD) 101: SCS入出力(SSU) 110: TXD2出力(SCI) 上記以外: 設定禁止
11	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
10 9 8	PD6MD2 PD6MD1 PD6MD0	0 0 0*	R/W R/W R/W	PD6モードビット PD6/D6/RXD2/AUDCK端子の機能を選びます。 000: PD6入出力(ポート) 001: D6入出力(BSC) 011: AUDCK出力(AUD) 110: RXD2入力(SCI) 上記以外: 設定禁止
7	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
6 5 4	PD5MD2 PD5MD1 PD5MD0	0 0 0*	R/W R/W R/W	PD5モードビット PD5/D5/SCK1/AUDMD端子の機能を選びます。 000: PD5入出力(ポート) 001: D5入出力(BSC) 011: AUDMD入力(AUD) 110: SCK1入出力(SCI) 上記以外: 設定禁止
3	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
2 1 0	PD4MD2 PD4MD1 PD4MD0	0 0 0*	R/W R/W R/W	PD4モードビット PD4/D4/TXD1/AUDRST端子の機能を選びます。 000: PD4入出力(ポート) 001: D4入出力(BSC) 011: AUDRST入力(AUD) 110: TXD1出力(SCI) 上記以外: 設定禁止

・P18-23-24 ポートDコントロールレジスタL1(PDCRL1)

【誤】

ビット	ビット名	初期値	R/W	説明
15	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
14	PD3MD2	0	R/W	PD3モードビット PD3/D3/RXD1/AUDATA3端子の機能を選びます。E10AのAUD機能を使用時は、AUDATA3出力に固定されます。 000: PD3入出力(ポート) 001: D3入出力(BSC) 011: AUDATA3出力(AUD) 110: RXD1入力(SCI) 上記以外: 設定禁止
13	PD3MD1	0	R/W	
12	PD3MD0	0*	R/W	
11	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
10	PD2MD2	0	R/W	PD2モードビット PD2/D2/SCK0/AUDATA2端子の機能を選びます。E10AのAUD機能を使用時は、AUDATA2出力に固定されます。 000: PD2入出力(ポート) 001: D2入出力(BSC) 011: AUDATA2出力(AUD) 110: SCK0入出力(SCI) 上記以外: 設定禁止
9	PD2MD1	0	R/W	
8	PD2MD0	0*	R/W	
7	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
6	PD1MD2	0	R/W	PD1モードビット PD1/D1/TXD0/AUDATA1端子の機能を選びます。E10AのAUD機能を使用時は、AUDATA1出力に固定されます。 000: PD1入出力(ポート) 001: D1入出力(BSC) 011: AUDATA1出力(AUD) 110: TXD0出力(SCI) 上記以外: 設定禁止
5	PD1MD1	0	R/W	
4	PD1MD0	0*	R/W	
3	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
2	PD0MD2	0	R/W	PD0モードビット PD0/D0/RXD0/AUDATA0端子の機能を選びます。E10AのAUD機能を使用時は、AUDATA0出力に固定されます。 000: PD0入出力(ポート) 001: D0入出力(BSC) 011: AUDATA0出力(AUD) 110: RXD0入力(SCI) 上記以外: 設定禁止
1	PD0MD1	0	R/W	
0	PD0MD0	0*	R/W	

【正】

ビット	ビット名	初期値	R/W	説明
15	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
14	PD3MD2	0	R/W	PD3モードビット PD3/D3/RXD1/AUDATA3端子の機能を選びます。 000: PD3入出力(ポート) 001: D3入出力(BSC) 011: AUDATA3出力(AUD) 110: RXD1入力(SCI) 上記以外: 設定禁止
13	PD3MD1	0	R/W	
12	PD3MD0	0*	R/W	
11	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。

ビット	ビット名	初期値	R/W	説明
10	PD2MD2	0	R/W	PD2モードビット PD2/D2/SCK0/AUDATA2端子の機能を選びます。 000: PD2入出力(ポート) 001: D2入出力(BSC) 011: AUDATA2出力(AUD) 110: SCK0入出力(SCI) 上記以外: 設定禁止
9	PD2MD1	0	R/W	
8	PD2MD0	0*	R/W	
7	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
6	PD1MD2	0	R/W	PD1モードビット PD1/D1/TXD0/AUDATA1端子の機能を選びます。 000: PD1入出力(ポート) 001: D1入出力(BSC) 011: AUDATA1出力(AUD) 110: TXD0出力(SCI) 上記以外: 設定禁止
5	PD1MD1	0	R/W	
4	PD1MD0	0*	R/W	
3	-	0	R	リザーブビット 読み出すと常に0が読み出されます。書き込む値も常に0にしてください。
2	PD0MD2	0	R/W	PD0モードビット PD0/D0/RXD0/AUDATA0端子の機能を選びます。 000: PD0入出力(ポート) 001: D0入出力(BSC) 011: AUDATA0出力(AUD) 110: RXD0入力(SCI) 上記以外: 設定禁止
1	PD0MD1	0	R/W	
0	PD0MD0	0*	R/W	

(2) アドバンスドユーザデバッグ(AUD)

・ P23-20 (4) その他の制限事項

【誤】

・ E10Aなどのオンチップデバッグを使用する場合、AUD オプションの有無にかかわらず、ユーザ機能としてAUDを使用することはできません。

【正】

削除。

・ P23-23 (3) その他の制限事項

【誤】

・ E10Aなどのオンチップデバッグを使用する場合、AUD オプションの有無にかかわらず、ユーザ機能としてAUDを使用することはできません。

【正】

削除。

以上